

Le portaiseur 51 Sélectronic  
« New Design »

synchronisation lignes est disponible au collecteur du transistor BC3186 (T<sub>302</sub>) et le signal de synchronisation trame au collecteur du BC348 (T<sub>303</sub>).

Le circuit de la commande automatique de gain (CAG) se trouve imprimé sur le même module. L'entrée vidéo est reliée à la base du transistor BC297. Le collecteur de ce transistor délivre la tension de commande de l'amplificateur F.I. Le transistor est un PNP. Le transistor BC108b est un NPN, ce qui permet d'obtenir une tension de commande inversée pour la commande de gain du sélecteur HF.

L'entrée du module relaxateur trame reçoit le signal de synchronisation trame 12 V c/c et la sortie fournit le signal en dent de scie de 300 mV c/c. Le module comporte deux transistors BC351B (T<sub>501</sub>) PNP et BC348B (T<sub>502</sub>) NPN. Le réglage de linéarité s'effectue à partir de la prise médiane C<sub>502</sub> et C<sub>503</sub>. Cette prise est reliée au déflecteur vertical à travers C<sub>607</sub>.

Le balayage trame est assuré par deux transistors complémentaires. L'entrée de l'amplificateur n'exige qu'une tension de 30 mV c/c ce qui correspond à une tension de 23 V c/c aux bornes du déflecteur.

Le comparateur de phase est attaqué d'une part par le signal de synchronisation lignes via C<sub>812</sub> et d'autre part par le signal de comparaison provenant du transformateur lignes via C<sub>801</sub>. La tension à la sortie du comparateur est appliquée au transistor oscillateur lignes BC205B (R<sub>801</sub>). Celui-ci attaque le transistor BC267B (T<sub>802</sub>) dont l'émetteur se trouve relié à la base du transistor BC301 (T<sub>803</sub>) qui fonctionne en driver. Le si-

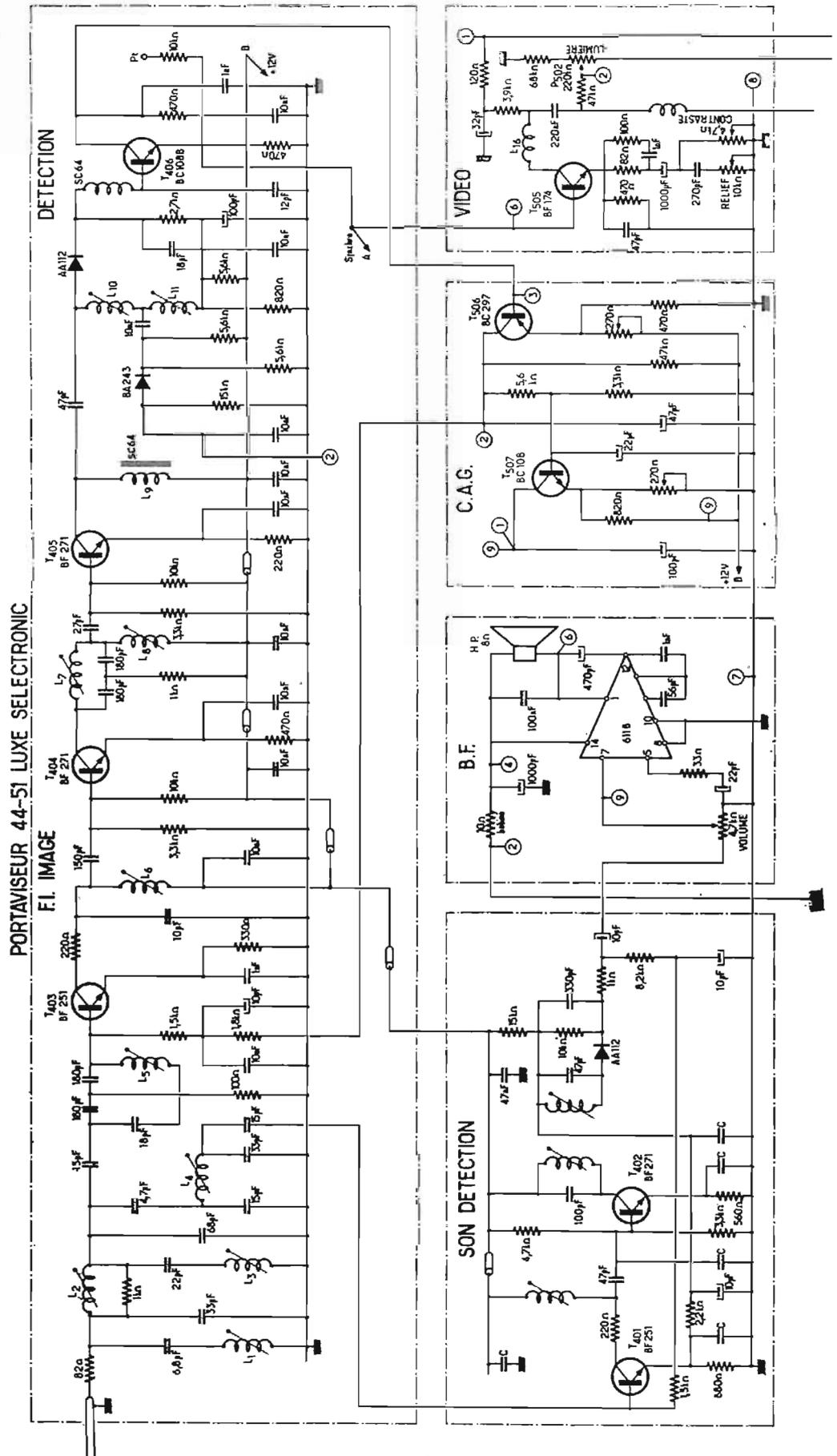


Fig. 2

