

RADIO PLANS

ELECTRONIQUE *Loisirs*

ISSN 0033 7668

N° 470 Janvier 1987

16 F

Réalisez :

Un processeur de déviation pour TVC ou moniteur

Carte de gestion à microcontrôleur pour récepteur TV SAT

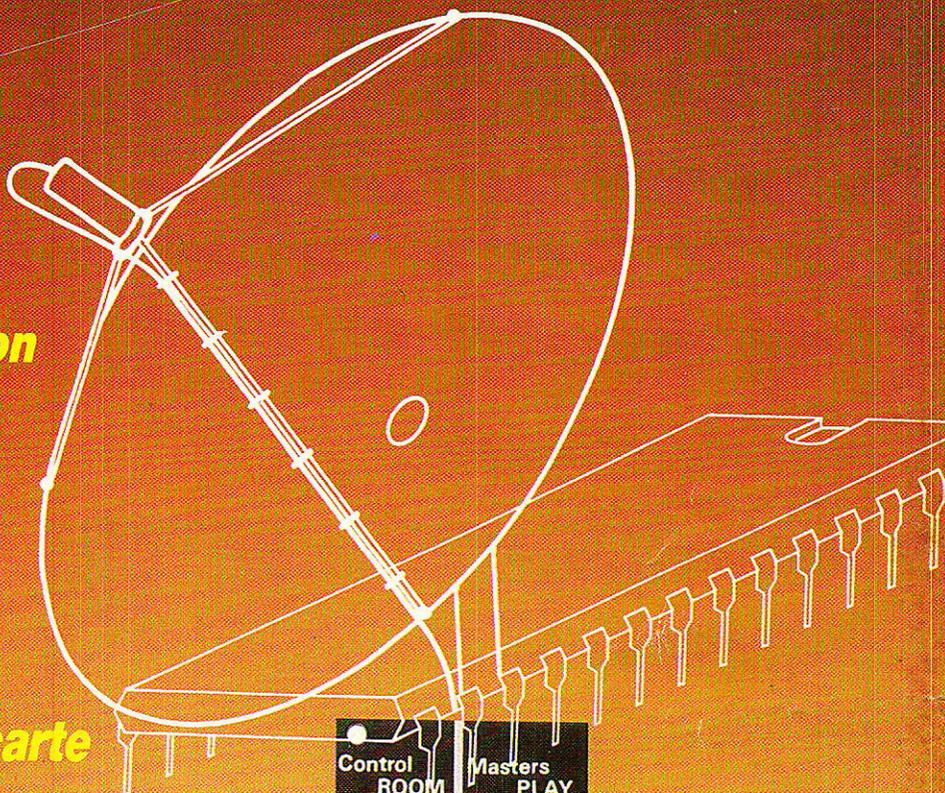
Vos télécommandes à la carte

µ-informatique

Extensions du PRM 4 pour : ATMOS - APPLE II et C 64

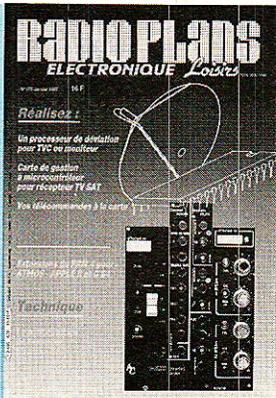
Technique

Le petit outillage de l'amateur électronique



SOMMAIRE

*Joyeuses fêtes
et excellente
année 1987 à
tous nos lecteurs*



DIVERS

- | | |
|------------|----------------------------------|
| 24 | <i>Bulletin d'abonnement</i> |
| 102 | <i>Infos</i> |
| 103 | <i>Courrier des lecteurs</i> |
| 104 | <i>Sommaires de l'année 1986</i> |

TECHNIQUE

- | | |
|-----------|--|
| 39 | <i>Le petit outillage de l'électronicien</i> |
| 62 | <i>Normalisation des symboles logiques</i> |

RÉALISATION

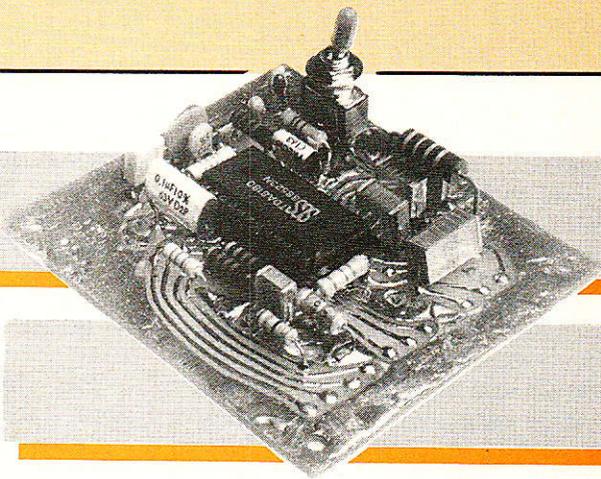
- | | |
|-----------|--|
| 27 | <i>Processeur de déviation pour TVC</i> |
| 44 | <i>Console AC ODDY : module Master Control</i> |
| 55 | <i>PRM 4 : extensions pour C 64, Apple 2, et ATMOS</i> |
| 67 | <i>Votre télécommande à la carte</i> |
| 80 | <i>Récepteur TV SAT micro-contrôlé</i> |

Ont participé à ce numéro :

J. Alary, L. Barbé, M. Barthou,
S. Bresnu, J. Ceccaldi,
C. Couillec, M.A. de Dieuleveult,
F. de Dieuleveult, P. Gueulle,
P. Hope, D. Jacovopoulos,
J.-P. S., P. Wallaert, P. Wallerich.

N° 470

Processeur de déviation automatique pour TVC et moniteur vidéo



L'importance croissante des besoins audiovisuels donne un large champ d'investigations aux fabricants de composants actifs. Certains circuits intégrés LSI ont ainsi vu le jour pour des applications précises assumées avec un maximum de résolution, et parfois simplement. Il nous est agréable de présenter dans cette optique l'un des plus performants « circuits jungle » rencontrés à ce jour, le TDA 8180 de SGS.

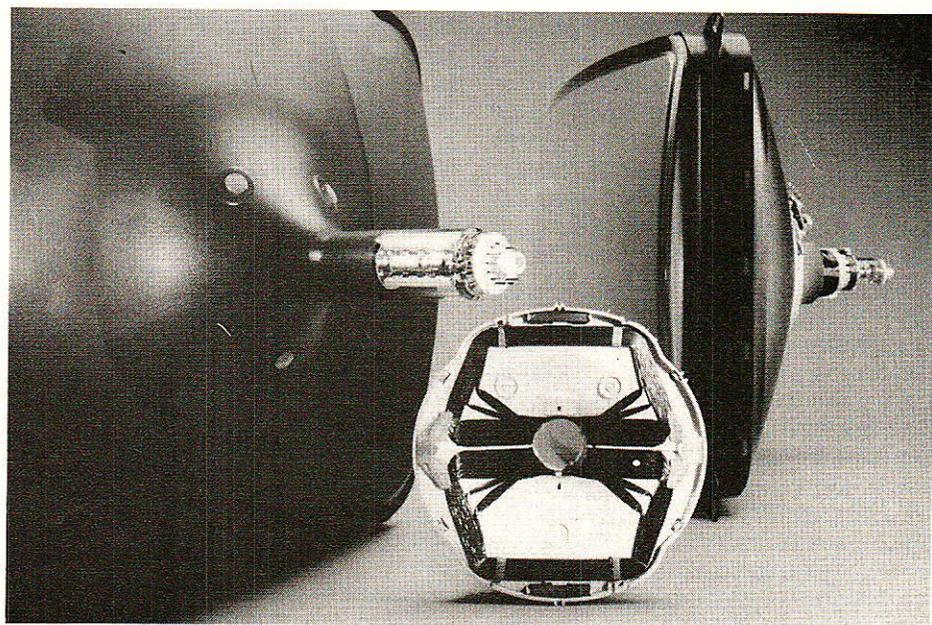
Portrait rapide de la base de temps TDA 8180 SGS

Le processeur de déviation TV décrit est un produit récent qui intègre l'ensemble des fonctions de traitement du signal vidéo pour assurer la déviation horizontale et verticale des TVC et moniteurs vidéo selon les normes valables en Europe, mais également aux Etats Unis et au Japon !

Il génère les formes d'ondes nécessaires aux étages de puissance externes de déviation H et V ainsi que les signaux « super-sandcastle » et effacement vertical pour la platine de chrominance.

Un séparateur de synchronisation sophistiqué, des boucles à verrouillage de phase et une section de décomptage digitale garantissent une précision élevée et éliminent l'ensemble des réglages de fréquence et de phase (cadrage de l'image).

C'est un résonateur céramique 503 kHz économique qui définit le timing d'ensemble du proces-



(Document R.T.C.)

seur TDA 8180. Celui-ci travaille en 625 lignes/50 Hertz et en 525 lignes/60 Hz standardisés avec **commutation automatique et correction de l'amplitude** de la dent de scie verticale. Une broche d'identification permet l'indication 50 ou 60 Hertz.

Le TDA 8180 est un circuit bipolaire avancé en boîtier plastique 24 broches.

Description détaillée du circuit intégré

Généralités

Ce circuit « jungle » de la cinquième génération a été conçu pour un emploi dans les moniteurs et téléviseurs modernes ; il sépare les impulsions de synchro-

nisation contenues dans un signal vidéo composite pour élaborer les signaux de commande des bases de temps horizontale et verticale.

Il génère aussi le signal « super-sandcastle » (dit « sandcastle » jusqu'ici) dont la forme évoque de loin un château-fort plutôt que de sable, voire une pâtisserie ou ce que vous voudrez. C'est la clé du décodage couleur entre autres mérites. Un signal d'effacement vertical est offert en plus sur une borne individuelle pour un maximum de souplesse.

Les potentiomètres de cadrage sont théoriquement éliminés avec le TDA 8180 (si les composants associés ne dérivent pas) du fait de la circuiterie de timing digitale incluse, avec synchronisation par PLL et contrôle de phase automatique : le résonateur céramique 503 kHz satisfait à tous les besoins de la base de temps.

Fort nouvelle est la possibilité automatique d'adaptation « planétaire » aux normes de télédiffusion Européennes et Américaines. Aux USA, les balayages sont 15750 lignes et 60 périodes, et en Europe bien sûr 15625 lignes et 50 périodes.

Le TDA 8180 peut travailler évidemment sur l'un seulement de ces standards, mais on notera qu'il a été spécialement conçu pour un **bon fonctionnement avec magnétoscope** (VCR). Que l'image qui n'a jamais sautillé ou décroché en lecture de K7 lui jette la première étincelle !

La base de temps SGS s'adapte automatiquement au signal reçu : la fréquence lignes (horizontale) est synchronisée par une boucle à verrouillage de phase, tous les signaux de timing sont extraits par des compteurs de l'oscillateur interne à PU et le compteur qui contrôle les durées de déviation verticale est remis à zéro par les impulsions de synchro verticales.

Qui plus est, le TDA 8180 identifie le type de fréquence de balayage verticale (50 ou 60 Hz) du signal d'entrée et ajuste automatiquement l'amplitude de la dent de scie verticale pour maintenir constante la hauteur de l'image.

Une borne est disponible pour indiquer quand le processeur est synchronisé et si le signal d'en-

trée est du type 50 ou 60 Hz. Une mesure de tension sur cette borne fait la distinction avec le code (sous 12 V) :

— 50 Hz est verrouillé pour + 11,9 V

— 60 Hz est verrouillé pour + 7 V

— Pas de verrouillage des PLL pour + 0,3 V

Cette borne 21 peut être utile pour contrôler la section tuner et/ou le silence du canal son en télévision (phase de recherche des stations par exemple).

Le circuit intégré contient également des circuits de protection du tube cathodique qui génèrent une suppression continue si l'un quelconque des signaux de retour (lignes ou trame) manque, plus un protecteur d'usage général accessible pour couper l'étage de puissance lignes (THT), par exemple, quand le courant de faisceau du tube cathodique dépasse une valeur de sécurité.

Le TDA 8180 est réalisé en technologie basse tension et travaille directement sur une alimentation de 5 V pour réduire la consommation électrique et la taille physique de la puce. Un régulateur shunt interne permet une alimentation plus élevée au prix d'une résistance chutrice externe.

La **figure 1** résume au mieux le TDA 8180 dont le schéma synoptique est précisé en **figure 2**. On voit que le signal vidéo composite est bien traité...

Les séparateurs de synchronisation

Les impulsions de synchronisation sont séparées du signal vidéo composite par un circuit qui décale le signal de 50 % de l'amplitude de synchronisation, quel que soit le niveau du signal d'entrée. Ceci permet une excellente immunité au bruit sur signaux faibles (K7 vidéo, etc...)

Pour établir le niveau 50 %, le niveau du noir du signal vidéo est « clampé » (centré) à un niveau constant par un circuit de décalage commandé. Ce circuit est contrôlé par le top d'identification couleur de 4 µsec et échantillonne donc le niveau du noir sur le palier arrière du signal de synchro (**figure 3**).

Les impulsions de synchronisation verticale sont pour leur part obtenues en intégrant les impul-

sions de synchro séparées, et en localisant le début exact de chaque trame avec un détecteur de crête.

Synchronisation horizontale (lignes)

L'oscillateur interne du TDA 8180 est verrouillé par une boucle à verrouillage de phase (PLL) sur les impulsions de synchronisation entrantes. Ce PLL consiste en un comparateur de phase (n° 1), un oscillateur commandé en tension (VCO) et un compteur à 5 bits.

Lorsque cette boucle est verrouillée, l'oscillateur tourne à exactement 32 fois la fréquence lignes (500 kHz pour le standard Européen 15625 Hz et 504 kHz pour le standard US 15750 Hz).

Les signaux de timing internes sont obtenus en décodant les sorties du compteur à 5 bits par une logique appropriée. La fréquence d'oscillateur élevée permet de disposer d'une résolution élevée. Le PLL de synchro horizontale est en **figure 4**.

Quand le PLL de synchro lignes est verrouillé, le détecteur de verrouillage lignes (voir synoptique de la **figure 2**), qui recherche une coïncidence entre les impulsions de synchro et les impulsions de 4 µsec du compteur à 15625 Hz (ou 15750 Hz), réduit la sensibilité du comparateur de phase et sa constante de temps.

Le PLL est ainsi « sensible » hors verrouillage pour permettre un verrouillage rapide, et cependant insensible aux interférences quand il est verrouillé. Un condensateur externe (en pin 4) définit la constante de temps du détecteur de verrouillage lignes, et donc détermine combien de temps le PLL de synchro lignes doit être verrouillé avant la réduction de sensibilité.

Qui plus est, les impulsions de synchronisation horizontale sont délivrées quand le PLL est verrouillé et ne sont acceptées que lorsqu'elles se produisent pendant une « fenêtre de temps » de 8 µsec dans l'intervalle de suppression horizontale.

Si le PLL de synchro lignes n'est pas verrouillé, cette condition « vagabonde » est signalée par un niveau bas (0,3 V) sur la sortie de contrôle d'état (pin 21). Les impulsions de synchro verticales sont ignorées dans cette

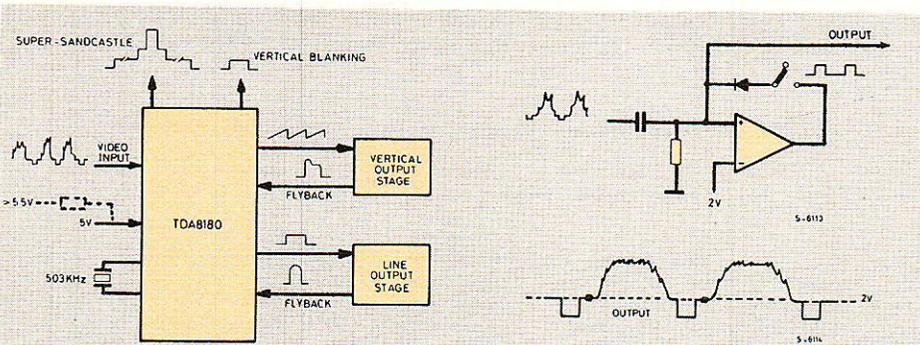


Figure 1 : Portrait élémentaire du circuit « jungle » TDA 8180 de SGS.

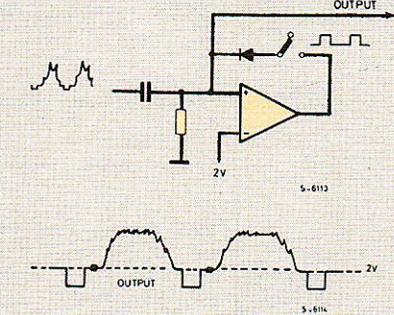


Figure 3 : Le séparateur de synchro utilise un transposateur commandé (clamp).

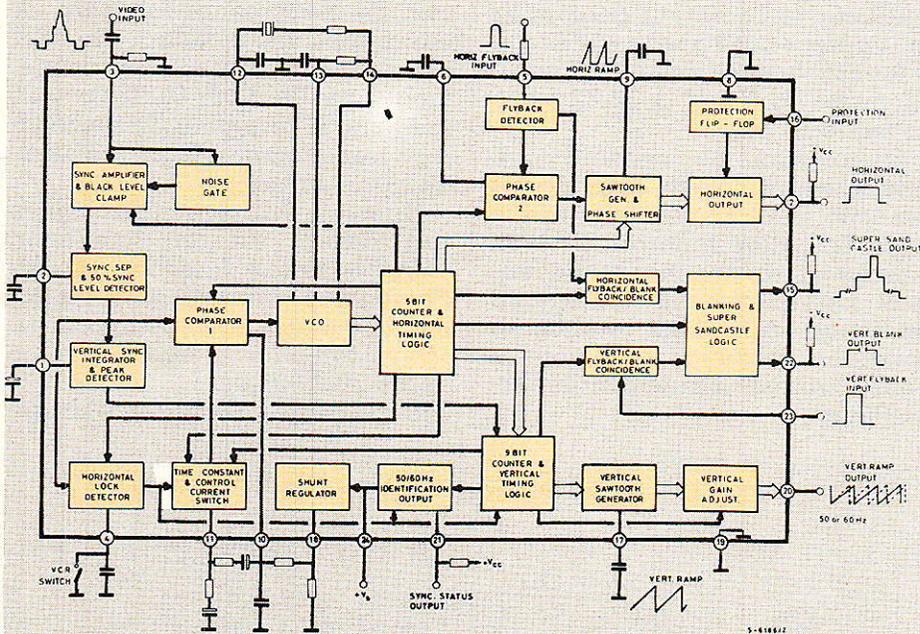


Figure 2 : Synoptique du TDA 8180, super processeur de synchro.

situation et la fréquence de balayage vertical de l'écran est élaborée directement du VCO par division numérique.

Lors du fonctionnement sur magnétoscope à K7 grand public (VHS, 8 mm, V 2000, Betamax), l'action du détecteur de verrouillage lignes peut être évitée par un switch qui élimine le condensateur et sa constante de temps.

Le circuit reste alors en état « sensible » et peut donc suivre fidèlement les variations de fréquence du signal d'entrée (causées par les fluctuations de vitesse de la K7 principalement) sans perdre le verrouillage ; dans ce mode, l'indicateur d'état montre toujours « 50 Hz » ou « 60 Hz ». On est en « poursuite » (tracking).

La logique de décodage reliée au compteur 5 bits fournit une impulsion de salve d'identification couleur de 4 µsec (utilisée pour le « super-sandcastle » et le

décaleur d'entrée) une impulsion de 8 µsec pour la décharge de la rampe horizontale et une impulsion de 4 µsec utilisée pour le verrouillage et la détection de coïncidence du retour (flyback).

La sortie de commande horizontale fournit une impulsion de 29 µsec dérivée d'une dent de scie plutôt que directement de la logique, pour permettre une correction de phase dynamique tout en gardant le rapport cyclique constant.

La correction de phase est accomplie par un décaleur de phase dans le circuit de sortie horizontale. Ceci est contrôlé par

le comparateur de phase (n° 2) qui compare le signal de commande interne avec le signal de retour horizontal, ceci pour compenser le déphasage introduit par l'ensemble des étages de sortie lignes (le retour est prélevé sur le transfo de THT pour ce faire).

Au besoin, une correction de phase **statique** pourrait être ajoutée en amenant une tension en pin 6, broche du filtre du déphaseur. Un potentiomètre ferait alors son apparition. Il agirait sur le cadrage horizontal de l'image (que l'on peut souvent ajuster sur le bloc de THT lui-même).

Synchronisation verticale (trames)

Les impulsions rectangulaires à la fréquence lignes issues du PLL de synchro lignes sont ensuite divisées par un compteur à 9 bits qui a quatre fonctions de base :

- génération des signaux de durée verticaux (décharge de rampe et suppression).
- commande sur l'impulsion de synchro pour accroître l'immunité aux bruits.
- identification du domaine de fréquence trames 50 ou 60 Hz.
- génération de la fréquence de balayage vertical par division à rapport invariable quand la synchro « manque de vitamines » (signal faible).

En fonctionnement normal à état stable, quand le chip est pleinement synchronisé, chaque impulsion de synchro verticale remet à zéro le compteur 9 bits (après 16,67 msec pour 60 Hz et 20 msec pour 50 Hz). La logique de décodage du compteur élabore les signaux de décharge de rampe verticale et suppression verticale aux moments opportuns.

Pour augmenter l'immunité aux bruits, les impulsions de synchro sont commandées par le compteur de telle sorte qu'elles ne soient acceptées (pour remettre le compteur à zéro) que lors-

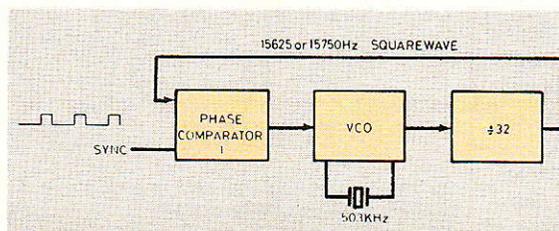


Figure 4 : Le PLL de synchro-lignes contrôlé par son résonateur céramique de référence.

qu'elles surviennent au cours d'une « fenêtre de temps ».

Initialement, quand le PLL de ligne est verrouillé mais que la synchro verticale ne l'est pas, les impulsions de synchro sont validées par une large fenêtre couvrant la période 16-24 msec.

Si une impulsion de synchro verticale apparaît à l'intérieur de cette fenêtre large, le compteur est remis à zéro et l'impulsion de synchro suivante doit se produire dans la fenêtre. Le balayage vertical se trouve synchronisé.

En revanche, si l'impulsion de synchro se produit hors de la fenêtre, elle n'est pas prise en considération. Dans ce cas, le compteur se remet à zéro lui-même, après 24 msec, temps retenu pour assurer que la synchronisation sera réalisée le plus rapidement possible.

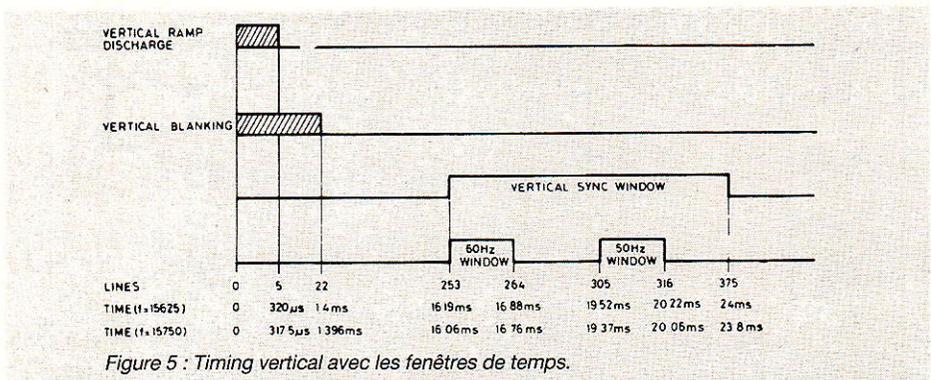
À l'intérieur de la large fenêtre se trouvent deux fenêtres plus petites utilisées pour identifier la fréquence trame reçue. La première couvre la période 16-17 msec pour les signaux en 60 Hz ; la seconde couvre la période 19,5 - 20,2 msec pour les signaux en 50 Hz.

Après la première remise à zéro due à une synchronisation (par opposition à une remise à zéro automatique après 24 msec), la prochaine synchro véritable se produira dans l'une de ces fenêtres. Si elle survient dans la première, le compteur est remis à zéro et un « 1 » est marqué dans un registre à décalage à 3 étages.

Si elle survient dans la seconde fenêtre, le compteur est remis à zéro et un « 1 » est marqué dans un registre à décalage à 2 étages. Un réseau logique majoritaire compare les sorties de ces deux registres pour déterminer si le signal est du type 50 Hz ou bien 60 Hz.

En supplément, quand tous les bits d'un registre à décalage sont marqués (quand l'impulsions successives à 50 Hz ou 3 impulsions successives à 60 Hz ont été acceptées) la fenêtre de commande de synchro est réduite de la durée large 16-25 msec à la durée de la petite fenêtre concernée ; des impulsions parasites apparaissant à tout autre moment seront ainsi ignorées. La **figure 5** illustre le timing vertical.

Dans cette condition de verrouillage intégral, si une impul-



sion de synchro verticale venait à manquer, le compteur générerait sa propre remise à zéro à la fin de la fenêtre (c'est à dire à 16,7 msec en mode 60 Hz et à 20,22 msec en mode 50 Hz).

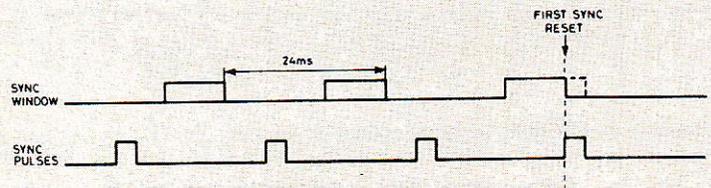
L'impulsion de synchro suivante serait ainsi légèrement avancée, mais toujours contenue dans la petite fenêtre. Si deux impulsions de synchro ou davantage sont manquantes la logique de timing vertical est rétablie en condition initiale de large fenêtre pour retrouver rapidement le verrouillage.

La **figure 6** présente différents cas de fenêtres de synchro et impulsions de synchro. On voit que l'analyse poussée des événements par le TDA 8180 conduit toujours à retrouver le verrouillage rapidement malgré les aléas du signal entrant.

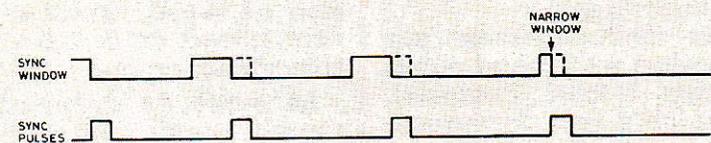
Quand le PLL de synchro lignes (horizontal) est en condition « non-verrouillé », les impulsions de synchro verticale sont totalement ignorées et le compteur se remet toujours à zéro lui-même après 20,22 msec. Le but de ceci est d'obtenir à l'écran une image

Figure 6

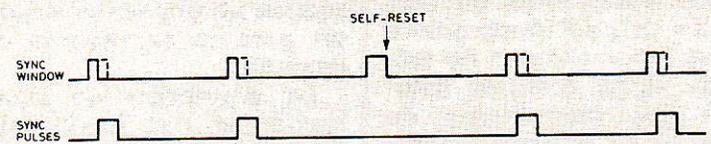
Synchronisation verticale



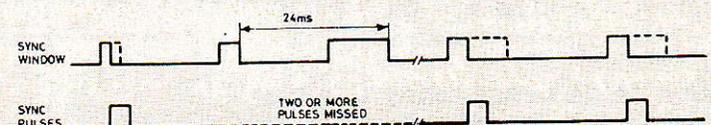
Auto-remise à zéro après 24 msec pour un verrouillage rapide.



Après deux pulses de 20 msec (ou trois de 16,67 msec), le processeur réduit la durée de la fenêtre de synchro commandée.



Un effet de « roue libre » digitale permet d'accepter l'absence d'une impulsion.



Si deux impulsions (ou plus) manquent, la fenêtre s'agrandit et une auto-remise à zéro rétablit rapidement le verrouillage vertical.

Résumé de la synchro verticale TABLEAU 1

CONDITION	ACTION
1 PLL de lignes hors verrouillage	Impulsions de synchro verticale ignorées. Le compteur se remet à zéro lui-même à 20,22 msec pour donner une image à rotation verticale lente.
2 PLL de lignes verrouillé, balayage vertical non verrouillé	L'impulsion de synchro verticale remettra à zéro le compteur si elle survient dans la fenêtre large 16-24 msec. Sinon le compteur s'auto-remet à zéro à 24 msec pour permettre un verrouillage rapide.
3 PLL de lignes verrouillé, balayage vertical en verrouillage « grossier »	Les impulsions de synchro verticale se produisent toujours dans la fenêtre large et remettent à zéro le compteur. Les apparitions d'impulsions de synchro dans les petites fenêtres 50 Hz et 60 Hz permettent l'identification de fréquence trames. Après 2 x 50 Hz ou 3 x 60 Hz successifs, la fenêtre large est supprimée et le circuit s'établit en condition ④, sauf en mode VCR.
4 PLL de lignes verrouillé, balayage vertical en verrouillage « fin »	Les impulsions de synchro verticale ne remettent à zéro le compteur que si elles surviennent dans la petite fenêtre appropriée. Si une impulsion manque, le compteur se remet à zéro lui-même à la fin de la petite fenêtre. Si deux impulsions ou davantage manquent, le processeur retourne en condition ③ pour rechercher le verrouillage vertical.

reconnaissable, tournant lentement verticalement et évitant les sautilllements agaçants qui résulteraient d'une volonté de verrouiller le signal quand celui-ci est particulièrement faible (cas habituel des bases de temps).

En mode magnétoscope (switch VCR enclenché), la logique de timing vertical ignore l'état de verrouillage du PLL horizontal, considérant qu'il est verrouillé.

La fonction de rotation lente de l'image (auto-remise à zéro à 20,22 msec) est par conséquent inhibée. Dans ce mode, la pin 21 d'indication d'état présente toujours un potentiel signifiant « 50 Hz » ou « 60 Hz », même si le PLL de ligne est hors synchro.

Circuits de protection du TDA 8180

Pour protéger le tube cathodique contre les pannes de l'étage de puissance trames (vertical) ou de sa bobine de déviation, le TDA 8180 compare le signal de commande vertical qu'il sort avec le signal de retour vertical qu'il reçoit. S'ils ne coïncident pas, une

suppression continue est générée.

De la même façon, si le signal de retour horizontal (T.H.T.) ne coïncide pas avec les impulsions de synchro retravaillées (impulsions de 4 µsec issues de la logique du timing horizontal), une suppression continue est générée.

En supplément, une bascule de protection d'usage général est accessible pour supprimer volontairement la commande de sortie horizontale (vers la T.H.T.) selon un critère laissé à l'utilisateur. Quand on établit l'alimentation du TDA 8180, cette bascule est remise à zéro.

Porter à la masse l'entrée de protection (pin 16) revient à bloquer le balayage horizontal. La bascule est remise à zéro en coupant l'alimentation. Puisque le signal de commande lignes est bloqué, le signal de retour THT disparaît, ce qui cause une suppression continue comme indiqué plus haut. Normalement, la pin 16 doit être portée à + 5 V (pin 24) pour permettre le balayage lignes.

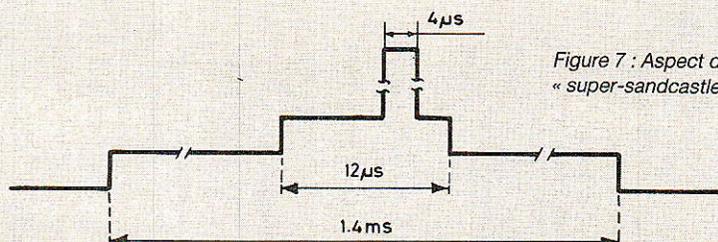


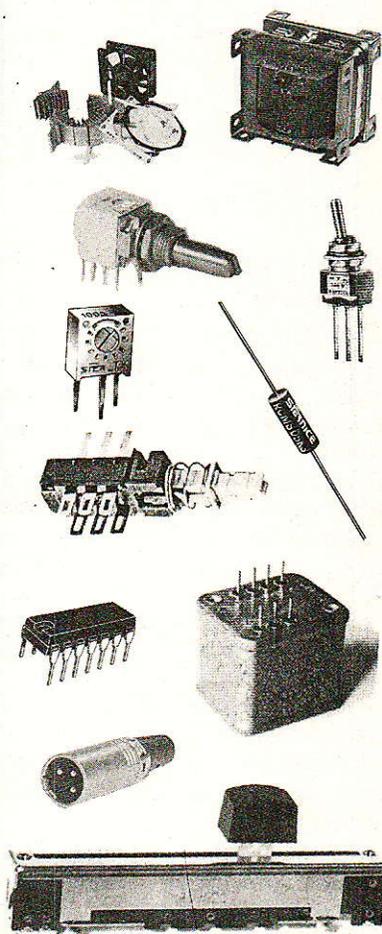
Figure 7 : Aspect du signal « super-sandcastle ».

SONEREL

33, rue de la Colonie 75013 PARIS
45.80.10.21

**UN APPROVISIONNEMENT
SÉRIEUX
Pour votre console**

“AC ODDY”



LE club A₂

VOUS OUVRE SES PORTES

Il a pour but de faire le lien entre les amateurs, l'auteur et les fournisseurs engagés dans la "VERSION PRO".

Ouvert à tous gratuitement envoyez-nous votre adresse.

**DEMANDE DE
DOCUMENTATION SPÉCIALE
AC ODDY**

Nom :

Adresse :

Code postal :

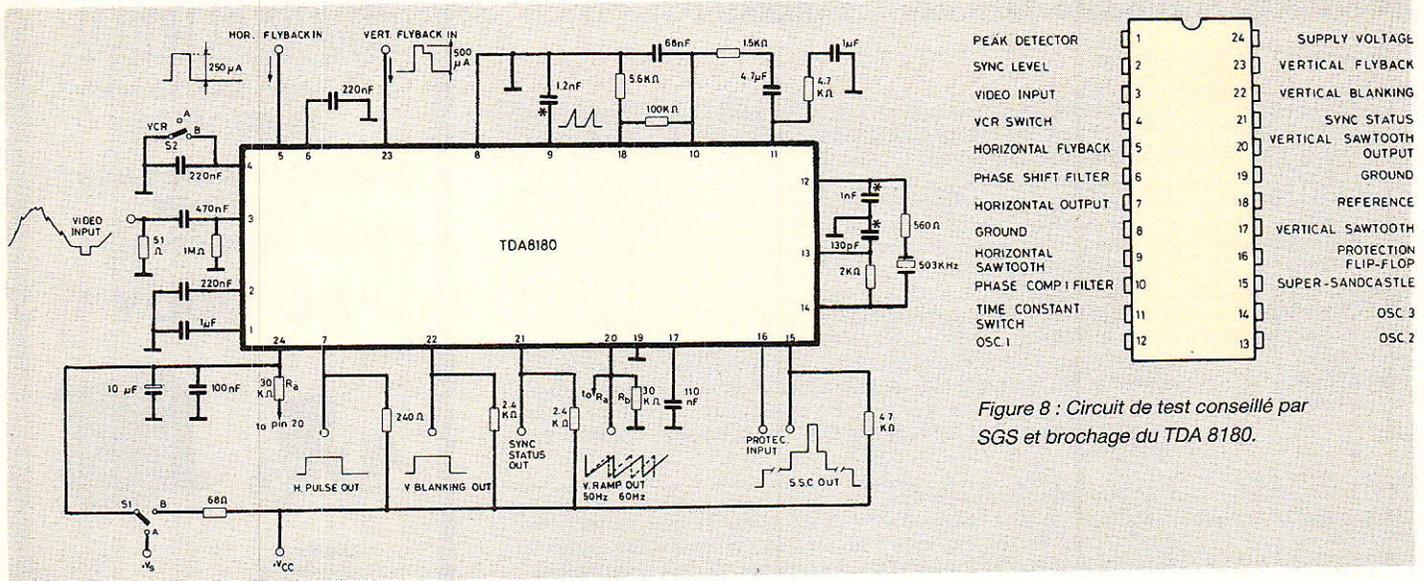


Figure 8 : Circuit de test conseillé par SGS et brochage du TDA 8180.

Sorties « super-sandcastle » et « blanking »

Le signal « super-sandcastle » consiste en une forme d'onde composée des signaux de suppression verticale, d'identification couleur et d'un signal de suppression horizontale dérivé du signal de retour horizontal (T.H.T.). On le montre en **figure 7**.

L'entrée du retour horizontal (pin 5) a deux seuils de tension situés à environ + 1,2 V et + 4,9 V. Le seuil bas est utilisé pour la suppression horizontale ; le seuil supérieur est utilisé pour la boucle de correction de phase dynamique.

En plus du « super-sandcastle », un signal de suppression verticale (blanking pin 22) séparé est disponible pour les applications ne nécessitant pas le « super-sandcastle ». Ce sera par exemple le décodage de signaux spéciaux contenus ou proches de l'intervalle de suppression trames, genre télétexte, etc...

Schémas d'applications du TDA 8180

Le premier est celui préconisé par le constructeur qui est un circuit d'évaluation des caractéristiques du TDA 8180. Il se trouve en **figure 8** accompagné du brochage du processeur SGS.

On retrouve bien sûr les composants périphériques que l'intégration ne peut inclure sur la puce, et l'on note l'absence de

potentiomètres de cadrage H et V. Elle se paie d'une difficulté d'approvisionnement évidente en composants passifs, puisque SGS recommande l'emploi de résistances à couche métallique tolérance 0,5 %.

Les condensateurs mylar ne sont pas un problème, mais ceux marqués d'un astérisque sont de type Polystyrène et non polypropylène, soit en clair des modèles à bonne stabilité thermique, si possible précis à 2 % vers la céramique 503 kHz !

Dans ce schéma + V_{CC} = 12 V, + V_s = 5 V, la position magnéscope est celle du switch VCR qui court-circuite le condensateur 0,22 μF et on notera surtout les

valeurs des courants de retour (lignes = 250 μA, trame = 500 μA) qui seront établis par une **résistance chutrice de puissance** selon les valeurs crête des tensions prélevées sur le moniteur ou TVC, et selon la technique dans laquelle il est construit.

Le schéma de la **figure 9** est celui de la carte d'évaluation standard que nous avons réalisée pour vous. Elle simplifie différents détails par rapport à la version constructeur brute. On mesure environ 5,5 V d'alimentation en pin 24 et ce potentiel devra être appliqué à la protection (pin 16) si on ne l'utilise pas, faute de quoi le balayage horizontal pourrait être inhibé.

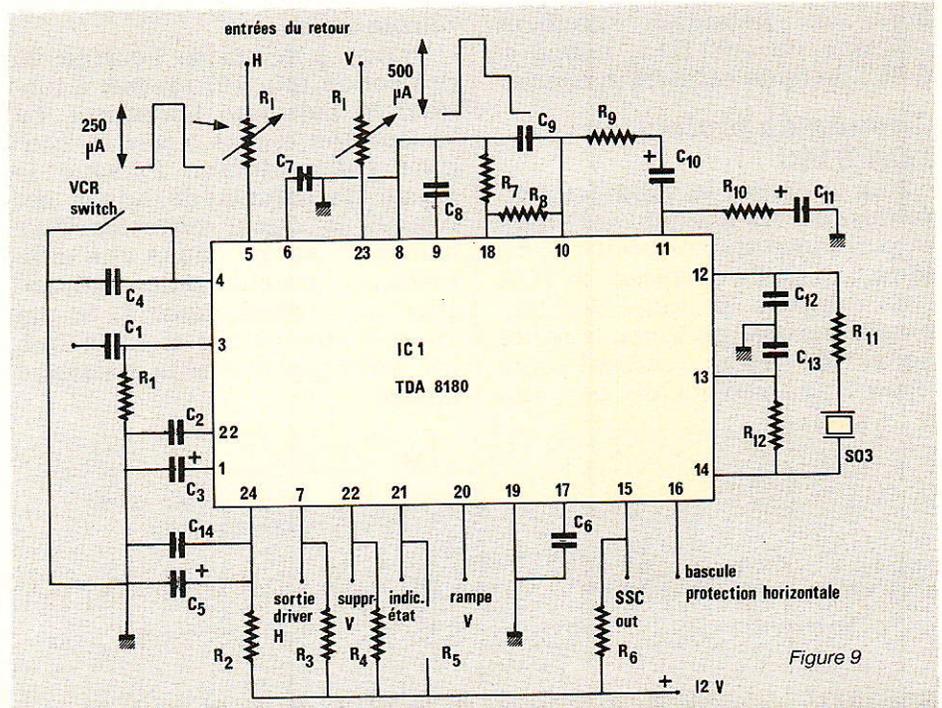


Figure 9

Réalisation pratique

Elle peut s'opérer sur n'importe quel support cuivré en reproduisant le tracé de la figure 10 dont l'implantation des composants et les liaisons vers l'environnement sont donnés en figure 11.

On conseille de placer des composants de bonne qualité d'abord, puis seulement après essais de remplacer les plus critiques d'entre ceux par des modèles de haute qualité, surtout si le châssis concerné est soumis à une température ambiante élevée.

Sur la carte de l'auteur, le tracé a été inversé pour convenance personnelle, mais on travaillera à l'endroit comme le montrent les figures 10 et 11. L'emplacement de C₁ est double pour prévoir un encombrement important ou bien un MKH, et le condensateur du

VCO C₁₃ est constitué de 120 pF + 10 pF en parallèle par commodité.

Le commutateur VCR peut être éloigné sans problème avec des fils non blindés, ce n'est pas critique (la seule chose qui le soit est la stabilité des composants répétons-le). Le TDA 8180 bipolaire n'exige pas de support, sauf réemploi dans un autre circuit.

Conseils d'applications

On consultera par exemple la figure 12 qui est un schéma complet de balayage avec circuits SGS. Le TDA 8170 est l'ampli de déviation verticale en 24 V qui donne le retour vertical par 22 kΩ (pin 23 du TDA 8180). Le retour horizontal qui est réglé aussi en courant se fait par une résistance externe au circuit elle aussi, qui

sera en série avec la 33 kΩ R₁₃ câblée sur carte par sécurité (il est courant de trouver 250 V ou plus sur la crête du signal de retour lignes, et 10 à 15 kΩ peuvent être mis en série avec R₁₃ dans ce cas).

L'apparition de divers potentiomètres de cadrage sur la figure 12 est certainement motivée par l'ensemble complet testé. On s'en inspirera si le besoin s'en fait sentir, tout ceci s'opérant avec des valeurs résistives élevées. Le TDA 4950 est un correcteur de coussin qui s'applique surtout à un grand écran (67 cm par exemple).

Les broches du TDA 8180 côté pratique

- **Pin 1 - Détecteur de crête**
Un condensateur relié entre cette borne et masse détermine la constante de temps du détecteur de crête de synchro trames.
- **Pin 2 - Niveau de synchro**
Un condensateur connecté à la masse établit la constante de temps du détecteur de niveau à 50 % du top de synchro entrant.
- **Pin 3 - Entrée vidéo**
Entrée du signal vidéo « négatif » (niveau du blanc au dessus du niveau du noir). Tension crête à crête mini 0,5 V et maxi 4 V.
- **Pin 4 - Commutateur magnétoscope**
Un condensateur relié à la masse règle la constante de temps du détecteur de verrouillage lignes. Si cette broche est à la masse, lignes et trames sont maintenues en position « sensible » pour opération sur K7 vidéo en « poursuite ».
- **Pin 5 - Retour horizontal (lignes)**
Entrée d'asservissement et de mesure dynamique à deux seuils de tension.
- **Pin 6 - Filtre du déphaseur**
Un condensateur relié à la masse établit la constante de temps de la boucle de correction de phase horizontale. (Un trimmer au + 5 V peut donner ici une correction de phase statique supplémentaire pour le cadrage horizontal)
- **Pin 7 - Sortie horizontale**
Elle est à collecteur ouvert pour une impulsion de commande de 29 μsec. Le courant maximal débité est de 50 mA vers le driver ligne H.T.

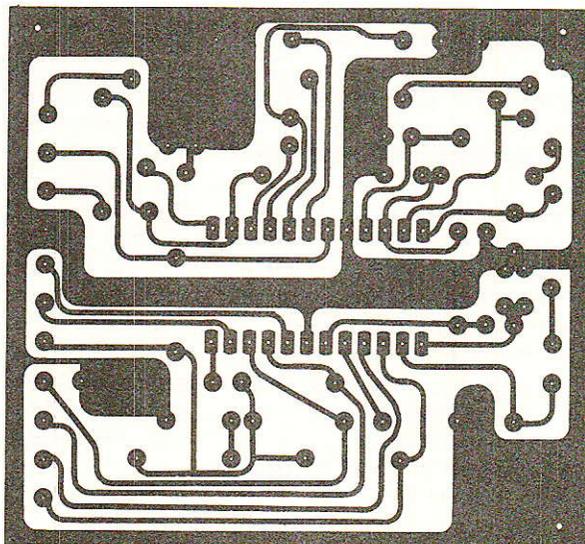


Figure 10

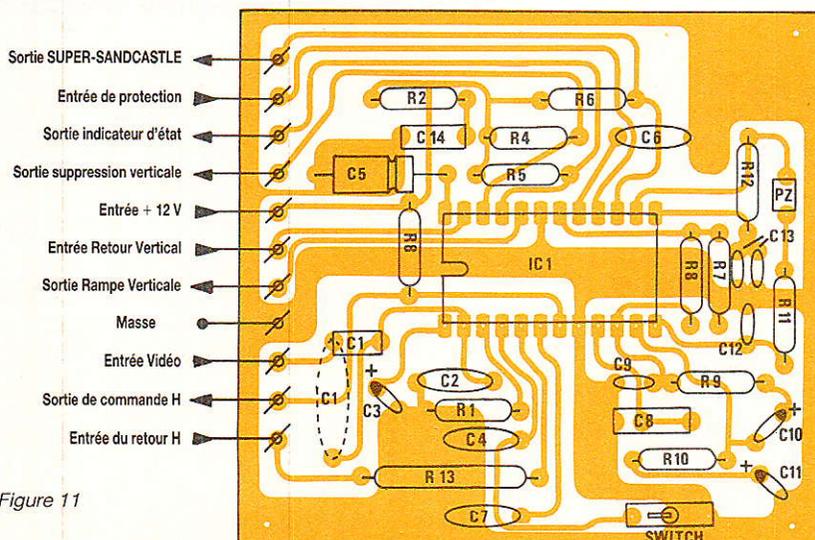


Figure 11

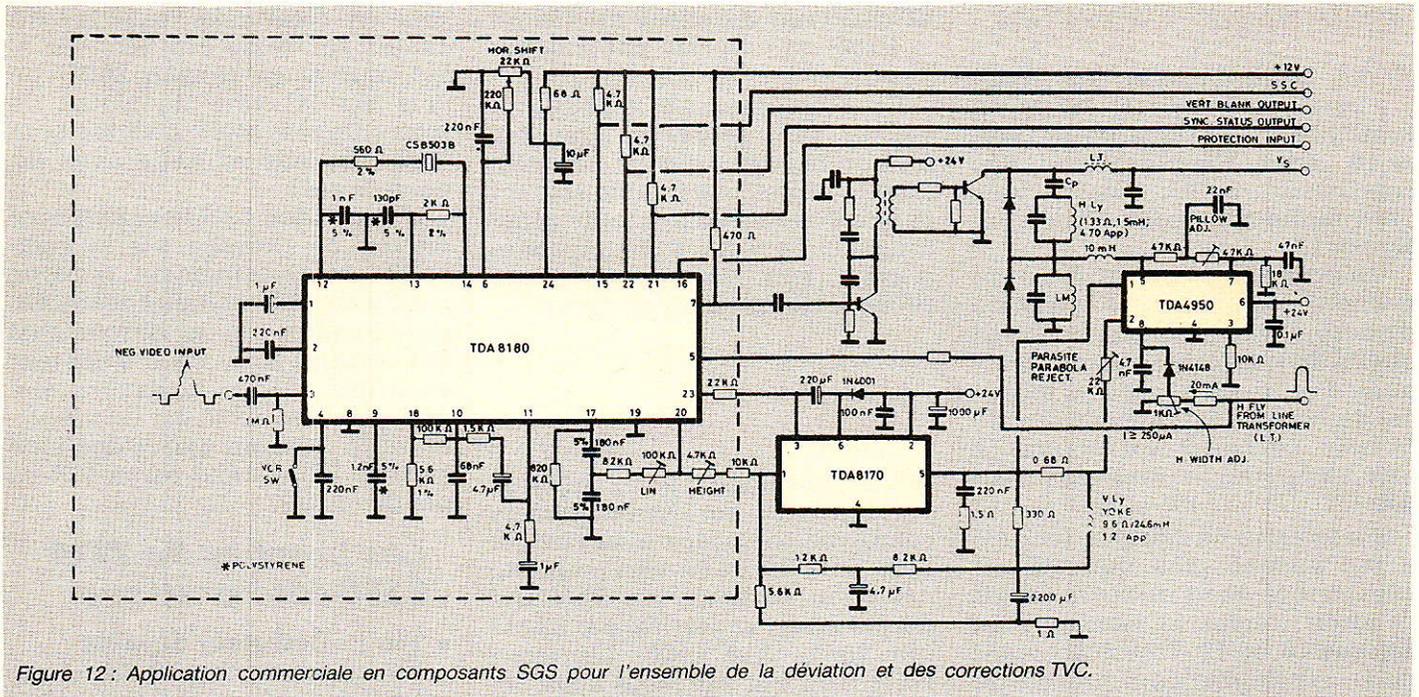


Figure 12: Application commerciale en composants SGS pour l'ensemble de la déviation et des corrections TVC.

● Pin 9 - Dent de scie horizontale

Le condensateur du générateur de rampe horizontale y est relié ; un modèle à 5 % et stable en température est recommandé.

● Pin 10 - Filtre du comparateur de phase 1

Le RC connecté ici donne la constante de temps du PLL de lignes.

● Pin 11 - Commutateur de constante de temps

Cette broche commute la constante de temps du comparateur de phase 1. Elle est à la masse quand le PLL est verrouillé et à haute impédance dans le cas contraire.

● PIN 12, 13, 14 - Oscillateur VCO pilote

Les composants associés accordent la céramique sur 503 kHz.

● Pin 15 - Sortie « super-sandcastle »

Collecteur ouvert nécessitant une résistance au + 12 V.

● Pin 16 - Protection horizontale accessible

Bloque le balayage si l'on porte cette entrée à la masse.

● Pin 17 - Dent de scie verticale

On y relie le condensateur du générateur de rampe verticale.

● Pin 18 - Référence

Une résistance reliée à cette borne établit la référence de tension pour le VCO et les références de courants pour les générateurs de rampe.

● Pin 21 - Indicateur d'état

Par tension (0,3 V = non verrouillé, 7 V = 60 Hz, 11,9 V = 50 Hz)

● Pin 22 - Suppression verticale

Collecteur ouvert nécessitant une résistance sur cette sortie vers le 12 V.

● Pin 23 - Entrée du signal de retour vertical

Une résistance extérieure au circuit imprimé limitera le courant à 500 µA.

Enfin, le constructeur donne une différence de phase typique entre sommet du signal de retour et milieu des impulsions de synchro élaborées de 2 µsec environ.

D. JACOVOPOULOS

NOMENCLATURE

Résistances

- R1 : 1 M Ω, 0,25 W
- R2 : 68 Ω, 0,5 W
- R3 : 270 Ω, 0,5 W
- R4 : 4,7 kΩ, 0,25 W
- R5 : 4,7 kΩ, 0,25 W
- R6 : 4,7 kΩ, 0,25 W
- R7 : 5,6 kΩ, 0,25 W
- R8 : 100 kΩ, 0,25 W
- R9 : 1,5 kΩ, 0,25 W
- R10 : 4,7 kΩ, 0,25 W
- R11 : 560 Ω, 0,25 W
- R12 : 2 kΩ, 0,25 W (selon THT)
- R13 : 33 ou 47 kΩ 2 W (selon THT)
- R14 : commencer par 22 kΩ (selon ampli V), 0,5 W

Condensateurs (voir texte)

- C1 : 0,47 µF, 63 V ou plus
- C2 : 0,22 µF mylar, MKH
- C3 : 1 µF, 16 V tantale goutte
- C4 : 10 µF/10 V tantale goutte ou chimique
- C6 : 0,1 µF mylar (ou ajuster)
- C7 : 0,22 µF mylar, MKH
- C8 : 1,2 µF céramique ou précision
- C9 : 68 µF céramique ou précision
- C9 : 68 nF mylar, MKH
- C10 : 4,7 µF/10 V tantale goutte
- C12 : 1 µF céramique ou 130 pF précision
- C14 : 0,1 µF mylar, MKH

Résonateur céramique MURATA-ERIE FRANCE

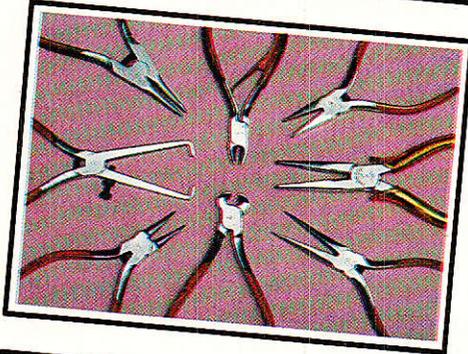
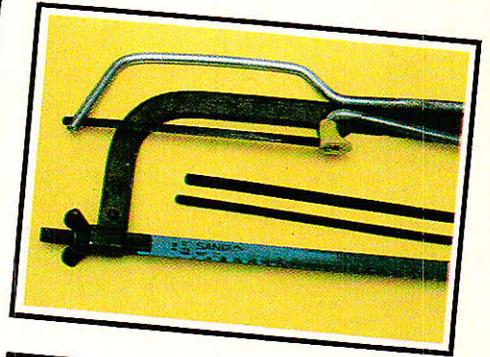
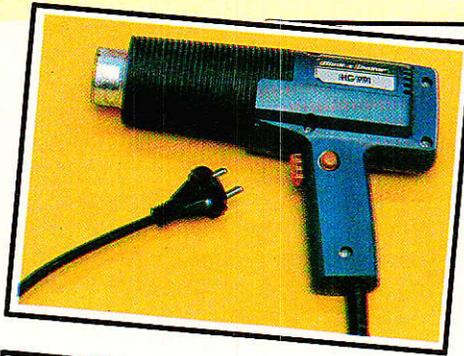
PZ : CSB 5.3 F4 Murata

Circuit intégré SGS

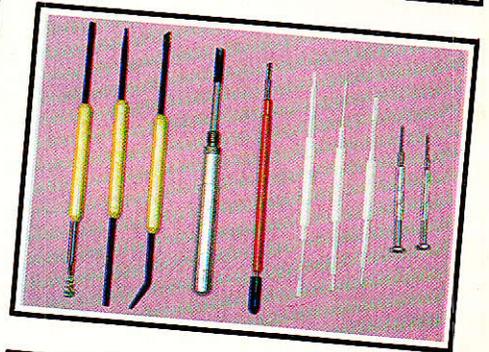
IC1 : TDA 8180

- Un inverseur simple unipolaire pour le VCR
- Support 24 broches facultatif

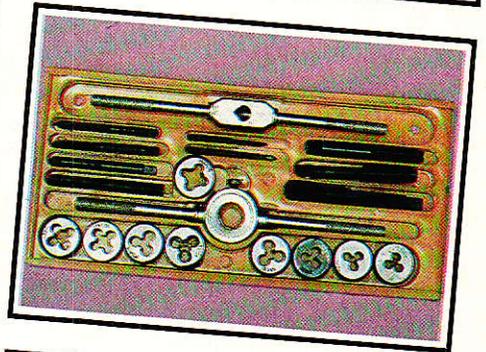
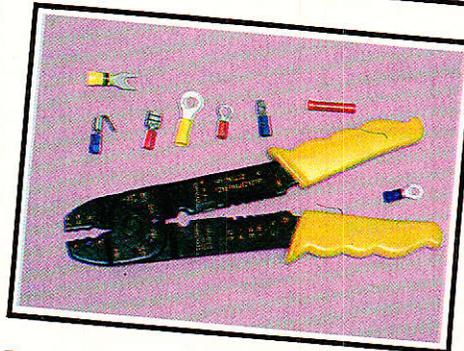
Le petit



outil lage



de



l'électronicien

Parallèlement aux instruments et matériels propres à sa spécialité, l'amateur électronicien est amené à utiliser du petit outillage plus classique, et somme toute relativement courant. La construction ou la réparation

d'équipements électroniques sont cependant des opérations précises et délicates, qui rendent souhaitable le respect de certaines règles lors de l'achat ou de l'utilisation de ces outils.

Comment peut donc opérer l'amateur pour se constituer une panoplie efficace de petits outils sans entamer exagérément son budget, c'est ce que nous allons étudier ici.

Principaux besoins de l'électronicien amateur

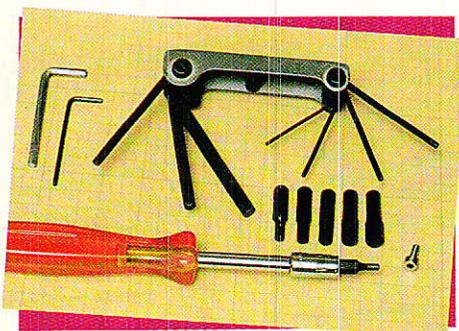
En dehors des opérations typiques de l'électronique que sont le soudage et le dessoudage, l'insertion et l'extraction de cir-

cuits intégrés, ou la confection de circuits imprimés, l'amateur d'électronique va être amené à travailler le métal, les plastiques, les stratifiés et éventuellement le bois.

Il lui faudra percer des trous, ouvrir des découpes de diverses formes, exécuter des filetages,

serrer des vis et des boulons, servir des rivets et des cosses, et bien évidemment couper, dénuder, et mettre en forme toutes sortes de fils et câbles.

Les plus audacieux n'hésiteront pas à fabriquer eux-mêmes leurs boîtiers et coffrets, ce qui implique une pratique plus pous-



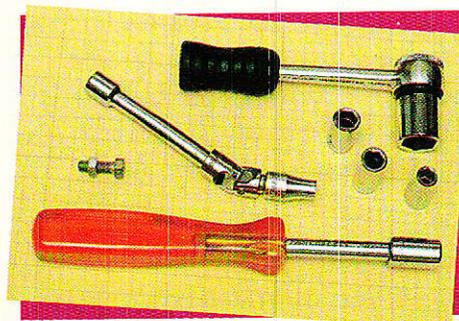
sée de la tôlerie fine : découpe droite, pliage, et soudure forte par exemple.

S'il est tout de même rare de voir un bricoleur se servir d'un ciseau à bois en guise de tournevis, d'un tournevis comme burin, ou d'une clef à molette en remplacement d'un marteau, il faut bien reconnaître que beaucoup d'outils sont utilisés dans de mauvaises conditions.

A défaut de l'outil exactement approprié, on se rabat souvent sur une équivalence approximative : l'outillage coûte cher, et il faut bien limiter les dépenses !

Ce raisonnement n'est pas toujours juste : mal employé, un outil même de très bonne qualité va se détériorer ou tout au moins se fausser. Or, un outil abîmé, même légèrement, ne pourra plus faire du bon travail : il risque d'endommager les pièces sur lesquelles il intervient, et devient souvent dangereux pour son utilisateur.

Des solutions existent pour s'équiper à relativement peu de frais d'outils adaptés exactement à un maximum de situations : encore faut-il ne pas acheter n'importe quoi !



Vissage et devissage

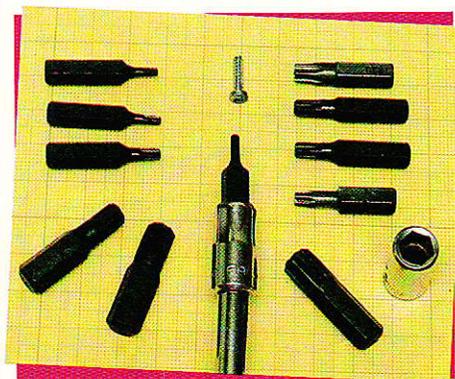
Voilà peut-être les deux opérations favorites de l'électronicien amateur après le soudage et le dessoudage !

Qu'il s'agisse de minuscules vis ou de gros boulons, le problème est toujours le même : transmettre à la pièce dans les meilleures conditions la force musculaire exercée par l'opérateur sur le manche ou la poignée de l'outil.

Dès qu'il s'agit de mouvements de rotation, on parle plus volontiers de **couple** que de **force**.

L'intensité de cette action rotative s'appelle le **moment** du couple : la **figure 1** montre qu'il s'agit tout simplement du produit de l'intensité commune de deux forces par la distance séparant leurs droites d'action.

Il est bien rare que l'amateur rencontre des problèmes de serrage imposant l'emploi d'un tournevis ou d'une clef **dynamométrique**, capable de mesurer le couple de serrage appliqué. Cependant, la bonne compréhension de la notion de couple de serrage permet de mieux assimiler



les règles essentielles régissant l'utilisation des outils manuels.

Remarquons tout d'abord que le couple appliqué dépend largement de la forme de la poignée de l'outil : un tournevis à gros manche sera beaucoup plus puis-

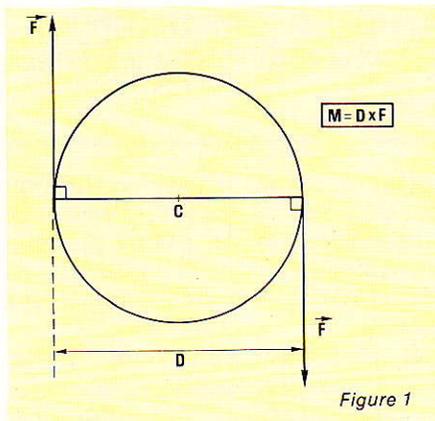


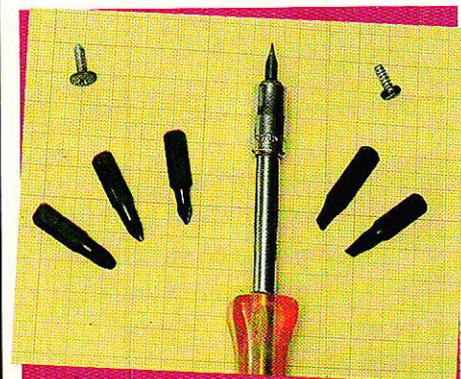
Figure 1

sant, à lame identique, qu'un plus petit. Certains tournevis à lame carrée permettent d'ailleurs l'application de couples considérables grâce à l'assistance d'une simple clef à molette.

Une parfaite **adaptation** entre la **lame de l'outil** et l'**empreinte** de la tête de vis ou de boulon est indispensable à la bonne transmission du couple de serrage ou de desserrage. La **figure 2** reproduit un échantillonnage à peu près complet des empreintes normalisées existantes. Plusieurs d'entre elles sont utilisées exclusivement en aéronautique et ne concernent donc pas l'amateur moyen, mais d'autres sont très répandues.

La plupart de ces empreintes ont été étudiées avec le souci principal d'améliorer le couple de serrage par rapport à la classique tête fendue. L'amélioration se transforme cependant en dégradation si un outillage inadapté est employé.

Le cas de la **tête cruciforme** (**figure 3**) est particulièrement typique : sous cette appellation générale se cachent en fait deux types d'empreintes légèrement différentes baptisées PHILLIPS (avec deux L) et POZIDRIV (reconnaisables à une fine croix décalée de 45° par rapport à l'empreinte).



Les tournevis d'un type **ne doivent pas** être utilisés sur des empreintes de l'autre type : il y a risque de « foirage » de la tête de vis et/ou de la lame de l'outil.

Dans chaque catégorie existent des dimensions normalisées (0, 1, 2, 3, 4 en Pozidriv, 00, 0, 1, 2, 3, 4 en Phillips).

Une seule dimension de lame convient à une tête de vis donnée. Il est donc indispensable

que l'amateur électronique possède au moins les modèles 1, 2 et 3 en Pozidriv et si possible en Phillips.

Compte tenu du prix raisonnable de ces outils, il est à recommander de choisir une marque offrant la qualité professionnelle, par exemple FACOM ou SAFICO. On évitera absolument les outils de pacotille simplement nommés « cruciforme », vagues compromis entre plusieurs normes.

Procédez à ce petit investissement, ami lecteur, et vous découvrirez à quel point il peut être confortable et efficace de serrer ou desserrer une vis cruciforme avec un outil qui lui est parfaitement adapté.

Le cas de la **vis à fente** semble pouvoir être traité avec plus de légèreté : en fait il n'en est rien ! La **figure 4** montre bien qu'il est important que la lame du tournevis remplisse exactement la fente de la vis en largeur, en profondeur, et en épaisseur. En particulier, une lame pas assez large exercera, à couple égal, deux forces plus importantes puisque l'écart entre les droites d'action est plus faible (**figure 1**). Le résultat est bien connu : enlèvement de métal puis tendance à l'échappement de l'outil pouvant obliger à détruire la vis sur place !

Les principales dimensions (largeur) des tournevis droits sont 3, 4, 4 1/2, 5 1/2, 6, 6 1/2 et 8 mm. L'idéal est de les posséder toutes, mais l'électronicien peut commencer par 3, 4 et 6 et compléter avec des **embouts** s'adaptant sur un **manche porte-embouts**

Il devra de toute façon recourir à cette solution s'il souhaite aborder sans se ruiner les vis à **six pans creux** (genre ALLEN) ou les empreintes « TORX », de plus en plus répandues en automobile, électroménager et électronique (**figure 5**).

La série ALLEN se compose des dimensions 2, 2 1/2, 3, 4, 5, 6, 7, 8 et 10 (2 à 6 suffisent souvent en électronique), auxquelles il est prudent d'ajouter les modèles américains 1/8, 5/32, 3/16 et éventuellement 7/32 et 1/4 de pouce (1 pouce = 25,4 mm).

La collection TORX regroupe les empreintes n° 6, 7, 8, 9, 10, 15, 20, 25, 27, 30, 40, 45, 50, 55. En électronique, il est rare de dépasser le n° 27.

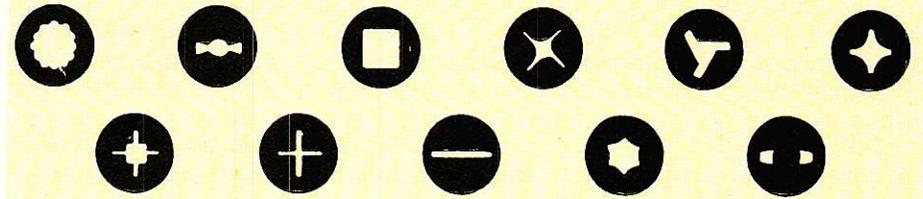


Figure 2

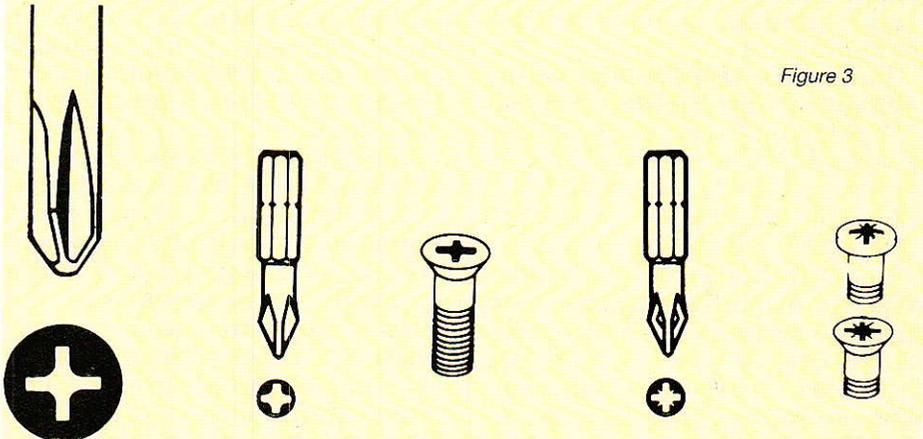


Figure 3

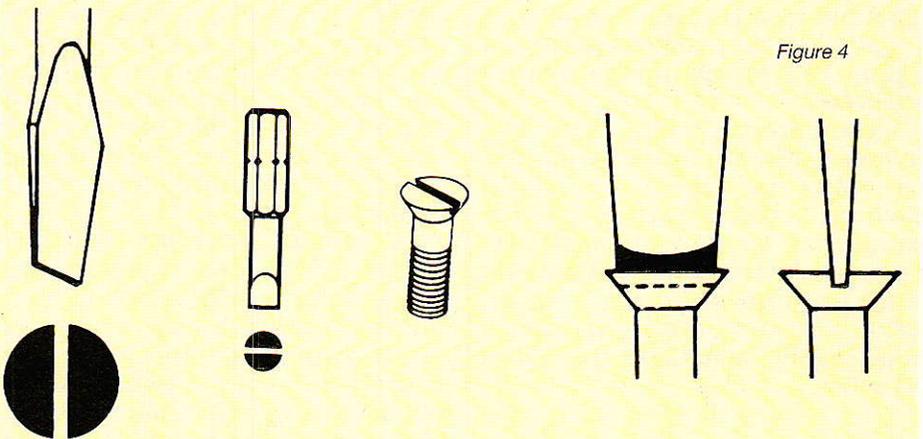


Figure 4

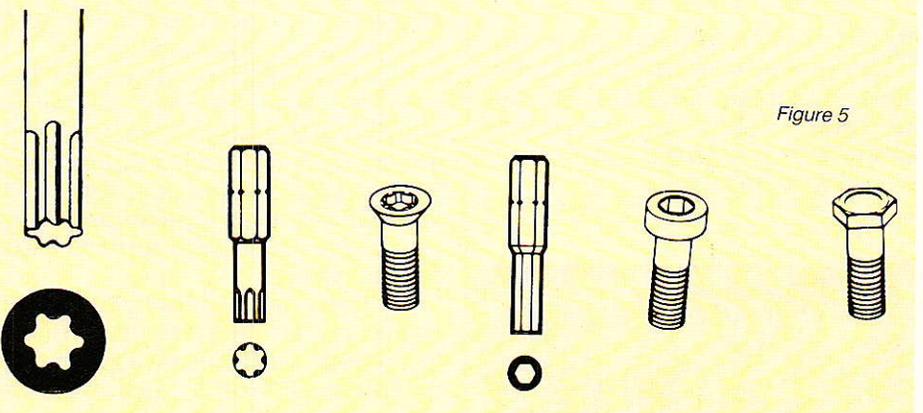


Figure 5

Un porte-embout spécial (FACOM R 235) permet d'adapter tous ces accessoires de diamètre 6,35 mm hexagonal (1/4") sur les manches, rallonges et cliquets

prévus pour les douilles à six pans munies d'un carré conducteur 1/4". *

* " signifie pouce (inch).

On trouve dans les grandes surfaces des coffrets de douilles dans des marques telles que RONDY, dont le prix n'est nullement prohibitif pour une solidité suffisante pour l'usage électronique.

Quelques compléments (embouts, adaptateurs, porte-embouts, douilles très utilisées comme la 5,5 mm) pourront être acquis séparément dans la qualité supérieure.

Une bonne composition devra comprendre les douilles 6 pans de 3, 2, 4, 5, 5 1/2, 6, 7, 8, 9, 10, 11, 12, 13, 14 mm, et éventuellement les dimensions américaines 3/16, 7/32, 1/4, 9/32, 5/16, 11/32, 3/8, 13/32, 7/16, 1/2 et 9/16 de pouce.

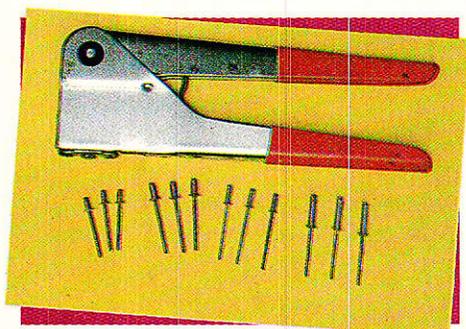
Précisons bien qu'il est formellement à exclure d'employer une douille « métrique » sur une tête de boulon « américaine » ou vice-versa : c'est très dangereux pour le boulon, pour l'outil, et pour l'opérateur.

En plus de cet équipement de base très universel et aussi économique que possible, on pourra acquérir quelques **clefs plates et à pipe**, et bien sûr une petite **clef à molette**.

La longueur de ces outils est calculée afin qu'un effort normal ne mène jamais à un couple excessif : utiliser une rallonge est dangereux et généralement inutile en électronique. Rappelons d'ailleurs que la boulonnerie en laiton, souvent utilisée, est nettement moins résistante que celle en acier.

Quelques pinces

Pour l'électronicien amateur, les pinces servent essentiellement à couper, dénuder, former ou tenir : elles ne devraient jamais servir à serrer ou desserrer boulons ou écrous !



Les pinces coupantes classiques (généralement à coupe en bout) ne sont prévues que pour le travail de métaux relativement tendres (cuivre notamment). Il ne faut pas s'en servir pour couper des fils durs tels que de la corde à piano. A défaut de pince spéciale (chère !), on utilisera un disque à tronçonner.

L'amateur n'a pas besoin d'une panoplie complète de pinces : il vaut largement mieux acheter peu de pinces de bonne qualité qu'un lot de dix ou douze mauvais outils.

L'outillage de base pourra se composer d'une **petite** pince coupante du bout, d'une pince **moyenne** à bords droits et à coupe latérale, d'une pince à dénuder (manuelle ou automatique, au choix !), et d'une pince à bords ronds et effilés. Dans certains cas, une **petite pince** à circlips peut rendre service.

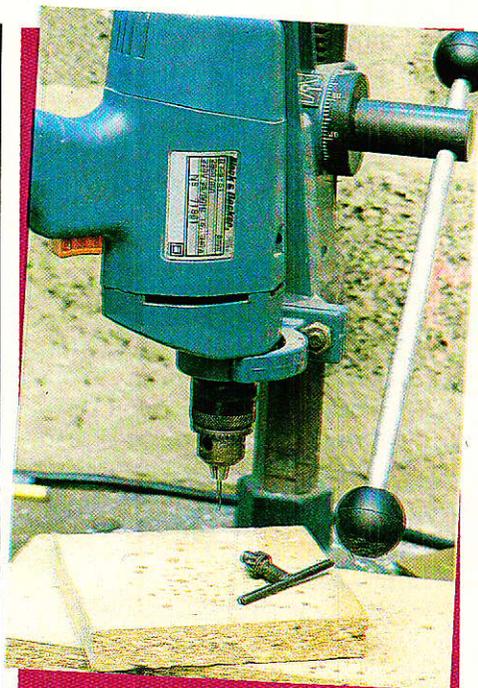
Un peu en marge des pinces classiques, on ne peut que conseiller l'achat d'une **pince à sertir** les cosses **isolées** (les cosses nues se soudent fort bien !), qui comporte presque toujours un excellent coupe-boulons (à utiliser dans le bon sens : réfléchissez-y avant qu'il ne soit trop tard !) et les dénudeurs pour gros diamètres.

La **pince à rivets borgnes** (genre « POP ») est à recommander à tous les adeptes de la tôlerie fine (boîtiers), et à tous ceux qui souhaitent donner un aspect « professionnel » à leurs réalisations. Un rivet aluminium fournit un assemblage très solide, qui ne se desserrera pas même soumis aux pires vibrations (électronique auto), et qui pourra être enlevé d'un simple coup de perceuse.

Il est avantageux d'acheter les rivets par sachets de 100 environ, les dimensions à recommander étant 3 x 12 et 4 x 8 mm pour les travaux les plus courants. Des dimensions plus spéciales pourront aider à résoudre des cas plus particuliers.

On évitera de dépasser le diamètre de 4 mm avec les pinces de qualité « amateur » sous peine d'avoir très vite à faire jouer la garantie de l'outil...

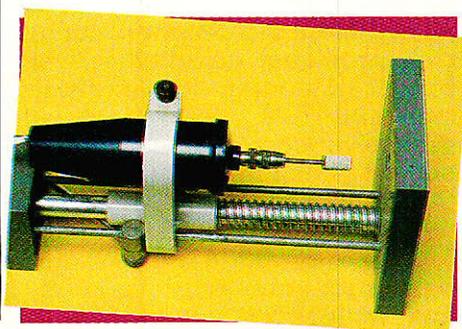
Quelques pinces particulières (brucelles, pinces à linge, pinces crocodiles, dissipateurs thermiques, etc) viendront compléter cet assortiment déjà intéressant.

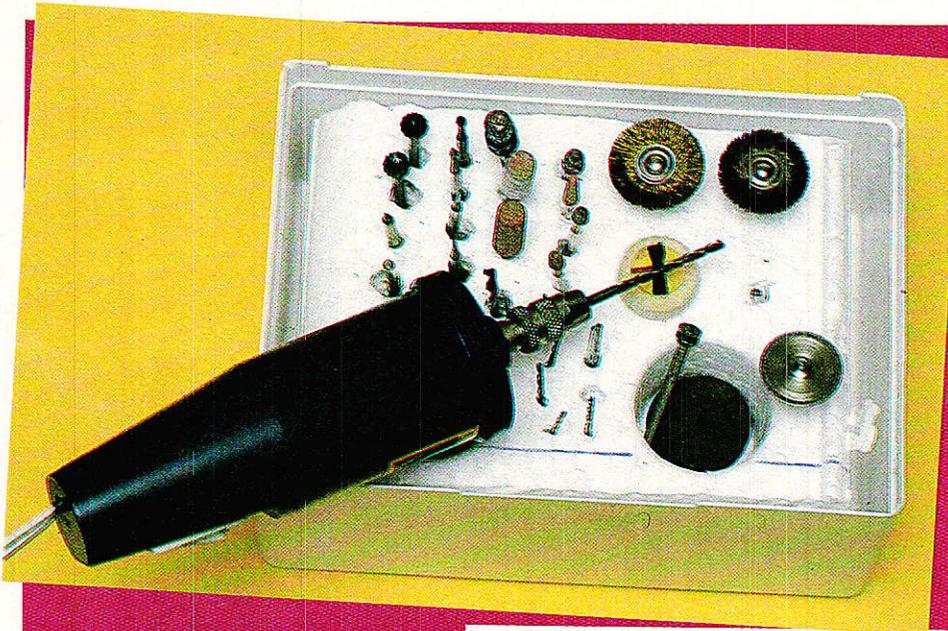


Des petits trous

La perceuse miniature fait partie de l'équipement de la plupart des électroniciens amateurs. Sa principale utilisation ne nous semble pas être le perçage, mais plutôt le façonnage à l'aide des multiples accessoires distribués par des marques telles qu'APPLICRAFT : fraises, meules, brosses, disques à tronçonner et à poncer, polisseurs, etc.

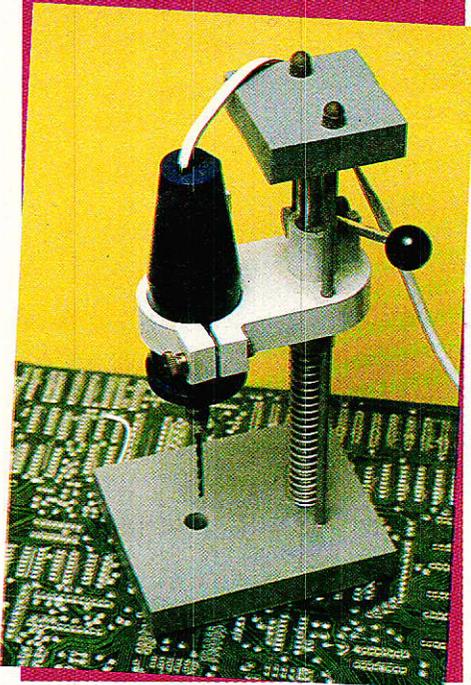
Le **support vertical** peut avantageusement être posé à plat sur une table, et faire ainsi fonction de banc de meulage de précision.





pourra faire appel à des **fraises coniques** à tige de 6 ou 8 mm, ou à certains types de meules. Rien n'interdit évidemment d'opérer à la lime, de toute façon utile pour la finition.

Dans les matériaux tendres, un **alésoir à main** de forme conique rendra à peu près les mêmes services.



perceuse : on peut songer à en construire un par soi-même...

Dans bien des cas, il est utile de pouvoir tarauder les trous exécutés dans des pièces métalliques, ou fileter des tiges lisses de toutes sortes.

Les coffrets de **tarauuds et filières** vendus dans les grandes surfaces sont généralement suffisants pour le travail des métaux tendres (cuivre, laiton, aluminium), à condition de les huiler copieusement.

Si seulement quelques dimensions courantes sont nécessaires, on pourra trouver plus intéressant d'acheter séparément un **tourne-à-gauche** et quelques tarauuds de bonne qualité (HSS) chez un bon quincaillier : on pourra alors envisager de travailler également l'acier de façon régulière.

En électronique, les dimensions 3, 4 et 6 mm (pas métrique) suffisent généralement.

Lorsque des trous de dimensions supérieures à 10 ou 12 mm seront nécessaires (pour les connecteurs, par exemple), on

Pour le perçage, le premier prix des perceuses classiques genre BLACK & DECKER nous semble à conseiller : un mandrin de 8 mm peut en général accepter le classique foret de 1 mm pour circuits imprimés, mais rien n'empêche de serrer dedans un petit mandrin de rechange pour perceuse miniature !

Pour les trous plus gros (3 à 10 mm), on aura intérêt à faire tourner le moteur moins vite : alimenter la machine en 110 volts, utiliser un variateur à triac, ou placer en série une diode 400 V 3 A. Un support d'établi est extrêmement commode, mais coûte souvent plus cher que la

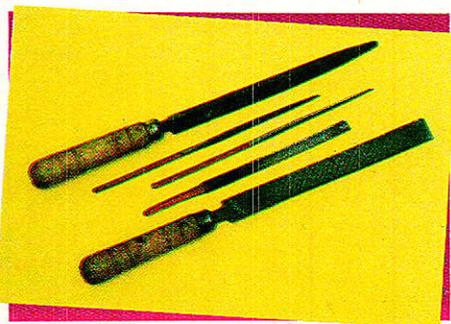
Les « divers »

Toutes sortes de petits outils existent pour résoudre la plupart de petits problèmes rencontrés en électronique pratique : aides au soudage (brosses, crochets, pointes, etc), outils de réglage pour bobinages et trimmers, outils à wrapper et déwrapper (circuigraph), tournevis et clefs micro-miniatures etc.

Le **pistolet à air chaud** ou « décapeur thermique » fournit de l'air à 500° C environ : cela suffit largement pour poser des gaines thermo-rétractables ou travailler certains plastiques.

Une ou plusieurs petites **scies** ou **cisailles à main** permettront de travailler le métal, le bois, ou le plastique tandis qu'un **cutter** ou un **grattoir** seront précieux pour de multiples usages. **Scie sauteuse** et **ponceuse** pourront également rendre des services, mais à condition qu'on en ait l'usage par ailleurs. Il en va de même pour le **pistolet à peinture** et le **compresseur**, qui peuvent être remplacés par des bombes aérosol bien choisies.

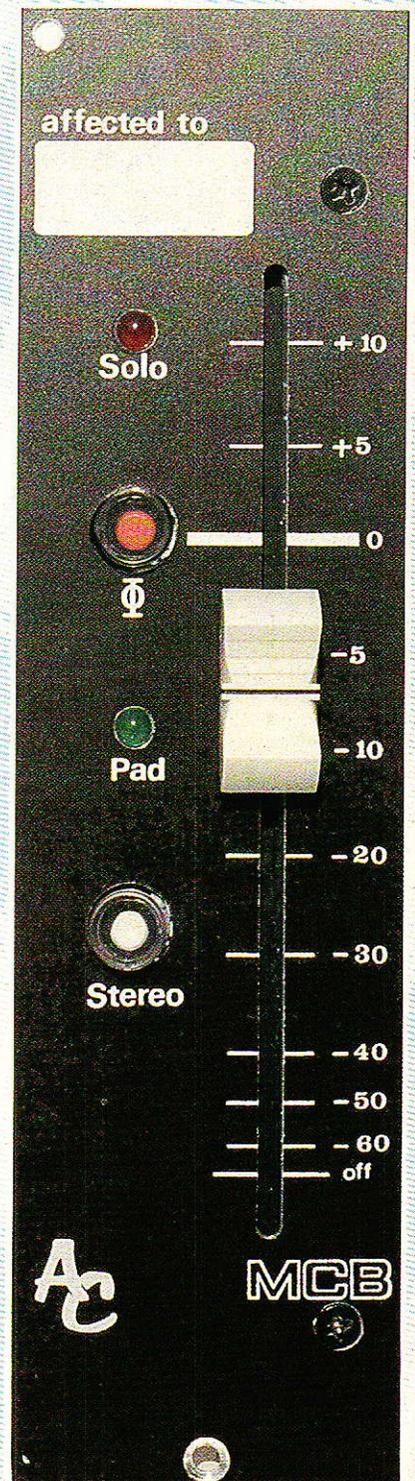
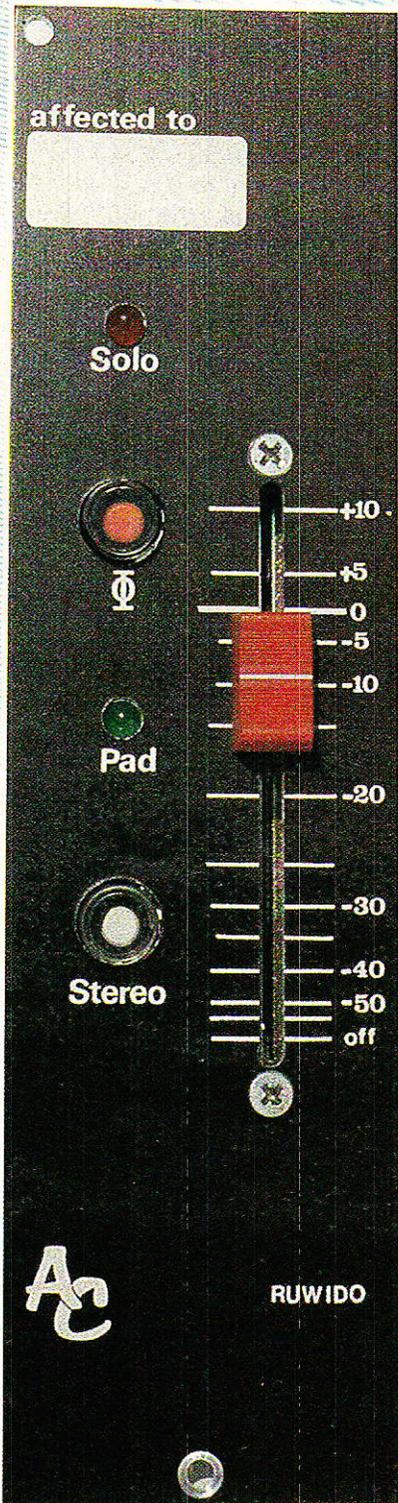
Bien entendu, on mettra à contribution certains outils normalement présents dans tout foyer : marteau, ciseaux, pinceaux, etc. L'important, nous ne le répèterons jamais assez, étant de toujours utiliser l'outil exactement adapté au travail à accomplir : il y va du succès de l'opération et de votre sécurité !



Patrick GUEULLE

Console AC

« Oddy théâtre »



Que 1987 marque votre vie du sceau de la réussite et du bonheur ».

Tel est le souhait de toute l'équipe qui œuvre pour vous permettre d'accéder à cette console dont vous rêviez depuis...

Si astrologiquement toutes les conditions sont réunies, encore faut-il ne pas abandonner son poste !

Le module de ce mois entame une trilogie qui, si elle permet d'achever la construction de la tranche n° 16, demande toute votre attention, car il ne s'agit pas seulement de bien réaliser, mais aussi de bien comprendre, afin d'exploiter au mieux toutes les possibilités qu'Oddy vous offre.

24^e partie

Avant tout « MERCI », le téléphone marche bien !

Quand votre serviteur a décidé de mettre une ligne directe à votre disposition, il avait peur que certains abus viennent compromettre sa légendaire amabilité. Il n'en est rien, et même bien au contraire : courtoisie, gentillesse, respect des horaires, etc... Un vrai plaisir que de dialoguer avec vous dans ces conditions.

Comme nous vous l'avons laissé entendre, le domaine que nous abordons dans ces pages nécessite une attention toute particulière car de la bonne compréhension (et mémorisation) du système, dépendra directement l'aisance avec laquelle vous opérez quand vous aurez débranché le fer à souder, pour enfilez le maillot de preneur de sons (Chef) !

Vous l'avez sans doute remarqué, l'auteur a cherché tout au long de ses réalisations, à vous faire « entrer dans le schéma », et ce plus « synoptiquement » qu'électroniquement : la construction faisant appel à des notions somme toute simples, il lui a semblé plus intéressant et plus profitable, d'effectuer un rapprochement entre la structure et l'exploitation imminente.

C'est un des aspects agréables aux électroniciens que vous êtes, de pouvoir assimiler un fonctionnement « par l'intérieur ».

Mais comprendre ne suffit pas, il faut mémoriser, car quand la face avant est posée, les commandes ne font plus appel qu'à la mémoire pour être bien utilisées ! C'est ainsi que les preneurs de sons affectionnent les synoptiques, quand il s'agit d'aborder une nouvelle console.

Cette formule s'impose pour la tranche n° 16. Retrouvons-nous donc devant la **figure 1**.

Etude du synoptique

Facile, dites-vous au premier abord ! DANGER, attention au deuxième : il serait possible de déchanter au moment du cablage.

Voyons les choses dans l'ordre si vous le voulez bien ?

En bas et à droite du dessin, vous devez reconnaître le module PFL PHONES que nous avons construit le mois dernier. La fonctions PFL étant déjà active, nous n'y reviendrons pas.

Par contre, deux amplis stéréo restent sans source : MAIN (ou control room), et STUDIO.

Pour mémoire, nous vous rappelons que MAIN est l'écoute cabine, et STUDIO l'écoute sur haut-parleurs dans l'espace réservé aux musiciens (ou aux animateurs dans le cas d'un studio d'émissions radio). Vous constaterez ultérieurement, que ce départ STUDIO peut être utilisé sur scène, afin d'autoriser une synchronisation humaine avec un programme préenregistré : le batteur reçoit au casque le compte à rebours ainsi que le tempo imposé, et se charge de faire respecter celui-ci pour qu'au moment voulu, le programme enregistré et les musiciens soient en accord.

Souvent, il s'agit d'effets spéciaux difficiles à fabriquer en temps réel (bandes lues à l'envers, diffusion de sons naturels, etc...). A titre d'exemple, l'auteur a utilisé ce système pour insérer en tempo dans un morceau, des bruits de pas préalablement enregistrés dans une salle fortement réverbérante.

CANAL MAIN.

Ce réseau, réservé à l'écoute de contrôle, doit être le plus complet possible, afin d'offrir au preneur de sons un échantillonnage confortable des sources disponibles.

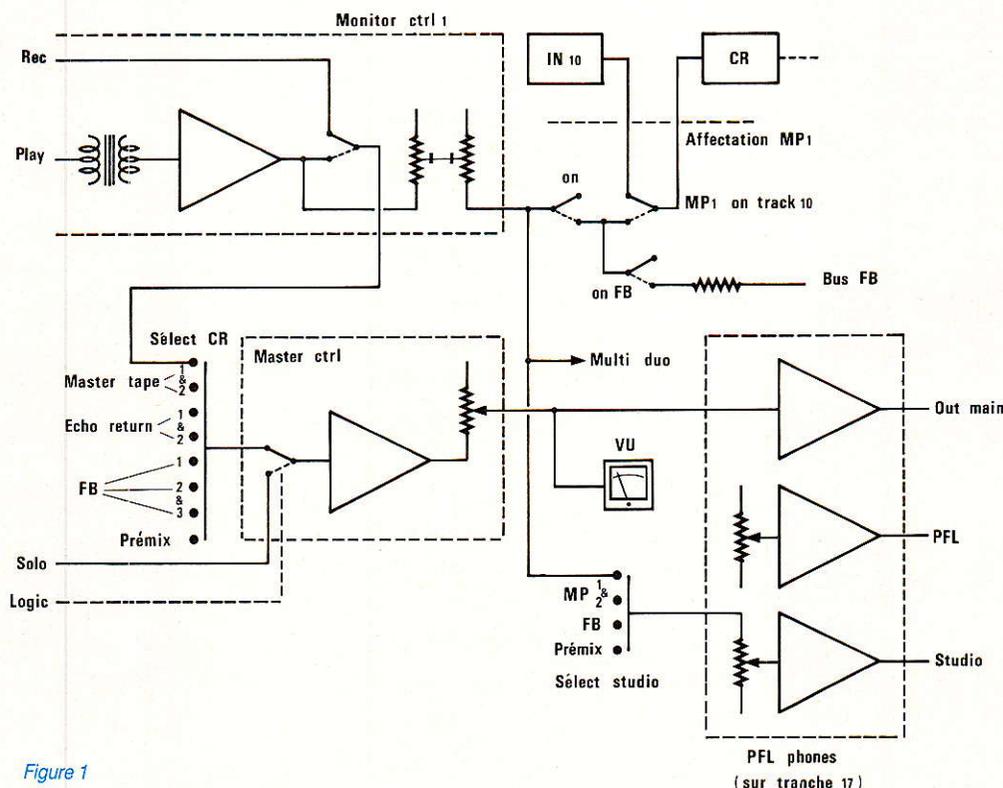


Figure 1

Il se compose de deux blocs distincts et complémentaires :
 1° le clavier de sélection CR, et
 2° l'automatisme SOLO.

CANAL STUDIO.

Les besoins sont ici plus modestes, et seul un clavier (Sélect Studio) commute les sources utiles à l'ampli correspondant.

Lexique !

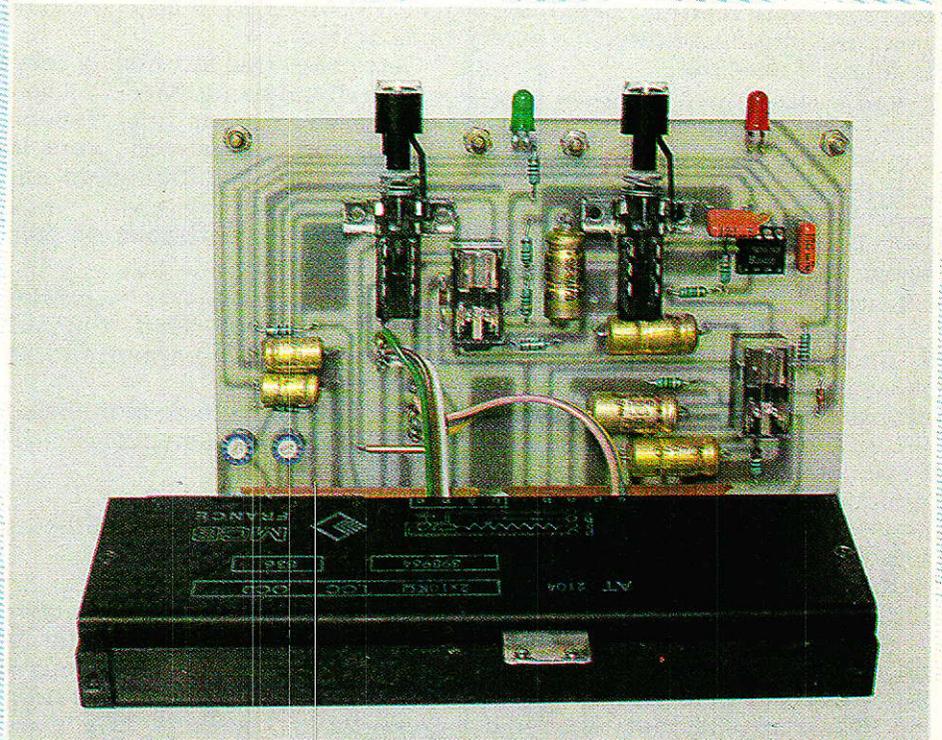
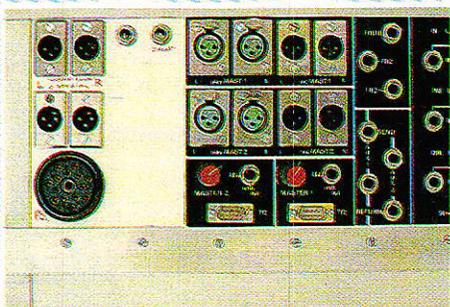
Avant d'aller plus loin, il nous faut définir (ou repréciser), quatre termes ou abréviations que nous emploierons par la suite :

1° FB : sans autre précision, il s'agit de FB1, seule ligne de préécoute fixée une fois pour toutes.
 2° MP = MASTER PLAY : ceci correspond exclusivement aux lectures des bandes MASTER. Il y aura donc MP1 et MP2.
 3° MT = MASTER TAPE : cette fois, les signaux d'enregistrement et de lecture peuvent être concernés. C'est le cas d'une clé de monitor, qui choisit à des fins de comparaison, entre REC et PLAY.

4° PREMIX : C'est une fonction bien particulière à l'enregistrement multipistes, et dont nous n'avons encore jamais parlé. La meilleure façon d'en expliquer l'utilité est de se mettre en situation.

Supposons que vous soyez en train d'enregistrer : les tranches d'entrées de votre console sont occupées par les ..., disons musiciens pour que ce soit plus simple, mais ce peuvent être aussi des programmes préenregistrés. Vous avez sué sang et eau afin de construire votre son à coups de correcteurs, niveaux, panoramiques, etc... Vient le moment de l'écoute bande après une première prise. Le Multipiste est rebobiné, encore faut-il l'entendre !

Que faudrait-il faire ?? D'abord commuter toutes les tranches sur



« MACHINE », mettre tous les correcteurs associés hors-service, changer sans doute les réglages des gains d'entrées, les panoramiques, et les niveaux... Et voilà le laborieux travail de préparation remis en cause, sans compter le temps d'impatiente attente des musiciens. Certaines consoles proposent des réglages de niveaux d'entrées MACHINE indépendants de ceux des entrées MICRO, et certains vendeurs argumentent la souplesse de réécoute. Deux objections : Premièrement, vous avez dû comprendre à la lecture des lignes précédentes que c'est insuffisant pour se mettre en conditions. Deuxièmement, la raison pour laquelle le constructeur a opté pour ce choix est essentiellement due aux écarts de niveaux à traiter, et aux complications qu'entraînerait le changement de régime d'un seul et même étage. Sans parler de problèmes de diaphonie ! C'est un cas de cohabitation qui fonctionne mieux avec un découpage.

Un autre système consiste à utiliser un départ auxiliaire comme niveau de réinjection. De l'avis de l'auteur, c'est la plus sordide organisation qu'il ait du subir !

De quelque côté que l'on se tourne, toutes ces situations imposent des repérages soigneu-

sement notés, des pertes de temps qui ajoutent à la fatigue, et des risques d'erreurs considérables.

La solution que nous avons retenue apporte toutes satisfactions. On la rencontre exclusivement sur les gros systèmes, bien qu'elle n'engendre en fait que peu de complications à la construction :

Il s'agit tout simplement de réserver un BUS à un PREMIXage, constitué seulement d'un volume et d'un panoramique par piste.

C'est donc une mini console indépendante à l'intérieur même de l'ensemble. Les avantages sont évidents : on ne touche plus aux réglages de prises et l'on conserve aussi les réglages de PREMIX au fur et à mesure de l'empilage des messages sur les pistes.

Sur ODDY, seule une entrée stéréo est prévue à cet effet, puisque les réglages et les mélanges feront partie de la console MULTI associée.

Donc toutes les commandes marquées PREMIX, connecteront directement ce mélange aux lignes d'écoutes souhaitées.

Bien entendu, ceux d'entre vous qui ne sont pas concernés par l'enregistrement multipistes, trouveront une utilisation spécifique à leurs besoin, pour cette

entrée indépendante. Exemple : pour une station de radio, ce sera le retour d'antenne.

Revenons donc à la **figure 1**, et commençons par voir la partie supérieure.

Entourée d'un pointillé, une zone est marquée MONITOR control. Elle représente le troisième volet de la trilogie. Ce module effectuera les fonctions suivantes : Clés de monitoring MT 1 et 2, ajustages des niveaux de lecture, volume et panoramique MP 1 et 2. Si l'on suit la ligne de lecture (PLAY), on constate un PREMIX (!) permanent distribué dans trois directions. Tout d'abord, vers le clavier SELECT STUDIO, ensuite vers la partie supérieure droite marquée AFFECTATION MP1, enfin vers le module MULTI DUO.

Faut-il préciser que ce dessin ne représente qu'une voie de la stéréo, et un seul MASTER ?

Voyons rapidement le canal STUDIO. Un clavier à 4 touches permet de choisir entre les lectures des deux masters, la ligne casques FB, ou le prémix extérieur. Ceci est amplement suffisant pour une écoute studio. Le retour FB permettant d'enregistrer les injections directes sans avoir de casque sur la tête.

Que fait « AFFECTATION MP » ? Après être passé par une clé d'ouverture (ON), le signal arrive sur deux touches interdépendantes. L'une injecte le produit dans le bus FB, l'autre vient commuter la lecture (préalablement dosée et spatialisée) à l'en-

trée du correcteur d'une des tranches stéréo.

Cette situation autorise la réinjection d'une bande MASTER soit comme source sur une tranche stéréo, soit directement vers le multipiste et simultanément sur FB si on le désire.

Mais nous reparlerons de cela en temps voulu.

Il nous reste à voir le clavier SELECT control. Huit touches interdépendantes permettent les choix suivants :

— MT 1 et 2, la clé de monitoring étant située sur le module MONITOR.

— ECHO Return 1 et 2.

— FB 1, 2 et 3 (prises directes sur les sorties casques).

— PREMIX.

La sortie de ce clavier arrive sur un inverseur situé sur le module MASTER control (nous y voilà enfin !). Cette commutation permettra à la ligne MAIN de recevoir soit la sélection manuelle, soit la voie SOLO (automatique), car l'inversion est assurée par un relais, lui-même commandé par le bus SOLO LOGIC.

Sur le dessin, le module MASTER control est simplifié à l'extrême. Nous allons voir son schéma réel et ses autres fonctions propres, mais avant, récapitulons ce que nous venons de survoler.

Excepté PFL PHONES (déjà décrit), la figure 1 regroupe les trois modules suivants : MASTER ctrl (sujet du jour) ; SELECT ctrl, qui rassemble SELECT CR,

SELECT STUDIO, et AFFECTATION MP 1/2 (entre autres), et que nous réaliserons le mois prochain. Enfin MONITOR ctrl, qui sera décrit le mois suivant (symétrisation optionnelle !).

Il ne restera plus que l'intercom, et ODDY sera complète !

Au risque de nous répéter, nous vous conseillons vivement de bien vous imprégner de ce synoptique. Ce n'est qu'à ce prix que vous pourrez trouver les solutions à des besoins préten- dus spécifiques, et travailler confortablement.

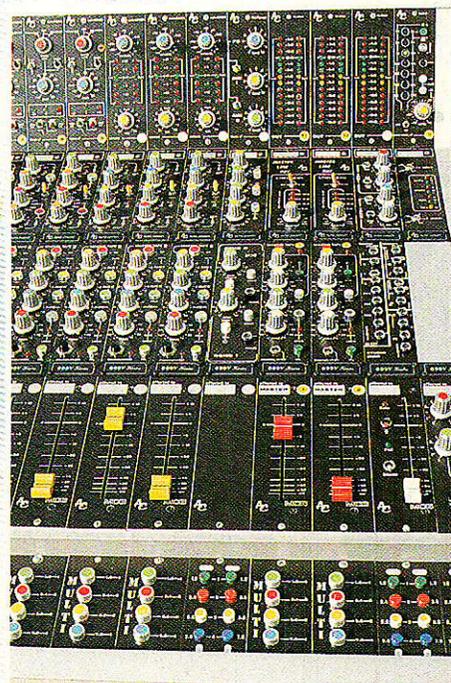
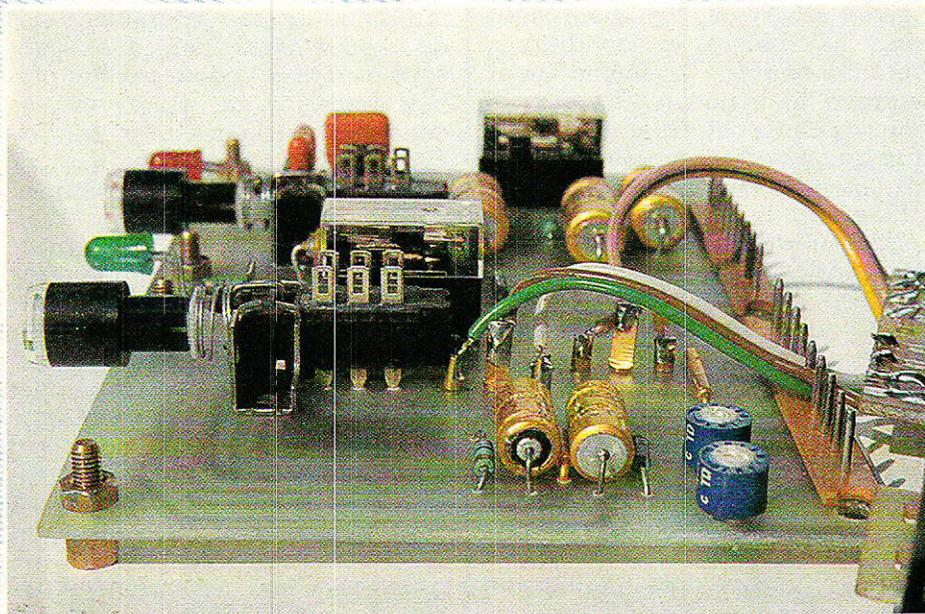
Module MASTER control

La **figure 2** en donne le schéma réel et complet. Pour une fois il ne suffit pas de suivre un seul canal pour faire le tour du problème !

Examinons tout d'abord la voie gauche (Left). Comme nous l'avons vu, deux sources sont disponibles : SELECT et SOLO.

Notez que la ligne SOLO voit les condensateurs de liaisons qui manquaient sur le module ALIM Control, implantés ici (C₁ et C₂).

La commutation est effectuée par RL₁ : Quand la ligne SOLO logic envoie une tension positive (ce qui est le cas à chaque fois qu'une — ou plusieurs — clé SOLO est activée), RL₁ commute sur la sortie de l'ampli de mélange du dit bus. Par la même occasion, la tension de com-



L'ELECTRONIQUE VA VITE, PRENEZ LE TEMPS DE L'APPRENDRE AVEC EURELEC.



La radio-communication, c'est une passion, pour certains, cela peut devenir un métier. **L'électronique industrielle**, qui permet de réaliser tous les contrôles et les mesures, **l'électrotechnique**, dont les applications vont de l'éclairage aux centrales électriques, sont aussi des domaines passionnants et surtout pleins d'avenir. Vous que la TV couleur, l'électronique digitale et même les micro-ordinateurs intéressent au point de vouloir en faire un métier, vous allez en suivant nos cours, confronter en permanence vos connaissances théoriques avec l'utilisation d'un matériel que vous réaliserez

Quel que soit votre niveau de connaissances actuel, nos cours et nos professeurs vous prendront en charge pour vous amener progressivement au stade professionnel, en suivant un rythme choisi par vous. Et pour parfaire

encore cet enseignement, Eurelec vous offre un **stage gratuit** dans ses laboratoires dès la fin des études. Mettez toutes les chances de votre côté, avec nous, vous avez le temps d'apprendre.

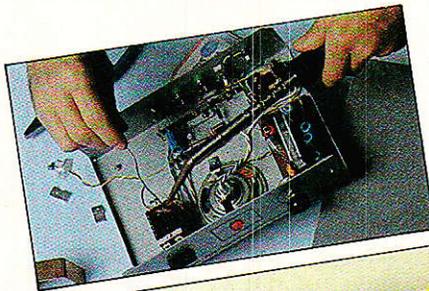


institut privé d'enseignement à distance

Rue Fernand Holweck - 21100 DIJON
Tél. 80.66.51.34

57-61 Bd de Picpus - 75012 PARIS
Tél. (1) 43.47.19.82

104 Bd de la Corderie - 13007 MARSEILLE
Tél. 91.54.38.07



vous même, au fur et à mesure de nos envois. Ainsi, si vous choisissez la **TV couleur**, nous vous fournissons de quoi construire un récepteur couleur PAL-SECAM, un oscilloscope et un voltmètre électronique. Si vous préférez vous orienter vers **l'électronique digitale** et les **micro-ordinateurs**, la réalisation d'un ordinateur "Elettra Computer System®" avec son extension de mémoire Eprom, fait partie de notre enseignement.



BON POUR UN EXAMEN GRATUIT
A retourner à EURELEC, rue Fernand-Holweck, 21000 Dijon

DATE ET SIGNATURE
(Pour les enfants signature des parents)

Pour vous permettre d'avoir une idée réelle de la qualité de l'enseignement et du matériel fourni, EURELEC vous offre de recevoir, CHEZ VOUS, gratuitement et sans engagement, le premier envoi de cours que vous désirez suivre (comprenant un ensemble de leçons théoriques et le matériel correspondant) Il vous suffit de compléter ce bon et de le poster aujourd'hui même.

Je soussigné Nom _____ Prénom _____
Adresse _____ Tél. _____
Ville _____ Code postal _____

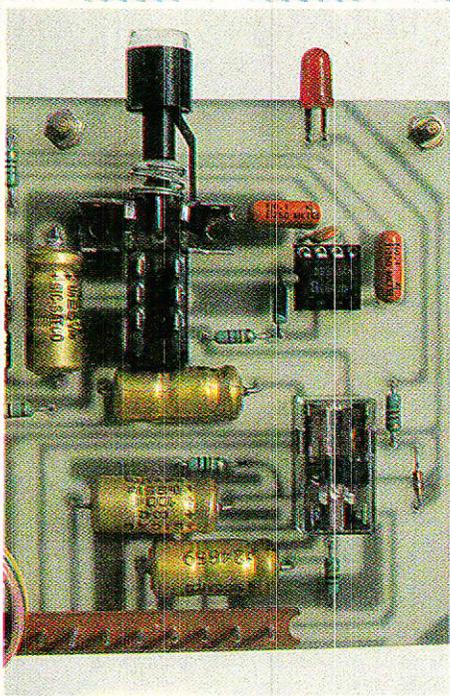
désire recevoir, pendant 15 jours et sans engagement de ma part, le premier envoi de leçons et matériel de :

- ELECTRONIQUE FONDAMENTALE ET RADIO-COMMUNICATIONS
- ELECTRONIQUE INDUSTRIELLE
- INITIATION A L'ELECTRONIQUE POUR DEBUTANTS
- ELECTRONIQUE DIGITALE ET MICRO-ORDINATEUR
- TELEVISION NOIR ET BLANC ET COULEUR

- Si cet envoi me convient, je le conserverai et vous m'enverrez le solde du cours à raison d'un envoi en début de chaque mois, les modalités étant précisées dans le premier envoi gratuit.
- Si, au contraire, je ne suis pas intéressé, je vous le renverrai dans son emballage d'origine et je vous devrai rien. Je reste libre, par ailleurs, d'interrompre les envois sur simple demande écrite de ma part.

09227

REALISATION



mande est utilisée pour alimenter une Led comportant une électronique intégrée, la faisant clignoter, et ce sans faire appel à d'autre composant extérieur (COX 21 ou TLBR 5410).

Cette précaution est indispensable, car si l'on effectue un mélange dans le bus solo (en commutant plusieurs clés), seule

l'extinction de cette Led témoignera de l'effective reprise en main par le clavier manuel, donc de TOUS les retours de clés.

Après ces inverseurs, la voie gauche se prolonge par C4. Qu'a fait pendant ce temps la voie droite? A la sortie de RL1, le signal est envoyé simultanément sur I1 et sur IC1, monté en inverseur de gain unité. En commandant I1, la phase de la voie droite sera permutée de 180° (le terme « commander » est impropre, mais nous serons plus précis au paragraphe « REALISATION »).

Nous avons donc la possibilité d'inverser la phase d'une des voies et de ce fait, constater qu'il n'y a pas d'erreur de cet ordre préalablement, et Dieu sait si c'est important!

Les solutions adoptées sont diverses et plus ou moins élaborées, suivant les catégories de consoles. Celà va de l'absence totale... au corrélateur de phase, en passant par la simple commutation MONO (assez efficace mais trop limitative), l'oscilloscope et les figures de Lissajous (voir FICHE LABO RADIO-PLANS), et la permutation volontaire d'une voie, que nous avons retenue (bien utile à elle seule).

Nous ne vous cacherons pas que le corrélateur de phase est l'outil le plus pratique, mais il était hors de question de l'imposer sur ODDY.

Avec les deux clés associées, on peut s'éviter déjà bien des désagréments, pour peu que l'on mette un peu d'oreille et de soin dans les branchements.

Pour les lecteurs qui se demandent « à quoi s'entend une inversion de phase? », disons que cela va d'une distorsion phénoménale à une impression spatiale douteuse, en passant par tous les cas de figures les plus sournois, comme l'impossibilité de centrer une modulation, ou de la maîtriser au mélange avec une autre.

Si par exemple vous êtes obligé de « bourrer » une voie pour qu'elle « sorte » du mélange, ou si en montant un fader, le signal monte normalement, puis semble (c'est vrai) baisser, pour se remettre à monter passé un certain niveau, vous pouvez être sûr que vous subissez les méfaits d'une rotation de phase.

Vous voulez d'autres exemples utiles?

Celui de la « vedette » qui s'approprie un second micro « pour faire bien » en plein milieu du spectacle, et que l'on ne conti-

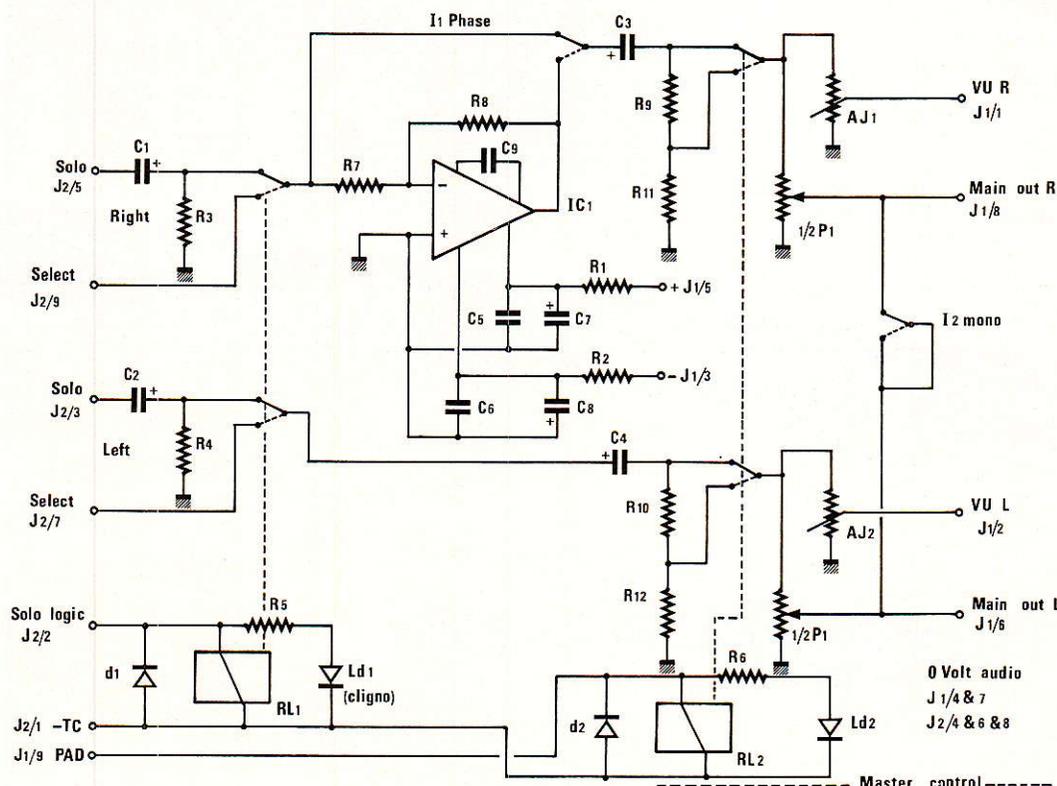
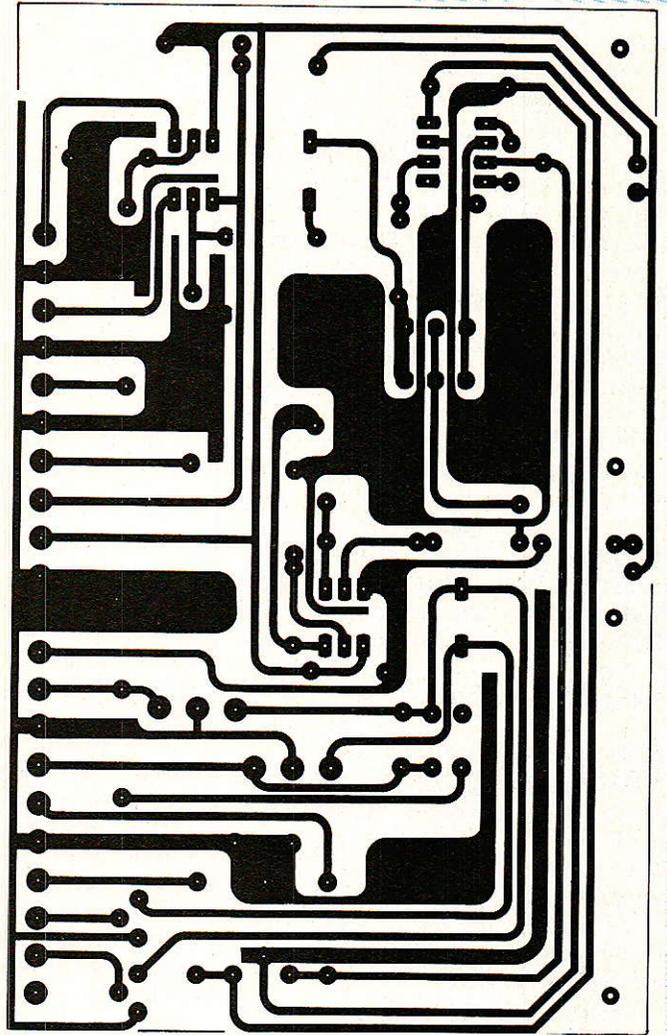
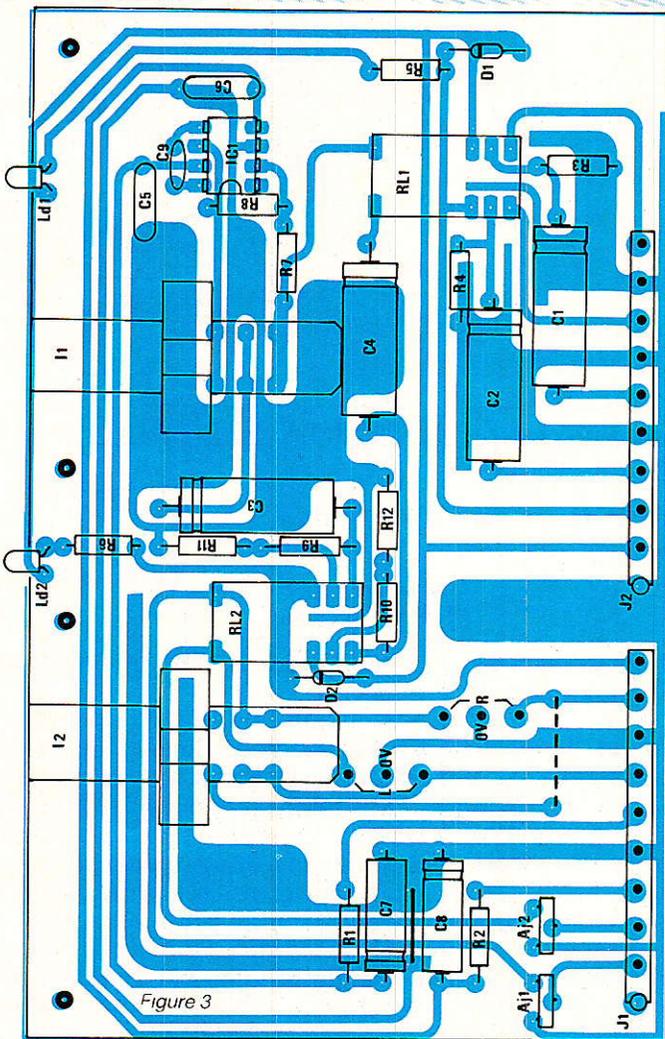


Figure 2



nuera à entendre que si l'on ferme une voie ?

Celui de l'orchestre qui porte 2 fois de suite en réparation un ampli de puissance en parfait état, jusqu'à ce que le réparateur (qui, si il est honnête passe pour un incapable), se fache tout rouge, et demande à ce qu'on lui apporte le reste de la sono, pour découvrir enfin qu'un haut-parleur inclus dans un caisson qui en comportait deux, avant été échangé par « un copain », et rebranché à l'envers ?

Celui de l'astucieux-pointilleux, qui cale ses panoramiques en « opposition de phase + mono » ?

Un lecteur de RADIO-PLANS prévenu en vaut au moins quatre, non ?

Profitez de ces possibilités volontaires de mise en défaut, pour vous instruire. Le fait de pouvoir appliquer à l'écoute SOLO ce traitement, en conjugant le mélange sélectif, devrait vous permettre d'isoler une voie

traïtesse au milieu des autres, sans problème. A vos oreilles !

Nous revoici donc au niveau de C3 et C4. Côté « moins », ils arrivent sur un diviseur de tension (R9, R11 et R10, R12), dont l'efficacité est - ou non - exploitée par le double inverseur piloté par RL2.

C'est un PADDING de 20 dB sur le canal d'écoute cabine, commandé par une mise à + TC sur J1/9, et visualisé par Ld2 (toute simple cette fois). Cette atténuation sera activée par l'intercom...

Mais nous n'allons pas tout vous dire aujourd'hui ! Que les stations de radio sachent quand même, qu'il est possible que le CDM ait aussi la possibilité d'intervenir...

Après cet atténuateur, le signal se sépare pour deux potentiomètres par voie : Le FADER et un ajustable (option) dosant l'envoi au VU de contrôle.

Toujours respectueux du budget de chacun, l'auteur et la rubrique SERVICES vous proposent pour ce Fader deux options :

MCB ou RUWIDO. Deux maquettes sont d'ailleurs photographiées. Par amusement, l'auteur a monté sur le RUWIDO un petit bouton sympa, mais qui demande de fabriquer un doigt d'adaptation, d'usiner des colonnettes spéciales, et de le trouver ! Exemple vivant de bricolage auquel chacun peut s'adonner s'il le désire, mais qui ne doit pas être proposé comme reproductible.

Au sujet de ce Fader votre serviteur tient à donner son avis : Si vous DEVEZ faire des économies, vous pouvez admettre de monter un RUWIDO à cet endroit. Le passage des MCB à cette tranche sera sans doute dur, mais si c'est votre porte-monnaie qui commande ! !

Un bon potentiomètre à déplacement rectiligne est VITAL sur une console, mais comment vous le faire croire quand on vous propose du matériel dit « professionnel », équipé de Faders tout plastique (sauf la piste) et dont on

REALISATION

sait qu'il ne vivront pas 1 an en utilisation sporadique, et pas 1 jour dans un car de reportage ? En vous laissant faire l'essais et perdre votre argent ? Ah, bon !

Le passage en MONO est tout simple, et consiste à relier les deux curseurs.

Quant aux ajustables AJ₁ et 2, l'auteur les a mis pour pouvoir régler (et dérégler) facilement le troisième VU. Mais rien ne vous empêche de monter un petit strap à la place, et d'ajuster par les réglages déjà prévus sur le VU lui-même.

Leur intérêt essentiel est de pouvoir calibrer identiquement VU 1, 2 et 3 (pour un échange éventuel), et « dégonfler » VU 3, afin de « voir plus loin ». Mais nous verrons cela au moment des réglages de l'ensemble complet.

Réalisation

Nous aborderons, après la construction du module, les quelques remarques et modifications relatives aux bus et ampli SOLO. Rassurez-vous, nous n'oublierons pas de justifier le passage à 33 K de R₁₃ et R₁₄, mentionné dans la nomenclature du numéro 468.

La figure 3 donne le dessin côté cuivre et l'implantation du circuit imprimé, porteur de tous les composants cités, sauf bien entendu le fader.

Aucune précaution particulière à respecter : vous devez commencer à être habitués aux composants que nous utilisons ! Il ne faudra pas oublier pour autant les 2 straps, et l'on formera et positionnera les Led, de telle sorte qu'elle s'alignent avec l'axe

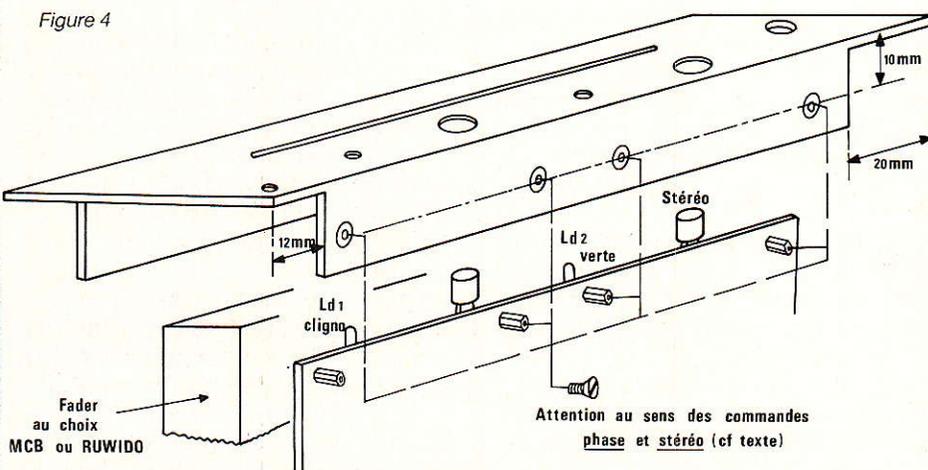


Figure 4

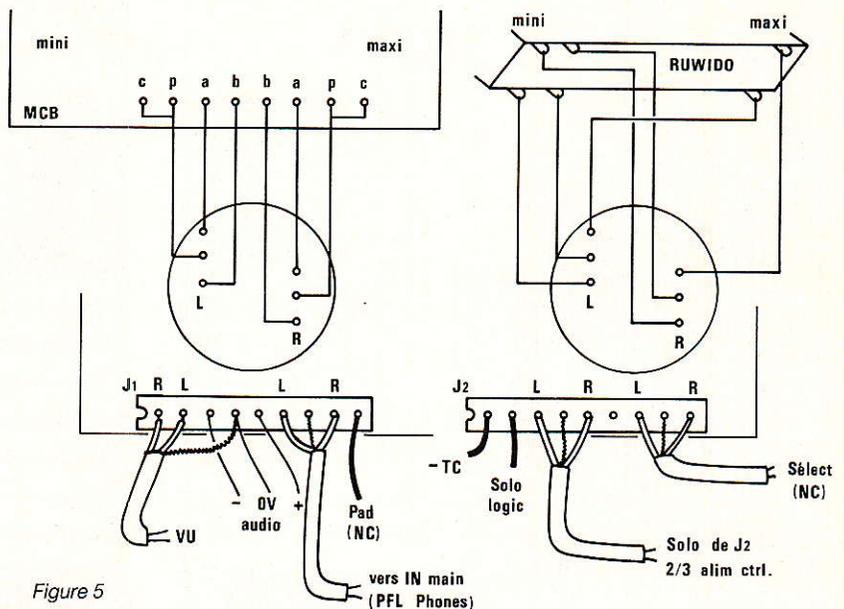


Figure 5

formé par I₁ et I₂, et qu'elles ne dépassent pas inélégamment de la face avant.

La figure 4 détaille l'assemblage mécanique retenu : 4 colonnettes MF5 se partagent la tâche, le Fader étant - quant à lui - fixé quel que soit votre choix, par ses propres vis.

Rappelons une fois encore, que le repérage des trous de fixations des cartes est extrêmement facile et précis, si l'on prend soin d'utiliser le circuit imprimé comme gabarit, et ce avant de monter les composants.

TRÈS IMPORTANT :

Nous vous avons dit au sujet de I₁, que le terme « commander » était impropre. En effet, dans la réalité les deux inters I₂ et I₁ sont respectivement en « STEREO » et « PHASE NORMALE » QUAND ILS SONT ENFONCES. Les commandes MONO et phase reverse devien-

nent efficaces en relevant les boutons.

Pourquoi avoir opté pour cette formule ? Pour laisser le maximum d'espace autour du Fader.

En effet, la situation normale (stéréo et phase N) est commandée par les deux boutons enfoncés, permettant ainsi de générer le moins possible le déplacement de l'axe du Fader. Quoi qu'il en soit, la logique de sérigraphie est explicite : l'inscription correspond à la commande activée.

Un autre point de détail concerne le bouton qui équipera le MCB : il s'agit du PETIT modèle (12 mm). Bien entendu, la référence MCB est toujours AT2104.

Le raccordement du Fader à la carte, est donné à la figure 5. Les deux versions sont clairement dessinées.

Cette même figure détaille aussi les branchements qui arrivent aux connecteurs J₁ et J₂.

Nous avons commis une petite erreur dans nos mesures de longueur pour le fil provenant du module ALIM control, et véhiculant les sorties des amplis de mélanges SOLO : 30 cm, c'est un peu juste. 40 sont au moins nécessaires.

Pour l'instant, il est inutile de connecter les liaisons SELECT et PAD. On se contentera de vérifier que la mise à + 12 TC sur J_{1/9} actionne bien le relais RL₂, et que l'atténuation correspond effectivement aux 20 dB prévus.

Les deux sérigraphies de face avant sont visibles à la figure 6.

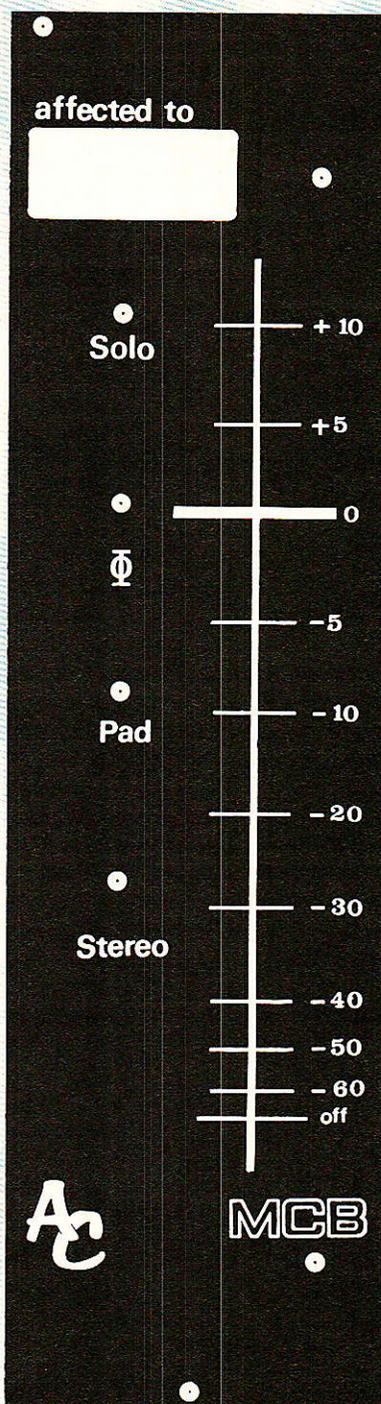
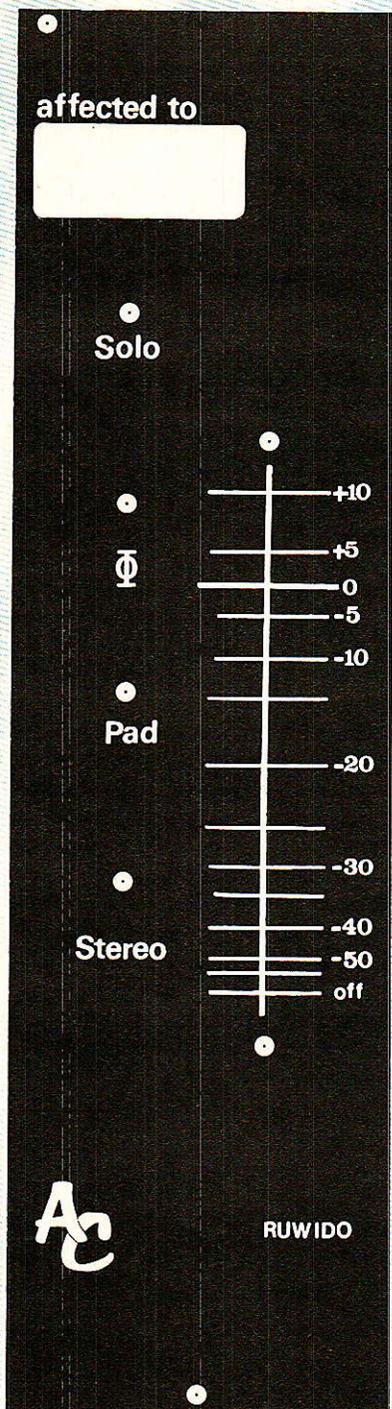


Figure 6

Mise en place

Dans l'immédiat, les deux ajus-

tables (AJ₁ et 2) seront rendus transparents, c'est à dire tournés à fond.

Avant de faire l'essai sur ODDY, il faudra effectuer la légère modification suivante.

Insérer deux résistances de 6,8 K dans les barres BUS SOLO qui proviennent de J_{2/6} et 7 du module Echo Return, avant qu'elles ne rejoignent le BUS général.

Ces deux actions se conjuguent pour équilibrer — tant que faire se peut — les diverses injections SOLO disponibles sur l'ensemble de la console. Il est bien évident qu'un SOLO placé derrière un réglage de niveau, sera tributaire de l'effet donné à celui-ci !

Néanmoins, on se rend compte à l'utilisation, que certains réglages « tournent » souvent dans les mêmes zones, et qu'il est possible d'harmoniser les niveaux.

Toutefois, nous n'avons pas touché à certains gains : par exemple si l'on compare en SOLO la modulation venant d'une tranche stéréo, à celle - toujours en SOLO - d'un master la recevant, il tend à rester un écart de niveau correspondant à l'atténuation du Master Fader. Comme l'auteur a constaté qu'il exploitait régulièrement les Masters à 6 dB en dessous du zéro, il aurait été facile de corriger cet écart. Mais il n'a pas été touché. Nous verrons cela au moment du check list final, et indiquerons clairement et précisément les valeurs que l'on pourra faire varier au besoin.

Mise en route et essais

Dès que le module sera connecté et convenablement relié, la fonction SOLO sera définitivement active, et l'écoute possible soit par un casque branché à la prise MAIN du module

METRIX
2995 F TTC + port 48 F
 PROLONGATION prix exceptionnel jusqu'au 31.01.87

A crédit : **395 F** comptant
 + 12 mensualités de **245,40 F**



DISPONIBLE CHEZ : ACER COMPOSANTS
 42, rue de Chabrol 75010 PARIS. Tél. : (1) 47.70.28.31



REUILLY COMPOSANTS
 79, bd Diderot, 75012 PARIS. Tél. : (1) 43.72.70.17
 De 9 h à 12 h 30 et de 14 h à 19 h

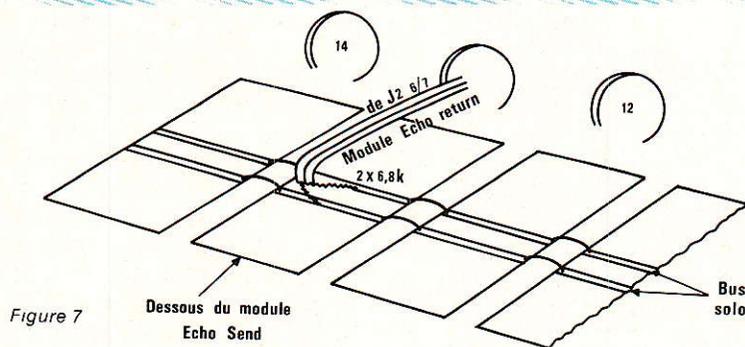


Figure 7

PFL Phones., soit sur un amplificateur extérieur connecté aux sorties Control Room (actuellement flottantes).

C'est un pas très important dans l'avancement des travaux, tant sur le plan de l'utilisation, que pour le contrôle du bon fonctionnement de l'ensemble déjà réalisé.

C'est ainsi qu'il vous sera possible de détecter aisément une éventuelle inversion de phase dans le câblage des prises lignes stéréo, entre les voies MICRO elles-mêmes, de vérifier le bon branchement de votre parc de micros, de détecter d'improbables (!) permutations gauche-droite, etc...

Le principe de base est simple : — Quel que soit le point de contrôle d'une modulation en cours de trajet, la qualité du son DOIT être rigoureusement constante.

N'oubliez pas d'utiliser votre générateur si vous avez besoin d'une référence de phase, de niveau ou de fréquence. Il sert à cela ! Et puis faites-vous plaisir : injectez-le sur une entrée MACHINE, programmez-le en FSK sur 50 Hz - 20 kHz, et observez les VUs des MASTERS. L'écart maximum ne doit pas excéder 1 dB.

Il faut bien entendu être en FLAT partout, et pas seulement sur les correcteurs, mais aussi sur les filtres Low et High-cut, en s'étant préalablement assuré que le VU est bien linéaire.

Toute anomalie serait à rechercher du côté de la réalisation et non à imputer aux principes et schémas décrits.

Une fois de plus, ne pas hésiter à ne faire qu'un simple constat écrit des défauts mis en évidence et réfléchir à leur(s) cause(s) calmement sur papier, avant de triturer du fer à souder !

La collection de documents dont vous disposez grâce à

RADIO-PLANS fait toute la différence entre un « dépannage pifométrique » et une mise au point tout à fait normale.

C'est pourquoi l'auteur se tient à votre disposition pour tout problème qui vous laisserait « sec », et ce par téléphone. Mais attention quand même : ce n'est pas le Père Noël ! Certaines questions peuvent nécessiter le temps de la réflexion ou la simple liberté d'esprit. De plus, il possède une mémoire très bizarre : excessivement précise pour certains sujets et totalement inerte pour d'autres !! Il faut vivre avec, et cela ne concerne pas seulement la résistance R₁₈ du numéro 421.

Quoi qu'il en soit, si vous avez

fait confiance à RADIO-PLANS et que vous ayez un problème nécessitant un conseil, n'hésitez pas, ce service existe réellement, et c'est avec plaisir qu'il vous sera rendu.

Services

Les deux faces avant proposées sont disponibles sous les références respectives : Master Control MCB, ou RUWIDO, et au même coût que les autres Faders. La fente est bien sûr usinée.

Le circuit imprimé fait partie, quant à lui, du CI n°10. Il n'en couvre qu'une faible surface, dont le reste reçoit les trois cartes du module SELECT control ; qui sera l'objet de la prochaine description.

Conclusion

Conservez à portée de main ce numéro, afin de vous y reporter si nécessaire, et ce, pour les deux mois à venir. Vous l'avez compris, tout ici se mord la queue, et le tour d'horizon que nous avons fait ne sera pas répété indéfiniment.

Bon réveillon, et encore MEILLEURS VŒUX pour 1987 !

Jean ALARY

Nomenclature

Résistances

R₁, R₂ : 27 Ω
 R₃, R₄ : 10 kΩ
 R₅, R₆ : 820 Ω
 R₇ à R₁₀ : 15 kΩ
 R₁₁, R₁₂ : 1,8 kΩ

Condensateurs

C₁ à C₄ : 100 μF 25 V
 C₅, C₆ : 0,1 μF
 C₇, C₈ : 10 μF 63 V
 C₉ : 27 pF

Ajustables T7Y

AJ₁, AJ₂ : 47 kΩ

Fader P1

MCB AT2104 (*) ou
 RUWIDO 2 x 10 k log

Circuit intégré

IC₁ : NE5534 + support

Connecteurs

J₁, J₂ : 9 broches M + F

Diodes

D₁, D₂ : 1N4148

Led

LD₁ : COX21
 LD₂ : VERTE 5 mm

Relais

RL₁, RL₂ : HB2DC12

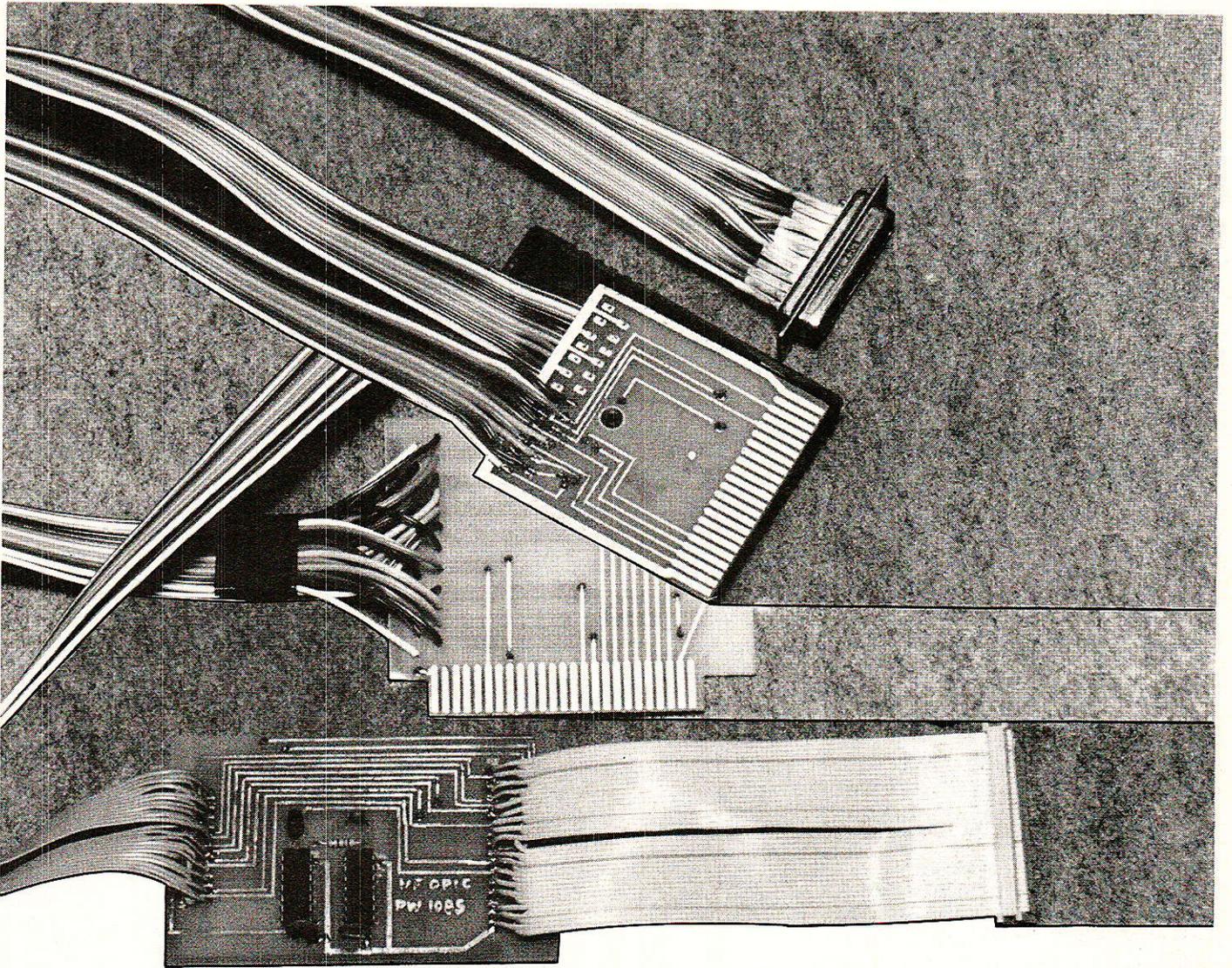
SHADOW

I₁, I₂ : 2 inv. + bâti + bouton œil de chat.

Divers

4 entretoises MF, 5 mm
 STRAP : 1 de 10, 1 de 15
 Face Avant
 Ci - visserie

*NOTA : si MCB, prendre un bouton de largeur 12 mm.



**Trois interfaces pour
le programmeur
d'EPROM universel
PRM 4**

Comme promis lors de la description du PRM 4, voici les interfaces qui vont vous permettre de piloter notre programmeur d'EPROMS universel grâce à trois ordinateurs bien connus puisqu'il s'agit du COMMODORE 64, de l'ORIC ATMOS et du célèbre APPLE 2.

Dans notre prochain numéro, nous étudierons l'interface IBM PC.

DESCRIPTION DES INTERFACES

Lorsque nous avons conçu le PRM 4, nous nous étions fixé comme but de le rendre compatible avec toutes les machines équipées d'un 6502. La partie électronique de l'appareil a donc été prévue dans ce but, lequel fut atteint sans trop de problèmes. Le logiciel qui commande l'appareil peut tourner sur les ordinateurs équipés de 6502 que sont l'ORIC ATMOS et l'APPLE 2. Restait un problème majeur qui consiste à relier le programmeur à l'ordinateur sans casse ni solutions trop sophistiquées.

Pour le COMMODORE 64 et pour l'APPLE 2, la liaison avec le PRM 4 n'a posé aucun problème puisqu'elle se résume à un simple connecteur, ces deux ordinateurs possédant d'origine au moins une ligne permettant un accès très facile à un périphérique. Pour l'ORIC ATMOS, un petit circuit de décodage d'adresse est nécessaire et nous aurons donc affaire à un véritable interface ce qui n'est pas le cas des deux ordinateurs précédents.

Rappelons pour mémoire que le PRM 4 occupe 8 adresses consécutives sélectionnées par A0/A3 et que l'accès aux deux PIA s'opère par la descente du signal CS barre. Cela étant précisé, nous vous invitons à suivre la description des trois solutions proposées et nous débuterons par celle consacrée au COMMODORE 64.

Version COMMODORE 64

La liaison de cet ordinateur au PRM 4 s'effectue par le biais

du port d'extension mémoire qui sert par ailleurs à l'exploitation des cartouches de jeux. La totalité des signaux du microprocesseur 6510 (version améliorée du 6502 propre au C64) est présente sur ce port ainsi que diverses lignes de décodage qui vont nous être bien utiles pour ce qui nous

occupe. Le port d'extension se présente sous la forme d'un connecteur « nez de carte » comportant 2 rangées de 22 broches au pas de 2,54 mm dont le brochage est indiqué sur la figure 1. La dénomination de chacune des broches est la suivante :

Broche	Broche	Broche	Broche
1 : GND	12 : BA	A : GND	N : CA9
2 : + 5 V	13 : DMA	B : ROMH	P : CA8
3 : + 5V	14 : CD7	C : RESET	R : CA7
4 : IRQ	15 : CD6	D : NMI	S : CA6
5 : CR/W	16 : CD5	E : S02	I : CA5
6 : Dot Clock	17 : CD4	F : CA15	U : CA4
7 : I/O1	18 : CD3	H : CA14	V : CA3
8 : GAME	19 : CD2	J : CA13	W : CA2
9 : EXROM	20 : CD1	K : CA12	X : CA1
10 : I/O2	21 : CD0	L : CA11	Y : CA0
11 : ROML	22 : GND	M : CA10	Z : GND

Deux signaux sont particulièrement intéressants pour ce qui nous occupe. Il s'agit de I/O1 et de I/O2 qui passent à l'état 0 pour les adresses comprises entre \$DE00 et \$DEFF (I/O1) et entre \$DF00 et \$DFFF (I/O2). I/O1 est utilisé pour la gestion de la carte Z80 optionnelle et I/O2 pour l'interface IEEE également optionnelle. La liaison entre le PRM 4 et le C64 s'effectue donc suivant le schéma de la figure 2 et nous voyons que I/O1 est relié à CS barre. Le PRM 4 occupe de ce fait les adresses \$DE00/\$DE07 et il est évident qu'il est difficile de faire plus simple !

La partie réalisation se résume

à celle du circuit imprimé double face qui sert de connecteur et dont le tracé est donné à l'échelle 1/1 sur les figures 3 et 4. Ce circuit a été dessiné de manière à pouvoir être logé dans un boîtier de cartouche de jeu ce qui donne un aspect professionnel à l'ensemble. Le câblage est des plus simple puisqu'il suffit d'effectuer les traversées entre pistes en suivant les indications de la figure 5 et de relier le circuit à la prise DB25 du PRM 4 à l'aide de câble plat de 24 conducteurs.

Au niveau logiciel, certaines routines propres au C64 ont été employées et les principales modifications apportées au pro-

Figure 1 : Brochage du port d'extension du Commodore 64 vu de l'arrière de l'ordinateur.

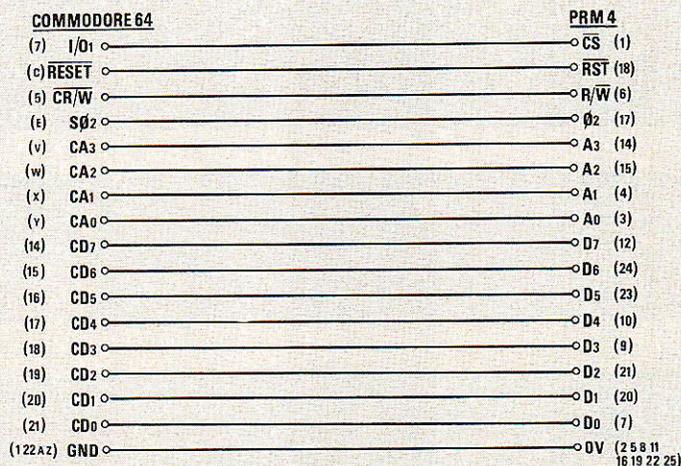


Figure 2 : Brochages comparés du Commodore 64 et du PRM 4. Les numéros et lettres entre parenthèses correspondent à ceux du port d'extension du C 64 et de la prise du PRM 4.

gramme de base touchent la présentation sur l'écran et la génération du « bip » d'erreur. Les routines employées sont les suivantes :

- CADRE/SD020** : Couleur du cadre (5 = cyan).
- FOND/SD021** : Couleur du fond (15 = gris moyen).
- READY/SFE66** : Retour sous contrôle de BASIC.
- INPUT/SA560** : Simule la commande INPUT du BASIC.
- ECRINT/SBDCD** : Ecrit l'entier dont le MSB est dans X et le LSB dans l'accumulateur.
- TESTOP/SF6ED** : Teste l'appui sur « STOP ».
- SETLFS/SFFBA** : Etablit les adresses primaires et secondaires pour l'accès à un fichier.
- SETNAM/SFFBD** : Prépare le nom d'un fichier.
- ECRIT/SFFD2** : Ecrit le caractère ASCII dont le code est dans A.
- LOAD/SFFD5** : Chargement d'un programme à partir de la cassette ou de la disquette.
- SAVE/SFFD8** : Sauvegarde sur cassette ou disquette du programme en mémoire.
- GET/SFFE4** : Lecture du clavier, le code du caractère va dans A.

Enfin, et pour conclure, la ligne de BASIC lançant le programme devient : 10 SYS (2063) et le programme est assemblé à partir de l'adresse \$0801. De même que pour les versions C.B.M décrites dans l'article consacré au PRM 4, nous pouvons fournir le programme d'exploitation du PRM 4 version C64 sur cassette ou disquette et pour ce faire, il vous suffit d'envoyer votre demande à la revue qui transmettra.

Passons à présent à un autre machine utilisant le 6502 et presque aussi répandue que le Commodore 64 : l'Oric ATMOS.

Version ORIC ATMOS

L'ORIC, comme le COMMODORE 64, dispose d'un connecteur d'extension sur les broches duquel sont sortis les signaux du

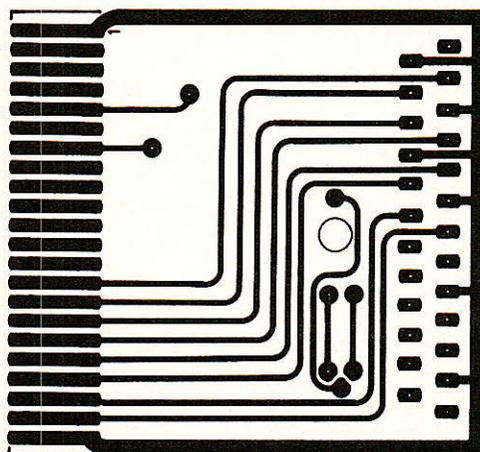
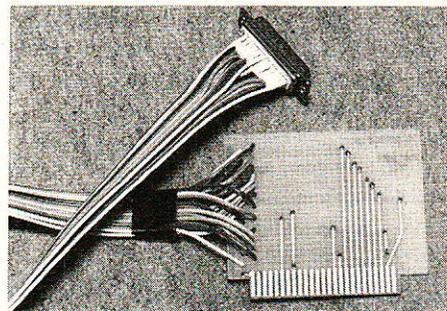


Figure 3 : Circuit imprimé du connecteur côté composants.

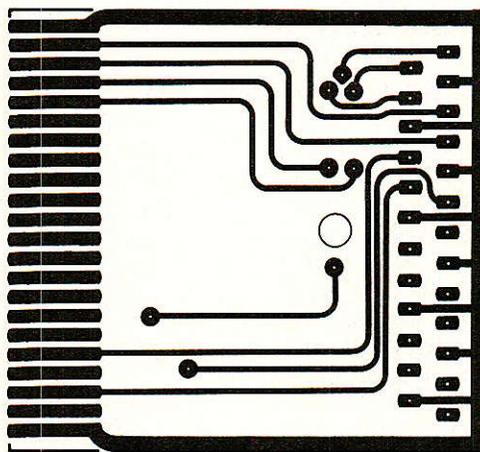


Figure 4 : Circuit imprimé côté cuivre.

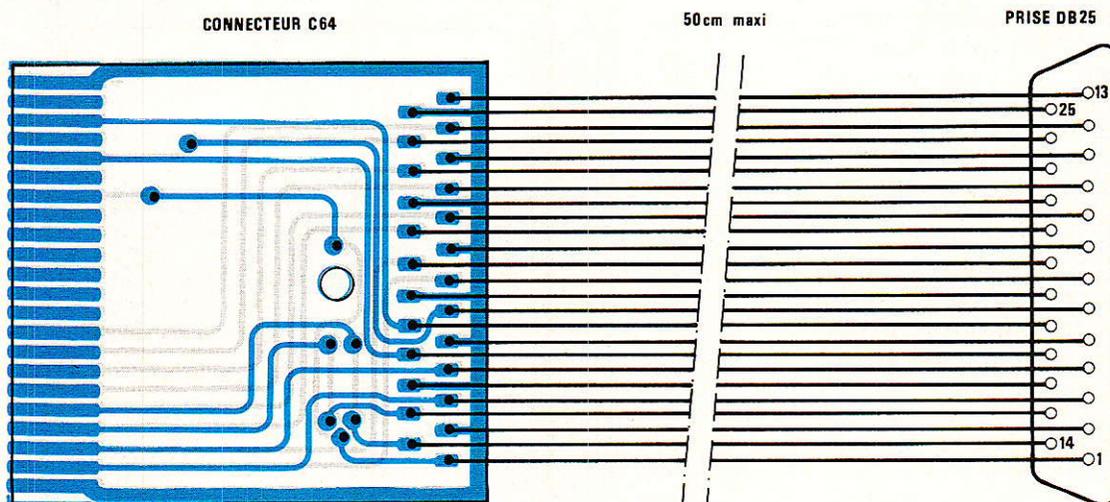


Figure 5 : Implantation liaison PRM 4 → Commodore 64. Pour le brochage du connecteur DB 25 se reporter à la figure 13 de l'article sur le PRM 4.

6502 plus quelques informations de contrôle fort utiles pour ce qui nous occupe. Le port d'extension se présente sous la forme d'un connecteur mâle de 2 fois 17 broches au pas de 2,54 mm dont le brochage est indiqué sur la **figure 6**. L'appellation des diverses broches est la suivante :

Broche	Broche
1: MAP	2: ROMDIS
3: Ø2	4: RESET
5: I/O	6: I/O ctrl
7: R/W	8: IRQ
9: D2	10: D0
11: A3	12: D1
13: A0	14: D6
15: A1	16: D3
17: A2	18: D4
19: D5	20: A4
21: A5	22: D7
23: A7	26: A14
27: A8	28: A13
29: A9	30: A12
31: A10	32: A11
33: +5V	34: GND

Sur l'ORIC, la page 3 de la mémoire, c'est-à-dire les adresses \$0300/\$03FF, est réservée aux périphériques et le signal I/O passe à l'état 0 lorsque la dite page est sélectionnée. Tout serait donc pour le mieux si le VIA 6522 interne à l'ordinateur n'était situé en \$0300. Fort heureusement les concepteurs de la machine ont prévu une désactivation dudit VIA par le moyen de l'entrée I/O ctrl qui déconnecte le 6522 lorsqu'elle est à l'état 0. Nous avons donc implanté le PRM 4 en \$0320/\$0327 car les adresses \$0310/\$031F sont utilisées par le lecteur de disquettes qui, par conséquent, pourra être branché en même temps que le PRM 4. Le schéma de la **figure 7** montre l'extrême simplicité de l'interface qui se borne au décodage de l'adresse \$0320. Le montage utilise deux portes NOR (IC_{1a} et IC_{1b}) ainsi qu'une porte NAND (IC_{2a}) et il est facile de vérifier que le signal CS barre n'est à l'état 0 que si A₄, A₆, A₇ et I/O sont à 0 **ET** si A₅ est à 1 ce qui correspond aux adresses \$0320/\$032F. La ligne I/O ctrl est, quant à elle, gérée par IC_{1c} et T₁ qui est monté en collecteur ouvert de manière à éviter tout conflit avec d'autres périphériques.

La réalisation ne pose aucune difficulté et les composants sont très courants :

- IC₁ : 74LS02
- IC₂ 74LS10
- T₁ : BC 237B, BC107
- C₁ : 100 pF 63 V céramique
- C₂, C₃ : 15 nF 63 V céramique
- 1 connecteur à sertir 2 x 17 points
- 1 prise DB25 mâle
- 20 cm de fil en nappe 34 conducteurs
- 50 cm fil en nappe 12 conducteurs.

Le circuit imprimé est un double face dont le tracé est donné sur les **figures 8 et 9** et sa réalisation

ne doit pas poser de gros problèmes. Le câblage s'effectue en suivant les indications de la **figure 10** sans oublier les traversées entre pistes ni les soudures côté composants. Nous vous conseillons l'emploi d'un connecteur à sertir pour relier le circuit à l'ORIC et d'installer le montage dans un petit coffret car un accident est très vite arrivé !

Avant de brancher l'interface à l'ordinateur et au PRM 4 il est tout à fait souhaitable de contrôler le montage à l'ohmmètre afin de traquer efficacement tout erreur ou court-circuit.

Figure 6 : Brochage du bus d'extension de l'ORIC ATMOS.

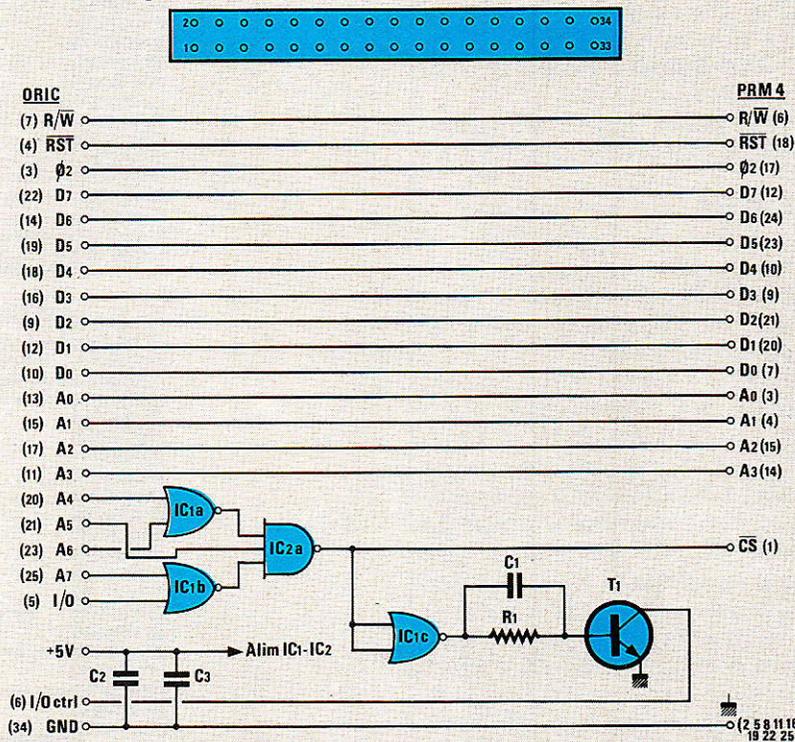
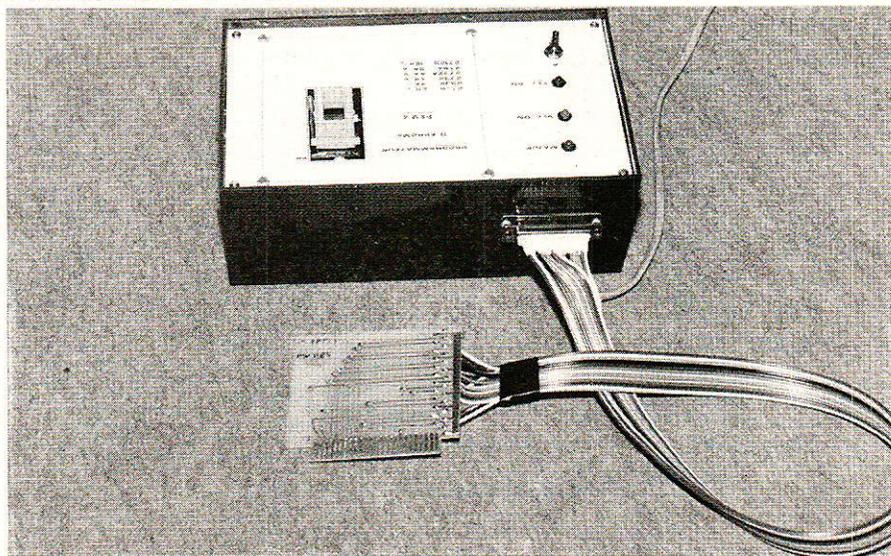


Figure 7 : Schéma de principe de l'interface ORIC/PRM 4. Les chiffres entre parenthèses correspondent à ceux du bus d'extension de l'ORIC et à la prise du PRM 4.



Vous pouvez à présent essayer le PRM 4 sous le contrôle de l'ORIC et nous vous invitons à recopier le court programme BASIC ci-après qui va vous permettre de vérifier le bon fonctionnement de l'ensemble :

```

100 REM TEST PRM 4 VERSION
    ORIC ATMOS
110 OG = 800 : REM IORA PIA1
    EN 80320
120 POKE OG + 1,0 : POKE
    OG+3,0 : REM RESET PIA1
130 POKE OG+5,0 : POKE
    
```

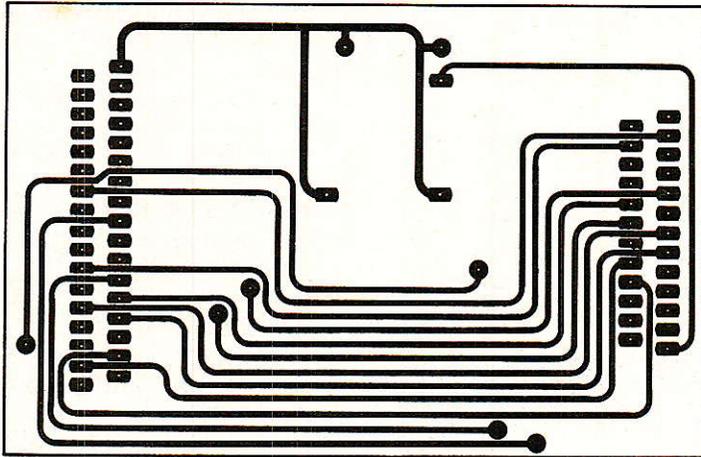
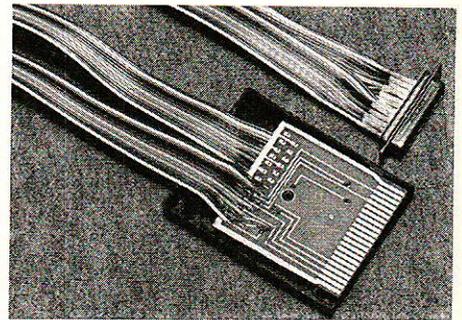


Figure 8 : Circuit imprimé côté composants de l'interface ORIC.

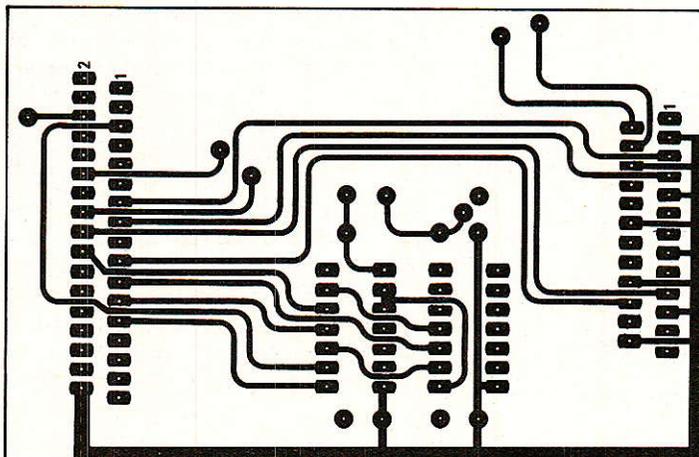


Figure 9 . Côte cuivre.

```

OG+7,0 : REM RESET PIA2
140 POKE OG,255 : POKE
    OG+2,255 : REM PIA1 EN SORTIE
150 POKE OG+4,0 : POKE
    OG+6,255 : REM IORA2 =
    ENTREE, IORB2 =SORTIE
160 POKE OG+5,52 : REM
    CRA2 = %00110100
170 POKE OG+7,52 : REM CRB2
    = %00110100
180 POKE OG+6,128 : REM
    ANNULE VCC
190 GOSUB 230 : REM TEMPORI-
    SATION
200 POKE OG+6,0 : REM ÉTA-
    BLIT VCC
210 POKE OG+7,60 : REM ÉTA-
    BLIT VPP
220 GOSUB 230 : GOTO 160 :
    RECOMMENCE
230 FOR I=1 TO 200 : NEXT I :
    RETURN
    
```

Dès le lancement du programme, les diodes LED du PRM 4 doivent clignoter alternativement prouvant ainsi le bon fonctionnement de l'ensemble du montage.

Il ne vous reste plus à présent qu'à adapter le programme original afin qu'il fonctionne sur

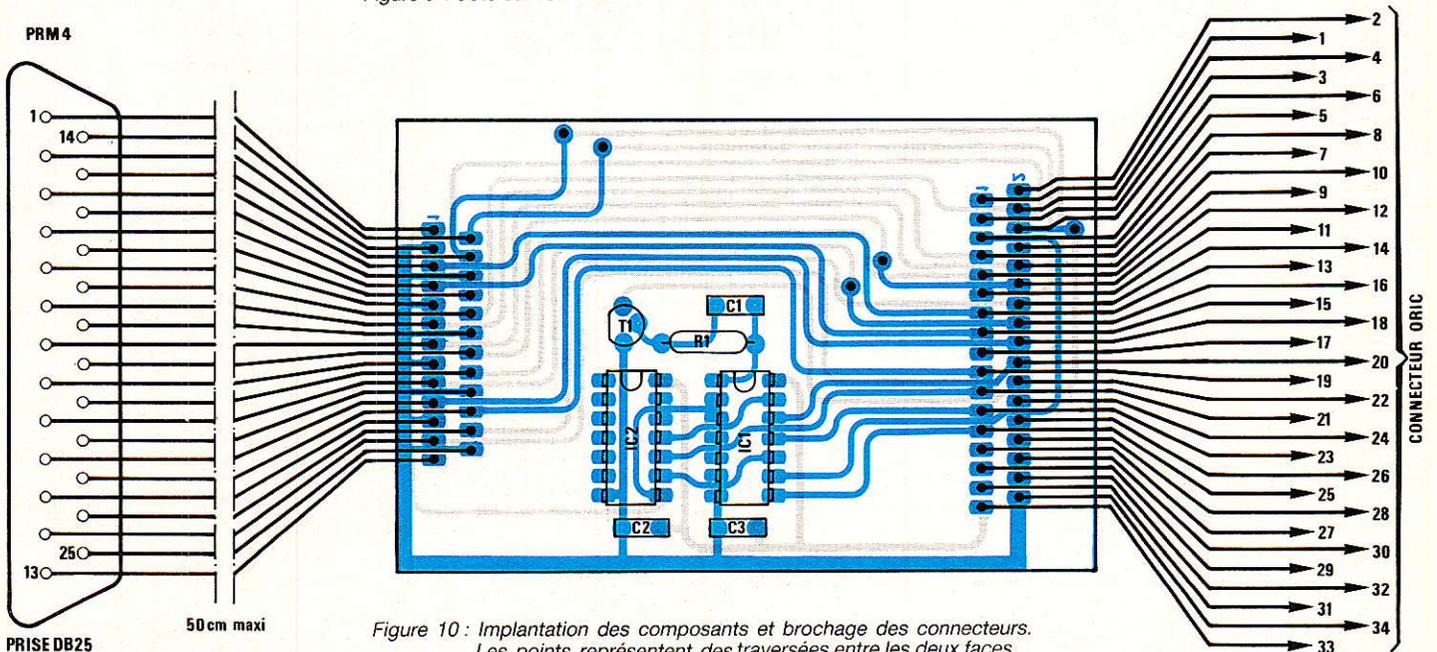
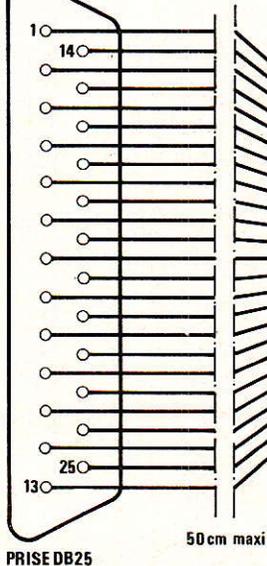


Figure 10 : Implantation des composants et brochage des connecteurs. Les points représentent des traversées entre les deux faces.

PRM 4



50cm maxi

PRISE DB25

CONNECTEUR ORIC

REALISATION

l'ORIC ce qui ne devrait pas poser trop de problèmes à ceux, et ils sont nombreux, qui connaissent bien cet ordinateur. A ce sujet, si vous parvenez au bout de vos peines, ne manquez pas de nous contacter car les amateurs risquent d'être nombreux !

Il ne nous reste plus qu'à examiner le cas de l'APPLE 2 avant de conclure cette longue étude.

Version APPLE 2

Étant donné le nombre très élevé d'ordinateurs APPLE 2 qui existent en France, cette dernière version risque de faire des heureux ! L'interfaçage du PRM 4 sur APPLE 2 est aussi simple à

réaliser que dans le cas des C.B.M et du COMMODORE 64 et il faut bien avouer qu'il s'agit là de machines semi-professionnelles où tout est prévu d'origine pour faire face à ce genre de problèmes.

L'APPLE 2 dispose de 7 connecteurs d'extension ou « slots » permettant de gérer très simplement toutes sortes de périphériques. Chaque « slot » se présente sous la forme d'un connecteur « nez de carte » comportant 2 fois 25 broches au pas de 2,54 mm et la **figure 11** en donne le brochage. La dénomination des diverses connexions est la suivante :

Il est clair que sur cet ordinateur, nous disposons d'une profusion de signaux mais celui qui nous intéresse pour piloter le PRM 4 est « DEVICE SELECT ». Cette ligne est, en effet, spécialisée pour la commande de périphériques et passe à l'état 0 lorsqu'on accède à l'adresse concernée. Sur le slot 1, « DEVICE SELECT » correspond aux adresses comprises entre \$C090 et \$C09F, pour le slot 2 ce sera \$COA0/\$COAF, \$COB0/\$COBF pour le slot 3, etc. Pour notre part, nous avons employé le slot 4 et le PRM 4 occupera donc les adresses \$C0C0/\$C0C7 ce dont il faudra tenir compte lors de l'assemblage du programme.

Compte-tenu de ce qui vient d'être dit, nous aboutissons à un montage qui se résume, comme pour le C64, à un simple connecteur respectant le « SCHÉMA » de la **figure 12**. Le connecteur ressemble aux cartes APPLE et s'installe directement à l'intérieur de l'ordinateur. Sa réalisation est on ne peut plus simple car il vous suffit de confectionner le circuit double face des **figures 13 et 14** et de relier ce dernier au PRM 4 en suivant les indications de la **figure 15**.

Pour tester l'ensemble, chargez le programme de test décrit plus haut pour l'ORIC en modifiant la ligne 110 en fonction du slot où vous désirez placer l'interface. Si

Broche	Broche	Broche
1 : I/O SELECT	18 : R/W	35 : N.C
2 : A0	19 : N.C	36 : 7M
3 : A1	20 : I/O STROBE	37 : Q3
4 : A2	21 : RDY	38 : PHI 1
5 : A3	22 : DMA	39 : USER 1
6 : A4	23 : INT OUT	40 : PHI 0
7 : A5	24 : DMA OUT	41 : DEVICE SELECT
8 : A6	25 : + 5V	42 : D7
9 : A7	26 : GND	43 : D6
10 : A8	27 : DMA IN	44 : D5
11 : A9	28 : INT IN	45 : D4
12 : A10	29 : NMI	46 : D3
13 : A11	30 : IRQ	47 : D2
14 : A12	31 : RES	48 : D1
15 : A14	32 : IN H	49 : D0
17 : A15	33 : - 12V	50 : + 12V
	34 : -5V	



Figure 11 : Brochage de l'un des slots de l'APPLE 2.

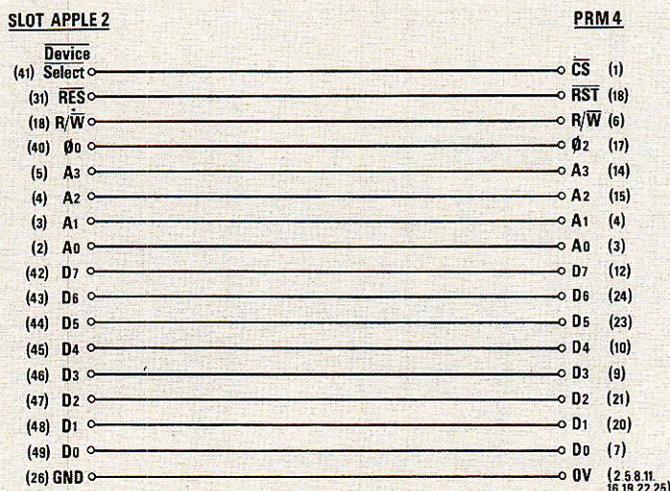


Figure 12 : Brochages comparés des slots APPLE et du PRM 4. Les numéros entre parenthèses correspondent à la prise du PRM 4 et au slot de l'APPLE.

A propos des logiciels

Le programme complet pour C64 sur disquette est disponible auprès de la société : Votre bureau.

Centre informatique
744 Route Nationale 20
Saran

45400 Fleury-les-Aubrais
Tél. : 38.73.30.97

Les logiciels pour les autres machines Commodore (4032, 8032, 8296) sont disponibles auprès de l'auteur. (Faire la demande à la rédaction.)

Enfin, nous n'avons pas étudié le logiciel pour ATMOS et Apple II.

vous utilisez le slot 4, la ligne 110 devient :

110 OG=49344 : REM IORA PIA1 EN SCOC0

Une version améliorée pouvant être imaginée sous la forme :

105 INPUT «SLOT CHOISI: »;NS
110 OG=12 * 4096 +
8 * 16 + NS * 16

De toute manière, le résultat doit être le même que pour l'interface ORIC et les diodes LED du PRM 4 doivent clignoter alternativement dès le lancement du programme.

Au niveau de l'adaptation du programme pilotant le PRM 4, voici quelques routines du moni-

teur de l'APPLE 2 qui peuvent vous être utiles :

COU1 /SDF0 : Affiche sur l'écran le caractère ASCII dont le code est dans A (idem ECRIT sur C.B.M.).

BELL /SFF3A : Génère un signal sonore (code ASCII 7 sur C.B.M.).

GETLN /SFD6A : Simule l'INPUT du basic, la chaîne lue au clavier va en S0200 et suite et sa longueur est dans X.

KEYIN /SFD1B : Lit le clavier ; le caractère ASCII se retrouve dans l'accumulateur (idem GET sur C.B.M.).

Nous voici arrivés au terme de cette étude du PRM 4 et nous

espérons que vous serez nombreux à en entreprendre la réalisation. La longueur de cette série d'articles consacrés à ce programmeur d'EPROM vous semblera peut-être excessive mais le sujet en valait la peine puisque vous pouvez à présent disposer d'un appareil très performant et franchir ainsi de nouvelles étapes dans l'exploration du monde passionnant de la micro-informatique. Comme de coutume, nous restons à la disposition des lecteurs dans l'embaras que ce soit du point de vue théorique ou pratique.

Ph. Wallaert

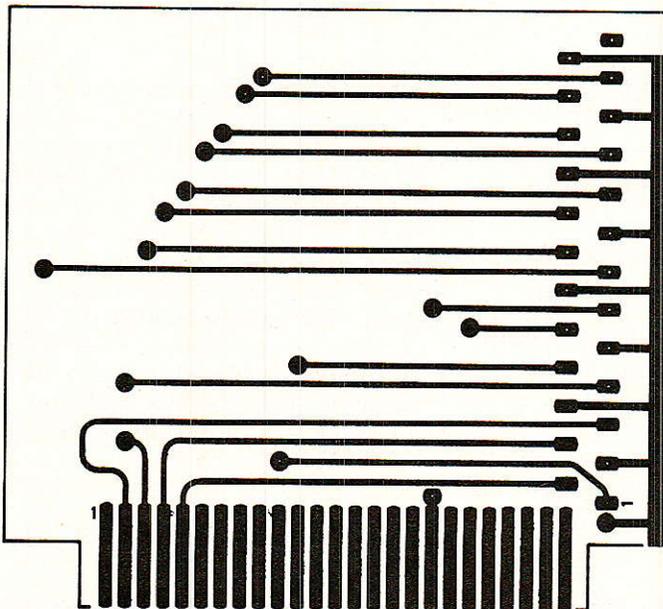


Figure 13 : Circuit imprimé côté composants de l'interface APPLE 2.

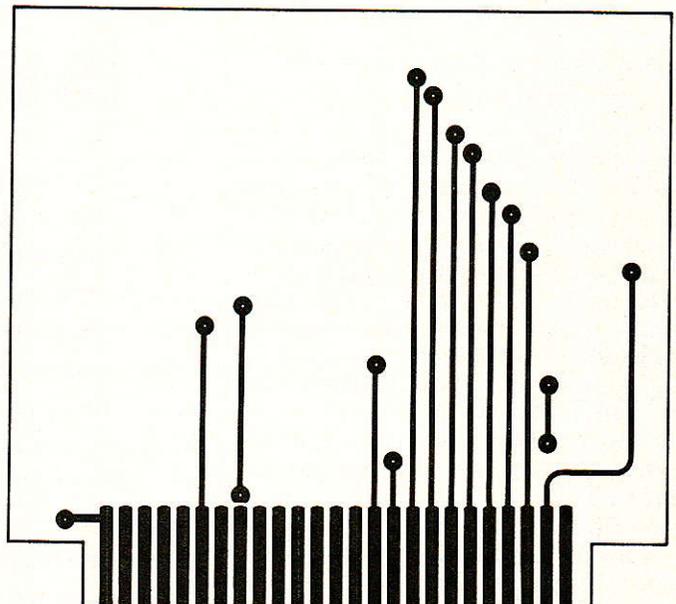


Figure 14 : Circuit imprimé côté cuivre.

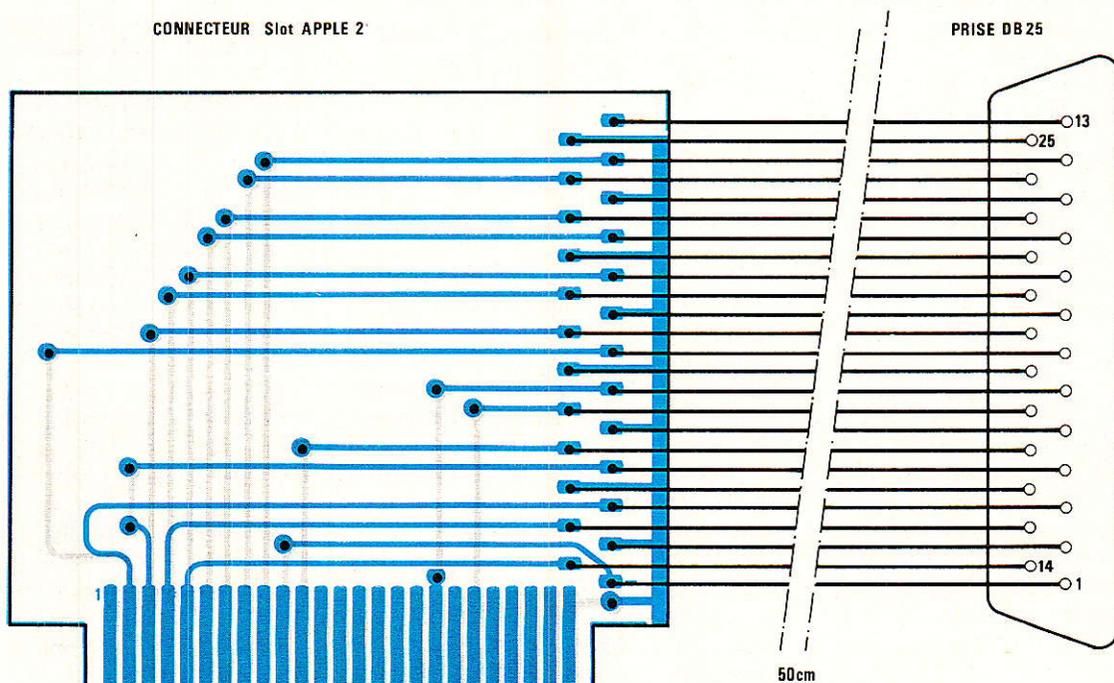


Figure 15 : Implantation et liaison APPLE 2 → PRM 4. Les points figurent les traversées entre faces.

Nouvelle normalisation des symboles logiques

Notation de dépendance : C (commande)

Usuellement, les entrées de commande sont utilisées pour valider ou inhiber la ou les entrées de données des éléments de registres. Les appellations des entrées rencontrées le plus souvent sont : D, J, K, R ou S. Les entrées de commande peuvent prendre un état 1 soit statique, soit dynamique. La différentiation se fera sur la présence ou non du symbole d'entrée dynamique présenté au tableau de la figure 3.

Règle :

— Quand une E/S affectante de type C_n est à son état logique interne 1, les entrées affectées ont l'effet normalement défini par la fonction de l'élément. Les entrées sont validées.

— Quand une E/S est à son état interne 0, les entrées affectées sont inhibées. Il n'y a alors pas d'autre effet sur la fonction de l'élément.

On notera que cette dépendance autorisera uniquement les entrées à être affectées ! Voir différents cas en figure 13.

Notations de dépendance : S (Set) et R (Reset)

La dépendance S correspond à la mise à 1 et la dépendance R à la mise à 0. Généralement, cette dépendance est utilisée avec des éléments bistables (bascule RS,...) pour préciser si nécessaire l'effet de la combinaison $R = 1$, $S = 1$ sur cet élément.

Règle :

— Quand une entrée affectante S_n est à l'état logique interne 1,

(suite)

S i vous découvrez cette étude avec nous aujourd'hui, il vous est vivement conseillé de vous procurer les deux précédents numéros de la revue, car vous risquez de ne pas comprendre le principe et les raisons de cette nouvelle symbolisation des circuits logiques.

Dans le cas contraire, voici les explications des applications de la figure 12 du précédent numéro, ainsi que les schémas équivalents correspondants à la figure 12'.

les sorties affectées vont réagir, indépendamment de l'état de l'entrée R, comme elles le feraient normalement à la combinaison $S = 1$, $R = 0$.

— Quand une entrée affectante R_n est à l'état logique interne 1, les sorties affectées vont réagir, indépendamment de l'état de l'entrée S, comme elles le feraient normalement à la combinaison $S = 0$, $R = 1$.

— Quand une entrée affectante S_n , ou R_n est à son état logique interne 0, il n'y a pas d'effet.

On notera que seulement des entrées peuvent être affectantes et seulement des sorties affectées. On notera aussi, dans les exemples de la figure 14, les états pseudo stables des sorties complémentaires. Ainsi à la com-

binaison $R = 1$ et $S = 1$, on trouvera ces sorties complémentaires au même état (cf. tables logiques). Par contre, on repassera à un état stable quand les entrées R et S repasseront à 0. Le symbole nc des tableaux logiques indique un état non connu, correspondant généralement à la mémorisation de l'état précédant ce cas. Les symboles R et S des tableaux correspondent aux états logiques des entrées externes et Q et \bar{Q} à l'état logique des sorties externes.

Notation de dépendance : EN (validation)

Une entrée affectante de type EN_n a le même effet sur les sorties affectées qu'une entrée EN mais avec la restriction des seules sorties repérées du nombre identificateur n. Mais l'entrée EN_n affectera aussi les entrées qui seront préfixées de ce même nombre. Contrairement une entrée EN affecte toutes les sorties et aucune entrée ! L'effet d'une entrée EN_n sur une entrée affectée sera le même que l'effet produit par une dépendance de type C_n .

Règle :

— Quand une entrée affectante EN_n est à son état logique interne 1, les entrées affectées par EN_n ont leur effet normalement défini par la fonction de l'élément. Les sorties affectées par EN_n sont à leur état logique interne normalement défini. Les E/S sont donc validées.

— Quand une entrée EN_n est à son état interne 0, les entrées affectées par EN_n sont inhibées

et n'ont pas d'effet sur la fonction de l'élément. Les sorties affectées par ENn sont elles aussi inhibées. Les sorties à circuit ouvert sont inhibées, les sorties à trois états (Tri-state) sont à leur état logique interne défini, mais la sortie externe est en haute impédance ! Toutes les autres sorties (Totem-pôle,...) sont à l'état interne 0.

Notation de dépendance : M (Mode)

Un morceau un peu plus conséquent à digérer parmi toutes les notions de dépendance. Cette dépendance de mode est utilisée pour indiquer l'effet d'E/S particulières d'un élément qui dépend de modes opératoires de cet élément. Il suffit de penser à un

compteur-décompteur dont l'entrée horloge permettra le comptage ou le décomptage suivant le mode choisi par une entrée spécifique !

Dépendance M affectant des entrées

Une dépendance de mode affectera toutes les entrées affectées, pareillement à une dépendance

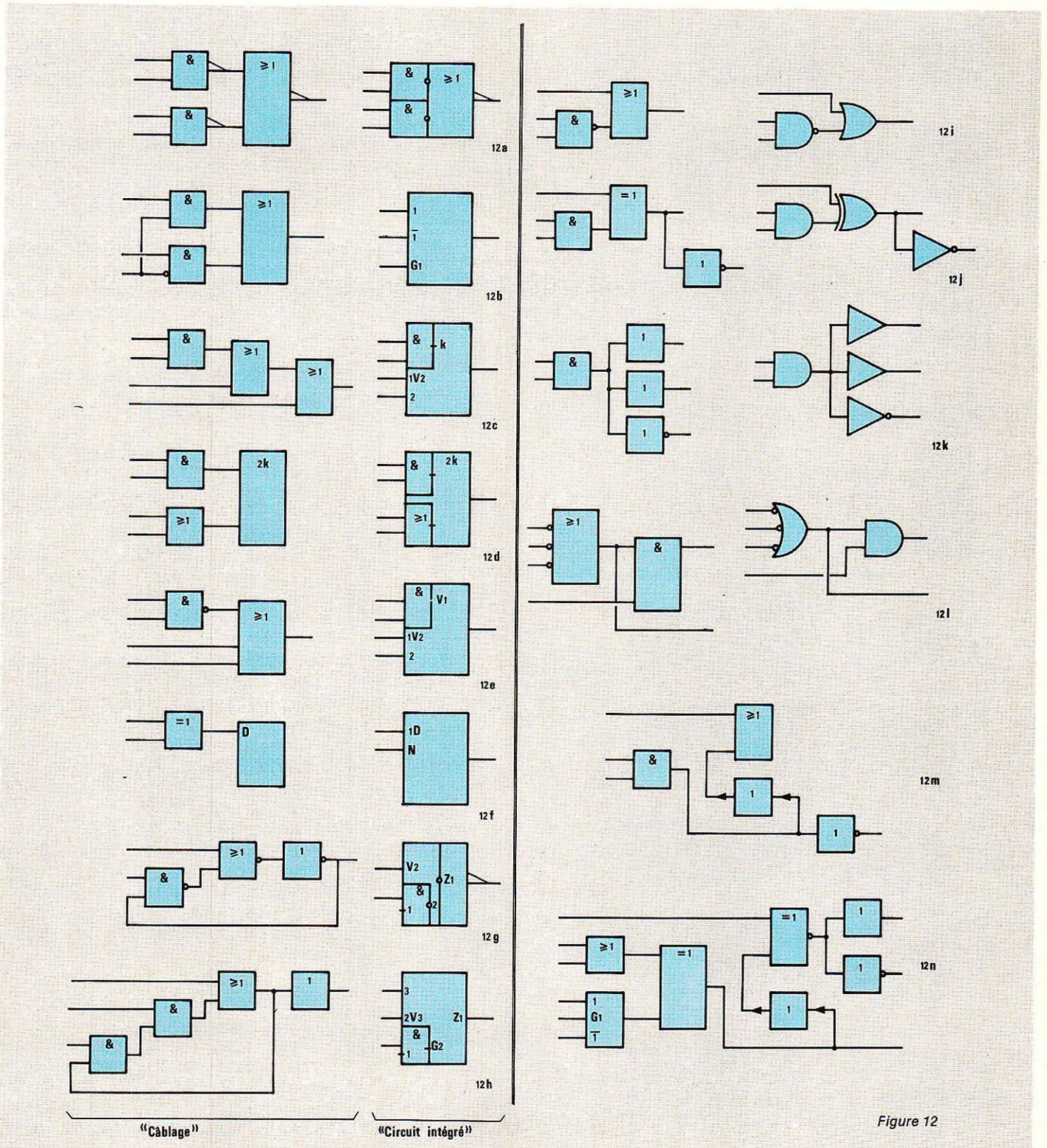


Figure 12

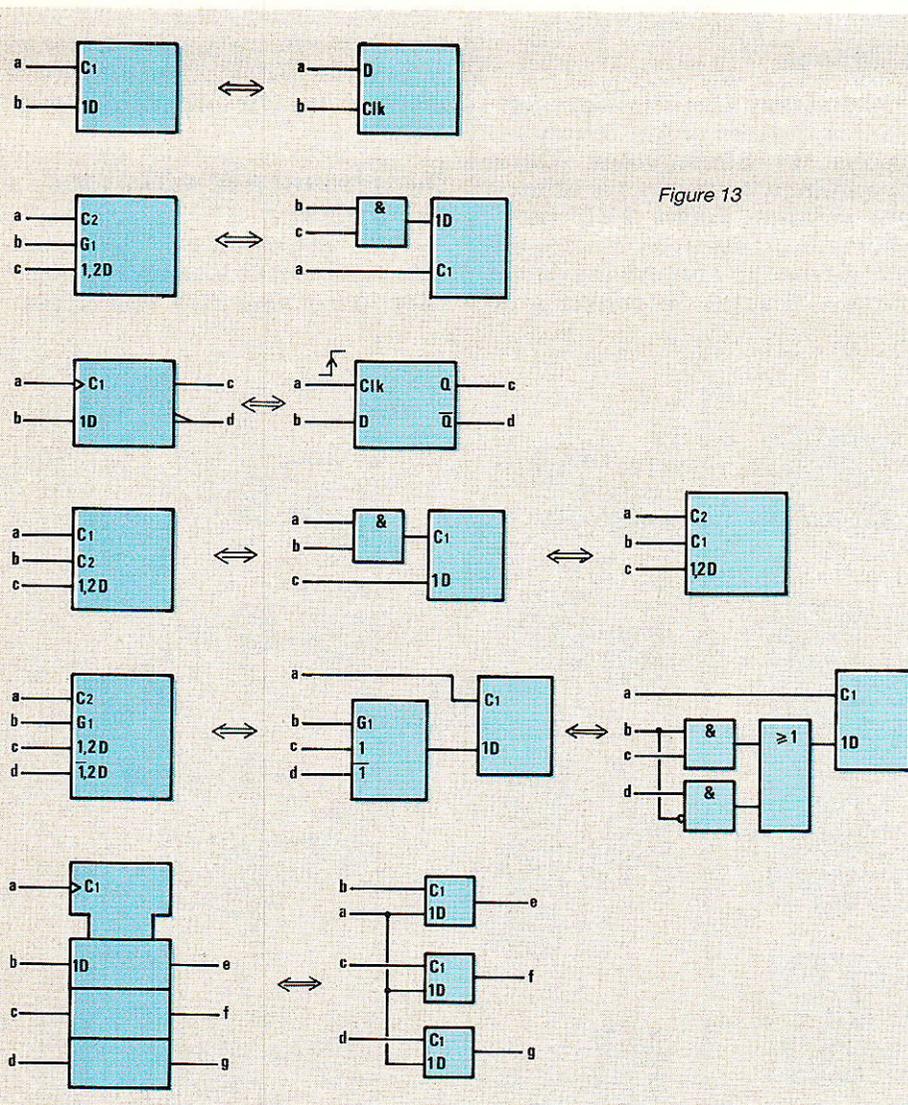


Figure 13

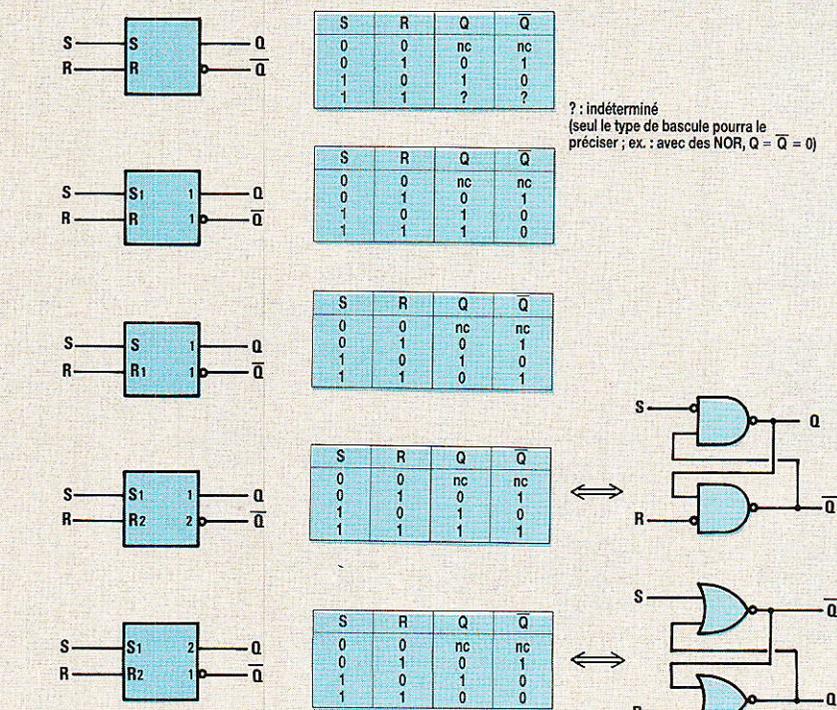


Figure 14

dance de type C. Ainsi :

— Quand une E/S affectante de type Mn est à son état logique interne 1, les entrées affectées ont leur état normalement défini par la fonction de l'élément.

— Quand une E/S de type Mn est à l'état interne 0, les entrées affectées n'ont pas d'effet sur la fonction de l'élément.

Une même entrée pourra avoir plus d'un symbole identificateur si l'entrée accepte plusieurs modes. Dans ce cas, la séparation se fera par une barre diagonale (/), mais jamais par une virgule. Cette dernière implique une relation ET implicite. Dans ce cas d'entrées à plusieurs identificateurs séparés par des diagonales, seule la sélection identifiée par le nombre identificateur du mode sera validée ; toutes les autres seront inhibées. Par exemple, l'entrée 0 +/1 - incrémentera en mode 0 et décrémentera en mode 1. On se reportera à la **figure 16**.

Dépendance M affectant les sorties

Règle :

— Quand une E/S affectante Mn est à l'état logique interne 1, les sorties affectées sont à l'état logique interne normalement défini. Les sorties sont validées.

— Quand une E/S Mn est à l'état 0, chaque sortie affectée du même nombre identificateur n, n'a aucun effet et est à ignorer ! Une sortie munie de plusieurs identificateurs séparés par une barre diagonale, verra uniquement les termes identifiés par n, ignorés !

C'est un peu plus complexe mais la **figure 17** permettra de bien traduire ces nouvelles règles. On remarquera d'ailleurs une certaine ambiguïté dans le second exemple, due à la représentation partielle du circuit. Quand cette dépendance sera rencontrée dans une notice de circuit, il sera plus aisé d'en déduire les différents cas.

Notation de dépendance : X (Transmission)

Voilà une dépendance qu'on avait oubliée dans notre liste préliminaire. En fait, elle est citée que dans très peu d'ouvrages et se rencontre aussi rarement ! Elle est utilisée pour souligner des

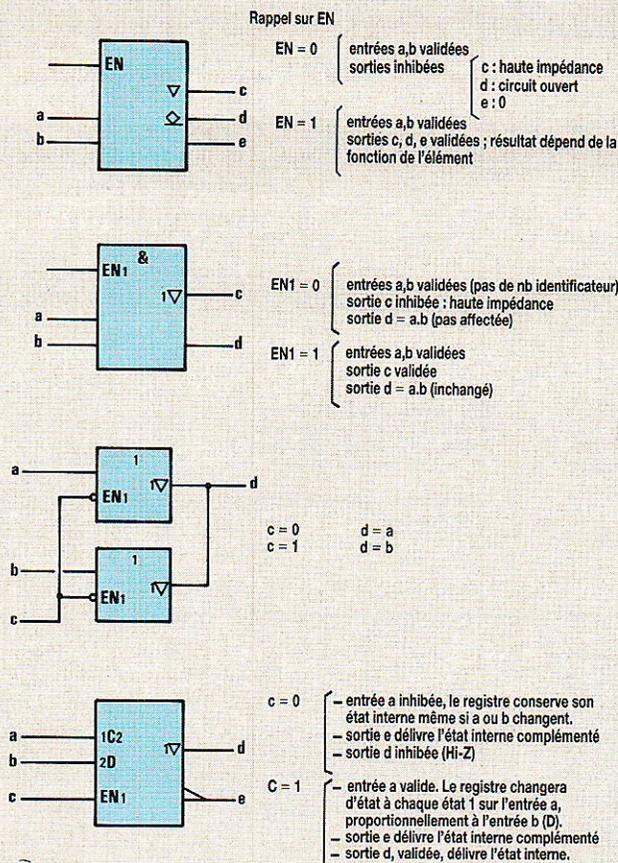


Figure 15

M1 = 1 Horloge de comptage (incréméntation (+)) par b
 c = 1 quand comptage = 15 (ICT = 15)

M1 = 0 Horloge de décomptage (decr. (0 -)) par b
 c = 1 quand comptage = 0 (ICT = 0)

rem : 2 = nb identificateur de dépendance C.

notes : • on remarque bien, les nombres identificateurs différents de ceux utilisés par la dépendance M (0 à 3) !

• Les entrées a et b détermineront un nombre binaire entre 0 et 3, qui déterminera le mode choisi (un parmi quatre !).

• Les symboles qualificatifs de la sortie e ne prendront effet que pour un mode différent du mode 0. En dehors de ce mode 0, la sortie e est complétement si c = 1. En mode 0, les symboles qualificatifs n'ont pas d'effet et la sortie est à son état normalement défini. 0,4 est équivalent à (1/2/3) 4.

• De même, la sortie f sera affectée de la dépendance N si c = 1, uniquement en mode 2 et 3. Dans les autres cas, la sortie est à l'état normalement défini. On notera la mise en facteur !

• La sortie g bénéficie de deux blocs d'arguments. 2,4 effectuera une négation, en mode 2, si c = 1. 3,5 effectuera un ET, en mode 3, si d = 1.

• En mode 0, aucune sortie n'étant affectée par une relation de dépendance, les sorties e, f et g sont au même état logique, normalement défini par la fonction de l'élément.

Figure 18

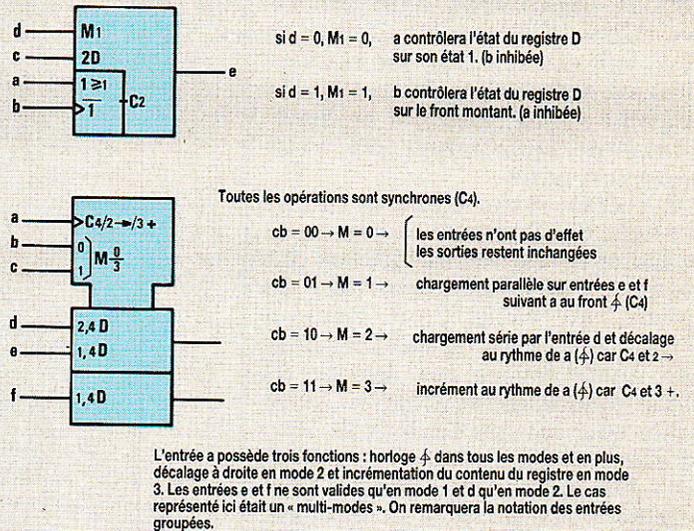
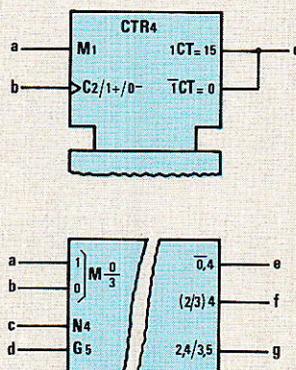


Figure 16

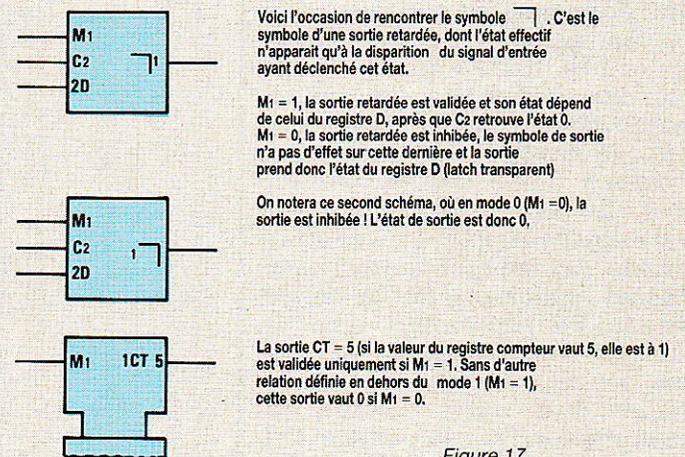


Figure 17

connexions bidirectionnelles entre E/S affectées. A noter que si la bidirectionnalité n'est pas utilisée, les doubles flèches directionnelles peuvent être omises.

— Quand une E/S affectante Xn est à l'état logique interne 1, toutes les E/S affectées par Xn, sont connectées ensemble bidirectionnellement et sont donc au même niveau logique ou analogique.

— Quand une E/S Xn est à 0, les connexions associées aux E/S affectées n'existent pas.

Notation de dépendance : A (Adresse)

Cette dernière relation permettra une représentation claire des

éléments utilisant des entrées d'adresses pour sélectionner une section déterminée d'un ensemble multi-dimensionné. On pense bien sûr aussitôt aux mémoires ! Grâce à cette dépendance, il sera possible de représenter symboliquement l'ensemble des éléments en entier.

L'entrée d'un élément d'une section de l'ensemble est commune avec les autres entrées des éléments de la même section. De même, la sortie d'un élément d'une section est le résultat d'un OU entre toutes les sorties de cette même section (on ne peut relier des sorties ensemble, sauf si elles sont à circuit ouvert !). Si un argument qualificatif est affecté à une sortie d'un élément, cette indication se rapporte donc sur l'ensemble et non sur l'élément isolé.

Les entrées non affectées par les adresses affectantes ont leur effet normalement défini, sur toutes les sections de l'ensemble. Par contre, toute entrée affectée aura son effet normal que dans la section choisie par son adresse.

Par le symbole A_n , on désigne l'adresse d'une section particulière de l'ensemble choisie par cette entrée affectée. Si des affectations A_n indépendantes, mais d'accès simultané (à la même section de l'ensemble, d'où un nombre identificateur identique !) sont rencontrées, on les préfixe d'un autre nombre qui permettra de les différencier. Différents cas sont proposés en **figure 20**.

Ensuite

Voilà terminée cette longue étude des dépendances. On ne saurait trop vous recommander de relire ces trois premières parties. Le mois prochain, nous reviendrons sur ces dépendances pour présenter un tableau récapitulatif et nous nous étendrons vers une suite de compléments entre-mêlés de nombreux exemples. Entre autres, des circuits parmi les plus couramment utilisés seront représentés par leurs nouveaux symboles.

à suivre...

P. WALLERICH

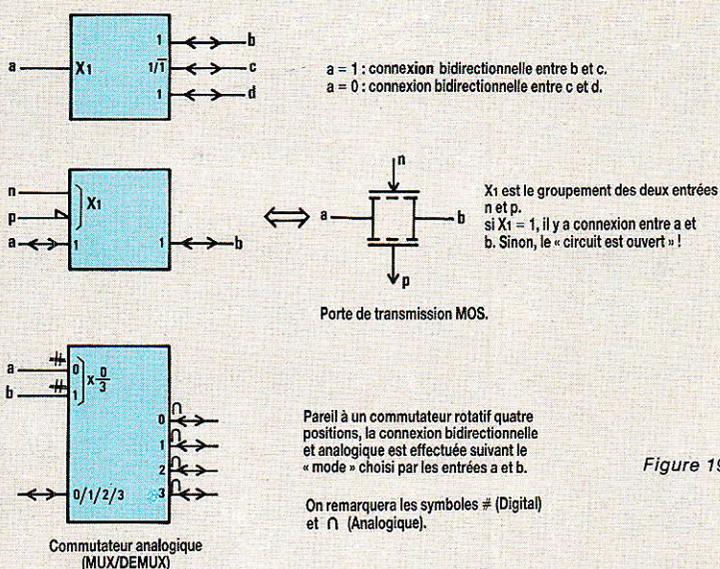


Figure 19

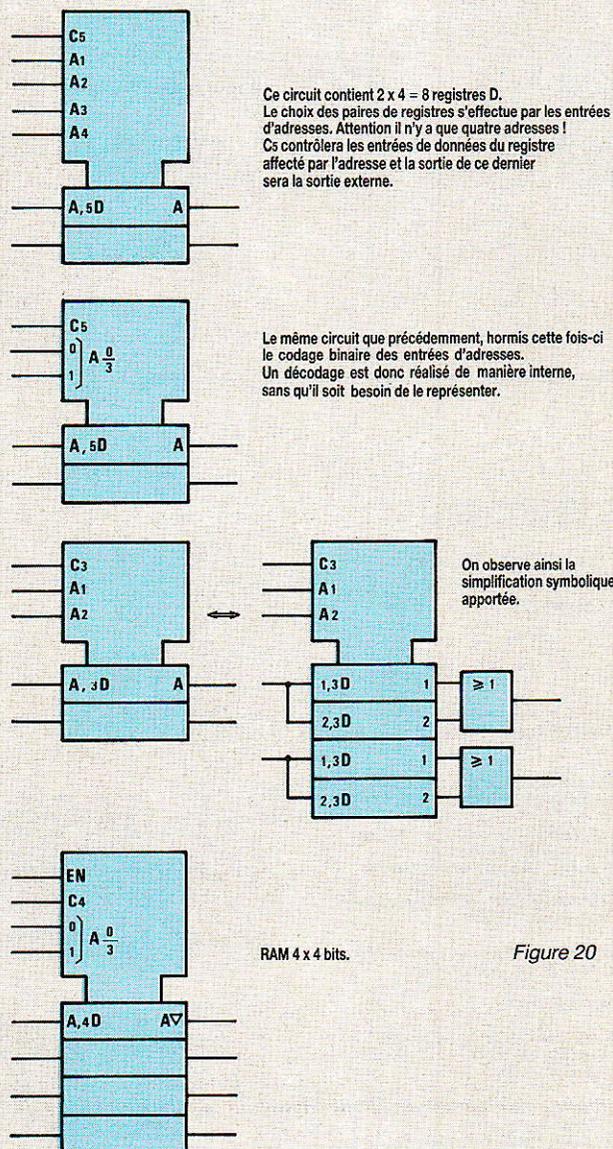
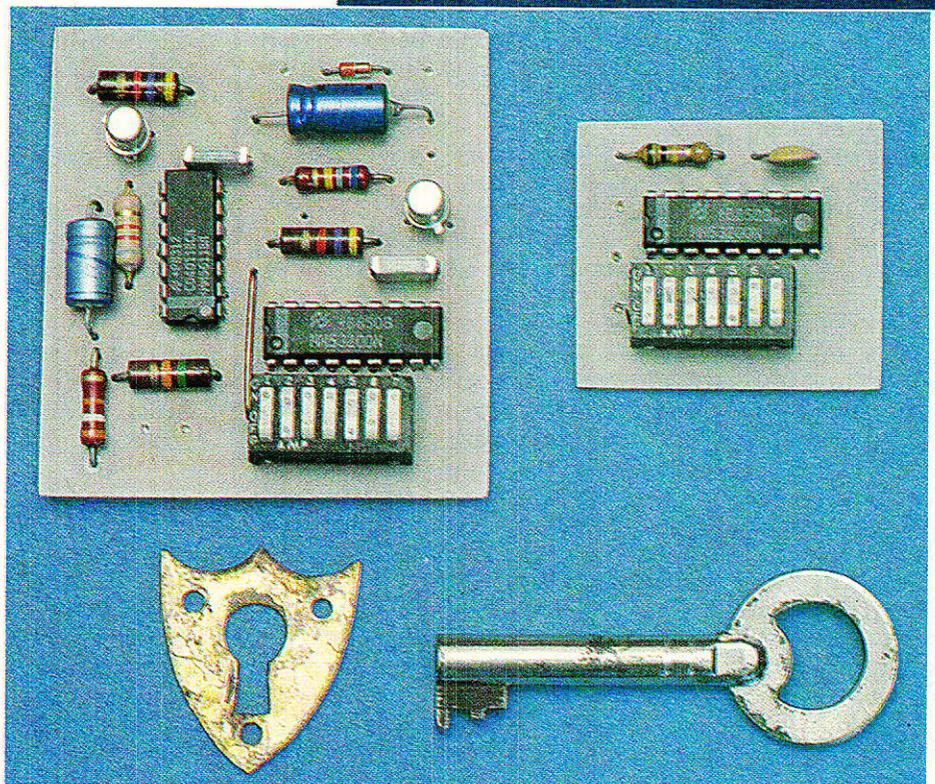


Figure 20



Votre système de télécommande « à la carte »

Depuis que sont apparues les premières télécommandes à ultra-sons pour téléviseurs, l'intérêt du « consommateur » pour les systèmes de commande à distance n'a plus cessé de se développer. De nouvelles technologies très performantes sont nées, en particulier la commande par infrarouges, tandis que des procédés bien connus comme la transmission radio ont pu être adaptés à de nouvelles applications.

On télécommande maintenant les téléviseurs, chaînes HiFi et magnétoscopes, mais aussi les portières de voiture, les portes de garage ou les barrières de parking, les centrales d'alarme ou tout simplement les éclairages de la maison.

Bien entendu, la multiplication des installations a vite imposé la mise en place de dispositifs de codage, pour des raisons évidentes de sécurité.

Dans cette série d'articles, nous allons montrer comment un choix relativement modeste de modules définis avec soin, peut permettre de résoudre un maximum de problèmes pratiques.

Une affaire de communication

Même si les télécommandes à usage domestique ne nécessitent que des portées de quelques mètres au maximum, les problèmes techniques qu'il va s'agir de résoudre appartiennent résolument au domaine des télécommunications.

Sur le plan des principes mis en application, il n'y a en effet guère de différence entre déclencher l'ouverture d'une serrure de portière, et mettre en route le moteur d'un satellite placé en orbite au dessus de nos têtes : transmission et codage restent les deux techniques de base qu'il va falloir combiner.

Simplement, la puissance émise et la sensibilité du récepteur ne seront pas du même ordre de grandeur !

Selon la nature exacte du problème à résoudre et des contraintes particulières pouvant être imposées, il faudra choisir entre plusieurs supports de communication concurrents, dont les avantages et les inconvénients sont très différents.

La commande par fil ne doit pas être négligée : même si les systèmes de télécommande sans support matériel sont les plus spectaculaires, les plus « magiques » pour le profane, ils n'ont de véritable raison d'être que lorsque soit l'émetteur soit le récepteur est un mobile.

Pour les liaisons fixes, on dispose des fils du secteur, des installations de sonnerie, et des réseaux téléphoniques privés ou publics.

On peut aussi songer à profiter de câbles existants prévus pour toutes sortes d'usages : systèmes d'alarme, antennes radio ou TV, enceintes acoustiques, etc.

Rien n'interdit non plus d'en poser de nouveaux, mais la plupart du temps, on préférera **superposer** les ordres de télécommande à des informations d'une autre nature.

La commande par ultrasons a perdu de son intérêt depuis le développement des composants à infrarouges. Il est cependant des cas dans lesquels on appréciera la consommation très faible de l'émetteur, la directivité moins marquée à portée égale, et la

nature acoustique de la transmission.

A possibilités égales, un circuit à ultrasons est souvent plus simple que son concurrent à infrarouges.

Les systèmes de codage actuellement utilisés éliminent l'un des principaux inconvénients des premières télécommandes à ultra-sons : les déclenchements intempestifs.

La commande par infrarouges est « à la mode » : les composants spéciaux pour cet usage sont maintenant produits en très grande série et ont donc vu leurs prix baisser considérablement.

Des circuits performants permettent d'éliminer à peu près tous les risques de perturbations de la réception.

Le rayon d'infrarouges est absolument invisible, mais se comporte comme la lumière : il traverse les vitres, se réfléchit sur les miroirs et les surfaces claires, et peut être traité par toutes sortes de systèmes optiques.

Quelques lentilles peuvent augmenter considérablement la directivité et la portée, ce qui rend possible l'établissement de liaisons fixes jusqu'à quelques centaines de mètres.

La commande par radio ne doit pas être confondue avec la radio-commande, spécifiquement adaptée aux exigences particulières du modélisme. On utilisera la radio pour les télécommandes domestiques lorsqu'il faudra passer à travers des obstacles tels que murs, cloisons, ou carrosseries de voiture, mais aussi lorsque la directivité marquée d'autres systèmes est inacceptable.

En revanche, on restera conscient du fait que toute émission radio peut causer des perturbations locales, être perturbée par d'autres émetteurs même lointains, et tombe sous le coup d'une réglementation très précise.

Selon la puissance d'émission et la fréquence utilisée (généralement en 27 MHz ou en VHF), la portée utile peut excéder très largement ce que permettent les autres techniques. En revanche, on aura à résoudre le problème, parfois délicat, des antennes tant à l'émission qu'à la réception.

Un codeur-décodeur universel

Quel que soit le support de transmission utilisé, la simple émission d'une tonalité (voire même d'une simple porteuse !) ne garantit pas une sécurité suffisante pour les applications vraiment « sérieuses » : la plupart du temps, on ne peut pas tolérer le moindre risque de déclenchement intempestif de l'organe commandé.

Lorsque la liaison est perturbée, on peut par contre souvent accepter que l'ordre tarde à être exécuté, ou à l'extrême limite, qu'il ne le soit pas (il est alors relativement simple de prendre les mesures qui s'imposent, par exemple rapprocher l'émetteur du récepteur).

Parmi les perturbations possibles, il convient évidemment de prendre en compte les tentatives de commande par un « pirate ». La solution d'ensemble à tous ces

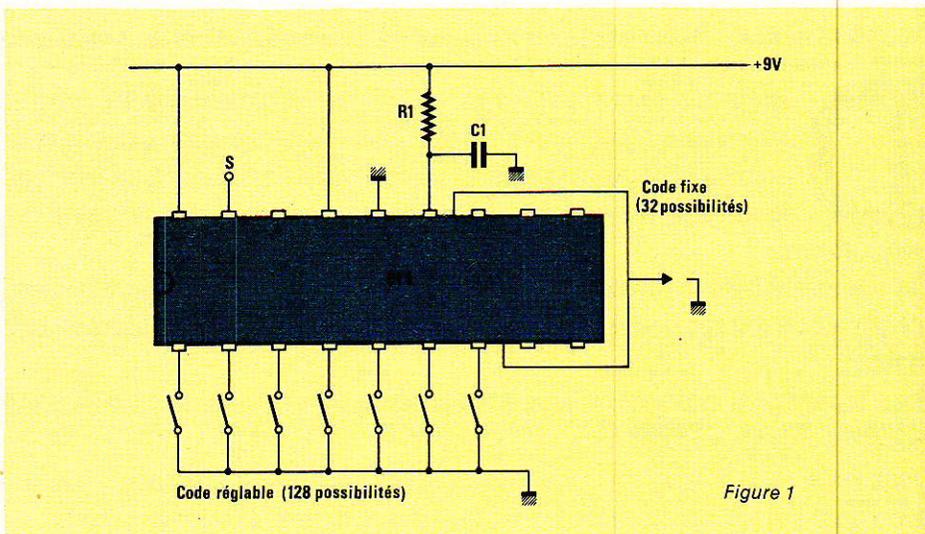


Figure 1

problèmes consiste à transmettre l'ordre de télécommande sous la forme d'un message codé de façon complexe, répété plusieurs fois.

Côté réception, le circuit de décodage ne donnera l'ordre de déclenchement que s'il a reçu exactement le bon message plusieurs fois de suite.

Le contenu exact du message codé constitue une véritable clef confidentielle, librement choisie par l'utilisateur.

Plusieurs systèmes de télécommande peuvent ainsi utiliser le même support de transmission en un même lieu, sans risque d'interférences.

Parallèlement, l'utilisation de plusieurs codeurs associés à plusieurs décodeurs rend possible la construction de systèmes de télécommande à nombre de canaux pratiquement illimité.

La composition du message codé relève des techniques numériques ou digitales : l'émetteur sera modulé en tout ou rien, ce qui ne permet la transmission que de « zéros » et de « uns ».

La génération de ce train de « bits » peut être confiée à bien des montages : circuit en logique câblée ou microprocesseur par exemple.

En fait, compte tenu de l'importance considérable du marché

des systèmes de télécommande, les fabricants de circuits intégrés ont créé des produits spécialement conçus à cet effet.

Le « grand classique » est le MM 53200 de NATIONAL SEMICONDUCTOR, facilement disponible chez les détaillants à un prix raisonnable. Très simple d'emploi, c'est lui qui servira à construire les deux modules qui vont maintenant être décrits : un **codeur** et un **décodeur**. Le MM 53200 peut en effet remplir ces deux rôles, selon l'état logique appliqué à l'une de ses broches.

La **figure 1** fournit le schéma de principe du circuit **codeur**, d'une extrême simplicité : à part le circuit intégré, les seuls composants indispensables sont un condensateur et une résistance. Ce réseau RC fixe la fréquence de l'oscillateur d'horloge chargé de cadencer le fonctionnement interne du codeur.

Il est important que le décodeur soit équipé de composants de mêmes valeurs, ou tout au moins que le **produit RC** soit identique. Si cette condition n'est pas respectée, le décodeur ignorera les ordres reçus du codeur.

Le choix (dans certaines limites) de la fréquence d'horloge par l'utilisateur offre donc une possibilité de « surcodage » améliorant la sécurité du système.

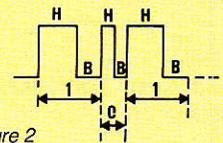


Figure 2

Le codage proprement dit fait appel au principe représenté à la **figure 2** : le codeur construit un message composé de treize impulsions comprenant un état « haut » suivi d'un état « bas » de même durée. Le « 1 » logique se différencie du « 0 » par une durée double.

Sur ces treize impulsions, douze peuvent être librement programmées à 1 ou à 0 par l'utilisateur : il suffit pour cela de mettre à la masse les broches prévues à cet effet.

La première impulsion n'est pas accessible à l'utilisateur, car il s'agit d'un « bit de départ ».

4096 combinaisons distinctes peuvent donc être définies, ce qui est généralement exagéré.

Dans notre système, nous avons donc scindé en deux ces possibilités de codage :

- un « code fixe » de cinq bits (32 possibilités distinctes) qui pourra être fixé une fois pour toutes par simple dessin du circuit imprimé : tous les codeurs et décodeurs fabriqués par le même

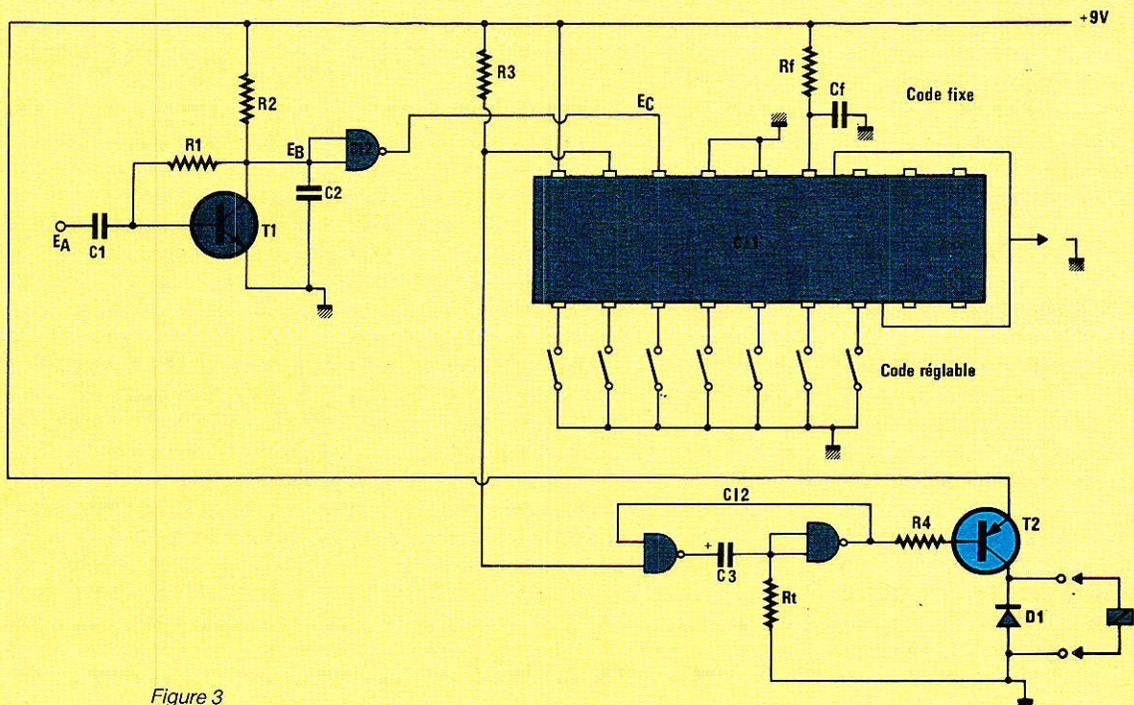


Figure 3

utilisateur auront le même code « fixe ».

— un « code réglable » de 7 bits (128 possibilités distinctes), pouvant être modifié à tout moment par le jeu d'interrupteurs miniatures ou à la rigueur de straps soudés : c'est à ce niveau que l'utilisateur pourra « personnaliser » les codeurs et décodeurs destinés à fonctionner ensemble.

Eventuellement, les codes « réglables » pourront être modifiés de temps à autre si la sécurité l'exige !

La sortie du codeur est disponible sous la forme de niveaux logiques « CMOS » faciles à utiliser.

Le circuit du **décodeur** apparaît à la **figure 3** : il est plus compliqué que celui du codeur, car au montage de base utilisant le MM 53200 s'ajoutent quelques fonctions annexes qui seront utilisées par la suite :

— un préamplificateur suivi d'un circuit de mise en forme, permettant au décodeur de s'accommoder de signaux notablement malmenés par les organes de transmission.

— un monostable suivi d'un étage de commande de relais, chargé d'assurer une durée fixe à l'impulsion de sortie, quelles que soient celle de l'appui sur le bouton de commande et les conditions de transmission.

Ces circuits supplémentaires permettent donc au décodeur d'être attaqué directement par à peu près n'importe quel dispositif récepteur ne passant pas nécessairement le continu (récepteur radio, par exemple), et de commander toutes sortes de petits relais, électro-aimants, ou montages nécessitant un niveau de + 9 volts.

Réalisation pratique

Le codeur tient, avec sa barrette de 7 interrupteurs « DIL », sur un très petit circuit imprimé (c'est important pour la construction de boîtiers portatifs) dont la **figure 4** donne le tracé. Le circuit du décodeur est plus complexe en raison des composants supplémentaires de traitement du signal. L'encombrement de la carte gravée selon la **figure 5** reste cependant très acceptable pour une utilisation à poste fixe.

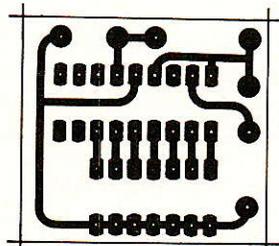


Figure 4

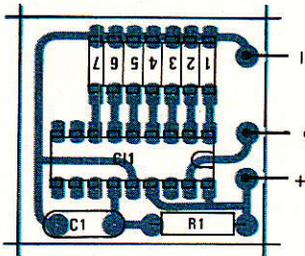
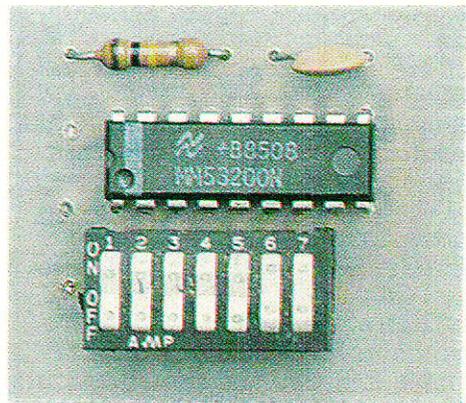


Figure 6



Le câblage du codeur d'après la **figure 6** ne pose pas de problème particulier, mais la réalisation du décodeur selon la **figure 7** appelle quelques commentaires.

Il convient tout d'abord de ne pas oublier le strap inclus dans la ligne d'alimentation, et de veiller à la bonne orientation des composants polarisés.

Si cela n'a pas été fait lors du tirage des circuits imprimés, on exécutera les liaisons matérialisant le « code fixe » au moyen de points de soudure **identiques sur le codeur et le décodeur**.

Dans un premier temps, on pourra bien sûr conserver le code provisoire prévu dans nos tracés de circuits imprimés (broches 8 à 12 « en l'air »).

Selon l'application prévue, certains lecteurs pourront préférer se passer de tout ou partie des étages d'entrée : si l'entrée EA ne sert pas, il est possible d'omettre le transistor et ses composants associés, ce qui crée l'entrée EB. On pourra laisser en place le réseau RC disposé en entrée de la porte CMOS si des parasites sont à craindre. Il est important de noter que cette entrée EB **inverse le signal**.

Pour utiliser l'entrée EC, il est indispensable de souder la piste du circuit imprimé venant de la sortie du 4011 : on dispose alors d'un accès direct au MM 53200 : attention !

Premiers essais

Il est facile de vérifier à l'oscilloscope le fonctionnement du

codeur, qui doit délivrer un train de messages binaires dès qu'il est sous tension : à cette occasion, on pourra constater l'action des interrupteurs de codage, et du réseau RC d'horloge. Il est conseillé d'utiliser à ce niveau des valeurs menant à un produit $R \times C$ de 22 microsecondes (fréquence d'horloge légèrement supérieure à 45 kHz). 100 k Ω /220 pF et 4,7 k Ω /4,7 nF mènent par exemple exactement au même résultat.

Il n'est guère intéressant d'augmenter cette fréquence, mais il peut parfois être nécessaire de la diminuer : un essai peut facilement être mené en multipliant par dix la valeur du condensateur. On constatera alors que les impulsions s'allongent (ce qui augmente la fiabilité de la transmission), mais qu'il faut davantage de temps pour transmettre un nombre suffisant de messages codés.

A 45 kHz, le décodeur réagira presque instantanément, mais à 4,5 kHz, il mettra une bonne seconde à accepter l'ordre : à vous de choisir !

Le décodeur sera testé en raccordant son entrée EA à la sortie du codeur : si le code « réglable » est le même des deux côtés, le relais branché à la sortie du codeur doit coller environ une seconde dès que le codeur est mis sous tension. Il ne collera de nouveau que si le codeur est arrêté, puis à nouveau mis sous tension.

Il est facile d'augmenter la

durée de collage du relais en remplaçant la résistance R_t (39 k Ω) par une plus forte.

En augmentant aussi la valeur du condensateur associé (22 μ F), il est facile de dépasser les dix minutes !

Conclusion

Bien que ces deux modules puissent éventuellement servir seuls dans certaines applications du genre « serrure électronique », on aura presque toujours besoin de leur adjoindre des circuits de transmission par fils, rayons infrarouges, ultrasons, radio, etc.

Dans les prochains articles de cette série, nous allons décrire un choix de modules permettant de mettre en œuvre ces différentes techniques le plus simplement possible.

Nos lecteurs seront alors armés pour résoudre « à la carte » la plupart de leurs problèmes de télécommande domestiques.

Patrick GUEULLE

Figure 5

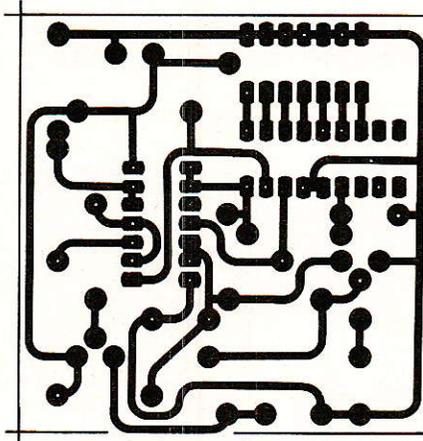
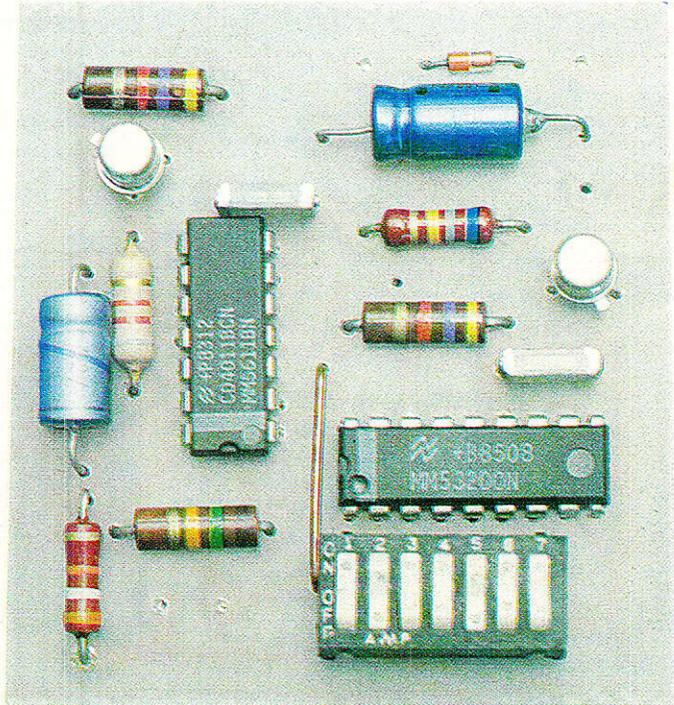
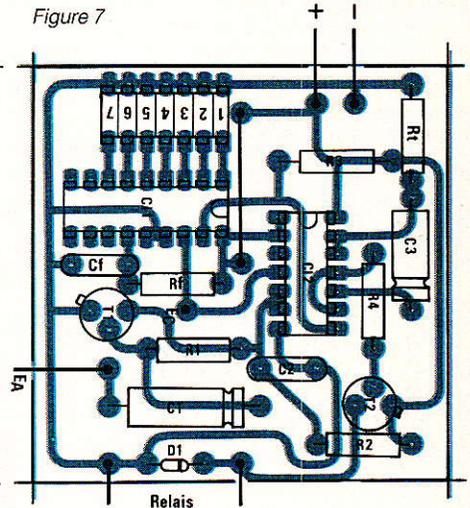


Figure 7



Nomenclature décodeur

Résistances 5 % 1/4 W

- R_1 : 680 k Ω
- R_2 : 4,7 k Ω
- R_3 : 15 k Ω
- R_4 : 8,2 k Ω
- R_t : comme R_1 codeur (voir texte)
- R_t : 39 k Ω (voir texte)

Condensateurs MKH et chimiques 16 V

- C_1 : 10 μ F
- C_2 : 22 nF
- C_3 : 22 μ F (voir texte)
- C_t : comme C_1 codeur (voir texte)

Circuits intégrés

- CI_1 : MM 53200
- CI_2 : CD 4011 B

Transistors

- T_1 : BC 107
- T_2 : 2N 2907

Diode

- D_1 : 1N 4148

Divers

- 1 barrette d'interrupteurs DIL à 7 circuits
- 1 relais 9 V selon besoins (voir texte)

Nomenclature codeur

Résistance 5 % 1/4 W

- R_1 : 100 k Ω (voir texte)

Condensateur céramique

- C_1 : 220 pF 100 V

Circuit intégré

- CI_1 : MM 53200

Divers

- 1 barrette d'interrupteurs DIL à 7 circuits



Vous serait-il facile l'un de ces 10 métiers



10 métiers électroniques

Choisissez celui qui sera
peut-être demain le vôtre

Educatel vous donne un moyen sûr de savoir si vous avez de réelles dispositions et si une carrière d'avenir dans l'électronique est à votre portée.

Chaque année, EDUCATEL permet à des milliers d'«amateurs passionnés», comme vous, de devenir des électroniciens qualifiés.

LES succès remportés par ceux qui suivent les cours d'électronique par correspondance d'Educatel sont très encourageants pour vous : ils prouvent que vous apprendrez facilement, vous aussi, même si vous n'avez aucune expérience de l'Électronique ou de la Radio TV Hi-Fi. Mais encore, faut-il que vous ayez, au départ, des dispositions pour ces études.

Voilà pourquoi nous vous invitons, pour commencer, à vérifier si vos aptitudes concordent bien avec celles que requiert le nouveau métier que vous souhaitez exercer. C'est la démarche la plus sérieuse, et la plus honnête : nous ne voulons pas vous laisser vous fourvoyer en entreprenant des études qui risqueraient fort de ne pas aboutir. Le choix d'un métier ne se fait pas à la légère et le test ci-contre, constitue, pour vous, une garantie de bonne orientation.

Lorsque vous serez un électronicien recherché et bien payé, vous nous remercerez de vous avoir dissuadé de «bâtir des châteaux en Espagne».

Vous comprendrez que c'est dans votre intérêt qu'Educatel se montre exigeant. En effet, le sérieux et la rigueur sont les premières qualités de la formation qui va vous être dispensée. Une seule chose compte pour nous, comme pour vous : que vous soyez effectivement capable, au terme de cette formation, d'exercer un métier en électronique lucratif, qui vous donnera d'emblée «l'embarras du choix» en matière d'embauche.

Nous mettrons tous les moyens d'Educatel au service de cet objectif prioritaire. Grâce à un enseignement résolument axé sur la pratique, vous entrez directement dans le vif du sujet et vous recevrez une formation professionnelle adaptée aux exigences de la vie active.

METIERS PREPARES	Niveau pour entreprendre la formation	Prix d'une mensualité * nombre de mois et prix total
ELECTRONICIEN L'électronique vous passionne, c'est un secteur en plein développement. Choisissez ce métier d'avenir rapidement accessible.	Accessible à tous	471 F x 12 mois = <u>5.652 F</u>
TECHNICIEN ELECTRONICIEN Vous aimez le travail rigoureux et savez faire preuve d'initiative. Choisissez cette spécialité qui offre des possibilités en laboratoire et en atelier.	B.E.P.C.	552 F x 17 mois = <u>9.384 F</u>
TECHNICIEN DE MAINTENANCE EN MICRO-ELECTRONIQUE Il assure l'installation et le bon fonctionnement du matériel grâce à ses connaissances en micro-électronique.	B.E.P.C. C.A.P. élec. électro.	532 F x 17 mois = <u>9.044 F</u>
C.A.P. ELECTRONICIEN Vous avez une grande habileté manuelle et le goût du travail soigné, préparez cet examen qui vous ouvrira de nombreuses portes.	5 ^e	431 F x 19 mois = <u>8.189 F</u>
TECHNICIEN EN AUTOMATISMES Vous participerez à la réalisation, la fabrication et l'installation d'équipements automatiques et en assurerez la maintenance.	B.E.P.C.	680 F x 18 mois = <u>12.240 F</u>
TECHNICIEN EN ROBOTIQUE Chargé de concevoir les systèmes automatisés et d'en assurer la maintenance, à la fois pour la partie logiciel et mécanique.	Baccalauréat F2 ou F3	682 F x 19 mois = <u>12.958 F</u>
B.T.S. MECANIQUE AUTOMATISMES Préparez ce diplôme officiel qui vous donnera une compétence dans un domaine particulièrement recherché : les automatismes.	Baccalauréat tech. ou scient.	706 F x 16 mois = <u>11.296 F</u>
B.T.S. ELECTRONIQUE En tant que technicien supérieur, vous travaillerez à la réalisation ou à l'étude des applications industrielles de l'électronique.	Baccalauréat tech. ou scient.	705 F x 21 mois = <u>14.805 F</u>
MONTEUR DEPANNEUR RADIO TV HI-FI L'expansion de la vidéo, des chaînes radio-télévision, des magnétoscopes vous offre de nombreux emplois dans ce secteur en développement.	Accessible à tous	457 F x 14 mois = <u>6.398 F</u>
TECHNICIEN RADIO TV HI-FI Participez à la création, la mise au point et le contrôle des appareils de télévision, vidéo, radio et hi-fi.	B.E.P.C.	458 F x 18 mois = <u>8.244 F</u>

* Prix valables au 31-1-87

COMMENT CHOISIR SÉRIEUSEMENT ?

Vous pouvez nous indiquer dès aujourd'hui le métier qui vous tente, mais le meilleur moyen de faire un choix sérieux est de vérifier vos aptitudes grâce au test de la page de droite.

d'apprendre électroniques?

De plus, chaque enseignement est personnalisé, modulé en fonction de la carrière choisie et de votre niveau d'étude : vous êtes ainsi à même d'apprendre en quelques mois votre métier de demain (le tableau de gauche vous permet de faire un premier choix, dont vous pourrez d'ailleurs discuter avec les conseillers d'Educatel chargés de votre orientation).

Vous pouvez commencer vos études à tout moment sans interrompre vos activités professionnelles actuelles.

Que vous soyez étudiant ou que vous exerciez déjà un métier à temps plein, Educatel se charge de vous apprendre en quelques mois par les moyens les plus modernes, et avec un enseignement personnalisé à votre cas, le métier qui vous convient.

Vous travaillerez à votre rythme, aux heures de votre choix et vous serez suivi par les meilleurs spécialistes.

Ainsi, quels que soient vos diplômes, vous pourrez bientôt exercer une carrière d'avenir avec l'assurance de trouver immédiatement de nombreux débouchés.

Le certificat de formation que délivrera Educatel vous assurera le meilleur crédit auprès des employeurs.

A la fin de votre formation Educatel, vous recevrez un certificat que savent apprécier les employeurs et nous appuierons votre candidature.

Laissez joint à ce bon le test d'aptitude que vous aurez soigneusement complété.

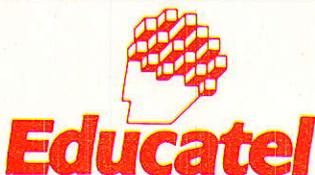
Les résultats de ce test permettront à des spécialistes de l'électronique de vous conseiller sur votre future orientation. Vous choisirez ainsi la voie où vos chances de réussite seront les plus grandes.

PRIORITE A LA FORMATION

2.000 entreprises de toutes tailles prennent en charge chaque année pour leur(s) salarié(s) une formation EDUCATEL.

« Si vous êtes salarié(e), possibilité de suivre votre étude dans le cadre de la Formation Professionnelle Continue. »

Découpez l'ensemble de ce bon y compris le test et renvoyez-le à Educatel 3000 X 76025 Rouen Cedex
Pour tous renseignements, tél. : (1) 42.08.50.02



GIE Unieco Formation. Groupement d'Ecoles spécialisées.
Etablissement privé d'enseignement par correspondance
soumis au contrôle pédagogique de l'Etat

AVERTISSEMENT

Ce test n'est pas un jeu, même s'il en a le caractère attrayant et stimulant. Spécialement conçu par des spécialistes pour mesurer vos dispositions à l'apprentissage de l'électronique, il est susceptible de révéler les aptitudes qui sommeillent en vous à votre insu. Pour lui conserver toute sa valeur, ne sautez aucune question et répondez seul, sans vous faire aider.

TEST D'APTITUDE GRATUIT STRICTEMENT CONFIDENTIEL

6 1 6	24 2 12	9 3 2	12 4 3
----------	------------	----------	-----------

1 - Trouver l'intrus (cocher la case correspondante)

1 7 15 8	5 5 15 10	3 2 7 5	4 4 9 8
-------------	--------------	------------	------------

2 - Trouver l'intrus (cocher la case correspondante)

1 3 7 5	2 5 11 8	3 7 14 10	4 9 19 14
------------	-------------	--------------	--------------

3 - Trouver l'intrus (cocher la case correspondante)

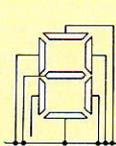
110 5 22	120 5 24	220 5 44	240 5 46
----------------	----------------	----------------	----------------

4 - Trouver l'intrus (cocher la case correspondante)



5 - Déterminer le pourcentage de surface noircie

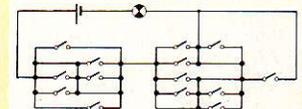
- 50 % 33 % 33,3 % 50 %
 40 % 50 % 25 % 60 %
 60 % 66,6 % 22 % 62,5 %



6 - Déterminer le chiffre désigné par l'afficheur digital ci-contre et alimenté comme indiqué

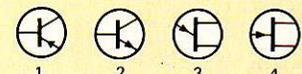
- 3 7 8 9

alimentation



7 - Dans le circuit ci-dessus, la lampe est-elle ?

- allumée éteinte en court-circuit

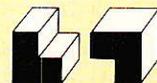


8 - Attribuer leur nom aux transistors suivants : Reporter le chiffre

- Transistor à effet de champ
 Transistor type NPN
 Transistor type PNP
 Transistor unijonction

FONCTION	d.d.p	Résistance	Capacité	Inductance
SYMBOLE				
UNITE	V	Ω	G	H

9 - Etudier le tableau ci-dessus, puis cocher les cases correspondant à la ligne et à la colonne où se trouve l'erreur



10 - Les 2 pièces de métal réunies peuvent-elles former un cube ?

- Toujours Jamais Dans une certaine position

Bon pour une documentation gratuite

OUI, je souhaite recevoir sans aucun engagement une documentation complète sur le métier qui m'intéresse.

M. Mme Mlle

NOM Prénom

Adresse : N° Rue

Code postal [] [] [] [] Localité

Téléphone domicile Téléphone travail

Pour nous aider à mieux vous orienter, merci de nous donner tous les renseignements ci-dessous :

Age (il faut avoir au moins 16 ans pour s'inscrire) - Niveau d'études

Si vous travaillez, quelle est votre profession ?

Dans ce cas, êtes-vous intéressé(e) par la formation continue ? Oui Non

Si vous ne travaillez pas, vous êtes : Etudiant(e) A la recherche d'un emploi

Femme au foyer Autres

Merci de nous indiquer le métier ou le secteur qui vous intéresse

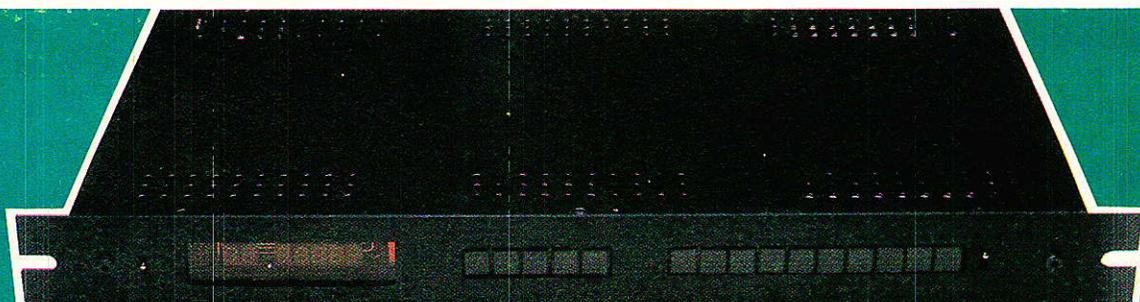
Renvoyez-nous ce Bon dès aujourd'hui sous enveloppe à l'adresse suivante :

EDUCATEL - 3000 X - 76025 ROUEN CEDEX

Pour Canada, Suisse, Belgique : 142, bd de la Sauvenière, 4000 Liège (Belgique)

Pour DOM-TOM et Afrique : documentation spéciale par avion.

Récepteur TV satellite piloté

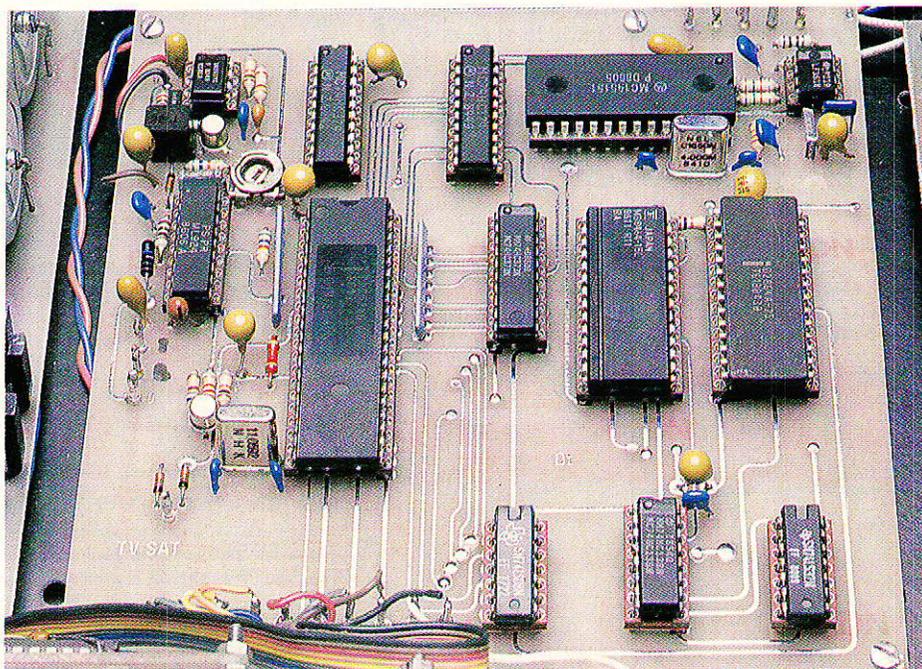


Avec cette nouvelle réalisation consacrée à la télévision par satellite, nous franchissons une nouvelle étape et vous proposons un récepteur-démodulateur très performant, simple et agréable d'emploi. Que les lecteurs ayant adopté la structure proposée dans les numéros 464 et 465 de Radio Plans se rassurent : cette nouvelle solution tient compte des investissements qu'ils ont pu engager. La compatibilité est assurée au maximum en conservant soit les modules Astec, soit les modules parus dans le numéro 466 de Radio Plans. Pour une meilleure compacité, un câblage plus simple, les cartes vidéo et son originales et la carte de détection d'accord sont regroupées sur un même circuit imprimé.

L'alimentation ne subit aucun changement. La modification profonde concerne donc le synthétiseur de fréquence et son

système d'accès. Par ailleurs, ce récepteur utilise le micro contrôleur 8052 AH d'Intel que nous serons appelés à utiliser dans le futur. Aussi, avons-nous essayé de vous proposer une étude détaillée de ce circuit dans le cadre,

évidemment, de la gestion du récepteur TV SAT. Ne vous étonnez donc pas de la longueur de cet article ; beaucoup d'informations, sur lesquelles nous ne reviendrons pas, seront exploitées ultérieurement.



par microcontrôleur

Remplacement du synthétiseur

Le synthétiseur original bâti autour des deux circuits RTC HEF 4750 et HEF 4751 est remplacé par le synthétiseur Motorola MC 145 151. Nous avons donc prévu la réutilisation d'un maximum de composants exceptés ceux du synthétiseur.

La refonte complète du système d'accord provient de nombreuses discussions avec, non pas des professionnels, mais des utilisateurs.

Pour la grande majorité d'entre-eux, un récepteur TV SAT est un appareil de salon, un appareil grand public dont le fonctionnement s'apparente à celui d'un tuner FM ou d'un téléviseur couleur.

Le premier récepteur proposé ne vérifie pas ces caractéristiques. On lui attribue trop souvent le qualificatif : trop professionnel. Qualificatif dû à la présence de l'ensemble de codeurs BCD indiquant la fréquence à recevoir, et d'un austère voyant indicateur de verrouillage du PLL.

Cahier des charges

Où en fait il s'agit de définir au mieux les futures caractéristiques de notre récepteur.

On sait déjà que son fonctionnement doit être très proche d'un tuner FM ou d'un récepteur TVC. La liste des commandes et des ensembles de visualisation à prévoir s'établit quasi immédiatement. Du tuner FM on retiendra l'affichage de la fréquence, du récepteur de télévision l'affichage du numéro de programme, non pas sur l'écran mais beaucoup plus simplement sur deux

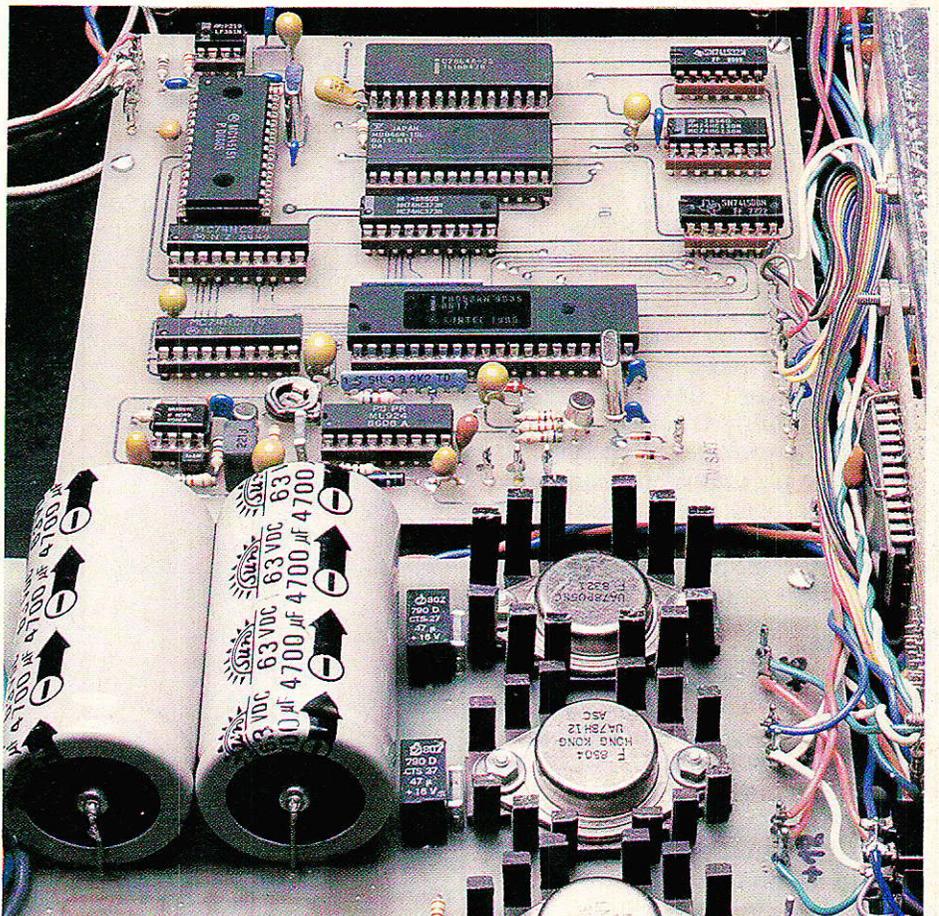
afficheurs sept segments. Et pour être homogène, la fréquence sera visualisée sur cinq afficheurs du même type.

Caractéristiques communes aux deux appareils, immédiatement adoptées pour notre récepteur : mémorisation d'une fréquence quelconque de la bande à recevoir, dans un numéro de programme.

Ce type de réception tendant à se banaliser, les émetteurs étant de plus en plus nombreux, alors pourquoi limiter la capacité de mémorisation à 16 ou 32 canaux?

Optons pour une capacité de 100 programmes différents comme pour les téléviseurs les plus récents. Pour faciliter la recherche et la mémorisation on ajoute un système de recherche ou scanning avec arrêt automatique sur reconnaissance d'un signal vidéo. Finalement, pour que le récepteur soit véritablement un appareil de salon, on assurera la compatibilité avec une télécommande par infrarouges.

En résumé on dispose donc d'un clavier, soit local soit par



télécommande infrarouges, composé de la manière suivante :

Deux touches : P+ et P- agissent sur le programme, une touche RA valide le démarrage de la recherche automatique, une touche de mémorisation est actionnée pour stocker une fréquence particulière dans une des 100 mémoires programme.

Reconnaissons que ces seules caractéristiques en font un appareil, au moins dans l'utilisation, assez peu original. Pour corser un peu le problème nous avons ajouté une touche F. Dans un premier temps cette fonction sera utilisée uniquement pour l'introduction directe d'une fréquence comprise dans les limites fixées : 10 950 à 11 750 MHz.

Au clavier fonction, on ajoute finalement un clavier numérique comprenant les 10 chiffres 0 à 9. Ce clavier n'est en service qu'après un appel sur F. Par la suite la touche F pourra changer et deviendra une touche de fonction, F₁ réservée à l'introduction de la fréquence et F₂... N'anticipons pas !

Vous avez sans doute compris, et nous l'avions annoncé dans l'article consacré au synthétiseur MC 145 151 appliqué à la télévision par satellite, que le système de gestion du synthétiseur sera confié à un microprocesseur.

Lorsque l'on manipule plus facilement les microvolts, les dizaines voire centaines de MHz, que l'assembleur, la conception d'une carte microprocesseur et l'écriture du logiciel associé n'est pas un problème simple. D'autant que le développement d'un logiciel digne de ce nom passe obligatoirement par l'utilisation d'un système de développement : outil en général très coûteux. Profiter des avantages d'un micro en éliminant au maximum ses inconvénients, c'est aujourd'hui possible grâce au 8052 AH Basic.

Sa description complète tant hard que soft et son champ d'applications mériterait un volume plus abondant que celui de toute votre revue. Nous nous limiterons à une brève description condensée en un chapitre. Pour en savoir plus sur le 8052 AH Basic, on se reportera aux feuilles de caractéristiques originales et au manuel de l'utilisateur : MCS Basic 52 USERS MANUAL. Document de plus de 200 pages disponible

chez les distributeurs Intel sous la référence 270010-002.

Synoptique du système de gestion d'accord

Le schéma synoptique du récepteur est représenté à la figure 1. Nous ne nous attardons ni sur les étages UHF-FI ni sur les circuits de sortie vidéo-audio-détection d'accord et nous nous consacrerons plus particulièrement au système de gestion du synthétiseur.

Au préalable rappelons les relations fondamentales liant la fréquence d'entrée : f_E , la fréquence intermédiaire : 480 MHz et la fréquence de l'oscillateur local. f_E est comprise entre 10 950 et 11 750 MHz, l'oscillateur local du LNC à 10 000 MHz transforme cette bande en une bande 950-1750 MHz.

L'oscillateur local du récepteur sélectionne le canal à recevoir, la fréquence intermédiaire vaut 480 MHz et il est supradyné. On obtient finalement la relation fon-

damentale — toutes fréquences exprimées en MHz :

$$f_{osc} = f_E - 9520.$$

Ce qui donne pour l'oscillateur local un balayage de 1430 MHz à 2230 MHz pour f_E variant de 10 950 MHz à 11 750 MHz.

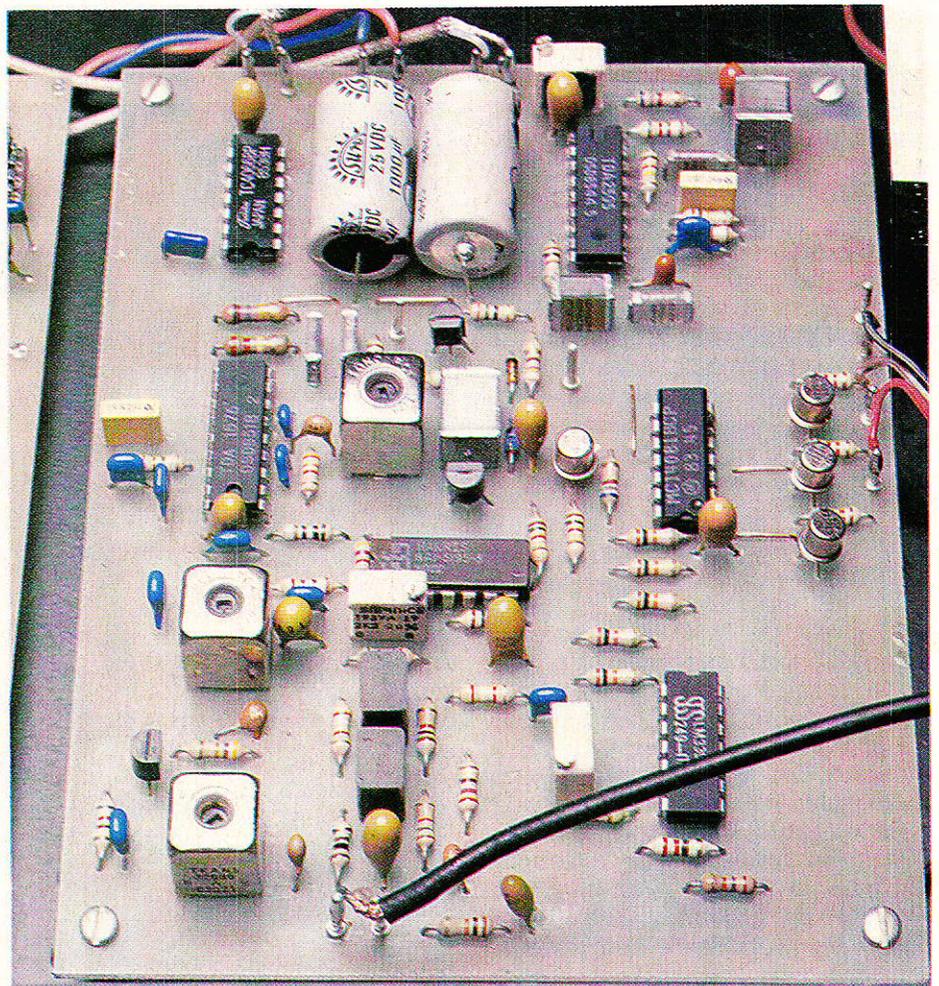
La plupart des modules sélecteur UHF disponibles couramment sont équipés de prédiviseurs par 256. Quelle que soit l'origine du module, le circuit intégré accomplissant cette fonction est toujours le modèle MB 506 FUJITSU.

Si l'on utilise un quartz à 4 MHz, une fréquence de comparaison de : $f_{XTAL}/1024$, l'équation du synthétiseur s'écrit simplement :

$$f_{osc}/256.N = f_{XTAL}/1024, \text{ qui après simplification donne :}$$

$$f_{osc} \text{ (MHz)} = N \text{ (MHz)}.$$

N devant varier par pas de 1 MHz entre 1430 et 2230 MHz, la programmation du synthétiseur s'effectue sur 12 bits. Le système de gestion à micropro-



cesseur se chargera du calcul des 12 bits de programmation correspondant à une fréquence particulière.

Il assurera en outre l'affichage de cette fréquence, l'affichage d'un numéro de programme, la mémorisation de cette fréquence dans la mémoire programme correspondante, et finalement sera capable d'interpréter correctement les informations en provenance de l'utilisateur : clavier local ou télécommande IR, ou en provenance du circuit de reconnaissance d'accord qui délivre le stop recherche.

Le détail du fonctionnement des instructions accessibles par le clavier sera donné dans le chapitre consacré à l'explication du programme.

Compatibilité des sélecteurs UHF

Le sélecteur décrit dans le numéro 466 de Radio Plans ne comporte pas de prédiviseur par 256. Pour que la compatibilité et l'interchangeabilité avec les modules Astec soit totale, le module devra être équipé d'un MB 506 dont les caractéristiques principales sont présentées à la figure 2. Ce circuit actuellement

peu connu des distributeurs est d'un faible coût. Les systèmes de réception tendant à se développer, sa distribution ne devrait pas poser de problèmes, d'autant plus qu'il peut être utilisé pour la conception de fréquences jusqu'à 2,4 GHz. Les caractéristiques essentielles du circuit sont les suivantes :

Tension d'alimentation 5V, courant d'alimentation 18 mA.

Tension d'entrée pour f comprise entre 1,3 GHz et 2,4 GHz : 400 à 1 200 mV_{pp}.

Tension de sortie typique : 1,6 V_{pp}.

Rapport de division programmable par 64, 128 ou 256.

En principe l'adjonction de ce circuit sur la carte ne doit pas poser de problèmes et nous espérons pouvoir vous proposer cette réalisation dès que possible.

Les systèmes à synthèse de fréquence sont maintenant très répandus et ont détrôné tous les systèmes à synthèse de tension. Ceci s'explique assez facilement par le faible coût des circuits intégrés synthétiseur et des microcontrôleurs associés. Proposer aujourd'hui un système différent est un retour en arrière. Sachons donc profiter des énormes avantages offerts par cette configuration et découvrons le microcontrôleur 8052 AH BASIC.*

Le 8052 AH BASIC

Le microcontrôleur 8052 AH Basic est prédestiné pour les applications où il est nécessaire d'acquérir des données et d'effectuer des calculs relativement complexes (pour le contrôle de processus en général).

Bien que le Basic ait mauvaise presse dans le milieu scientifique, il est indéniable qu'il est de loin le langage le plus populaire. Si populaire qu'il est devenu un standard, pas seulement comme langage de base sur les PC mais aussi dans de nombreuses applications de laboratoire. Sa popularité s'explique aisément par sa simplicité et sa facilité d'emploi. La mise au point d'un programme de quelques dizaines de lignes est l'affaire de quelques minutes, pas plus. Le Basic, comme tous les langages a ses détracteurs. Les défauts qu'on lui reproche sont en général les trois suivants : non structuré, variables globales, lenteur d'exécution.

Les informaticiens pointus lui reproche premièrement d'être un langage non structuré. L'instruction GOTO pouvant être placée n'importe où dans un programme, la compréhension ou la recherche des erreurs devient vite un problème insurmontable.

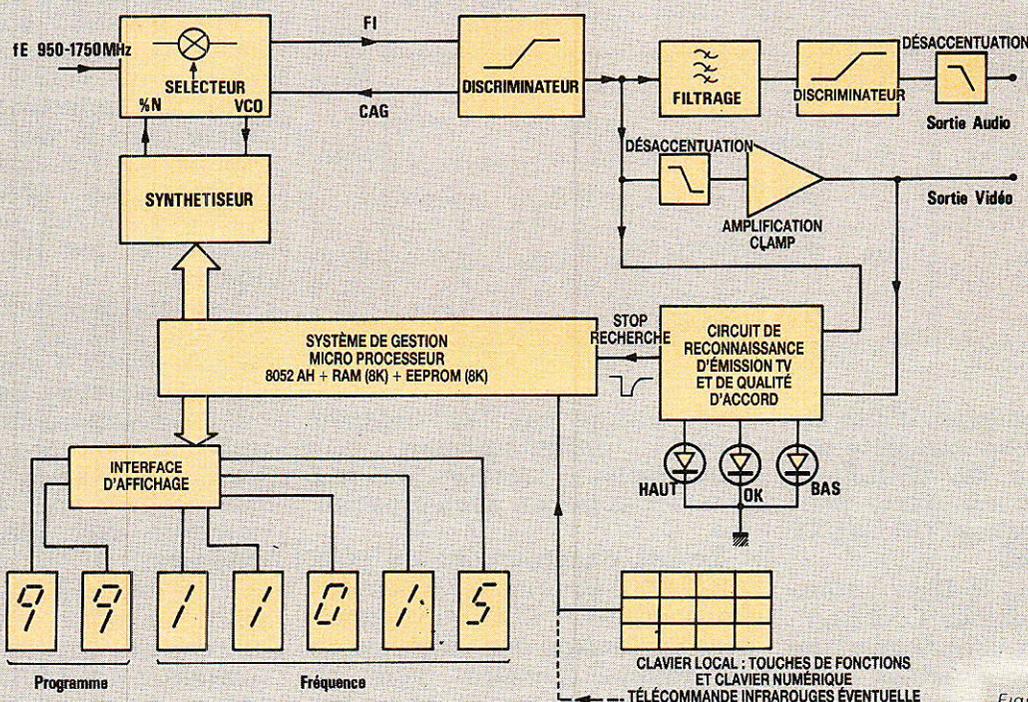
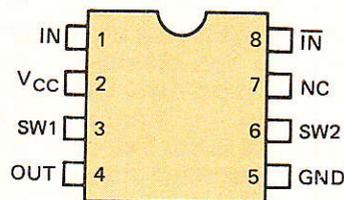
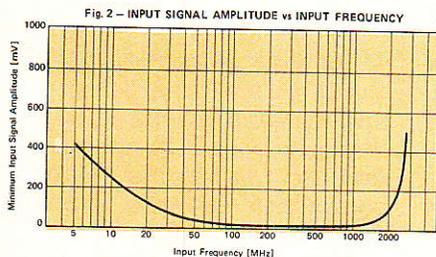


Figure 1



SW1	SW2	Rapport de division
H	H	1/64
L	H	1/128
H	L	1/128
L	L	1/256

Note : H = V_{cc} , L = ouvert

Figure 2

Conditions recommandées pour un bon fonctionnement

Paramètre	Symbole	Valeur			Unité
		Min	Typ	Max	
Tension d'alimentation	V_{cc}	4.5	5.0	5.5	V
Tension d'entrée	V_{IN}	0.1		1.2	$V_{p,p}$
Courant de sortie	I_o		2		mA
Température de fonctionnement	T_A	-40		+85	°C
Capacité de charge	C_L			12	pF

Caractéristiques électriques

Paramètre	Symbole	Conditions	Valeur			Unité	
			Min	Typ	Max		
Amplitude de sortie	I_{cc}			18		mA	
Amplitude de sortie	V_o		1.0	1.6		$V_{p,p}$	
Fréquence d'entrée	f_{IN}	avec condensateur de liaison de 1000 pF	$T_A = -40^\circ C$ to $85^\circ C$	100		2200	MHz
			$T_A = -40^\circ C$ to $60^\circ C$	100		2400	
Tension d'entrée	V_{IN}	$f_{IN} = 100$ MHz to 1.3 GHz	0.1		1.2	$V_{p,p}$	
		$f_{IN} = 1.3$ MHz to 2.4 GHz	0.4 -4 dBm		6 dBm		

Pour cette raison le jeu d'instructions classique est complété par les instructions DO WHILE et DO UNTIL sans supprimer pour autant les classiques FOR...NEXT et IF THEN ELSE.

Deuxièmement le Basic utilise des variables globales. Ceci signifie qu'un sous-programme ne peut traiter des variables d'origine différentes. Généralement cette caractéristique est un

inconvenient car les variables doivent obligatoirement être renommées à chaque fois que l'on fait appel au sous-programme.

Le jeu d'instructions du 8052 AH BASIC comprend les instructions PUSH et POP qui permettent le passage des variables du programme principal vers un sous-programme et la récupération des résultats du sous-pro-

gramme vers le programme principal.

Finalement, le Basic interprété passe couramment pour être lent. Bien qu'il s'agisse d'une plainte tout à fait légitime, on constatera que la vitesse est suffisante pour la plupart des applications.

Pour lever le doute on peut aisément comparer la vitesse de calcul du 8052 avec les vitesses d'un PC classique équipé d'un microprocesseur 8 ou 16 bits travaillant à 4,77 MHz ou à 8 MHz.

Nous nous sommes, bien sûr, livrés à ce test et avons relevé les caractéristiques suivantes ; le PC était équipé d'un microprocesseur 80286 et le coprocesseur arithmétique 80287 absent. Le programme de test ayant servi est rudimentaire :

FOR I = 1 TO 1000

A = I ↑ 4

NEXT I

Pour le PC à 4,77 MHz nous obtenons environ 6 secondes, à 8 MHz, environ 3,5 secondes et pour le 8052 AH Basic équipé de son quartz à 11 0592 MHz : 19 secondes.

* Nous emploierons de préférence le terme microcontrôleur (plutôt que microprocesseur) car les circuits de ce type intègrent la ROM et les entrées-sorties et sont plutôt destinés au contrôle de processus.

Comparaison du 8052 AH et 8052 AH Basic

Pour les 8052 AH et 8052 AH Basic l'encapsulation reste la même : un boîtier DIP 40 broches. La principale différence réside dans le fait que le Basic occupe les 8 K octets de ROM interne. La version Basic conserve les 256 octets de RAM interne et les trois compteurs 16 bits.

Des quatre ports d'entrées/sorties du 8052 AH : PORT 0 à 3, seul le PORT 1 reste un PORT d'entrées/sorties. Les trois autres ont des fonctions prédéterminées utilisables ou non par l'utilisateur. Les ports 0 et 2 sont maintenant utilisés pour échanger des données avec RAM et ROM externes.

En effet, le 8052 AH Basic ne peut travailler sans mémoire externe et l'application minimale requiert 2 K x 8 RAM : un boîtier 6116 par exemple. Le schéma de la configuration la plus simple est

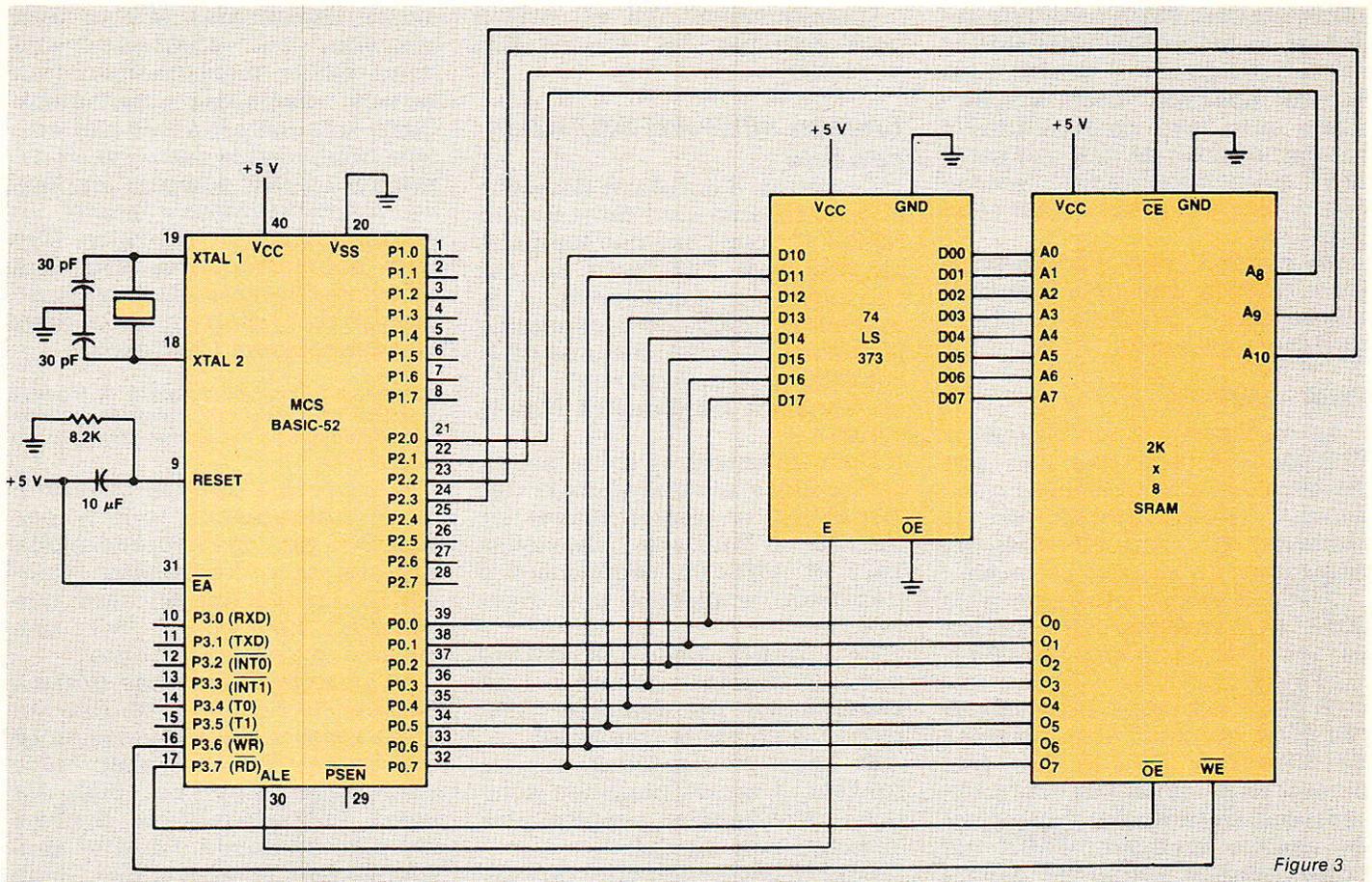


Figure 3

représenté à la **figure 3**. Ultime différence, l'entrée \overline{EA} pin 11 doit être maintenue au 1 logique, l'entrée \overline{EA} au zéro transforme le 8052 AH Basic en un classique 8032.

Le port 3 est affecté à des fonctions particulières telles que :

- liaison RS 232 - niveau 0, +5 - avec la console,
- deux entrées externes pour les compteurs T_0 et T_1 ;
- deux entrées d'interruption, la première en service lorsque la programmation d'une EPROM ou EEPROM est engagée et la seconde interprétable par la Basic ;
- deux sorties classiques \overline{RD} et \overline{WA} utilisées aussi bien par les mémoires que par les interfaces d'entrées/sorties.

Sous Basic les entrées/sorties du Port 1 sont soit les entrées/sorties d'un bus traditionnel soit des entrées/sorties dédiées à une application particulière. Si la fonction particulière est mise en service par l'instruction Basic appropriée, l'entrée/sortie ne peut plus être utilisée pour autre chose que sa fonction initialement prévue.

Les fonctions particulières du Port 1 sont les suivantes :

P1₀, pin₁, T₂ : Entrée Trigger du compteur 2.

P1₁, pin₂, T₂EX : Entrée externe du compteur 2.

P1₂, pin₃, PWM OUTPUT : Sortie des impulsions modulées en largeur lorsque l'instruction Basic PWM est utilisée.

P1₃, pin₄, ALE DISABLE : Cette sortie, grâce à une porte AND externe, doit être utilisée pour invalider le signal ALE lorsque le système est utilisé pour programmer une EPROM ou EEPROM.

P1₄, pin₅, PROGRAMMING PULSE : Cette sortie délivre les impulsions ad-hoc pour la programmation des EPROM ou EEPROM.

P1₅, pin₆, PROGRAMMING ENABLE : Cette sortie passe à l'état bas pendant toute la durée de la programmation. Elle peut être utilisée pour la commutation d'une tension spéciale pour la programmation de certaines EPROM ou EEPROM.

P1₆, pin₇, DMA ACKNOWLEDGE : Sortie pouvant être utilisée lorsque l'accès direct à la mémoire est en service.

P1₇, pin₈, LINE PRINTER OUTPUT : Port de sortie série vers une imprimante. En service par les instructions Basic LIST #, PRINT #.

Gestion de la mémoire par le 8052

On distingue deux modes différents, le premier : mémoire RAM uniquement et le second : mémoire RAM et mémoire EPROM.

RAM seulement : Dans ce cas la mémoire RAM implantée peut l'être de 0000H à 0FFFH. Les trois bits de plus fort poids des 16 bits d'adresse, par l'intermédiaire d'un décodeur 3 vers 8 type HC 138, génèrent 8 signaux $\overline{CS_0}$ à $\overline{CS_7}$, chacun utilisé par une RAM 8K x 8.

Le 8052 est donc capable d'adresser 65535 octets RAM soit en abrégé 64 KO de mémoire vive. La sortie \overline{RD} du 8052 actionne toutes les entrées OUTPUT ENABLE = \overline{OE} de toutes les mémoires.

De la même manière, \overline{WR} est envoyé vers toutes les entrées \overline{WE} ou \overline{WR} des RAM. Dans cette

processeur comprend le 8052 avec la mémoire RAM et EPROM associée, le synthétiseur de fréquence circuit MC 145 151, associé aux bascules de mémorisation des données de programmation, et le circuit de réception des données en provenance du clavier.

Le décodeur d'adresses du type HC 138 est employé non seulement pour fournir les signaux CHIP SELECT aux mémoires mais aussi pour adresser le sous-ensemble de visualisation : carte affichage et le synthétiseur de fréquence. Le tableau de la **figure 6** rend compte de l'utilisation des huit champs d'adresses décodés par le circuit HC 138 : RAM de 0000 H à 1 FFF H, EEPROM de 8000 H à 9 FFF H, synthétiseur 1000 H pour les poids faibles et C000H pour les poids forts. Il y a peu de périphériques à adresser, les adresses basses n'ont pas été utilisées. En fait, on se réserve 8 K d'adresses pour 1 K effectivement utile pour ne pas avoir un décodeur d'adresses important à implanter. Notre application permet cette simplification puisqu'il reste 7 champs de 8 K disponibles.

L'adressage de l'afficheur est particulier puisque l'on utilise un circuit spécifique : **ICM 7218 D** Intersil.

La famille ICM 7218 comprend cinq produits différenciés par leur suffixe : A, B, C, D, E. Nous avons choisi le type D prévu pour des afficheurs à cathodes communes, adresse de huit afficheurs distincts grâce aux trois entrées A₀, A₁ et A₂ respectivement broches 5, 6 et 10 du circuit.

Les entrées des données s'effectuent sur les broches 12, 11, 13, 14 correspondant à D₀, D₁, D₂ et D₃, poids le plus faible vers poids le plus fort.

Pour A₀ à A₁ et D₀ à D₃ stables, l'information est mémorisée par le circuit lorsque la broche 8 : \overline{WR} passe à l'état bas. Notons la présence d'une entrée de sélection d'affichage, broche 9 du circuit, cette entrée peut prendre trois niveaux différents : 1, non connectée ou 0. Pour 1 l'affichage est du type hexadécimal, non connectée le code est décimal de 0 à 9 puis de 10 à 15 on obtient les caractères spéciaux suivants : —, E, H, L, P, extinction.

Finalement lorsque l'entrée de commande est au zéro, tous les afficheurs sont éteints quels que soient les niveaux d'entrée : D₀ à D₃, A₀ à A₂ et \overline{WR} . Nous n'utiliserons que sept afficheurs, deux pour le numéro de programme, et cinq pour la fréquence. Le tableau de la **figure 7** donne les valeurs décimales à utiliser pour

adresser séparément chaque afficheur. A₀, A₁ et A₂ du 7218 correspondant respectivement aux bits 9, 10 et 11 du bus d'adresse du 8052, les adresses des afficheurs sont en progression de 256 comme le montre le tableau de la **figure 7**.

Données en provenance du clavier

Le système est maintenant capable de piloter le synthétiseur et l'ensemble des afficheurs. Ce n'est pas suffisant, il doit en plus être capable d'interpréter les données provenant du clavier local ou de la télécommande IR.

Pour assurer la compatibilité clavier local-télécommande, nous avons choisi un ensemble encodeur-décodeur classique et bien distribué : SL 490 - ML 924 Plessey. Le circuit SL 490 est capable d'envoyer 32 informations différentes, le décodeur ML 924 restitue l'information par livraison d'un mot de cinq bits accompagné d'un signal « DONNÉES PRÊTES ».

Les cinq bits de sortie du ML 924 sont envoyés vers cinq bits du port d'entrée P₁ du 8052. P_{1.3}, P_{1.4} et P_{1.6} ne peuvent être utilisés : P_{1.3} et P_{1.4} sont utilisés par l'EEPROM, et l'on préfère utiliser P_{1.7} pour bien dissocier données et commandes.

Pour les SL 490 et ML 924, on a sélectionné 15 mots de 5 bits différents et le tableau de la **figure 8** regroupe les valeurs correspondant aux données émises par le SL 490 et reçues par le ML 924, puis la valeur acquise par le microprocesseur 8052 et l'interprétation que le logiciel doit effectuer. Sans anticiper sur le logiciel nous verrons que celui-ci commence pour effectuer une soustraction : - 88 sur la valeur saisie sur le port 1.88 correspond à l'état haut pour les bits P_{1.3}, P_{1.4} et P_{1.6} ; 88 = 8 + 16 + 64.

L'information donnée prête délivrée, après inversion, par le ML 924, est envoyée vers l'entrée INT 1 du 8052. Le schéma théorique de la carte clavier est représenté à la **figure 9**.

Il s'agit simplement d'une version allégée de l'application du SL 490 : utilisation de 15 contacts au lieu de 32, transmission des données sur un fil classique au lieu d'un émetteur infrarouges. On supprime donc l'inter-

Sortie HC 138		Adresses 8052	Utilisation
Sortie	Broche		
Q ₀	15	0000 H à 1 FFF H	RAM 8K x 8 réserve utilisée ultérieurement
Q ₁	14	2000 H à 3 FFF H	
Q ₂	13	4000 H à 5 FFF H	EEPROM 8 K x 8 Poids faibles adressage du Poids forts synthétiseur affichage programme - et fréquence -
Q ₃	12	6000 H à 7 FFF H	
Q ₄	11	8000 H à 9 FFF H	
Q ₅	10	A 000 H à B FFF H	
Q ₆	9	C 000 H à D FFF H	
Q ₇	7	E 000 H à 0 FFFF H	

Figure 6 : Adressage des périphériques du microprocesseur.

N° afficheur	Fonction	Adresse	Signification
1	FRÉQUENCE	61696	10 000's de MHz
2		61952	1 000's de MHz
3		62208	100's de MHz
4		62464	10's de MHz
5		62720	1's MHz
6	PROGRAMME	62976	Unité programme
7		63232	Dizaine programme

Figure 7 : Tableau d'adressage des afficheurs.

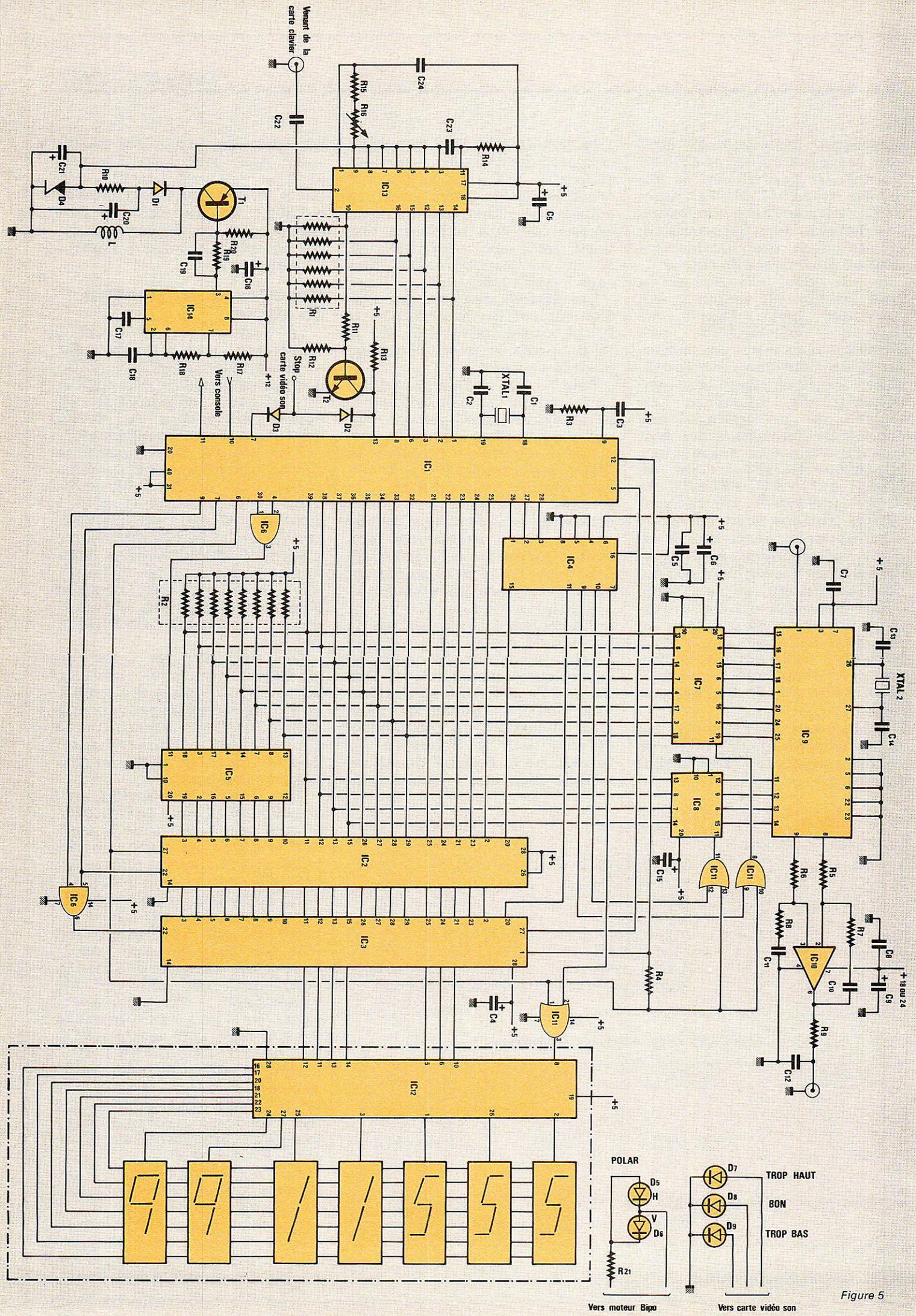


Figure 5

Code SL 490 et ML 924					Donnée envoyée	Données acquises par le 8052	Données - 88	Interprétation à effectuer par le microprocesseur
A	B	C	D	E				
0	0	0	0	0	0	88	0	0
0	0	0	0	1	1	89	1	1
0	0	0	1	0	2	90	2	2
0	0	0	1	1	3	91	3	3
0	0	1	0	0	4	92	4	4
0	0	1	0	1	5	93	5	5
0	0	1	1	0	6	94	6	6
0	0	1	1	1	7	95	7	7
0	1	0	0	0	8	120	32	8
0	1	0	0	1	9	121	33	9
1	0	0	0	1	17	219	131	PROGRAMME +
1	0	0	1	1	19	220	132	PROGRAMME -
1	0	1	0	1	21	221	133	MÉMORISATION
1	0	1	1	0	22	222	134	RECHERCHE AUTOMATIQUE
1	0	1	1	1	23	223	135	FREQUENCE

Figure 8 : Tableau de codage et décodage des informations en provenance des claviers (local ou IR).

face de puissance pilotant les diodes émettrices infrarouges à l'émission et la photodiode et le préamplificateur à la réception. Ces composants redeviendront nécessaires lorsque nous vous proposerons une option télécommande IR.

Le Soft ne peut être mis en œuvre avant que la partie hard ne soit totalement achevée. Nous progressons dans l'ordre chronologique, et dans cet ordre logique, nous faisons place maintenant à la réalisation pratique.

Réalisation pratique

Nous ne nous attarderons pas sur la carte alimentation identique à celle publiée dans le numéro 465 de Radio Plans. Étant donné la densité de pistes sur la carte microprocesseur et sur la carte affichage, nous avons eu recours au double face à trous métallisés. En principe ceci ne doit pas compliquer la tâche de

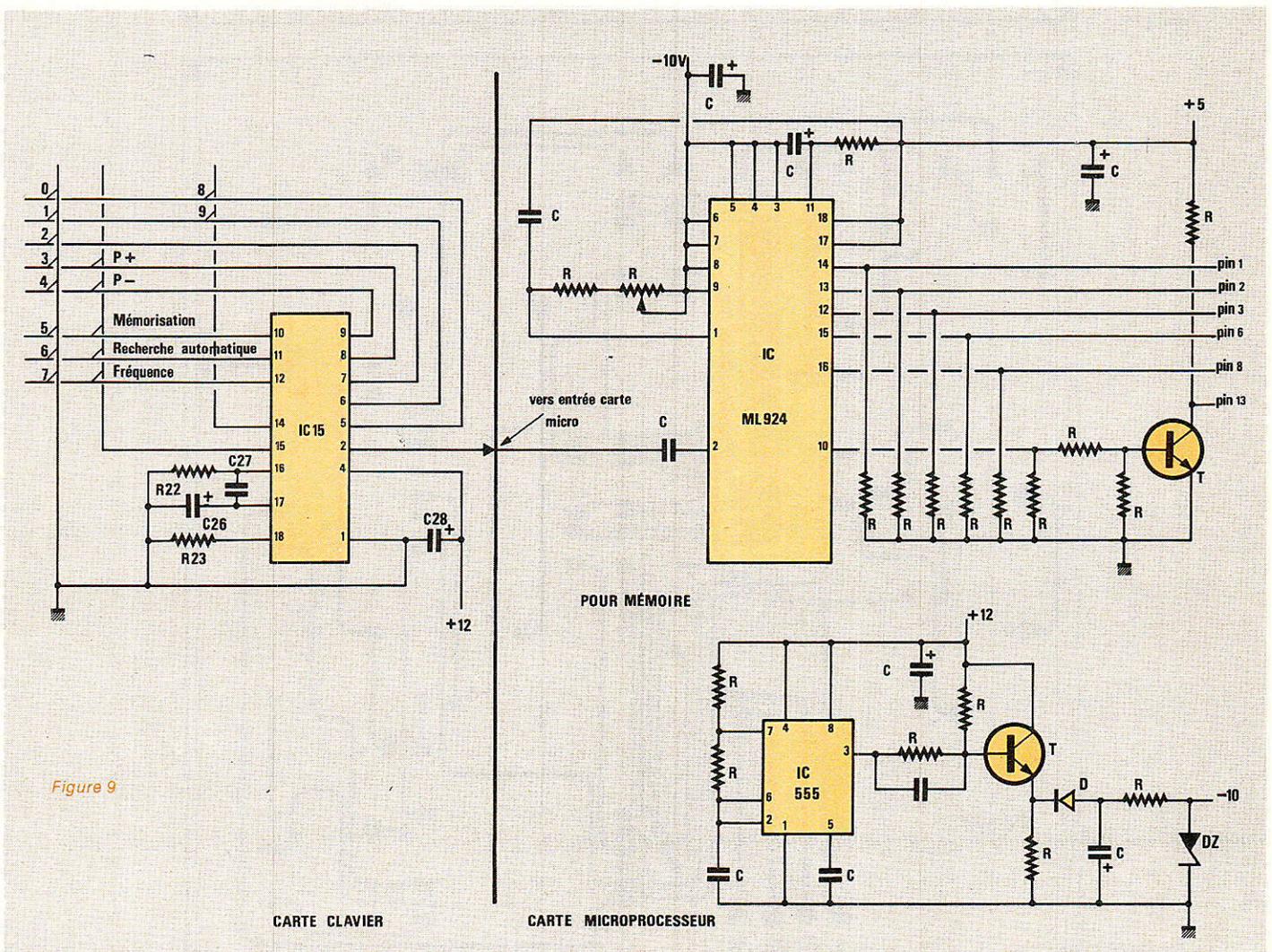


Figure 9

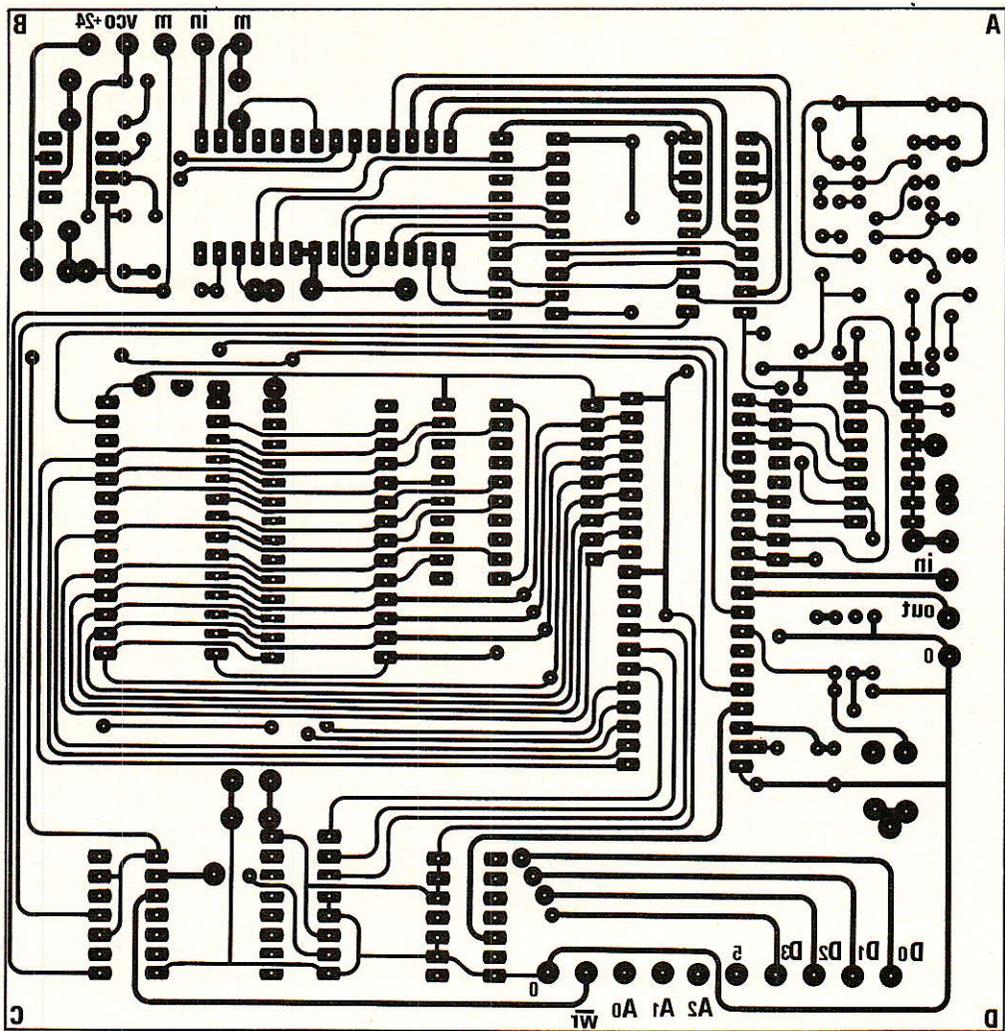


Figure 10

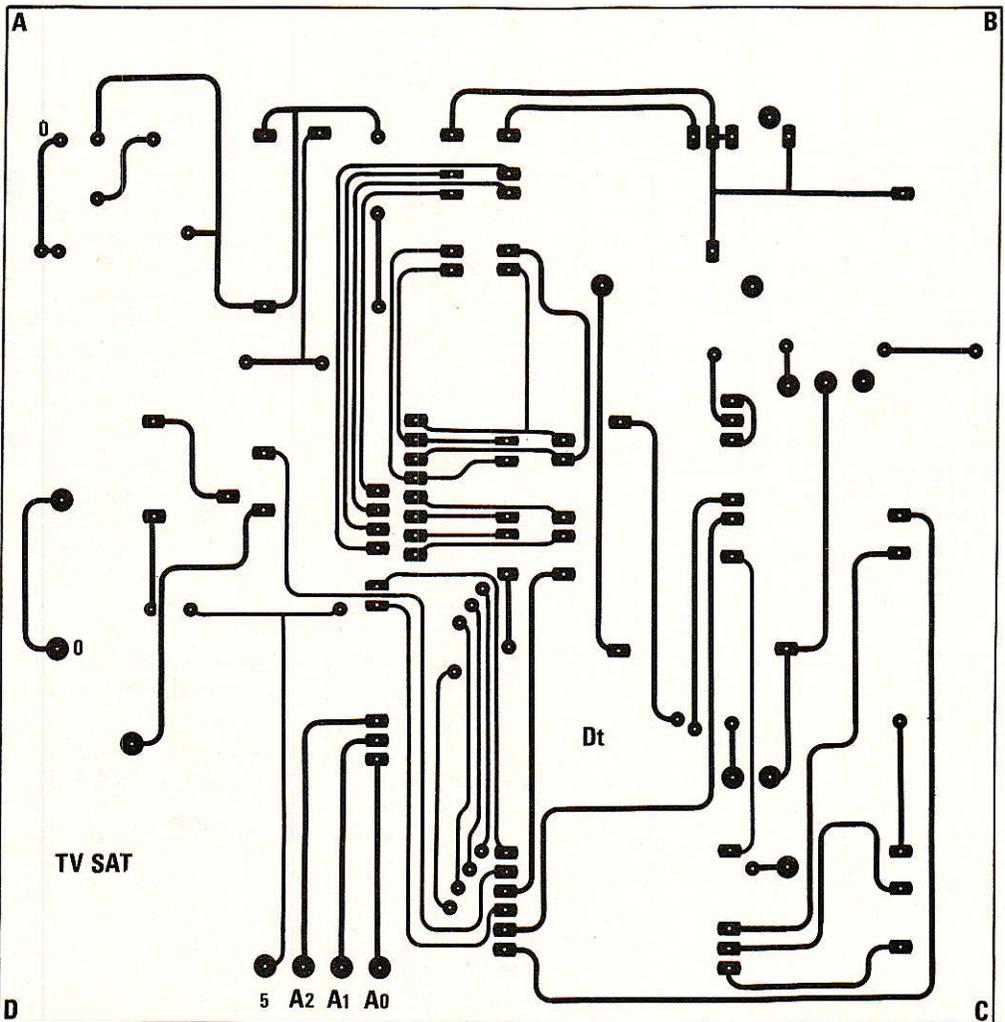


Figure 11

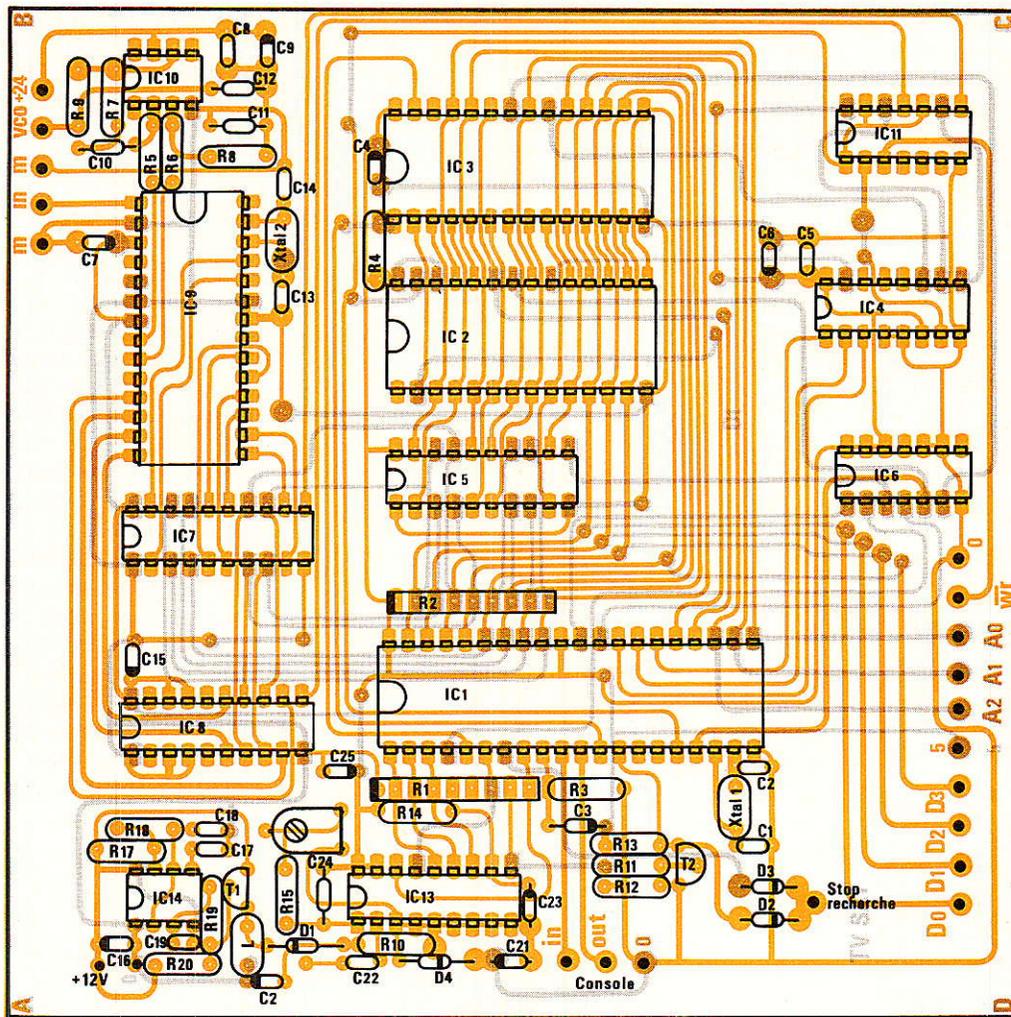


Figure 12

l'amateur puisqu'il existe des fabricants de circuits imprimés capables de réaliser un circuit prototype en huit jours à des prix raisonnables. Des adresses pourront être éventuellement communiquées. Pour la carte micropro-

cesseur, les tracés des pistes côté soudure et côté composants sont respectivement représentés aux figures 10 et 11. L'implantation correspondante est représentée à la figure 12. Pour la carte affiche-

sage, les tracés des pistes côté soudure et côté composants sont représentés aux figures 13 et 14 et l'implantation correspondante à la figure 15. Notez que pour compacter au maximum cette carte, réduire au maximum les liaisons et pour minimiser la probabilité d'erreurs de câblage, les sept afficheurs sont soudés côté soudures. Cette procédure n'apporte aucune contrainte particulière.

La réalisation pratique se poursuit par la réalisation de la carte clavier, très traditionnelle puisqu'il s'agit d'un circuit simple face dont le tracé des pistes est représenté à la figure 16 et l'implantation correspondante à la figure 17.

Pour que le système soit totalement opérationnel, il faut encore adjoindre la carte vidéo-audio et détection d'accord.

Le schéma de principe de cette carte est représenté à la figure 18. On note quelques modifications mineures par rapport aux schémas initiaux : pour le traite-

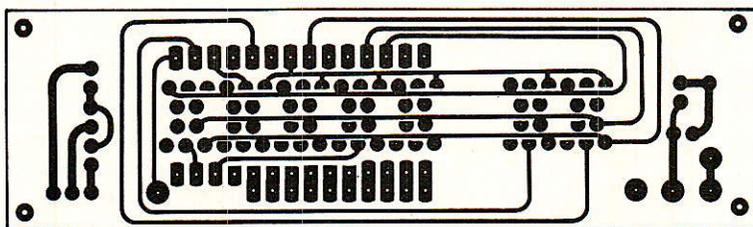


Figure 13

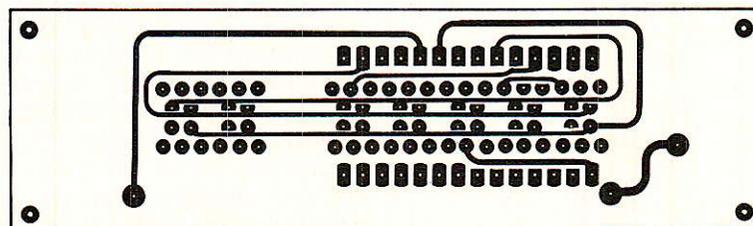


Figure 14

REALISATION

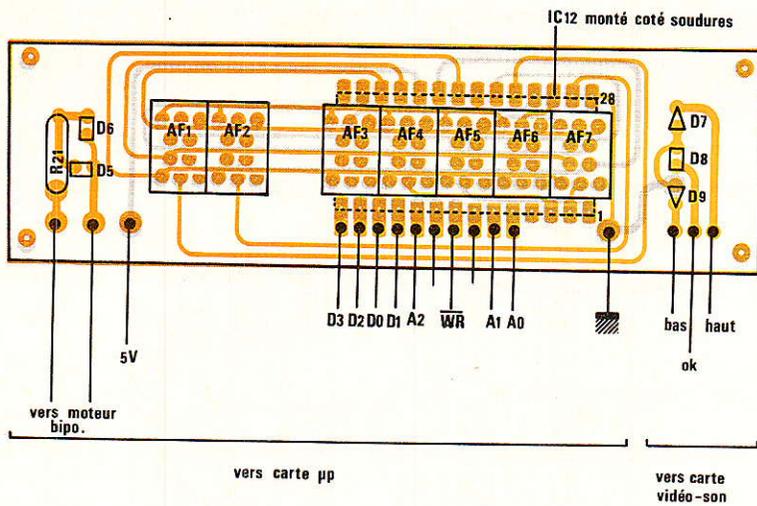


Figure 15

ment vidéo, légère modification du filtre de désaccentuation, et amplificateur vidéo à gain positif. Pour le traitement audio, la seule modification réside dans l'adjonction d'une porte sur la sortie audio : muting commandé par le système d'accord.

L'accord continu du son sur une large bande est optionnel. Pour la détection d'accord, le principe original donnant satisfaction est conservé, on lui ajoute simplement un générateur d'impulsions. Dès que l'accord correct est trouvé, l'impulsion est envoyée à l'entrée INT 1 du 8052 et le logiciel se chargera de l'arrêt de la recherche.

La phase de réalisation pratique ne pose aucun problème : il n'y a qu'un seul réglage, potentiomètre du ML 924 dont la position est très peu critique. Cette étape est franchie « haut la main » et l'on aborde la dernière ligne droite avant l'arrivée. La dernière ligne droite c'est bien sûr le logiciel.

Le logiciel

Sans programme, le système est parfaitement statique : il ne se passe rien. Les lignes qui suivent vont donc être consacrées à la définition du programme dit principal et à l'explication de son fonctionnement.

Définissons en tout premier lieu l'objectif du programme : il permet de mémoriser les caractéristiques de telle ou telle chaîne, et par la suite de rappeler la chaîne en question de la façon la plus simple possible. On sait qu'une « chaîne » est définie par sa fréquence et sa polarisation ; la fréquence est un nombre à cinq chiffres dont il n'est pas toujours facile de se souvenir. Nous allons donc associer une fréquence donnée à un numéro de programme, qui sera alors utilisé dans les différentes manipulations. Exemple : la chaîne CNN, fréquence 11 155 MHz peut être mémorisée au numéro 10, on pourra ainsi se permettre d'oublier la fréquence et de travailler uniquement sur le numéro 10. Nous découvrons les premières fonctions du programme : introduction des fréquences, mémorisation dans une « case »

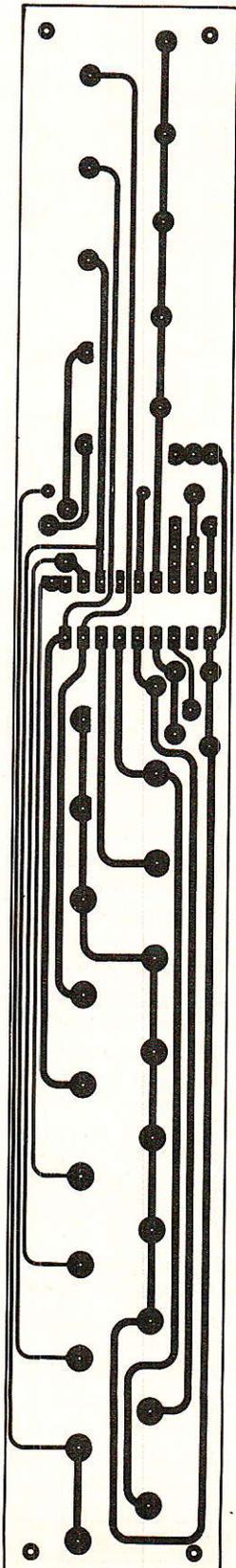


Figure 16

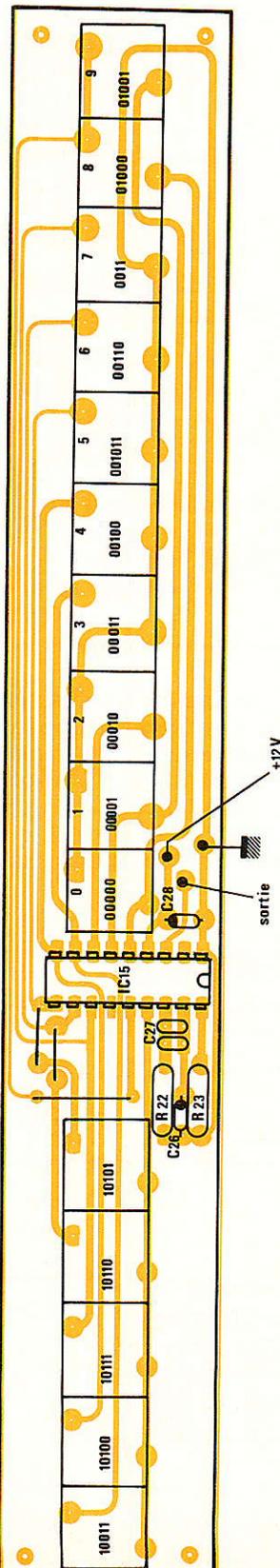


Figure 17

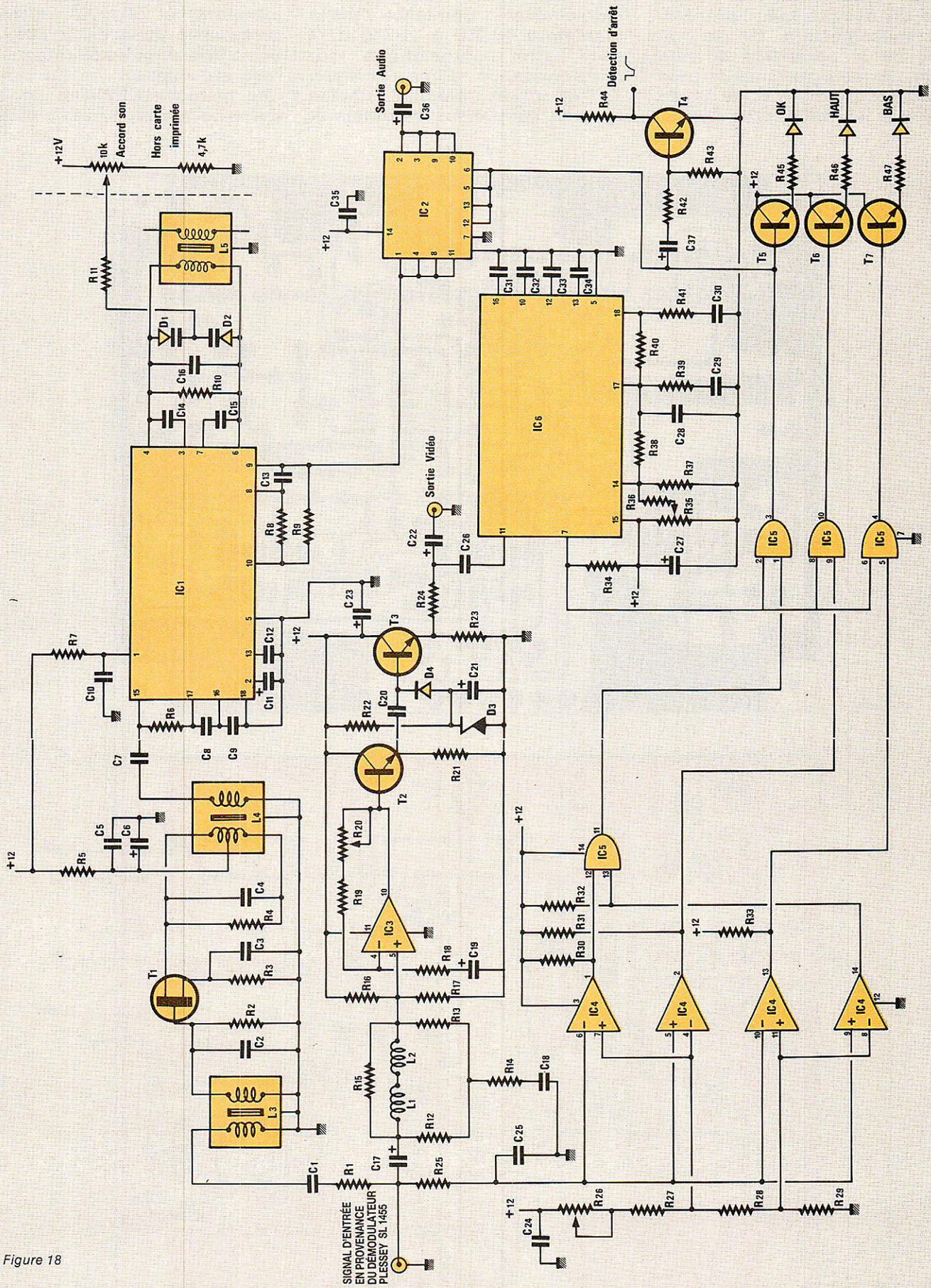


Figure 18

REALISATION

et rappel de cette case — actuellement la polarisation n'est pas prise en compte mais interviendra prochainement. On se dote aussi de la possibilité de faire défiler les enregistrements préalablement effectués et de passer en revue les différentes chaînes

par évolution du compteur programme. Dernière possibilité : faire évoluer la fréquence dans la fourchette 10 950 à 11 750 MHz avec arrêt automatique sur reconnaissance d'une émission TV et accord parfait, principe souvent adopté sur les tuners et

sur les téléviseurs. Rappelons les moyens mis en œuvre pour atteindre cet objectif : le microprocesseur choisi est le 8052 AH Basic Intel dont les avantages ont déjà été exposé ; on lui associe une mémoire EEPROM de 2 ou 8 K selon la configuration choisie.

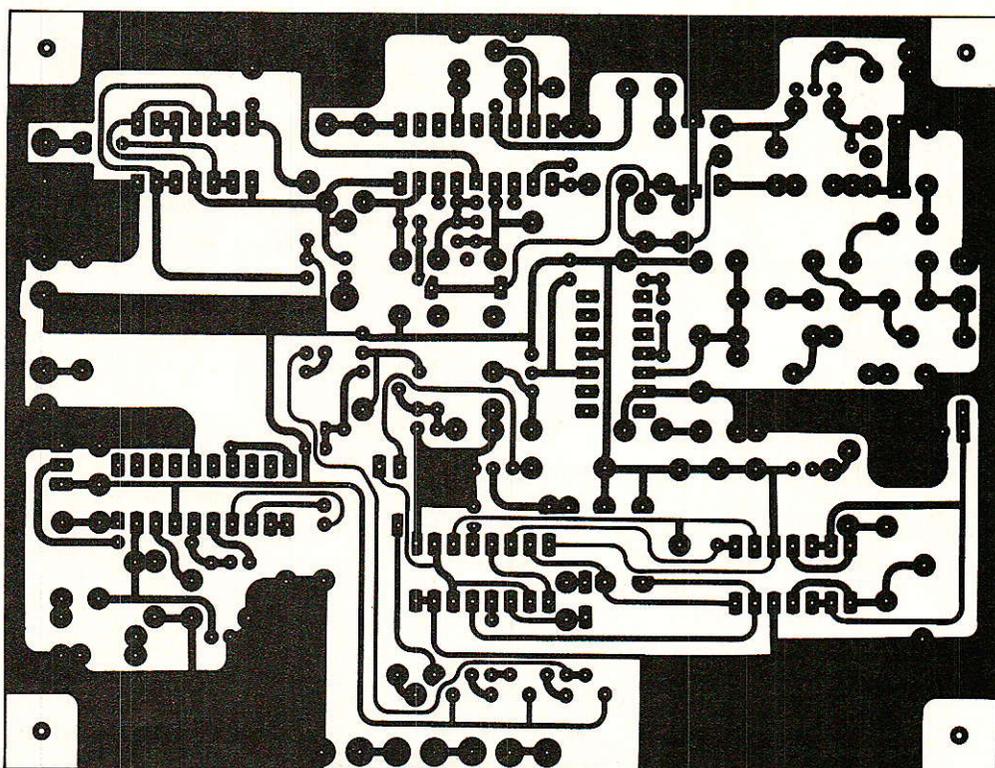


Figure 19

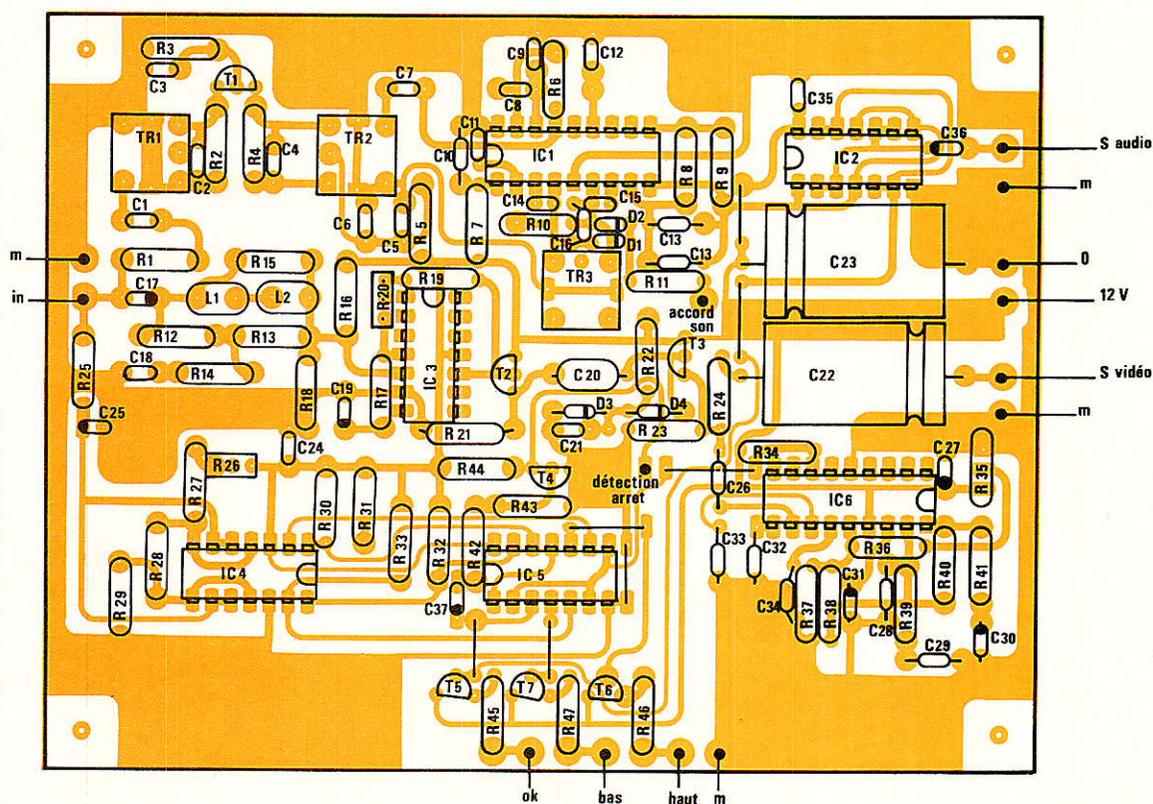


Figure 20

Dans l'EEPROM 8 K seront stockés : le programme proprement dit, le tableau des fréquences mémorisées, soit 100 postes disponibles, un programme d'initialisation de ce tableau et enfin un programme de mise à zéro de l'EEPROM. Pour une mémoire 2K, on se contentera de stocker le programme principal et le tableau. Rappelons qu'en sortie on dispose de sept afficheurs (2 + 5) et que les entrées se font d'une part sur des touches de fonction et d'autre part sur un clavier numérique.

La première touche de fonction que nous avons baptisé P+ permet d'incrémenter le compteur programme, d'afficher sa nouvelle valeur et la fréquence mémorisée dans la case correspondante. Une pression continue sur la touche engage un défilement automatique des dites valeurs. A l'inverse P- décrémente le compteur et permet la lecture des fréquences associées.

Ainsi si vous désirez recevoir la chaîne associée au numéro 15, il suffit de faire évoluer le compteur de 00 à 15 en appuyant sur la broche P+ ; puis vous pouvez par exemple revenir sur la chaîne n° 8 en actionnant P-, tout ceci sachant que les fréquences ont été mémorisées auparavant. Lorsqu'on désire introduire une fréquence, on utilise la touche F puis on frappe les cinq chiffres constituant la fréquence, sur le clavier numérique ; cette dernière apparaît sur les afficheurs. Il peut être alors intéressant de la stocker, pour cela il suffit d'actionner la touche M qui provoque la mémorisation de la fréquence courante dans le numéro de programme courant. Reste la dernière touche dite de recherche automatique ; une pression sur celle-ci provoque le défilement de la fréquence à partir de la position courante, unité par unité, les caractéristiques du signal d'arrêt ont déjà été spécifiées. A ce stade si on relance la recherche, après un arrêt dû à une reconnaissance, on repart de la dernière valeur de F. Bien évidemment on boucle dans la fourchette autorisée soit 10950 à 11750 et le compteur de programme boucle de 00 à 99.

Notons enfin qu'à la mise sous tension, le système se positionne sur le programme 00 qui initiale-

ment contient la fréquence 10950, cette valeur est bien entendu modifiable par l'utilisateur.

Après avoir exposé le but et l'utilisation de notre programme, il est temps d'en donner l'architecture générale. Pour cela il nous faut rappeler la détection d'une interruption du point de vue d'un programme informatique.

Le principe consiste à préparer un branchement sur interruption extérieure en tête de programme, sachant que ce branchement sera exécuté dès que l'interruption sera enregistrée. En termes simples, on indique au programme où se bancher à réception d'une interruption, ce qu'il fera automatiquement à chaque fois que cela sera nécessaire ; l'instruction est :

ONEX 1 (numéro de ligne).

Si une interruption se présente, ceci signifie que la valeur sur le PORT 1 a été modifiée soit par l'utilisateur : clavier fonction ou numérique soit par le module de détection d'accord : arrêt de la recherche. L'essentiel est donc d'analyser le contenu de ce port et selon, de diriger le programme vers l'un ou l'autre traitement.

Lorsqu'une interruption a été traitée, il faut impérativement le lever par l'instruction RETI et valider ainsi à nouveau le branchement ONEX 1. On peut schématiser notre programme de la façon suivante : attente d'interruption — détection de l'interruption — analyse — traitement adéquat — lever d'interruption. Tout le programme s'articule autour de ces cinq termes. La prise en compte d'une interruption — ONEX 1 — étant unique, il devient impératif que l'ensemble du programme s'insère dans ce schéma.

C'est un vieux principe d'informatique mais ici de « vivement conseillé » il devient obligatoire. La dernière remarque que nous apporterons sur ces lignes Basic concerne l'emploi répété de routines imbriquées, présence de GOSUB en cascade.

Ce schéma directeur est concrétisé par la présentation de l'organigramme. Un organigramme pour le corps central articulé autour du ONEX 1 et RETI et des organigrammes séparés pour chaque routine.

Organigramme et programme principal

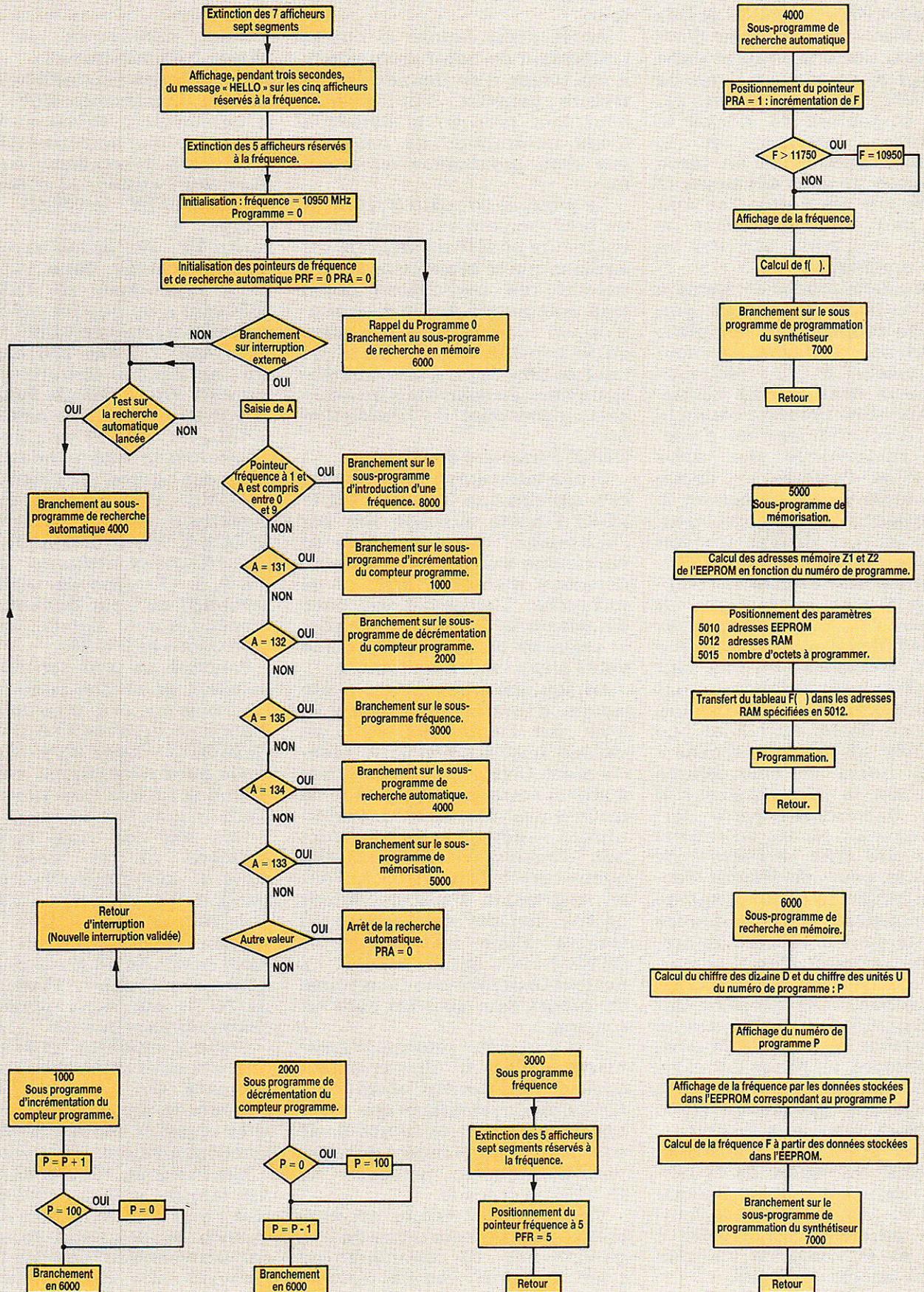
Nous débuterons par une phase d'initialisation : brève extinction des sept afficheurs en utilisant l'instruction XBY. Celle-ci permet soit d'avoir accès au contenu d'une adresse RAM soit d'adresser directement un périphérique : entrée ou sortie. Par exemple XBY (4 000 H) = 15 charge à l'adresse 4 000 la valeur 15 ; de même A = XBY (0F00H) charge dans la variable A le contenu de l'adresse 0F00. On a vu que les afficheurs étaient adressés en 61440 + 256, en 61440 + 2 fois 256, etc... ce qui explique l'écriture de la ligne 10. De la même façon, on inscrit le message de bienvenue « HELLO » sur les cinq derniers afficheurs, le tout pendant trois secondes grâce à l'instruction ONTIME. Une horloge interne démarre avec l'instruction CLOCK 1. L'instruction ONTIME possède deux attributs : ONTIME T, L. T : laps de temps en secondes au bout duquel on se branche sur la ligne L, ici T = 3 secondes et L = 70.

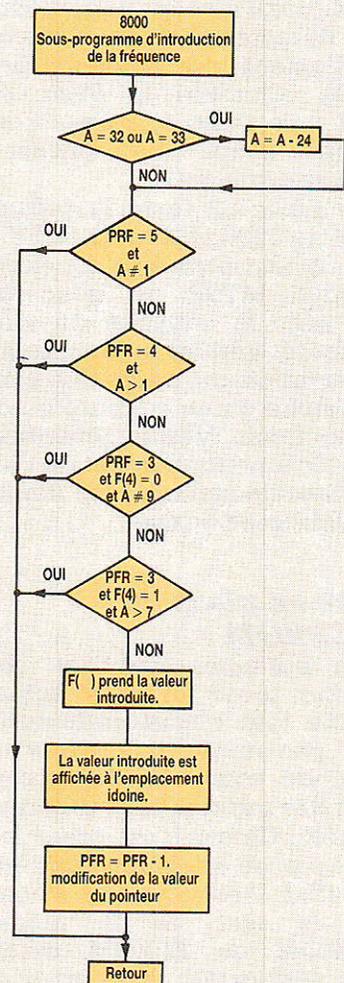
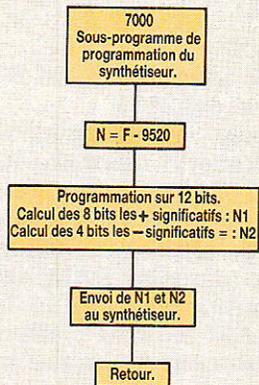
Pendant les trois secondes en question on affiche donc « HELLO » puis on positionne des paramètres nécessaires à l'écriture en EEPROM — ligne 42 — sur lesquels nous reviendrons, enfin on attend la fin des trois secondes : IDLE — ligne 50.

Une fois les trois secondes écoulées, on se branche en ligne 70, laquelle provoque l'extinction des afficheurs. L'instruction RETI en ligne 80 lève l'interruption et provoque un retour juste après le IDLE ; à ce stade nous trouvons l'instruction GOTO 90 qui nous permet de continuer en séquence.

Reste à initialiser les valeurs F et P qui nous serviront de valeur courante de fréquence et de numéro de programme ; un premier appel de routine positionne le récepteur sur le programme 00.

Les variables PFR et PRA sont des témoins d'états ; PFR mémorise l'état d'introduction de fréquence, et PRA l'état de recherche automatique ; lorsque l'on se trouvera dans l'une ou l'autre de ces deux situations, le pointeur correspondant sera mis au moins à 1.





Nous arrivons enfin au traitement de l'interruption proprement dit encadré par les ligne 140 : ONEX 1 170 et 300 RETI.

Laissons momentanément le contenu de la ligne 150 de côté et remarquons que l'on attend une interruption en bouclant sur cette dernière.

Lorsqu'une interruption est décelée, on se branche en 170 où l'on charge la variable A avec le contenu du PORT 1 auquel on soustrait 88.

Suit la séquence d'analyse qui s'explique aisément à l'aide du tableau de la **figure 8**. Toute autre valeur de A correspond à un arrêt de la recherche automatique provoqué par le module de détection d'accord — ligne 260. Revenons finalement sur la ligne 150 : s'il n'y a pas d'interruption et que nous sommes en recherche automatique — PRA = 1 — alors nous devons continuer cette recherche ; sinon on boucle sur les lignes 150 et 160.

Sous-programmes

Nous allons maintenant passer en revue les différentes routines qui ne posent pas de problèmes purement informatiques dans leur écriture. Ceci dit, il est bon d'examiner attentivement le va et vient entre le programme principal et les sous-programmes, en suivant l'enchaînement logique sur l'organigramme.

A cet effet, et pour faciliter la lecture on a inscrit sur les pavés les numéros de ligne. Noter bien l'emploi distinct des GOSUB et des GOTO.

Entrons dans le vif du sujet. La routine d'incréméntation du compteur programme débute à la ligne 1000, la ligne 1010 permet de boucler sur la plage 00 à 99 ; on appelle ensuite directement la routine de lecture du tableau de fréquences en EEPROM avec la nouvelle valeur courante de P. La routine de décrémentation est rigoureusement similaire et débute en ligne 2000.

La routine de recherche en mémoire concerne les lignes 6000. Les premières instructions réalisent l'affichage du nouveau numéro de programme sur les deux afficheurs réservés à cet effet. Ensuite on va chercher la fréquence mémorisée dans le tableau de l'EEPROM, avec l'indice P. On transfère chiffre à chiffre en affichant de gauche à droite. Dans la foulée on calcule pas à pas la fréquence F pour passer d'une suite de cinq chiffres à un nombre compris entre 10950 et 11750. Ceci étant fait, il ne reste plus qu'à piloter le synthétiseur

en appelant la routine débutant en 7000. Remarquez au passage que cette dernière routine (ligne 7000 à 7030) nous renverra juste après la ligne 6070, autrement dit en 6080 où nous trouvons un « RETURN », propre à nous rebrancher sur le programme principal — bel exemple d'appel de sous-programmes en cascade.

La routine de programmation du synthétiseur consiste à calculer les deux paramètres N1 et N2 qui doivent être placés respectivement aux adresses 0C00H et 0A00H. Pour cela on part de la variable N comprise entre 1430 et 2230 comme nous l'avons vu précédemment. Cela donne un nombre de 12 bits en binaire. N1 correspond aux 8 bits de poids fort et N2 aux quatre bits de poids faible. Notez la nouvelle utilisation de l'instruction XBY.

Reprenons notre investigation en séquence et examinons le sous-programme d'introduction de fréquence. Des lignes 3000 à 3020, on éteint les afficheurs, puisque l'on va entrer une nouvelle fréquence et l'on positionne l'indicateur PFR à 5, lequel sera décrémenté à chaque introduction d'un des cinq chiffres.

On revient aussitôt dans le programme général afin de capter la prochaine interruption, soit le premier chiffre attendu, exploité alors par le test de la ligne 200 puis par la routine en 8000. Examinons-la de suite.

Notre premier soin est de rendre aux touches 8 et 9 leur valeur originelle. La batterie de tests suivants concerne la validité des entrées, à savoir :

Le chiffre des dizaines de milliers doit être obligatoirement 1.

Il est caractérisé par PFR à 5.

Le chiffre des milliers doit être soit 0 soit 1.

Le chiffre des centaines doit être 9 si celui des milliers est nul ou inférieur ou égal à 7 si celui des milliers est 1. En cas de non-conformité le chiffre n'est pas pris en compte et l'on doit recommencer sa frappe.

La ligne 8090 inscrit le chiffre traité sur l'afficheur correspondant ; on travaille de gauche à droite bien sûr, en 8010 on décrémente le compteur PFR, puis on revient au programme principal.

Le sous-programme de recherche automatique se révèle extrê-

mement simple à partir du moment où l'on a assimilé le principe de l'interruption et compris le fonctionnement du module de détection de qualité d'accord. Le premier soin est de positionner l'indicateur PRA à 1 et d'incrémenter F. Le second est de maintenir F dans la fourchette autorisée. Enfin, on affiche pas à pas la fréquence et on mémorise cette succession de cinq chiffres dans un tableau F(X) ce qui donne lieu aux calculs des lignes 4040 et 4050.

Il est primordial de bien distinguer tout au long du programme la valeur de la fréquence F de l'ensemble des cinq chiffres qui en composent l'affichage. Cette double représentation apporte de légers calculs. Après avoir redonner la main au synthétiseur en appelant la routine de pilotage (GOSUB 7000), on revient au programme principal. Là, on teste le pointeur PRA et on repart jusqu'à ce qu'une impulsion émise par le module de détection de qualité d'accord arrête la recherche. En ce cas le test de la ligne 260 fonctionne et l'indicateur PRA est remis à zéro. Remarquons que cette recherche démarre toujours à partir de la valeur courante de F.

Nous avons gardé pour la fin la routine de mémorisation qui requiert quelques informations un peu plus techniques. C'est la macro « PGM » qui permet l'écriture en EEPROM. Elle ne présente pas de difficultés mais il faut en respecter le paramétrage ; à savoir l'adresse de la zone émettrice, donc en RAM, l'adresse de la zone à transférer en nombre d'octets. Pour avoir accès aux adresses en EEPROM, on doit utiliser l'instruction DBY qui s'apparente à l'instruction déjà vue XBY.

Ainsi DBY (250) = 20 place la valeur 20 à l'adresse 250 en EEPROM.

A = DBY (100) charge le contenu de l'adresse 100 en EEPROM dans la variable A.

Revenons à PGM ; l'adresse de départ se stocke aux adresses 27 et 25 de l'EEPROM. (27 pour la partie haute et 25 pour la partie basse). De même en 26 et 24, on met l'adresse de la zone réceptrice (26 pour la partie haute et 24 pour la partie basse) et enfin en 31 et 30 le nombre d'octets à

manipuler, soit ici 5 d'où la ligne 5015. Les lignes 5000 et 5010 calculent Z1 et Z2, partie respectivement haute et partie basse de la case du tableau en EEPROM. Z1 et Z2 sont chargés aux adresses requises par PGM. La ligne 5012 fournit à la macro l'adresse de départ choisie par nos soins : 1F00. Les paramètres sont en place.

Il est grand temps de revenir sur la ligne 42 que nous avions volontairement écartée au début de notre commentaire. Elle concerne la définition de la vitesse du transfert. Les valeurs 296 et 297 aux adresses 64 et 65 définissent un transfert normal tandis que les valeurs 298 et 299 aux mêmes adresses définiraient un transfert accéléré, à condition que la tension d'alimentation de l'EEPROM soit poussée à 6 V. La dernière opération consiste à placer les cinq éléments de F(X) à l'adresse prévue 1F00 par l'instruction XBY et lancer le transfert par PGM.

Mise sous tension de la carte microprocesseur

On suppose que, comme d'habitude, les tests de bon fonctionnement d'alimentation, + 5, + 12 V, + 18 V ont été franchis avec succès. Les composants de la carte microprocesseur sont de préférence montés sur support. A la première mise sous tension l'EEPROM et le circuit ML 924 Plessey sont provisoirement absents.

On vérifie premièrement la bonne distribution de l'alimentation + 5 V et la présence d'une tension négative voisine de - 10 V sur les bornes 3 à 9 du support du ML 924. La console peut alors être connectée, via l'interface RS 232 C, aux bornes 10 et 11 du microprocesseur. Mettre sous tension la console puis la carte microprocesseur. Appuyer une fois sur la barre d'espace, le Basic signale sa présence :

```
* MCS-51 (tm) BASIC V1.1 *
Pour vérifier que tout est correct
vous pouvez ensuite demander :
PRINT XTAL, TMOD, TCON,
T2 CON, et le Basic répond :
11 059 200 16 244 52
```

Finalement pour vérifier que les échanges s'effectuent correc-

tement avec la mémoire RAM, envoyez l'ordre suivant : Quelle est la taille de la mémoire RAM implantée ?

```
PRINT MTOP
```

Avec une mémoire RAM 8 K x 8, la réponse est 8191.

A la mise sous tension le Basic 52 efface la mémoire RAM interne du 8052, initialise les registres internes et les pointeurs, teste, efface et évalue la taille de la mémoire RAM externe. L'évaluation de la taille de la mémoire RAM externe s'effectue automatiquement à chaque mise sous tension. Pour toute adresse RAM utilisable à partir de 0000 H, le Basic teste la présence de la RAM jusqu'à ce qu'une anomalie soit détectée. Le test s'effectue simplement en écrivant 5A H. Après relecture le Basic écrit 00 H puis teste à nouveau cette valeur avant de passer à l'adresse suivante.

Le Basic 52 teste la présence RAM de 0000 H jusqu'à 0FFF H.

Si ce test n'est pas concluant : résultat MTOP ne concordant pas avec la capacité du circuit implanté, vérifier la circuiterie — observation du trajet des pistes, recherche d'une coupure ou d'un court-circuit. Vérifier éventuellement le fonctionnement de l'octuple bascule séparant les données des adresses basses.

Mise en place de l'EEPROM

En principe, avant sa sortie d'usine, toute EEPROM subit un double test d'écriture/lecture. Il n'est pas extraordinaire que cette mémoire vous soit livrée contenant des informations différentes de zéro. Ce cas s'est présenté et nous a posé quelques problèmes. En effet l'initialisation s'achève par le test de la mémoire EEPROM ou EPROM externe. Pour vérification de la mémorisation de la vitesse des échanges 8052-Console, le Basic lit le contenu de la mémoire en 8000 H.

Si l'EEPROM est absente ou si la première adresse contient 0, la frappe du caractère espace est acceptée et le Basic signale sa présence. Si l'EEPROM est en place et une valeur différente de zéro stockée à la première adresse, cette valeur caractérisera la vitesse des échanges. Il y

a très peu de chances pour que cette vitesse corresponde avec celle utilisée par la console au moment de l'envoi d'un espace. Pour cette raison il est nécessaire de procéder comme suit :

- Mettre sous tension sans l'EEPROM.
- Envoi du caractère espace.
- Contrôle de la signature du Basic : * MCS-51... etc.
- Frapper PROG1.
- Sous tension : insérer l'EEPROM dans son support.
- Retour chariot.

L'instruction PROG1 permet la mémorisation de la vitesse de transmission en 8000 H. A la prochaine mise sous tension, après initialisation et donc lecture de l'information contenue en 8000 H le Basic connaît la vitesse de transmission et signale sa présence : MCS-51..., etc, sans pour cela qu'il soit nécessaire d'envoyer le caractère espace. Si, entre temps, la vitesse de transmission de la console a été modifiée il est évident qu'il faut reprogrammer l'EPROM.

Vous pouvez toujours tenter votre chance, EPROM en place. Si le Basic signale sa présence, après PROG1(CR) le circuit est prêt pour la programmation.

Introduction du programme

C'est une tâche fastidieuse, mais obligatoire si vous ne possédez pas une EEPROM déjà programmée. Le programme principal est assez court puisqu'il ne comporte qu'environ 70 lignes et occupe à peine 1,5 Ko de mémoire.

L'éditeur est réduit à sa plus simple expression et l'on procédera avec le plus grand calme pour éviter au maximum les erreurs de frappe.

Après Retour chariot (CR) la ligne est introduite en mémoire. Après (CR) aucune modification n'est plus possible. Si la ligne comporte une erreur, elle doit être complètement réintroduite. La seule correction possible a lieu au cours de la frappe de la ligne. Delete, correspondant au caractère 7FH, permet l'effacement du dernier caractère envoyé. De proche en proche on peut ainsi supprimer ou modifier une partie de la ligne.

Notons aussi pour mémoire : CTRL D : effacement complet de

la ligne,
CTRL S : X OFF interrompt la liaison 8052-console,
CTRL Q : XON annule l'effet de CTRL S.

Avant de stocker le programme principal dans l'EEPROM, il est bon d'effectuer plusieurs vérifications. Pour cela lister le programme autant de fois qu'il sera nécessaire. La syntaxe à employer est la suivante :

LIST : liste la totalité du programme.

LIST 250 : liste le programme à partir de la ligne 250 jusqu'à la fin.

LIST 250-3000 : liste les lignes 250 à 3000 incluses.

Si vous disposez à la fois d'une console et d'une imprimante, sachez que le bit 7 du Port 1, broche 8, peut-être utilisé comme sortie vers imprimante au format RS 232C. Entre la broche 8 et l'entrée de l'imprimante on intercalera l'interface classique 1488 ou l'équivalent à transistor.

Cette sortie n'est utilisable qu'après programmation de la vitesse de transfert des données qui s'effectue très simplement en Basic.

BAUD 300 (CR) et BAUD 1200 (CR) correspondent respectivement à des vitesses de 300 et 1200 bauds. Les vitesses de transmission 8052-console et 8052-imprimante peuvent être différentes. Pour l'imprimante le format est le suivant : 1 bit start, 8 bits de données, 2 bits stop, pas de parité. Pour pouvoir utiliser la sortie P1.7, sortie imprimante, le circuit ML 924 doit être absent. Pour cette sortie la syntaxe est identique à celle employée pour la console : LIST #, LIST #250, LIST #250-3000.

Même si tous les contrôles sont effectués et que l'on est sûr que le programme ne comporte pas d'erreur, il est inutile de faire RUN (CR) car inévitablement le programme stoppe et l'on a le message suivant :
BAD ARGUMENT IN LINE 7020.

Ceci est tout à fait normal, nous en verrons la raison et en déduirons la liste des opérations préalables à effectuer. Après vérification du programme la première opération à effectuer consiste à stocker celui-ci dans l'EEPROM. Le stockage s'effectue grâce à la commande PROG (CR). Le Basic

repond 1 pour indiquer qu'il s'agit du premier programme stocké en mémoire.

La programmation dure quelques minutes et s'achève par un classique READY.

Avant ou après la programmation de l'EEPROM, il est possible de mesurer la taille du programme en RAM grâce à l'opérateur LEN classique.

? LEN dans notre cas donne : 1248 (voir listing).

Il est aussi possible de réclamer le nombre d'octets RAM encore disponibles : ? FREE. l'égalité FREE = MTOP-LEN-511 est toujours vérifiée. Malheureusement la mesure ne s'effectue que sur la RAM et il est très difficile, sous opération préalable, de savoir si le même programme que l'on vient d'écrire pourra être stocké en EEPROM. Ceci est d'autant plus gênant que si la capacité mémoire est insuffisante, le stockage se poursuit en utilisant les premières adresses : à partir de 8010 H. Cette dernière opération détruit la structure des fichiers précédemment stockés.

Pour cette raison nous avons préféré utiliser une EEPROM 8 K x 8 bien qu'une EEPROM 2K x 8 puisse tout juste suffire.

Revenons à notre problème et au message d'erreur à la ligne 7020. Le programme principal est conçu de manière à ce qu'à la mise sous tension, le numéro de programme 00 et la fréquence associée soit automatiquement rappelée. A la première mise sous tension aucune fréquence particulière associée à un numéro de programme n'est en mémoire, il en résulte généralement un erreur arithmétique génératrice du message signalé.

Pour éviter cette erreur les 100 mémoires programme 00 à 99 doivent obligatoirement contenir les renseignements adéquats correspondant à une fréquence comprise entre 10 950 et 11 700. On aurait pu placer dans le programme principal un test d'appartenance à l'intervalle cité mais pour ni surcharger, ni ralentir le programme principal, on a préféré confier le travail d'initialisation à un programme secondaire. Cette solution est préférable puisque le programme secondaire ne doit tourner en fait qu'une seule fois.

La séquence normale des opéra-

tions est donc la suivante :

- écriture du programme principal,
- vérification,
- stockage en EEPROM : PROG,
- effacement du programme principal en RAM : NEW,
- écriture du deuxième programme : programme secondaire,
- exécution du programme secondaire,
- stockage du programme secondaire,
- exécution du programme principal

Dès que l'on constate le fonctionnement correct du programme principal, l'exécution doit être stoppée par CTRL C puis l'on envoie l'instruction PROG 2. Grâce à cette instruction, à la prochaine mise sous tension, le premier programme stocké (programme dit principal) est automatiquement exécuté. Cette caractéristique est particulièrement intéressante, elle donne l'autonomie au système qui peut dès lors être déconnecté de la console.

Copie d'une EEPROM

Il va de soi qu'il est inutile de réécrire les programmes autant de fois que le nombre d'EEPROM requis. Des groupes ou associations peuvent parfaitement déléguer l'écriture du programme à un des membres, le problème de la copie se pose ensuite. Nous vous proposons, au préalable, un troisième programme : effacement complet de la mémoire. Ce programme sera utilisé dans le cas d'une erreur de programmation : introduction en mémoire d'un programme erroné ou séquence d'entrée : programme principal, secondaire, non respecté.

Quel que soit le nombre de copies envisagé il est bon de prévoir un support 28 broches à force d'insertion nulle pour l'EEPROM.

Nous appellerons MO la mémoire originale déjà programmée et M1 la mémoire à programmer. Il s'agit en fait de recopier les trois programmes de MO dans M1.

Le Basic ne permet pas de placer en RAM simultanément les trois programmes. Cette opération pourrait éventuellement s'envisager en recopiant octet par octet l'EEPROM dans la RAM,

puis en programmant une nouvelle EEPROM octet par octet. Nous avons opté pour une solution probablement plus longue mais aussi plus simple

- placer MO sur la carte,
 - ROM 1 (CR) appelle le programme 1 stocké en EEPROM,
 - XFER (CR) transfère le programme de l'EEPROM vers la RAM,
 - remplacer MO par M1,
 - PROG (CR),
 - 1. réponse du Basic,
 - READY,
 - remplacer M1 par MO,
 - NEW (CR),
 - ROM 2 (CR),
 - XFER (CR),
 - 2. réponse du Basic,
- etc. jusqu'au transfert des trois programmes.

A propos de la mémoire EEPROM

Pour pouvoir stocker les trois programmes et le tableau des fréquences, nous avons opté pour une EEPROM Intel référencée 2864. Cette solution nous permettra par la suite de compliquer le problème en mémorisant la polarisation — horizontale ou verticale — et les fréquences de deux sous-porteuses son. Nous conservons donc une capacité mémoire suffisante pour pouvoir augmenter la taille des tableaux à mémoriser et la taille du programme principal. Si l'on désire réduire le coût de la réalisation il est possible d'utiliser une mémoire 2K x 8 du type 2817.

Notons que les mémoires AMD Am 2817 A et Am 2864 B sont totalement compatibles avec les mémoires Intel 2817 et 2864. Il est intéressant de choisir le fabricant proposant le moindre coût. Dans le cas de l'utilisation d'une mémoire 2K x 8, il est quasiment certain que le programme en mémoire ne pourra supporter aucune modification ultérieure et que l'on devra s'en tenir à la version de base.

D'un strict point de vue hard, les circuits 2817 et 2864 seront implantés sur le circuit sans aucune autre forme de procès : aucune modification n'est nécessaire. D'un point de vue soft, deux modifications mineures doivent être effectuées avant de lancer le programme :

- à la ligne 5000, dans les expressions de Z₁ et Z₂, 40 000 devra être remplacé par 34315 et à la ligne 6030, 40006 sera remplacé par 34 321. Ces deux constantes indiquent simplement le début de la zone mémoire réservée au stockage du tableau des fréquences.

Conclusion

Nous avons pris un immense plaisir à découvrir les possibilités du 8052 AH Basic, plaisir d'autant plus aigu que nous avons utilisé ses avantages pour une application de TV par satellite.

Malgré ses 8 Ko de RAM et 8 Ko d'EEPROM, la mémoire n'est pas encore saturée et nous retrouverons le 8052 pour une mémorisation de la polarisation, mémorisation de deux sous-porteuses son stéréophonique et pourquoi pas asservissement de la position de l'antenne.

Le 8052 AH Basic n'est pas seulement réservé au contrôle et à la gestion des récepteurs quels qu'ils soient et nous ferons donc désormais appel à lui à chaque fois que cela sera nécessaire.

François de Dieuleveult

S.P.E. : Societe Parisienne d'Édition
Societe Anonyme au capital de 1 950 000,00 F
Siège social :
13, rue de Dunkerque - 75480 PARIS CEDEX 10
Création : 1909
Durée : 140 ans
Président Directeur Général
Directeur de la Publication :
J.-P. VENTILLARD
Rédacteur en Chef :
Christian DUCHEMIN
Actionnaires :
Publications Radio-électriques et Scientifiques
Monsieur J.-P. Ventillard
Madame Paule Ventillard

Tirage moyen 1985 :
93 310

Diffusion moyenne 1985 :
59 798

Chiffre d'Affaires 1984 de la Société Parisienne
d'Édition :
92 863 848,00 F

```

LIST
10 FOR X=1 TO 7 : XBY(61440+256*X)=15 : NEXT X
20 TIME=0 : CLOCK 1
30 ONTIME 3,70
40 XBY(61696)=12 : XBY(61952)=11 : XBY(62208)=13 : XBY(62464)=13 : XBY(62720)
=0
42 DBY(64)=XBY(296) : DBY(65)=XBY(297)
50 IDLE
60 GOTO 90
70 FOR X=1 TO 5 : XBY(61440+256*X)=15 : NEXT X
80 RETI
90 F=10950 : P=0 : GOSUB 6000
100 PFR=0 : PRA=0
140 ONEX1 170
150 IF PRA=1 THEN GOSUB 4000
160 GOTO 150
170 A=PORT1-88
200 IF (PFR>0.AND.((A>=0.AND.A<8).OR.(A>31.AND.A<34))) THEN GOSUB 8000
210 IF A=131 THEN GOSUB 1000
220 IF A=132 THEN GOSUB 2000
230 IF A=135 THEN GOSUB 3000
240 IF A=134 THEN GOSUB 4000
250 IF A=133 THEN GOSUB 5000
260 IF (A<1.OR.(A>7.AND.A<32).OR.(A>33.AND.A<131).OR.A>135) THEN PRA=0
300 RETI
1000 P=P+1
1010 IF P=100 THEN P=0
1020 GOTO 6000
2000 IF P=0 THEN P=100
2010 P=P 1
2020 GOTO 6000
3000 FOR X=1 TO 5 : XBY(61440+256*X)=15 : NEXT X
3010 PFR=5
3020 RETURN
4000 PRA=1
4010 F=F+1
4020 IF F>11750 THEN F=10950
4030 FOR X=5 TO 1 STEP -1
4040 XBY(62976-256*X)=INT(F/10**(X-1))-10*INT(F/10**X)
4050 F(X)=INT(F/10**(X-1))-10*INT(F/10**X)
4060 NEXT X
4070 GOSUB 7000
4080 RETURN
5000 Z1=INT((40000+5*P)/256) : Z2=40000+5*P-256*Z1
5010 DBY(26)=Z1 : DBY(24)=Z2
5012 DBY(27)=1FH : DBY(25)=00H
5015 DBY(31)=00H : DBY(30)=05H
5020 FOR X=5 TO 1 STEP -1
5030 XBY(1F05H-X)=F(X)
5040 NEXT X
5050 PGM
5060 RETURN
6000 D=INT(P/10) : U=P-10*D
6010 XBY(63232)=D : XBY(62976)=U
6015 F=0
6020 FOR X=5 TO 1 STEP -1
6030 XBY(62976-256*X)=XBY(40006+5*P-X)
6050 F=F+(10**(X-1))*XBY(40006+5*P-X)
6060 NEXT X
6070 GOSUB 7000
6080 RETURN
7000 N=F-9520
7010 N1=INT(N/16) : N2=N-16*N1
7020 XBY(0C000H)=N1 : XBY(0A000H)=N2
7030 RETURN
8000 IF A=32.OR.A=33 THEN A=A-24
8010 IF PFR=5.AND.A<1 THEN 8110
8020 IF PFR=4.AND.A>1 THEN 8110
8030 IF PFR=3.AND.F(4)=0.AND.A<9 THEN 8110
8040 IF PFR=3.AND.F(4)=1.AND.A>7 THEN 8110
8080 F(PFR)=A
8090 XBY(62976-256*PFR)=A
8100 PFR=PFR-1
8110 RETURN

```

READY
>ROM3

READY
>

```

LIST
10 DBY(64)=XBY(296) : DBY(65)=XBY(297)
20 FOR I=32767 TO 40956
30 Z1=INT(I/256) : Z2=I-256*Z1
40 DBY(26)=Z1 : DBY(24)=Z2
50 DBY(27)=10H : DBY(25)=0
60 XBY(1000H)=0
70 DBY(31)=0 : DBY(30)=1
80 PGM
90 NEXT I

```

Nomenclature des composants : Carte microprocesseur + clavier + affichage

Résistances 1/4 W, 5 %

R₁ : 3,3 kΩ } réseau SIL
R₂ : 3,3 kΩ } 8 résistances
R₃ : 8,2 kΩ
R₄ : 10 kΩ
R₅ : 1,5 kΩ
R₆ : 1,5 kΩ R₁₅ : 56 kΩ
R₇ : 22 kΩ R₁₆ : 47 kΩ ajust
R₈ : 22 kΩ R₁₇ : 10 kΩ
R₉ : 2,2 kΩ R₁₈ : 3,9 kΩ
R₁₀ : 10 Ω R₁₉ : 5,6 kΩ
R₁₁ : 2,2 kΩ R₂₀ : 1 kΩ
R₁₂ : 680 kΩ R₂₁ : 330 Ω
R₁₃ : 10 kΩ R₂₂ : 33 kΩ
R₁₄ : 56 kΩ R₂₃ : 2,2 kΩ

Circuits intégrés

IC₁ : 8052 AH BASIC Intel
IC₂ : MB 8464 RAM 8Kx8 Fuji
IC₃ : 2864 EEPROM 8Kx8 Intel
IC₄ : 74 HC 138
IC₅ : 74 HC 373
IC₆ : 74 HC 08
IC₇ : 74 HC 374
IC₈ : 74 HC 374
IC₉ : MC 145 151
IC₁₀ : LF 351
IC₁₁ : 74 HC 32
IC₁₂ : ICM 7218 D
IC₁₃ : ML 924 Plessey
IC₁₄ : NE 555
IC₁₅ : SL 490

Diodes

D₁ : 1N4148
D₂ : 1N4148
D₃ : 1N4148
D₄ : Zener 12 V, 400 mW

Transistors

T₁ : 2N 2907
T₂ : 2N 2222

Quartz

Q₁ : 11.0592 MHz
Q₂ : 4.000 MHz

Inductance

L : 220 µH TOKO

Afficheurs

AF1 à AF7 :
HD 1077R (Siemens)
ou D 100 PK Telefunken

Condensateurs

C ₁ : 33 pF	C ₁₅ : 10 µF 16 V
C ₂ : 33 pF	C ₁₆ : 10 µF 16 V
C ₃ : 10 µF 16 V	C ₁₇ : 0,1 µF
C ₄ : 10 µF 16 V	C ₁₈ : 330 pF
C ₅ : 0,1 µF	C ₁₉ : 1 nF
C ₆ : 10 µF 16 V	C ₂₀ : 10 µF 16 V
C ₇ : 10 µF 16 V	C ₂₁ : 10 µF 16 V
C ₈ : 0,1 µF	C ₂₂ : 0,1 µF
C ₉ : 10 µF 16 V	C ₂₃ : 4,7 µF 16 V
C ₁₀ : 0,1 µF	C ₂₄ : 22 nF
C ₁₁ : 0,1 µF	C ₂₅ : 10 µF 16 V
C ₁₂ : 0,1 µF	C ₂₆ : 4,7 µF 16 V
C ₁₃ : 33 pF	C ₂₇ : 2 x 0,1 µF
C ₁₄ : 33 pF	C ₂₈ : 47 µF 16 V

Carte Vidéo-Audio - détection d'accord

Résistances 1/4 W, 5 %

R ₁ : 100 Ω	R ₂₅ : 10 kΩ
R ₂ : 47 kΩ	R ₂₆ : 10 kΩ ajust
R ₃ : 820 Ω	R ₂₇ : 4,7 kΩ
R ₄ : 47 kΩ	R ₂₈ : 470 Ω
R ₅ : 220 Ω	R ₂₉ : 2,7 kΩ
R ₆ : 330 Ω	R ₃₀ : 10 kΩ
R ₇ : 10 Ω	R ₃₁ : 10 kΩ
R ₈ : 220 k Ω	R ₃₂ : 10 kΩ
R ₉ : 180 k Ω	R ₃₃ : 10 kΩ
R ₁₀ : 3,3 k Ω	R ₃₄ : 10 kΩ
R ₁₁ : 100 kΩ	R ₃₅ : 47 kΩ ajust
R ₁₂ : 1 kΩ	R ₃₆ : 120 kΩ
R ₁₃ : 1 kΩ	R ₃₇ : 12 kΩ
R ₁₄ : 270 Ω	R ₃₈ : 100 kΩ
R ₁₅ : 3,9 kΩ	R ₃₉ : 4,7 kΩ
R ₁₆ : 3,9 kΩ	R ₄₀ : 820 Ω
R ₁₇ : 3,9 kΩ	R ₄₁ : 680 Ω
R ₁₈ : 1,5 kΩ	R ₄₂ : 10 kΩ
R ₁₉ : 4,7 kΩ	R ₄₃ : 680 Ω
R ₂₀ : 2,2 kΩ ajust	R ₄₄ : 1 kΩ
R ₂₁ : 1 kΩ	R ₄₅ : 270 Ω
R ₂₂ : 2,2 kΩ	R ₄₆ : 270 Ω
R ₂₃ : 470 Ω	R ₄₇ : 270 Ω
R ₂₄ : 68 Ω	

Diodes

D₁ : MV 1401 Moto
D₂ : MV 1401 Moto
D₃ : 6,2 volts 0,4 W

Circuits intégrés

IC₁ : TDA 1576
IC₂ : 4066
IC₃ : HA 5195
IC₄ : LM 339
IC₅ : 4081
IC₆ : TDA 2595

Transistors

T₁ : BF 245 B
T₂ : 2N 3904
T₃ : 2N 3904
T₄ : 2N 2222
T₅ : 2N 2222
T₆ : 2N 2222
T₇ : 2N 2222

Inductances

L₁ : 220 µH
L₂ : 220 µH
L₃ : 32696 ou 3334
L₄ : 32696 ou 3334
L₅ : 3335
tous TOKO

Condensateurs

C₁ : 330 pF
C₂ : 150 pF
C₃ : 0,1 µF
C₄ : 150 pF
C₅ : 0,1 µF
C₆ : 10 µF
C₇ : 0,1 µF
C₈ : 0,1 µF
C₉ : 0,1 µF
C₁₀ : 0,1 µF
C₁₁ : 47 µF, 16 V
C₁₂ : 1 nF
C₁₃ : 2 x 3,3 nF
C₁₄ : 33 pF
C₁₅ : 33 pF
C₁₆ : 470 pF
C₁₇ : 47 µF, 16 V
C₁₈ : 470 pF
C₁₉ : 47 µF, 16 V
C₂₀ : 1 µF MKH
C₂₁ : 47 µF, 16 V
C₂₂ : 1000 µF, 16 V
C₂₃ : 1000 µF, 16 V
C₂₄ : 0,1 µF
C₂₅ : 1 µF, 16 V
C₂₆ : 0,22 µF
C₂₇ : 47 µF, 16 V
C₂₈ : 10 nF
C₂₉ : 0,47 µF
C₃₀ : 4,7 µF
C₃₁ : 4,7 nF
C₃₂ : 0,22 µF
C₃₃ : 10 nF
C₃₄ : 0,1 µF
C₃₅ : 22 nF
C₃₆ : 47 µF, 16 V
C₃₇ : 47 µF, 16 V

« AUDIO-TECH », un nouveau confrère

Sécialisé dans les applications professionnelles du son et de la vidéo, notre nouveau confrère « Audio-Tech » présente dans son premier numéro qui vient de paraître :

- Un dossier sur les chambres de compression et leur adaptation aux pavillons.
- Les compte-rendus de l'IBC de Brighton (GB) et de la 81^e Convention de l'Audio Engineering Society à Los Angeles (USA).
- L'utilisation des fibres optiques chez VDM, un des plus grands duplicateurs de cassettes vidéo de France.

applications professionnelles du son et de la vidéo



- La sonorisation simultanée de tous les Euromarchés de France à partir d'un centre unique : les signaux sont acheminés grâce à 25000 km de lignes téléphoniques « large bande ».
- « Radio Scoop », une station de radio indépendante de Lyon, sa technique et ses problèmes.
- Une nouvelle philosophie de la vente du matériel « Musique » : les « Midithèques » et « Espaces Midi » Yamaha.
- Deux bancs d'essai de matériel professionnel : l'amplificateur Amcron « Micro-Tech » 1200 et le filtre actif Linkwitz-Riley BSS 360.
- Le nouveau magnéscope numérique Sony au standard 4.2.2.
- Bouyer, le son tout azimut.
Un numéro spécimen d'Audio-Tech peut-être obtenu par envoi de 10 F en timbres-poste à :

Audio-Tech
2 à 12, rue de Bellevue
75940 PARIS Cedex 19

COURRIER DES LECTEURS

Cette rubrique a pour rôle d'instaurer un dialogue entre les lecteurs et la revue. Elle ne traite que d'articles publiés (ou de suggestions de publication) dans ces colonnes, pour lesquels vous avez été nombreux à prendre la plume (ou le combiné). Les réponses formulées ici ne seront, bien entendu, pas réitérées par courrier individuel.

Retour sur l'article télémètre à ultrasons.

Suite à une différence d'approvisionnement des modules télémétriques, nous avons été amenés à effectuer une légère modification sur l'adaptateur télémétrique paru dans Radio-Plans n° 467.

Le module à 4 fréquences n'est plus disponible, Polaroid livre à Sarelec le module mono-fréquence d'ailleurs plus intéressant pour notre application comme nous l'expliquons dans le texte.

Ce module n'émet que sur 60 kHz au lieu des 4 fréquences destinées à éviter les erreurs de mesure imputables à des annulations d'ondes réfléchies sur des surfaces distantes d'un quart de longueur d'onde $\pm n$ longueurs d'onde.

Le module mono fréquence est pratiquement le même que celui à 4 fréquences, il est plus simple d'emploi car déjà modifié. Par contre, il dispose d'un circuit intégré de moins, circuit relié aux sorties qui nous intéressent. Comme ce circuit assurerait la polarisation de la sortie, nous avons été obligés de revoir l'un des circuits d'entrée. Il

Couleur	Destination
Fil marron	Alim, vers poussoir
Fil rouge	Point D
Fil orange	
Fil jaune	
Fil bleu	Point A
Fil vert	Point B

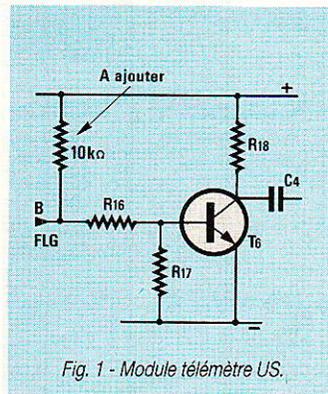


Fig. 1 - Module télémètre US.

est en effet nécessaire soit d'ajouter sur le module d'adaptation une résistance de 10 kilohms allant entre le pôle positif d'alimentation et le point B (FLG) soit d'effectuer la même opération, c'est à dire mettre cette résistance sur le module Polaroid entre les points d'arrivée des fils jaune et vert.

Le module Polaroid est livré avec ses fils, on les raccourcira le plus possible (le courant crête est important) en assurant la correspondance suivante : fil brun au bouton poussoir, fil rouge, fil orange et fil jaune au point D du circuit adaptateur, fil vert au point B et fil bleu au point A.

Nous avons constaté, avec les fils de grande longueur une indication fluctuante de la distance ; on remédie à ce problème en mettant un condensateur chimique de 100 ou 200 μF , 6,3 V entre les points d'arrivée des fils brun (-) et rouge (+) du circuit Polaroid.

E.L.

Remplacement du TDA 4560 par le TDA 4565

Nous avons, dans ces colonnes, utilisé à diverses reprises le TDA 4560, notamment dans une réalisation mettant en œuvre sa fonction initiale : la reconstitution des transitoires des signaux chroma (R - Y, B - Y). Etant donné l'abondant courrier que nous a valu l'abandon de ce circuit au profit du TDA 4565, il n'est pas inutile de vous présenter brièvement les caractéristiques de ce dernier.

Rappelons tout d'abord que ce circuit est destiné à « réaligner » temporellement les informations de luminance et de chrominance, et d'améliorer les fronts de la chroma.

Il est placé en première monte sur certains châssis de téléviseurs du groupe Philips, notamment chez Grundig. On sait, que les signaux luma et différences de couleurs ne sont pas altérés de la même façon lors de leur traitement. Le signal luminance transite par des circuits à plus large bande passante.

Ce circuit a donc pour rôle de rétablir la situation avant le dématricage Y, R-Y, B-Y \rightarrow R, V, B, synchro.

Pour ce faire, on retarde le signal luminance et on accélère les fronts de chrominance.

Inévitablement, parce qu'il est impossible de

remonter le temps - sauf en science fiction - l'acquisition et le traitement des signaux chroma introduisent un retard supplémentaire ajouté au retard conventionnel appliqué à la luminance.

C'est pour cette raison que le choix des retards possibles sur la voie luminance s'étend de 690 ns à 1005 ns par pas de 45 ns.

On pourra évidemment utiliser la seule section de génération de retard sur la voie luminance, lorsqu'on a uniquement besoin de retarder ce signal. Dans ce cas on laissera en l'air tout ce qui concerne les signaux B-Y et R-Y.

La figure 1 donne le synoptique de ce circuit et des différents composants passifs périphériques recommandés par le constructeur. Le brochage est identique à celui du 4560. Les modifications concernent uniquement les retards obtenus, la bande passante et les pertes d'insertion. Dans tous les cas il s'agit d'améliorations, par conséquent ce circuit peut-être employé directement à la place d'un 4560 et ne peut qu'augmenter les performances globales.

La figure 2 et le tableau 1 précise le brochage et la sélection des retards. Lorsque la broche 13 est reliée à la masse, le retard global donné au tableau 1 est augmenté de 45 ns. On peut ajuster le retard obtenu dans un intervalle de 45 ns par le tru-

COURRIER DES LECTEURS

Certains lecteurs ont éprouvé quelques difficultés de mise au point sur les réalisations suivantes :

- Mire de barres (444).
- Module de synchro et comptage de lignes (463).

Nous rappelons que nous sommes déjà revenus sur le dernier article cité dans le n° 464.

Mire de barres

En général, les problèmes sont de deux ordres :

— Vous n'arrivez pas à obtenir de signal d'horloge à 10 MHz avec les portes HEF 4049.

— Les barres sont décalées à l'écran, la barre blanche (la 1^{ère} des huit) étant scindée en deux parties, une à gauche de l'écran et une à droite.

Il se peut en effet que, sur certaines maquettes, avec certains 4049 et selon les quartz, le montage n'oscille pas. Dans ce cas, il faut absolument monter le 4049 directement sur la plaquette, sans support, et adjoindre deux diodes 1N4148 ou 914 sur l'entrée. Une aura sa cathode au + Alim et son anode sur l'entrée (broche 9), l'autre sa cathode sur l'entrée et son anode à la masse.

On peut remédier au décalage constaté sur les barres en utilisant un signal décalé temporellement, en avance par rapport à la synchro ligne, H₂ broche 24, du SAA 1043 et évidemment à la même fréquence. Ce signal existe, c'est CB - composite blanking - et il est disponible en broche 25.

De même si cette mire doit attaquer un codeur

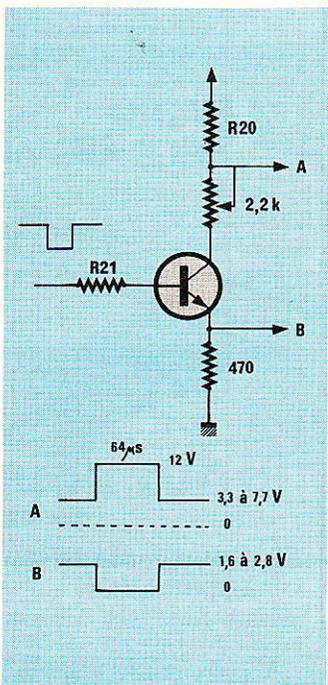
SECAM, il est préférable d'utiliser le signal issu de la broche 25, CB, plutôt que celui de la broche 1, chroma blanking, pour commander IC₉.

Module de synchro et comptage de lignes (N° 463)

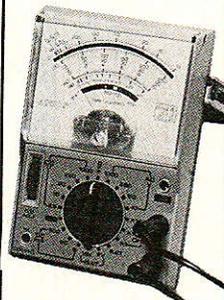
Il subsiste, dans certains cas, des problèmes d'adaptation selon les oscilloscopes utilisés.

Au lieu d'exploiter le transistor de sortie, 2N2369, en simple inverseur émetteur commun, il est possible de le monter en « charge répartie ». D'une part on sort les deux polarités pour le déclenchement et l'attaque de l'entrée Z ; d'autre part, on peut régler le niveau d'attaque qui s'avère inférieur à 12 V dans la plupart des cas (selon vos lettres). A vous d'adapter d'après le schéma suivant et selon votre oscilloscope.

Nous remercions nos amis radio-amateurs lyonnais d'avoir amplement diffusé l'information sur les ondes.



MULTIMETRES ANALOGIQUES



HA 102 BZ

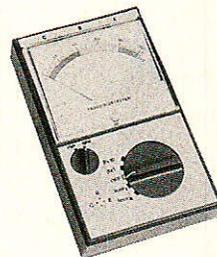
20000 Ω/V
23 gammes de mesure
19 calibres
7 Cal = 1,5 V à 1000 V
2 calibres test de batterie 1,5 et 9 V
4 Cal = 10 V à 1000 V
4 Cal = 5 mA à 10 A
4 Cal Ω mètre
Test de continuité par buzzer
Décibels — 8 dB à + 62 dB

249 F TTC

Unimer 31

200 K Ω/V cont. et alt.
Amplificateur incorporé
Protection par fusible et semi-conducteur
9 Cal = et = 0,1 à 1000 V
7 Cal = et = 5 µA à 5 A
5 Cal Ω de 1 Ω à 20 MΩ
Cal dB — 10 à + 10 dB

548 F TTC



Transistor tester

Mesure : le gain du transistor
PNP ou NPN
(2 gammes)
le courant résiduel
collecteur émetteur,
quel que soit le modèle
Teste : les diodes
GE et SI

421 F TTC

Je désire recevoir une documentation, contre 4 F en timbres

ISKRA
France

354 RUE LECOUBE 75015

Nom

Adresse

Code postal :

YAKECEM

YAKECEM

118, RUE DE PARIS, 93100 MONTREUIL

Télex : 232 503 F - Tél. : 42.87.75.41 - Métro : ROBESPIERRE

Vente au détail du lundi au samedi de 9 h à 12 h et de 14 h à 19 h

SAUF le mardi : vente en gros uniquement sur rendez-vous

62, bd de Belleville, 75020 PARIS - Tél. : 43.58.68.06

Tous les jours sauf dimanche de 10 h à 20 h. Métro COURONNES

Pour la vente par correspondance, faites parvenir vos commandes à Montreuil uniquement.

Chèque à l'ordre de YAKECEM. Minimum de commande 200 F

MATRA Micro-ordinateurs

couleurs et sonores à des prix exceptionnels !!!

- ①
- BASIC 8 Ko
 - Prise PÉRITEL
 - clavier AZERTY
 - 9 couleurs
 - Fourni avec guide d'initiation

Prix : 600 F 199 F



- ②
- BASIC 32 Ko
 - Prise PÉRITEL
 - Clavier AZERTY
 - 9 couleurs
 - Interfaces RS-232
 - Fourni avec guide d'initiation

Prix : 1300 F 350 F



- ③
- Valise complète comprenant :
- Un ordinateur 32 Ko
 - + 1 magnéto K7 « Spécial Informatique »
 - + 1 guide d'instructions
 - + 1 guide d'initiation
 - + 4 K7 (de programmes ou de jeux)
 - + câble PÉRITEL + cordon de liaison.

Prix : 2000 F 590 F



- ④
- JANUS D'OR de l'industrie
- BASIC 56 Ko
 - 9 couleurs
 - Clavier mécanique AZERTY
 - Interface RS-232
 - Prise PÉRITEL
 - Inrustation vidéo
- (Pour intégrer ses propres créations dans toutes images TÉLÉ)
Fourni avec 1 guide d'instruction + un guide d'initiation basic.

Prix : 2500 F 790 F

POUR TOUT ACHETEUR D'UN ORDINATEUR MATRA :
Imprimante : 32 colonnes - 80 caractères/seconde ⇒ 390 F Papier d'imprimante ⇒ 30 F les 2 rouleaux - Extension 16 Ko (pour N° 1, N° 2, N° 3) ⇒ 150 F - Extension joystick : 100 F - Adaptateur PÉRITEL (permet le branchement sur TV non munie de prise PÉRITEL) ⇒ 130 F (pour n° 1-2-3). Liste de logiciels sur demande - Moniteur vidéo informatique, écran vert : 790 F - Ecran ambre : 690 F - Remise exceptionnelle de 10 % jusqu'au 15/01/87. (Joindre une enveloppe timbrée.)

Bon de commande à retourner avec votre chèque de F libellé à l'ordre de : YAKECEM 118, rue de Paris, 93100 Montreuil.
Pour l'ensemble N° et (Pas de contre-remboursement)
Nom
N° Rue
Ville Code Postal

Vous avez apprécié cette revue, suivez le guide et partagez les vôtres...

Comment faire le vide dans vos placards, contribuer à la collecte du vieux papier et emmener votre bibliothèque (Et celle des autres) en vacances sans payer de surtaxe à l'aéroport.

Chapitre I : Découpage.

Pas le choix, un bon massicot capable de couper 100 pages (Ca existe ?) ou une latte, de préférence en métal, un bon cutter et un support pour épargner votre table de cuisine...

Chapitre II : Scannage.

Si vous ou votre patron avez un scanner **recto-verso** qui converti en pdf passez au chap. III.

Sinon il vous faut au minimum un scanner avec chargeur (Ou être insomniaque). Il est important que le programme de gestion du scanner soit convivial. Pour éviter/réduire les images fantômes du verso de la page qui apparaissent par transparence augmenter lumière et contraste de 10-15 %, ça aide beaucoup.

Scannez toutes les pages (1 pdf par page) impaires dans la directory 1 et renommez le début du fichier (FileRenamer fait ça très bien, increment, step 2, start from 1) : 001, 003, 005... **055**. (Par exemple). Retournez le paquet, scannez dans la directory 2 (A l'envers, la première page scannée sera la dernière du livre!) et renommez à l'envers (FileRenamer : decrement, step 2, start from **56**) : 056, 054, 052... 002. Transférez les deux directories dans une directory commune et fusionnez toutes les pages en un seul fichier avec votre prg favori. (PDF Tools de Tracker Soft fait ça très bien).

Tous les prg cités sont en version d'essai sur eMule ;-)

Chapitre III : Partagez.

Sur Rapidshare & co c'est bien mais encore faut-il trouver les liens et avoir la chance que les fichiers n'aient pas été effacés... à la demande des éditeurs ! Torrent faut chercher beaucoup aussi, eMule il faut un peu de patience mais on trouve tout et tout de suite. Merci de soutenir eMule. Si vous avez des (vieilles) séries genre : Bateaux, Voile Magazine, Motor Boat, Neptune... merci ôssi, ça se fait rare.

Au boulot...

Pour lire les revues un programme léger et très complet : pdfXchange viewer (Pro). A configurer par défaut dans « affichage » : Afficher 2 pages en vis-à-vis + Afficher la couverture en mode vis-à-vis. Vous aurez ainsi à chaque fois les pages paires à gauche et impaires à droite + F12 = plein écran. Pour feuilleter les couvertures sous forme de vignettes un explorateur pas mal : XnView (Affiche à peu près tout ce qui existe.)

Un programme qui fait les deux : Koobit, mais nombre de vignettes limité à 2 lignes.

En ligne prochainement plusieurs centaines de Radio Plans & Elektor depuis les années '70.

Faites une recherche avec « index radio plans electronique maj » ou « index elektor electronique maj » pour la liste complète des sommaires.