

Service
Service
ServiceE_14710_000.eps
240604

Service Manual

Conteúdo

1. Especificações Técnicas, Conexões, e Visão Geral do Chassis	2
2. Instruções de Segurança, Manutenção, Avisos e Notas	4
3. Instruções de Uso	6
4. Instruções Mecânicas	7
5. Modos de Serviço, Códigos de Erro e Falhas	10
6. Diagrama de Ligações, Diagrama em Blocos, Ponto e Teste e Visões gerais	
Diagrama de Conexões	23
Diagrama em Blocos Áudio e Vídeo	25
Layout SSB	27
Diagrama Interconexões de Barramento I2C	28
Esquema Elétrico Fonte de Alimentação	29
7. Esquemas Elétricos e Layouts de Painéis	
Painel de Pequenos Sinais : Tuner & VIF	30
Painel de Pequenos Sinais : Hercules	31
Painel de Pequenos Sinais : Interface Sincron.	32
Painel de Pequenos Sinais : Linha Atraso Áudio	33
Painel de Pequenos Sinais : Proces. de Áudio	34
Painel de Pequenos Sinais : Conversor DC-DC	35
Painel de Pequenos Sinais : Tabela Div. B1-B6	36
Painel de Pequenos Sinais : Scaler	37
Painel de Pequenos Sinais : SDRAM	40
Painel de Pequenos Sinais : Controle/Flash	41
Painel de Pequenos Sinais : HDMI	42
Painel de Pequenos Sinais : Inter. Sincron. MUX	43
Painel de Pequenos Sinais : Conectores Sup.	44
Painel de Pequenos Sinais : Conectores Lat.	45
Painel de Pequenos Sinais : PCHD-IO	38
Painel de Pequenos Sinais : ADC	46

Página

Conteúdo

Painel de Pequenos Sinais : Columbus	47
Painel de Pequenos Sinais : EPLD	48
Painel de Pequenos Sinais : Tabela Div. B9-B21	50
Painel de Pequenos Sinais : I/O Digital	51
Painel de Pequenos Sinais : I/O Analógico Cinch	52
Layouts Painel de Pequenos Sinais	53
Amplificador de áudio PDP	63
Layout Painel Áudio PDP	64
Painel Lateral I/O	65
Layout Painel Lateral I/O	66
Painel Controle	67
Layout Painel Controle	68
Painel LED	69
Layout Painel LED	70
8. Ajustes Elétricos	71
9. Descrição do Circuito	76
Lista de Abreviações	85
Data Sheets de CIs	87

Página



1 Especificações Técnicas, Conexões e Visão Geral do Chassis

Índice deste capítulo

- 1.1 Especificações técnicas
- 1.2 Visão de conexão
- 1.3 Visão de Chassis

Notas:

- As figuras podem se diferir dos aparelhos de execução.
- As especificações são indicativas (sujeitas a mudanças).

1.1 Especificações técnicas

1.1.1 Visão

Tipo de display:	Plasma
Tamanho da tela:	42" (107cm), 16:9
Tamanho de tela:	50" (127cm), 16:9
Resolução (HxV pixels):	42 polegadas: 852 x 480 ... 50 polegadas: 1366 x 768
Relação de contraste	
- 42PF7320 /79 /93 /98:	13.000:1
- 50PF7320 /79 /93 /98:	10.000:1
Saída de luz (cd/m2):	1500
Ângulo de visão (H x V graus):	160x160
Sistema de sintonia:	PLL
Sistemas de cor de TV:	PAL B/G, D/K, I SECAM B/G, D/K, L/L'
Reprodução de vídeo:	PAL B/G, SECAM L/L' NTSC M/N 3.58, 4.43
Formatos de computador suportados:	VGA (640x480) VGA (720x400) VGA (720x480) MAC (640x480) MAC (832x624) SVGA (800x600) XVGA (1024x768) WXGA (1280x768) WXGA (1280x960) WXGA (1280x1024)
Formatos de vídeo suportados:	640x480i - 1fH 720x576i - 1fH 640x480p - 2fH 720x576p - 2fH 852x480p - 2fH 1920x1080i - 2fH
Presets/ Canais:	100/ 125 presets
Faixas tuner:	VHF UHF S-band Hyper-band

1.1.2 Som

Sistema de som:	FM-mono FM-stereo B/G NICAM B/G, D/K, I, L AV Stereo
Máximo de energia (Wrms):	2x15

1.1.3 Diversos

Fonte de energia:	
- Voltagem principal (Vac)	220-240
- Frequência principal (Hz)	50/ 60
Condições ambientais:	
- Temperatura (° C)	+5 a +40
- Umidade máxima	90% R.H.

Consumo de energia:

- Operação normal (W): ~ 450
- Stand-by (W): < 2

Dimensões (LxAxP cm):	42 polegadas: 124x68x10,4 50 polegadas: 141.5x78x10,4
-----------------------	--

Peso (kg):	42 polegadas: 38 50 polegadas: 50
------------	--------------------------------------

1.2 Visão de conexão

Nota: As seguintes abreviações de cor de conectores são usadas (acc. Com DIN/IEC 757): Bk=Preto, Bu=Azul, Gn=Verde, Gy=Cinza, Rd=Vermelho, Wh=Branco e Ye=Amarelo.

1.2.1 Conexões laterais I/O

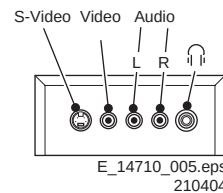


Figura 1-1 Conexões laterais I/O

S-Video (Hosiden): Entrada - Y/C de Vídeo

- 1 - Terra Y Gnd
- 2 - Terra C Gnd
- 3 - Vídeo Y 1Vpp/75ohm
- 4 - Vídeo C 0.3 Vpp/75ohm



Cinch: Entrada - CVBS de Vídeo, Entrada - Áudio

- Ye - Vídeo CVBS 1Vpp/75ohm
Wh - Áudio L 0.5Vrms/10kohm
Rd - Áudio R 0.5Vrms/10kohm



Mini-Jack: Saída - áudio fones de ouvido

- Bk - Fone de ouvido 32 - 600 ohm/10mW



1.2.2 Conexões frontais

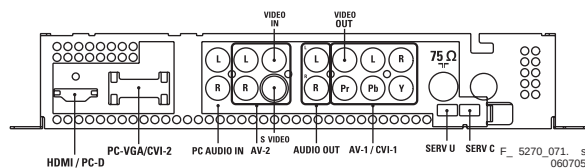


Figura 1-2 I/O traseiro

Entrada - Antena

- tipo-IEC (EU) Coax, 75ohm



Cinch: Saída - CVBS Vídeo, Entrada - Áudio

- Ye - Vídeo CVBS 1Vpp/75ohm
Wh - Áudio L 0.5Vrms/10kohm
Rd - Áudio R 0.5Vrms/10kohm



Cinch: Saída - CVBS Vídeo, Saída - Áudio

- Ye - Vídeo CVBS 1Vpp/75ohm
Wh - Áudio L 0.5Vrms/10kohm
Rd - Áudio R 0.5Vrms/10kohm



Cinch: Vídeo CVI-1 Entrada - YPbPr

Gn - Vídeo Y	1Vpp/75ohm	⊕⊗
Bu - Vídeo Pb	0.7Vpp/75ohm	⊕⊗
Rd - Vídeo Pr	0.7Vpp/75ohm	⊕⊗

Cinch: CVI-1 Entrada - áudio

Rd - Áudio - R	0.5Vrms/10kohm	⊕⊗
Wh - Áudio - L	0.5Vrms/10kohm	⊕⊗

Cinch: PC Entrada - áudio

Rd - Áudio - R	0.5Vrms/10kohm	⊕⊗
Wh - Áudio - L	0.5Vrms/10kohm	⊕⊗

S-Video (Hosiden): Entrada - Y/C Vídeo

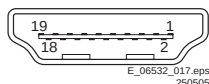
1 - Terra Y	Gnd	⊕⊗
2 - Terra C	Gnd	⊕⊗
3 - Vídeo Y	1Vpp/75ohm	⊕⊗
4 - Vídeo C	0.3Vpp/75ohm	⊕⊗

Conector de serviço (ComPair)

1 - DAS-S	Dados I2C(0 - 5V)	⊕⊗
2 - SCL-S	Relógio I2C (0 - 5V)	⊕⊗
3 - Terra	Gnd	⊕⊗

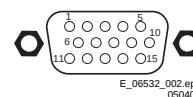
Conector de serviço (UART)

1 -UART_TX	Transmite	⊕⊗
2 -Terra	Gnd	⊕⊗
3 -UART_RX	Receive	⊕⊗

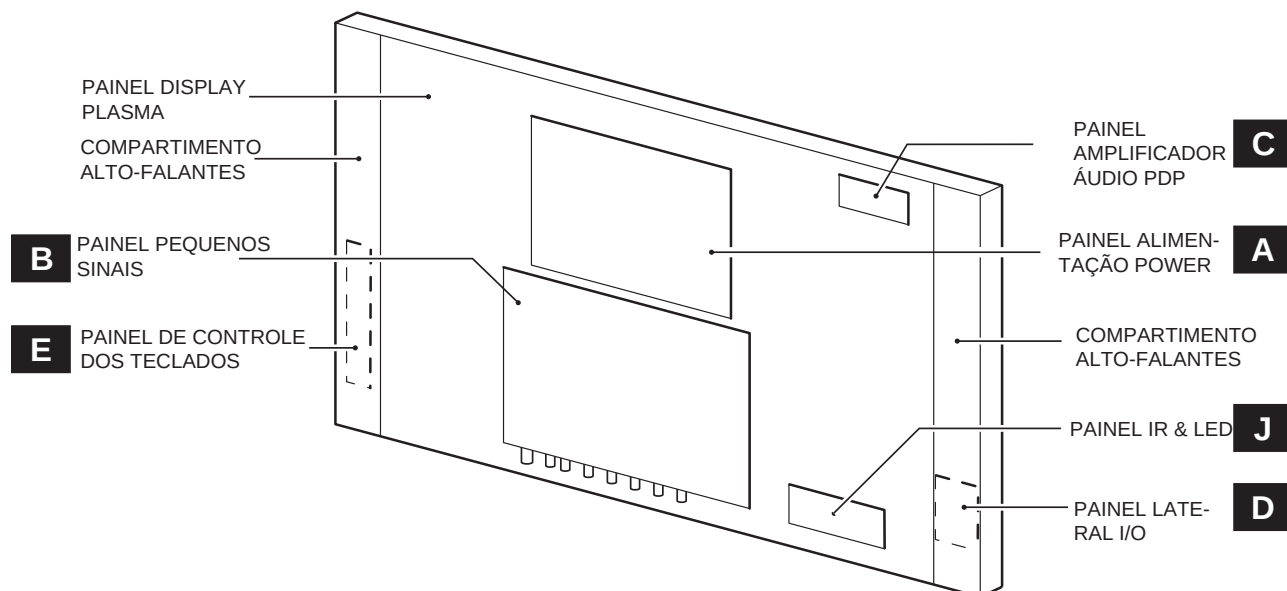
HDMI/PC-D: Vídeo Digital, Entrada - Áudio Digital**Figura 1-3 Conector HDMI (tipo A)**

1 -D2+	Canal de dados	⊕⊗
2 -Shield	Gnd	⊕⊗
3 -D2-	Canal de dados	⊕⊗
4 -D1+	Canal de dados	⊕⊗

5 -Shield	Gnd	⊕⊗
6 -D1-	Canal de dados	⊕⊗
7 -D0+	Canal de dados	⊕⊗
8 -Shield	Gnd	⊕⊗
9 -D0-	Canal de dados	⊕⊗
10 -CLK+	Canal de dados	⊕⊗
11 -Shield	Gnd	⊕⊗
12 -CLK-	Canal de dados	⊕⊗
13 -n.c.		
14 -n.c.		
15 -DCC_SCL	Clock DDC	⊕⊗
16 -DDC_SDA	Dados DDC	⊕⊗
17 -Terra	Gnd	⊕⊗
18 -+5V		⊕⊗
19 -HPD	Detecta Hot Plug	⊕⊗
20 -Terra	Gnd	⊕⊗

PC VGA/DVI-2: Entrada - Vdeo 2fH RGB/YPbPr**Figura 1-4 Conector VGA**

1 - Vídeo Vermelho/Pr	0.7Vpp/75ohm	⊕⊗
2 - Vídeo Verde/Y	0.7Vpp/75ohm	⊕⊗
3 - Vídeo Azul/Pb	0.7Vpp/75ohm	⊕⊗
4 - n.c.		
5 - Terra	Gnd	⊕⊗
6 - Terra Vermelho	Gnd	⊕⊗
7 - Terra Verde	Gnd	⊕⊗
8 - Terra Azul	Gnd	⊕⊗
9 -+5Vdc	+5V	⊕⊗
10 - Terra Sync	Gnd	⊕⊗
11 - n.c.		
12 - DDC_DAS	Dados DDC	⊕⊗
13 - H-Sync	0 - 5V	⊕⊗
14 - V-sync	0 - 5V	⊕⊗
15 - DDC_SCL	Clock DDC	⊕⊗

1.3 Visão de Chassis**Figura 1-5 Localização dos Paineis**

2. Instruções de Segurança e de Manutenção, Avisos, e Notas

2.1 Instruções de Segurança para Reparos

Normas de Segurança requeridas durante um reparo:

- Devido as partes 'quentes' deste chassis, o conjunto deve ser conectado a energia AC via transformador de isolamento.
- Componentes de Segurança, indicados pelo símbolo ⚠, deverão ser repostos por componentes idênticos aos originais.

Instruções de Segurança requerem que depois de um reparo, o conjunto deve voltar a sua condição original. Atenção aos seguintes pontos:

- Alinhe os fios e cabos do HT corretamente e prenda-os com as travas do cabo.
- Cheque a isolação do cabo de alimentação AC de danos externos.
- Cheque o alívio de esforço do cabo de alimentação AC, prevenindo que o cabo toque componentes quentes, ou fontes de calor.
- Cheque a resistência elétrica DC entre o plug AC e o lado secundário (unicamente em aparelhos com fontes isoladas). Faça da seguintes forma:
 1. Desligue o cabo AC e conecte um fio entre dois pinos do plug.
 2. Ligue o interruptor principal (com o cabo AC desconectado!).
 3. Meça o valor da resistência entre os pinos do plug e a blindagem do tuner na conexão de antena do aparelho. A leitura deverá estar entre 4.5 MΩ e 12 MΩ.
 4. Desligue o interruptor e remova o fio entre os dois pinos do plug AC.
- Cheque defeitos do gabinete, prevenindo que o cliente toque qualquer peça interna.

2.2 Avisos

- Todos os CIs e outros semicondutores são suscetíveis à descarga eletrostática (ESD) ⚡. Falta de cuidado no manuseio durante reparo pode reduzir drasticamente a vida do componente. Quando reparando, certifique-se que você está conectado com o mesmo potencial de terra do aparelho por uma pulseira com resistência. Mantenha componentes e ferramentas também neste potencial. Equipamentos de Proteção ESD disponíveis:
 - kit Completo ESD3 (mesa de trabalho, pulseira, caixa de conexão, cabo de extensão, e cabo de aterramento).
 - Pulseira.
- Cuidado durante medições na parte de alta tensão.
- Nunca troque módulos ou outros componentes enquanto a unidade está ligada.
- Para ajustar o aparelho, use ferramentas de plástico em vez das de metal. Assim, prevenimos quaisquer curtos e o perigo de um circuito tornar-se instável.

2.3 Notas

2.3.1 Geral

- Meça as tensões e formas de onda considerando o chassis (= tuner) terra (⏏), ou terra quente (⏏), dependendo da área do circuito a ser testado.
- As tensões e formas de onda mostradas nos diagramas são indicativas. Meça-as no Modo Default de Serviço- SDM (ver capítulo 5) com sinal da barra de cor e som estéreo (L: 3 kHz, R: 1 kHz a menos que declarado de outro modo) e portadora de figura em 475.25 MHz (PAL) ou 61.25 MHz (NTSC, canal 3).
- Onde necessário, meça a forma de onda e as tensões com (⏏) e sem (⏏) sinal aéreo. Meça a voltagem na seção de alimentação em ambas operações: normal (⏏) e standby (⏏). Esses valores são indicados por símbolos apropriados.

- Os semicondutores indicados no diagrama do circuito e nas listas de partes e peças são completamente permutáveis com os semicondutores na unidade, independente da indicação de tipo neles.

2.3.2 Notas sobre esquemas

- Todos os valores dos resistores estão em ohms e o multiplicador do valor é usado frequentemente para indicar a posição do ponto decimal (por exemplo 2K2 indica o 2.2 kohm).
- Os valores dos resistores sem nenhum multiplicador podem ser indicados com um "E" ou um "R" (por exemplo 220E ou 220R indicam 220 ohms).
- Todos os valores de capacitores são dados em microfarads ($\mu = \times 10^{-6}$), em nanofarads ($n = \times 10^{-9}$) ou em picofarads ($p = \times 10^{-12}$).
- Os valores dos capacitores podem também usar o multiplicador do valor como a indicação do ponto decimal (por exemplo 2p2 indica 2.2 pF).
- Um "asterisco" (*) indica que o uso componente varia. Consulte às tabelas de diversidade para os valores corretos.
- Os valores de componentes corretos são listados na lista de peças elétricas de reposição. Consequentemente, verifique sempre esta lista quando há uma dúvida.

2.3.3 Retrabalho em BGA (Ball Grid array)

Geral

Embora o rendimento do conjunto (LF)BGA ser muito elevado, há várias exigências para o retrabalho deste tipo de componente. Por retrabalho, nós entendemos o processo de remover o componente do painel e de substituí-lo com um componente novo. Se um (LF) BGA é removido de um painel, as esferas da solda do componente são deformadas drasticamente assim que é removido e o (LF)BGA tem ser descartado.

Remoção do Componente

Como é o caso de qualquer componente, quando for remover o componente (LF) BGA, a placa, as trilhas, as ilhas de solda, ou componentes circunvizinhos não deve ser danificados. Para remover um (LF) BGA, a placa deve ser aquecida uniformemente a temperatura de fusão da solda. Uma temperatura uniforme reduz a possibilidade de deformar o painel. Para fazer isto, nós recomendamos que a placa seja aquecida até que esteja absolutamente certo que todas as junções estão derretidas. Então, retire com cuidado o componente da placa com um bocal a vácuo. Para os perfis de temperatura apropriados, veja a folha de dados do CI.

Preparação da área

Após o componente ser removido, a área livre do CI deve ser limpa antes de substituir o (LF)BGA. A remoção de um CI deixa frequentemente quantidades variáveis de solda nas nas ilhas de montagem. Esta solda excessiva pode ser removida com um sugador de solda ou com uma malha de dessoldar. O fluxo restante pode ser removido com uma escova e um agente de limpeza. Depois que a placa estiver corretamente limpa e inspecionada, aplique o fluxo nas ilhas de solda e nas esferas da conexão do (LF)BGA.

Nota: Não aplique pasta de solda, isto pode resultar em problemas durante a ressolda.

Recolocação do dispositivo

A última etapa no processo do reparo é soldar o componente novo na placa. Idealmente, o (LF)BGA deve ser alinhado sob um microscópio ou uma lente de aumento. Se isto não for possível, tente alinhar o (LF)BGA com alguns marcadores da placa. Ao fundir a solda, aplique um perfil de temperatura que corresponda à folha de dados do CI. Assim como para não danificar componentes vizinhos, pode ser necessário reduzir a temperatura.

Mais informações

Para mais informação em como manusear dispositivos de BGA, visite este endereço: www.atyourservice.ce.philips.com (é necessário subscrição e não está disponíveis para todas as regiões). Após o login, selecione "Magazine" e depois "Workshop Information". Aqui você encontrará informação sobre como manusear CIs BGA.

2.3.4 Solda sem chumbo

Alguns painéis neste chassis são montados com solda sem chumbo. Isto é indicado no painel pelo logotipo "lead-free" da PHILIPS (impresso no painel ou em uma etiqueta). Isto não significa que apenas solda livre de chumbo está sendo usada realmente.

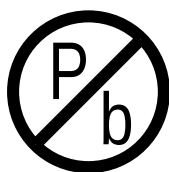


Figura 2-1 Logotipo lead-free

Devido a este fato, algumas regras têm que ser respeitadas pela oficina durante um reparo:

- Use somente a solda lead-free Philips SAC305. Se pasta de solda lead-free for requerida, contate por favor o fabricante de seu equipamento de solda.
- Use somente as ferramentas adequadas para a aplicação da solda lead-free.
- Ajuste sua ferramenta da solda para uma temperatura em torno de 217 - 220 graus °C na junção da solda.
- Não misture solda lead-free com solda comum; isto produzirá junções mal soldadas.
- Use somente as peças de reposição originais listadas neste manual. Estas são peças lead-free!
- No website www.atyourservice.ce.philips.com (é necessário subscrição e não está disponíveis para todas as regiões) você pode encontrar mais informação sobre:
 - Aspectos da tecnologia lead-free.
 - BGA (de-)soldagem, perfis de aquecimento de BGAs usados em produtos da Philips, e outras informações.

2.3.5 Precauções práticas de serviço

- **Evite a exposição a choques elétricos.** Enquanto em algumas fontes se espera ter um impacto perigoso, outras de potencial elevado não são levadas em consideração e podem causar reações inesperadas.
- **Respeite as tensões.** Enquanto algumas podem não ser perigosas, elas podem causar reações inesperadas. Antes de manusear um TV ligado, é melhor testar a isolação de alta tensão. É fácil de fazer e é uma boa precaução de serviço.

3. INSTRUÇÕES DE USO

Veja o manual de usuário no GIP

4. INSTRUÇÕES MECÂNICAS

Índice deste capítulo:

1. Posição dos cabos
2. Posições de Serviço
3. Remoção do Painel
4. Remontagem

4.1 Posição dos cabos

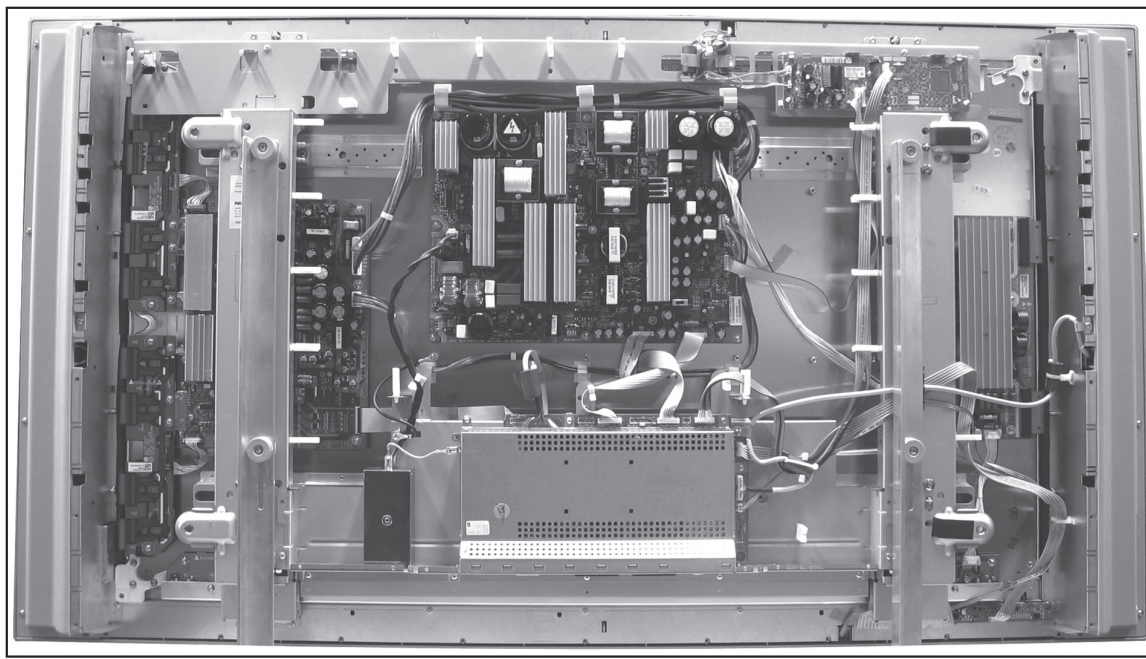


Figura 4-1 Posição dos cabos

4.2 Posições de Serviço

Para uso fácil deste aparelho, há algumas possibilidades criadas:

- Os buffers do pacote (veja figura “Tampa Traseira”).
- Barras de espuma (criado para o serviço).
- Suporte de alumínio de serviço (criado para o Serviço).

4.2.1 Barras de Espuma

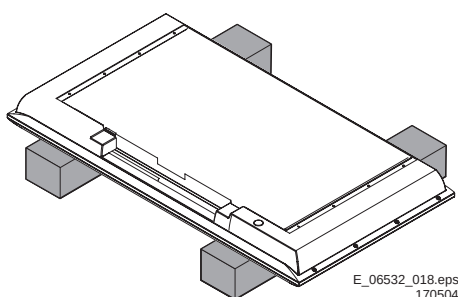


Figura 4-2 Barras de Espuma

As barras de espuma podem ser usadas por todos os tipos e tamanhos dos TVs Flat. Coloque o plasma ou TV LCD nas barras de espuma (protetor ESD), em uma posição estável para fazer o alinhamento. Com um espelho embaixo do TV, você pode facilmente monitorar a tela.

4.3 Suporte de Alumínio

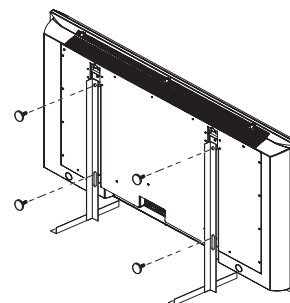


Figura 4-3 Suporte de Alumínio

O suporte de alumínio pode ser montado com a tampa traseira ou esquerda removível. Assim, o suporte pode ser usado para armazenar produtos ou para fazer medições. Será muito apropriado para fazer testes de duração quando não se tem muito espaço, sem o risco de super aquecimento ou risco de quedas. O suporte pode ser montado e removido facilmente usando parafusos que podem ser apertados ou soltos manualmente sem o uso de ferramentas. Veja a figura acima.

Nota: Somente usar os parafusos para montar o monitor no suporte.

4.3 Painel Removível

4.3.1 Placa de Metal preta

Atenção: Desconectar o cabo de força antes de abrir o aparelho.

1. Coloque o TV de cabeça para baixo na mesa, usando as barras de espuma. **Atenção:** Não pressione a tela, deixe o monitor apoiar-se nos alto-falantes ou na tampa dianteira.
2. Remova todos os 10 parafusos T da placa de metal.
3. Remova as quatro travas da placa.
4. Solte a placa. Certifique-se que os fios e as conexões não foram danificadas durante a remoção da placa.

4.3.2 Cobertura do compartimento de falantes

Depois de remover a cobertura frontal de metal, você tem acesso as coberturas do Compartimento de Falantes.

1. Remova todos os parafusos T10 [1] no “outer rim” da cobertura (Veja Figura “Remova tampa do compartimento alto-falante”).
2. Remova os parafusos T10 [2] no alto do “inner rim”, incluindo o que segura o grampo aterrado (3, veja Figura “Grampo aterrado”).
3. Agora, remova o cabo plástico de fixação (4, veja Figura “Cabo de fixação”).
4. Depois de remover todos os parafusos, delicadamente empurre o alto da cobertura para dentro. Isto irá retirar o “outer rim” assim você pode retirar a cobertura.

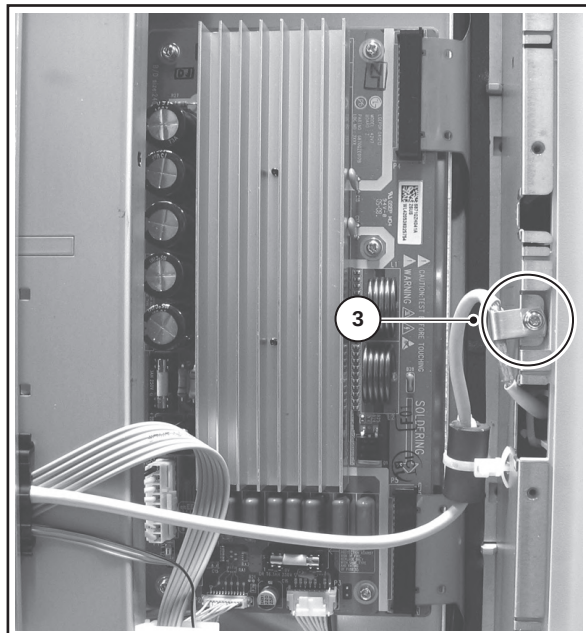


Figura 4-5 Grampo aterrado

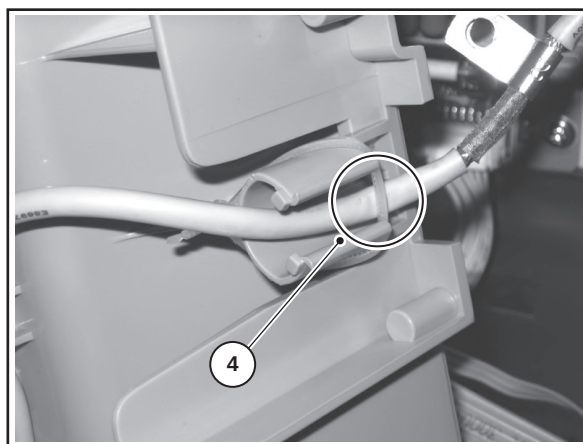


Figura 4-6 Cabo de fixação

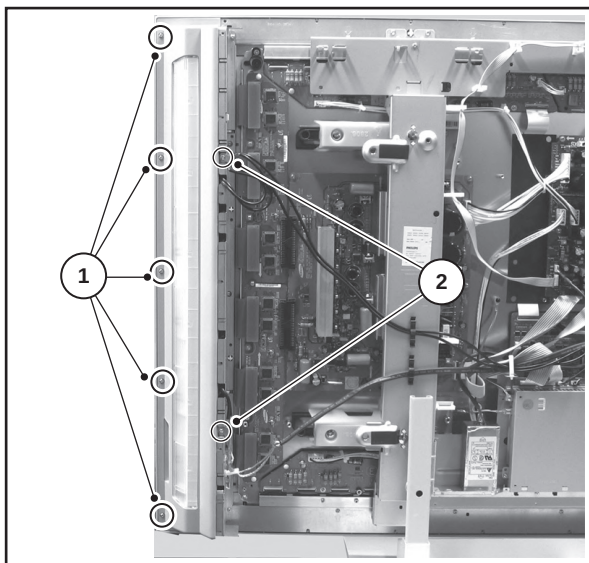


Figura 4-4 Remova a tampa do compartimento Alto-falante

4.3.3 Painel Lateral I/O

Depois de remover a cobertura do compartimento de alto-falantes, este painel fica acessível.

1. Desconecte o cabo (1) do painel.
2. Remova os parafusos de montagem T10 [2] que seguram o painel
3. Remova o painel de seus prendedores [3], puxando contra o painel frontal do lado dos conectores cinch I/O .

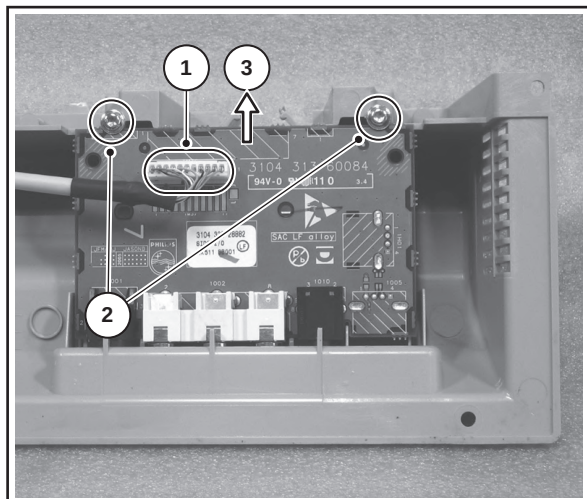


Figura 4-7 Remova o painel lateral I/O

Quando estiver com defeito, troque toda a unidade.

4.3.4 Painel LED

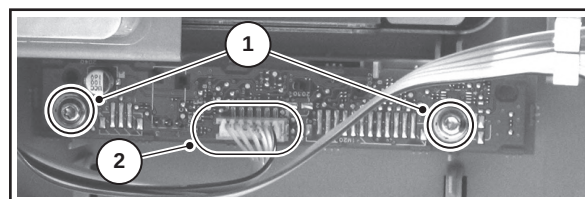


Figura 4-8 Painel LED

1. Remova os parafusos de fixação (1) e tire o painel para fora dos prendedores.
2. Desconecte o cabo (2) do painel.

4.3.5 Painel de controle do teclado

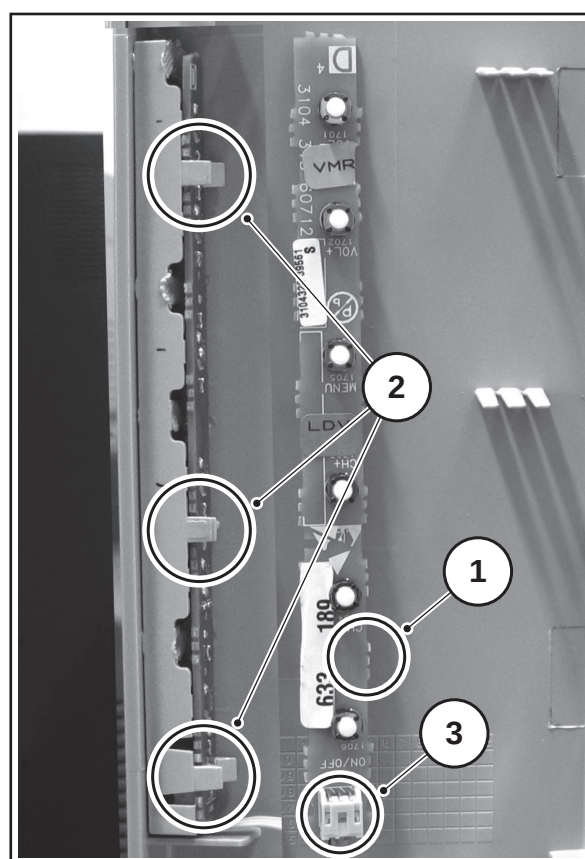
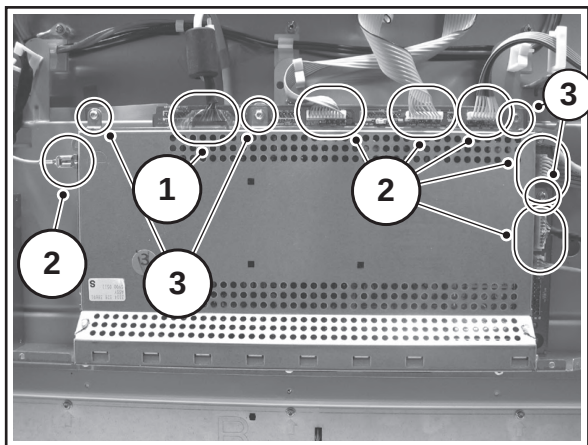


Figura 4-9 Painel Controle do teclado

1. Remova o painel (1) de seus três prendedores (2).
2. Desconecte o cabo (3) do painel.

4.3.6 Tampa de Proteção SSB



F 15430 040 enc

Figura 4-10 Tampa de proteção SSB

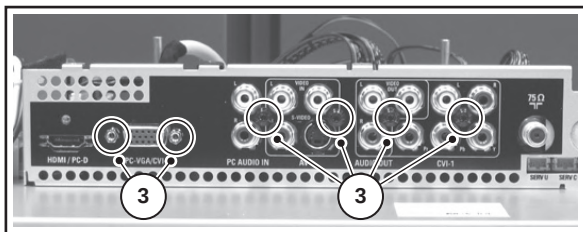
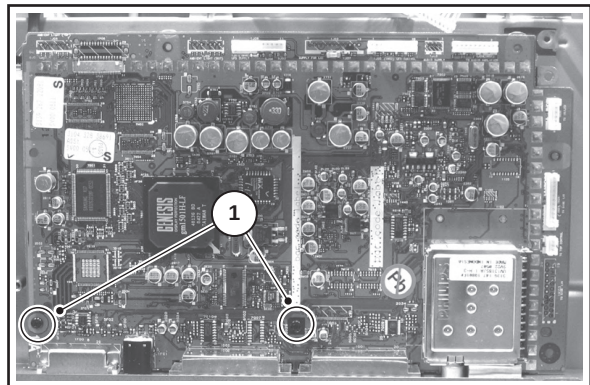


Figura 4-11 Conector DVI-I e parafusos do painel traseiro I/O

1. Muito **cuidadosamente** desconecte o cabo LVDS (1) do painel SSB (veja a figura “Tampa de proteção do painel SSB”). Perceba como este cabo é muito frágil.
2. Remova todos os outros cabos (2), veja a figura “Tampa de proteção do painel SSB”), incluindo o cabo terra.
3. Remova os parafusos de fixação (3), veja a Figura “Tampa de proteção do painel SSB” e remova a proteção SSB com a placa SSB dentro, e o painel traseiro I/O ainda está anexado a ele.
4. Remova os parafusos de fixação (1) do conector DVI-I e do painel traseiro, veja a Figura “Conector DVI-I e parafusos do painel traseiro”, e remova o painel traseiro I/O da placa SSB.
5. Retire a parte de cima da proteção do painel SSB solte as travas. Tome cuidado para não danificar o conector LVDS na placa SSB, veja a figura “Tampa de proteção do painel SSB”.

4.3.7 Placa SSB



F 15430 040 enc

Figura 4-12- SSB

1. Remova os dois parafusos de fixação (1) que seguram a placa SSB na parte de baixa da proteção, veja a figura “Placa SSB”.
2. Remova o painel SSB.

4.3.8 Painel de Fonte de Energia

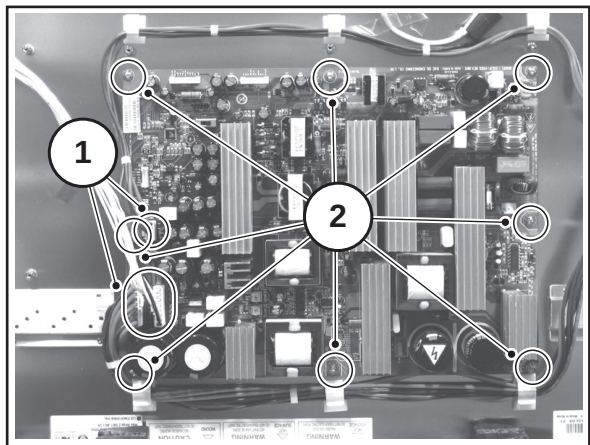


Figura 4-13 Painel Alimentação Power

1. Desconecte todos os cabos (1) do painel.
2. Remova os parafusos de fixação (2) do painel.
3. Remova o painel.

4.3.9 Painei Amplificador de Áudio Class D

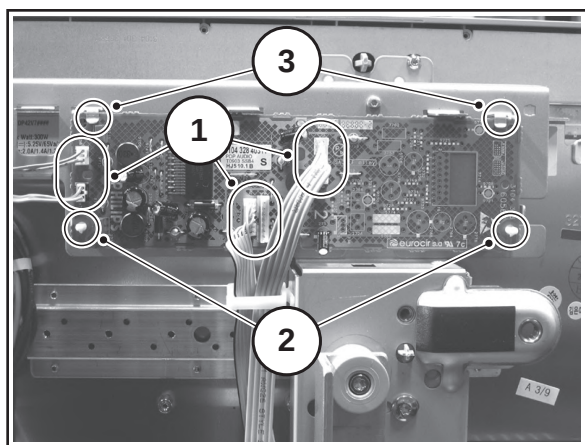


Figura 4-14 Painei amplificador de áudio Class D

1. Desconecte todos os cabos (1) do painel.
2. Segure os grampos de fixação plásticos (2) firmemente entre seus dedos, e puxe o painel para cima.
3. Retire o painel para fora dos grampos (3).

4.3.10 Pannel de Tela Plasma/ Prato de Vidro

1. Remova os parafusos de montagem T20 do painel da tela (1).
2. Remova os parafusos T10 [2] do FRAME de montagem.
3. Desconecte todos os cabos:
 - Cabo LVDS no lado SSB (conector frágil!!)
 - Cabos de alimentação SSB no painel Principal.
 - Os cabos de rede no painel Principal.
 - Cabo lateral I/O no SSB (conector frágil!!)

- Cabo no painel LED.
 - Cabo do teclado no lado SSB.
 - Cabo de alimentação do Amplificador de áudio no painel Principal.
 - Cabos do alto-falantes (incluindo ferrites) no painel de ÁUDIO.
4. Retire o chassis de metal (junto com todos os painéis) do painel da tela (veja a figura "Levantando o chassis").
 5. Depois de remover o chassis, remova o PDP do aparelho.

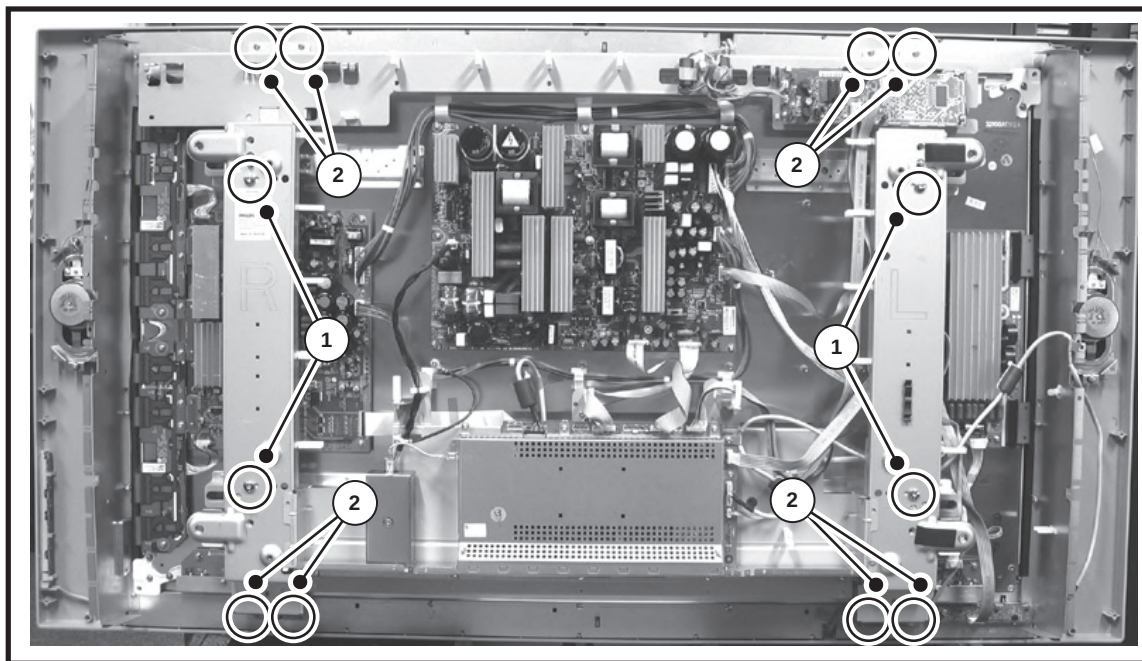


Figura 4-15 Remoção do painel Display

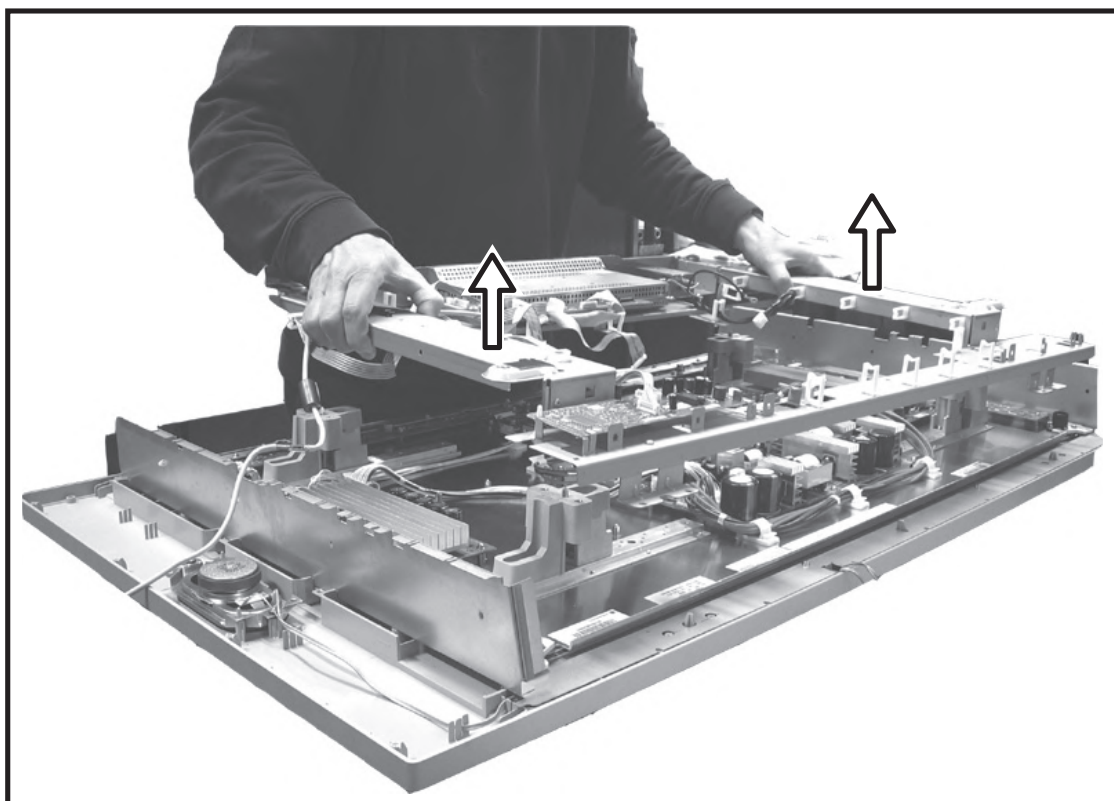


Figura 4-16 Levantando o chassis

4.3.11 Prato de vidro PDP

Para remover/trocar o prato de vidro PDP:

1. Remova o PDP como descrito antes.
2. Remova os parafusos T10 [1] do chassis de montagem.
3. Depois de remover o chassis, você pode retirar o prato de vidro do aparelho.

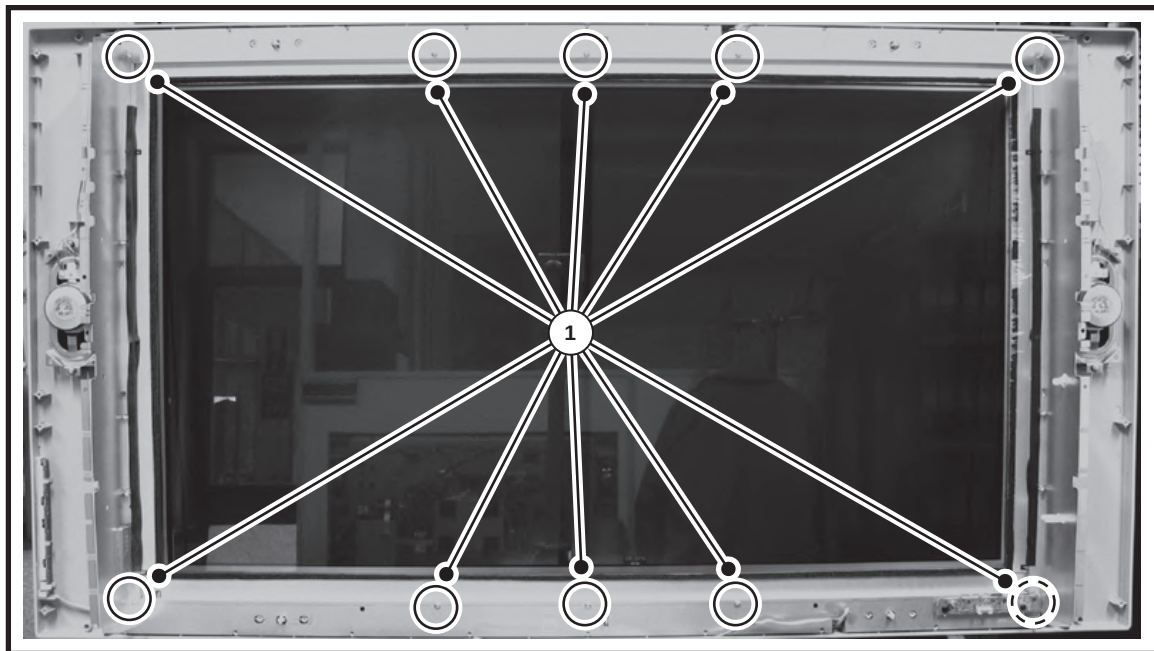


Figura 4-17 Remoção do prato de Vidro

4.4 Remontar o aparelho

Para remontar todo o aparelho, faça todos os processos em ordem inversa.

Notas:

- Durante a remontagem, certifique-se de que todos os cabos estão colocados e conectados em suas posições originais. Veja a figura "Posição dos cabos". Tome cuidado com a fragilidade do cabo LVDS.
- Para uma descrição completa do painel de Plasma, veja o Manual de Serviço do painel de plasma LGE (12 itens são listados na página frontal).

5. Modos de serviço, códigos de erros e localização de falhas

Índice deste capítulo:

1. Pontos de teste
2. Modos de Serviço
3. Problemas e Dicas de Solução (relacionado ao CSM)
4. Ferramentas de Serviço
5. Códigos de Erro
6. O Procedimento do LED Piscando
7. Encontro de Falhas e Dicas de Solução

5.1 Pontos de Teste

Este chassis é equipado com vários pontos de teste. Estes pontos de teste são identificados nos esquemas elétricos com um retângulo em torno de Fxxx ou Ixxx. Nos painéis, os pontos de teste são identificados com uma "meia lua" com um ponto no centro.

Realize as medições sob as seguintes condições:

- Aparelho no Modo Padrão de Serviço
- Entrada de Vídeo: sinal de barras colorido.
- Entrada de Áudio: 3 KHz no canal esquerdo e 1 kHz no direito.

5.2 Modos de Serviço

Modo de Serviço Padrão (SDM) e Modo de Serviço de Ajuste (SAM) oferecem várias funções do serviço técnico, enquanto o Modo Serviço de Cliente (CSM) é usado para comunicação entre o centro de chamada e o cliente.

Este chassis também oferece a opção de usar o ComPair, uma interface de hardware entre um computador e o chassis do TV. Oferece estrutura de pesquisa de defeitos, leitura de código de erros, e versão do software para todo o chassis.

Requisitos mínimos para o ComPair: um processador Pentium, um OS Windows e um drive C-ROM (veja ComPair).

5.2.1 Modo de Serviço Padrão (SDM)

Propósito

- Criar um valor pré-definido para obter os mesmos resultados de medição como neste manual.
- A possibilidade de sobrepor proteções de SW.
- Para iniciar o procedimento de LED piscando.
- Para inspecionar o buffer de erro.
- Para verificar o tempo de vida.

Especificações

- Frequência de ajuste: 61.25 MHz.
- Sistema de cores: NTSC.
- Todas as funções da imagem em 50% (brilho, cor, contraste e matiz).
- Grave, agudo e balanço em 50%, volume em 25%.
- Todos os modos de serviço (se presente) estão desativados. Os modos de serviço:
 - Tempo/ Temporizador de sleep.
 - Controle de programação pelos pais.
 - Blue mute (tela azul).
 - Modo Hotel/ Modo Hospital.
 - Desligamento automático (quando nenhum sinal de vídeo é recebido em 15 minutos).
 - Saltando do pré-ajuste não favorito/ canais.
 - Auto-armazenamento do pré-ajuste pessoal.
 - Auto uso do menu.
 - Auto Volume Levelling (AVL).

Como entrar no SDM

Utilize um dos seguintes métodos:

- Use o controle remoto e entre com o código **062596** diretamente seguida pela tecla MENU (digite rapidamente a sequência para não atingir o time out do menu OSD).
- Curto-circuito no jumper SDM (item 4022, veja figura "Service jumpers") no painel TV e aplique a alimentação. Remova o curto após ligá-lo.

Cuidado: Entrando no SMD via curto-circuito, a proteção de +8V é desabilitada. A desabilitação da proteção só pode ser feita por um curto período.

Este procedimento dever ser feito pelo serviço técnico, ou poderá danificar o aparelho.

- Ou via ComPair.

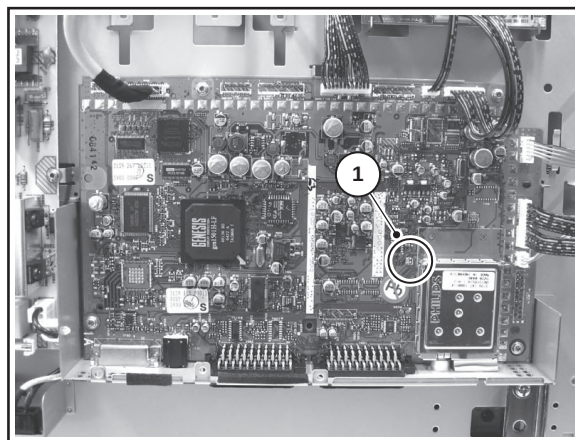


Figura 5-1 Service jumpers SDM

Depois de entrar em SDM, a seguinte tela fica visível, com SDM no alto à direita da TV para indicar que a televisão está em Modo de Serviço Padrão.

```
00035 LC4XAP1 1.14/S4XGNV 1.17 SDM
ERR 0 0 0 0 0
OP 000 057 140 032 120 128 000
```

Figura 5-2 Menu SDM

Como navegar

Use um dos seguintes métodos:

- Quando você pressiona o botão MENU no controle remoto, o aparelho ligará no menu de usuário normal no modo SDM.
- Na TV, pressione e segure VOLUME DOWN e pressione CHANNEL DOWN por alguns segundos, para mudar de SDM para SAM e vice-versa.

Como sair

Ligue STANDBY no controle remoto ou no aparelho.

Se você desligar o aparelho removendo a rede (isto é, desligando pela tomada) sem usar a tecla liga/desliga, o aparelho volta ao SDM. Quando a tecla liga/desliga for usada novamente, o buffer de erro não será apagado.

5.2.2 Modo de Serviço de Ajuste (SAM)

Propósito do SAM:

- Para realizar ajustes.
- Para mudar opções de ajuste.
- Para exibir / limpar o buffer de código de erro.

Especificações

- Operação de contagem de horas (máximo de 5 dígitos mostrados).
- Versão de software, código de erro e Display de Opções de ajustes.
- Limpeza de erro de buffer.
- Opções de ajuste.
- Ligando AKB
- Ajuste de software (Tuner, Tom em branco, Geometria e Áudio).
- Editor NVM.
- Modo ComPair.

Como entrar

- Use o controle remoto e entre com o código "0 - 6 - 2 - 5 - 9 - 6" diretamente seguido pelas teclas OSD/STATUS/INFO (digite rapidamente a sequência para não atingir o time out do menu OSD).
- Ou via ComPair.

Depois de entrar em SDM, a seguinte tela fica visível, com SDM no alto à direita da TV para indicar que a televisão está em Modo de Serviço Padrão.

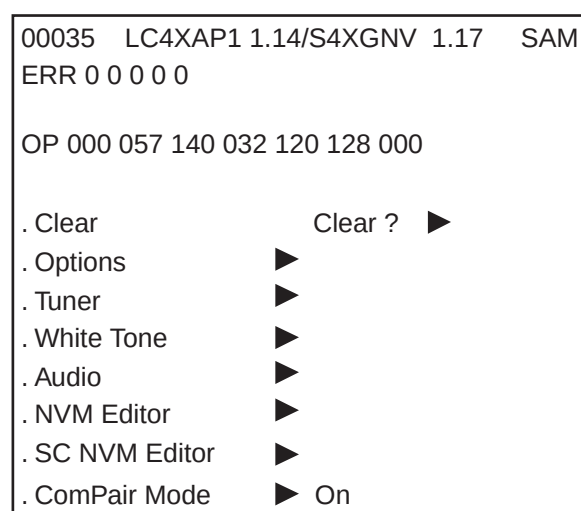


Figura 5-3 Menu SAM

Explicando o Menu

1. **LLLLL**. Este representa o horário. Marca o horário em operação normal, mas não marca em standby.
 2. **AAABCD-X.Y**. Este é o identificador de software do micro processador principal.
 - **A** = o nome do projeto.
 - **B** = a região: E= Europa, A= Asia, U= NAFTA, L= LATAM
 - **C** = a diversidade do software:
 - **Europa**: T= 1 página TXT, F= Total TXT, V= Controle de Voz.
 - **LATAM e NAFTA**: N= não-Bx stereo, S= dbx stereo.
 - **Ásia**: T = TXT, N= não-TXT, C= NTSC.
 - **Todas as regiões**: M= mono, D= DVD, Q= Mk2.
 - **D**= o número do conjunto do idioma.
 - **X** = o número da versão principal do software (atualizado com uma mudança principal que seja incompatível com versões anteriores).
 - **Y**= o número da versão do sub software (atualizado com uma mudança principal que seja compatível com versões anteriores).
 3. **EEEE-F.GG**. É o software de identificação do Scaler:
 - **EEEE**= o software scaler cluster.
 - **F**= o principal número da versão do software.
 - **GG**= o número de sub-versão.
 4. **SAM**. Indicação do Modo de Serviço de Alinhamento.
 5. **Buffer de Erro**. Mostra todos os erros detectados desde a última vez que o buffer foi zerado. Cinco erros possíveis.
 6. **Option Bytes**. Usado para ajustar o option bytes. Veja "Options" na seção de Alinhamento para uma descrição detalhada. Sete códigos são possíveis.
 7. **Clear**. Limpa o conteúdo do erro de buffer. Selecione o item do menu CLEAR e pressione a tecla MENU RIGHT. O conteúdo do buffer de erro é limpo.
 8. **Options**. Usado para ajustar o option bits. Veja "Options" na seção de Alinhamento para uma descrição detalhada.
 9. **Tuner**. Usado para ajustar o tuner. Veja "Tuner" na seção de Alinhamento para descrição detalhada.
 10. **White Tone**. Usado para alinhar o tom de branco. Veja "Tuner" na seção de Alinhamento para descrição detalhada.
 11. **Áudio**. Nenhum ajuste de áudio é necessário para este aparelho de televisão.
 12. **Editor NVM**. Pode ser usado para mudar os dados em NVM no aparelho de TV. Veja também a tabela "Dados NVM".
 13. **Editor NVM SC**. Pode ser usado para editar o Escaler NVM.
 14. **ComPair**. Pode ser usado para ligar a TV no modo "In System Programming (ISP)", para carregar o software via ComPair.
- Cuidado:** Quando este modo é selecionado sem o ComPair estar conectado, a TV será bloqueada. Remova a energia AC para reiniciar a TV.

Como navegar no SAM

Selecione itens do menu com as teclas "UP/DOWN". A opção selecionada será destacada. Quando todos os itens do menu não couberem na tela, utilize as teclas "UP/DOWN" para mostrar os itens anteriores/posteriores.

Com as teclas "LEFT (<) / RIGHT (>)", é possível:

- Ativar o item selecionado.
- Mudar o valor do item selecionado.
- Ativar o sub-menu selecionado.

No modo SAM, quando você pressiona a tecla MENU duas vezes, o aparelho liga no menu normal (com o modo SAM ainda ativado no fundo). Para retornar ao menu SAM pressione as teclas MENU ou STATUS/EXIT.

Quando você pressiona a tecla MENU em um menu secundário, você retorna ao menu precedente.

Como armazenar ajustes no SAM

Para armazenar as mudanças de ajustes no modo SAM, deixe o menu SAM no nível superior usando a tecla POWER no controle remoto ou no aparelho.

Para sair

Ligue o STANDBY pressionando a tecla liga/desliga do controle remoto ou do aparelho.

5.2.3 Modo de Serviço do Cliente (CSM)

Propósito

O Modo de Serviço do Cliente é ativado pelo cliente por solicitação do técnico de serviço durante uma conversa telefônica, para que identifique a condição do aparelho. Esta ajuda do técnico é para diagnosticar problemas e falhas no aparelho antes de fazer a chamada.

O modo CSM é apenas para leitura, portanto, modificações não são possíveis neste modo.

Como entrar no CSM

Pressionando a sequência "1 - 2 - 3 - 6 - 5 - 4" no controle remoto (digite rapidamente a sequência para não atingir o time out do menu OSD).

Após ativado o CSM, a seguinte tela irá aparecer.

```

1 00035 LC4XAP1 1.14/S4XGNV 1.17 CSM
2 CODES 0 0 0 0 0
3 OP 000 057 140 032 120 128 000
4
5
6 NOT TUNED
7 PAL
8 STEREO
9 CO 50 CL 50 BR 50
0 AVL Off
  
```

Figura 5-4 Menu CSM

Explicação do menu

1. Indicação do valor decimal de horas de operação, identificação do Software no processador. (veja "Padrão ou Modo Ajuste), e o modo serviço (CSM).
2. Mostra os 5 últimos erros detectados no buffer de erro.
3. Mostra a opção bytes.
4. Mostra a versão do aparelho.
5. Item reservado para a central de ligações P3 (suportes para AKBS "Advanced Knowledge Base System")
6. Indica que a televisão está recebendo um sinal "IDENT" no recurso selecionado. Se nenhum sinal "IDENT" é detectado, o display irá ler "NOT TUNED".
7. Mostra o sistema de cor detectado (ex. PAL/NTSC).
8. Mostra o sistema de Áudio detectado (ex. stereo/mono).
9. Informa ajuste de imagem.
10. Informa ajuste de som.

Como sair do CSM

Para sair do CSM, use um dos seguintes métodos:

- Pressione o botão MENU, STATUS/EXIT ou POWER no controle remoto.
- Pressione o botão POWER no aparelho de TV.

5.3 Problemas e Dicas Relativas ao CSM

5.3.1 Problema na Imagem

Nota: Os problemas descritos abaixo são todos relativos aos ajustes do TV. Os procedimentos usados para mudar o valor (ou status) dos diferentes ajustes são descritos.

Imagem muito escura ou muito clara

Se:

- A imagem melhora quando você pressiona a tecla AUTO PICTURE no controle remoto ou
- A imagem melhora quando você entra no CSM,

Então:

1. Pressione a tecla AUTO PICTURE no controle remoto repetidamente (se necessário) para mudar o modo imagem PESSOAL.
2. Pressione a tecla MENU no controle remoto. Voltará ao menu normal.
3. No menu normal, use a tecla MENU para cima ou para baixo para destacar o sub menu IMAGEM.
4. Pressione o MENU para esquerda ou direita para entrar no sub menu IMAGEM.
5. Use o MENU para cima ou para baixo (se necessário) para selecionar BRILHO.
6. Pressione a tecla MENU para esquerda ou direita para aumentar ou diminuir o BRILHO.
7. Use a tecla MENU para cima ou para baixo para selecionar IMAGEM.
8. Pressione a tecla MENU para esquerda ou para direita para aumentar ou diminuir IMAGEM.
9. Pressione a tecla MENU duas vezes no controle remoto para sair.
10. A nova preferência PESSOAL é automaticamente armazenada.

Linhas Brancas ao redor das imagens e textos

Se:

A imagem melhorar depois de pressionado a tecla AUTO PICTURE no controle remoto,

Então:

1. Pressione a tecla AUTO PICTURE no controle remoto repetidamente (se necessário) para mudar o modo imagem PESSOAL.
2. Pressione a tecla MENU no controle remoto. Voltará ao menu normal.
3. No menu normal, use a tecla MENU para cima ou para baixo para destacar o sub menu IMAGEM.
4. Pressione a tecla MENU para esquerda ou direita para entrar no sub menu IMAGEM.
5. Use a tecla MENU para cima ou para baixo para selecionar DEFINIÇÃO.
6. Pressione a tecla MENU para esquerda para diminuir DEFINIÇÃO.
7. Pressione a tecla MENU duas vezes no controle remoto para sair.
8. A nova preferência PESSOAL é automaticamente armazenada.

Chuveisco

Verifique a linha 6. Se informar "Not Tuned", verifique o seguinte:

- A antena não está conectada. Conecte a antena.
- Não existe sinal de antena ou sinal ruim. Conecte uma antena apropriada.
- O tuner está defeituoso (neste caso linha 2, linha Buffer de Erro, contém erro número 10). Verifique o tuner e troque ou repare o tuner se necessário).

Imagem Preto e Branco

Se:

- A imagem melhora depois de pressionada a tecla AUTO PICTURE no controle remoto.

Então:

1. Pressione o botão AUTO PICTURE no controle remoto repetidamente (se necessário) para selecionar o modo de imagem PESSOAL.
2. Pressione o botão MENU no controle remoto. Ele mostra a tela de menu de usuário normal.
3. No menu de usuário normal, use as teclas MENU UP/ DOWN para destacar o submenu IMAGEM.
4. Pressione as teclas MENU LEFT/ RIGHT para entrar no submenu IMAGEM.
5. Use as teclas MENU UP/ DOWN para selecionar COR.
6. Pressione a tecla MENU RIGHT para aumentar o valor de COR.
7. Pressione o botão MENU do controle remoto duas vezes para sair do menu de usuário.
8. Os novos valores de preferência PESSOAL são automaticamente armazenados.

Texto do Menu pouco definido

Se:

- A imagem melhora depois de pressionada a tecla AUTO PICTURE no controle remoto.

Então:

1. Pressione a tecla AUTO PICTURE no controle remoto repetidamente (se necessário) para mudar o modo imagem PESSOAL.
2. Pressione a tecla MENU no controle remoto. Voltará ao menu normal.
3. No menu normal, use a tecla MENU para cima ou para baixo para destacar o sub menu IMAGEM.
4. Pressione a tecla MENU para esquerda ou direita para entrar no sub menu IMAGEM.
5. Use a tecla MENU para cima ou para baixo para selecionar IMAGEM.
6. Pressione a tecla MENU para esquerda para diminuir IMAGEM.
7. Pressione a tecla MENU duas vezes no controle remoto para sair.
8. A nova preferência PESSOAL é automaticamente armazenada.

5.4 Ferramentas de Serviço

5.4.1 Compair

Introdução

O ComPair (Reparo Auxiliado por Computador) é uma ferramenta de serviço para produtos eletrônicos da Philips. O ComPair é um desenvolvimento do DST Europeu ("Dealer Service Tool"), que permite diagnosticar mais precisa e rapidamente. O ComPair tem três grandes vantagens:

- O ComPair ajuda para que se possa realizar o reparo no

chassis rapidamente e guiar sistematicamente o técnico através dos procedimentos de reparo.

- ComPair permite um diagnóstico muito detalhado (no nível I²C) e está portanto capaz de indicar com exatidão áreas de problema. O operador não precisa saber nada sobre comandos I²C porque o ComPair se encarrega disto.
- ComPair acelera o tempo de reparo uma vez que pode se comunicar automaticamente com o chassis (quando o microprocessador está trabalhando) e toda informação de reparo está diretamente disponível. Quando o ComPair é instalado juntamente com o "Searchman" do chassis defeituoso, esquemas e PWBs podem ser acessados por um simples clique de mouse.

5.4.2 Especificações

ComPair consiste de um programa baseado no Windows e uma interface entre PC e o produto (defeituoso). A interface do ComPair é conectada ao PC via cabo serial ou RS232.

Para este chassis, a interface ComPair e o TV comunicam-se por um cabo conector de serviço bi-direcional.

O programa de encontrar falhas do ComPair é capaz de determinar o problema da televisão defeituosa. O ComPair pode juntar informação do diagnóstico em dois caminhos:

- **Automático** (por comunicação com a televisão):
o ComPair pode automaticamente ler todo o conteúdo do buffer de erro. O Diagnóstico é feita no nível de I²C/UART. O ComPair pode acessar o barramento I²C/UART da televisão.
O ComPair pode enviar e receber comandos I²C/UART ao microcontrolador da televisão. Desta forma, é possível ao ComPair comunicar-se (leitura e escrita) com dispositivos no barramento I²C/UART da TV.
- **Manualmente** (ao perguntar a você): Diagnóstico Automático é unicamente possível se o microcontrolador da televisão está trabalhando corretamente e para uma certa extensão. Quando não é o caso, o ComPair guiará você através da árvore de falhas e perguntas (ex. Does the screen gives a picture?).
Pressione na resposta correta: (YES/ NO) e mostrando exemplos (ex. Meça ponto de teste I7 e pressione na forma de onda que o osciloscópio apresenta). A resposta será um link (ex. texto ou uma forma de onda) que o levará para o próximo estágio do processo de identificação de falhas.

Por uma combinação de diagnóstico automático e uma questão interativa de resposta, o ComPair indicará a solução da maioria dos problemas num caminho efetivo e rápido.

Como conectar

Este está descrito em encontrando falhas no chassis em base de dados do ComPair.

Cuidado: É obrigatório conectar a TV ao PC como mostrado na figura abaixo (com o Interface ComPair no meio), já que o interface ComPair age como um nível de proteção. Se alguém conectar a TV diretamente ao PC (via UART), os ICs irão explodir!

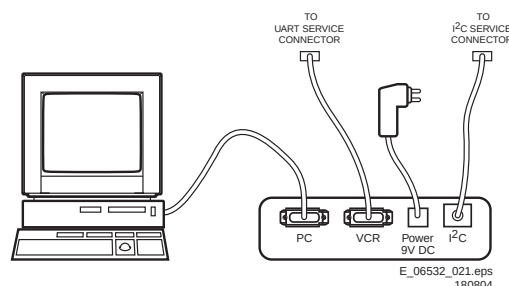


Figura 5-5 Conexão Interface ComPair

Como pedir

- Código de pedido ComPair (EU/ AP/ LATAM)
- Kit de iniciação software ComPair32/SearchMan32 e interface ComPair (excl. transformador)
- Interface ComPair (excl. transformador)
- Kit de iniciação software ComPair32 (versão de registro)
- Kit de iniciação software SearchMan32
- CD ComPair32 (atualização)
- CD SearchMan32 (atualização)
- ComPair IC atualização Firmware
- Transformador (sem-UK)
- Transformador (UK)
- ComPair cabo interface
- ComPair cabo de extensão interface
- ComPair cabo interface UART

Nota: Se você encontrar qualquer problema, entre em contato com o suporte local.

5.4.2 Ferramenta LVDS

Instruções

Esta ferramenta de serviço (Também chamada "Assistente ComPair 1") pode ajudar você a identificar, no caso da TV não mostrar imagem alguma, se o SSB ou o display da TV Flat está com defeito.

Todavia é possível programar o EPLDs com esta ferramenta (Byte-blaster). Leia o manual de usuário para uma explicação sobre esta ferramenta.

Desde 2004, os conectores de saída nos modelos de TV Flat são padronizados (com algumas exceções). Com os dois cabos interface LVDS fornecidos (31p e 20p) você pode cobrir a maioria dos chassis (em casos especiais, um cabo extra será oferecido).

Quando em operação, a ferramenta mostrar uma pequena imagem (em escala) no monitor VGA. Com uma capacidade de memória limitada, não é possível aumentar o tamanho o tamanho quando estiver processando os sinais LVDS de alta resolução (>= 1280x768). Geralmente esta ferramenta é usada para determinar se o SSB está trabalhando ou não. Assim para determinar se o LVDS, RGB e os sinais de sincronismo estão ok.

Como conectar

As conexões são explicadas no manual de usuário, que é entregue com a ferramenta.

Nota: Para usar a ferramenta LVDS, você deve ter o ComPair 2004-1 (ou mais) no seu PC (versão de máquina >=2.2.05). Para todo tipo de número de TV e tamanho de tela, um deve escolher os ajustes adequados via ComPair. O arquivo ComPair será atualizado regularmente com novas introduções de informações do chassis.

Como pedir

- Ferramenta LVDS (incluindo dois cabos LVDS: 31p e 20p)
- Ferramenta de manual de serviço LVDS.
- Cabo LVDS 20p (para Telra 14 polegadas).
- Cabo LVDS 30p (para LC4.3).
- Cabo LVDS 41p-para-31p para CA1 (DUAL -> único LVDS).

5.5 Códigos de Erro

O buffer de erro contém todos os erros detectados desde a última vez que o buffer foi apagado. O buffer é escrito da esquerda para a direita, novos erros são adicionados no lado esquerdo e todos os outros erros se deslocam para a direita.

5.5.1 Como ler o "Buffer" de Erro

Você pode ler o buffer de erro de 3 formas:

- Na tela através do SAM (se você tiver imagem).

Exemplos:

ERROR: **0 0 0 0 0** : Nenhum erro detectado

ERROR: **6 0 0 0 0** : Código de Erro 6 é o último e único erro detectado

ERROR: **9 6 0 0 0** : Código de Erro 6 foi primeiro detectado e código de erro 9 é o último (o mais novo) erro detectado

- Através do procedimento de LED piscando (quando você não tem imagem). Veja "Procedimento de LED Piscando".
- Via ComPair.

5.5.2 Como apagar o "Buffer" de Erro

O "buffer" de erros será apagado nos seguintes casos:

- Usando o comando CLEAR no menu SAM.
- Para entrar no SAM, pressionando a seguinte sequência de teclas no controle remoto: "0 - 6 - 2 - 5 - 9 - 9" seguida pela tecla OSD/STATUS (digite rapidamente a sequência para não atingir o time out do menu OSD).
- Certifique-se que o menu CLEAR está destacado. Use as teclas para cima ou para baixo, se necessário.
- Pressione a tecla para direita para apagar o buffer de erro. O texto no lado direito "CLEAR" será mudado para "CLEARED".

Nota: Se um erro não ocorrer novamente dentro de 50 horas, ele é apagado do buffer de erros.

5.5.3 Códigos de Erros

Se o TV tiver falhas não intermitentes, limpe o buffer de erro antes de iniciar um reparo. Isto assegura que códigos de erro antigos não estarão presentes no buffer.

Se possível, verifique o conteúdo completo do buffer de erros. Em algumas situações, um código de erro é somente o resultado de um outro código de erro e não da causa real (por exemplo, um defeito no circuito de detecção de proteção pode também levar a uma proteção).

Tabela 5-1 Código de Erro

Erro	Dispositivo	Descrição de Erro	Cheque item	Diagrama
0	Não aplicado	Nenhum Erro	-	-
1	Não aplicado	Mis-match do TV Hercules SW e Scaler SW	-	-
2	Não aplicado	-	-	-
3	Não aplicado	-	-	-
4	Scaler Genesis Flash-ROM	Erro I2C enquanto a comunicação com o Genesis Scaler e ou Flash-ROM tem falha/vazio.	7801 7B01	B7 + B8 B10
5	Scaler alimentação 7752	proteção +5V	7752	B6
6	Não aplicado	Erro geral I2C	1102, 7L04, 7M00	B1+B18 +B19
7	ADC	erro I2C	7L04	B18
8	Scaler EEPROM	Erro I2C enquanto comunicação com o Scaler EEPROM	7207	B2
9	Hercules EEPROM	Erro I2C enquanto comunicação com o Hercules EEPROM (NVM para TV). Nota: quando o Hercules EEPROM está defeituoso, o Hercules poderá operar com suas valores padrões.	7207	B2
10	Tuner	Erro I2C enquanto comunicação com o tuner PLL.	1102, F102, F104, F107	B1
11	Columbus	Erro I2C enquanto comunicação com o 2D/3D combifilter Columbus	7M00	B19
12	Não aplicado	-	-	-
13	HDMI Panellink Receptor/Decodificador	Erro I2C enquanto comunicação com o iBoard HDMI Panelink Receptor/Decodificador (somente em aparelhos na NAFTA e AP)	7D03	B12 (somente em aparelhos na NAFTA e AP)
14	Scaler SDRAM	Erros lidos-escritos com o Scaler SDRAM	7B01	B10
15	Não aplicado	-	-	-
16	EPLD	Erro I2C enquanto comunicação com EPLD	7N02	B20 + B21
17	Módulo Digital (somente nos aparelhos Digitais)	Erro I2C enquanto comunicação com o Módulo Digital (somente com aparelhos Digitais)	Módulo Digital (somente com aparelhos Digitais)	
18	Não aplicado	-	-	-

5.6 Procedimento do LED Piscando

Através deste procedimento, você pode fazer o conteúdo do código de erro visível através do LED frontal. Isto é especialmente útil quando não há imagem.

Quando o SDM entra, o LED frontal irá piscar o conteúdo do buffer de erro:

- O LED pisca com o número de pulso do código de erro, seguido por um período de tempo de 1,5 segundos, no qual o LED está desligado.
- Então esta sequência é repetida.

Qualquer comando RC5 termina esta sequência

Exemplo: Erro: 12 9 6 0 0

Após entrar no SDM, o LED vermelho frontal mostrará:

- 1 piscada longa de 5s inicia a sequência
- 12 piscadas curtas seguidas por uma pausa de 1,5s,
- 9 piscadas curtas seguidas por uma pausa de 1,5s,
- 6 piscadas curtas seguidas por uma pausa de 1,5s,
- 1 piscada longa de 1,5s para finalizar a sequência,
- A sequência reinicia.

5.7 Falhas Encontradas e Dicas de reparo

Notas:

- Supondo que os componentes são montados corretamente e com soldas bem feitas.
- Antes de algumas falhas, verifique se a correta opção de ajuste foi utilizada.

5.7.1 Editor NVM

Em alguns casos, pode ser acessível uma mudança nos índices do NVM. Isto pode ser feito com o "NVM Editor" no modo SAM.

Cuidado:

- **Não mude as configurações NVM sem entender a função de cada ajuste, pois um ajuste NVM incorreto pode causar seriamente danar as funções corretas do aparelho de TV!**
- **Não mude os ajustes de Scaler NVM, já isso irá danificar a funcionalidade DVI do aparelho de TV!**
- Sempre anote as configurações NVM existentes, antes de mudar as configurações. Isto irá permitir que você retorne às configurações originais, se o novo ajuste ficar incorreto.

Tabela 5-2 Editor NVM

	Hex	Dec	Descrição
.ADR	0x000A	10	Valor atual
.VAL	0x0000	0	Valor novo
.Store	Armazenar ?		

Tabela 5-3 Valores padrão NVM (funções option bit através do editor NVM no modo SAM)

Byte Nr.	Bit	Feature/Mode	Description	50PF732079 /93 /98	42PF732079 /93 /98
Byte 0 174(dec)	0	QSS (LSB)	Mode of quasi split sound amplifier	1	1
	1	FMI	Connection of output of QSS amplifier	1	1
	2	HCO	EHT tracking mode	0	0
	3	HP2	Synchronization of OSD/Text display	1	1
	4	FSL	Forced slicing level for vertical sync	1	1
	5	TFR	DC transfer ratio of luminance signal	1	1
	6	OSVE	Black current measuring in overscan	0	0
	7	MVK (MSB)	(For Future Usage, as defined by software)	0	0
	Total Dec Values			59	59
	Total Hex Values			3B	3B
Byte 1 175(dec)	0	PSE	PSE	0	0
	1	OPC	OPC	0	0
	2	PRIS	PRIS	0	0
	3	CONTINUOUS FACTORY	Continuous factory mode	0	0
	4	WHITE PATTERN ON	Last color pattern status in factory mode	0	0
	5	SDM MODE	Service default mode on/off	0	0
	6	SAM MODE	Service Align mode on/off	0	0
	7	SVMA	Scavm On / Off	0	0
	Total Dec Values			0	0
	Total Hex Values			00	00
Byte 2 176(dec)	0	MUTE STATUS	Mute status	0	0
	1	TUNER AUTO MODE	Auto mode	1	1
	2	CABLE MODE	Cable/Antenna mode	0	0
	3	LAST POWER MODE	Last power status of the set	1	1
	4	CHILD LOCK MODE	Child lock enabled	0	0
	5	SURF MODE	Surf mode on/off	0	0
	6	FACTORY MODE	Factory mode on	0	0
	7	PSNS	For PAL color enhancement in ES4	1	1
	Total Dec Values			138	138
	Total Hex Values			8A	8A
Byte 3 177(dec)	0	RADIO/TV MODE	Radio mode or TV mode	0	0
	1	WAKE-UP MODE	WAKE-UP MODE	0	0
	2	HOTEL MODE	TV in Hotel mode	0	0
	3	HOTEL KBD LOCK	Keyboard locked	0	0
	4	HBL	HBL	0	0
	5	BLS	Blue stretch mode	1	1
	6	SL	SL	0	0
	7	CFA0	Comb filter On/Off	1	1
	Total Dec Values			160	160
	Total Hex Values			A0	A0
Byte 4 178(dec)	0	Signal Strength	Signal Strength Switch in MK2	0	0
	1	LPG	LPG	0	0
	2	DVD TRAY LOCK	Lock/Unlock DVD tray	0	0
	3	SCRSaver MODE	Screen saver mode	1	1
	4	BKS	Black Stretch Mode	1	1
	5	BSD	Black Stretch Depth	1	1
	6	CRA0	Coring on SVM	1	1
	7	PIP QSS	PIP QSS	0	0
	Total Dec Values			120	120
	Total Hex Values			78	78

Byte Nr.	Bit	Feature/Mode	Description	50PF732079 /93 /98	42PF732079 /93 /98
Byte 5 179(dec)	0	FFI	Fast Filter	0	0
	1	NNR	No red reduction during blue stretch	1	1
	2	MUS	NTSC matrix	1	1
	3	GAM	Gamma control	1	1
	4	CBS	Control sequence of beam current limiting	0	0
	5	LLB	Low level of beam current limiter	0	0
	6	DSA	Dynamic skin tone angle area	1	1
	7	DSK	Dynamic skin tone angle on/ off	0	0
		Total Dec Values		78	78
		Total Hex Values		4E	4E
Byte 6 180(dec)	0	LTI status	LTI last status	1	1
	1	Inc_Life_Time	Inc_Life_Time	0	0
	2	PC_Mode	PC_Mode	0	0
	3	HD_Mode	HD_Mode	0	0
	4	Tact_Switch	Tact_Switch	0	0
	5	Set_In_Special_Stby	Set_In_Special_Stby	0	0
	6	Hotel_OSDDisplay	Hotel_OSDDisplay	0	0
	7	Hotel_MonitorOut	Hotel_MonitorOut	0	0
		Total Dec Values		1	1
		Total Hex Values		01	01
Byte 7 181(dec)	0	Hotel_IconMode	Hotel_IconMode	0	0
	1	DBE	DBE	1	1
	2	SD	SD	0	0
	3	Set_in_PC_Sleep_Mode	Set_in_PC_Sleep_Mode	0	0
	4	Reserved	Reserved	0	0
	5	Reserved	Reserved	0	0
	6	Reserved	Reserved	0	0
	7	Reserved	Reserved	0	0
		Total Dec Values		2	2
		Total Hex Values		02	02

5.7.2 Carregando os valores de defeitos NVM

No caso de uma NVM em branco ser colocada ou quando o índice da NVM está corrompido, valores padrões podem ser carregado no NVM. (Para troca de NVM zerado, o curto SDM de um jumper e aplicação de tensão de rede). Depois de os valores padrões serem carregados será possível iniciar e ajustar o TV. Este processo não é muito longo e inicia automaticamente, depois de carregado siga os seguintes passos:

1. Desligue o TV através da chave liga/desliga.
2. Curto-circuite os jumpers SDM (mantenha curto-circuitado).
3. Pressione P+ ou /ch+ no teclado (e mantenha pressionado).
4. Ligue o TV através da chave liga/desliga.
5. Quando o aparelho for ligado, as teclas P+/Ch+ podem ser liberados e o curto circuito dos jumpers SDM pode ser removido.

Métodos alternativos:

1. Vá em SAM.
2. Selecione o Editor NVM (não o Editor SC NVM).
3. Selecione ADR (endereço) para 1 (dec).
4. Mude o VAL (valor) para 170 (dec).
5. Guarde o valor.
6. Desconecte os plugues principais e espere por alguns segundos.
7. Reconecte os plugues principais e espere até que o aparelho vá até seu modo standby (o LED vermelho brilha).
8. Reinicie o aparelho.

5.7.3 Tuner e FI

Sem imagem em modo RF, mas há um Noise Raster

1. Verifique se a figura está presente em AV. Se não, vá na seção de resolução de problemas processando vídeo.
2. Se presente, verifique se os ajustes de Option estão corretos.
3. Verifique se todas as voltagens de fonte estão presentes (3.3/5/8/12/33V).
4. Verifique se as linhas I2C estão funcionando corretamente (3.3V).
5. Armazene manualmente um canal conhecido e verifique se há saída IF no pino 11 do Tuner.
6. Verifique a voltagem DC no pino 2 do Tuner. A voltagem DC deve variar de acordo com a frequência/ canal a ser selecionada.
7. Se a voltagem da sintonia está OK, verifique a saída do tuner, pino 11.
8. Se não há saída, o Tuner pode ter um defeito. Mude o Tuner.

Problema de som em imagem para L'System (rolling horizontal lines)

1. Verifique se AGC L'em modo SAM está ajustado em 0.
2. Se sim, alinhe o ajuste para o correto valor.

O sistema requerido não é selecionado corretamente

Verifique se o Service jumper (tamanho #4204 & 4205, 0805) está presente. Se sim, remova-o.

5.7.4 Processamento de vídeo

Sem energia

1. Verifique +12V e 3V3 na posição 1J02.
2. Sem fonte, verifique o conector 1J02.
3. Se estiver correto, verifique a placa de fonte de energia.

A Alimentação está correta, mas não há LED verde

1. Verifique se os conectores 1K00 estão propriamente inseridos.
2. Se eles estiverem inseridos adequadamente, verifique se o 3V3 está presente.

Sem imagem na tela (tela branca com correta saída de som)

1. Verifique se o menu de usuário está visível.
2. Se o menu de usuário está correto, ative o modo teletexto.
3. Se o teletexto estiver OK, o problema é no ADC (B18) & Columbus 3D combfilter (B19), se presente (dependendo do modelo, veja também o parágrafo “Teletext Path” no capítulo 9).
4. Se o menu de usuário não está visível, verifique se a luz do painel LCD está LIGADA.
5. Se a luz está DESLIGADA, o problema está no painel Alimentação ou no painel LCD. Verifique também o pino 12 (LAMP_ON_OFF) do 1J02. Ele deve estar alto durante a operação normal.

Nota: Para a proposta de busca de defeitos, é importante saber o seguinte: em modelos Pixel Plus e Digital Crystal Clear, que tem um ADC (B18) e Columbus 3D combfilter (B19), a entrada digital do scaler é usada em trajeto de vídeo digital (saída Hercules), uma vez que a entrada analógica digital RGB (entrada analógica do scaler) é usado apenas para teletexto. Isto significa que nenhum modo misto (vídeo mais teletexto simultaneamente) é possível. Se há som e teletexto, mas não há vídeo e menu de usuário (tela branca), o trajeto digital (Hercules - ADC - Columbus - Scaler) está com defeito. Se há som mas não há teletexto, a parte final (Scaler - Painel LCD) está defeituosa. Em modelos Crystal Clear, que não tem um ADC e Columbus, o trajeto RGB (entrada analógica do scaler) é usada para vídeo e teletexto.

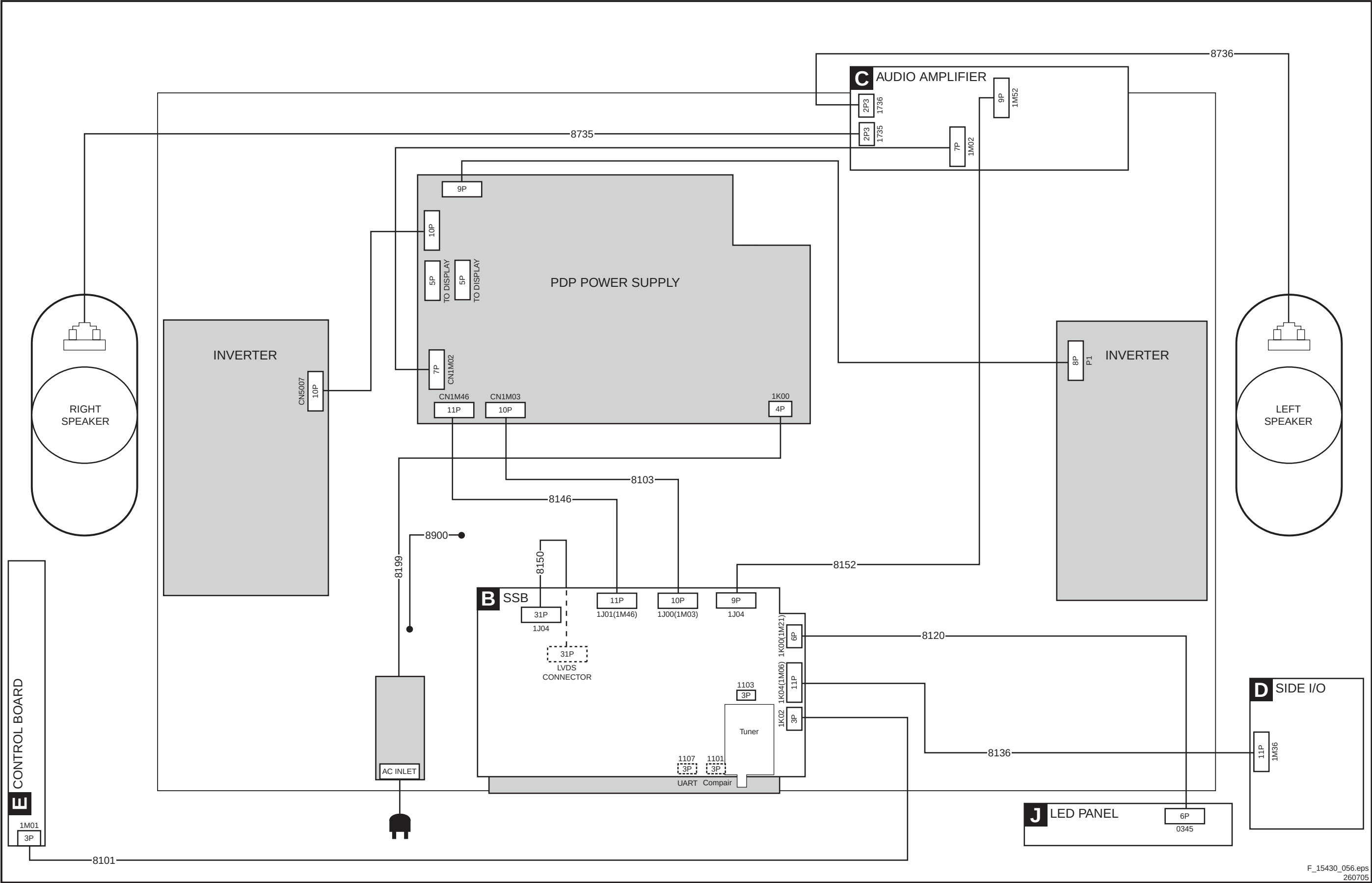
Sem TV, mas o PC está presente

1. Verifique se Hsync_SDTV e Vsync_SDTV estão presentes no pino 1 & pino 13 do 7E03.
2. Se eles estão presentes, verifique a saída teletexto.
3. Se não há saída teletexto, o IC TDA150xx pode estar com defeito.

5.7.5 Alimentação

No caso da alimentação não funcionar, verifique (fora da óbvia verificação de fusível) se o osciladores em IC7001 (em aparelhos de TV com telas de 37 polegadas) ou em IC7001 e ICU01 (em aparelhos de TV com telas de 42 polegadas) estão funcionando. Se não, troque os ICs.

DIAGRAMA DE CONEXÕES - 50”



VIDEO

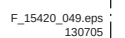
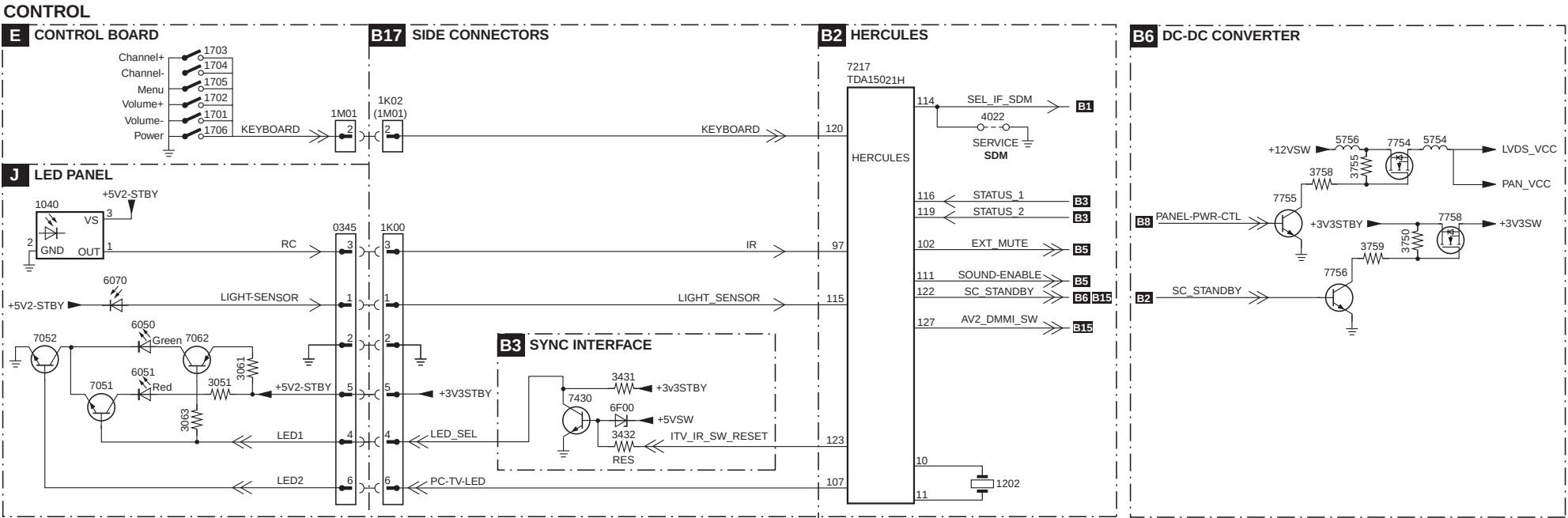
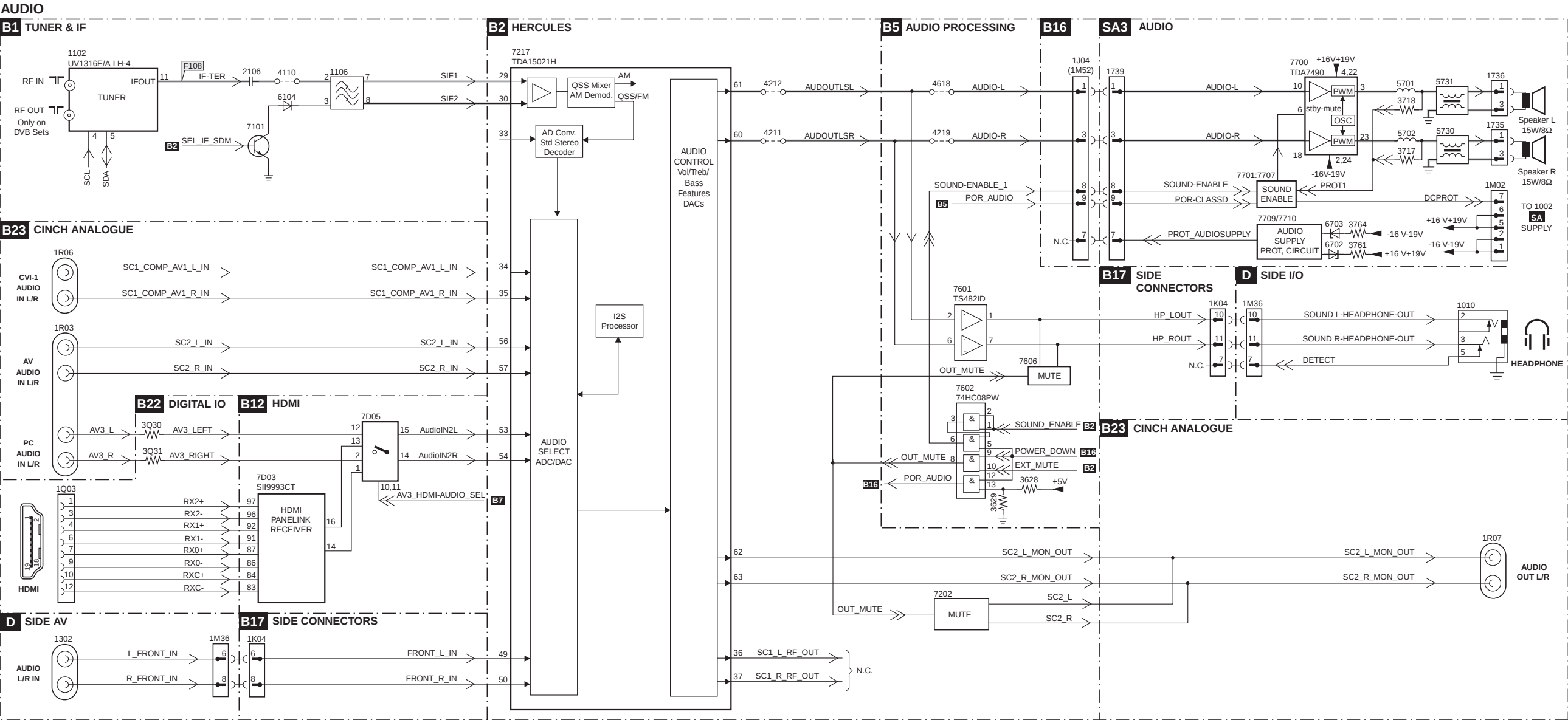


DIAGRAMA EM BLOCO ÁUDIO



LAYOUT PAINEL DE PEQUENOS SINAIS (SUPERIOR)

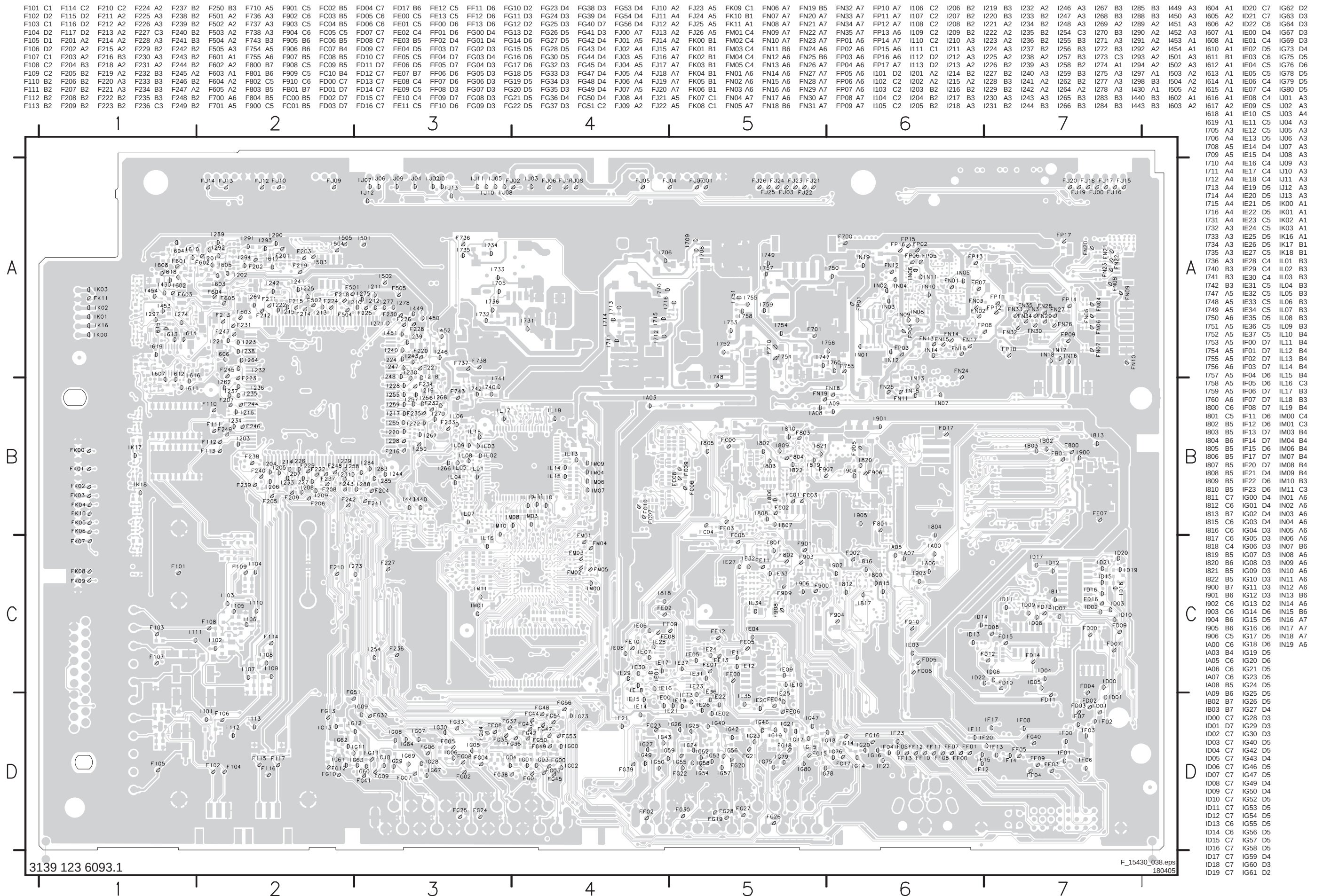
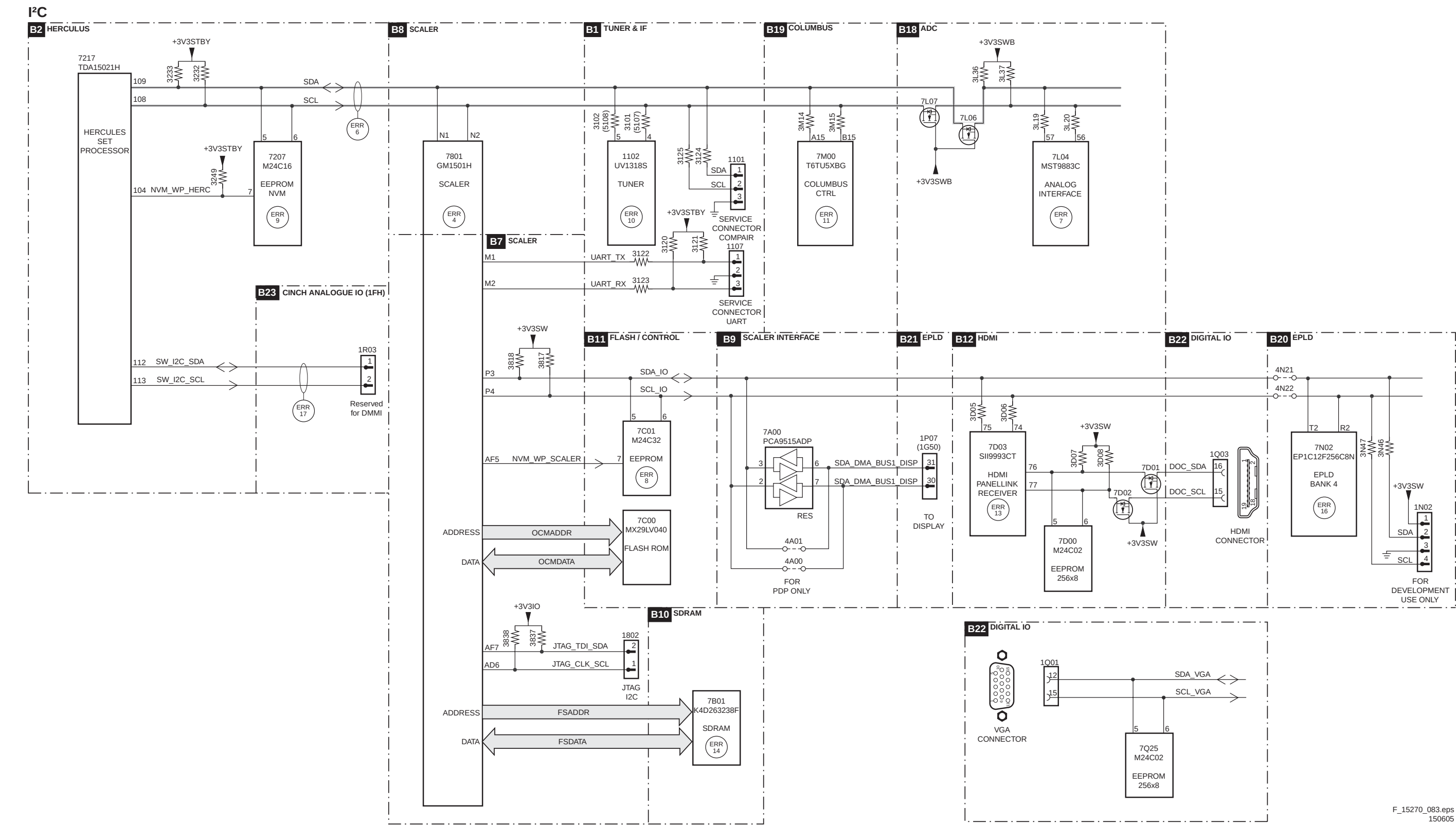
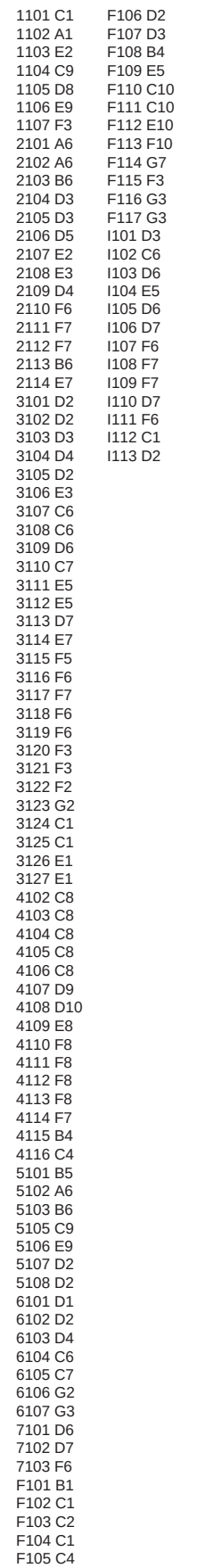
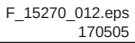


DIAGRAMA DO BARRAMENTO I2C



B1 TUNER & IF





B3 SYNC INTERFACE

B 17 TO SIDE CONNECTORS

B 18

B 19

B 13

B 7

B 2 & B 15

FOR ITV ONLY

3139 123 6093.1

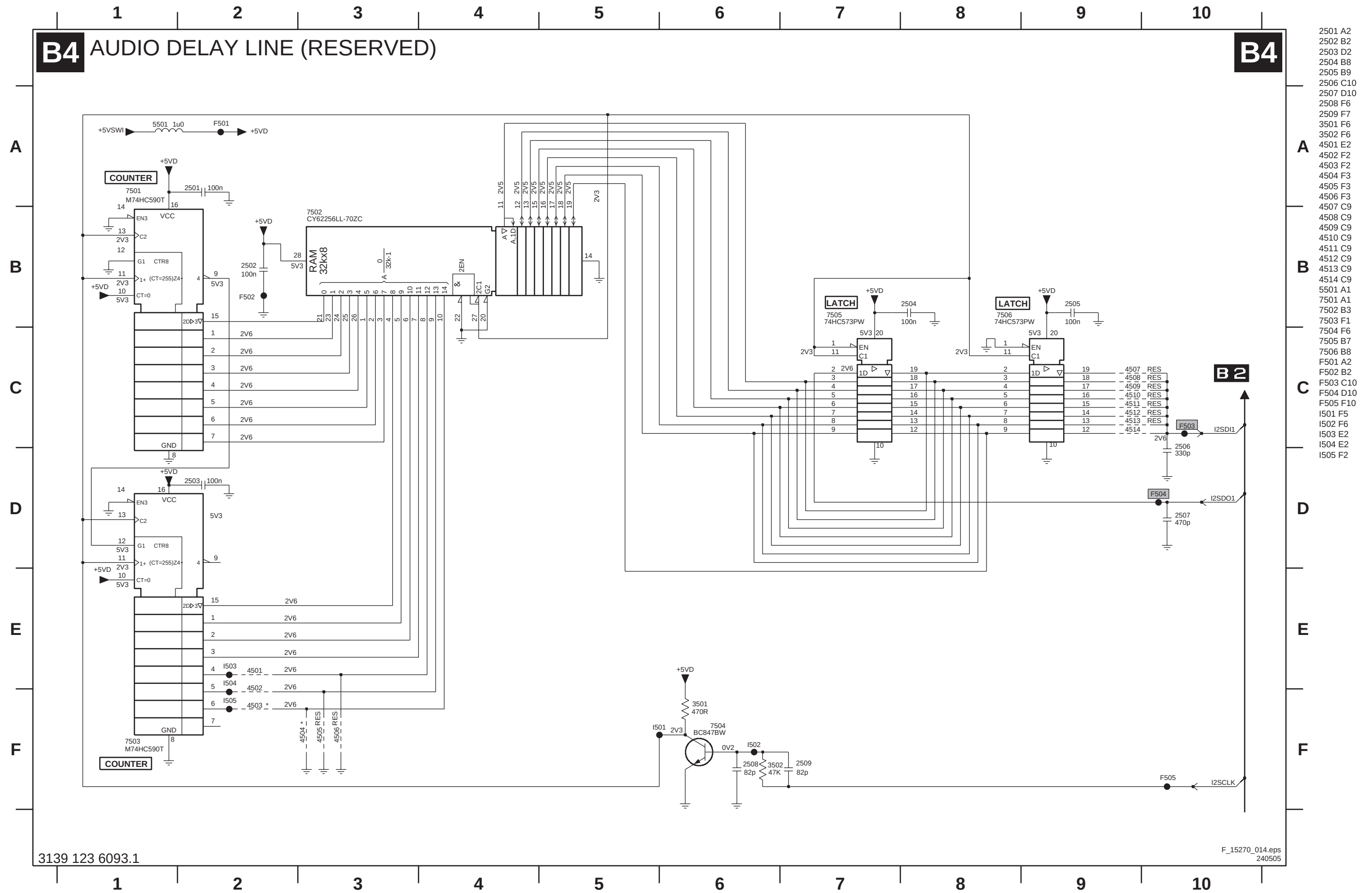
F_15270_013.eps 170505

1440 D9
1441 E9
2447 E8
2448 E9
2449 E4
3431 A3
3432 B3
3451 A5
3453 B6
3454 B7
3455 C6
3456 C7
3458 D2
3459 D4
3461 E2
3462 E4
3463 C4
4436 A6
4437 B6
4438 D2
4439 E2
4440 D2
4441 E2
5431 E8
6430 A3
6431 B3
7430 B3
7436-1 A6
7436-2 C7
7436-3 D3
7436-4 D4
7436-5 E4
7436-6 E3
I430 B3
I440 C6
I443 B5
I449 D8
I450 D8
I451 E9
I452 E9
I453 B3
I454 B2

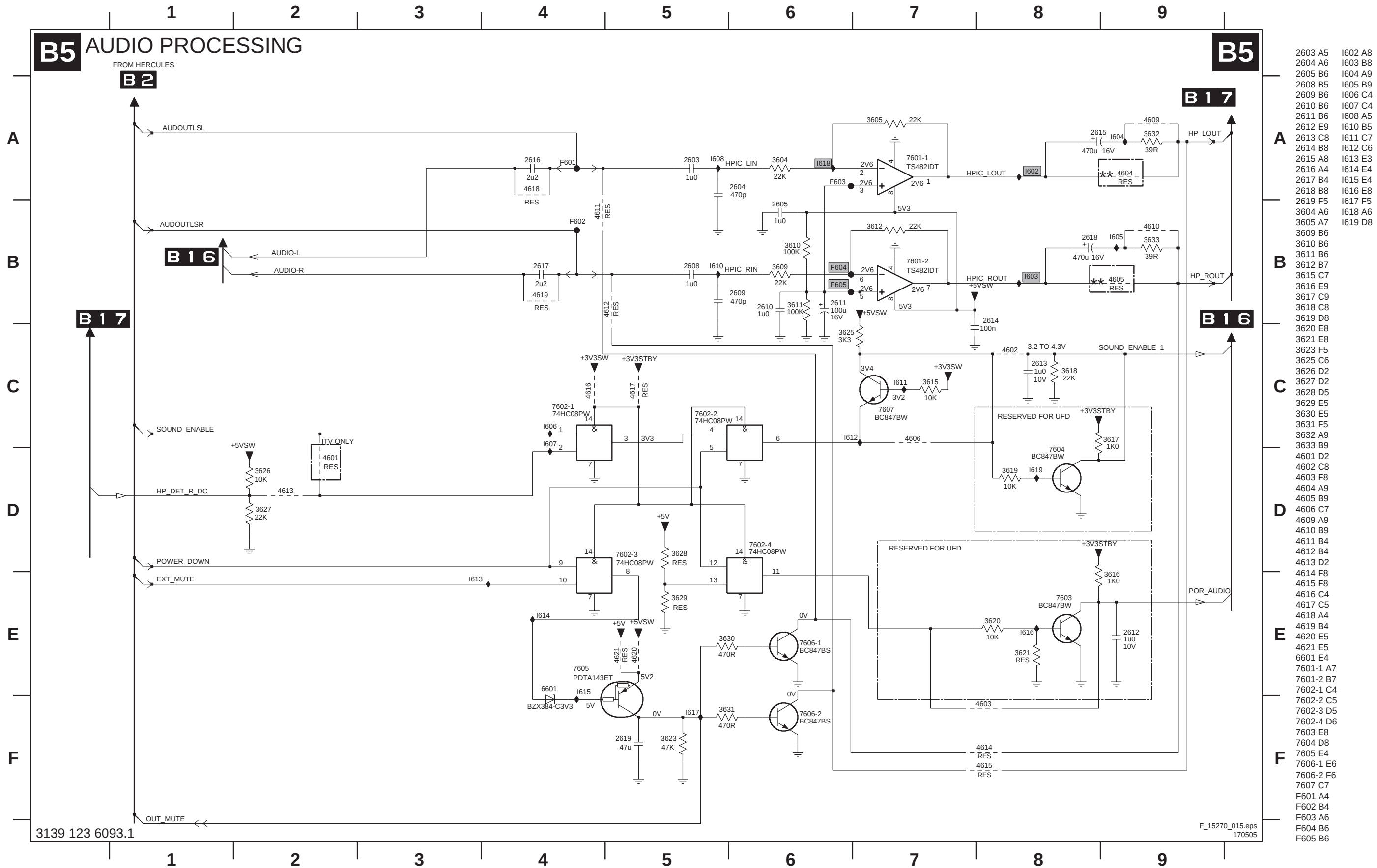
3139 123 6093.1

F_15270_013.eps
170505

SSB: LINHA DE ATRASO DE ÁUDIO (RESERVADO)



B5 AUDIO PROCESSING



SSB : TABELAS DIVERSIDADE B1-B6

B1 TUNER & IF

Item	AP - non China	Europe	NAFTA/LT	AP - DVB	Europe - DVB	China	Description
1102					V		TUN V+U PLL IEC BGDKM B
1102		V					TUN V+U PLL IEC BGHIL B
1102			V				TUNER UV1338/A F S H-4
1102	V						TUNER UV1316E/A I H-4
1102				V	V		TUNER UV1318SD/A CP H N-4
1104		V			V		FIL SAW SM 38MHZ9 OFWK3953L R
1104					V		FIL SAW SM 38MHZ OFWM3956L R
1104			V				FIL SAW SM 45MHZ75 OFWM1967L R
1104	V			V			FIL SAW SM 38MHZ9 OFWK7265L R
1105					V		FIL SAW SM 38MHZ OFWK3955L R
1106		V			V		FIL SAW SM 38MHZ9 OFWK9656L R
1106					V		FIL SAW SM 38MHZ OFWK9352L R
1106	V			V			FIL SAW SM 38MHZ9 OFWK9361L R
3101	V		V			V	RST SM 0603 100R PM5 COL
3102	V		V			V	RST SM 0603 100R PM5 COL
3104		V			V		RST SM 0603 10K PM5COL
3104	V		V	V		V	RST SM 0603 JUMP. 0R05 COL
3107	V	V		V	V	V	RST SM 0603 6K8 PM5 COL
3108	V	V		V	V	V	RST SM 0603 2K2 PM5 COL
3109	V	V		V	V	V	RST SM 0603 2K2 PM5 COL
3110						V	RST SM 0603 2K2 PM5 COL
3111	V	V		V	V	V	RST SM 0603 22K PM5 COL
3112	V	V		V	V	V	RST SM 0603 18K PM5 COL
3113						V	RST SM 0603 22K PM5 COL
3114						V	RST SM 0603 47K PM5 COL
4102	V	V	V	V	V		RST SM 0603 JUMP. 0R05 COL
4103						V	RST SM 0603 JUMP. 0R05 COL
4104	V				V		RST SM 0603 JUMP. 0R05 COL
4106		V	V		V	V	RST SM 0603 JUMP. 0R05 COL
4107						V	RST SM 0603 JUMP. 0R05 COL
4108						V	RST SM 0603 JUMP. 0R05 COL
4110	V	V		V	V	V	RST SM 0603 JUMP. 0R05 COL
4111		V			V		RST SM 0603 JUMP. 0R05 COL
4113	V			V		V	RST SM 0603 JUMP. 0R05 COL
5101	V	V		V	V	V	FXDIND SM 0805 0U39 PM10 COL R
5101			V				FXDIND SM 0805 0U68 PM10 COL R
5102	V	V	V	V	V	V	FXDIND SM 0805 12U PM10 COL R
5102					V		FXDIND SM 1008 6U8 PM5 COL R
5107				V	V		FXDIND 0603 100MHZ 600R COL R
5107		V					RST SM 0603 100R PM5 COL
5108				V	V		FXDIND 0603 100MHZ 600R COL R
5108		V					RST SM 0603 100R PM5 COL
6103		V			V		DIO SIG SM BAS316 (COL) R
6105						V	DIO SIG SM 1SS356 (RHM0) R
7101	V	V		V	V	V	TRA SIG SM BC847BW (COL) R
7102						V	TRA SIG SM BC847BW (COL) R

B2 HERCULES

Item	LC4.3A AB (DVB-T)	LC4.3E AB/LC4.8E AB/LC4.9E AB (DVB-T)	LC4.3U/L	LC4.3E/LC4.8E/LC4.9E	LC4.3E W/O 3D COMB FILTER	LC4.3A - CHINA	LC4.3A - AP (non-China)	Description
2203	V	V		V	V	V	V	ELCAP SM 16V 10U PM20 COL R
2229			V					CER2 0805 X5R 6V3 10U PM10 R
2244	V	V		V	V			CER2 0402 Y5V 16V 100N COL
2245	V	V		V	V			CER2 0402 Y5V 16V 100N COL
2246	V	V		V	V			CER2 0402 Y5V 16V 100N COL
2255	V	V	V	V		V	V	CER2 0402 Y5V 16V 100N COL
2286	V	V	V	V		V	V	CER2 0402 Y5V 16V 100N COL
2289	V							CER2 0805 Y5V 10V 4U7 P8020 R
2289				V				RST SM 0603 150R PM5 COL
2290	V	V		V	V			CER2 0805 Y5V 10V 4U7 P8020 R
2291	V	V		V				CER2 0402 Y5V 16V 100N COL
2292		V						CER2 0402 Y5V 16V 100N COL
3250	V		V	V	V	V	V	RST SM 0402 100R PM5 COL
3251	V		V	V	V	V	V	RST SM 0402 100R PM5 COL
3252	V		V	V	V	V	V	RST SM 0402 100R PM5 COL
3253	V		V	V	V	V	V	RST SM 0402 100R PM5 COL
3255	V		V	V	V	V	V	RST SM 0402 JUMP. 0R05 COL
3256	V		V	V	V	V	V	RST SM 0402 JUMP. 0R05 COL
3257	V		V	V	V	V	V	RST SM 0402 JUMP. 0R05 COL
3258	V		V	V	V	V	V	RST SM 0402 1K PM5 COL
3259	V		V	V	V	V	V	RST SM 0402 1K PM5 COL
3260	V		V	V	V	V	V	RST SM 0402 1K PM5 COL
3270								RST SM 0402 10K PM5 COL
3282		V						RST SM 0603 150R PM5 COL
3285	V	V	V	V		V	V	RST SM 0402 JUMP. 0R05 COL
3286	V	V	V	V		V	V	RST SM 0402 100R PM5 COL
3291	V							RST SM 0402 47K PM5 COL
3292	V		V					RST SM 0402 12K PM5 COL
3292	V							RST SM 0402 47K PM5 COL
3293	V							RST SM 0402 47K PM5 COL
3294	V	V		V				RST SM 0402 47K PM5 COL
3295	V	V		V	V	V	V	RST SM 0402 100K PM5 COL
3296	V	V						RST SM 0402 100R PM5 COL
4206			V		V	V	V	RST SM 0805 JUMP. 0R05 COL R
4213	V	V						RST SM 0402 JUMP. 0R05 COL
4214	V	V						RST SM 0402 JUMP. 0R05 COL
4215	V	V						RST SM 0402 JUMP. 0R05 COL
5218	V	V		V				IND FXD 1206 EMI 100MHZ 120R R
6206	V	V						DIO SIG SM BAT54 SOD323 COL R
7208		V		V	V	V	V	TRA SIG SM BC847BW (COL) R
7209			V		V	V	V	TRA SIG SM BC847BW (COL) R
7210		V		V	V	V	V	TRA SIG SM BC847BW (COL) R
7217			V			V		IC SM TDA15011H/N1BD0 (PHSE) Y
7217	V	V		V	V	V	V	IC SM TDA15021H/N1B91 (PHSE) Y
7219	V	V		V				IC SM 74HC4053D (PHSE) R

B3 SYNC INTERFACE

Item	26/32PF+xxxx - AP/NAFTA/LT	EU & AP DVB sets	LC4.3E/LC4.9x/LC4.8x/LC4.3A-China	26PF431010	Description
2449	V	V	V		CER2 0402 Y5V 16V 100N COL
3432		V			RST SM 0402 2K7 PM5 COL
3458	V	V	V		RST SM 0402 100R PM5 COL
3459	V	V	V		RST SM 0402 100R PM5 COL
3461	V	V	V		RST SM 0402 100R PM5 COL
3462	V	V	V		RST SM 0402 100R PM5 COL
4436				V	RST SM 0402 JUMP. 0R05 COL
4437				V	RST SM 0402 JUMP. 0R05 COL
4440	V	V	V		RST SM 0402 JUMP. 0R05 COL
4441	V	V	V		RST SM 0402 JUMP. 0R05 COL
6430	V		V	V	DIO REG SM PD22.4B (PHSE) R
6431	V		V	V	DIO SIG SM 1N4148WS (VISH) R
7436	V	V	V		IC SM 74LVC14APW (PHSE) R

B5 AUDIO WITHOUT AMPLIFIER

Item	26/32PF	37/42/50PF	Description
2612		V	CER2 0603 Y5V 10V 1U COL
2613	V		CER2 0603 Y5V 10V 1U COL
2616	V		CER2 0603 X5R 6V3 2U2 PM10 R
2617	V		CER2 0603 X5R 6V3 2U2 PM10 R
3615	V		RST SM 0402 10K PM5 COL
3616		V	RST SM 0402 1K PM5 COL
3617		V	RST SM 0402 1K PM5 COL
3618	V		RST SM 0402 22K PM5 COL
3619	V		RST SM 0402 10K PM5 COL
3620	V		RST SM 0402 10K PM5 COL
3623	V		RST SM 0402 47K PM5 COL
3625	V		RST SM 0402 3K3 PM5 COL
3627	V		RST SM 0402 22K PM5 COL
3628		V	RST SM 0402 10K PM5 COL
3629		V	RST SM 0402 22K PM5 COL
3630	V		RST SM 0402 330R PM5 COL
3630		V	RST SM 0402 470R PM5 COL
3631	V		RST SM 0402 330R PM5 COL
3631	V		RST SM 0402 470R PM5 COL
3632		V	RST SM 0402 RC31 39R PM5 R
3633	V		RST SM 0402 RC31 39R PM5 R
4601	V		RST SM 0603 JUMP. 0R05 COL
4602	V		RST SM 0603 JUMP. 0R05 COL
4603	V		RST SM 0603 JUMP. 0R05 COL
4606	V		RST SM 0603 JUMP. 0R05 COL
4609	V		RST SM 0603 JUMP. 0R05 COL
4610	V		RST SM 0603 JUMP. 0R05 COL
4611	V		RST SM 0603 JUMP. 0R05 COL
4612	V		RST SM 0603 JUMP. 0R05 COL
4613	V		RST SM 0603 JUMP. 0R05 COL
4614	V		RST SM 0603 JUMP. 0R05 COL
4615		V	RST SM 0603 JUMP. 0R05 COL
4616	V		RST SM 0603 JUMP. 0R05 COL
4617	V		RST SM 0603 JUMP. 0R05 COL
4618		V	RST SM 0603 JUMP. 0R05 COL
4619	V		RST SM 0603 JUMP. 0R05 COL
4620	V		RST SM 0603 JUMP. 0R05 COL
4621	V		RST SM 0603 JUMP. 0R05 COL
7603		V	TRA SIG SM BC847BW (COL) R
7604		V	TRA SIG SM BC847BW (COL) R
7607	V		TRA SIG SM BC847BW (COL) R

B6 DC DC CONVERTER

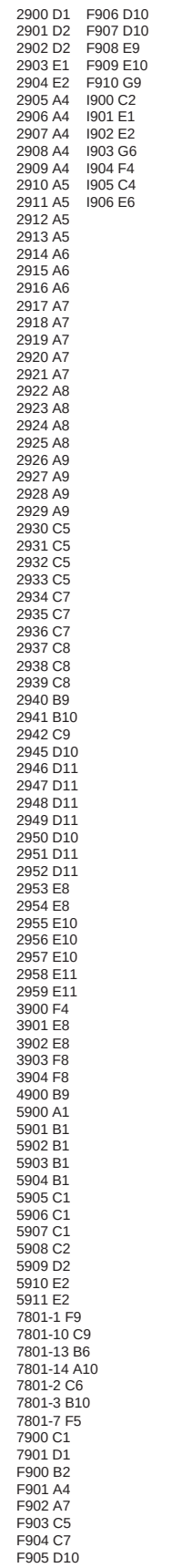
Item	26/32PF LCD	37/42PF LCD	42/50PF PDP	DVB PDP 42PF	DVB LCD 37PF	Description
2701	V	V			V	CER1 0402 NP0 50V 100P COL
2706		V	V	V	V	ELCAP SM 16V 10U PM20 COL R
2709		V	V	V	V	ELCAP SM 16V 47U PM20 COL R
2710		V	V	V	V	CER2 1210 Y5V 25V 10U P8020 R
2711		V	V	V	V	CER2 1210 Y5V 25V 10U P8020 R
2713		V	V	V	V	ELCAP SM SEV 16V 470U PM20 R
2714		V	V	V	V	CER2 0402 X7R 50V 220P COL
2715		V	V	V	V	CER2 0402 X7R 16V 22N PM10 R
2741		V	V	V	V	CER2 0603 X7R 10V 220N COL
2751	V	V			V	CER2 0402 Y5V 16V 100N COL
2752	V	V			V	ELCAP SM 16V 47U PM20 COL R
2760	V	V			V	CER2 1206 X7R 25V 1U PM10 R
2761		V	V	V	V	CER2 1206 X7R 25V 1U PM10 R
3708		V	V	V	V	RST SM 0402 10K PM5 COL
3709		V	V	V	V	RST SM 0402 6K8 PM5 COL
3712		V	V	V	V	RST SM 0603 RC22H 5K6 PM1 R
3713		V	V	V	V	RST SM 0603 RC22H 3K3 PM1 R
3716		V	V	V	V	RST SM 0402 4K7 PM5 COL
3740		V	V	V	V	RST SM 0402 1K5 PM5 COL
3741		V	V	V	V	RST SM 0402 1K5 PM5 COL
3742		V	V	V	V	RST SM 0402 15K PM5 COL
3743		V	V	V	V	RST SM 0402 22K PM5 COL
3755	V	V			V	RST SM 0402 10K PM5 COL
3758	V	V			V	RST SM 0402 15K PM5 COL
3760	V	V			V	RST SM 0402 100R PM5 COL
3761		V	V	V	V	RST SM 0402 100R PM5 COL
5700	V	V			V	IND FXD 1206 EMI 100MHZ 120R R
5704		V	V	V	V	IND FXD SM 1206 10U PM20 R
5709		V	V	V	V	IND FXD SM 7032 10U PM20 R
5712		V	V	V	V	IND FXD SM 12565 33U PM20 R
5713		V	V	V	V	INDFXD SM 10145 10U PM20 R
5756	V	V			V	IND FXD 1206 EMI 100MHZ 120R R
5757	V	V			V	IND FXD 1206 EMI 100MHZ 120R R
6708		V	V	V	V	DIO REC SS24 COL R
6709		V	V	V	V	DIO REC SS14 COL R
6712		V	V	V	V	DIO REC SS36 COL R
6740		V	V	V	V	DIO REG SM PD28.2B (PHSE) R
7708		V	V	V	V	IC SM LF33CPT (ST00) R
7710		V	V	V	V	IC SM E-L5973D (ST00) R
7741		V	V	V	V	TRA SIG SM BC847BW (COL) R
7742		V	V	V	V	TRA SIG SM BC847BW (COL) R
7754	V	V			V	FET POW SM SI2301BDS-E3(VISH)R
7755	V	V			V	TRA SIG SM PDTC114ET (COL) R

The image displays a complex PCB layout for a B7 SCALER. The layout is organized into several main functional blocks, each with its own set of components and interconnections.

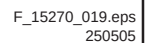
- SYSTEM Block:** This block is the central hub, containing the GM1501-LF-BD (7801-12) and various peripheral components like resistors, capacitors, and connectors. It includes a large table of component values and their locations.
- VIDEO Block:** This block handles video signals, featuring components like the 7801-6 GM1501-LF-BD and various video input/output connectors.
- GPIO Block:** This block manages general-purpose input/output signals, including the 7801-9 GM1501-LF-BD and various GPIO pins.
- OCM-ADR Block:** This block is responsible for OCM-ADR signals, featuring the 7801-4 GM1501-LF-BD and various OCM-ADR pins.
- OCM-DATA Block:** This block handles OCM-DATA signals, featuring the 7801-5 GM1501-LF-BD and various OCM-DATA pins.
- OCM-INT2 Block:** This block manages OCM-INT2 signals, featuring the 7801-6 GM1501-LF-BD and various OCM-INT2 pins.
- OCM-INT1 Block:** This block handles OCM-INT1 signals, featuring the 7801-7 GM1501-LF-BD and various OCM-INT1 pins.
- OCM-INT0 Block:** This block manages OCM-INT0 signals, featuring the 7801-8 GM1501-LF-BD and various OCM-INT0 pins.
- OCM-INT3 Block:** This block handles OCM-INT3 signals, featuring the 7801-9 GM1501-LF-BD and various OCM-INT3 pins.
- OCM-INT4 Block:** This block manages OCM-INT4 signals, featuring the 7801-10 GM1501-LF-BD and various OCM-INT4 pins.
- OCM-INT5 Block:** This block handles OCM-INT5 signals, featuring the 7801-11 GM1501-LF-BD and various OCM-INT5 pins.
- OCM-INT6 Block:** This block manages OCM-INT6 signals, featuring the 7801-12 GM1501-LF-BD and various OCM-INT6 pins.
- OCM-INT7 Block:** This block handles OCM-INT7 signals, featuring the 7801-13 GM1501-LF-BD and various OCM-INT7 pins.
- OCM-INT8 Block:** This block manages OCM-INT8 signals, featuring the 7801-14 GM1501-LF-BD and various OCM-INT8 pins.
- OCM-INT9 Block:** This block handles OCM-INT9 signals, featuring the 7801-15 GM1501-LF-BD and various OCM-INT9 pins.
- OCM-INT10 Block:** This block manages OCM-INT10 signals, featuring the 7801-16 GM1501-LF-BD and various OCM-INT10 pins.
- OCM-INT11 Block:** This block handles OCM-INT11 signals, featuring the 7801-17 GM1501-LF-BD and various OCM-INT11 pins.
- OCM-INT12 Block:** This block manages OCM-INT12 signals, featuring the 7801-18 GM1501-LF-BD and various OCM-INT12 pins.
- OCM-INT13 Block:** This block handles OCM-INT13 signals, featuring the 7801-19 GM1501-LF-BD and various OCM-INT13 pins.
- OCM-INT14 Block:** This block manages OCM-INT14 signals, featuring the 7801-20 GM1501-LF-BD and various OCM-INT14 pins.
- OCM-INT15 Block:** This block handles OCM-INT15 signals, featuring the 7801-21 GM1501-LF-BD and various OCM-INT15 pins.
- OCM-INT16 Block:** This block manages OCM-INT16 signals, featuring the 7801-22 GM1501-LF-BD and various OCM-INT16 pins.
- OCM-INT17 Block:** This block handles OCM-INT17 signals, featuring the 7801-23 GM1501-LF-BD and various OCM-INT17 pins.
- OCM-INT18 Block:** This block manages OCM-INT18 signals, featuring the 7801-24 GM1501-LF-BD and various OCM-INT18 pins.
- OCM-INT19 Block:** This block handles OCM-INT19 signals, featuring the 7801-25 GM1501-LF-BD and various OCM-INT19 pins.

The layout also includes various other components like resistors, capacitors, and connectors, all labeled with their respective values and locations. The overall design is highly detailed and professional, typical of a high-quality PCB layout.

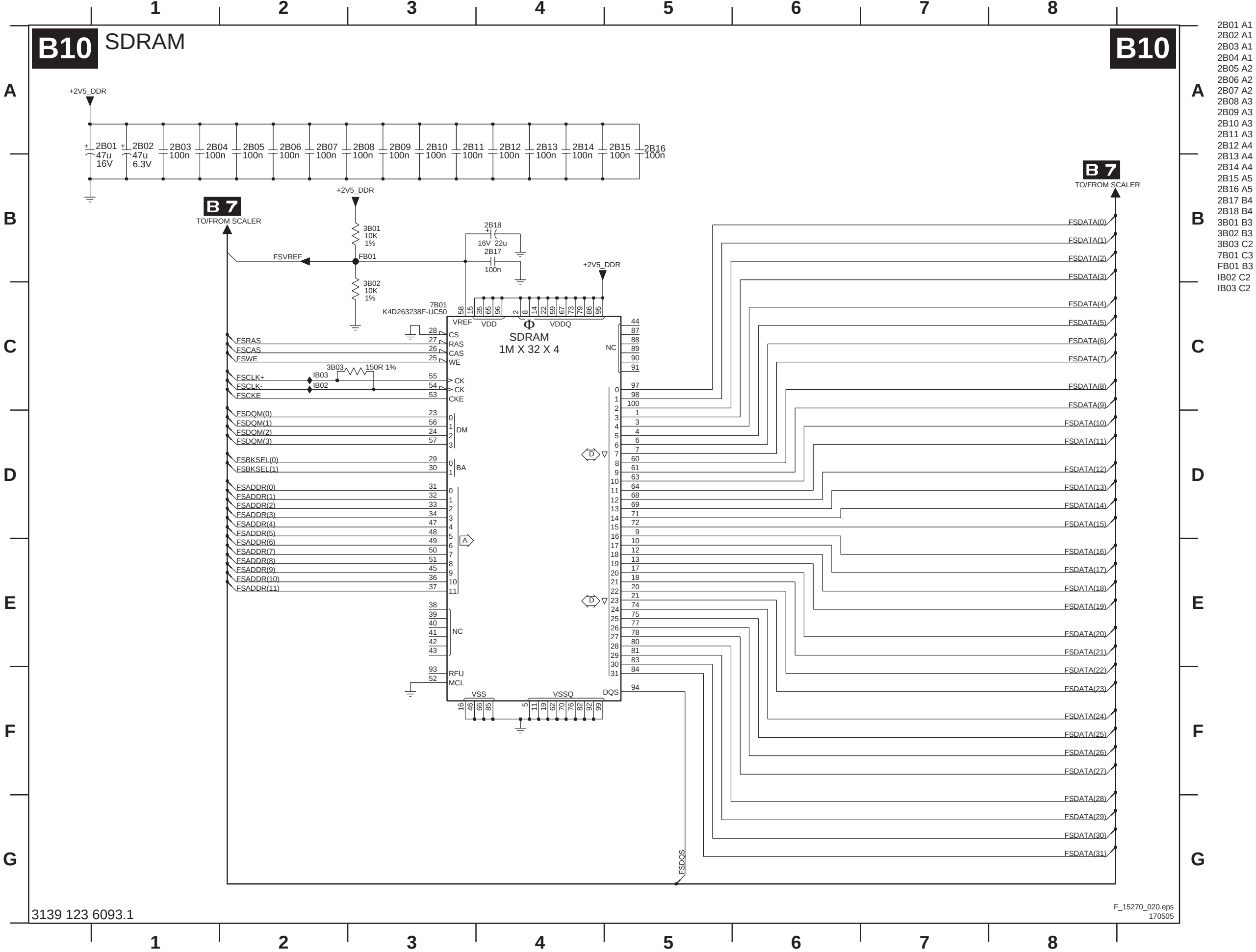
B8 SCALER



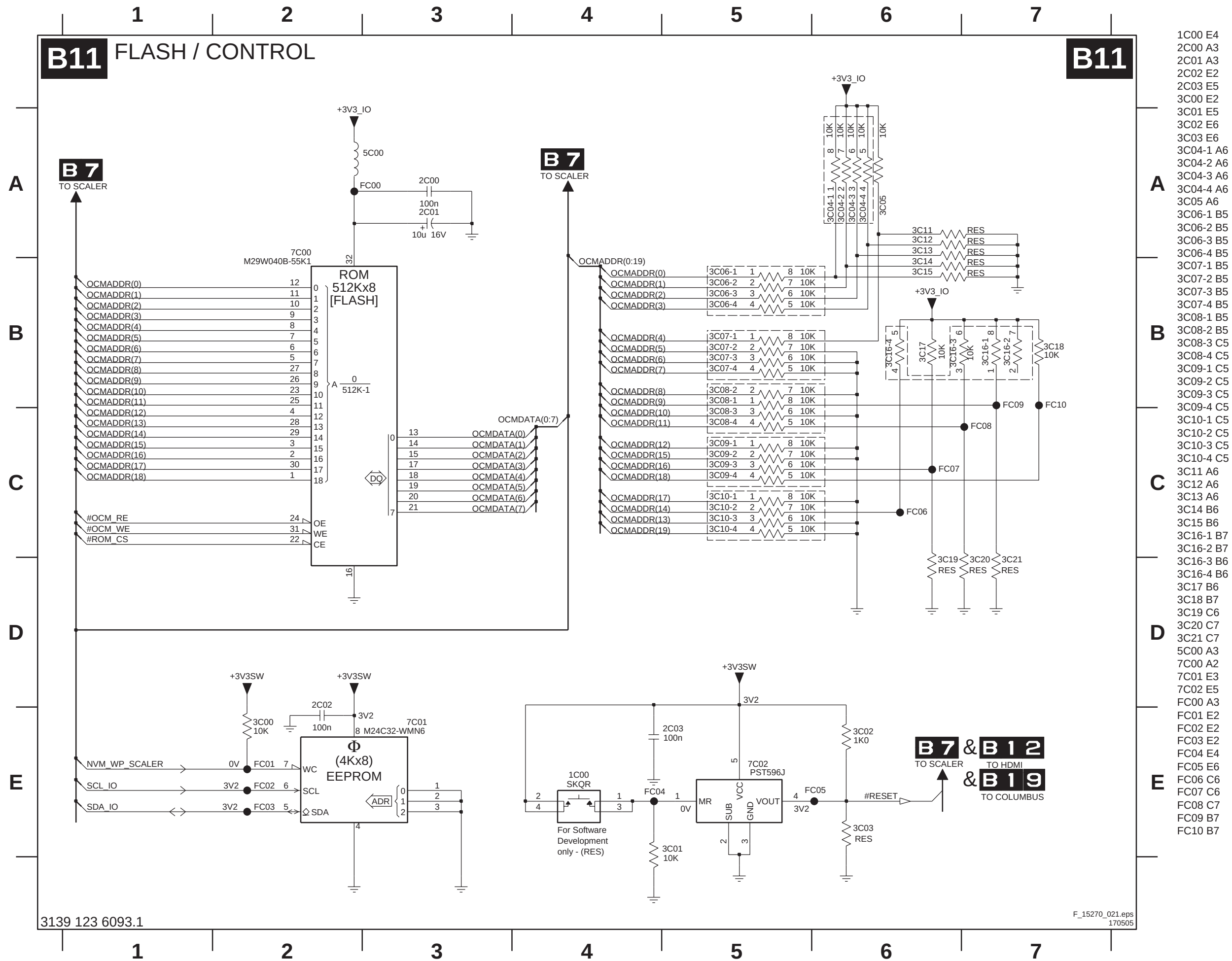
B9 SCALER INTERFACE



SSB: SDRAM

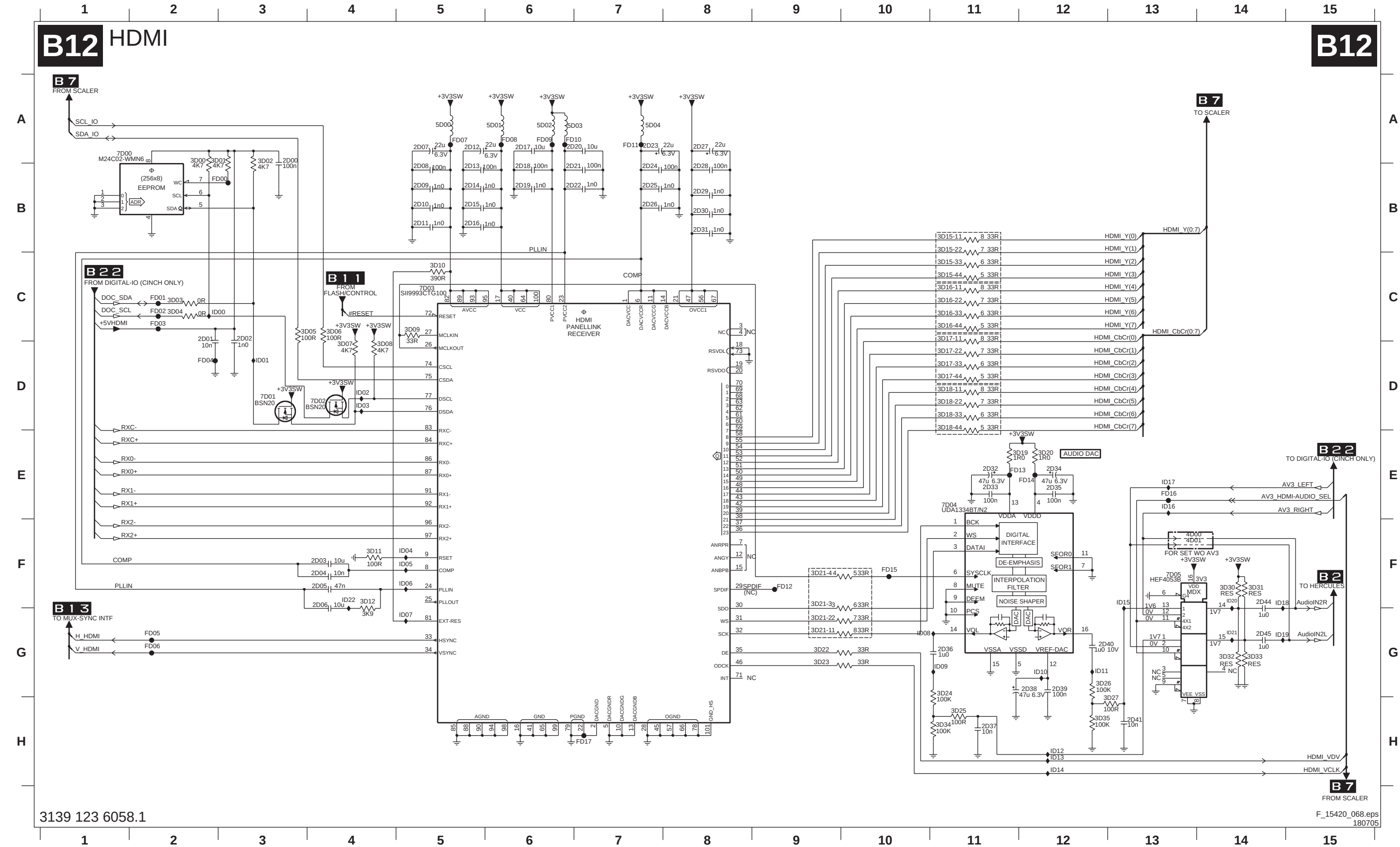


SSB: FLASH/CONTROLE

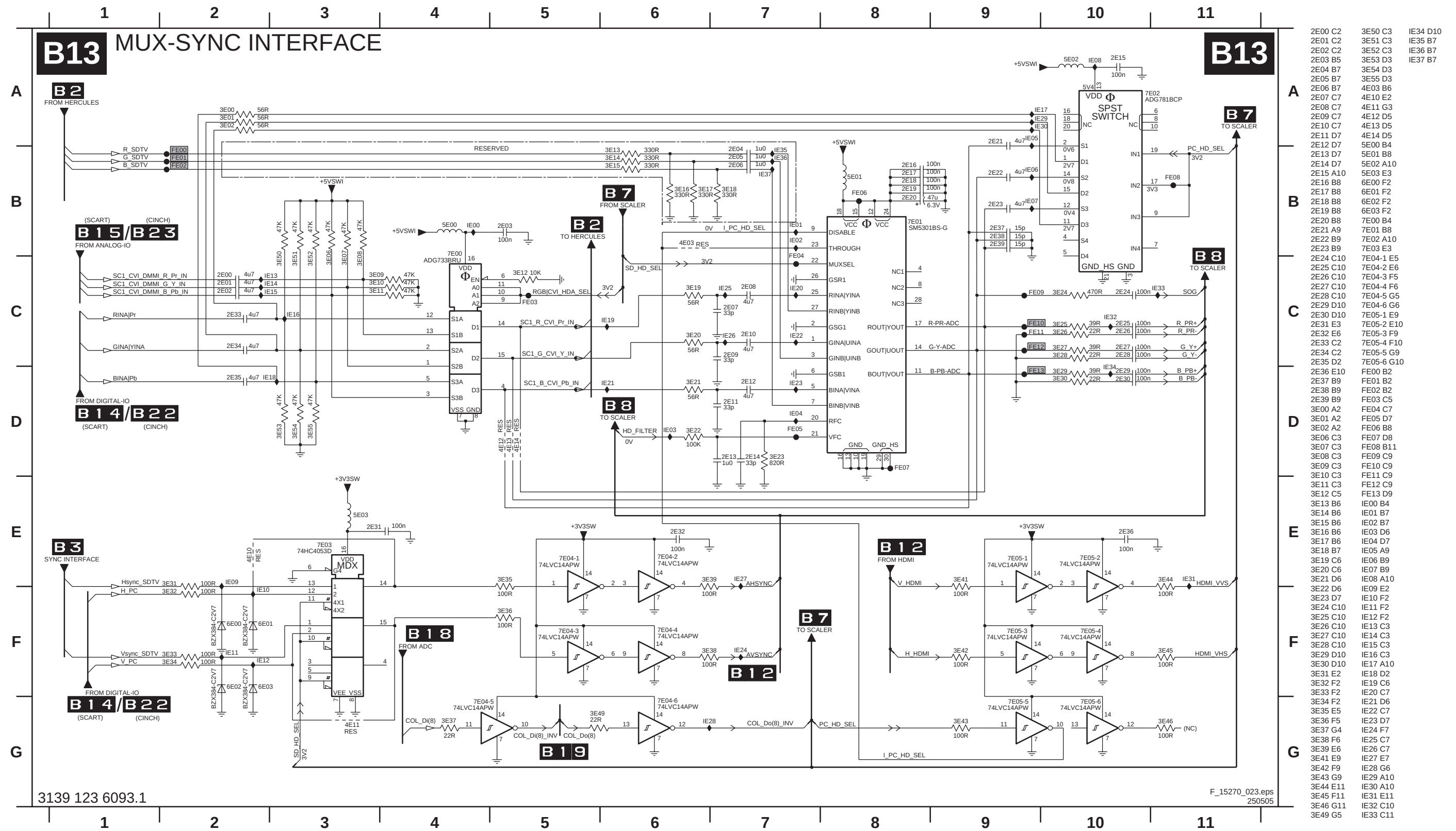


SSB: HDMI

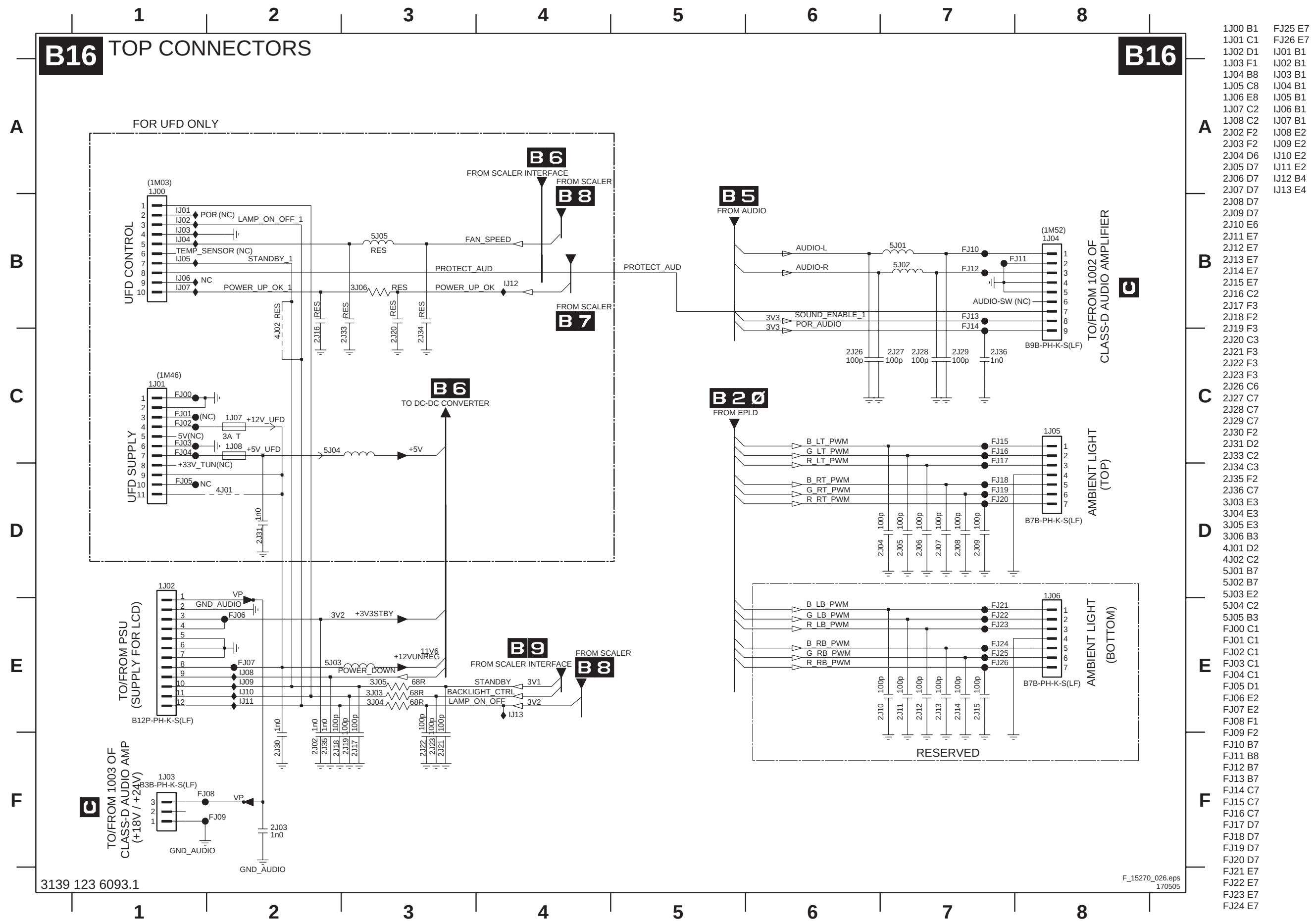
2D00 A3	2D06 F4	2D12 A5	2D18 B6	2D24 B7	2D30 B8	2D36 G11	2D44 F14	3D04 C2	3D10 C5	3D15-4 C11	3D17-2 D11	3D18-4 D11	3D21-4 F9	3D27 H13	3D35 H12	5D03 A7	7D04 E11	FD04 D2	FD10 A6	FD16 E13	ID04 F5	ID10 G12	ID16 E13	ID22 F4
2D01 C2	2D07 A5	2D13 B5	2D19 B6	2D25 B7	2D31 B8	2D37 H11	2D45 G14	3D05 C4	3D11 F4	3D16-1 C11	3D17-3 D11	3D19 E12	3D22 G9	3D30 F14	4D00 F13	5D04 A7	7D05 F13	FD05 G2	FD11 A7	FD17 H7	ID05 F5	ID11 G12	ID17 E13	
2D02 C3	2D08 B5	2D14 B5	2D20 A7	2D26 B7	2D32 E11	2D38 G12	3D00 A2	3D06 C4	3D12 F4	3D16-2 C11	3D17-4 D11	3D20 E12	3D23 G9	3D31 F14	4D01 F13	7D00 A2	FD00 B3	FD06 G2	FD12 F9	ID00 C3	ID06 F5	ID12 H12	ID18 F14	
2D03 F4	2D09 B5	2D15 B5	2D21 B6	2D27 A8	2D33 E11	2D39 G12	3D01 A3	3D07 D4	3D15-1 B11	3D16-3 C11	3D18-1 D11	3D21-1 G9	3D24 G11	3D32 G14	5D00 A5	7D01 D3	FD01 C2	FD07 A5	FD13 E11	ID01 D3	ID07 G5	ID13 H12	ID19 G14	
2D04 F4	2D10 B5	2D16 B5	2D22 B6	2D28 B8	2D34 E12	2D40 G12	3D02 A3	3D08 D4	3D15-2 B11	3D16-4 C11	3D18-2 D11	3D21-2 G9	3D25 H11	3D33 G14	5D01 A6	7D02 D4	FD02 C2	FD08 A6	FD14 E12	ID02 D4	ID08 G10	ID14 H12	ID20 F14	
2D05 F4	2D11 B5	2D17 A6	2D23 A7	2D29 B8	2D35 E12	2D41 H13	3D03 C2	3D09 C5	3D15-3 C11	3D17-1 C11	3D18-3 D11	3D21-3 F9	3D26 G12	3D34 H11	5D02 A6	7D03 C5	FD03 C2	FD09 A6	FD15 F10	ID03 D4	ID09 G11	ID15 F13	ID21 G14	



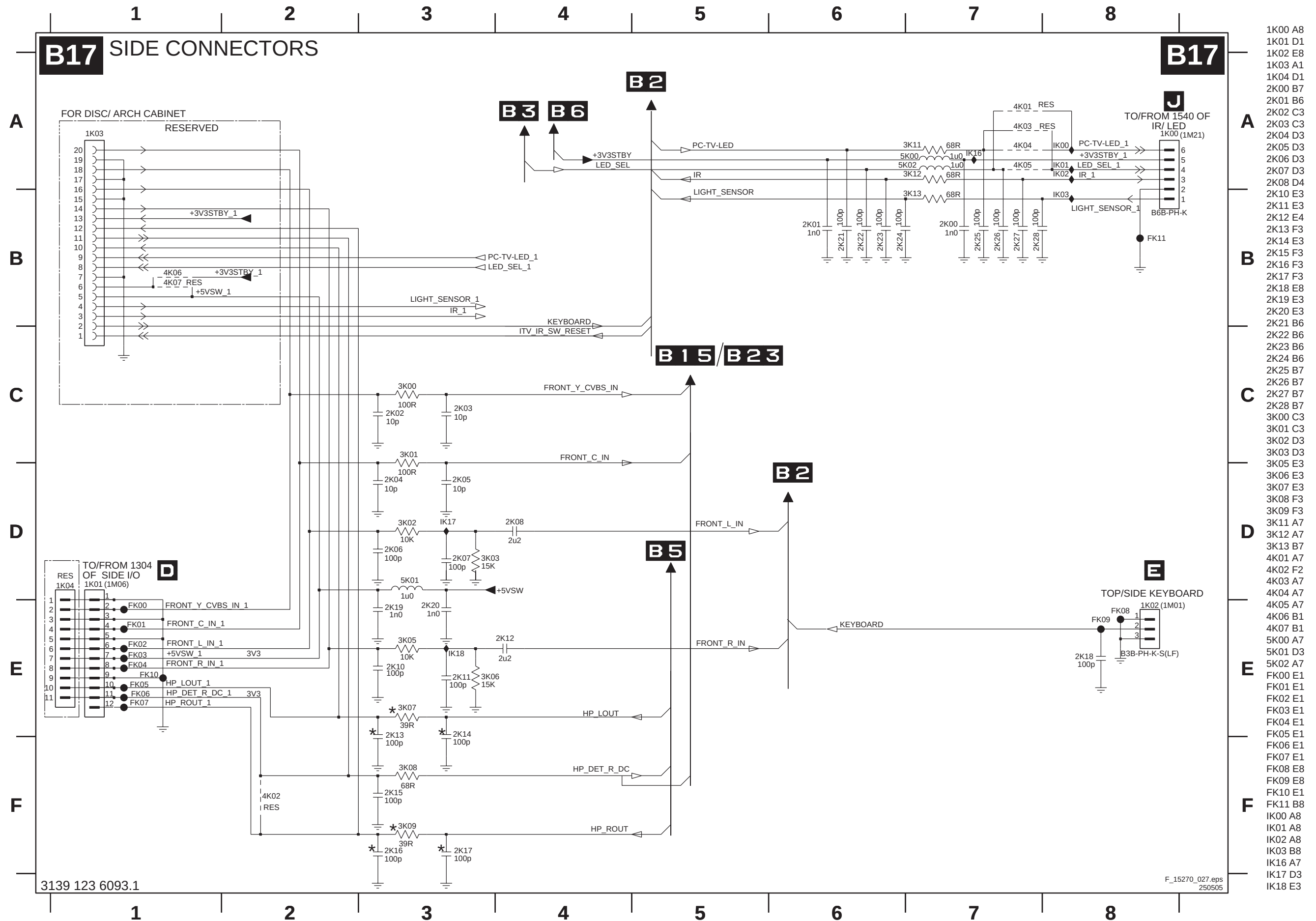
SSB: INTERFACE DE SINCRONISMO MUX



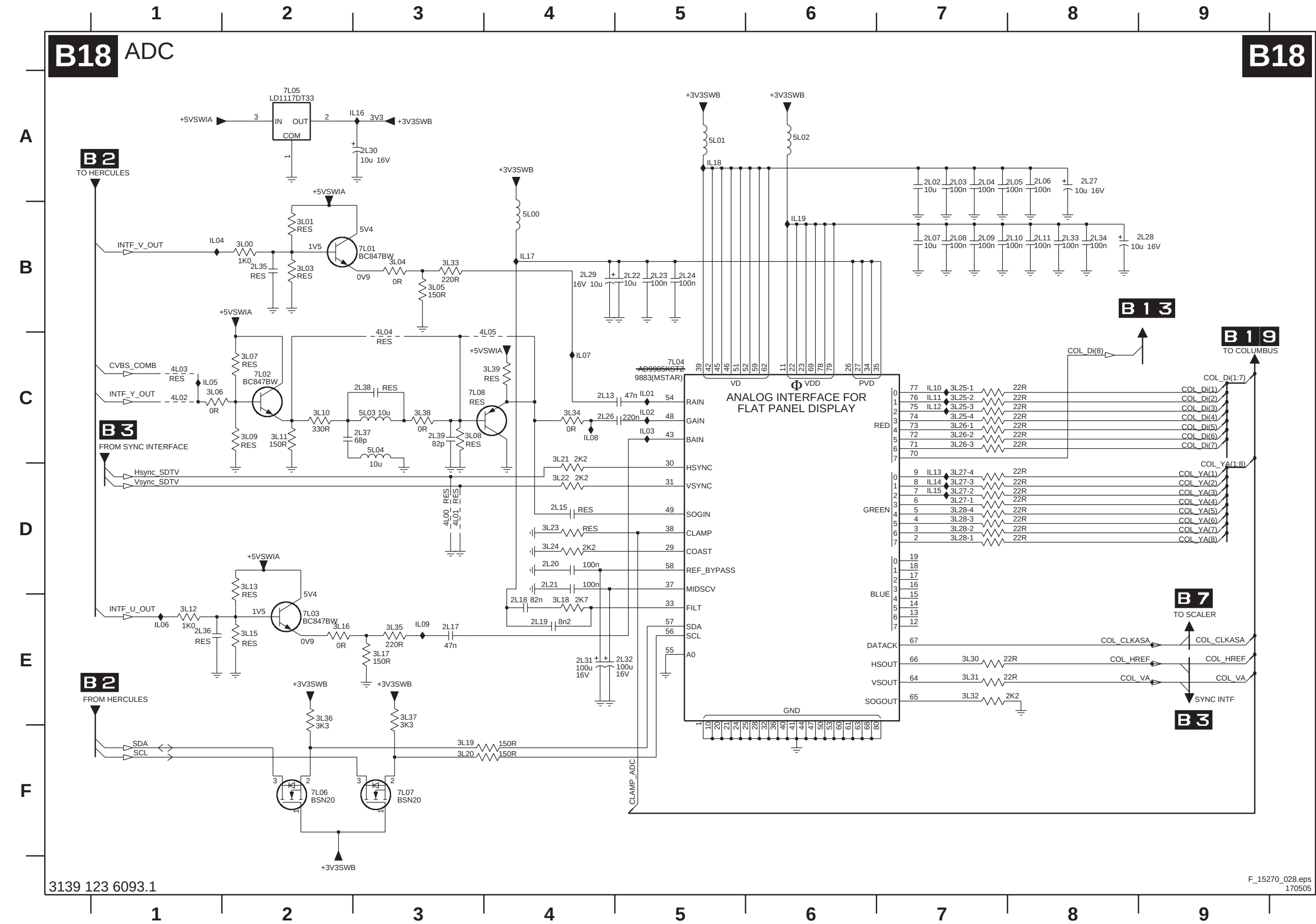
SSB: CONECTORES SUPERIORES



SSB: CONECTORES LATERAIS

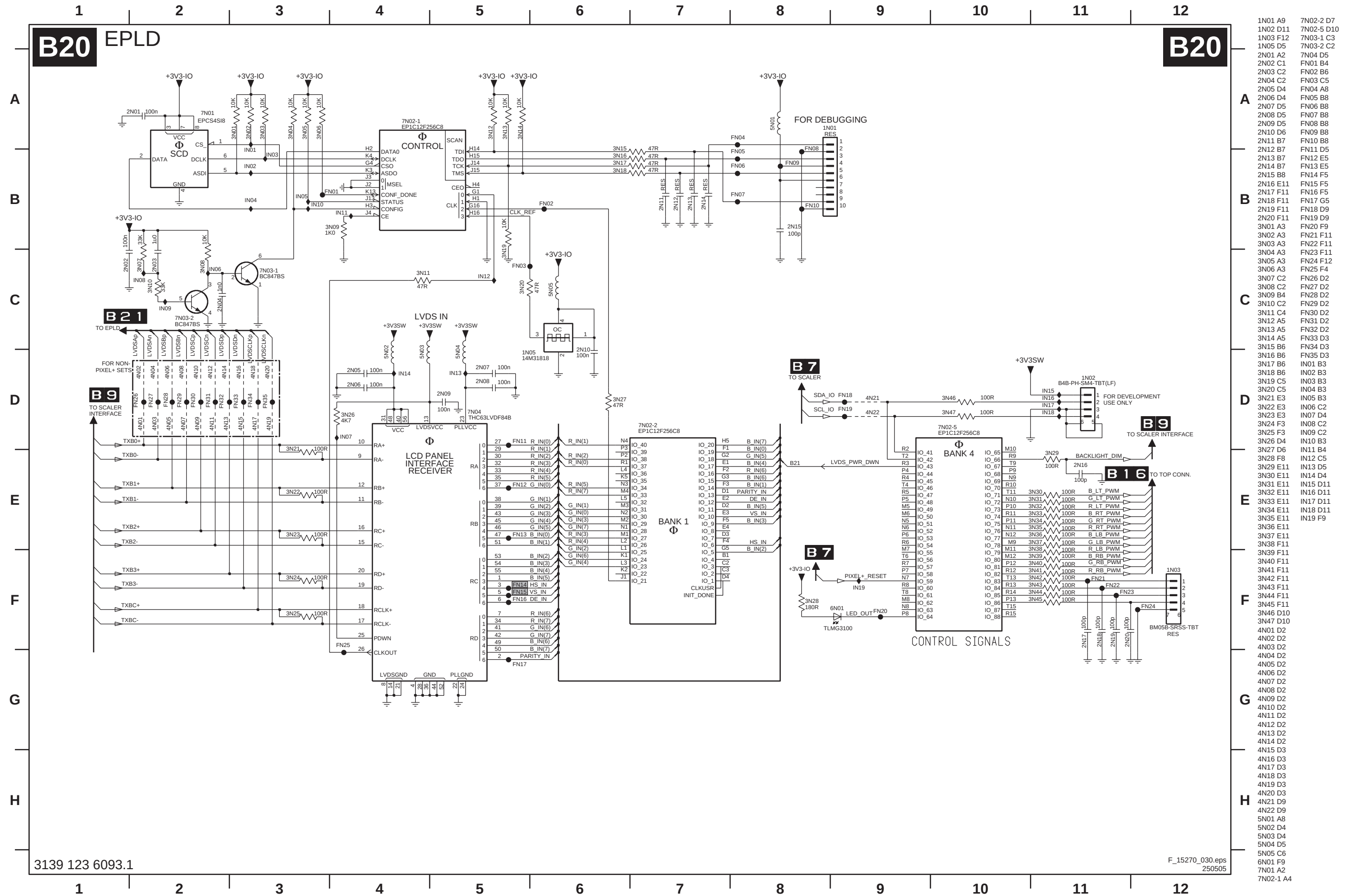


SSB: ADC



2L02 A7	3L37 E3
2L03 A7	3L38 C3
2L04 A7	3L39 C4
2L05 A8	4L00 D3
2L06 A8	4L01 D3
2L07 B7	4L02 C1
2L08 B7	4L03 C1
2L09 B7	4L04 C3
2L10 B8	4L05 C4
2L11 B8	5L00 B4
2L13 C4	5L01 A5
2L15 D4	5L02 A6
2L17 E3	5L03 C3
2L18 E4	5L04 C3
2L19 E4	7L01 B3
2L20 D4	7L02 C2
2L21 D4	7L03 E2
2L22 B5	7L04 C5
2L23 B5	7L05 A2
2L24 B5	7L06 F2
2L26 C4	7L07 F3
2L27 A8	7L08 C3
2L28 B9	IL01 C5
2L29 B4	IL02 C5
2L30 A3	IL03 C5
2L31 E4	IL04 B1
2L32 E5	IL05 C1
2L33 B8	IL06 E1
2L34 B8	IL07 C4
2L35 B2	IL08 C4
2L36 E1	IL09 E3
2L37 C3	IL10 C7
2L38 C3	IL11 C7
2L39 C3	IL12 C7
3L00 B2	IL13 D7
3L01 B2	IL14 D7
3L03 B2	IL15 D7
3L04 B3	IL16 A3
3L05 B3	IL17 B4
3L06 C1	IL18 A5
3L07 C2	IL19 B6
3L08 C3	
3L09 C2	
3L10 C2	
3L11 C2	
3L12 E1	
3L13 D2	
3L15 E2	
3L16 E2	
3L17 E3	
3L18 E4	
3L19 F3	
3L20 F3	
3L21 C4	
3L22 D4	
3L23 D4	
3L24 D4	
3L25-1 C7	
3L25-2 C7	
3L25-3 C7	
3L25-4 C7	
3L26-1 C7	
3L26-2 C7	
3L26-3 C7	
3L27-1 D7	
3L27-2 D7	
3L27-3 D7	
3L27-4 D7	
3L28-1 D7	
3L28-2 D7	
3L28-3 D7	
3L28-4 D7	
3L30 E7	
3L31 E7	
3L32 E7	
3L33 B3	
3L34 C4	
3L35 E3	
3L36 E2	

SSB: EPLD



SSB: TABELAS DE DIVERSIDADE B9-B21

B9 MUX-SYNC INTERFACE

Item	LC4.3x	LC4.8x	LC4.9x	Description
2A00			V	CER2 0603 X7R 16V 100N COL
2A01			V	CER1 0402 NP0 50V 100P COL
2A02			V	CER1 0402 NP0 50V 100P COL
2A03		V		CER2 0603 Y5V 10V 1U COL
2A12	V	V		CER2 0402 X7R 16V 10N COL
2A13	V	V		CER2 0402 Y5V 16V 100N COL
3A00			V	RST SM 0402 68R PM5 COL
3A01			V	RST SM 0402 68R PM5 COL
3A02	V	V		RST SM 0402 1K PM5 COL
3A06		V		RST SM 0603 10K PM5COL
3A06	V			RST SM 0603 JUMP_0R05 COL
3A07			V	RST SM 0402 10K PM5 COL
3A07				RST SM 0402 68R PM5 COL
3A08			V	RST SM 0402 10K PM5 COL
3A10	V	V		RST SM 0402 10K PM5 COL
3A11	V	V		RST SM 0402 10K PM5 COL
3A13	V	V		RST SM 0402 10K PM5 COL
3A14	V	V		RST SM 0402 560R PM5 COL
4A03	V	V		RST SM 0603 JUMP_0R05 COL
4A04			V	RST SM 0402 JUMP_0R05 COL
4A05	V			RST SM 0402 JUMP_0R05 COL
4A06	V			RST SM 0402 JUMP_0R05 COL
5A00			V	FXDIND 0805 100MHZ 30R COL R
6A01		V	V	DIO REG SM BZX384-C3V9 COL R
7A00			V	IC SM PCA9515ADP (PHSE) R
7A02	V	V		TRA SIG SM BC847BW (COL) R
7A03		V	V	TRA SIG SM BC847BW (COL) R

B13 MUX-SYNC INTERFACE

ITEM	APIEU/AP-DVB (with Teletext)	EU-DVB (with Teletext)	NAFTA/ALT & China (non-Teletext)	DESCRIPTION
2E00	V		V	CER2 0603 X5R 6V3 4U7 PM10 R
2E01	V		V	CER2 0603 X5R 6V3 4U7 PM10 R
2E02	V		V	CER2 0603 X5R 6V3 4U7 PM10 R
2E04	V	V		CER2 0402 X5R 6V3 1U PM20 R
2E05	V	V		CER2 0402 X5R 6V3 1U PM20 R
2E06	V	V		CER2 0402 X5R 6V3 1U PM20 R
3E06	V		V	RST SM 0402 47K PM5 COL
3E07	V		V	RST SM 0402 47K PM5 COL
3E08	V		V	RST SM 0402 47K PM5 COL
3E13	V	V		RST SM 0402 330R PM5 COL
3E14	V	V		RST SM 0402 330R PM5 COL
3E15	V	V		RST SM 0402 330R PM5 COL
3E16	V	V		RST SM 0402 330R PM5 COL
3E17	V	V		RST SM 0402 330R PM5 COL
3E18	V	V		RST SM 0402 330R PM5 COL

B15 ANALOG I/O SCART

Item	26/32PF	DVB.T 26/32PF	37/42PF	DVB.T 37/42PF	Description
1G01	<	<			SOC EURO H 21P F BK R-GRND B
1G01			V	V	SOC EURO H 21P F SHD R-GRND Y
1G02	V	V			SOC EURO H 21P F BK R-GRND B
1G02			V	V	SOC EURO H 21P F SHD R-GRND Y
1G03			V	V	CON H 32P F 0.50 SM FPC 0.3 R
2G29			V	V	ELCAP SM 16V 10U PM20 COL R
2G30			V	V	CER2 0603 X7R 16V 100N COL
2G31			V	V	CER2 0603 X7R 16V 100N COL
2G32					CER2 0603 Y5R 25V 100N COL
2G33			V	V	CER2 0603 Y5V 16V 220N COL
2G34			V	V	ELCAP SM 16V 10U PM20 COL R
2G35			V	V	CER2 0603 Y5V 25V 100N COL
2G36			V	V	CER2 0603 Y5V 10V 1U COL
2G37			V	V	RST SM 0603 330R PM5 COL
2G38			V	V	CER2 0603 Y5V 10V 1U COL
2G39			V	V	CER2 0603 Y5V 10V 1U COL
2G40			V	V	RST SM 0603 JUMP_0R05 COL
2G41			V	V	RST SM 0603 330R PM5 COL
2G43			V	V	CER2 0603 X7R 50V 1N COL
2G45			V	V	CER2 0603 X7R 50V 1N COL
2G46			V	V	CER2 0603 X7R 50V 1N COL
2G63			V	V	CER2 0603 X5R 6V3 2U2 PM10 R
2G64			V	V	CER2 0603 X5R 6V3 2U2 PM10 R
2G65			V	V	CER2 0603 X5R 6V3 4U7 PM10 R
2G65			V	V	CER2 0603 X5R 6V3 4U7 PM10 R
2G66			V	V	CER2 0603 X5R 6V3 4U7 PM10 R
2G66			V	V	CER2 0603 X5R 6V3 4U7 PM10 R
3G63			V	V	RST SM 0603 10K PM5COL
3G64			V	V	RST SM 0603 10K PM5COL
3G65			V	V	RST SM 0603 10K PM5COL
3G66				V	RST SM 0603 150R PM5 COL
3G67			V	V	RST SM 0603 15K PM5 COL
3G68			V	V	RST SM 0603 15K PM5 COL
3G69			V	V	RST SM 0603 47K PM5 COL
3G70			V	V	RST SM 0603 47K PM5 COL
3G71			V	V	RST SM 0603 560R PM5 COL
3G72			V	V	RST SM 0603 10K PM5COL
3G73			V	V	RST SM 0603 47K PM5 COL
3G75			V	V	RST SM 0603 100R PM5 COL
3G76			V	V	RST SM 0603 100R PM5 COL
3G77			V	V	RST SM 0603 47K PM5 COL
3G79			V	V	RST SM 0603 47K PM5 COL
3G81			V	V	RST SM 0603 47K PM5 COL
3G83			V	V	RST SM 0603 100R PM5 COL
3G84			V	V	RST SM 0603 100R PM5 COL
3G86			V	V	RST SM 0603 47K PM5 COL
3G88			V	V	RST SM 0603 75R PM5 COL
3G89			V	V	RST SM 0603 47K PM5 COL
3G92			V	V	RST SM 0603 47K PM5 COL
3G93			V	V	RST SM 0603 47K PM5 COL
3G94			V	V	RST SM 0603 47K PM5 COL
3G95			V	V	RST SM 0603 47K PM5 COL
4G09			V	V	RST SM 0603 JUMP_0R05 COL
4G11	V		V		RST SM 0603 JUMP_0R05 COL
4G12	V		V		RST SM 0603 JUMP_0R05 COL
4G13	V		V		RST SM 0603 JUMP_0R05 COL
4G14	V		V		RST SM 0603 JUMP_0R05 COL
4G15	V		V		RST SM 0603 JUMP_0R05 COL
4G16	V		V		RST SM 0603 JUMP_0R05 COL
4G17	V		V		RST SM 0603 JUMP_0R05 COL
4G18	V		V		RST SM 0603 JUMP_0R05 COL
4G19	V		V		RST SM 0603 JUMP_0R05 COL
4G22		V	V		RST SM 0603 JUMP_0R05 COL
5G01			V	V	FXDIND 0603 100MHZ 120R COL R
6G02			V	V	DIO SIG SM BAS316 (COL) R
7G07			V	V	IC SM 74HC4053D (PHSE) R
7G08			V	V	TRA SIG SM BC847B (COL) R
7G09			V	V	IC SM ADG7348RUZ (ANA0) R

B16 SIDE CONNECTORS

Item	LC4.3x - CINCH	LC4.3E - SCART	LC4.8x - PDP	LC4.8x - LCD	Description
1J00			V	V	CON V 10P M 2.00 PH B
1J01			V	V	CON V 11P M 2.00 PH B
1J02	V	V			CON V 12P M 2.00 PH B
1J03	V	V			CON V 3P M 2.00 PH B
1J07			V	V	FUSE SM T 3A 125V UL R
1J08			V	V	FUSE SM F 630MA 50V UL R
2J31			V	V	CER1 0402 NP0 50V 100P COL
3J03	V	V		V	RST SM 0402 68R PM5 COL
3J04	V	V		V	RST SM 0402 68R PM5 COL
4J01			V	V	RST SM 0402 JUMP_0R05 COL
5J04			V	V	IND FXD 1206 EMI 100MHZ 120R R

B17 SIDE CONNECTORS

Item	LC4.3x - ME5 styling	LC4.3x - Arch Styling	LC4.8x - LCD	LC4.8x - PDP	Description
1K00	V		<	<	CON V 6P M 2.00 PH B
1K01	V				CON V 12P M 2.00 PH B
1K03		V			CON V 20P F 1.25 FFC 0.3 B
1K04			V	V	CON V 11P M 2.00 PH B
2K15	V	V			CER1 0402 NP0 50V 100P COL
3K08	V	V			RST SM 0402 68R PM5 COL
4K02			V	V	RST SM 0603 JUMP_0R05 COL
4K06			V		RST SM 0402 JUMP_0R05 COL
5K01	V	V		V	FXDIND SM 0603 1U PM10 COL R

B18 ADC

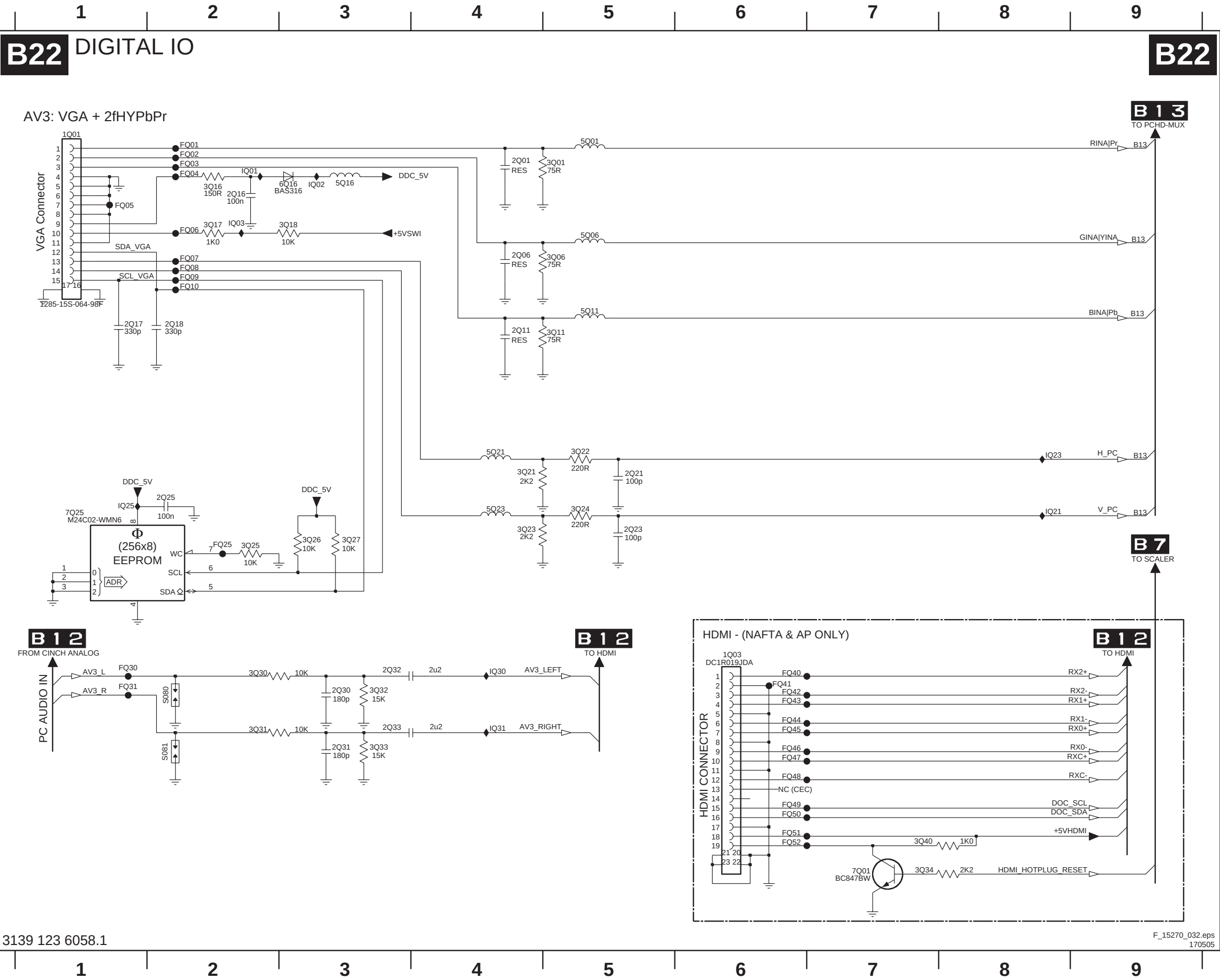
Item	non-DVB sets with 3D Comb Filter	DVB sets with 3D Comb Filter	Description
3L38		V	RST SM 0402 JUMP_0R05 COL
4L05		V	RST SM 0402 JUMP_0R05 COL
5L04		V	RST SM 0603 JUMP_0R05 COL

B20 & B21 PIXEL PLUS

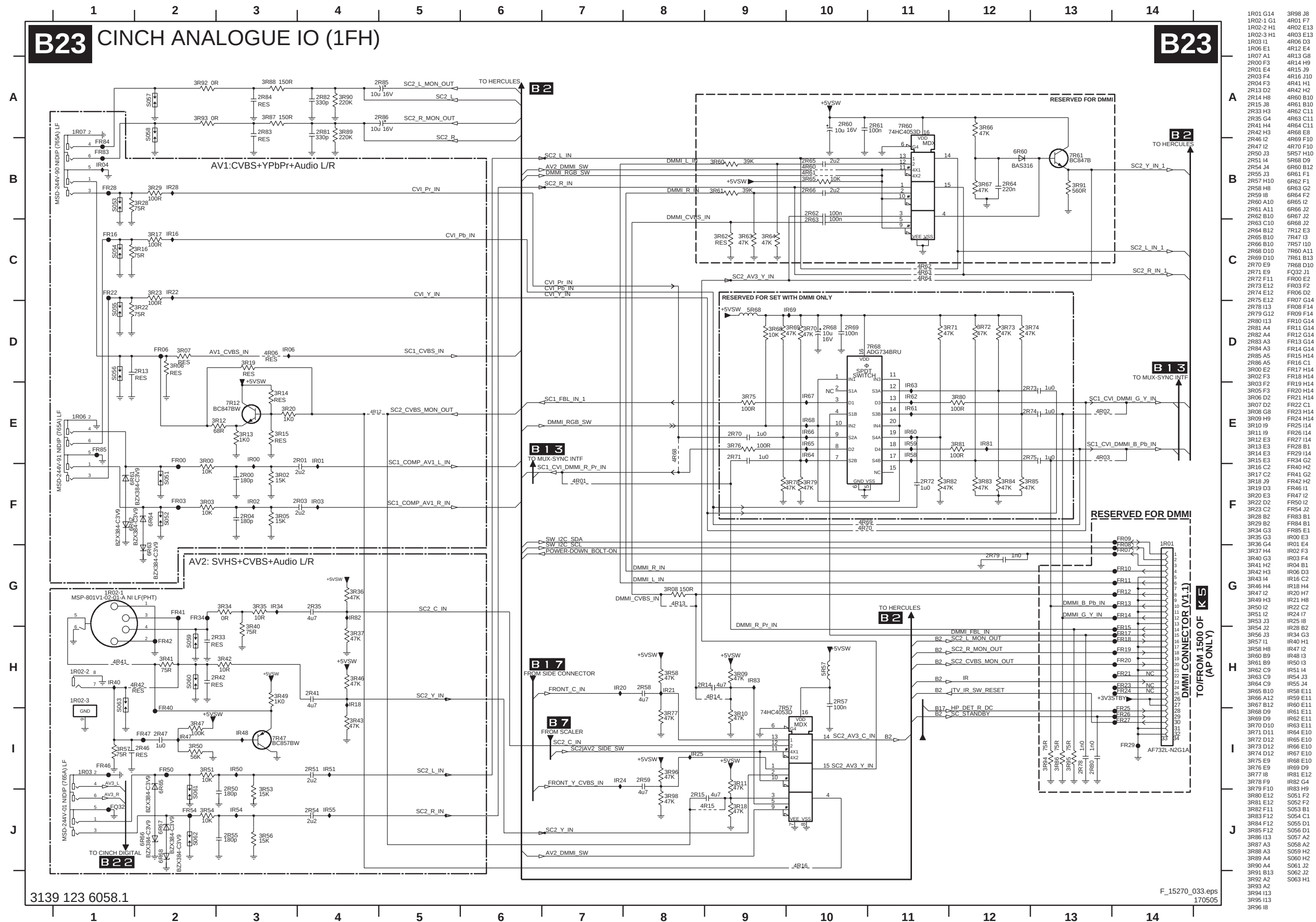
Item	LC4.3 non PIXEL+	LC4.3 with PIXEL+ 42PF/320/28	LC4.8/LC4.9 non PIXEL+	LC4.8/LC4.9 with PIXEL+	Description
1N02		V	V	V	CON V 4P M 2.00 SM PH R
1N05		V	V	V	OSC XTL SM 14M31818 15P OC R
1P06	V	V			CON V 30P M 1.25 SM 1453230 R
1P07			V	V	CON H 31P F 1.25 SM FI-WE R
2N01		V	V	V	CER2 0402 Y5V 16V 100N COL
2N02		V	V	V	CER2 0402 Y5V 16V 100N COL
2N03		V	V	V	CER2 0402 X5R 6V3 1U PM20 R
2N04		V	V	V	CER2 0402 X7R 50V 1N COL
2N05		V	V	V	CER2 0402 Y5V 16V 100N COL
2N06		V	V	V	CER2 0402 Y5V 16V 100N COL
2N07		V	V	V	CER2 0402 Y5V 16V 100N COL
2N08		V	V	V	CER2 0402 Y5V 16V 100N COL
2N09		V	V	V	CER2 0402 Y5V 16V 100N COL
2N10		V	V	V	CER2 0402 Y5V 16V 100N COL
2N11		V	V	V	CER1 0402 NP0 50V 100P COL
2N12		V	V	V	CER1 0402 NP0 50V 100P COL
2N13		V	V	V	CER1 0402 NP0 50V 100P COL
2N14		V	V	V	CER1 0402 NP0 50V 100P COL
2N15		V	V	V	CER1 0402 NP0 50V 100P COL
2N16		V	V	V	CER1 0402 NP0 50V 100P COL
2P01		V	V	V	CER2 0603 X5R 6V3 2U2 PM10 R
2P02		V	V	V	CER2 0402 Y5V 16V 100N COL
2P03		V	V	V	CER2 0402 Y5V 16V 100N COL
2P04		V	V	V	CER2 0402 Y5V 16V 100N COL
2P05		V	V	V	CER2 0402 Y5V 16V 100N COL
2P06		V	V	V	CER2 0402 Y5V 16V 100N COL
2P07		V	V	V	CER2 0402 Y5V 16V 100N COL
2P08		V	V	V	CER2 0402 Y5V 16V 100N COL
2P09		V	V	V	CER2 0402 Y5V 16V 100N COL
2P10		V	V	V	CER2 0402 Y5V 16V 100N COL
2P11		V	V	V	CER2 0402 Y5V 16V 100N COL
2P12		V	V	V	CER2 0402 Y5V 16V 100N COL
2P13		V	V	V	CER2 0402 Y5V 16V 100N COL
2P14		V	V	V	CER2 0402 Y5V 16V 100N COL
2P15		V	V	V	ELCAP SM 16V 100U PM20 COL R
2P16		V	V	V	CER2 0402 Y5V 16V 100N COL
2P17		V	V	V	CER2 0603 X5R 6V3 2U2 PM10 R
2P18		V	V	V	CER2 0603 X5R 6V3 2U2 PM10 R
2P19		V	V	V	CER2 0402 Y5V 16V 100N COL
2P20		V	V	V	CER2 0402 Y5V 16V 100N COL
2P21		V	V	V	CER2 0402 Y5V 16V 100N COL
2P22		V	V	V	CER2 0603 X5R 6V3 2U2 PM10 R
2P23		V	V	V	CER2 0402 Y5V 16V 100N COL
2P24		V	V	V	CER2 0402 Y5V 16V 100N COL
2P25		V	V	V	CER2 0402 Y5V 16V 100N COL
2P26		V	V	V	CER2 0402 Y5V 16V 100N COL
2P27		V	V	V	CER2 0402 Y5V 16V 100N COL
2P28		V	V	V	CER2 0402 Y5V 16V 100N COL
2P29		V	V	V	CER2 0402 Y5V 16V 100N COL
2P30		V	V	V	CER2 0402 Y5V 16V 100N COL
2P31		V	V	V	CER2 0402 Y5V 16V 100N COL
2P32		V	V	V	CER2 0402 Y5V 16V 100N COL
2P33		V	V	V	CER2 0402 Y5V 16V 100N COL
2P34		V	V	V	CER2 0402 Y5V 16V 100N COL
2P35		V	V	V	CER2 0402 Y5V 16V 100N COL
3N01		V	V	V	RST SM 0402 10K PM5 COL
3N02		V	V	V	RST SM 0402 10K PM5 COL
3N03		V	V	V	RST SM 0402 10K PM5 COL
3N04		V	V	V	RST SM 0402 10K PM5 COL
3N05		V	V	V	RST SM 0402 10K PM5 COL
3N06		V	V	V	RST SM 0402 10K PM5 COL
3N07		V	V	V	RST SM 0603 33K PM5 COL
3N08		V	V	V	RST SM 0402 10K PM5 COL
3N09		V	V	V	RST SM 0402 1K PM5 COL
3N10		V	V	V	RST SM 0402 33K PM5 COL
3N11		V	V	V	RST SM 0402 47R PM5 COL
3N12		V	V	V	RST SM 0402 10K PM5 COL
3N13		V	V	V	RST SM 0402 10K PM5 COL
3N14		V	V	V	RST SM 0402 10K PM5 COL
3N15		V	V	V	RST SM 0402 47R PM5 COL
3N16		V	V	V	RST SM 0402 47R PM5 COL

Item	LC4.3 non PIXEL+	LC4.3 with PIXEL+	42PF/320/28	LC4.8/LC4.9 non PIXEL+	LC4.8/LC4.9 with PIXEL+	Description
3N17		V	V	V	V	RST SM 0402 47R PM5 COL
3N18		V	V	V	V	RST SM 0402 47R PM5 COL
3N19		V	V	V	V	RST SM 0402 10K PM5 COL
3N20		V	V	V	V	RST SM 0402 47R PM5 COL
3N21		V	V	V	V	RST SM 0402 100R PM5 COL
3N22		V	V	V	V	RST SM 0402 100R PM5 COL
3N23		V	V	V	V	RST SM 0402 100R PM5 COL
3N24		V	V	V	V	RST SM 0402 100R PM5 COL
3N25		V	V	V	V	RST SM 0402 100R PM5 COL
3N26		V	V	V	V	RST SM 0402 4K7 PM5 COL
3N27		V	V	V	V	RST SM 0402 47R PM5 COL
3N28		V	V	V	V	RST SM 0603 180R PM5 COL
3N29		V	V	V	V	RST SM 0402 100R PM5 COL
3N30		V	V	V	V	RST SM 0402 100R PM5 COL
3N31		V	V	V	V	RST SM 0402 100R PM5 COL
3N32		V	V	V	V	RST SM 0402 100R PM5 COL
3N33		V	V	V	V	RST SM 0402 100R PM5 COL
3N34		V	V	V	V	RST SM 0402 100R PM5 COL
3N35		V	V	V	V	RST SM 0402 100R PM5 COL
3N46		V	V	V	V	RST SM 0402 100R PM5 COL
3N47		V	V	V	V	RST SM 0402 100R PM5 COL
3P01		V	V	V	V	RST SM 0402 4K7 PM5 COL
3P03		V	V	V	V	RST SM 0402 47R PM5 COL
3P04			V	V	V	RST SM 0402 100R PM5 COL
3P04				V	V	RST SM 0402 JUMP. 0R05 COL
3P05				V	V	RST SM 0402 100R PM5 COL
3P05				V	V	RST SM 0402 JUMP. 0R05 COL
4N01	V		V	V	V	RST SM 0402 JUMP. 0R05 COL
4N02	V	V	V	V	V	RST SM 0402 JUMP. 0R05 COL
4N03	V	V	V	V	V	RST SM 0402 JUMP. 0R05 COL
4N04	V	V	V	V	V	RST SM 0402 JUMP. 0R05 COL
4N05	V	V	V	V	V	RST SM 0402 JUMP. 0R05 COL
4N06	V	V	V	V	V	RST SM 0402 JUMP. 0R05 COL
4N07	V	V	V	V	V	RST SM 0402 JUMP. 0R05 COL
4N08	V	V	V	V	V	RST SM 0402 JUMP. 0R05 COL
4N09	V	V	V	V	V	RST SM 0402 JUMP. 0R05 COL
4N10	V	V	V	V	V	RST SM 0402 JUMP. 0R05 COL
4N11	V	V	V	V	V	RST SM 0402 JUMP. 0R05 COL
4N12	V	V	V	V	V	RST SM 0402 JUMP. 0R05 COL
4N13	V	V	V	V	V	RST SM 0402 JUMP. 0R05 COL
4N14	V	V	V	V	V	RST SM 0402 JUMP. 0R05 COL
4N15	V	V	V	V	V	RST SM 0402 JUMP. 0R05 COL
4N16	V	V	V	V	V	RST SM 0402 JUMP. 0R05 COL
4N17	V	V	V	V	V	RST SM 0402 JUMP. 0R05 COL
4N18	V	V	V	V	V	RST SM 0402 JUMP. 0R05 COL
4N19	V	V	V	V	V	RST SM 0402 JUMP. 0R05 COL
4N20	V	V	V	V	V	RST SM 0402 JUMP. 0R05 COL
4N21		V	V	V	V	RST SM 0402 JUMP. 0R05 COL
4N22	V	V	V	V	V	RST SM 0402 JUMP. 0R05 COL
4P01				V	V	RST SM 0402 JUMP. 0R05 COL
4P02				V	V	RST SM 0402 JUMP. 0R05 COL
4P07				V	V	RST SM 0402 JUMP. 0R05 COL
5N01	V	V	V	V	V	FXINDI 0805 100MHZ 30R COL R
5N02	V	V	V	V	V	FXINDI 0805 100MHZ 30R COL R
5N03	V	V	V	V	V	FXINDI 0805 100MHZ 30R COL R
5N04	V	V	V	V	V	FXINDI 0805 100MHZ 30R COL R
5N05	V	V	V	V	V	FXINDI 0805 100MHZ 30R COL R
5P01	V	V	V	V	V	FXINDI 0805 100MHZ 30R COL R
5P02	V	V	V	V	V	FXINDI 0805 100MHZ 30R COL R
5P03	V	V	V	V	V	FXINDI 0805 100MHZ 30R COL R
5P04	V	V	V	V	V	FXINDI 0805 100MHZ 30R COL R
5P05	V	V	V	V	V	FXINDI 0805 100MHZ 30R COL R
5P06	V	V	V	V	V	FXINDI 0805 100MHZ 30R COL R
6N01	V	V	V	V	V	LED VS SM TLMG3100 (VISHI) R
7N01	V	V	V	V	V	IC SM EPCS4581N (ALTO) R
7N02	V	V	V	V	V	IC SM EP1C12F256C8N (ALTO) Y
7N03	V	V	V	V	V	TRA SIG SM BC8478B (PHINE) R
7N04	V	V	V	V	V	IC SM THC63LVD0F48B (THIN) R
7P01	V	V	V	V	V	IC SM LF15ABDT (ST00) R
7P02	V	V	V	V	V	IC SM THC63LVD0M83R (THIN) R

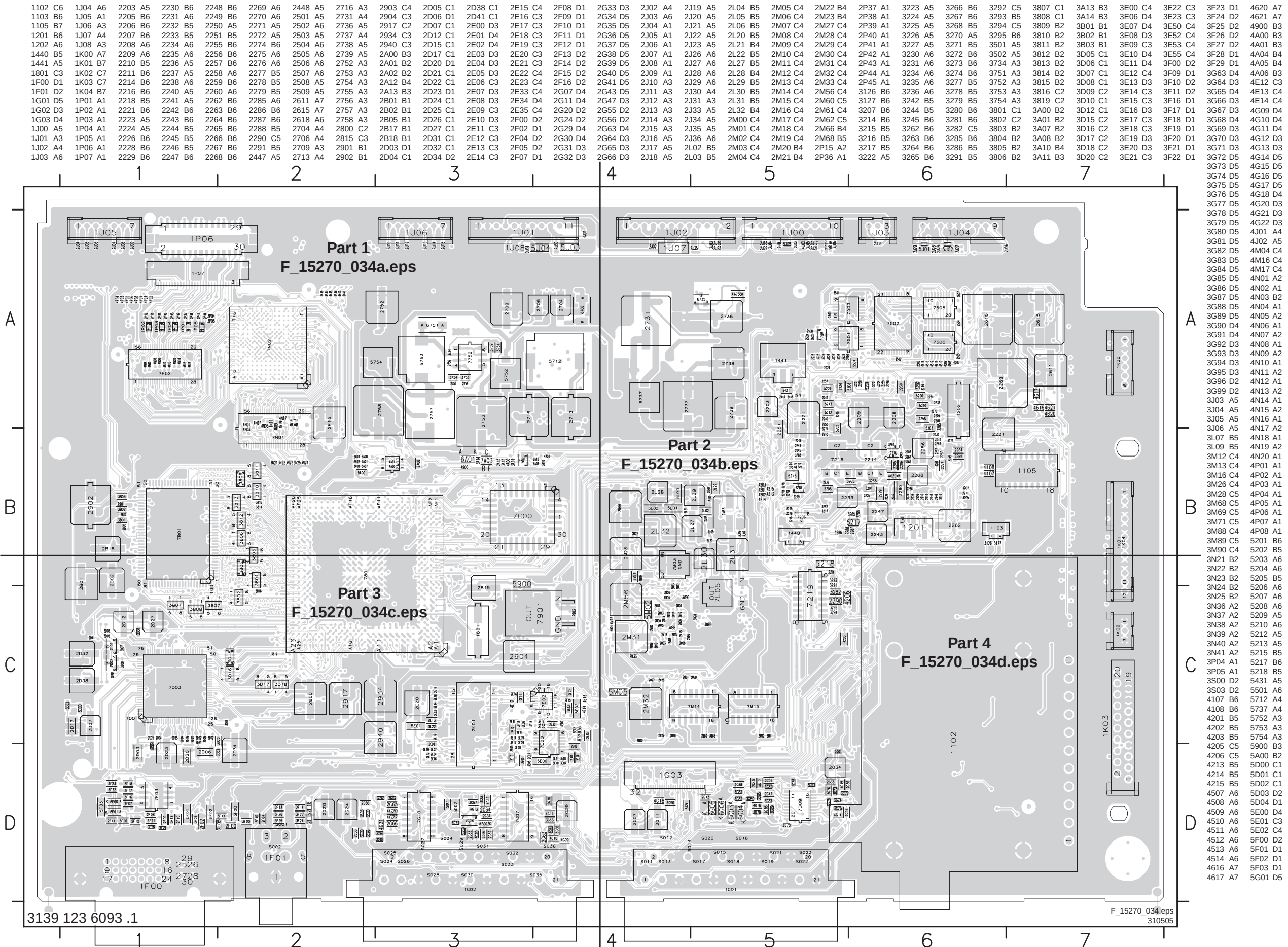
SSB: I/O DIGITAL



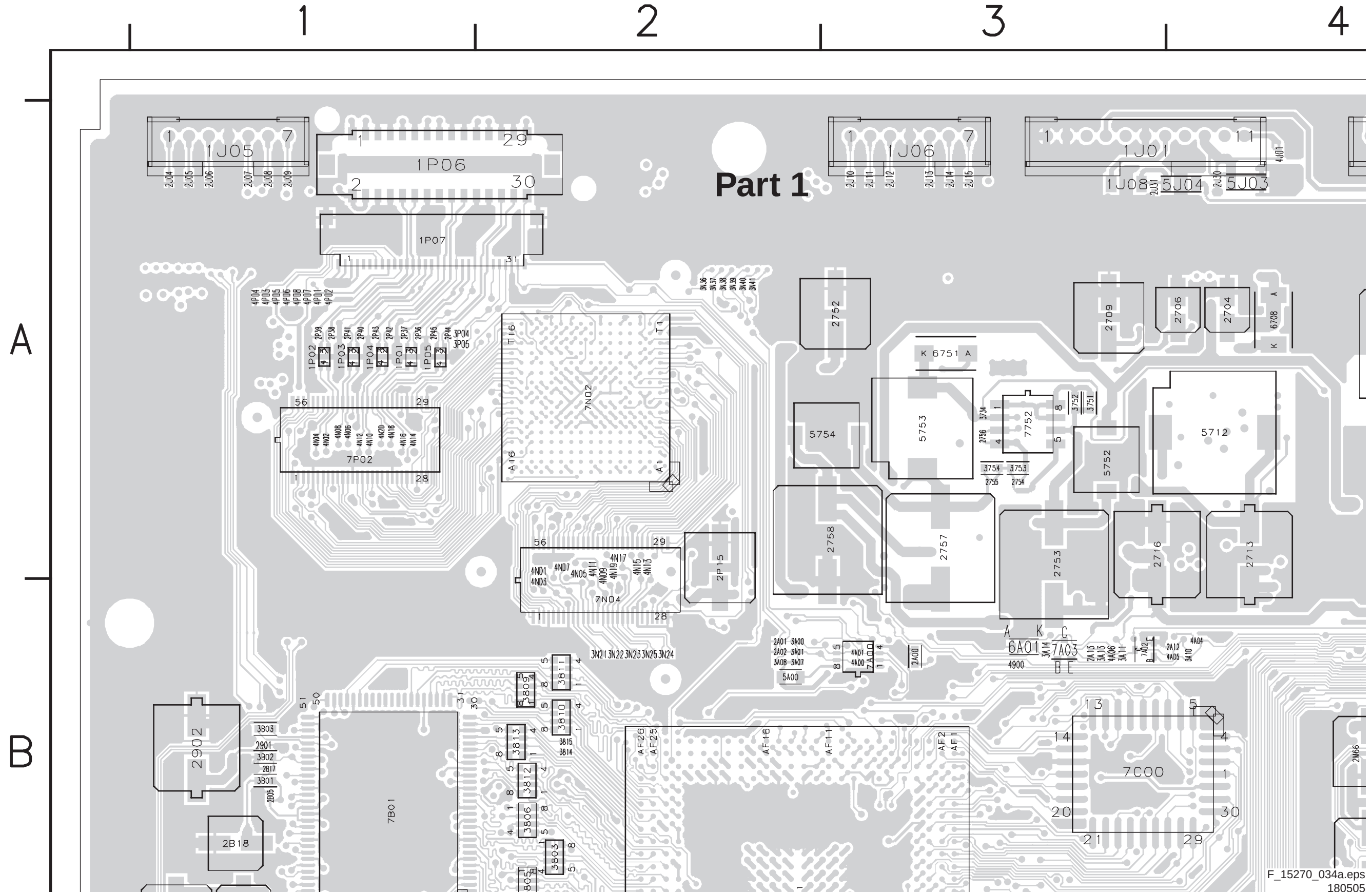
- 1Q01 A1
- 1Q03 E6
- 2Q01 A4
- 2Q06 B4
- 2Q11 B4
- 2Q16 A2
- 2Q17 B1
- 2Q18 B2
- 2Q21 C5
- 2Q23 D5
- 2Q25 D2
- 2Q30 E3
- 2Q31 E3
- 2Q32 E3
- 2Q33 E3
- 3Q01 A5
- 3Q06 B5
- 3Q11 B5
- 3Q16 A2
- 3Q17 B2
- 3Q18 B3
- 3Q21 C4
- 3Q22 C5
- 3Q23 D4
- 3Q24 D5
- 3Q25 D2
- 3Q26 D3
- 3Q27 D3
- 3Q30 E2
- 3Q31 E2
- 3Q32 E3
- 3Q33 E3
- 3Q34 F7
- 3Q40 F7
- 5Q01 A5
- 5Q06 B5
- 5Q11 B5
- 5Q16 A3
- 5Q21 C4
- 5Q23 D4
- 6Q16 A3
- 7Q01 F7
- 7Q25 D1
- FQ01 A2
- FQ02 A2
- FQ03 A2
- FQ04 A2
- FQ05 A1
- FQ06 B2
- FQ07 B2
- FQ08 B2
- FQ09 B2
- FQ10 B2
- FQ25 D2
- FQ30 E1
- FQ31 E1
- FQ40 E6
- FQ41 E6
- FQ42 E6
- FQ43 E6
- FQ44 E6
- FQ45 E6
- FQ46 E6
- FQ47 F6
- FQ48 F6
- FQ49 F6
- FQ50 F6
- FQ51 F6
- FQ52 F6
- IQ01 A2
- IQ02 A3
- IQ03 A2
- IQ21 D8
- IQ23 C8
- IQ25 D1
- IQ30 E4
- IQ31 E4
- S080 E2
- S081 E2



LAYOUT PAINEL DE PEQUENOS SINAIS (SUPERIOR)



LAYOUT PAINEL DE PEQUENOS SINAIS (SUPERIOR PARTE 1)

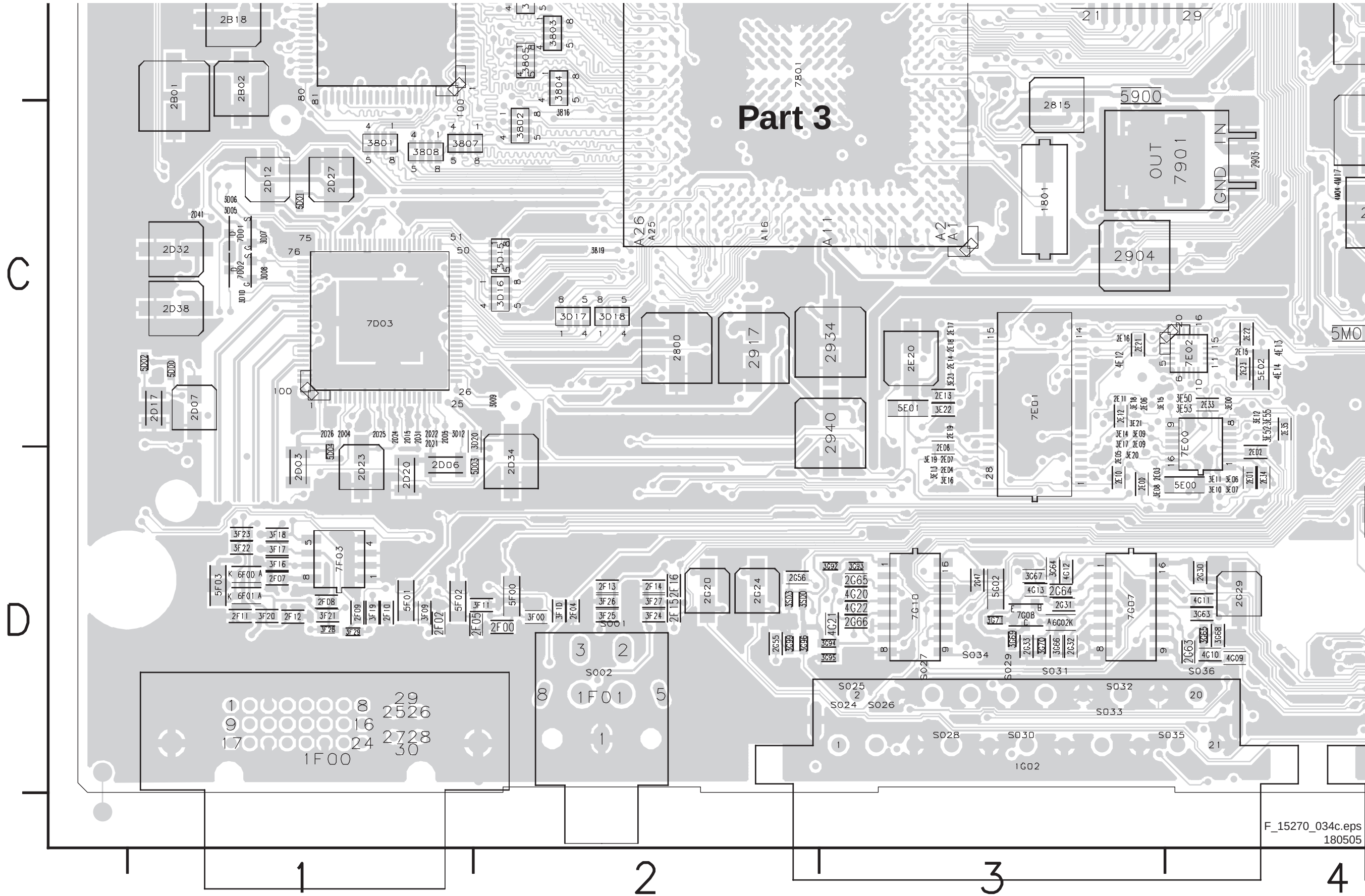


F_15270_034a.eps
180505

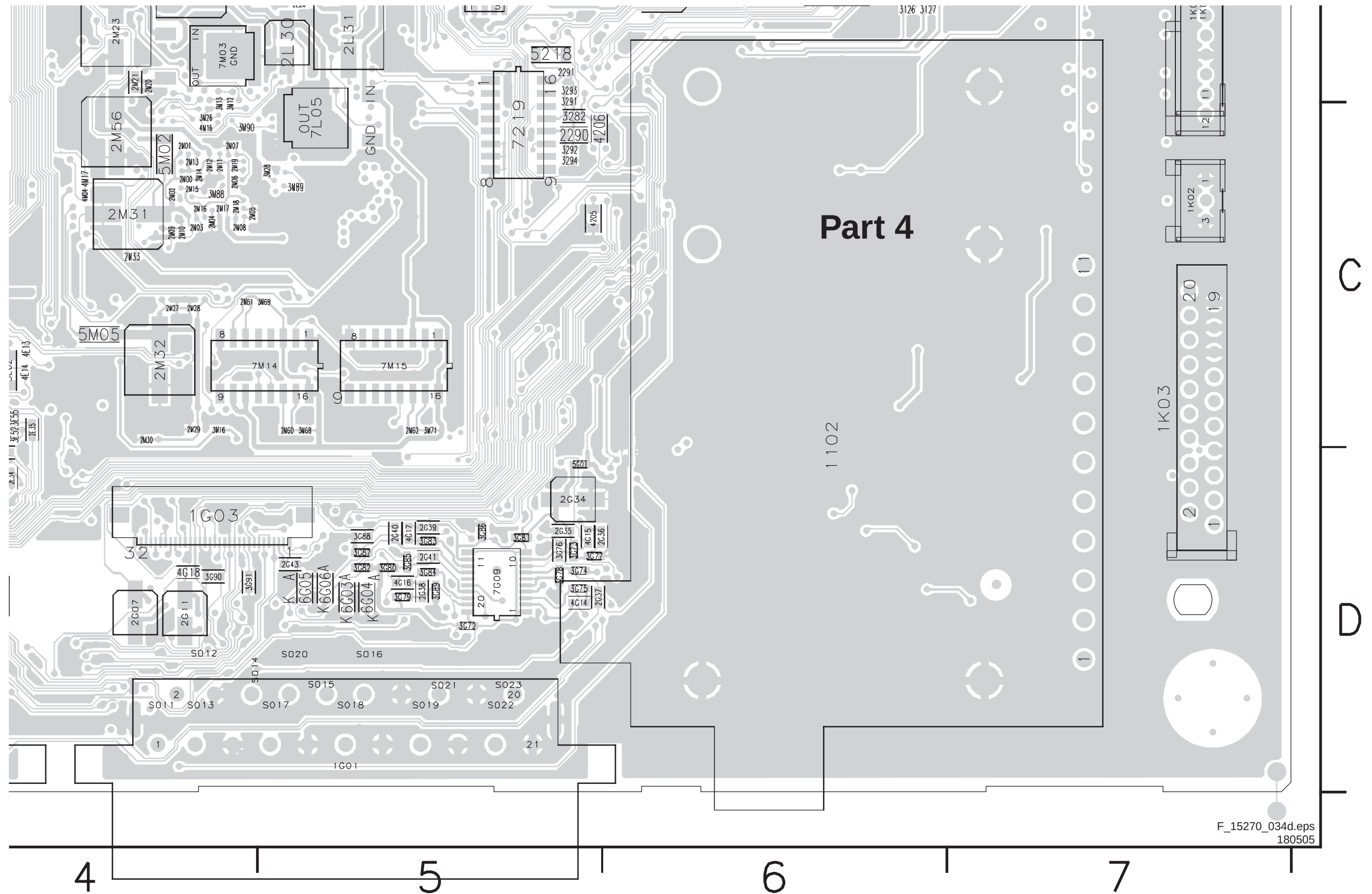
LAYOUT PAINEL DE PEQUENOS SINAIS (SUPERIOR PARTE 2)



LAYOUT PAINEL DE PEQUENOS SINAIS (SUPERIOR PARTE 3)

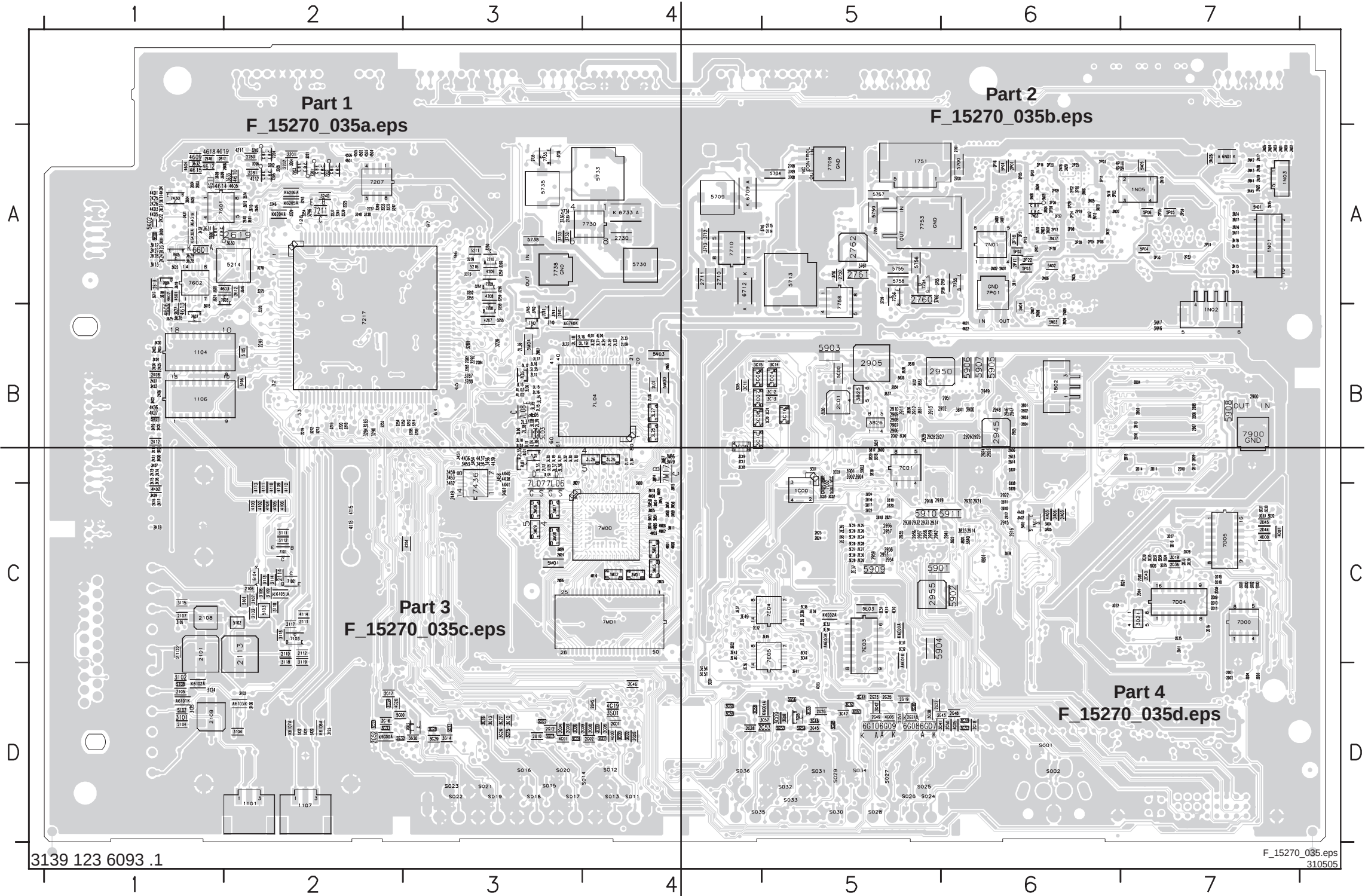


LAYOUT PAINEL DE PEQUENOS SINAIS (SUPERIOR PARTE 4)

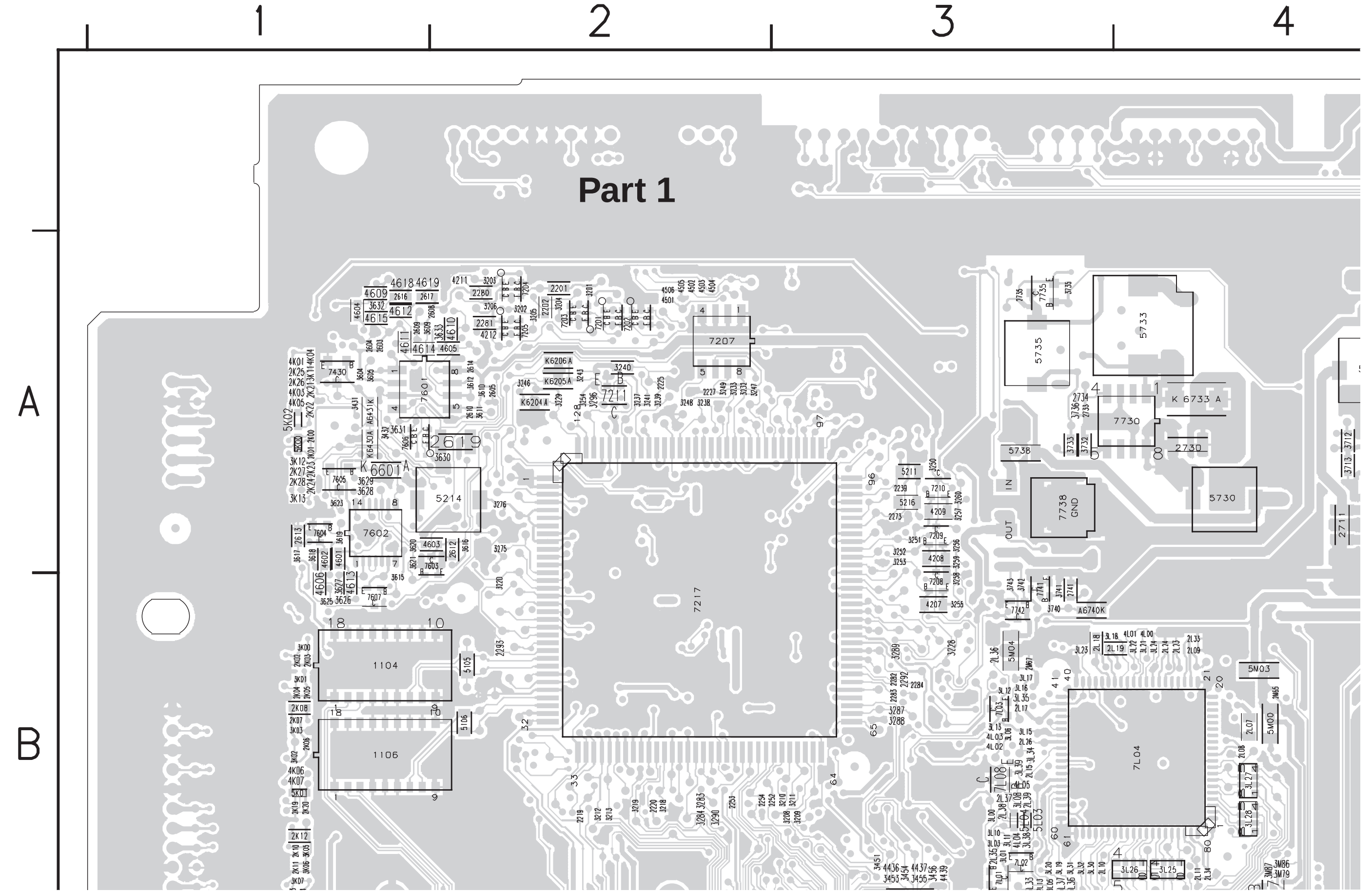


LAYOUT PAINEL DE PEQUENOS SINAIS (INFERIOR)

1101 D2 2109 D1 2282 B3 2701 A6 2803 B6 2823 C5 2922 C6 2945 B6 2B07 B7 2D10 C7 2E25 C5 2G09 D4 2G52 D2 2K18 C1 2L18 B3 2N03 A6 2P02 A6 2P22 A6 3106 D2 3125 D1 3233 A2 3258 B3 3458 B3 3625 B1 3741 B3 3828 B5 3A02 C6 3C14 B5 3D25 C7 3E32 C5 3G02 D4 3G31 D2 3G54 D5 3L00 B3 3N45 A7 5107 D1 7602 A1
1104 B1 2110 C2 2283 B3 2708 A5 2804 B6 2824 C5 2923 B6 2946 B6 2B08 B7 2D11 C7 2E26 C5 2G10 D3 2G53 D5 2K19 B1 2L19 B4 2N04 A6 2P03 A6 2P23 A6 3107 C2 3201 A2 3237 A2 3259 A3 3459 B3 3626 B1 3742 B3 3829 B5 3A03 C6 3C15 B4 3D26 C7 3E33 C5 3G03 D4 3G32 D2 3G55 D5 3L01 B3 3N46 B7 5108 D1 7603 A2
1106 B1 2111 C2 2284 B3 2710 A4 2805 B6 2900 B7 2924 B6 2947 B6 2B09 B7 2D13 C7 2E27 C5 2G12 D3 2G53 D5 2K20 B1 2L23 B4 2N05 A6 2P04 A6 2P24 A6 3108 C2 3202 A2 3238 A2 3260 A3 3461 C3 3627 B1 3743 B3 3830 B5 3A04 C6 3C16 B5 3D27 C7 3E34 C5 3G04 D3 3G33 D2 3G56 D5 3L03 B3 3N47 B7 5211 A3 7604 A1
1107 D2 2112 C2 2292 B3 2711 A4 2806 B6 2905 B5 2925 B6 2948 B6 2B10 B7 2D14 C7 2E28 C5 2G16 D2 2K01 A1 2K21 A1 2L24 B4 2N06 A6 2P05 A6 2P25 A6 3109 C2 3203 A2 3239 A2 3275 A2 3462 C3 3628 A1 3750 A5 3831 B5 3A05 C6 3C17 B4 3D30 C7 3E35 C5 3G05 D3 3G34 D2 3G57 D5 3L04 B3 3P01 A6 5214 A2 7605 A1
1751 A5 2113 C2 2293 B2 2714 A5 2807 B6 2906 B5 2926 B6 2949 B6 2B11 B7 2D16 C7 2E29 C5 2G17 D2 2K02 B1 2K22 A1 2L26 B3 2N07 B6 2P06 A6 2P26 A6 3110 C2 3204 A2 3240 A2 3276 A2 3463 B3 3629 A1 3755 A5 3832 B5 3A06 C6 3C18 B4 3D31 C7 3E36 C5 3G06 D3 3G37 D6 3G58 D4 3L05 B3 3P03 A6 5216 A3 7606 A1
1802 B6 2114 C2 2449 C3 2715 A5 2808 C6 2907 B5 2927 B5 2950 B5 2B12 B7 2D18 C7 2E30 C5 2G18 D6 2K03 B1 2K23 A1 2L33 B4 2N08 B6 2P07 A6 2P27 A6 3111 C2 3205 A2 3241 A2 3283 B2 3604 A1 3630 A2 3758 A6 3833 B5 3C00 B5 3C19 B4 3D32 C7 3E37 C4 3G07 D3 3G38 D5 3G59 D4 3L06 B3 3S01 D4 5700 A6 7607 B1
1C00 C5 2201 A2 2603 A1 2730 A4 2809 C6 2908 B5 2928 B5 2951 B6 2B13 B7 2D19 C7 2E31 C5 2G19 D5 2K04 B1 2K24 A1 2L34 B4 2N09 B6 2P08 A6 2P28 A6 3112 C2 3206 A2 3243 A2 3284 B2 3605 A1 3631 A1 3759 A5 3834 B5 3C01 B5 3C20 B5 3D33 C7 3E38 C5 3G08 D5 3G39 D6 3G60 D4 3L08 B3 4102 C2 5704 A5 7708 A5
1N01 A7 2202 A2 2604 A1 2733 A3 2810 C6 2909 B5 2929 B5 2952 B6 2B14 B7 2D28 C7 2E32 C4 2G21 D5 2K05 B1 2K25 A1 2L35 B3 2N10 A7 2P09 A6 2P29 A6 3113 C2 3208 B3 3246 A2 3287 B3 3609 A1 3632 A1 3760 A5 3835 B5 3C02 C5 3C21 B5 3D34 C7 3E39 C5 3G09 D5 3G40 D5 3K00 B1 3L10 B3 4103 C2 5709 A4 7710 A4
1N02 B7 2219 B2 2605 A2 2734 A3 2811 C6 2910 B5 2930 C5 2953 C5 2B15 B7 2D29 C7 2E36 D4 2G22 D5 2K06 B1 2K26 A1 2L36 B3 2N11 A7 2P10 A6 2P30 A6 3114 C2 3209 B3 3247 A2 3288 B3 3610 A2 3633 A2 3761 A5 3836 B5 3C03 C5 3D00 C7 3D35 C7 3E41 D5 3G12 D3 3G41 D5 3K01 B1 3L11 B3 4104 C2 5713 A5 7730 A4
1N03 A7 2220 B2 2608 A2 2735 A3 2812 C6 2911 B5 2931 C5 2954 C5 2B16 B7 2D30 C7 2E37 C5 2G23 D5 2K07 B1 2K27 A1 2L37 B3 2N12 A7 2P11 A6 2P31 A7 3115 C1 3210 B3 3248 A2 3289 B3 3611 A2 3708 A5 3800 B5 3837 B5 3C04 B5 3D01 C7 3E01 D4 3E42 C5 3G13 D3 3G42 D5 3K02 B1 3L12 B3 4105 C2 5730 A4 7735 A3
1N05 A7 2225 A2 2609 A1 2741 B3 2813 B6 2912 B5 2932 C5 2955 C5 2C00 B5 2D33 C7 2E38 C5 2G25 D5 2K08 B1 2K28 A1 2L38 B3 2N13 A7 2P12 A6 2P32 A7 3116 C2 3211 B3 3249 A2 3290 B2 3612 A2 3709 A5 3817 B5 3838 B5 3C05 B4 3D02 C7 3E02 C4 3E43 C4 3G14 D3 3G43 D6 3K03 B1 3L13 B3 4106 C2 5733 A4 7738 A3
2101 C1 2227 A2 2610 A2 2750 A5 2814 B6 2913 B5 2933 C5 2956 C5 2C01 B5 2D35 C7 2E39 C5 2G26 D5 2K10 B1 2L07 B4 2L39 B3 2N14 A7 2P13 A6 2P33 A7 3117 C2 3212 B2 3250 A3 3296 A2 3615 B1 3712 A4 3818 B5 3839 C6 3C06 B4 3D03 D7 3E24 C5 3E44 C5 3G15 D3 3G44 D5 3K05 B1 3L15 B3 4109 C2 5735 A3 7741 B3
2102 C1 2239 A3 2612 A2 2751 A6 2816 C5 2914 C6 2935 C5 2957 C5 2C02 B5 2D36 C7 2G01 D4 2G28 D4 2K11 B1 2L08 B4 2M24 C3 2N15 A7 2P14 A6 2P34 A7 3118 C2 3213 B2 3251 A3 3431 A1 3616 A2 3713 A4 3820 C6 3840 C6 3C07 B4 3D04 D7 3E25 C5 3E45 C5 3G16 D3 3G45 D5 3K06 B1 3L16 B3 4110 C2 5738 A3 7742 B3
2103 C2 2252 B3 2613 A1 2759 A5 2817 C5 2915 C6 2936 C5 2958 C5 2C03 B5 2D37 C7 2G02 D4 2G45 D4 2K12 B1 2L09 B4 2M25 C4 2N16 A6 2P16 A6 2P35 A7 3119 C2 3218 B2 3252 A3 3432 A1 3617 A1 3716 A5 3822 C6 3841 B6 3C08 B4 3D11 C7 3E26 C5 3E46 C4 3G17 D3 3G46 D5 3K07 B1 3L17 B3 4111 C2 5755 A5 7753 A5
2104 D1 2253 B2 2614 A2 2760 A5 2818 C5 2916 C6 2937 C5 2959 C5 2D00 C7 2D39 C7 2G03 D3 2G46 D4 2K13 B1 2L10 B3 2M26 C3 2N17 A7 2P17 A6 3101 D1 3120 D2 3219 B2 3253 A3 3451 B3 3618 A1 3732 A3 3823 C6 3900 B6 3C09 B4 3D19 C7 3E27 C5 3E49 C4 3G26 D3 3G47 D5 3K08 B1 3L18 B3 4112 C2 5756 A5 7754 A5
2105 D1 2254 B2 2616 A1 2761 A5 2819 C5 2918 C5 2938 C5 2A03 C6 2D01 D7 2D40 C7 2G04 D3 2G48 D6 2K14 B1 2L11 B4 2M65 B4 2N18 A7 2P18 A6 3102 D1 3121 D2 3220 B2 3254 A2 3453 B3 3619 A1 3733 A3 3824 C5 3901 B5 3C10 B4 3D21 C7 3E28 C5 3E51 D4 3G27 D3 3G48 D5 3K09 C1 3L19 B3 4113 C2 5757 A5 7755 A6
2106 C2 2273 A3 2617 A1 2762 A5 2820 C5 2919 C5 2939 C5 2B03 B7 2D02 D7 2D44 C7 2G05 D4 2G49 D5 2K15 B1 2L13 B3 2M67 B3 2N19 A7 2P19 A6 3103 D2 3122 D2 3228 B3 3255 B3 3454 B3 3620 A1 3735 A3 3825 B5 3902 B5 3C11 B4 3D22 C6 3E29 C5 3E54 D4 3G28 D3 3G51 D5 3K11 A1 3L20 B3 4114 C2 5758 A5 7756 A5
2107 C1 2280 A2 2619 A2 2801 B6 2821 C5 2920 C6 2941 C6 2B04 B7 2D08 C7 2D45 C7 2G06 D4 2G50 D6 2K16 C1 2L15 B3 2N01 A6 2N20 A7 2P20 A6 3104 D2 3123 D2 3229 A2 3256 A3 3455 B3 3621 A1 3736 A3 3826 B5 3903 B5 3C12 B5 3D23 C7 3E30 C5 3G00 D4 3G29 D3 3G52 D5 3K12 A1 3L21 B4 4115 C2 5759 A5 7758 A5
2108 C1 2281 A2 2700 A6 2802 B6 2822 C5 2921 C6 2942 C5 2B06 B7 2D09 C7 2E24 C5 2G08 D4 2G51 D5 2K17 C1 2L17 B3 2N02 A6 2P01 A6 2P21 A6 3105 C1 3124 D1 3232 A2 3257 A3 3456 B3 3623 A1 3740 B3 3827 B5 3904 B5 3C13 B5 3D24 C7 3E31 C5 3G01 D4 3G30 D3 3G53 D5 3K13 A1 3L22 B4 4116 C2 5901 C5 7900 B7
3L23 B3 4204 C3 5902 C6 7A01 C6
3L24 B4 4207 B3 5903 B5 7C01 B5
3L25 B4 4208 A3 5904 C5 7C02 C5
3L26 B4 4209 A3 5905 B6 7D00 C7
3L27 B4 4211 A2 5906 B6 7D04 C7
3L28 B4 4212 A2 5907 B6 7D05 C7
3L30 B3 4436 B3 5908 B7 7E03 C5
3L31 B3 4437 B3 5909 C5 7E04 C5
3L32 B3 4438 B3 5910 C5 7E05 C5
3L33 B3 4439 B3 5911 C6 7G03 D3
3L34 B3 4440 B3 5C00 B5 7G05 D5
3L35 B3 4441 C3 5E03 C5 7L01 B3
3L36 B3 4501 A2 5G00 D2 7L02 B3
3L37 B3 4502 A2 5K00 A1 7L03 B3
3L38 B3 4503 A2 5K01 B1 7L04 B4
3L39 B3 4504 A2 5K02 A1 7L06 C3
3M00 B4 4505 A2 5L03 B3 7L07 C3
3M01 C4 4506 A2 5L04 B3 7L08 B3
3M02 C4 4601 A1 5M00 B4 7M00 C4
3M03 C4 4602 A1 5M01 C3 7M01 C4
3M04 C4 4603 A2 5M03 B4 7M17 B4
3M06 C3 4604 A1 5M04 B3 7N01 A6
3M07 C3 4605 A2 5N01 A7 7N03 B6
3M08 C3 4606 B1 5N02 A6 7P01 A6
3M09 C3 4609 A1 5N03 B6
3M10 C4 4610 A2 5N04 B6
3M11 C4 4611 A1 5N05 A7
3M14 B4 4612 A1 5P01 A6
3M15 C4 4613 B1 5P02 A6
3M27 B3 4614 A1 5P03 A6
3M29 C3 4615 A1 5P04 A7
3M50 C4 4618 A1 5P05 A7
3M51 C4 4619 A1 5P06 A7
3M52 C4 4801 C6 6101 D1
3M53 C4 4A02 C6 6102 D1
3M54 C4 4A03 C6 6103 D2
3M55 C4 4D00 C7 6104 C2
3M56 C4 4D01 C7 6105 C2
3M57 C4 4E03 D5 6106 D2
3M58 C4 4E10 C5 6107 D2
3M59 C4 4E11 C5 6204 A2
3M78 C4 4G00 D4 6205 A2
3M79 B4 4G01 D3 6206 A2
3M86 B4 4G05 D6 6430 A1
3M87 B4 4G06 D5 6431 A1
3N01 A6 4G19 D4 6601 A1
3N02 A6 4G26 D2 6709 A4
3N03 A6 4K01 A1 6712 A4
3N04 A6 4K02 C1 6733 A4
3N05 A6 4K03 A1 6740 B3
3N06 A6 4K04 A1 6E00 C5
3N07 A6 4K05 A1 6E01 C5
3N08 A6 4K06 B1 6E02 C5
3N09 A6 4K07 B1 6E03 C5
3N10 A6 4L00 B4 6G00 D2
3N11 A6 4L01 B4 6G01 D5
3N12 A6 4L02 B3 6G07 D5
3N13 A6 4L03 B3 6G08 D5
3N14 A6 4L04 B3 6G09 D5
3N15 A7 4L05 B3 6G10 D5
3N16 A7 4M00 C4 6N01 A7
3N17 A7 4M01 C4 7101 C2
3N18 A7 4M02 C4 7102 C2
3N19 A6 4M03 C4 7103 C2
3N20 A6 4M05 C4 7201 A2
3N26 B6 4M06 C4 7202 A2
3N27 A6 4M08 C4 7203 A2
3N28 A7 4M09 C4 7204 A2
3N29 A6 4M10 C4 7205 A2
3N30 A7 4N21 B6 7207 A2
3N31 A7 4N22 B6 7208 B3
3N32 A7 4P09 A6 7209 A3
3N33 A7 4P10 A6 7210 A3
3N34 A7 5101 C2 7211 A2
3N35 A7 5102 C2 7217 B2
3N42 A7 5103 C2 7430 A1
3N43 A7 5105 B2 7436 C3
3N44 A7 5106 B2 7601 A1



LAYOUT PAINEL DE PEQUENOS SINAIS (INFERIOR PARTE 1)



4

5

6

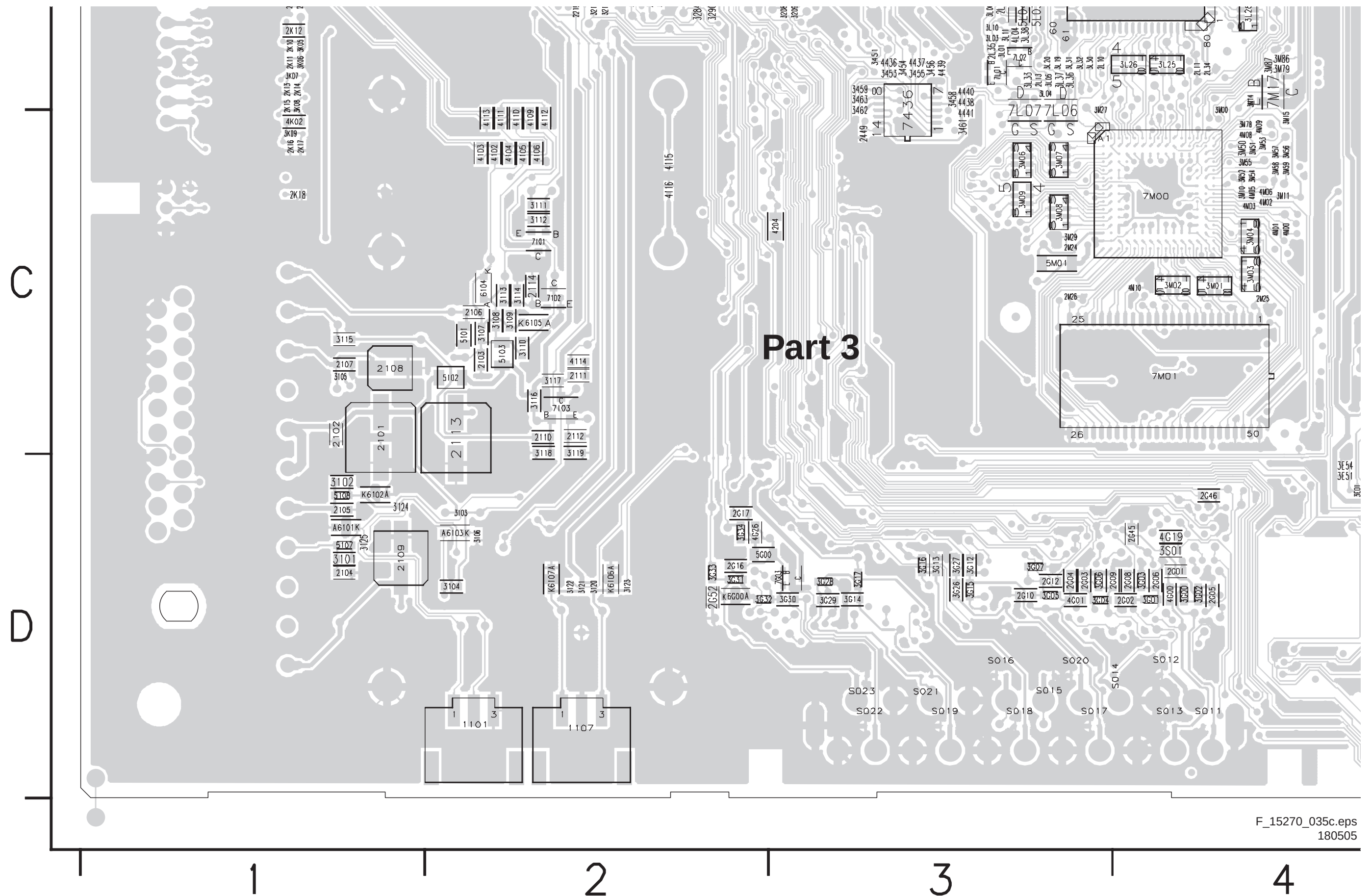
7

Part 2

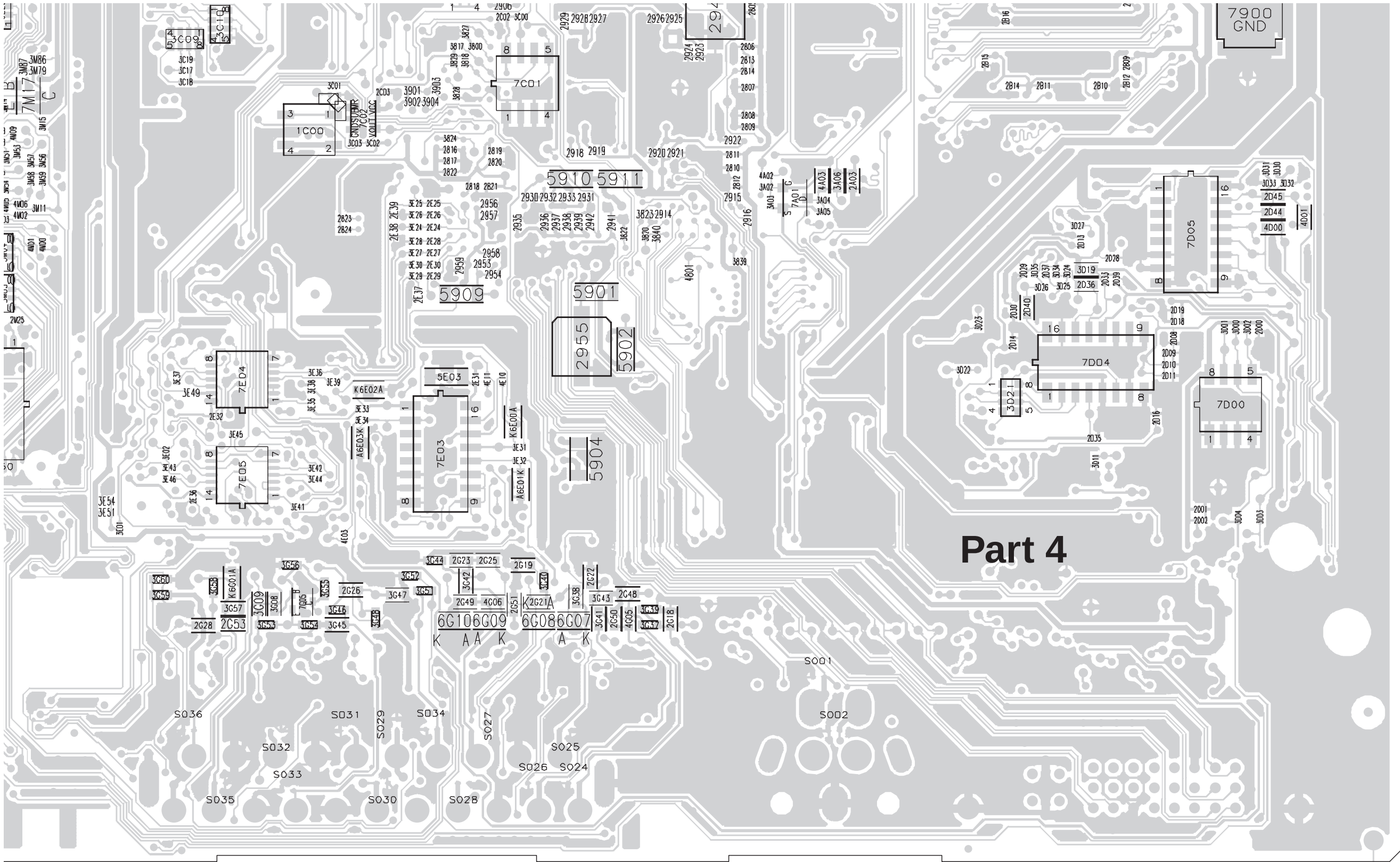
A

B

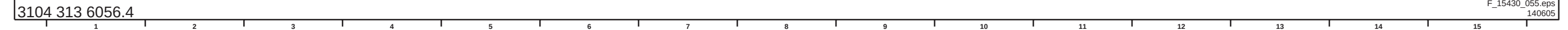
LAYOUT PAINEL DE PEQUENOS SINAIS (INFERIOR PARTE 3)



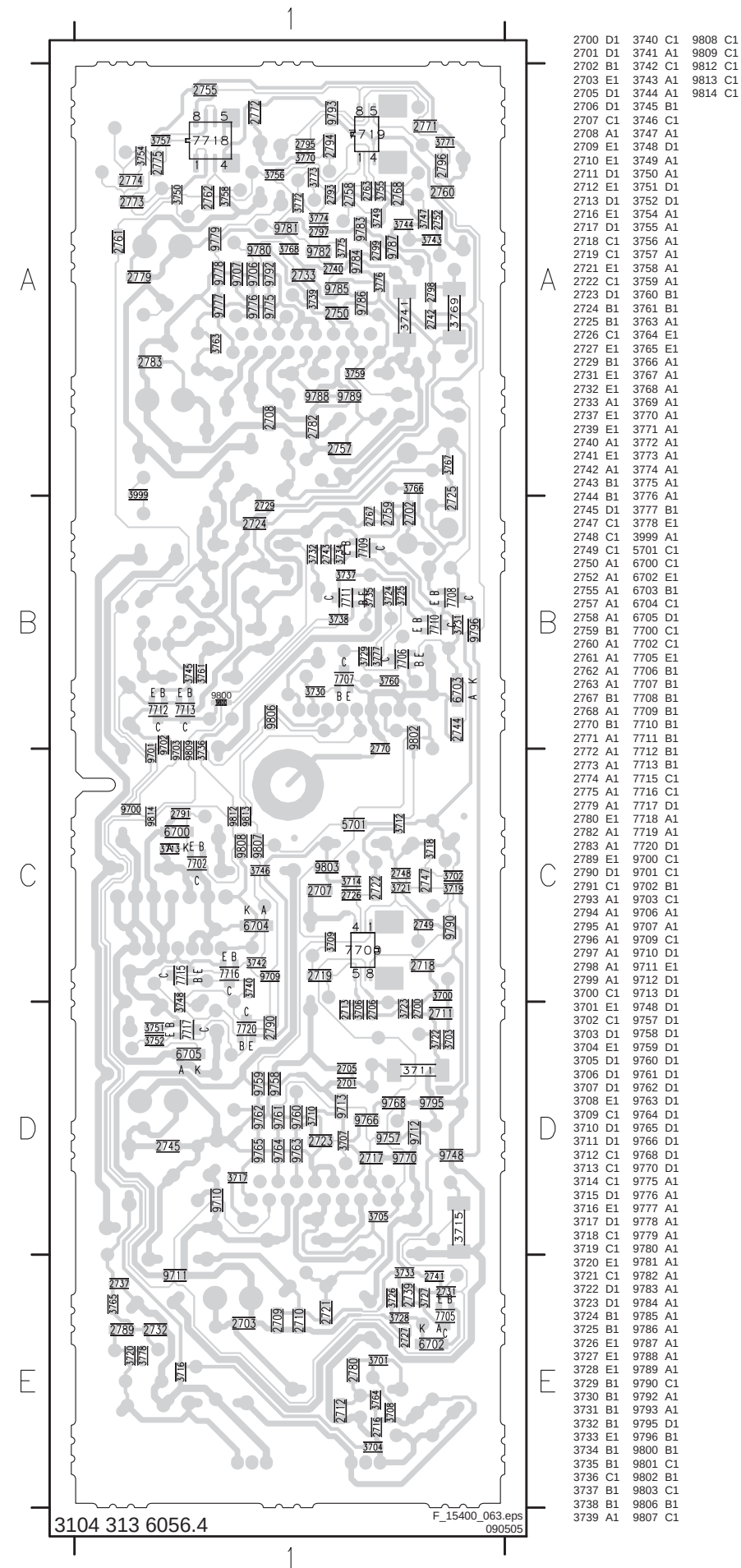
LAYOUT PAINEL DE PEQUENOS SINAIS (INFERIOR PARTE 4)



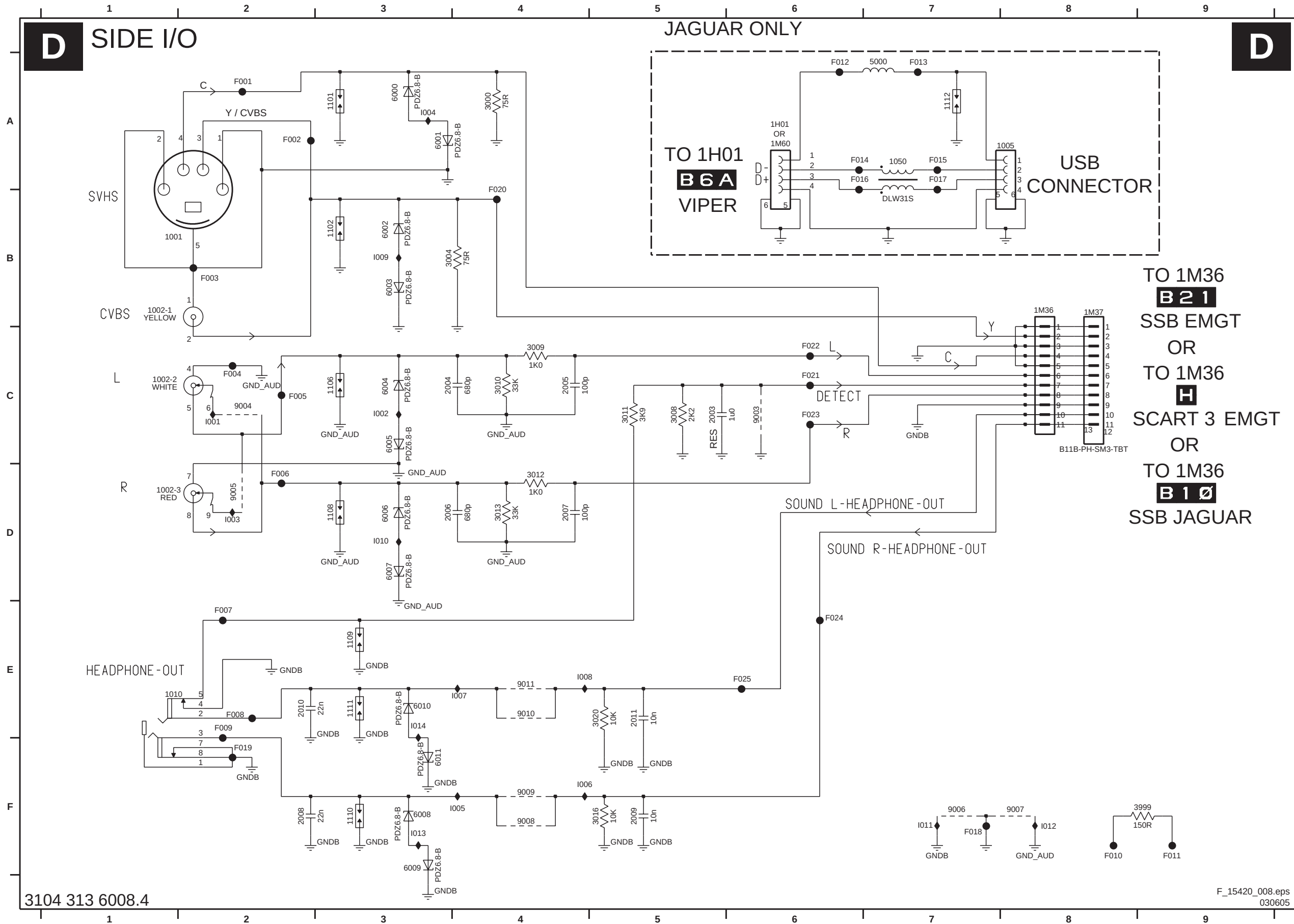
0001 A15	2705 B10	2717 A8	2729 H10	2745 B7	2758 G5	2772 G2	2790 G15	3703 A2	3715 B8	3727 D6	3739 F9	3751 H13	3763 H7	3775 H9	5709 E9	7706 D3	7718-1 G2	9707 H7	F709 C11	F721 G12	F734 A15	I700 G13	I712 A9	I724 B9	I736 D2	I748 G15	I760 H14	I772 H2
1735 C12	2706 A3	2718 B5	2731 C9	2746 C7	2759 G11	2773 G3	2791 D14	3704 A10	3716 C10	3728 D4	3740 F15	3752 H14	3764 A10	3776 H9	5714 H8	7707 D2	7718-2 G4	9708 H7	F710 E13	F722 H8	F735 A14	I701 H13	I713 C2	I725 C8	I737 D2	I749 G1	I761 H4	I773 H10
1736 A13	2707 C5	2719 A4	2732 C10	2747 C2	2760 G6	2774 G3	2793 H1	3705 A5	3717 C5	3729 D2	3741 G10	3753 H11	3765 D10	3777 D3	6700 D13	7708 E6	7719-1 H6	9709 G14	F711 E14	F723 H8	F740 A12	I702 G11	I714 C2	I726 B10	I738 D3	I750 G3	I762 H9	I774 G10
1738 G13	2708 F9	2720 B5	2733 G9	2748 C2	2761 G1	2775 H5	2794 H3	3706 A4	3718 C2	3730 D1	3742 G14	3754 G4	3766 H10	3778 D10	6702 D5	7709 E5	7719-2 H6	F700 A12	F712 E13	F724 H6	F741 A12	I703 A2	I715 A8	I727 D10	I739 D4	I751 G14	I763 H5	I775 C9
1M02 A13	2709 A6	2721 B6	2736 D10	2749 C3	2762 G2	2776 A6	2795 H3	3707 A8	3719 C2	3731 D3	3743 G5	3755 H5	3767 H9	3999 A15	6703 E3	7710 E4	7720 H15	F701 A12	F713 D15	F725 G2	F742 A13	I704 A3	I716 A10	I728 G9	I740 E4	I752 G5	I764 H3	I776 B10
1M06 A14	2710 A7	2722 B4	2737 D10	2750 G9	2763 H5	2778 E9	2796 H3	3708 A10	3720 D10	3732 E4	3744 G5	3756 H5	3768 G10	5700 A10	6704 G13	7711 F5	9700 E12	F702 A11	F714 F13	F726 A7	F743 B13	I705 A3	I717 D2	I729 D13	I741 G11	I753 G5	I765 H15	I777 A11
1M52 E14	2711 A2	2723 B8	2739 D6	2751 F4	2764 E8	2779 E8	2797 H4	3709 A3	3721 C3	3733 E6	3745 G11	3757 G3	3769 H8	5701 D14	6705 H13	7712 G6	9701 E12	F703 B13	F715 F13	F727 A5	F744 C7	I706 A4	I718 A8	I730 D3	I742 E3	I754 G5	I766 G1	
2700 A3	2712 A10	2724 H10	2740 F11	2752 G5	2766 H11	2780 A10	2798 H4	3710 B8	3722 A3	3734 E4	3746 H13	3758 G2	3770 H2	5702 C10	7700-1 C4	7713 G6	9702 E12	F704 A13	F716 F13	F728 B6	F745 C12	I707 C3	I719 A10	I731 G7	I743 F3	I755 G2	I767 H3	
2701 B10	2713 A4	2725 H10	2741 E6	2754 D15	2767 H11	2782 F8	2799 H9	3711 B9	3723 A3	3735 F5	3747 G5	3759 G7	3771 H3	5704 G9	7700-2 A4	7714 F8	9703 E13	F705 B13	F717 F13	F729 C5	F747 E8	I708 D4	I720 B8	I732 D14	I744 F5	I756 G4	I768 H10	
2702 H11	2714 G14	2726 B4	2742 G11	2755 G2	2768 H5	2783 G8	3700 A2	3712 B3	3724 C2	3736 F3	3748 G15	3760 E2	3772 H2	5705 A7	7701 A7	7715 G15	9704 G12	F706 B12	F718 F13	F730 D6	F748 G3	I709 D5	I721 B4	I733 D10	I745 F6	I757 G5	I769 H11	
2703 A7	2715 A10	2727 C9	2743 E5	2756 G7	2770 A15	2788 H8	3701 A10	3713 C13	3725 D2	3737 F3	3749 G5	3761 H11	3773 H2	5706 G10	7702 C14	7716 G14	9705 H12	F707 C12	F719 G12	F731 B8	F749 G12	I710 A4	I722 C9	I734 D3	I746 F9	I758 H11	I770 H3	
2704 A7	2716 A10	2728 H10	2744 E3	2757 G7	2771 H6	2789 D10	3702 C2	3714 B4	3726 D4	3738 F5	3750 G2	3762 H9	3774 H2	5708 C7	7705 D5	7717 H14	9706 G7	F708 C12	F720 G12	F733 H4	F750 G7	I711 G10	I723 B4	I735 H7	I747 G10	I759 H5	I771 H1	



LAYOUT AMPLIFICADOR DE ÁUDIO PDP (INFERIOR)



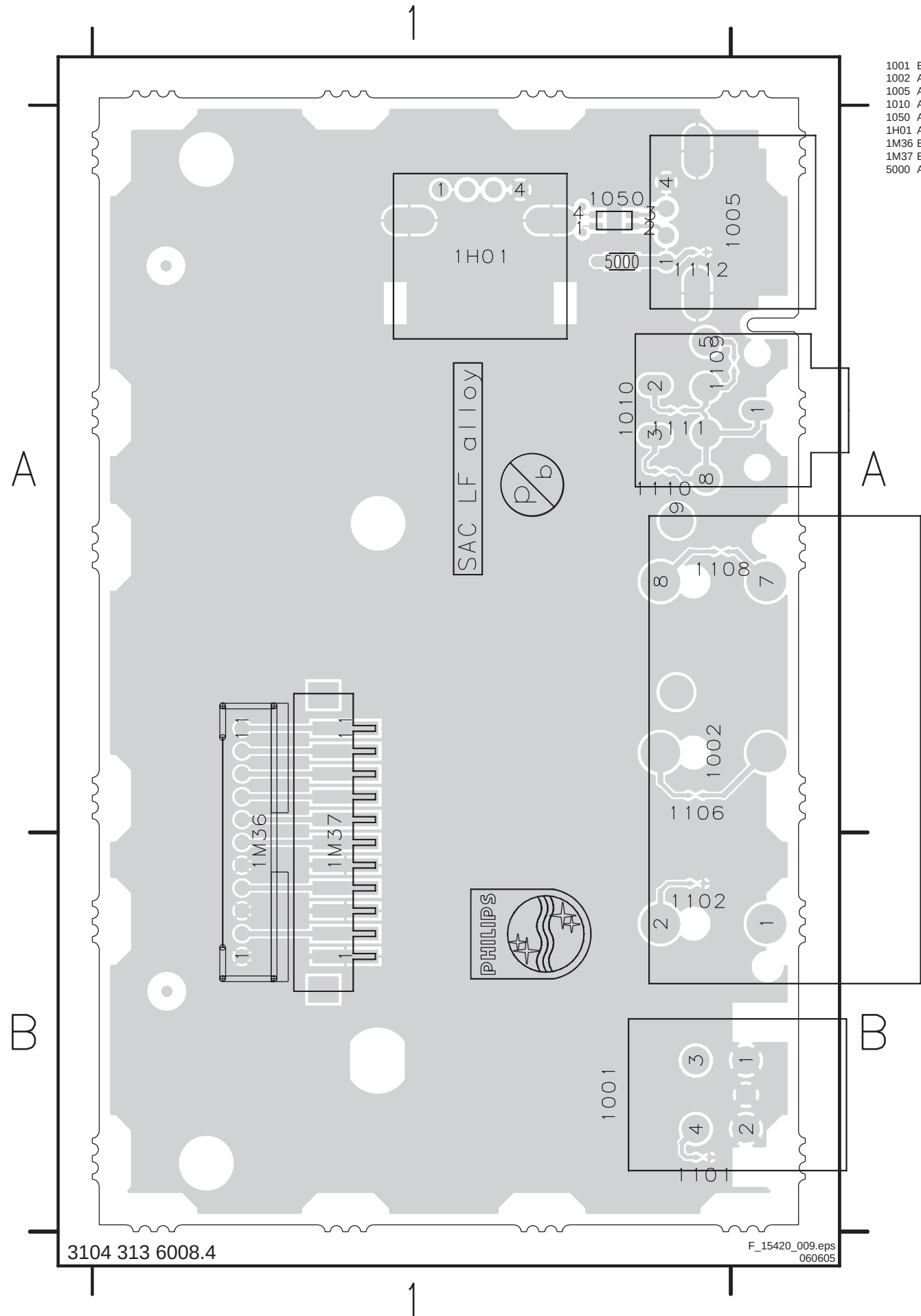
PAINEL LATERAL I/O



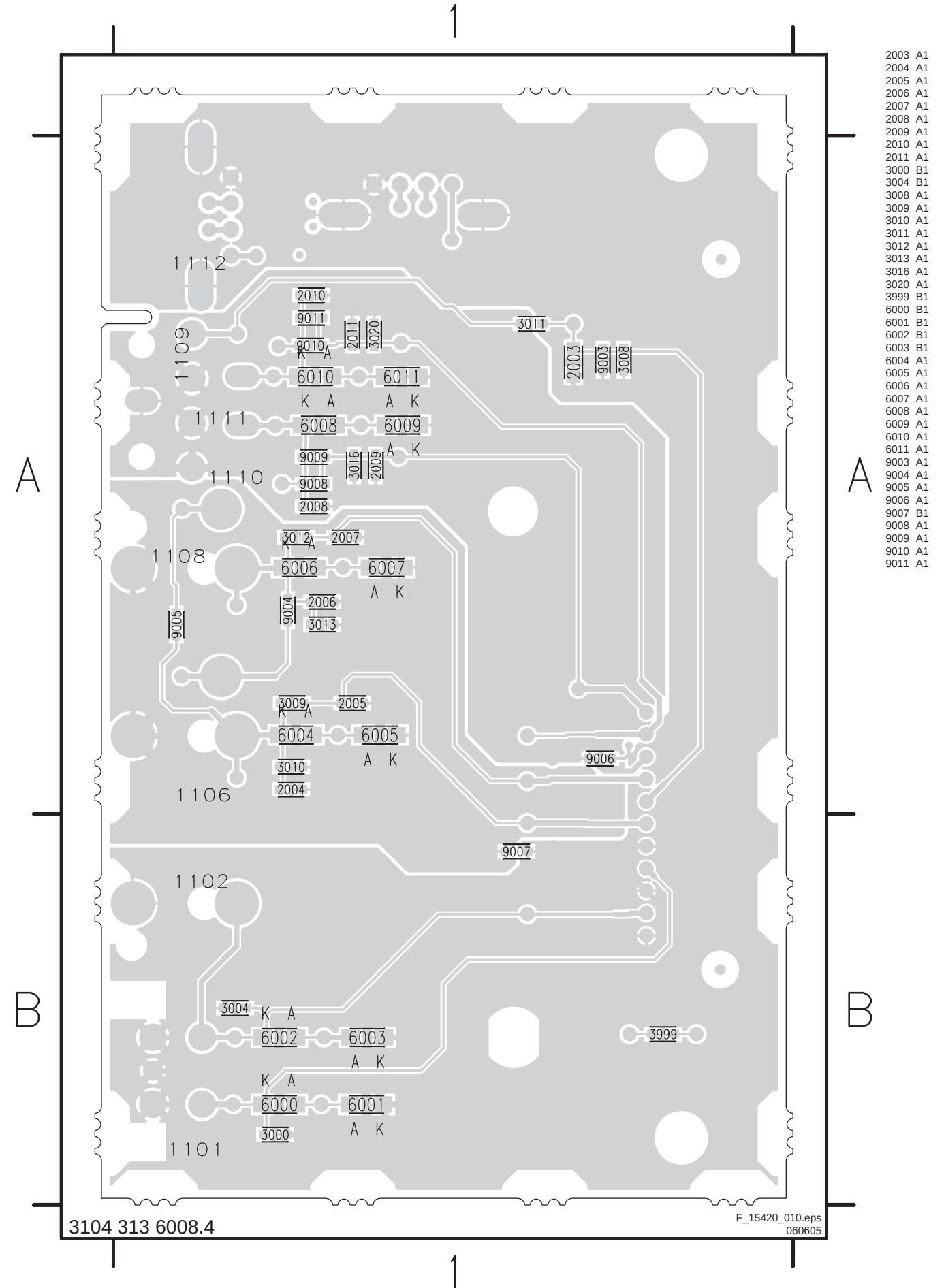
3104 313 6008.4

F_15420_008.eps
030605

LAYOUT PAINEL LATERAL I/O (SUPERIOR)

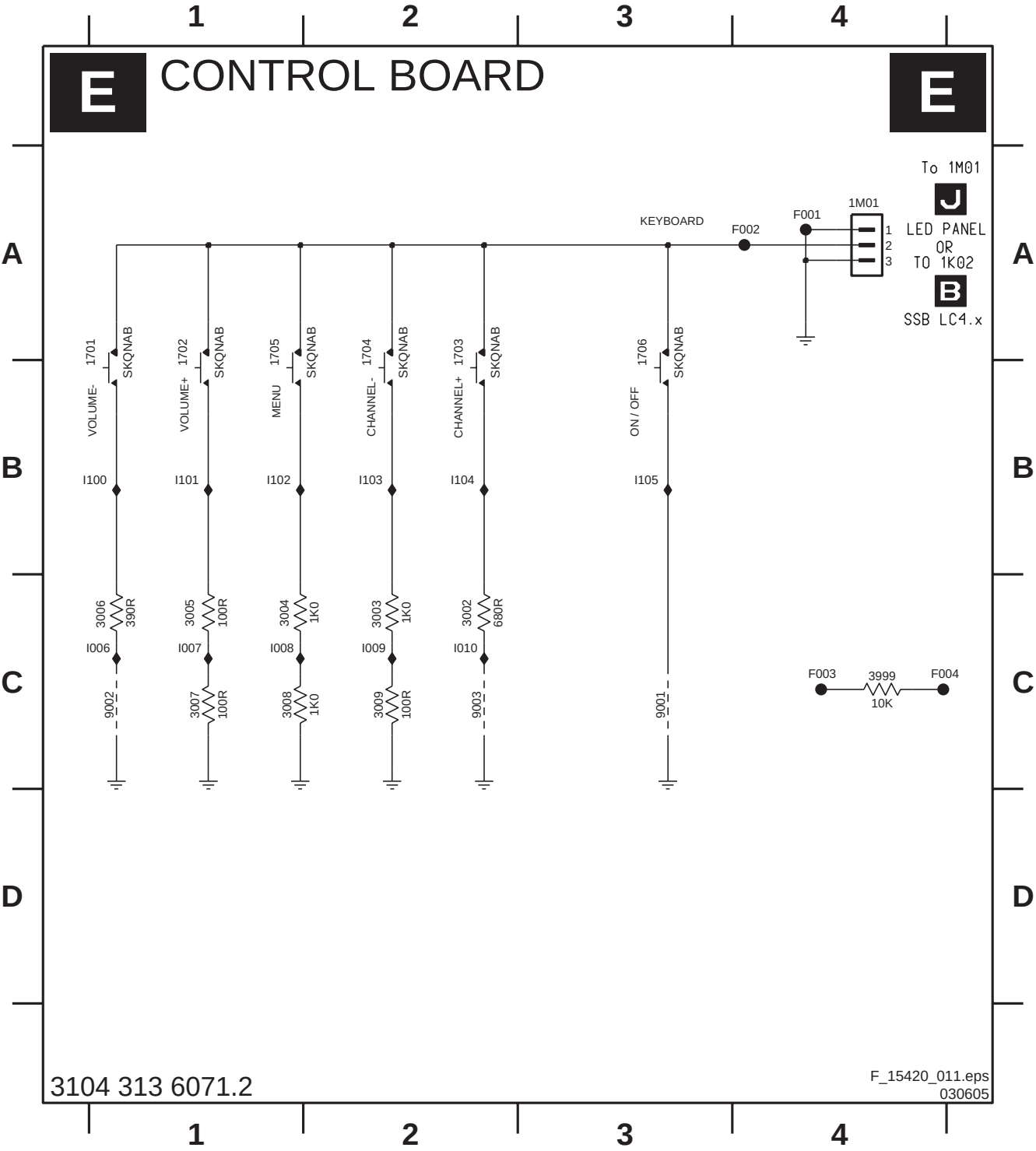


LAYOUT PAINEL LATERAL I/O (INFERIOR)

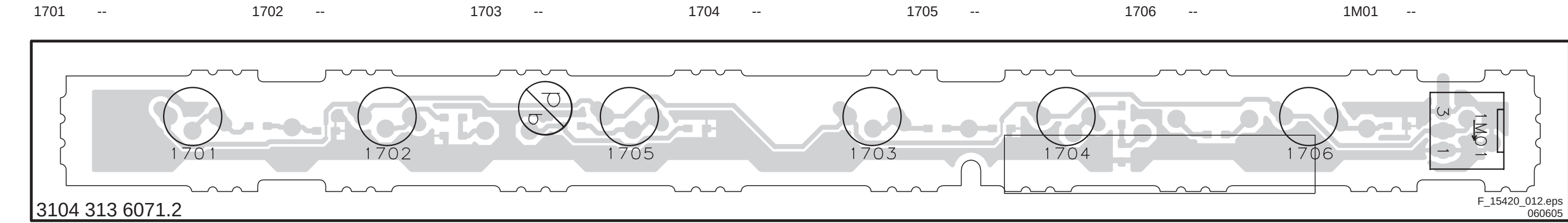


PAINEL CONTROLE

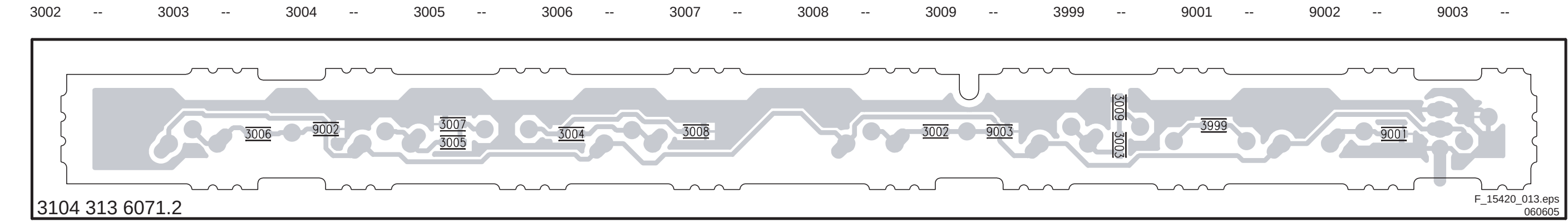
1701 A1	1704 A2	1M01 A4	3004 C1	3007 C1	3999 C4	9003 C2	F003 C4	I007 C1	I010 C2	I102 B1	I105 B3
1702 A1	1705 A1	3002 C2	3005 C1	3008 C1	9001 C3	F001 A4	F004 C4	I008 C1	I100 B1	I103 B2	
1703 A2	1706 A3	3003 C2	3006 C1	3009 C2	9002 C1	F002 A4	I006 C1	I009 C2	I101 B1	I104 B2	



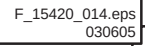
LAYOUT PAINEL CONTROLE (SUPERIOR)



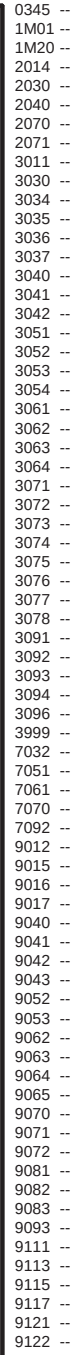
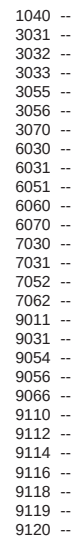
LAYOUT PAINEL CONTROLE (INFERIOR)



1 LED PANEL



Personal Notes:



8. AJUSTES ELÉTRICOS

Índice dos capítulos:

1. Condições gerais de alinhamento
2. Ajustes de Hardware
3. Ajustes de Software

Nota: As figuras abaixo podem desviar um pouco da atual situação, devido a diferentes execuções de ajustes.

Geral: O Modo de Serviço Padrão (SDM) e o Modo de Serviço de Ajuste (SAM) estão descritos no capítulo 5. O menu de navegação é feito com as teclas Cursor para Cima, para Baixo, Esquerdo e Direito no controle remoto.

8.1 Condições gerais de ajustes

Executa todos os ajustes elétricos sob as seguintes condições:

Tensão de rede e frequência: 100-240V / 50/60 Hz.

Permite que o aparelho esquente por aproximadamente 10 minutos.

Teste de prova: $R_i > 10M > 2.5 \text{ pF}$.

8.2 Ajustes de Hardware

Não há ajustes de hardware previstos para a TV plasma.

8.3 Ajustes de software

Com os ajustes de softwares do Modo de Serviço de Ajuste (SAM) a geometria, tom de branco e tuner (IF) podem ser ajustados. Para armazenar os dados: Use o botão RC do MENU para ir ao menu principal e em seguida, acessar o modo Standby.

8.3.1 Menu SAM

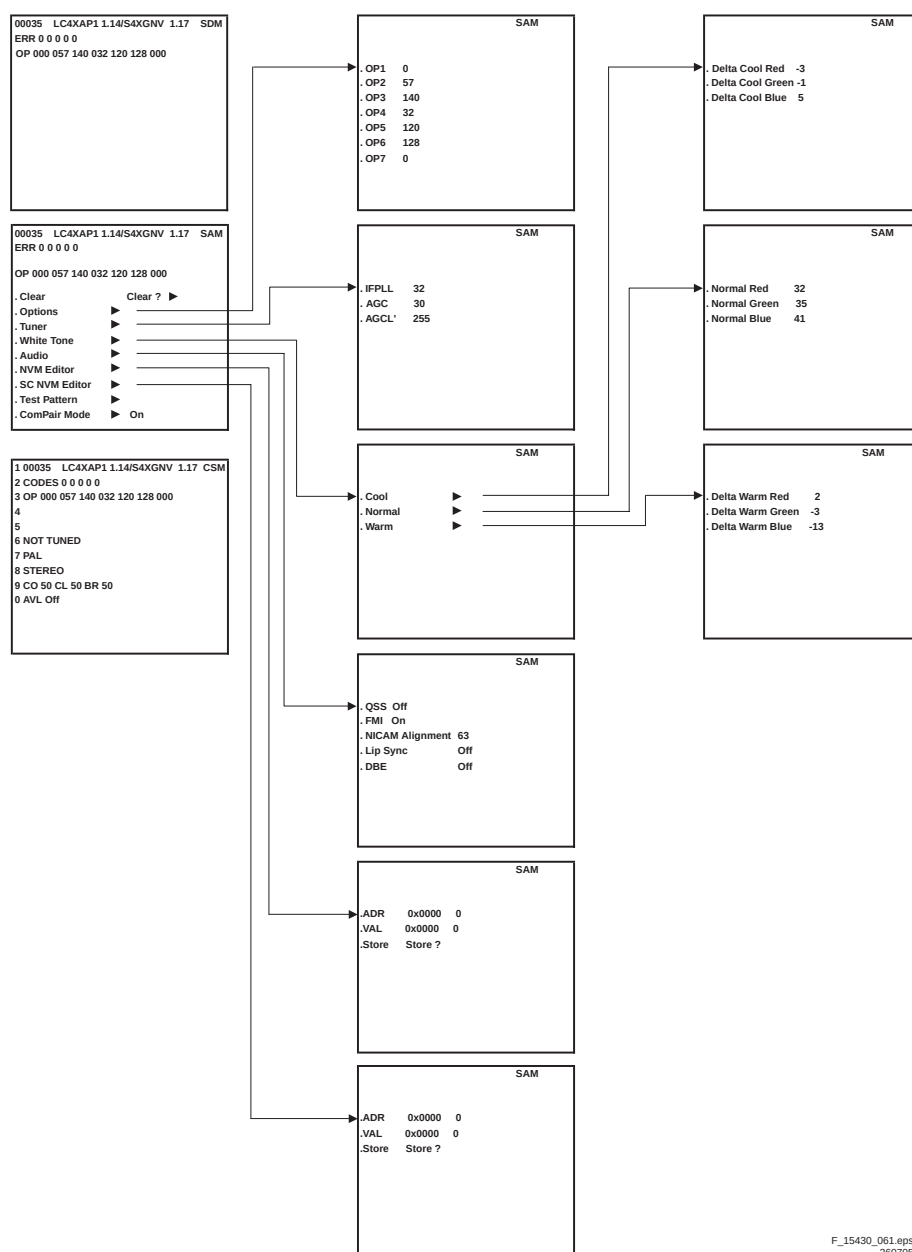


Figura 8-1 Menu SAM

F_15430_061.eps
260705

8.3.2 Ajustes de tuner

AGC (RF AGC Take Over Point)

- Ativar o menu SAM.
- Ir ao sub- menu Tuner.
- Selecionar o sub- menu AGC.
- Ajustar valor de AGC para AGC = 27.
- Ajustar o valor de AGC L' para AGC L' = 27 (Apenas Europa).
- Ajustar o valor de IFPLL para IFPLL = 32 (apenas Europa).
- Colocar o aparelho em standby para armazenar os dados.

8.3.3 Ajustes de DCXO (Digital Xtal Oscillator) (apenas para aparelhos NICAM)

- Entrada de uma barra de sinal de Cor com a frequência subcarrier de cor de 4.43 MHz no SCART1 ou SCART2.
- Selecione como um recurso de sinal EXT1 ou AV1.
- Vá ao menu SAM e selecione Áudio.
- Ative o Ajuste DCXO e espere até que este processo tenha finalizado (DONE).
- Verifique se a recepção de áudio NICAM está OK, se não: repita o procedimento.
- Coloque o aparelho em standby para armazenar os dados.

8.3.4 Ganho ADC e Ajuste de Escala de Cinza

A tabela abaixo mostra o número de ajustes NVM usado para cada modelo do aparelho de TV. Certifique-se de usar o editor correto no menu SAM (Editor NVM ou Editor NVM SC), porque o primeiro é usado para o Hercules NVM, e o segundo para a parte SCALER (SC) do aparelho de TV. Para mais importantes ajustes, veja também a outra tabela NVM existente neste manual.

Cuidado:

- **Não mude as configurações NVM sem entender o funcionamento de cada ajuste, pois um ajuste de NVM incorreto pode seriamente danificar o funcionamento correto do aparelho de TV!**
- **Não mude os ajustes de NVM, já que isto irá danificar a funcionalidade DVI do aparelho de TV!**
- Sempre anote os ajustes NVM existentes antes de mudá-los. Isto permitirá que você volte às configurações originais, se novos ajustes tornarem-se incorretos.

Tabela 8-1 Ganho ADC e Ajuste de Escala de Cinza

SDTV ADC Gain settings: Use the NVM Editor in SAM to set these values in the Hercules NVM					
		These models are with ADC & Columbus 3D Combfilter			
Setting	Hercules NVM Address (decimal value)	50PF7320 /79 /98	42PF7320 /79 /98	50PF7320/93	42PF7320/93
NVM_ADC_GAIN_R	006	143	143	143	143
NVM_ADC_GAIN_G	007	191	191	191	191
NVM_ADC_GAIN_B	008	143	143	143	143
					Settings Range (decimal value)
					075 - 155
					200 - 250
					075 - 155

SDTV Greyscale settings: Use the SC NVM Editor in SAM to set these values in the Scaler NVM					
		These models are with ADC & Columbus 3D Combfilter			
Setting	Scaler NVM Address (decimal value)	50PF7320 /79 /98	42PF7320 /79 /98	50PF7320/93	42PF7320/93
ADC_RED_OFFSET2	338	080	080	080	080
ADC_GRN_OFFSET2	339	080	080	080	080
ADC_BLU_OFFSET2	340	080	080	080	080
ADC_RED_GAIN	341	154	154	154	154
ADC_GRN_GAIN	343	154	154	154	154
ADC_BLU_GAIN	345	154	154	154	154
					Settings Range (decimal value)
					050 - 110
					050 - 110
					050 - 110
					045 - 095
					045 - 095
					045 - 095
PC Greyscale settings					
		These models are with ADC & Columbus 3D Combfilter			
Setting	Scaler NVM Address (decimal value)	50PF7320 /79 /98	42PF7320 /79 /98	50PF7320/93	42PF7320/93
ADC_RED_OFFSET2	325	080	080	080	080
ADC_GRN_OFFSET2	326	080	080	080	080
ADC_BLU_OFFSET2	327	080	080	080	080
ADC_RED_GAIN	328	154	154	154	154
ADC_GRN_GAIN	330	154	154	154	154
ADC_BLU_GAIN	332	154	154	154	154
					Settings Range (decimal value)
					040 - 090
					040 - 090
					040 - 090
					180 - 270
					180 - 270
					180 - 270
HD Greyscale settings					
		These models are with ADC & Columbus 3D Combfilter			
Setting	Scaler NVM Address (decimal value)	50PF7320 /79 /98	42PF7320 /79 /98	50PF7320/93	42PF7320/93
ADC_RED_OFFSET2	351	064	064	064	064
ADC_GRN_OFFSET2	352	082	082	082	082
ADC_BLU_OFFSET2	353	064	064	064	064
ADC_RED_GAIN	354	159	159	159	159
ADC_GRN_GAIN	356	144	144	144	144
ADC_BLU_GAIN	358	147	147	147	147
					Settings Range (decimal value)
					050 - 090
					050 - 090
					050 - 090
					120 - 200
					120 - 200
					120 - 200

8.3.5 Som

- Para ajustes NICAM: veja o parágrafo 8.3.3.
- Para outros ajustes: Nenhum ajuste é necessário para áudio.

8.3.6 Options

Os Options OP1...OP7 no menu SAM podem ser usados para rápido armazenamento de 64 características ou ajustes da parte HERCULES do aparelho de TV aos seus valores padrão de fábrica originais (8 grupos de 8 características/ ajustes cada). Quando o valor decimal de um option byte OP1...OP7 é mudado (veja a primeira tabela abaixo) então um grupo de 8 bits, representando opções ou ajustes 8 HERCULES, é mudado também (veja a segunda tabela abaixo para uma descrição detalhada de ajustes ou características que são mudadas). A segunda tabela mostra quais grupos de 8 option bits. Cada bit (0...7) muda uma característica particular ou ajuste de HERCULES para ligado ou desligado, dependendo do seu valor (1 ou 0).

É possível também mudar as características ou ajustes mencionados na segunda tabela diretamente ao nível bit, que significa o Editor NVM no menu SAM. No Editor NVM, primeiramente o endereço NVM (ADR) correto deve ser inserido, então o valor correto (VAL, 1 ou 0) para cada bit (veja a segunda tabela), e finalmente os ajustes devem ser armazenados (STORE). Para rápido armazenamento da parte HERCULES do aparelho de TV às suas configurações originais de fábrica, entretanto, é mais conveniente simplesmente entrar com as características padrão de fábrica OP1...OP7 que são dados na primeira tabela abaixo. Como fazer isso é descrito no próximo parágrafo.

Como mudar uma Option Byte

Como já foi explicado antes, um Option Byte (OP) representa um número de diferentes opções HERCULES. Mudando estes bytes diretamente faz-se possível ajustar todas as opções HERCULES muito rapidamente. Toda as opções são controladas via 7 option bytes. Selecione a option byte (OP1...OP7) com as teclas Menu para cima ou para baixo, e entre com novos valores (decimais). Para o correto ajuste do Padrão de Fábrica, veja a primeira tabela abaixo. Para mais informações detalhadas, veja a segunda tabela.

Ao sair do submenu Option, salve as mudanças nos ajustes de Option Byte. Alguns ajustes irão apenas ter efeito após o aparelho ser desligado e ligado novamente (incio frio).

Tabela 8-2 Códigos Option OP1.....OP7

Option table for quickly restoring the HERCULES to its Factory Default settings				
	Model number	50PF7320 /79 /98	42PF7320 /79 /98	50PF7320/93
OP1		128	128	01
OP2		37	37	37
OP3		79	79	77
OP4		225	225	224
OP5		252	252	252
OP6		27	27	27
OP7		28	28	20
Options (can be changed only via the SAM menu)		Total decimal value for each option per model number		

Como mudar as Option em nível Bit

Se você quer saber quais ajustes ou características do HERCULES são mudadas via OP1...OP7, ou se você quer mudar cada opção ou ajuste bit por bit, use a tabela mais detalhada a seguir.

Nota: A tabela a seguir contém apenas parte dos ajustes NVM que podem ser mudados. Uma segunda relação de ajustes e características pode ser encontrada no Capítulo 5 deste manual, na tabela Valores Padrão NVM. Os ajustes mencionados lá podem apenas ser mudados via editor NVM. Para mais ajustes, veja também a tabela “Ganho ADC e Ajuste de Escala de Cinza” existente neste manual.

Tabela 8-3 Códigos de Options em detalhe, no nível bit

Option byte & bit table for restoring the TV set to its original Factory Default settings via the NVM Editor in the SAM menu					
		Model number	50PF7320 179 198	42PF7320 179 198	50PF7320/93
					42PF7320/93
OP1	Description of feature/option to be switched ON or OFF				
bit 7 (msb)	OP_PHILIPS_TUNER		1	1	0
bit 6	OP_FM_RADIO		0	0	0
bit 5	OP_LNA		0	0	0
bit 4	OP_ATS // for EU		1	1	1
bit 3	OP_ACI		1	1	1
bit 2	OP_UK_PNP		0	0	0
bit 1	OP_VIRGIN_MODE		0	0	0
bit 0 (lsb)	OP_CHINA		0	0	1
	Total DEC Value		128	128	01
	Total HEX Value		80	80	01
OP2					
bit 7 (msb)	OP_SC		0	0	0
bit 6	OP_IBEX		0	0	0
bit 5	OP_CHANNEL_NAMING		1	1	1
bit 4	OP_LTI (Lum Transcient Improvmt)		0	0	0
bit 3	OP_TILT		0	0	0
bit 2	OP_FINE_TUNING		1	1	1
bit 1	OP_PIP_PHILIPS_TUNER		0	0	0
bit 0 (lsb)	OP_HUE		1	1	1
	Total DEC Value		37	37	37
	Total HEX Value		25	25	25
OP3					
bit 7 (msb)	OP_EW_FUNCTION		0	0	0
bit 6	OP_PIXEL_PLUS		1	1	0
bit 5	OP_PIP_SPLITTER // temp		0	0	0
bit 4	OP_SPLITTER // temp		0	0	0
bit 3	OP_VIRTUAL_DOLBY		1	1	1
bit 2	OP_WIDE_SCREEN		1	1	1
bit 1	OP_WSSB		1	1	0
bit 0 (lsb)	OP_OP_ME5 // OP_ME5 - 5/6 local buttons implementation		1	1	1
	Total DEC Value		79	79	77
	Total HEX Value		4F	4F	4D
OP4					
bit 7 (msb)	OP_LIP_SYNC		1	1	1
bit 6	OP_HD		1	1	1
bit 5	OP_ULTRA_BASS		1	1	1
bit 4	OP_DELTA_VOLUME		0	0	0
bit 3	OP_TAIWAN_KOREA		0	0	0
bit 2	OP_VOLUME_LIMITER		0	0	0
bit 1	OP_STEREO_DBX		0	0	0
bit 0 (lsb)	OP_STEREO_NICAM_2CS		1	1	0
	Total DEC Value		225	225	224
	Total HEX Value		E1	E1	E0
OP5					
bit 7 (msb)	OP_AV1		1	1	1
bit 6	OP_AV2		1	1	1
bit 5	OP_AV3		1	1	1
bit 4	OP_CVI		1	1	1
bit 3	OP_SVHS2		1	1	1
bit 2	OP_SVHS3		1	1	1
bit 1	OP_HOTEL_MODE		0	0	0
bit 0 (lsb)	OP_SIMPLE_FACTORY=OP_BTSC_AVSTEREO		0	0	0
	Total DEC Value		252	252	252
	Total HEX Value		FC	FC	FC
OP6					
bit 7 (msb)	OP_PERSONAL_ZAPPING		0	0	0
bit 6	OP_SMART_SURF		0	0	0
bit 5	OP_FMTRAP		0	0	0
bit 4	OP_COMBFILTER		1	1	1
bit 3	OP_ACTIVE_CONTROL		1	1	1
bit 2	OP_VIDEO_TEXT		0	0	0
bit 1	OP_LIGHT_SENSOR		1	1	1
bit 0 (lsb)	OP_TWIN_TEXT		1	1	1
	Total DEC Value		27	27	27
	Total HEX Value		1B	1B	1B
OP7					
bit 7 (msb)	OP_TIME_WIN1		0	0	0
bit 6	OP_DVB_USB = OP_MALAY		0	0	0
bit 5	OP_AMBILIGHT		0	0	0
bit 4	OP_COLUMBUS		1	1	1
bit 3	OP_COLOR_SYSTEM_AP		1	1	0
bit 2	OP_SOUND_SYSTEM_AP_1		0	0	0
bit 1	OP_SOUND_SYSTEM_AP_2		1	1	1
bit 0 (lsb)	OP_SOUND_SYSTEM_AP_3		1	1	1
	Total DEC Value		28	28	20
	Total HEX Value		1C	1C	14

9. DESCRIÇÃO DO CIRCUITO, LISTA DE ABREVIACÕES E IC DATA SHEETS

Índice deste Capítulo

- 9.1 Introdução
- 9.2 Diagrama em bloco
- 9.3 Entrada/ Saída
- 9.4 Tuner e IF
- 9.5 Vídeo: Parte TV (Diagramas B1, B2 e B3)
- 9.6 Columbus
- 9.7 Vídeo: Parte Scaler (Diagrama B7, B8 e B9)
- 9.8 Processamento de áudio
- 9.9 Controle
- 9.10 Lista de abreviações
- 9.11 Folha de dados IC

9.1 Introdução

A “TV Plasma LC4.9” é uma TV plasma global para o ano de 2005. Ela é a sucessora da “LC4.7” e tem um tamanho de tela de 42 polegadas ou 50 polegadas (em razão 16:9). Tem um novo estilo, chamado Entry+ 05. Globalmente, há três tipos diferentes de qualidade de imagem disponíveis, dependendo do model: Pixel Plus (usado em modelos discutidos neste manual), Digital Crvstal Clear, e Crvstal Clear. O diagrama em

blocos abaixo (figura “Diagrama em blocos”) mostra a arquitetura do Pixel Plus; as arquiteturas de outros modelos são mostradas no diagrama em blocos na próxima página (Figura “Diagrama em blocos dos blocos de construção internos”).

A arquitetura consiste de um TV e um painel Scaler, um EPLD (apenas em modelos Pixel Plus), um painel I/O e um painel local de teclado e um painel de fonte de energia.

As funções para processamento de vídeo/ áudio, microprocessador (uP), e decodificador C/C Teletext (TXT) são todos combinados em um IC (TDA 150xx, item 7217), a chamada terceira geração Ultimate One Chip (UOC-III) ou "Hercules". Este chip tem as seguintes características:

- Controle, pequenos sinais, mono/ stereo, e extensão Áudio/ Vídeo mudando em um IC.
- Atualização com processamento de som & vídeo digital.
- Ajuste livre IF, incluindo SECAM-L/L1 e AM.
- Som FM 4.5/5.5/6.0/6.5, sem filtros TRAPS/BANDPASS.
- Decodificador de cor multi-padrão completo.
- Uma referência Xtal para todas as funções (microprocessador, RCP, TXT/CC, RDS, decodificador de cor, e processador de áudio stereo).

9.2 Diagrama em Blocos

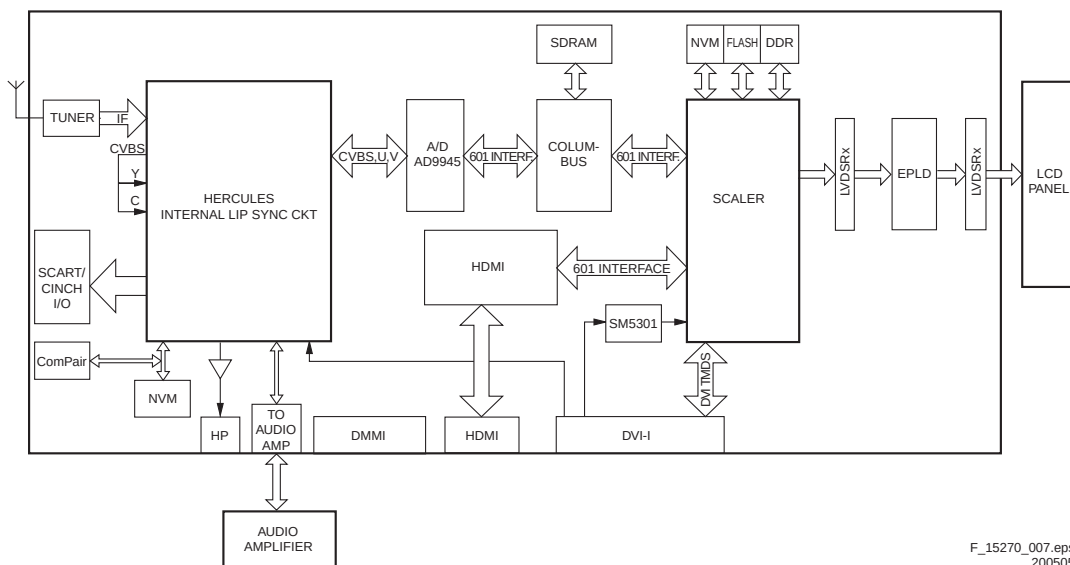


Figura 9-1 Diagrama em Blocos

O tuner PLL UV1316E/1318SD/TEDE9 entrega o sinal-IF, via áudio & vídeo filtros-SAW, ao Processador de Sinal de Vídeo e FLASH embutido no TEXT/Control/Graphicd Micro Controller TDA 120x1 (item 7011, também chamado Hercules).

Este IC tem as seguintes funções:

- Processamento do Vídeo Analógico
- Demodulador de Som
- Interfaces de Áudio e chaveamento
- Controle de volume e tom para alto-falantes.
- Reflexão e atraso para canais alto-falantes.
- Micro Controlador
- Captura de dados
- Display

O Hercules tem uma entrada para o sinal interno CVBS e um vídeo com 3 entradas externas CVBS e uma saída. Todas as entradas CVBS podem ser usadas como sinais de entrada-Y para sinais Y/C. Entretanto, apenas 2 recursos Y/C podem ser selecionados pois o circuito tem 2 entradas chroma. É possível adicionar uma entrada CVBS(Y)/C adicional (CVBS/YX ou CX)

quando o interface YUV e a entrada RGB/YPRPB não são necessitadas. Há duas entradas de vídeo analógicas: AV é para entrada SVHS e entrada de vídeo (CVBS), e CVI-1 é para entrada RGB/YUV. O conector cinch frontal SAÍDA DE VÍDEO pode ser usado para monitorar propostas: WYSIWYR (O que você vê é uma gravação).

Dependendo do modelo da TV, o Hercules entrega seus sinais RGB diretamente ao IC Scaler ou indiretamente, via um chip Columbus (para filtro comb 2D/3D e redução de ruídos espacial/ temporal, para descrições: veja mais abaixo neste texto). O EPLD, que está presente em modelos Pixel Plus discutidos neste manual, fornece definição adicional para a imagem. Para linha de saída geral, veja a tabela e o diagrama em blocos em seguida, em que a arquitetura de vários modelos são dados, junto com seus blocos de construção eletrônica.

Tabela 9-1 Modelos e qualidade de imagem

Model	Picture quality
50PF7320/79 /93 /98	Pixel Plus
42PF7320/79 /93 /98	Pixel Plus
N.a.	Digital Crystal Clear
N.a.	Crystal Clear

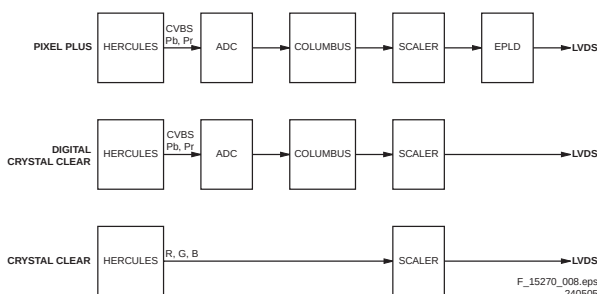


Figura 9-2 Diagrama em Bloco dos blocos de construção interno

O Genesis GM1501 Malibu Scaler IC pode receber dois sinais de entrada de vídeo: SDTV (diretamente do Hercules ou via Columbus), DVI (de uma recurso externo DVI), ou PC (de um computador externo).

Depois do processamento de vídeo, os dados digitais são enviados via um terminal LVDS (Low Voltage Differential Signalling) para o painel LCD. O LVDS é usado para melhorar a velocidade de dados e para reduzir o EMI significativamente. Há duas linhas I2C e dois interruptores e linhas de comunicação (TV_IRQ e TV_SC_COM) para controle Scaler. O Scaler comunica-se com o Hercules como um dispositivo escravo. Para evitar excesso de fluxo do buffer do lado Scaler, a linha TV_SC_COM fornece o controle de fluxo de hardware necessário. Para permitir comunicação bi-direcional, o Scaler pode iniciar um serviço interrupção ao Hercules via linha TV_IRQ.

O Hercules, e EEPROM são fornecidos com 3.3V, que também está presente durante o STANDBY.

O EEPROM, ou NVM (Non Volatile Memory) é usado para armazenar ajustes.

A parte de som é construída pelo Hercules. O Recurso de Seleção, Decodificador e Processador são todos feitos pelo Hercules.

A entrada da fonte de energia tem algumas tensões DC vindas do painel de fornecimento.

9.3 Entrada/ Saída

O I/O é dividido em 2 partes: Frontal I/O e Lateral I/O. A frontal tem duas entradas AV com CVBS, Y/C e Y/U/V, uma entrada PC (VGA), e uma entrada HDMI. A lateral tem uma entrada CVBS e Y/C (SVHS).

A seleção do I/Os externo é controlada pelo Hercules.

AV1/ CVI-1: A entrada do AV1/ CV1 é CVBS + YUV + L/R.

AV2: A entrada do AV2 é Y/C + CVBS + L/R.

PC-VGA/CVI-2: Esta entrada vai diretamente para o IC Scaler. Veja o parágrafo "Vídeo: Parte Scaler".

Entrada HDMI/ PC-D: Esta entrada vai diretamente para o IC Scaler. Veja o parágrafo "Vídeo: Parte Scaler".

9.4 Tuner e IF

Um Tuner Philips UV1216E/1318SD/TEDE9 é usado na placa de TV. Os sinais SIF são decodificados pelo Hercules. A Sintonia é feita via I2C.

9.4.1 Amplificador de vídeo IF

O filtro-IF é integrado em um filtro SAW (Surface Acoustic Wave). Um para filtragem de vídeo- IF (1104, em alguns modelos: 1105) e um para áudio-IF (1106). O tipo destes filtros dependem do padrão que vem sendo recebido.

A saída do tuner é controlada via um amplificador- IF com controle- AGC. Esta é uma tensão feedback do pino 31 do Hercules ao pino 1 do Tuner. O detector- AGC opera no topo do sincronismo e no topo do nível de branco. O ponto "take-over" AGC é ajustado via o modo de serviço de ajuste do "Tuner" - "AGC". Se há muito ruído na imagem, então pode ser que o ajuste de AGC esteja errado. O ajuste de AGC pode também estar errado se a imagem deforma com o sinal perfeito; o amplificador-IF aumenta muito.

9.5 Vídeo: Parte TV (Diagramas B1, B2 e B3)

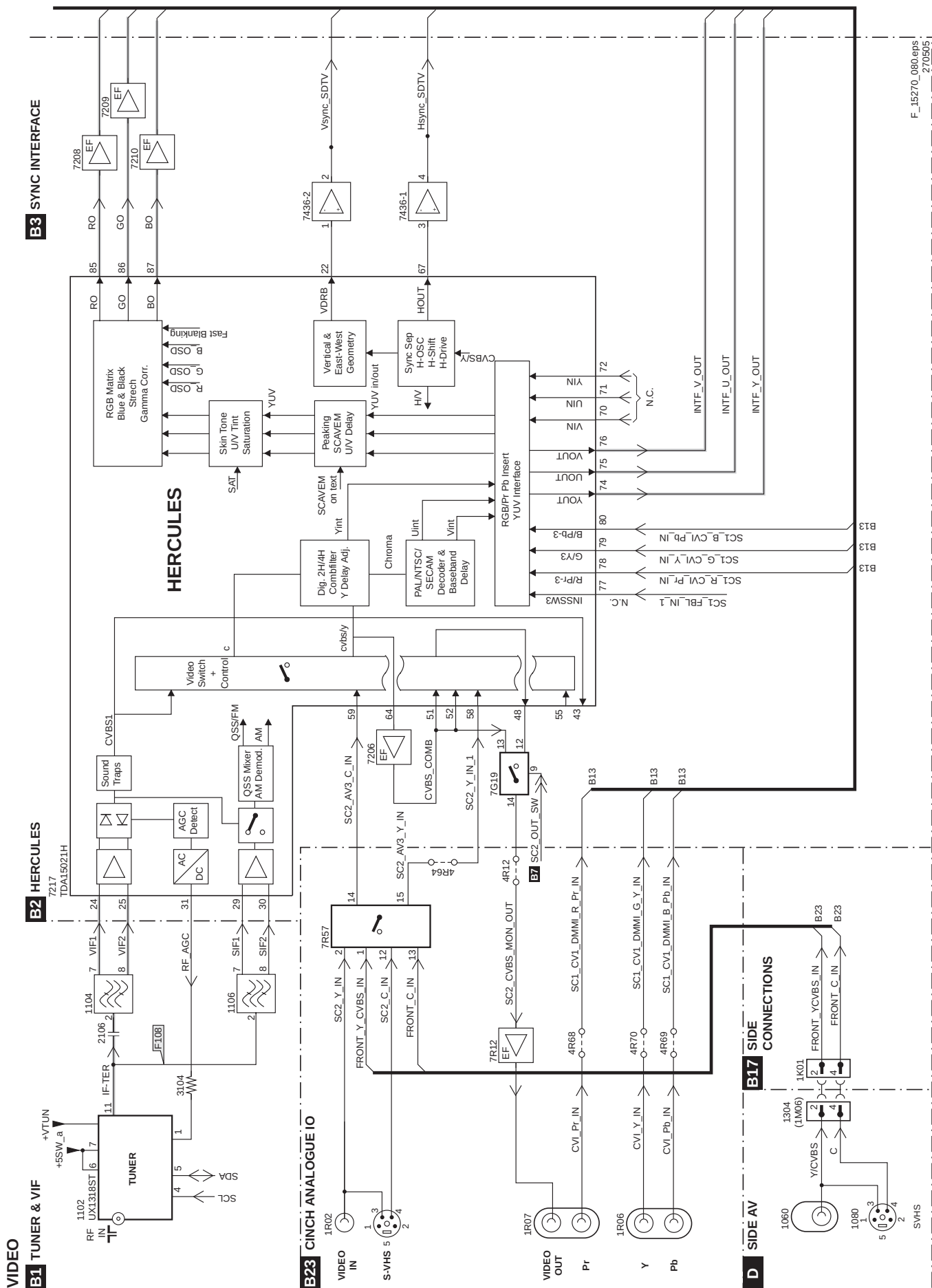


Figura 9-3 Diagrama em Bloco de Processamento de vídeo

O processamento de vídeo é completamente feito pelo Hercules

- Demodulador IF
- Decodificador de chrominância
- Separador de sincronismo
- Direção horizontal & vertical
- Processamento RGB
- Seleciona recurso CVBS e SVHS

Tem também características embutidas como:

- CTI
- Reforço de preto
- Reforço de Azul
- Reforço de Branco
- Partida Suave
- Correção dinâmica de tom de pele e etc.

Além disso, ele também incorpora som IF e filtros, e requiere apenas um cristal para todos os limites.

9.6 Columbus

9.6.1 Introdução

O Columbus é uma combinação de:

- Um filtro Comb 2D/ 3D para PAL e NTSC, e
- Um sistema de redução de ruído espacial/ temporal para sinais de cor e luminescência.

O Columbus filtro Comb 3D usa sinais U e V (ou C) CVBS digitalizados e podem ser usados com ou sem um SDRAM 16 Mbit. Sem o SDRAM 16Mbit, a filtragem comb 3D e redução de ruído temporal não são possíveis.

A parte da redução de ruído do Columbus é controlada pelo software FBX usando a interface SNERT. A parte do filtro Comb 2D/3D é controlada pelo software Principal usando o terminal I2C.

9.6.2 Filtro Comb 2D/3D

Introdução

O "Columbus filtro Comb 3D" é um combinado de função de filtro Comb 2D/3D que é parte do chip Columbus (esquema elétrico B19, item 7M00). É um filtro comb para PAL e NTSC.

O filtro Comb 3D é usado para separar componentes de cor e luminescência fora do sinal CVBS. Ele fica em desuso quando o sinal CVBS é um sinal SECAM (sinais SECAM não podem ser COMBED). O chip Columbus pode ser usado com ou sem SDRAM externo de 16Mbit (esquema elétrico B10, item 7B01). Quando um SDRAM externo é conectado ao IC a função do filtro Comb pode trabalhar em combinação de processamento 2D/3D (dependendo do movimento baseado em pixels detectado). Quando nenhum SDRAM externo é conectado, apenas a filtragem Comb 2D é possível.

O Columbus pode COMB o seguintes sinais padrões:

- PAL B, PAL G, PAL H, PAL I, PAL D, PAL K: padrão de cor PAL, portador de cor em 4.43 MHz, frequência de campo: 50 Hz.
- PAL M: padrão de cor PAL, portador de cor em 3.58 MHz, frequência de campo: 60 Hz.
- PAL N: padrão de cor PAL, portador de cor em 3.58 MHz, frequência de campo: 50 Hz.
- NTSC M: padrão de cor NTSC, portador de cor em 3.58 MHz, frequência de campo: 60 Hz.

Para sinais NTSC. A linha de atraso PAL deve ser sempre contornada.

Os seguintes sinais não podem ser COMBED:

- Sinais Double Windows ou Multi PIP. Para estes sinais, apenas uma parte ou mesmo nenhuma parte do sinal está em relação com o "burst". A parte que não está em relação com o "burst" pode ficar muito borrada quando combinada pelo Columbus filtro Comb. Mesmo um sinal deve ser contornado. O modo entalhe não é mesmo uma opção. Ex: em Double Windows, uma parte pode ser sinal PAL enquanto a outra parte é NTSC ou SECAM.
- Em casos onde um sinal SECAM é apresentado ao Columbus filtro Comb; o trajeto UV e luminescência devem ser contornados. A linha de atraso PAL dentro do Columbus não pode ser usada para sinais SECAM, então este também deve ser contornado. O trajeto da luminescência deve luminescer em sua entrada ao contrário do CVBS. O atraso da linha Cor fora do Columbus deve ser usado para sinais SECAM. Razão disso: O atraso da linha Columbus PAL divide em 2 a saída dos sinais de cor no caso do SECAM.
- Sinais Y/C, YPbPr e RGB não devem ser combinados. Assim o trajeto UV e luminescência deve ser contornado. A linha de atraso PAL também será contornada.
- Em casos onde o Columbus filtro Comb não recebe sinais CVBS com "burst" no local certo de acordo com o padrão (isto inclui sinais preto e branco sem "burst"), resultados de correção de fase tornam-se imprevisível e o filtro Comb deve ser configurado em contornar (= trajeto de luminescência contornado, trajeto UV contornado, linha de atraso PAL contornada).
- Sinais VCR não podem ser combinados e devem ser processados no modo entalhe, ou contornados.

Modos Columbus

Os modos do Columbus filtro Comb 3D são:

- Modo de contorno
- Modo Band-Pass-Notch
- Modos de filtro Comb 2D
 - Médio simples
 - Médio
- Modo de campo filtro Comb
- Modo chassis de filtro Comb

Modo de contorno

O filtro Comb 3D pode ser ajustado em modo de contorno. Neste modo, o CVBS, sinais U e V são apenas contornados na saída.

Modo Band-Pass-Notch

Este é um modo onde nenhuma filtragem Comb é aceita. Um "Filtro Pass Band" é usado para filtrar a informação de chroma fora do sinal CVBS. Um "Notch Filter" é usado para subtrair o sub portador fora do CVBS para fazer o sinal de luminescência sem sub portador chroma.

Em termos de cruzamento de cor e cruzamento luminescência, este modo tem a pior performance de todas. Ele é usado apenas nestes sinais onde não há filtragem comb pode ser aplicada (sinais não-padrões e a maioria dos sinais VCR, por exemplo).

Modos de Filtro Comb 2D

Um filtro Comb faz uma ação num pixel corrente e um pixel atrasado. Quando o pixel atrasado é uma linha- atrasada pixel, nós falamos sobre um "Espacial ou Filtro Comb 2D" (para NTSC o atraso deve ser linha 1, para PAL deve ser linha 2). Espacial ou filtro Comb 2D mostra problemas em cor vertical transeuntes e em linhas únicas coloridas. Para estas situações, um HD extra é adicionado no chip Columbus para evitar eses tipos de problemas. Entretanto mesmo com estas medidas extras, ainda há situações onde o filtro Comb 2D não executa adequadamente (resolução diagonal e linhas únicas com igual conteúdo de luminescência). Para restringir a área

de trabalho do filtro Comb 2D para as frequências onde o sub portador está presente, uma faixa horizontal passa filtro sempre precede um filtro Comb 2D.

Quando um filtro Comb 2D não tem HD extra para evitar problemas em cor transeunte vertical (ou este HD extra é desligado), o filtro Comb é chamado de “filtro médio simples”. Quando existe hardware extra para evitar estes tipos de problemas, o filtro é chamado “filtro médio”.

Modo de campo filtro Comb

Um filtro Comb faz uma ação no pixel atual e em um pixel atrasado. Quando o pixel atrasado é um campo-atrasado pixel, nós falamos “Frame Comb Filter”. Para NTSC nós precisamos de um atraso de um chassis, para PAL, entretanto, o atraso deve ser de dois chassis.

Filtros Frame Comb têm a melhor execução, mas como o Campo de filtro Comb, eles executam muito mal em movimento. Um detector de movimento deve ter de detectar movimento e neste movimento de pixels, o filtro Comb 2D deve ser aplicado. O filtro chassis Comb é um puro “filtro temporal”. O Columbus precisa de uma memória externa conectada a ele, antes ele pode fazer uma ação temporal ou temporal-vertical de filtro Comb. Quando nenhuma memória externa é conectada, a filtragem de campo ou chassis Comb é impossível.

Diagrama em bloco

Neste próximo diagrama, duas partes principais do filtro Columbus Comb 2D/ 3D podem ser vistas:

- A parte alta é o que é chamado de filtro Comb de luminescência. Ele tenta deixar o sinal de saída de luminescência o mais limpo possível do sinal CVBS na entrada.
- A parte baixa recebe sinais U e V (seqüencialmente) que são normalmente apenas faixa de passagem filtrada na frente do filtro Comb 3D. Ele filtra todos os sinais de alta luminescência à esquerda fora dele, para que se faça um sinal U e V o mais limpo possível.

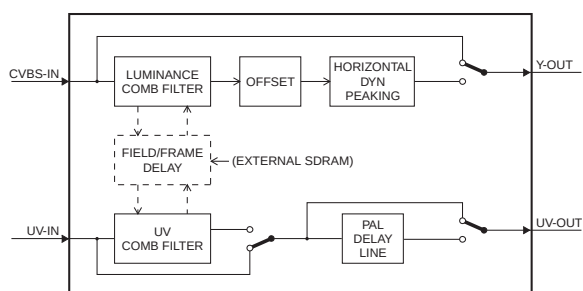


Figura 9-4 Diagrama em Bloco do Columbus 2D/3D Comb Filter

O filtro Comb tem duas entradas. Um é o CVBS onde luminescência limpa (Y) será extraída; a outra é UV onde um limpo sinal U e V será extraído. Ambos sinais de entrada são sinais digitais.

O atraso de campo ou chassis é usado para modo de filtro Comb Campo e Chassis. Uma memória externa conectada ao IC do Columbus fornece esse atraso.

O offset bloqueia o recebimento de movimento dependente do sinal filtrado Comb 2D/ 3D como entrada. O nível negro de sinal de luminescência é restaurado e o resultado é a saída. O nível negro de restauração é continuamente corrigido. Entretanto, em sinais VCR, um nível fixo de restauração em negro deve ser forçado.

Um pico dinâmico horizontal pode ser feito em sinal de luminescência. Este pico é adaptativo para que não se amplifique nenhuma distorção horizontal de luminescência. Ele detecta onde poderia ser lá deixado pelo sub carrier no sinal de luminescência e reduz o pico lá. A detecção de luminescência excedente deixada é diferente dependendo do modo pré-filtragem ou pós-filtragem.

Uma quantidade de pico e coring podem ser selecionadas. O pico de algoritmo atrás dele é uma cópia simplificada do pico de luminescência do picnic. Depois do bloqueio de pico, o sinal é de saída de luminescência limpa.

O interruptor de desvio tem a óbvia proposta de desviar o sinal de entrada, no caso nenhum filtro Comb é necessário.

A linha de atraso PAL é adicionada no trajeto UV. Ele é feito pois a linha de atraso na frente do filtro Comb 3D necessita de uma ação de filtro vertical extra nos sinais UV. Esta filtragem vertical deteriora a execução transiente vertical para cor. O filtro Comb Columbus não pode desfazer isto. Entretanto, esta redução em execução pode ser omitida colocando a linha de atraso PAL depois do bloco de filtro Comb 3D.

Para sinais PAL, a linha de atraso PAL em frente ao filtro Comb 3D Columbus é desviado e a linha de atraso Columbus é mudada para “on”. Em cass onde a linha de atraso em frente ao Columbus não pode ser desviada, a linha de atraso PAL Columbus é desviada.

Para sinais NTSC, a linha de atraso PAL é desviada como normalmente.

9.6.3 Redutor de barulhos e avaliador de ruídos.

A função de redutor de ruídos é um sucessor sofisticado do módulo de redução de ruído no chip PICNIC, também conhecido como “LIMERIC”.

A parte de redução de ruídos adicional, o módulo de redução de ruídos também compreende o avaliador de ruídos. Este avaliador de ruídos (o avaliador ruído-LORE) é um novo design com a ambição de maior exatidão e com menos complexidade de controle do que os existentes avaliadores de ruídos.

9.7 Vídeo: Parte Scaler (Diagramas B7, B8 e B9)

O Scaler Genesis gm 1501 é um duplo canal gráfico e processador de vídeo IC para LCD, monitores plasma e televisão com Picture in Picture e resoluções de saída SXGA. O Scaler controla o processamento de display em LCD ou TV plasma, ex. como o circuito de deflexão em um TV de CRT. Ele controla todos os modos de visualização (ex. como “zooming” e “shifting”). Funções como PC (VGA) ou entradas HD, são também manuseadas por esta parte.

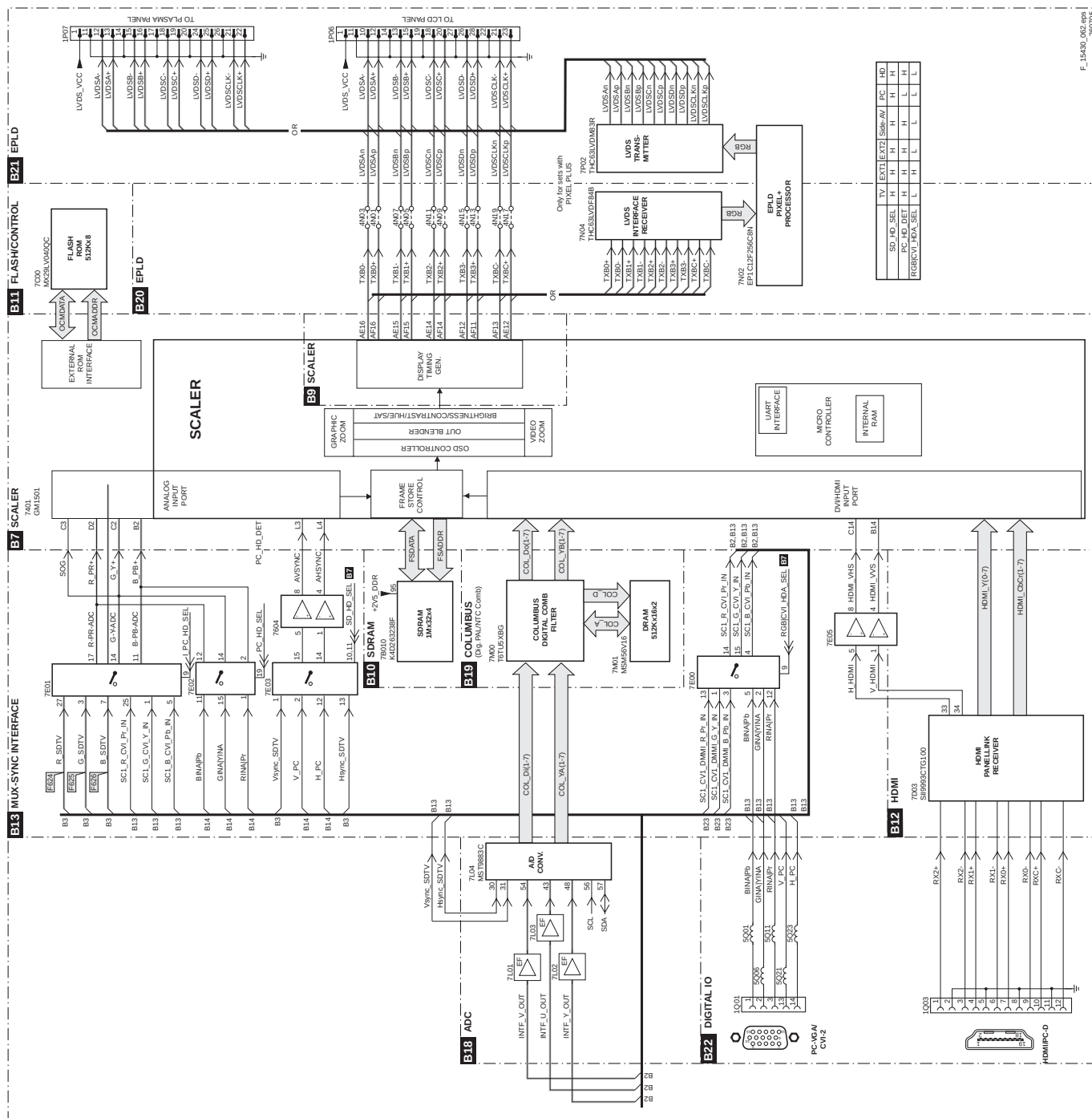


Figura 9-5 Diagrama em Bloco parte Scaler

9.7.1 Trajeto Teletext

Em modelos Pixel Plus e Digital Crystal Clear, que tem um ADC (B18) e combfilter 3D Columbus (B19), o sinal de entrada do scaler é usado para entrada de vídeo digital (saída Columbus), visto que a entrada RGB analógica do scaler é usada para teletext. Isto significa que nenhum modo misturado (vídeo e teletext simultaneamente) é possível. Em modelos Crystal Clear, no qual não há um ADC e Columbus, a entrada analógica RGB do scaler é usada para vídeo e teletext (gerado pelo Hercules). A entrada digital do Scaler não é usada em aparelhos de TV Crystal Clear. Veja também o diagrama em blocos no início deste capítulo. Quando busca-se falhas, a verificação do trajeto do teletext pode ser útil: se há áudio e teletext, mas não há vídeo e menu de usuário (tela em branco), o trajeto digital (Hercules – ADC – Columbus – Scaler) está defeituoso. Se existe áudio mas nenhum teletext, a parte traseira (Scaler-painel LCD) está defeituosa.

9.7.2 Funções

O painel Scaler melhora várias funções:

- Scaling.
- Auto-configuração/ Auto-Detecção
- Várias portas de entrada:
 - RGB Analógica
 - Gráficos de Vídeo
- Transmissor integrado LVDS
- On-chip Microprocessador.

9.7.3 Entradas

RGB Analógico

A entrada RGB alimenta os pinos B2, C2 e D2 do IC Scaler (Gênesis GM 1501, item 7801, veja diagrama de circuito B8). Esta entrada consiste de outra saída RGB Hercules ou entrada RGB/YpbPr do conector VGA. O painel Scaler pode chavear entre os dois sinais PC_H_SEL e seleção SM5301 (veja diagrama de circuito B13).

Entrada PC (VGA)

A entrada VGA é processada por um bloco VGA do painel Scaler. O Scaler suporta frequências de pixel até 165 MHz. O formato YPbPr é suportado através da interface VGA e resoluções: 480p/560p/720p/1080i.

9.7.3 Saídas

A Porta de Saída Display melhora os dados e controla os sinais que permite que o painel Scaler se conecte a uma variedade de dispositivos de exposição que usam uma interface TTL ou LVDS. A interface de saída é configurada por simples ou duplos TTL/LVDS em formato 18,24 ou 30-bit RGB pixels. Todos os dados e sinais de sincronismo são sincronizados com o clock de saída DCLK. O integrado transmissor LVDS é programado para reservar os dados de sinais de controle e mapear em qualquer sequência dependendo do formato específico do receptor.

9.8 Processamento de Áudio

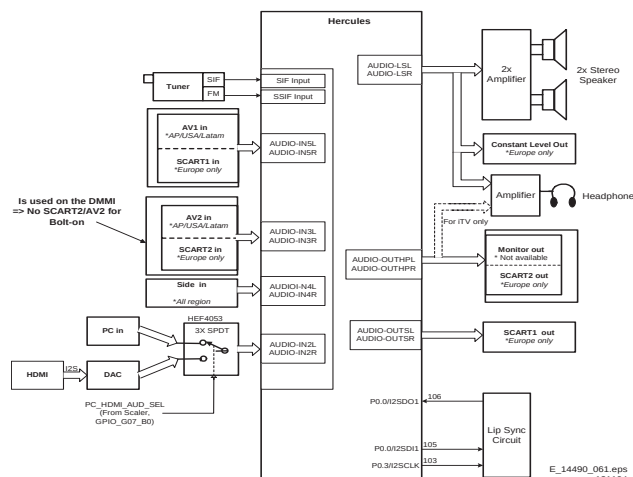


Figura 9-6 Diagrama em Bloco Processamento de áudio

O decodificador de áudio é feito inteiramente via Hercules. A saída IF do Tuner é alimentada diretamente para outro IF de Vídeo ou entrada IF de áudio dependendo do tipo de conceito escolhido.

Existem dois tipos de decodificador no Hercules, um analógico que decodifica somente Mono e um digital (ou DEMDEC) que pode decodificar ambos Mono e Stereo, não obstante alguns padrões.

Neste chassis, o decodificador analógico é usado em dois casos:

- É usado para demodulador de Áudio AM na Europa com transmissão SECAM LL'.
- É usado para todos os demoduladores FM em aparelhos AV-Stereo.

9.8.1 Diversidade

A diversidade para o decodificador de Áudio pode ser dividido em dois conceitos principais:

- O conceito Quasi Split Sound usado na Europa e em alguns aparelhos AP.
- O conceito Inter Carrier, usado no NAFTA e LATAM. A família do UOC-III não pode diferenciar entre o QSS e o Intercarrier IF, quase todos os tipos são chaveados por software entre duas construções de filtro SAW.

Ajustes simples de dados são solicitados pelo aparelho para determinar se está sendo usado o conceito Inter Carrier ou QSS. Estes ajustes são feitos via bit "QSS" e "FMI" encontrados no modo SAM. Devido à diversidade envolvida, os dados para os 2 bits estão posicionados no NVM e é solicitado para escrita na inicialização.

Desta forma, pode-se dividir em vários sistemas dependendo da região. Os sistemas ou regiões escolhidas, afetam por sua vez o tipo de padrão que é permitido ser decodificado. Os sistemas ou regiões escolhidas, afetam por sua vez o tipo de som padrão que é/são permitido ser decodificado.

- Para os casos da Europa, o padrão consiste em BG/DK/I/LL' para um aparelho Multi-System. Existem também versões do Leste Europeu e Oeste Europeu e o padrão para decodificação será BG/DK e I/DK respectivamente. O rádio FM é uma função e diversidade para os aparelhos europeus. A mesma versão pode ter ou não outros rádios FM, independente do sistema (ex. aparelhos com BG/DK/I/LL' podem ter ou não rádio FM).
- Para o caso da NAFTA e LATAM, existe apenas um transmissor padrão, que é o padrão M. A diversidade então será baseada em se ter uma redução de ruído do dBx ou um Non-dBx (sem redução de ruído do dBx).

- A descrição da funcionalidade de cada pino é explicada abaixo:

- **LED.** Este sinal é usado para direcionar o LED para Standby, Remoto e Indicador de Erro.
 - Durante o modo de proteção, o LED pisca e o aparelho está no modo Standby.
 - Durante condições de erro em que pisca em uma taxa pré-definida.
 - Após recebimento do controle remoto válido ou comando de teclado local, pisca uma vez.
 - Para funções com indicação de mensagem de erro, o LED pisca quando a mensagem é ativada e o aparelho esta no modo Standby.
- **SCL.** Essa é a linha de clock do barramento I2C.
- **SDA.** Essa é a linha de dados do barramento I2C.
- **STANDBY.** O Hercules gera este sinal. Este ativa a alimentação na operação normal e desativa durante Standby. Estará "high" (3.3V) abaixo da operação normal e "low" (0V) durante Standby.
- **IR.** Este pino de entrada é conectado a um receptor do controle remoto RC5.
- **SEL-IF.** Este é um pino de saída para chavear o filtro de Vídeo SAW entre o sistema M e outros sistemas.
 - 0: NTSC M (padrão).
 - 1: PAL B/G, DK, I, L.
- **NVM_WP.** A linha de proteção global é usada para ativar e desativar a proteção de escrita do NVM. Quando a escrita do NVM é solicitada, o pino 7 do NVM deve ser puxado para a lógica "0" primeiro (através do pino Write_Protect do micro controlador) antes da escrita ser executada. Se não o pino 7 do NVM deve sempre ser de lógica "1".
 - 0: Desativado.
 - 1: Ativado (padrão).
- **SOUND_ENABLE.** Este pino é usado para MUTE do amplificador de áudio. É configurado como push pull.
- **STATUS_1.** O sinal é usado para ler o status da entrada SCART1 .
- **STATUS 2.** Este sinal é usado para ler o status da entrada SCART 2 .

- **HERC_RESET.** Este pino é usado para chavear a alimentação +1.8V.
- **POWER_DOWN.** A alimentação gera este sinal. Lógica "high" (3.3 V) na operação normal do TV abaixo e vai para "low" (0V) quando a alimentação da entrada de rede for abaixo de 70Vac.
- **KEYBOARD.** A seguir as funções do Teclado e os valores do passo (8 bit).

Tabela 9-3 Valores do painel teclado local

Function	Voltage (V _{DC})	Step values (8 bit)
NAFTA Standby	0	0 - 6
Ch +	0.43	7 - 33
Exit Factory (Ch- and Vol-)	0.69	34 - 53
Ch -	0.93	54 - 73
Menu (Vol - and Vol +)	1.19	74 - 96
Vol -	1.49	97 - 121
DVD Eject (not applicable)	1.8	122 - 147
Vol +	2.12	148 - 169

- **TV_IRQ.** Este sinal é a interrupção do Scaler IC.
- **TV_SC_COM.** Este sinal é usado para a comunicação com o Scaler IC.
- **EXT_MUTE.** Este sinal é usado para reduzir "o estalo" da chave "off".

9.10 Lista de Abreviações

0/6/12	Sinal de controle de chaveamento SCART no Painel A/V. 0="loop" de AUX até TV, 6=reprodução 16:9, 12=reprodução 4:3.	FMR	Rádio FM.
1080i	1080 linhas visíveis, entrelaçado.	FRC	Taxa de conversão de quadro.
1080p	1080 linhas visíveis, progressive scan.	FRONT-C	Entrada de croma frontal (SVHS).
2CS	2 Portadora estéreo.	FRONT-DETECT	Deteção de entrada frontal
480i	480 linhas visíveis, entrelaçado.	FRONT-Y_CVBS	Entrada frontal de luminância ou CVBS (SVHS).
480p	480 linhas visíveis, progressive scan.	G-SC1-IN	Entrada G (Verde) do SCART1.
ACI	Instalação automática de canais: Algoritmo que instala canais de TV diretamente de uma rede de TV a cabo através de uma página pré-definida de texto.	G-SC2-IN	Entrada G (Verde) do SCART2.
ADC	Conversor Analógico Digital.	G-TXT	Teletexto verde.
AFC	Controle Automático de Frequência: controla o sinal usado para sintonizar a frequência correta.	H	Sincronismo H para o módulo.
AGC	Controle Automático de Ganho: algoritmo que controla a entrada de vídeo do "feature box".	HA	Aquisição Horizontal: pulso de sincronismo horizontal saindo do BOCMA.
AM	Modulação de Amplitude.	HD	Alta definição.
AP	Ásia pacífico	HP	Fone de ouvido
AR	Relação de Aspecto: 4 por 3 ou 16 por 9.	I	Sistema de TV monocromático, portadora de som de 6.0MHz.
ASD	Deteção automática de padrão	I2C	Barramento integrado de CI.
AV	Áudio & Vídeo	I2S	Barramento integrado de CI de som.
B-SC1-IN	Entrada B do SCART1.	IC	Circuito Integrado
B-SC2-IN	Entrada B do SCART2.	IF	Frequência intermediária.
B-TXT	Teletexto Azul.	Interlaced	Modo de varredura onde dois campos são usados para formar um quadro. Cada campo contém metade do número total de linhas do quadro. Os campos são escritos em pares, causando "flicker" de linhas.
B/G	Sistema de TV monocromático. Portadora de som é de 5.5MHz.	IR	Infra-vermelho.
BOCMA	Bimos one Chip Mid-end Architecture: Decodificador de croma e vídeo	IRQ	Requisição de interrupção.
C-FRONT	Entrada de croma frontal.	Last Status	Os últimos ajustes escolhido pelo usuário e lidos e armazenados na RAM ou na MNV. São chamados na partida do TV para configurá-lo de acordo com os desejos do usuário
CBA	Painel de circuito impresso.	LATAM	América Latina.
CL	Nível Constante: saída de áudio para conectar com um amplificador externo.	LC04	Nome do chassis LCD TV 2004.
CLUT	Tabela de localização de cor.	LCD	Display de Cristal Líquido.
COLUMBUS	COLOUR LUMInance Baseband Universal Subsystem. IC executa redução de ruído e filtro comb 2D/ 3D.	LED	Diodo Emissor de Luz.
ComPair	Computer aided rePair (reparo auxiliado por computador).	LINE-DRIVE	Sinal drive horizontal.
CSM	Modo de Serviço Usuário	L/L'	Sistema de TV monocromático, portadora de som de 6.5MHz. L' é a banda I, L são todas as bandas exceto a banda I.
CVBS	Sinal de vídeo composto.	LS	Alto-falante
CVBS-EXT	Sinal CVBS de uma fonte externa (VCR, VCD e etc.).	LVDS	Sinalização de baixa tensão diferencial.
CVBS-INT	Sinal CVBS do Tuner.	M/N	Sistema de TV monocromático, portadora de som de 4.5MHz.
CVBS-MON	Sinal CVBS de monitor.	MOSFET	Transistor de Efeito de Campo de Óxido Metálico.
CVBS-TER-OUT	Saída CVBS terrestre.	MPEG	"Motion Pictures Experts Group" - Grupo de especialistas em Imagens em Movimento.
DAC	Conversor digital analógico.	MSP	"Multi-standard Sound Processor" - Processador de Áudio Multi-padrão da ITT.
DBE	Dynamic Bass Enhancement: Amplificação extra de graves.	MUTE	Linha de Mute.
DFU	Direction For Use: Manual do usuário.	NC	Não conectado.
DNR	Redução de Ruídos Digitais: função de redução de ruídos do TV.	NICAM	Sistema de som digital usado na Europa.
DRAM	RAM dinâmica.	NTSC	"National Television Standard Committee" - Sistema de cores utilizados principalmente no Japão e na América do Norte.
DSP	Processamento digital de Sinal.		Portadora de cor NTSC M = 3.579545 MHz, NTSC 4.43 = 4.433619 MHz (esta é uma norma para VCR, não é transmitido pelo ar).
DST	Dealer Service Tool: Controle remoto especial designado para técnicos.		Memória não volátil: CI que contém os dados do TV como os de alinhamento.
DTS	Digital Theatre Sound.		Circuito aberto (Open).
DVD	Digital Versatile Disc: Disco DVD.		Sinal de controle para o LED (on/off).
EEPROM	Memória eletricamente gravável e apagável.		Display na tela.
EPLD	Dispositivo Lógico gravável e apagável		Comunicação Projeto 50; protocolo entre TV e periféricos.
EPG	Guia eletrônico de programação.		"Phase Alternating Line" - Sistema de cores utilizados principalmente na Europa (Portadora de cor = 4.433619 MHz) e na América do Sul (Portadora de cor PAL M = 3.575611 MHz e PAL N 0 3.582056 MHz), NTSC 4.43 = 4.433619 MHz
EU	EUropa.		
EXT	Fonte externa, entra no aparelho via SCART ou via jacks "CINCH".		
FBL	Piscando Rápido, sinal DC de apagamento rápido.		
FBL-SC1-IN	Sinal de piscando rápido para entrada SACART1.		
FBL-SC2-IN	Sinal de piscando rápido para entrada SACART2.		
FBL-TXT	Piscando Rápido do teletexto.		
FM	Memória de Campo ou Modulação de Frequência.		

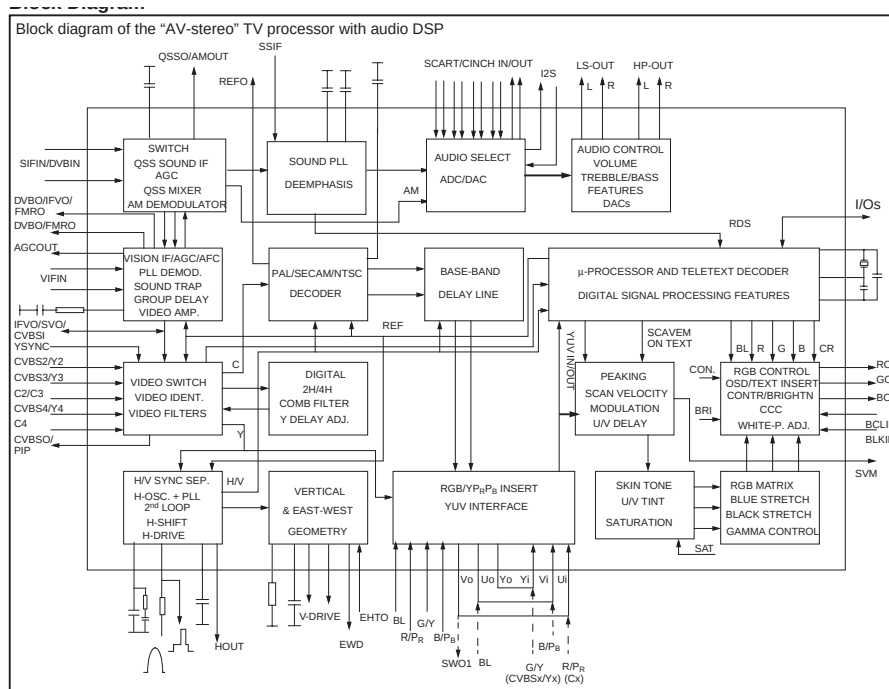
PC	Computador Pessoal.	SNDL-SC1-IN	Entrada de som SCART1 esquerda.
PCB	Painel de Circuito Impresso.	SNDL-SC1-OUT	Saída de som SCART1 esquerda.
PIG	Picture In Graphic.	SNDL-SC2-IN	Entrada de som SCART2 esquerda.
PIP	Picture in Picture.	SNDL-SC2-OUT	Saída de som SCART2 esquerda.
PLL	“Phase Looocked Loop” - Elo travado por fase.	SNDL-SC1-IN	Entrada de som SCART1 direita
Progressive Scan	Modo de varredura onde todas as linhas são mostradas em um quadro ao mesmo tempo, criando uma resolução vertical dobrada.	SNDR-SC1-OUT	Saída de som SCART1 direita.
PWB	Painel de circuito impresso.	SNDR-SC2-IN	Entrada de som SCART2 direita
RAM	Memória de acesso aleatório.	SNDR-SC2-OUT	Saída de som SCART2 direita.
RC	Controle Remoto.	SOPS	Fonte de Alimentação Auto Oscilante.
RC5 ou 6	Sinal protocolo 5 ou 6 vindo do receptor de controle remoto.	S/PDIF	Interface Digital Sony - Philips.
RGB	“Red, Green e Blue” - Vermelho, Verde e Azul. Sinais primários de cor para TV. Através da mistura de níveis R, G e B, todas as cores (Y/C) são reproduzidas.	SRAM	RAM estática.
RGBHV	Sinais RGB mais sincronismo Vertical e Horizontal.	STBY	Standby.
ROM	Memória apenas de leitura.	SVHS	Super Home Video System.
SAM	Modo de Ajuste de Serviço.	SW	Subwoofer.
SC	Sandcastle: pulso de dois níveis derivado dos sinais de sincronismo.	THD	Distorção Harmônica Total.
SC-IN	Entrada SCART	TXT	Teletexto.
SC-OUT	Saída SACART	uP	Microprocessador.
S/C	Curto-circuito.	VA	Aquisição vertical 1fh.
SCART	Syndicat des Constructeurs d'Appareils Radiorecepteurs et Televisieurs.	VL	Saída de nível variável; áudio processado para amplificador externo.
SCL	Sinal de clock para barramento I ² C.	VCR	Video cassette Recorder.
SD	Definição padrão.	VGA	Video Graphics Array.
SDA	Sinal de dados para barramento I ² C.	WD	Watch Dog (Cão de Guarda).
SDRAM	DRAM síncrona.	WYSIWYR	O que você vê é o que você irá gravar:
SECAM	SEequence Couleur Avec Memoire. Sistema de cor usado principalmente na França e Leste Europeu. Portadores de cor: 4.406250 MHz e 4.250000 MHz	XTAL	Seleção de gravação que segue a imagem e os sons principais.
SIF	Frequência Intermediária de Som.	Y	Cristal de Quartzo.
SMPS	Fonte de Alimentação Chaveada.	YPbPr	Sinal de luminescência.
SND	SouND (Som).	Y/C	Sinal Vídeo Componente (Y = Luminância, Pb/Pr = Sinais diferença de cor).
		YUV	Saída de Y (luminância) para o CI HOP.
			Vídeo Componente

9.11 Data Sheets de IC

Esta seção mostra o diagrama em blocos interno e layout de pinos de CIs que são desenhados como “caixas pretas” no esquema elétrico (com exceção de memórias e CIs lógicos).

9.11.1 Diagrama B2, Tipo TDA 15021H (CI7217, Hercules)

Diagrama em Blocos



Configuração dos pinos

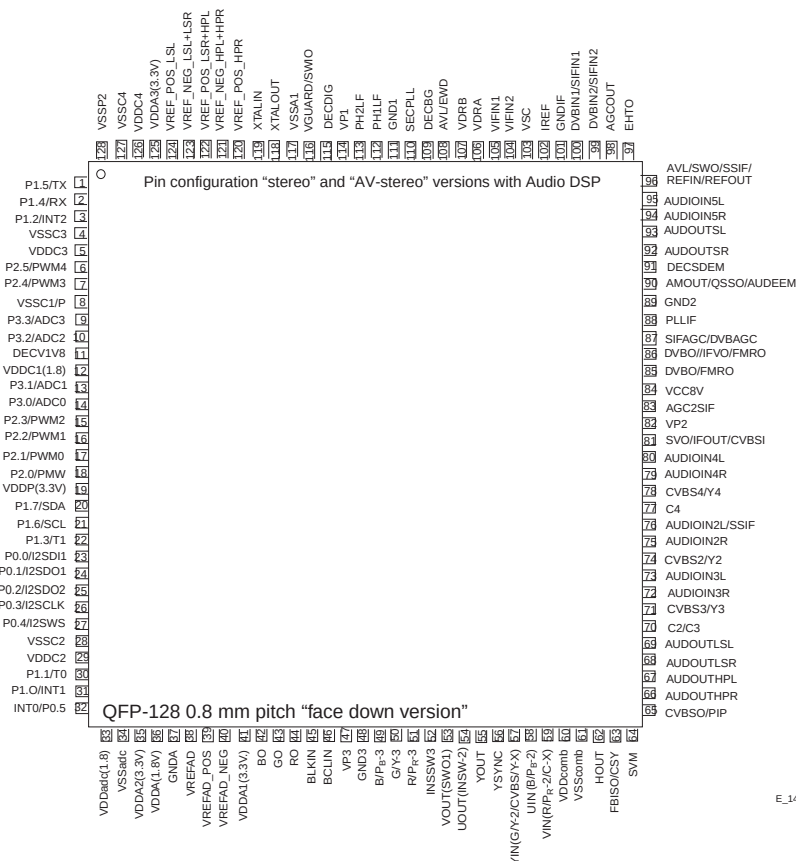


Figura 9-8 Diagrama em Blocos Interno e Configuração do Pinos

9.11.2 Diagrama B19, Tipo T6TU5XB (Ci7M00, Columbus)

Figura 1 Package outline (vista superior)

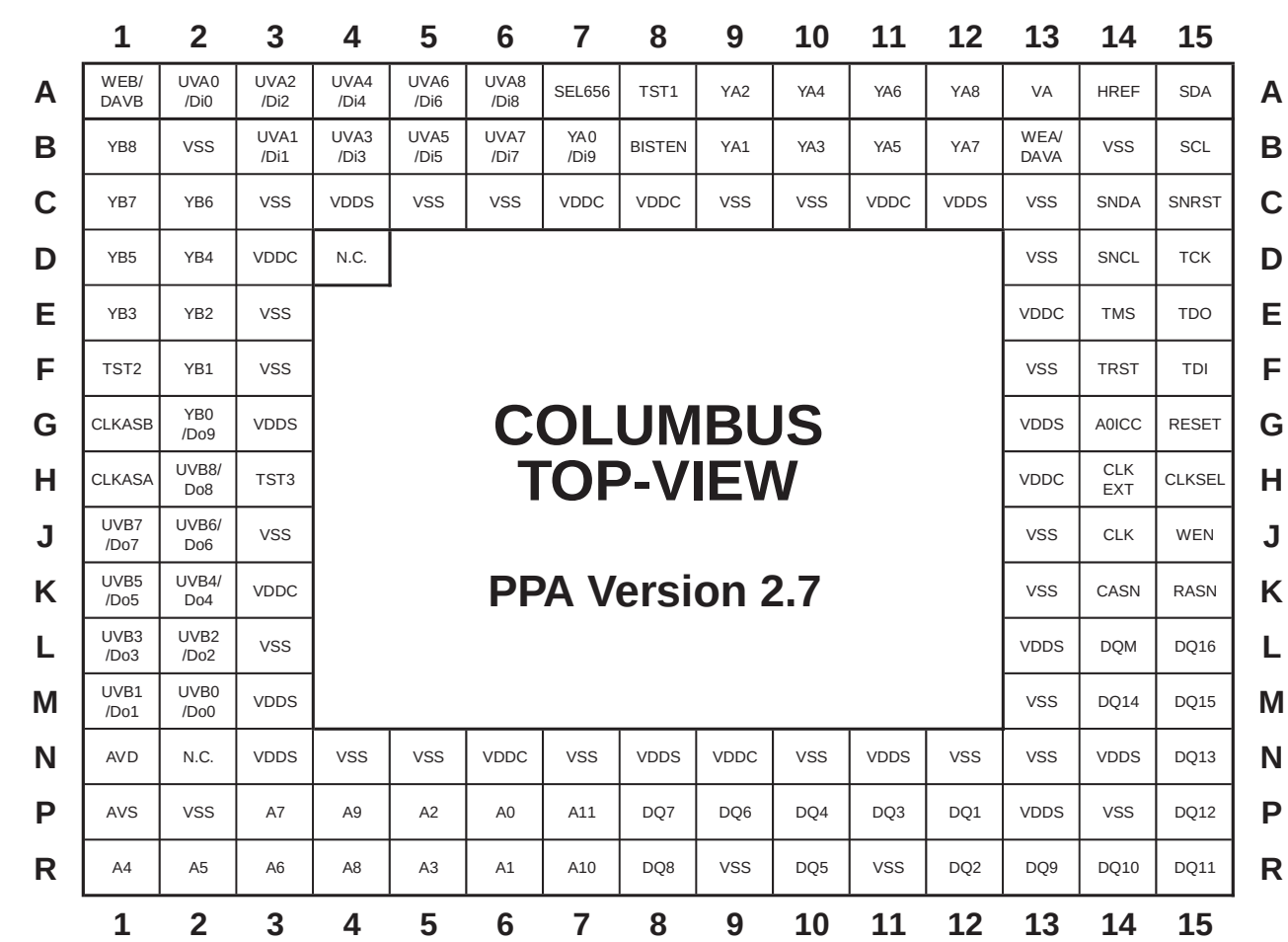
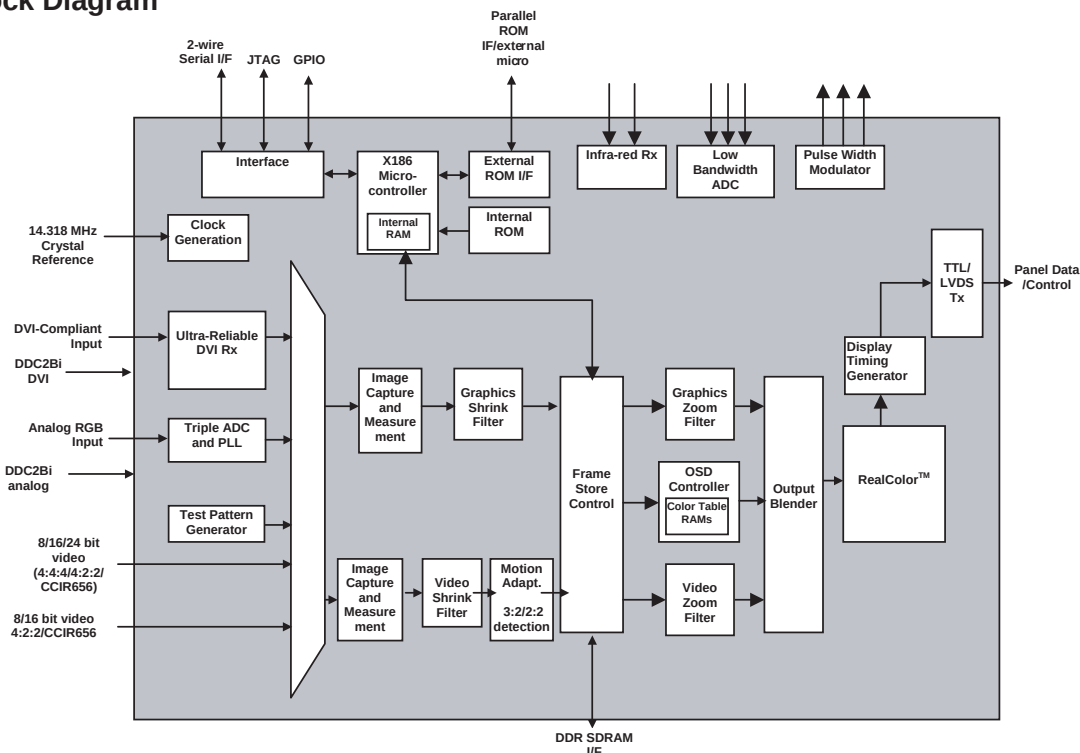


Figura 9-9 Configuração do Pinos

9.11.3 Diagrama B7+B8+B9, Tipo GM1501 (CI7401, Genesis)

Diagrama em Blocos

Block Diagram



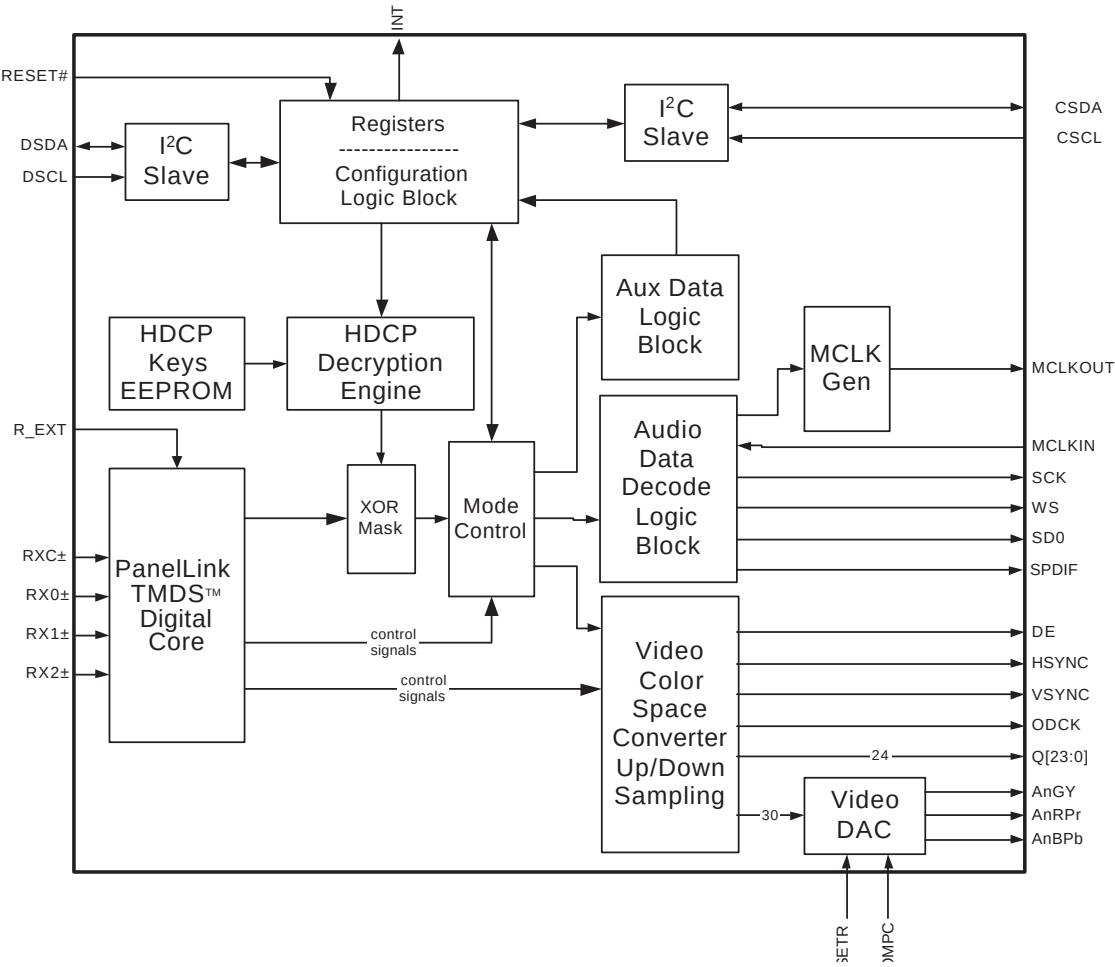
Configuração dos pinos

A	NC	ADC_3.3	ADC_1.8	ADC_1.8	ADC_DGND	RXC+	DVI_GND	RX0+	RX1+	RX2+	DVI_GND	LBADC_IN3	D_GND
B	BLUE-	BLUE+	ADC_3.3	ADC_DGND	DVI_GND	RXC-	DVI_GND	RX0-	RX1-	RX2-	REXT	LBADC_IN2	D_GND
C	GREEN-	GREEN+	SOG	ADC_AGND	NC	DVI_3.3	DVI_GND	DVI_3.3	DVI_3.3	DVI_3.3	DVI_3.3	LBADC_IN1	LBADC_3.3
D	RED-	RED+	ADC_3.3	ADC_AGND	NC	DVI_1.8	DVI_GND	DVI_1.8	DVI_1.8	DVI_1.8	DVI_GND	LBADC_RETURN	LBADC_GND
E	ADC_AGND	ADC_AGND	ADC_3.3	ADC_AGND									
F	NC	VDDD33_PLL	VSSA33_RPLL	VDDA33_RPLL									
G	VDDA33_FPLL	VSSD33_PLL	TCLK	XTAL									
H	VDDD33_SDDS	VSSA33_SDDS	VDDA33_SDDS	VSSA33_FPLL									
J	VDDD33_DDDS	VSSA33_DDDS	VDDA33_DDDS	VSSD33_SDDS									
K	RESETn	ACS_RSET_HD	NC	VSSD33_DDDS						CORE_1.8	CORE_1.8	D_GND	D_GND
L	OCM_INT2	OCM_INT1	AVSYNC	AHSYNC						D_GND	CORE_1.8	D_GND	D_GND
M	OCM_UDO	OCM_UDI	IR0	IR1						D_GND	D_GND	D_GND	D_GND
N	VGA_SDA	VGA_SCL	DVI_SDA	DVI_SCL						D_GND	D_GND	D_GND	D_GND
P	OCM_CS1n	OCM_CS2n	MSTR_SDA	MSTR_SCL						D_GND	D_GND	D_GND	D_GND
R	ROM_CSn	OCM_REn	OCM_WEn	EXTCLK						D_GND	D_GND	D_GND	D_GND
T	OCMADDR_17	OCMADDR_18	OCMADDR_19	OCM_CS0n						D_GND	CORE_1.8	D_GND	D_GND
U	OCMADDR_13	OCMADDR_14	OCMADDR_15	OCMADDR_16						CORE_1.8	CORE_1.8	D_GND	D_GND
V	OCMADDR_9	OCMADDR_10	OCMADDR_11	OCMADDR_12									
W	OCMADDR_6	OCMADDR_7	OCMADDR_8	IO_3.3									
Y	OCMADDR_3	OCMADDR_4	OCMADDR_5	IO_3.3									
AA	OCMADDR_0	OCMADDR_1	OCMADDR_2	IO_3.3									
AB	OCMDATA13	OCMDATA14	OCMDATA15	IO_3.3									
AC	OCMDATA10	OCMDATA11	OCMDATA12	IO_3.3	GPIO_G08_B2 (DEGRN0)	IO_3.3	DCLK	IO_3.3	GPIO_G07_B2 (DERED4)	IO_3.3	SHIELD[1] (DEGRN3)	LVDSB_3.3	LVDSB_GND
AD	OCMDATA9	OCMDATA6	OCMDATA3	OCMDATA0	GPIO_G08_B3 (DEGRN1)	GPIO_G08_B0 (DORED0)	DEN	GPIO_G08_B5 (DOBLU1)	GPIO_G07_B3 (DERED5)	GPIO_G07_B6 (DERED6)	SHIELD[2] (DEGRN4)	LVDSB_3.3	LVDSB_3.3
AE	OCMDATA8	OCMDATA5	OCMDATA2		GPIO_G08_B0 (DEBLU0)	GPIO_G08_B4 (DORED1)	GPIO_G08_B1 (DOGRN1)	GPIO_G07_B0 (DERED2)	GPIO_G07_B4 (DERED6)	GPIO_G07_B7 (DERED9)	SHIELD[3] (DEGRN5)	BC+ (DEGRN8)	SHIELD[4] (DEBLU2)
AF	OCMDATA7	OCMDATA4	OCMDATA1		GPIO_G09_B1 (DERED1)	GPIO_G08_B2 (DEBLU1)	GPIO_G08_B4 (DOGRN0)	GPIO_G07_B1 (DERED3)	GPIO_G07_B5 (DERED7)	SHIELD[0] (DEGRN2)	B3+ (DEGRN6)	B3- (DEGRN7)	BC- (DEGRN9)
	1	2	3	4	5	6	7	8	9	10	11	12	13

Figura 9-10 Diagrama em Bloco Interno e Configuração dos Pinos

9.11.4 Diagrama B12 , Tipo S9993CT (CI7D03, HDMI panelink) Reservado

Diagrama em Blocos



Configuração dos pinos

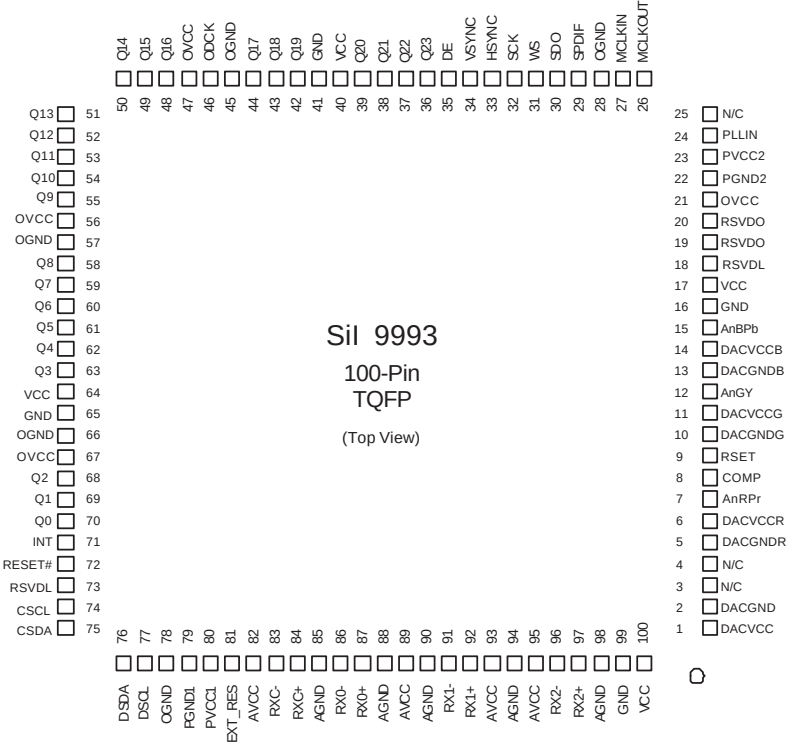


Figura 9-11 Diagrama em Bloco Interno e Configuração dos Pinos