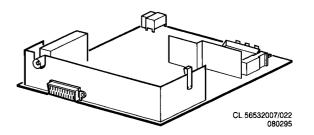
Service ervice **L6.1** 



Page

# Service Manual

Table of contents			rage		
1.	Technical specifications	2			
2.	Connection facilities		2		
3.	Safety instructions, maintenance instru	uctions,			
	warnings and notes		3		
4.	Mechanical instructions		3		
5.	Overview oscillograms		4		
	Survey of testpoints		4		
	Block diagram		5		
	Fault finding tree		6		
6.	Repair facilities	7			
7.	Electrical diagrams and print lay-outs		Diagram	PWB	
	Power supply & Line stage	(Diagram A1)	9	15	
	Tuner & IF	(Diagram A2)	9	15	
	Sound & Chroma	(Diagram A3)	9	15	
	Controls & Teletext	(Diagram A4)	9	15	
	CRT panel	(Diagram B)	10	16	
	Controls		16	16	
	Mains module		16	16	
8.	Electrical adjustments		17		
9.	Circuit description		18		
10.	Directions for use		21		
11.	List of abbreviations		23		
12.	Spare parts list		24		

Table of contents

#### 2 Chassis L6

### 1. Technical specifications

Mains voltage : 220 - 240 V  $\pm$  10% AC; 50 Hz  $\pm$  5%

Power cons. at 220V~ : 14" 44 W (stand-by  $\leq$  5 W) : 20" 60 W (stand-by  $\leq$  5 W)

: 21" 60 W (stand-by ≤ 5 W)

Picture tube range : 14", 20", 21"

: 1 W mono execution : 2 W mono execution

TV Systems : PAL I

: PAL BG

: PAL BG / SECAM BGDK : PAL BG / SECAM BGLL'

Indications : On Screen Display (OSD) green/red

: 1 LED ( red high intensity, Ted low intensity,

"RC5" and error code blinking red)

VCR programs : 0

Tuning and operating system : UST

UV913 / IEC (VST) : VHFa: 46 - 102 MHz

: VHFb: 138 - 224 MHz : UHF: 471 - 855 MHz

UV915E / IEC (VST) : VHFa: 48 - 168 MHz

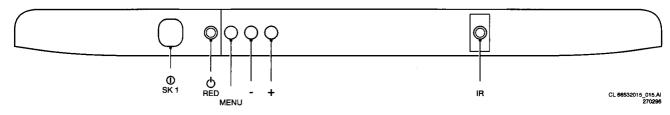
: VHFb: 175 - 448 MHz : UHF: 300 - 860 MHz

UV917E / IEC (VST) : VHFa: 48 - 118 MHz

: VHFb: 118 - 300 MHz : UHF: 470 - 861 MHz

U943 / IEC (VST) : UHF: 470 - 861 MHz

Local operating functions : MENU / - / +



### 2. Connection facilities

#### **Euroconnector:**

Audio  $\bigcirc$  R (0V5 RMS  $\leq$  1k $\Omega$ ) Audio  $\bigcirc$  R (0V2 - 2V RMS  $\ge$  10k $\Omega$ ) 2 00000000 **O** L (0V5 RMS ≤ 1kΩ) Audio 3 4 Audio 5 Blue Audio  $\bigoplus$  L (0V2 - 2V RMS  $\ge$  10k $\Omega$ ) 6 Blue  $(0V7_{pp}/75\Omega)$ 7 8 CVBS-status 1 (0-2V int., 10-12V ext.) 9 Green ⊥ 10 11 Green  $(0V7_{pp}/75\Omega)$ 12 13 Red 14

15 - Red (0V7<sub>pp</sub>/75Ω)

16 - RGB-status (0-0V4 int.)(1-3V ext. 75Ω)

17 - CVBS 18 - CVBS 1

19 - CVBS 👺 (1V<sub>pp</sub>/75Ω)

20 - CVBS  $\Theta$  (1V<sub>pp</sub>/75Ω)

21 - Earthscreen

## Survey of testpoints / Übersicht über die Teststellen / Presentation des points à tester

### Main carrier (Component side)

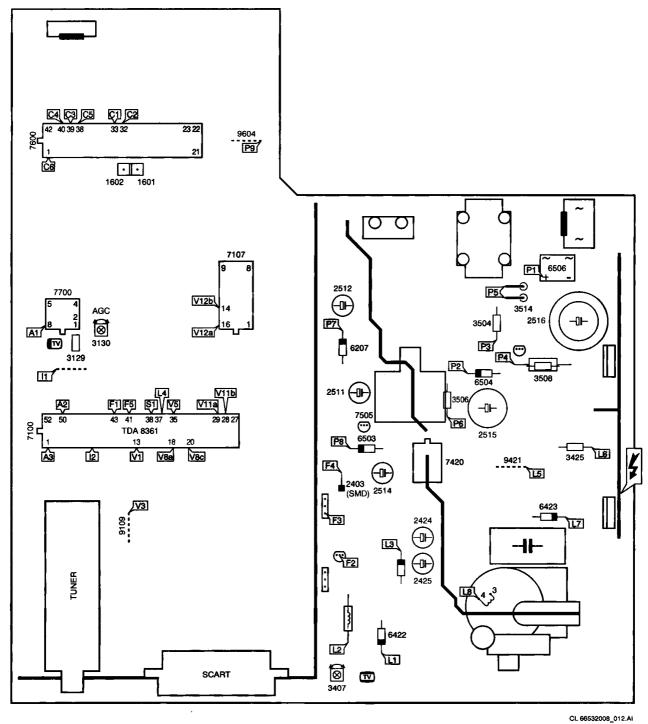


Fig 5.1

### **CRT** panel

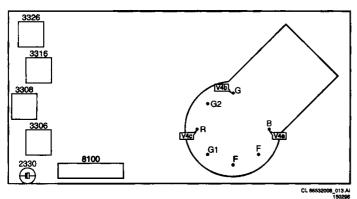
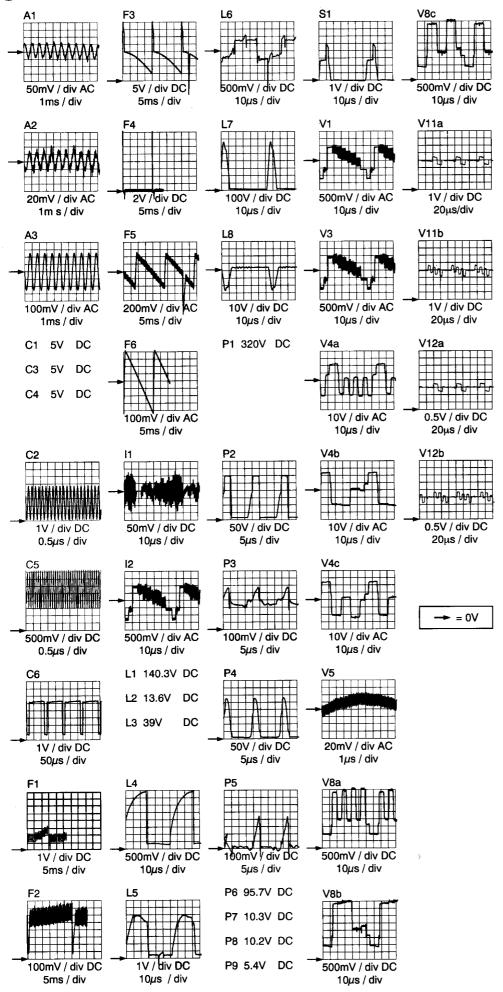
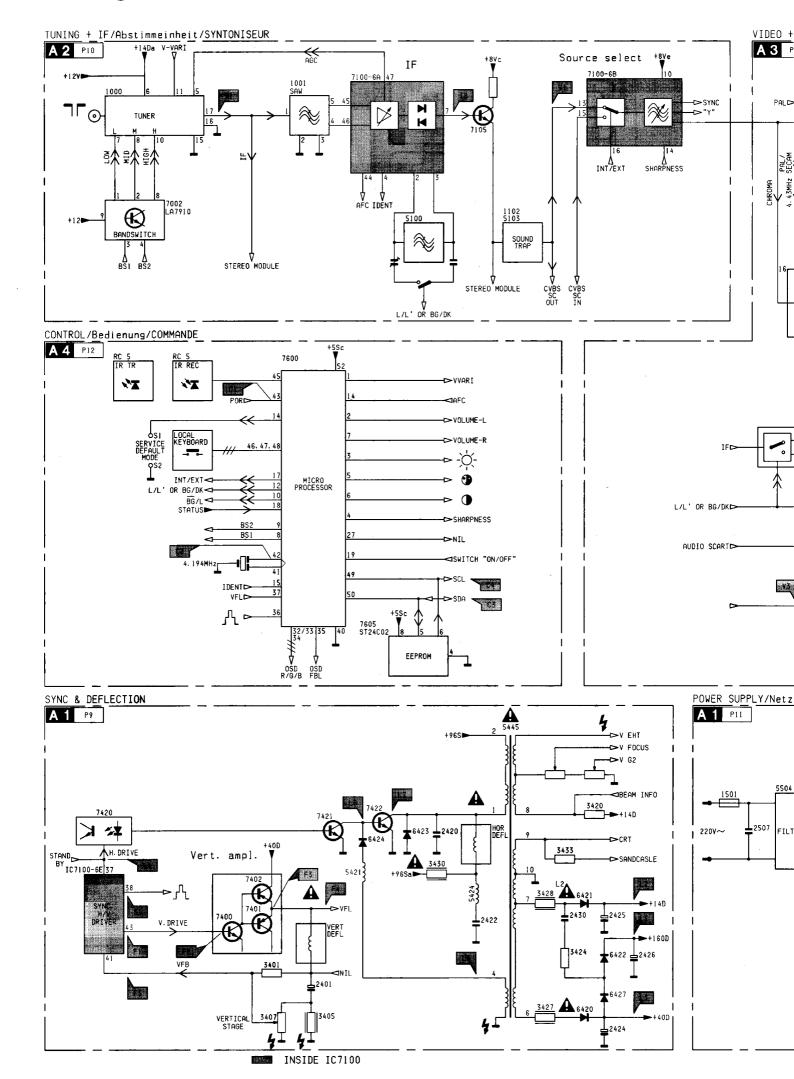


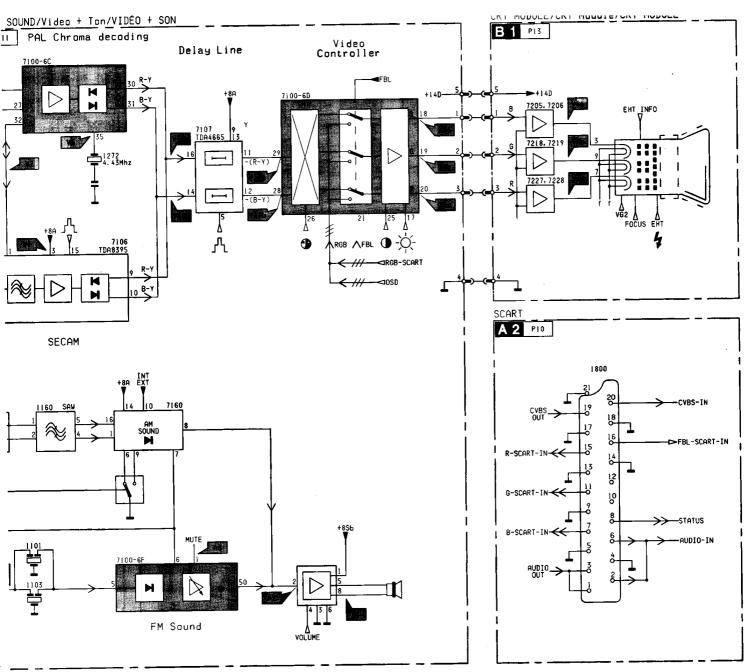
Fig. 5.2

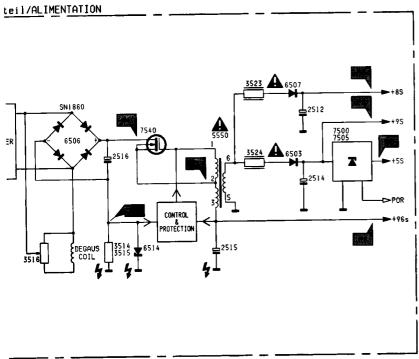
## Overview oscillograms / Übersicht Oszillogramme / Vue d'ensemble des oscillogrammes



CL OSC\_L6.AI 040396

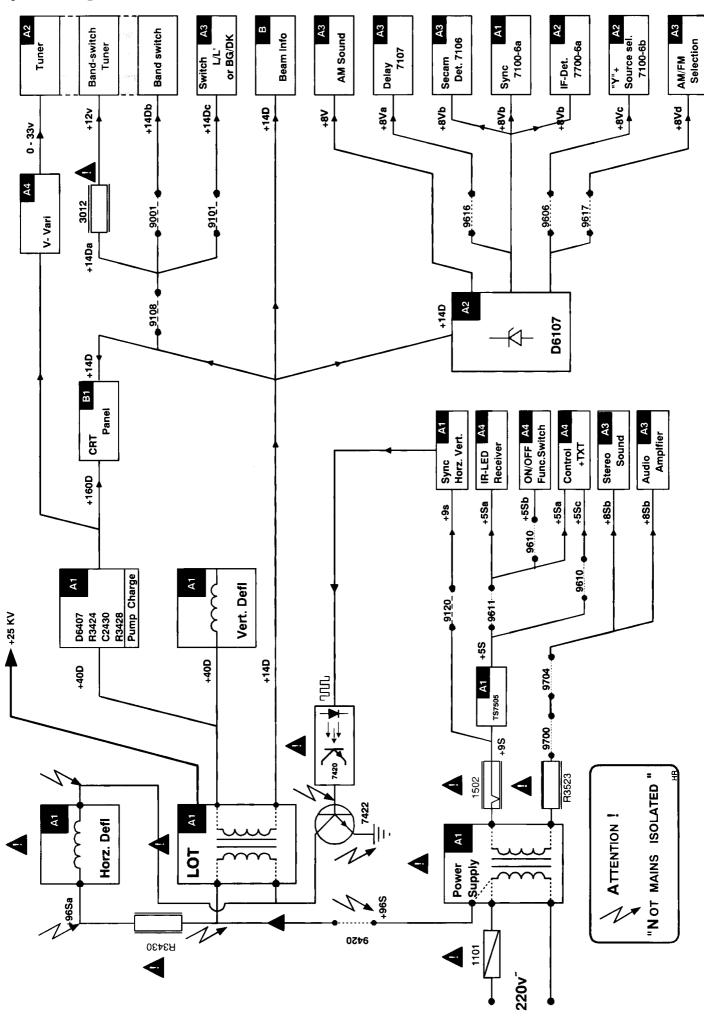




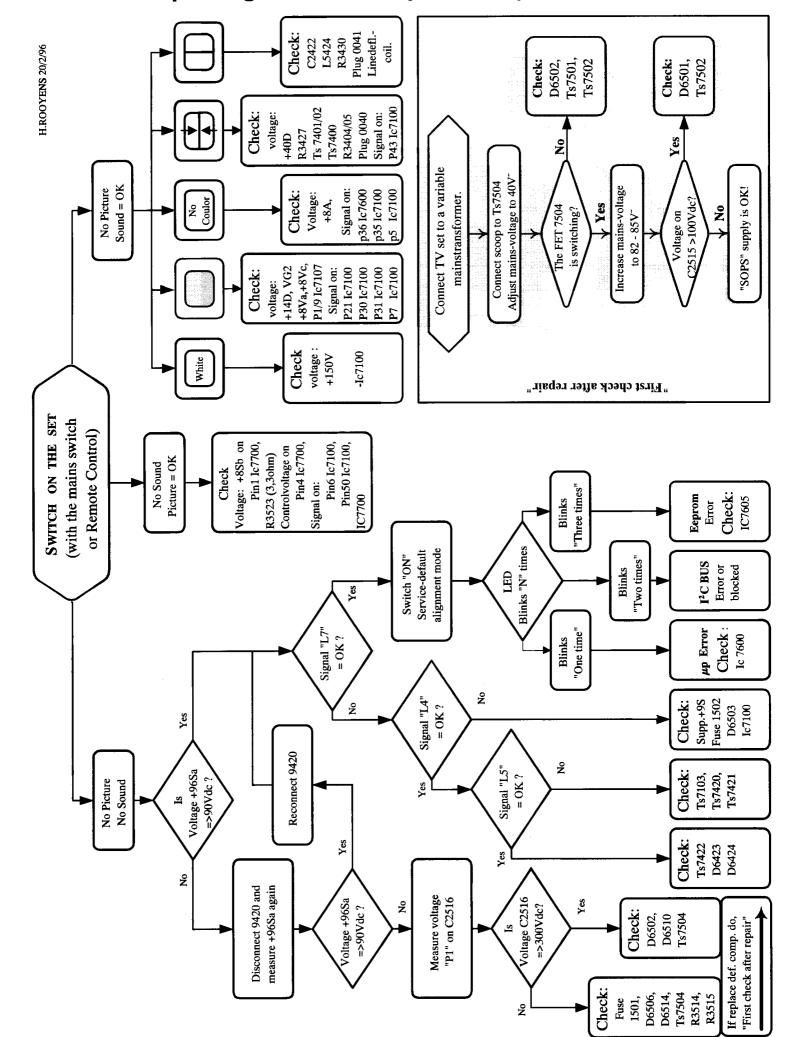


CL66532008/011.XPAR 040396

## Block diagram Supply voltages / Blockschaltbild Speisung / Schéma-bloc du Alimentation



# 6. Fault finding tree & Repair facilities / Fehlersuchbaum & Reparaturhinweise / Aide au depannage & Conseils pour la réparations



### 6. Repair facilities

#### Functional blocks

On both the service printing on the copper and the component side, functional blocks are indicated by lines and text.

#### 2. Test points

The L6 chassis is equipped with test points in the service printing on both sides of mono-board. These test points are referring to the functional blocks as mentioned above:

P1-P2-P3, etc: Test points for the power supply
 L1-L2-L3, etc: Test points for the line drive and

line output circuitry

\* F1-F2-F3, etc: Test points for the frame drive and

frame output circuitry

\* S1-S2-S3, etc: Test points for the synchronisation

circuitry

V1-V2-V3, etc: Test points for the video

processing circuitry

A1-A2-A3, etc: Test points for the audio

processing circuitry

\* C1-C2-C3, etc: Test points for the control circuitry

T1-T2-T3, etc: Test points for the teletext

processing circuitry

The numbering is done in a for diagnostics logical sequence; always start diagnosing within a functional block, in the sequence of the relevant test points, for that functional block.

#### 3. Service default-alignment mode (SDAM)

The service default-alignment mode is a pre-defined mode which can be used for faultfinding (especially when the TV gives no picture at all). All oscillograms and DC voltages in this service manual are measured in the service default-alignment mode.

Activate the service default-alignment mode can be done in 2 ways:

- By short-circuiting the service pins S1 and S2 of the microcomputer (pin 14 of IC7600).
- From normal operation mode by pressing the button "DEFAULT" or "ALIGN" on the DST (Dealer Service Tool) RC7150.

Leaving the service default-alignment mode to normal operation can only be done by the stand-by on the remote control or by pressing diagnose 99 followed by the OK-button on the DST (so not via mains switch "off"; after mains switch "off" and then "on" again the set will start up in the service default-alignment mode again to enable easy faultfinding).

#### Functions of the service default-alignment mode:

- All analogue settings (volume, contrast, brightness and saturation) are in the mid position.
- 2. Set is tuned to program number 1
- Delta volume settings are not used (delta volume setting = a delta on the volume setting)
- 4. OSD error message (present available error code) is displayed continuously
- The OSD-key will act as search and auto store on the maximum program number.
- Automatic switch off function (set switches "off" after 15 minutes no IDENT) will be switched off
- 7. Hotel mode will be disabled
- 8. All other functions remain normal controllable

#### Service default-alignment menu:

New option settings are activated immediately.

- Software version of the microprocessor used in that typical set is displayed in the right top corner
- A <u>counter</u> in the middle of the screen indicate the normal operation hours of the set in a hexadecimal code (every time the set is switched "on" the counter is incremented by 1 hour, so +1 at the counter).
- The <u>"S"</u> in the middle of the screen next to the counter indicate that the set is in the service default-alignment mode
- 4. Option code

- - - - -

This code indicates the Options setting of the set.

5. Error code history:

The 5 last different error codes occurred are stored in the EEPROM memory; last error code detected will be displayed on the left side (see for an overview of all possible error codes Fig. 6.3), so e.g.:

00000	means no error codes present in
•	the buffer
30000	means one error code present in
	the buffer; error code 3
23000	means two error codes present in
	the buffer; last detected error code
	is error code 2, previous detected
	error code is error code 3

The error code history buffer is cleared when the Service Menu is left by the stand-by command or by diagnose 99 command. In case the Service Menu is left by the mains switch "off" the error code history buffer will not be cleared.

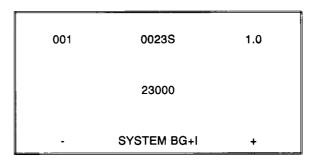


Fig. 6.1

6. Option setting:

Option setting row →

In the bottom line the options are given. Control of the options is with the following keys on the remote control:

\* PROGRAM +/-

Select the option to be changed; Via the "PROGRAM +/-" button the option to be changed can be selected. The selected option is implemented immediately.

\* CONTROL up/down

Changes the setting of the option.

\* MENU +/-

Changes to a submenu: via "MENU +/-" buttons a submenu is selected in which in a stereo version the sound/sync alignment can be done.

The options are stored immediately in the EEPROM. The following table indicates the possible hardware

and software options and their technical

consequences:

Text displayed in the option row in the Service Menu		The technical consequence for the selected option
SINGLE	->	For a PAL BG only or PAL BG/SECAM BGDK set
SYSTEM I:UK	>	For a PAL I only set
SYSTEM BG+LL'	<b>&gt;</b>	For a PAL BG/SECAM LL' set
SYSTEM BG+DK	>	For a PAL BGI/SECAM LL' set
NATIONAL BRAND MAXXXXX—>		Selects MENU-Layout National Brand styling

Fig. 6.2

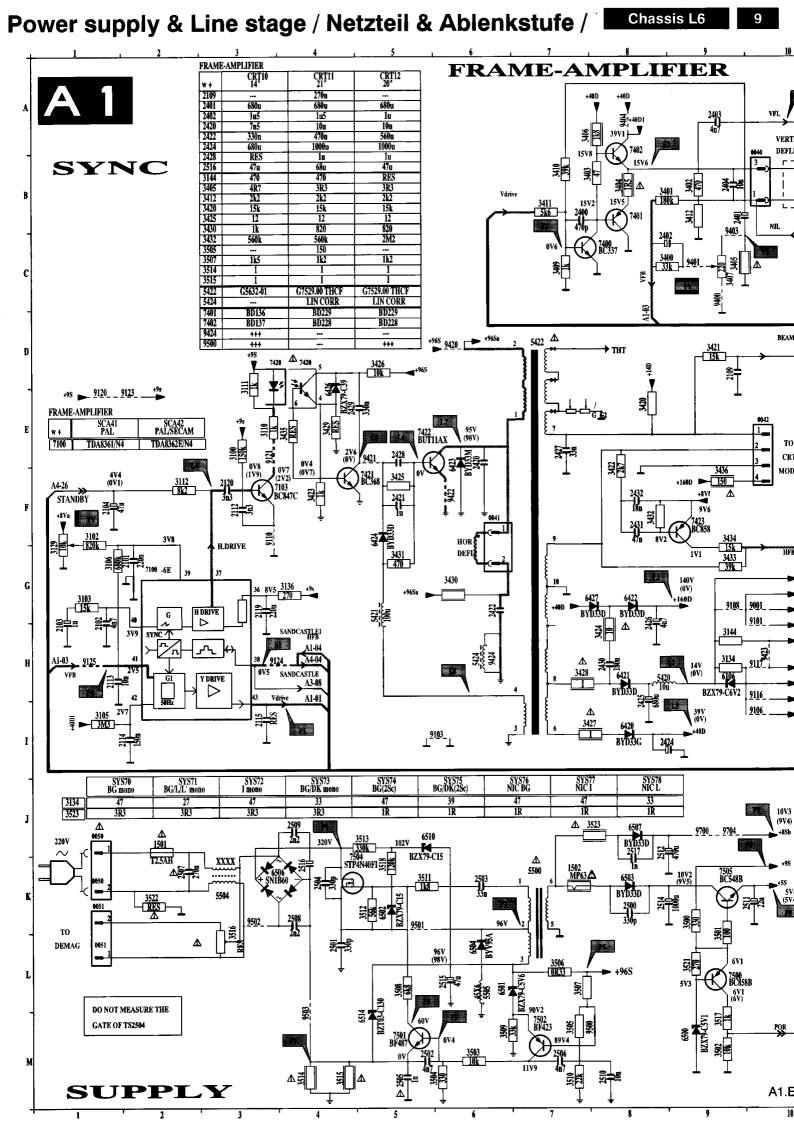
#### 4. Error messages

The microcomputer also detects errors in circuits connected to the I<sup>2</sup>C (Inter IC) bus. These error messages are communicated via OSD (On Screen Display) and a flashing LED in the service default-alignment mode. (error code history buffer):

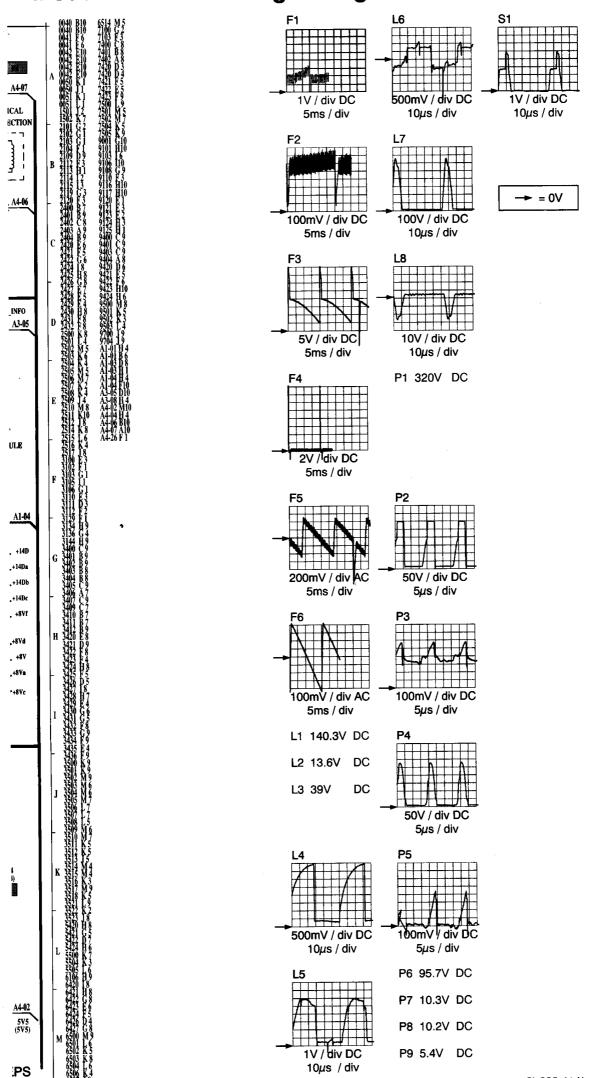
- 1. In normal operation;
  - In normal operation no errors are indicated.
- In the service default-alignment mode;
   In the service default-alignment mode both the "OSD error message" and the "LED error" indication will display the present detected error continuously.

"OSD error number" (Service Menu)	"LED behaviour"	Error description	Possible defective component
0	No blinking LED	No error	_
1	LED blinks once	μC error	IC76002
2	LED blinks twice	General I <sup>2</sup> C	I <sup>2</sup> C bus is blocked
3	LED blinks three times	EEPROM error	IC7605

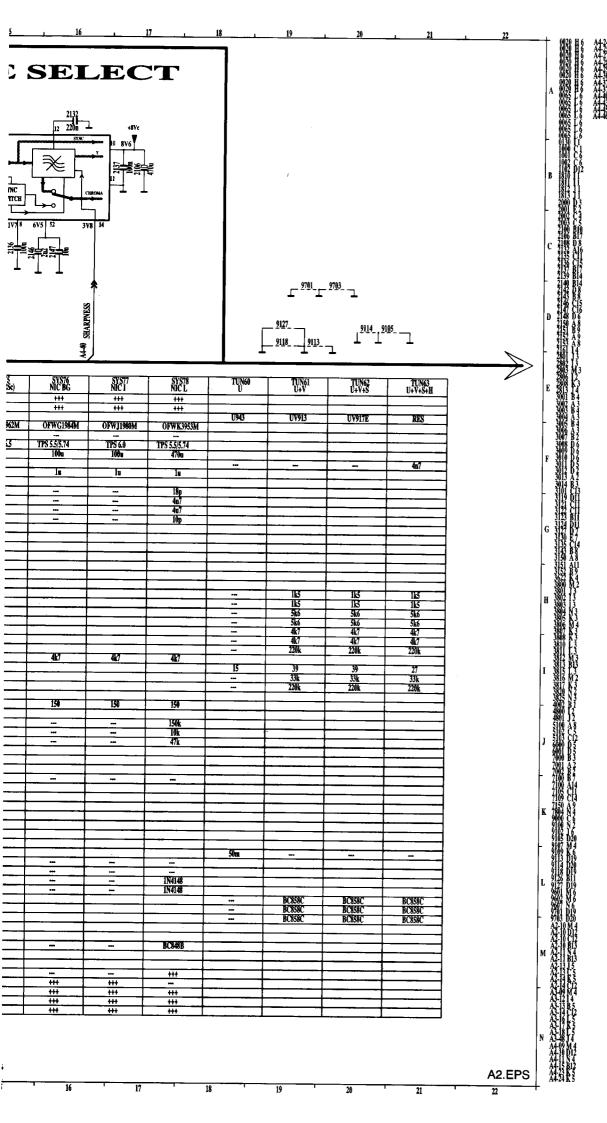
Fig. 6.3

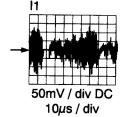


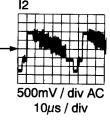
### Module secteur & Étage de lignes

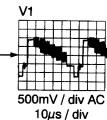


CL OSC\_A1.AI 040396

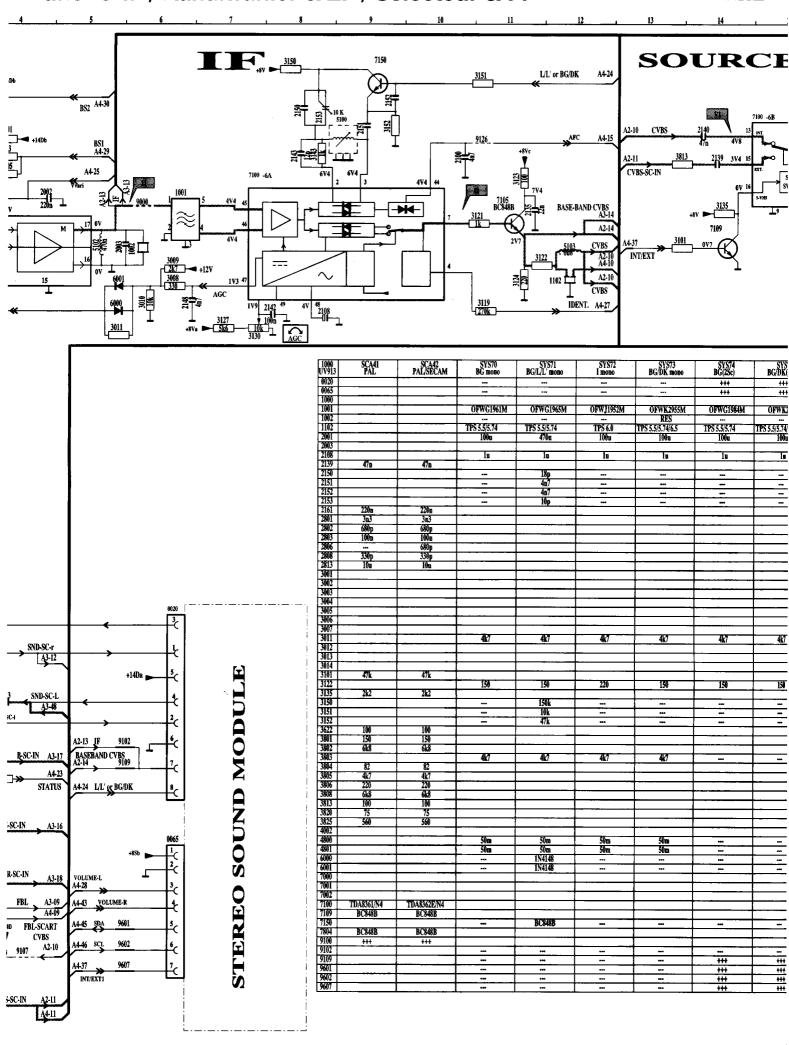


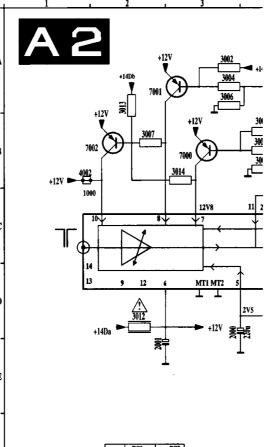




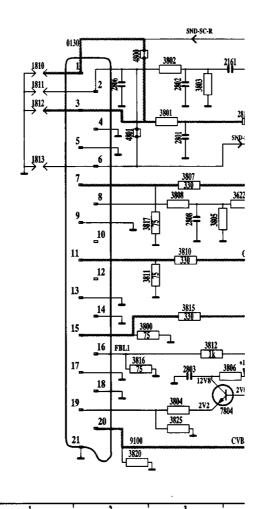


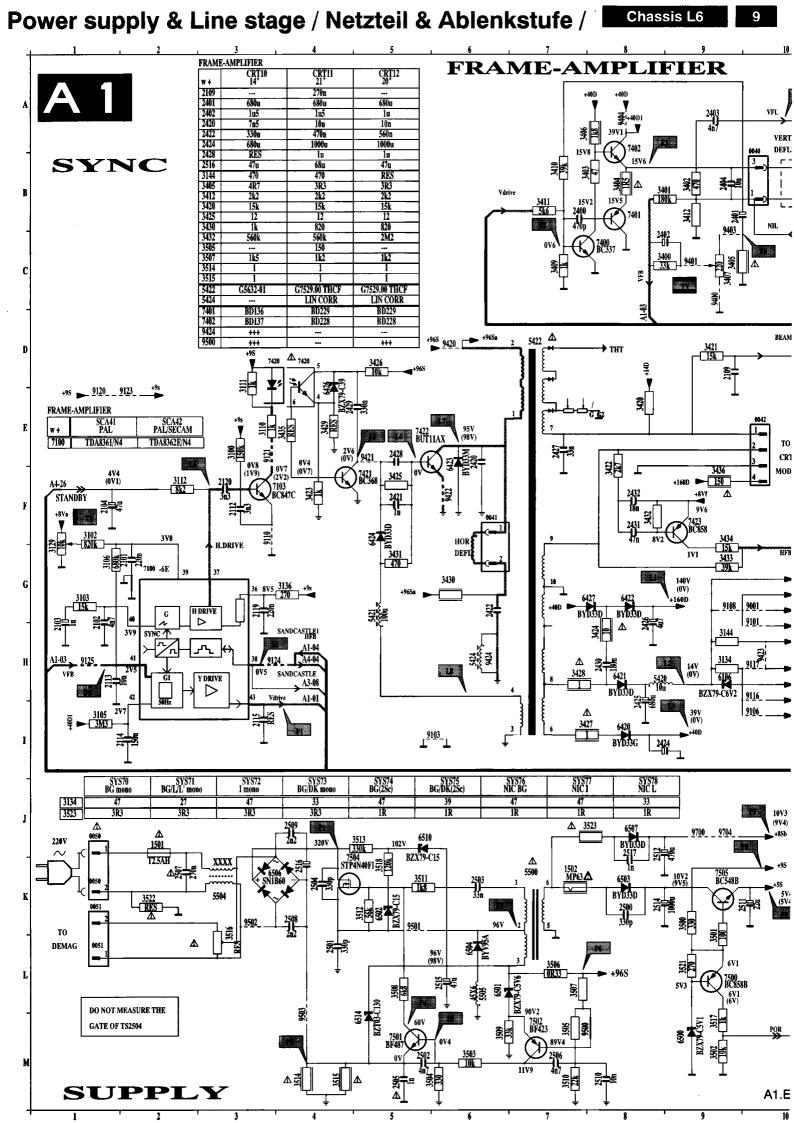
CL OSC\_A2.Al 040396



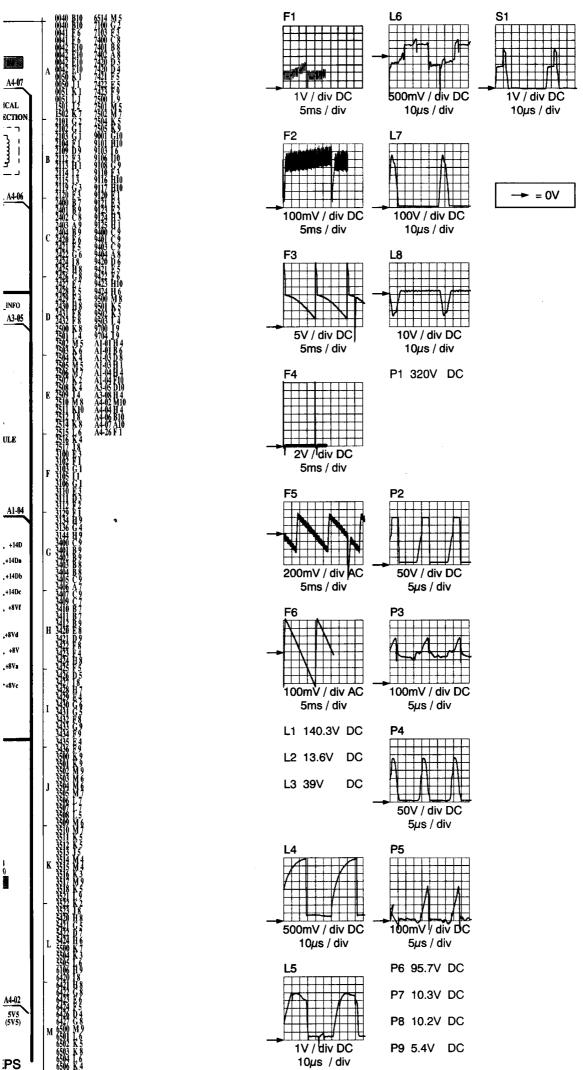


	BS1	BS2
VHFL	*0*	*1*
VHF3	"1"	*O*
UHF	"1"	*1*

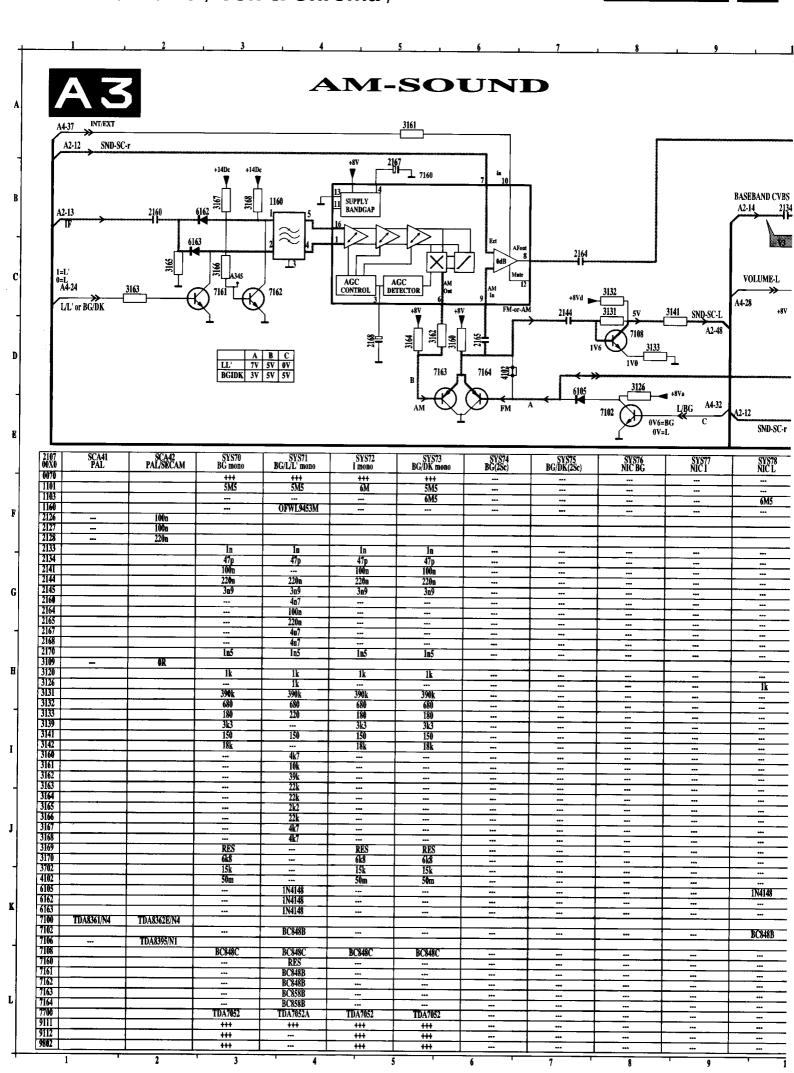


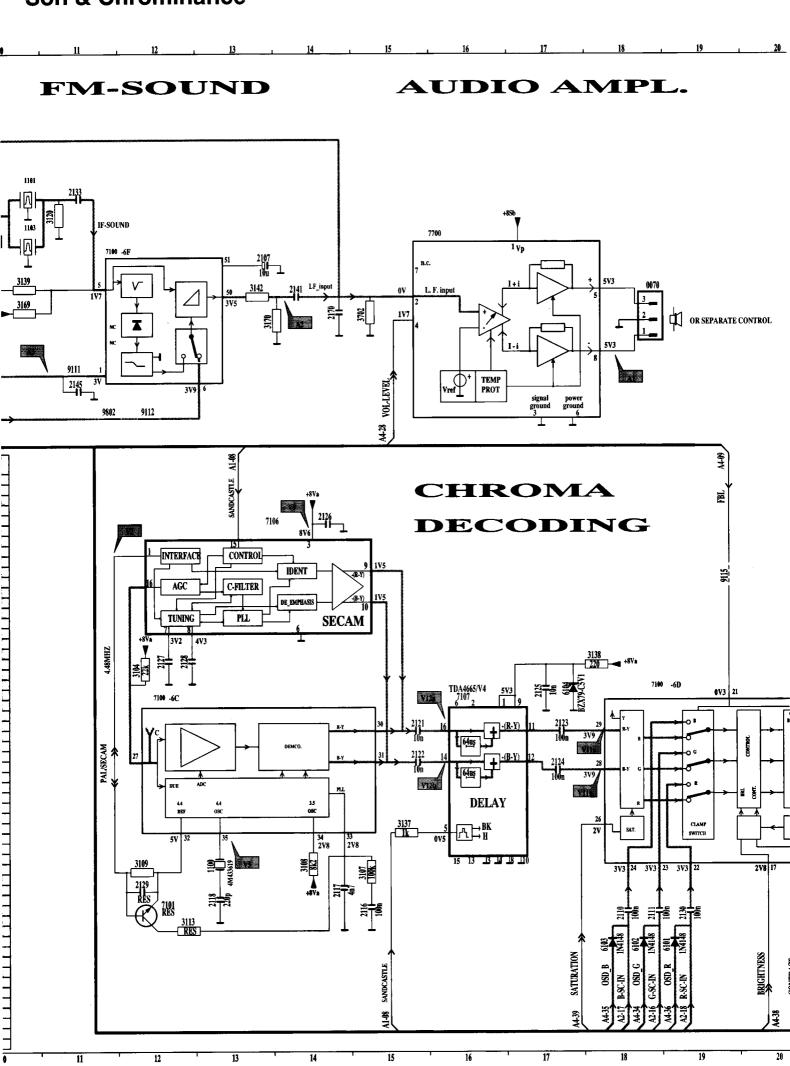


### Module secteur & Étage de lignes



CL OSC\_A1.AI 040396



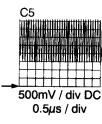


### Commande & Télétexte

)N52 TXT/16k	CON53 MONO TXT/16k	CON54 STEREO TXT/16k	CON55 NICAM TXT/16k
9n	100n	100n	100n
)n	100n	100n	100n
)n	100n	100n	100n
ES	RES	RES	RES
)n	10p	10p	10p
)n	10p	10p	10p
P	RES	RES	RES
<b>p</b>	RES	RES	RES
,	***	***	
12	2u2	2u2	2u2
ES	RES	RES	RES
2	2k2	2k2	2k2
)k	180k	180k	180k
)k	390k	390k	390k
			***
k	1k	1k	1k
0	470	470	470
0	470	470	470
k	27k	27k	27k
k	1k	1k	1k
0	150	150	150
k	1k	1k	1k
	•11	•••	***
	•••	***	•••
	•••	•••	
0	100	100	100
2 2	2k2	2k2	2k2
2	2k2	2k2	2k2
2	2k2	2k2	2k2
2 2 2 2	2k2	2k2	2k2
2	2k2	2k2	2k2
	2k2	2k2	2k2
m	50m	50m	50m
<u> </u>	50m	50m	50m
	50		
m I	50m	50m	50m
М	12M	12M	12M
290	TMP47C1637N		TMD/201/27N
16B	BC846B	TMP47C1637N BC846B	TMP47C1637N
18B	BC848B	BC848B	BC846B BC848B
+ TOD	1++	+++	###

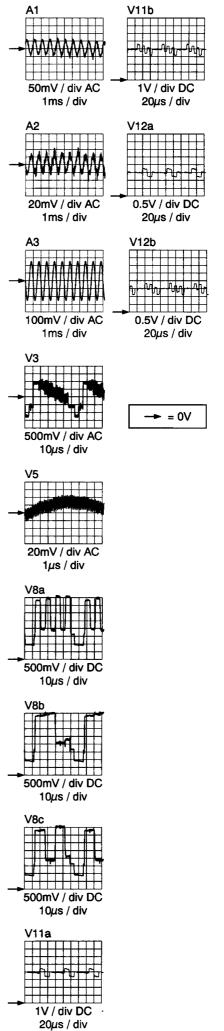
S72 )no	SYS73 BG/DK mono	SYS74 BG(2Sc)	SYS75 BG/DK(2Sc)	SYS76 NIC BG	SYS77 NIC I	SYS78 NIC L
7	4u7	4u7	4u7	***	***	
		4u7	4u7		4==	100
k	10k	10k	10k			
		5k6	5k6			
		10k	10k	104	411-	***
	110	5k6	5k6	•1•	***	
0	100	100	100		***	***
		100	100			

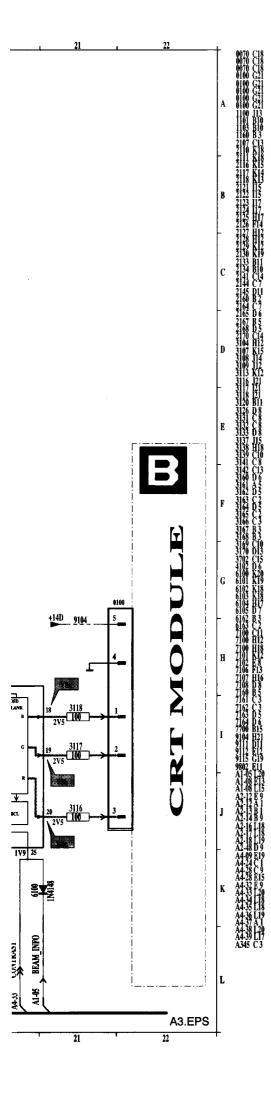
C1 5V DC
C3 5V DC
C4 5V DC
C2
1V / div DC
0.5 \( \mu s \) / div

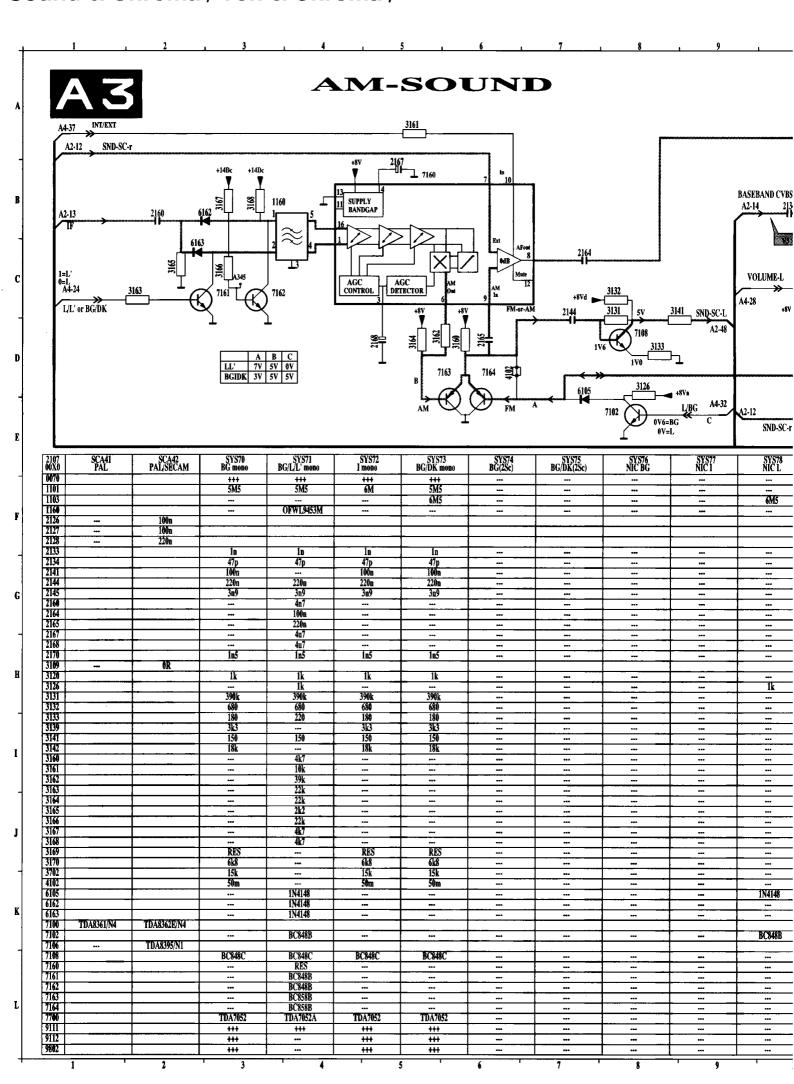


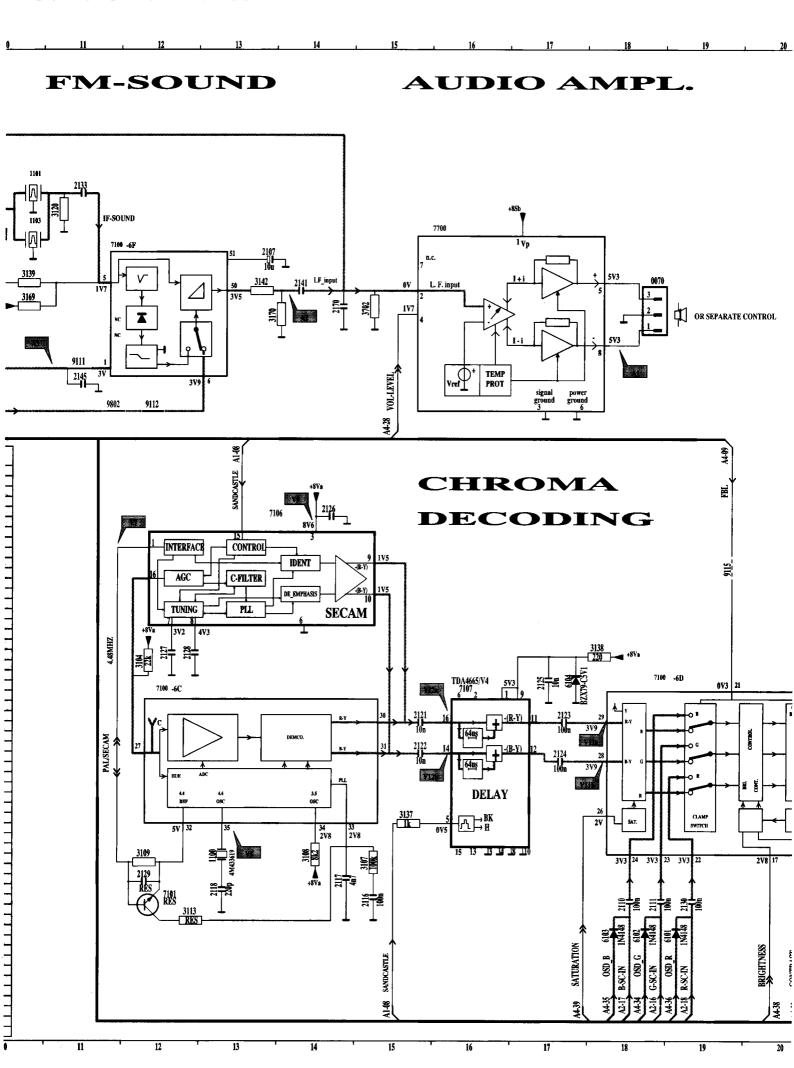


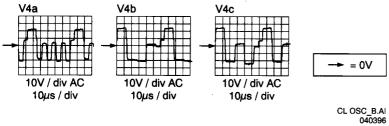
CL OSC\_A4.AI 040396











### 8. Electrical adjustments

#### Adjustments on the main panel

#### 1.1 Horizontal centring

Is adjusted with potentiometer R3129

#### 1.2 Picture height

Is adjusted with potentiometer R3407

#### 1.3 Focusing

Is adjusted with the focusing potentiometer in the line output transformer

#### 1.4 AFC

Adjustment of the AFC and picture demodulator (all versions).
 Select a non secam L/L' system in the SDAM mode (negative modulation). Switch the tuner to HIGH BAND (pin 11 of tuner 1100 grounded).
 Connect a pattern generator to pin 17 of the tuner via a capacitor of 4.7nF and put a 82W resistor from the output of the generator to ground.
 Connect a DC voltmeter to pin 44 of IC7100.
 Adjust coil 5100 to get 3V5 on pin 44 of IC7100.
 The signal of the generator has to be 38.9 Mhz.

b) Adjustment of the AFC and picture demodulator. (BAND 1 L. France versions only). Same story as a) only the frequency of the generator has to be 33.9Mhz with positive modulation.

#### 1.5 RF AGC

If the picture of a strong local transmitter is reproduced distorted, adjust potentiometer R3130 until the picture is undistored.

or: Connect a pattern generator (e.g. PM5518) to the aerial input with RF signal amplitude = 1 mV.

Connect a multimeter (DC) at pin 5 of the tuner.

Adjust R3130 so that voltage at pin 5 of the tuner is 8V5 +/- 0V5 DC.

#### Adjustments on the CRT panel (Fig 5.2)

VG2 cut-off points of picture tube

Apply a black CVBS signal at the input pin 20 of scart. Adjust the brightness in order to have 1.6V during the line at the R,G,B outputs of the BIMOS pin 18,19,20 of IC7100. Put potentiometers R3326, R3316 and R3306 to the minimum value (maximum voltage on the crt cathodes). Adjust now VG2 till the colour that luminates first is not visible anymore. Adjust now the other two potentiometers in such a way that they just don't luminate. Potentiometer R3308 should always be in the mid-position.

### **Circuit description**

For the description of the audio and video processing see the description in the AA5 AA service manual.

#### Description of the power supply of the L6.1 1.

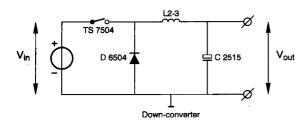
Note:

The voltages +96S and +96s are not

mains isolated.

The power-supply used in the L6.1 chassis is a self-oscillating down converter with an auxiliary winding to help the FET to switch.

#### Principle of the down-converter 1.1

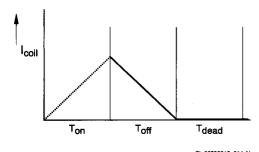


When switch TS7504 is closed, the voltage on L2-3 is Vin-Vout. During this time, energy is stored in the coil and energy is delivered to the load. When switch TS7504 opens, the energy stored in the coil will be stored in the output capacitor (C2515). This is due to the fact that the current through the coil has to decrease linear. When the switch is open the current is floating through D6504, L2-3 and C2515. By controlling the duty-cycle of the switch, the output voltage can be regulated.

#### Start-up (see diagram A1) 1.2

When the switch TS7504 is closed, the input voltage is placed over winding 2-3 of transformer 5500, which acts as coil L2-3 in Fig 9.1. Via resistors R3513, R3518 and R3512 the switch is turned on for the first time. Zener diode D6502 prevents that the Ugs of the FET becomes higher than 15V. When the input voltage is on winding 2-3, there is also a voltage on winding 1-2. Via winding 1-2 the correct switching voltage is obtained. The DC-part of this voltage is blocked by capacitor C2503. Diode D6510 acts as a protection in start-up and in short-circuit situations. During start-up the output capacitor C2515 is empty. It takes a relative long time to charge the gate to a voltage high enough to switch on the FET. This is due to the fact the diode D6510 is conducting. When this diode is conducting, the current that would normally flow into the gate of the fet to switch on the FET, is now flowing into C2515. In this way a smooth start-up is guaranteed.

#### 1.3 General way of working



CL 66532015\_014.Al

The state of the power-supply can be divided into three areas:

T-on;

In this state the FET is conducting and energy is stored in the coil and in the

output capacitor.

T-off In this state the fet is non conducting and

the energy stored in the coil is fed to the

output capacitor.

Tdead; Fet is out of conduction and there is no

energy in the coil.

T-on; In the T-on state, switch TS7540 is switched on. When the switch is on the voltage over resistors R3514-R3515 is a direct measure for the current through winding 2-3. This is a negative voltage. When this voltage becomes below a certain level, TS7501 starts conducting and will switch off the fet. In this way it is prevented that the coil can go into saturation. This could be the case when the output voltage is very low. (long on time of the FET). When the output-voltage becomes too high during T-on the FET will be switched off. (see Output-voltage regulation)

T-off; Due to the stored energy a current will start to flow through D6504, C2515 and winding 2-3. Due to the fact that the current is flowing through this circuit, a voltage with reverse polarity is on winding 1-2. In this way the fet remains off until the current through winding 2-3 reaches zero. Now a new cycle will start. The fet will be switched on and all starts over again.

T-dead; If the output voltage is too high (for example in a low load situation) the FET remains off till the output-voltage is not to high anymore.

#### 1.4 **Output voltage regulation**

This is done by the circuit D6501, R3509, TS7502, R3505, R3507, R3510. Transistor TS7502 can only conduct when the voltage on the base is 0V7 lower than the voltage the voltage on the emitter. This means that the voltage drop over resistors R3505 and R3507 should be 5V6(zenerdiode) + 0V7(base-emitter). This is reached when the output voltage exceeds the 100V. Now transistor TS7502 starts conducting, which brings transistor TS7501 in conduction. As a consequence the gate voltage of the fet becomes very low and the fet stops conducting. As long as the output voltage is too high the fet stays out of conduction.

#### 2. **Protections**

#### 2.1 Overvoltage protection

A disadvantage of a down converter is that if the switch becomes a short-circuit, the output voltage will increase to the input voltage. This could damage circuits. In this power-supply there is a protection to prevent this. If the output voltage becomes higher than 130V, zenerdiode D6514 starts to conduct. The Vin will be short circuited. This will blown the main fuse 1501 and protect in this way all the other circuits.

#### 2.2 Short-circuit and start-up protection

The short-circuit protection works the same as the start-up protection. If the output-voltage is very low in case of a start-up or a short-circuit condition, The gate will be charged very slowly due to the fact that zenerdiode D6510 is conducting. So the current is not only charging the gate but is also flowing into the output capacitor. In this way it takes a few milliseconds to switch on the fet. Diode D6510 takes also care that the fet never remains in his power consuming (linear) area. If the output voltage is very low, it also takes a large time before the current through winding 2-3 reaches zero. The power supplied to the circuit is in this way very low and protects in this way the circuit.

#### 2.3 Other output voltages

The output voltages +8S, +9S and +5S are made by winding 5-6. During the time that the fet TS7504 is not conducting, energy is transformed to this winding (flyback principle) and the voltages mentioned above are created. From the +9S, the +5S voltage is derived. This voltage is stabilized by transistors TS7505, TS7500 and zenerdiode D6500. D6500 is the reference voltage and TS7505 is delivering the current. When zenerdiode D6500 starts conducting, the voltage over resistor R3502 becomes high and a POR signal is created.

#### Degaussing

R3516 is a dual PTC (2 PTC's in one housing). After switching "on" the set, the PTC is cold, so low ohmic. This makes the degaussing current high. After degaussing the PTC is heated, so high ohmic. This makes the degaussing current low. After degaussing the PTC remains heated by the mains.

#### 4. Line-circuit (Diagram A1)

The primary side of the line-circuit and the deflection coil are connected to the hot earth. The driver-circuit contains an opto-coupler to create isolation between the low-signal parts and the mains. The optocoupler is driven by pin 37 of IC7100-6E via transistor TS7103.

When TS7103 is not conducting, (the LED of the optocoupler is also out of conduction) TS7421 is also not conducting. In this way TS7422 will conduct and the 96V is placed over winding 2-1 of the LOT. A voltage over winding 2-1 of the LOT will cause a voltage over the windings 8-10, 6-10 and 9-10. Now energy will be transformed from the primary to the secondary-side and charge capacitors C2424 and C2425.

C2430 will be charged to the difference of the +40D and +14D (=26V) when TS7422 is conducting. When TS7422 stops conducting, the voltage of pin 8 of the LOT will become very negative. This forces C2430 to be charged to 26V plus the absolute value of pin 8. When TS7422 starts conducting again the voltage of pin 8 of the LOT will increase and so the voltage on the anode of D6422. In this way the 160V is created. This means that during the off-time of TS7422, C2430 is charged and during the on-time of TS7422, the energy in C2430 is given to C2426.

When transistor TS7103 conducts, the LED of the opto-coupler will be activated. This causes the transistor of the opto-coupler to conduct, which drives TS7421 in conduction. This brings TS7422 out of conduction. Due to this construction, this circuit is protected against missing line-drive pulses. When a line-drive pulse is missed, the line-transistor stays out of conduction, due to the fact that the diode of the opto-coupler is forced into conduction by TS7103. In this way nothing can be damaged when there is no line-drive.

Winding 4-3 is an extra winding to help TS7422 to switch.

On the secondary-side of the LOT there is a circuit consisting of TS7423, R3422, R3433, R3434, C2431 and C2432. This circuit creates a pulse when TS7422 switches off. This pulse indicates that horizontal flyback takes place. This information is fed to IC7100-6E to blank the picture.

#### 4.1 Stand-by

The standby signal from the  $\mu$ C is low in case of stand-by. Now TS7103 is brought into conduction by R3100. As mentioned before this will switch off the line-output stage completely.

#### 5. Deflection

#### 5.1 Horizontal deflection

The voltage over capacitor C2422 is the same as the voltage over C2515 (96V). When TS7422 is conducting this voltage is placed over the horizontal deflection coil. This causes a linear increasing current through this coil. In this way deflection is created. When TS7422 switches of flyback takes place and it starts all over again. L5424 is used for linearity correction.

#### 5.2 Vertical deflection

Vertical deflection is based on a balance amplifier. Or TS7401 or TS7402 is conducting. This depends on the signal V-drive. If V-drive is high TS7401 conducts and the voltage of C2401 is placed over the deflection coil. Now the picture is written. When V-drive is low, TS7402 conducts and the +40V supply voltage minus the voltage over C2401 is placed over the deflection coil. Flyback takes now place. In this way deflection is generated. R3407 is used to adjust the vertical shift. With this resistor the level of the signal VFB is adjusted. R3402 and C2404 are used to damp oscillation of the deflection coil with his parasitic capacitance.

The signal NIL from the  $\mu$ C is used to create a non-interlaced mode. This is done by creating a small DC current through the deflection coil.

#### 5.3 Control and teletext (Diagram A4)

#### Teletext:

Control and teletext are integrated in the same  $\mu$ C. If there is no TXT another  $\mu$ C is used with less pins. In the story below, the numbers mentioned are the numbers mentioned outside the housing of IC7600..

The CVBS-signal is fed to pin 23 or 24 depending on the fact if it is the internal or external CVBS-signal. In this way teletext can be used on the ext- and the int-signal. The teletext information and OSD-information is present at pin 32-33-34.

#### Control:

 $\mu$ C-connections.

#### supply voltage (pin 52):

If this voltage is present and the power-on signal is high the  $\mu$ C will start.

I<sup>2</sup>C-Bus (pin 50-49);

This bus is used to communicate with the EEPROM in which the settings are stored.

#### local keyboard (pin 48-47-46):

These three inputs are present as an input for the local keyboard. The inputs become connected to ground if a key is pressed.

#### IR-input (pin 45):

Input for the remote-control commands

#### TXT / no TXT (pin 44):

Depending on the fact if jumper 4600 or 4603 is placed, the  $\mu$ C is told if the set is a TXT or no-TXT set.

#### POR (pin 43)

If the POR-signal is low the  $\mu$ C will not start. The  $\mu$ C waits until this signal becomes high. In this way the  $\mu$ C knows that the supply-voltage is high enough.

#### 4Mhz oscillator (pin 42-41):

The frequency of the oscillator of the  $\mu$ P is determined by this crystal 5600. In the TXT execution this frequency is 12Mhz.

#### Ground (pin 40):

Ground of the power-supply.

#### OSD-Generator (pin 39-38);

The components connected these pins determine the frequency of the OSD-generator. This is 6.5 Mhz.

#### VFL (pin 37);

This pin is used to tell the  $\mu P$  that vertical flyback takes place. This information is used for determine the location of the OSD.

#### Horizontal flyback (pin 36);

Pin to inform the  $\mu$ C that horizontal flyback takes place. Also information required for OSD.

#### Fast-blanking signal (pin 35);

This signal (FBL) is used to indicate the video controller that there is OSD or Teletext information. So this signal blanks the video information.

#### OSD-signals (pin 34-33-32);

These three signals are used to create OSD information in different colours.

#### Nil (pin 27):

Signal to generate a DC-current through the deflection coil to create a non interlaced mode during TXT-mode.

#### CVBS-inputs (pin 24-23):

These pins are used as input for teletext-sources. Pin 24 is input for the CVBS-signal of the scart-input and Pin 23 or the internal CVBS of the set.

#### LED-drive (pin 20);

Signal to drive the LED when the set is on. With TS7607 it is possible to light the LED with a higher luminance during stand-by.

#### Functional switch (pin 19):

In the future the switch connected to this pin could be used instead of a mainswitch.

#### Status (pin 18):

Input-pin to tell the  $\mu$ C that there is an external-signal present. Pin 18 high is external and pin 18 low is internal signal.

#### Int/Ext (pin17):

Control signal to select between internal and external(scart) signal. If pin 17 is "high" the internal signal is selected, else the external.

#### Standby/AFC (pin 16):

This pin acts as an input for AFC-control and as an output for standby command. This pin is only used in TXT-versions.

#### Ident (pin 15);

This signal is high if a CVBS signal is present and low if no CVBS-signal is present. This signal is created by IC7100-6A.

#### Service (pin 14):

When this pin is connected to ground the service-mode is entered. Use of mains-switch not necessary.

#### L/L' or BG/DK (pin 12);

In case of a LL' set, selection is made between L and L'. In case of a BGDK set, selection is made between BG and DK. If this pin is "high" then L' or DK is selected. Standby/AFC (pin 11):

This pin acts as an input for AFC-control and as an output for standby command. This pin is only used in non TXT-versions.

#### L/BG (pin 10):

To make a selection between AM and FM sound. When this signal is high, than FM sound is selected.

#### BS1-BS2 (pin 8-9);

Signal lines to select the correct band of the tuner.

	BS1	BS2
VHF1	0	1
VHF2	1	0
UHF	1	1

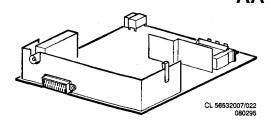
#### Control-voltage outputs (pin 7-1):

These pins are used to control volume-right, contrast, saturation, sharpness, brightness, volume-left and the tuning voltage for the VST. In case of a mono BG set, volume is controlled by signal "volume-L" connected to pin 5 of IC7100-6F. In case of a mono multi-france set, volume is controlled by signal "vol-level" connected to pin 4 of IC7700 (output amplifier).

### Farbfernsehempfänger

<u>Chassis</u>

Service Service Service L6.1



Inhalt			Seite	
1.	Technische Daten		2	
2.	Anschlußmöglichkeiten		2	
3.	Sicherheitsanweisungen, Wartungsan	weisungen,		
	Warnungen und Anmerkungen		3	
4.	Mechanische Anweisungen		3	
5.	Übersicht Oszillogramme		4	
	Übersicht über die Teststellen		4	
	Blockschaltbild		5	
	Fehlersuchbaum		6	
6.	Reparaturfunktionen		7	
7.	Elektrische Schaltbilder und Letterplat	Schaltbild	PWB	
	Netzteil & Ablenkstufe	(Schaltbild A1)	9	15
	Kanalwähler & ZF	(Schaltbild A2)	10	15
	Ton&Chroma	(Schaltbild A3)	11	15
	Bedienung & Videotext	(Schaltbild A4)	12	15
	Bildröhrenplatine	(Schaltbild B)	13	16
	Bedienung		16	16
	Netz-modul		16	16
8.	Elektrische Einstellungen		17	
9.	Schaltbild beschreibung		18	
10.	Bedienungsanleitung		21	
11.	Liste mit Abkürzungen		23	
12.	Stücklisten für elektrische Bauteile		24	

#### Technische Daten

Netzspannung 220 - 240V ± 10% AC; 50Hz ± 5% 14" 44W (stand-by s 5W) Energieverbrauch bei 220V-20" 60W (stand-by s 5W) 21"60W (stand-by s 5W) Antennen-Eingangsimpedanz 75Q - Koaxial Minimale Antennenspannung VHF 30(AV Minimale Antennenspannung UHF 40uV Maximale Antennenspannung 180mV ± 300Hz Fangbereich Farbsync Fangbereich horizontale Sync ± 600Hz Fangbereich vertikale Sync ±5Hz Bildröhre 14", 20", 21" 1 W mono version: 2W mono version: TV Systemen PAL 1 PALBG PAL BG / SECAM BGDK PAL BG / SECAM BQLL' Anzeigen On Screen Display (OSD) Grün/Rot 1 LED (Ö Rot mit höhe Helligkeit, 0 Rot mit niedrige" Helligkeit, "RC5" und fehler codes Rot blinkend) VCR Betrieb auf den Programmei :0 : UST Abstimmsystem

UV913/IEC(VST) VHFa: 46-102MHZ VHFb: 138-224MHZ

471 - 855 MHz UHF: VHFa: 48-168 MHz VHFb: 145-448 MHz UHF: 900 - 860 MHz

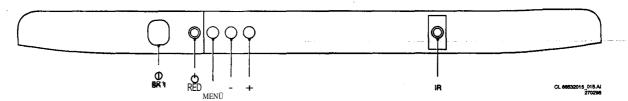
UV917E/IEC(VST) 48-118 MHz VHFa: 118-300 MHz VHFb: UHF:

470 - 861 MHz U943 / IEC (V8T) UHF: 470 - 861 MHz

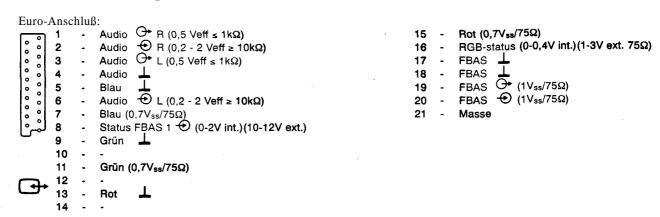
Bedienungsfunktionen am Fernsehgerät

UV915E/1EC(VST)

:MENÜ / -/+



### 2. Anschlußmöglichkeiten



## 3. Sicherheitsanweisungen, Wartungsanweisungen, Warnungen und Anmerkungen

#### Sicherheitsanweisungen für Reparaturen

 Sicherheitsvorschriften erfordern, daß während einer Reparatur:

> das Gerät **über einen Trenntransformator mit der** Netzspannung verbunden ist;

die mit dem Symbol A gekennzeichneten Sicherheitsbauelemente durch Bauelemente ersetzt werden müssen, die mit den Originalteilen identisch sind:

beim Austausch einer Bildröhre eine Schutzbrille getragen werden muß.

 Die Sicherheitsregeln erfordern, daß das Gerät nach einer Reparatur wieder in den ursprünglichen Zustand versetzt wird. Hierbei ist insbesondere auf folgende Punkte zu achten:

> Als strenge Vorsorgemaßnahme empfehlen wir, die Lötstellen nachzulöten, durch die der Zeilenablenkungsstrom fließt. Dies gilt insbesondere für:

- alle Stifte des Zeilenausgangstransformators (LOT):
- · Zeilenrücklauf-Kondensator bzw.- kondensatoren;
- · S-Korrektur-Kondensator bzw. kondensatoren;
- · Zeilenendstufentransistors;
- Stifte der Steckerverbindung mit Drähten zur Ablenkspule;
- andere Komponenten, durch die der Zeilenablenkungsstromfließt.

#### Hinwels:

Dieses Nachlöten wird empfohlen, **um zu verhindern**, daß durch Metallermüdung an Lötstellen schlechte Verbindungen entstehen, und ist daher nur bei Geräten erforderlich, die älter sind als 2 Jahre.

Die Kabelbäume und das Hochspannungskabel **sind** richtig zu verlegen und mit den montierten Kabelschellen zu befestigen.

Die Isolierung des Netzkabels ist auf äußere Beschädigungen hin zu kontrollieren.

Die einwandfreie Funktion der Zugentlastung für das Netzkabel ist zu kontrollieren, um eine Berührung mit der Bildröhre, heißen Komponenten oder Kühlkörpern auszuschließen.

Der elektrische Gleichstrom Widerstand zwischen dem Netzstecker und der Sekundärseite ist zu kontrollieren (nur bei Geräten mit einer vom Netz getrennten Stromversorgung). Diese Kontrolle kann folgendermaßen durchgeführt werden:

- den Netzstecker aus der Steckdose ziehen und die beiden Stifte des Netzsteckers mit einem Draht verbinden;
  - den Netzschalter einschalten (den Netzstecker jedoch noch nicht in die Steckdose stecken !);
- den Widerstand zwischen den Stiften des Netzsteckers und der Metallabschirmung des Tuners oder des Antennenanschlusses des Gerätes messen. Der angezeigte Wert muß zwischen 4,5 MQ und 1 2 M(2 liegen;
- das Fernsehgerät ausschalten und den Draht zwischen den beiden Stiften des Netzsteckers entfernen

Kontrollieren, ob das Gehäuse beschädigt ist, um zu verhindern, daß der Kunde Innenteile berührten kann.

#### Wartungsanweisungen

Es wird empfohlen, eine Instandhaltungsinspektion von einem qualifizierten Wartungstechniker ausführen zu lassen. Das Wartungsintervall hängt von den Bedingungen ab, unter denen das Gerät benutzt wird:

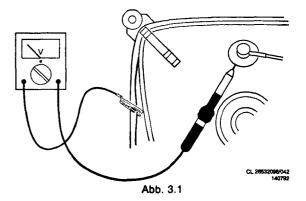
Wenn das Gerät unter normalen Bedingungen benutzt wird, z.B. im Wohnzimmer, wird ein Wartungsintervall von 3 bis 5 Jahren empfohlen.

Wenn das Gerät unter staubigeren, schmierigeren oder feuchteren Bedingungen benutzt wird, z.B. in **der** Küche, wird ein Wartungsintervall von einem Jahr empfohlen.

Die Instandhaltungsinspektion umfaßt folgende Arbeiten: Die oben aufgeführten "allgemeinen Reparaturanweisungen".

Reinigen der Printplatte und der Bauteile im Netzteil und Ablenkungsstromkreis.

Reinigen der Bildröhren-Leiterplatte und des Bildröhrenhalses.



#### Warnungen

Um beschädigungen von ICs und Transistoren zu verhüten, muß jeder Hochspannungsüberschlag vermieden werden. Um eine Beschädigung der Bildröhre zu verhüten, muß zur Entladung der Bildröhre das in Abb. 3.1 angegebene Verfahren angewendet werden. Benutzen Sie einen Hochspannungstaster und ein Universal-Meßinstrument (Einstellung DC-V). Die Entladung muß erfolgen, bis der Zeigerausschlag des Instruments 0 V beträgt (nach ca. 30 s).

#### 2. ESD

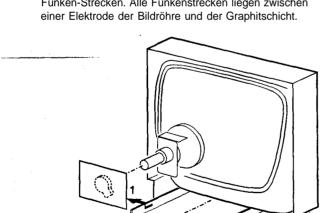
Alle ICs und viele andere Halbleiter sind anfällig für elektrostatische Entladungen (ESD). Werden sie während der Reparatur nicht sorgfältig behandelt, so kann dies ihre Lebensdauer erheblich herabsetzen. Sorgen Sie dafür, daß Sie während der Reparatur über eine Pulsband mit Widerstand mit dem gleichen Potential verbunden sind, wie die Masse des Geräts. Bauteile und Hilfsmittel müssen ebenfalls auf diesem Potential gehalten werden.

Die verwendete Fiat Square Bildröhre bildet zusammen mit der Ablenkeinheit und der eventuell vorhandenen Multipoleinheit ein Ganzes. Die Ablenk- und die Multipoleinheit wurden im Werk optimal eingestellt und sollten daher bei Reparaturen nicht nachgeregelt werden. Vorsicht bei Messungen im Hochspannungteil sowie an der Bildröhre.

- 4. Module oder andere Bauteile niemals bei eingeschaltetem
- 5. Gerät auswechseln.
- Für Abgleicharbeiten Kunststoffanstelle von Metallwerkzeugen benutzen. Dadurch werden mögliche Kurzschlüsse oder das Instabil-Werden bestimmter Schaltungen vermieden.
- Bei einer Reparatur von einer Transistor- oder IC-Zusammenstellung (z.B. ein Transistor oder IC mit Kühlblech und Spanner) soll der Wiederaufbau in nachfolgender Reihenfolge geschehen:
  - Montieren des Transistors oder ICs auf dem Kühlblech mit dem Spanner
  - 2. Anlöten des Pins

#### Anmerkungen

- 1. Verwenden das Kühlblech nicht für Erde.
- Die Gleichspannungen und Oszillogramme müssen gegenüber der Tuner-Erde (.L) oder der heißen Erde (±^) gemessen werden, wenn dies angegeben ist.
- Die in den Schaltbildern angegebenen Gleichspannungenund Oszillogramme müssen im Service Default Modus (siehe kapitel 8) mit einem Farbbalkensignal (z.B. PM5518) gemessen werden.
- 4. Die Oszillogramme und Gleichspannungen wurden dort.wo dies nötig ist, mit (ir) und ohne Antennensignal ("X") gemessen. Spannungen im Speiseteil wurden sowohl im normalem Betrieb ( Q) ) als auch in Bereitschaft ( (i) ) gemessen. Diese Werte sind mit den entsprechenden Symbolen bezeichnet.
- Die Schaltkarte der Bildröhre enthält gedruckte Funken-Strecken. Alle Funkenstrecken liegen zwischen einer Elektrode der Bildröhre und der Graphitschicht.





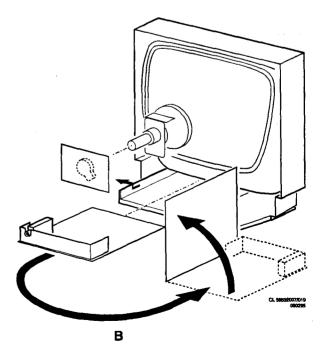
### 4. Mechanische Anweisungen

Für die Hauptplatine gibt es zwei Servicepositionen (Abb. 4.1):

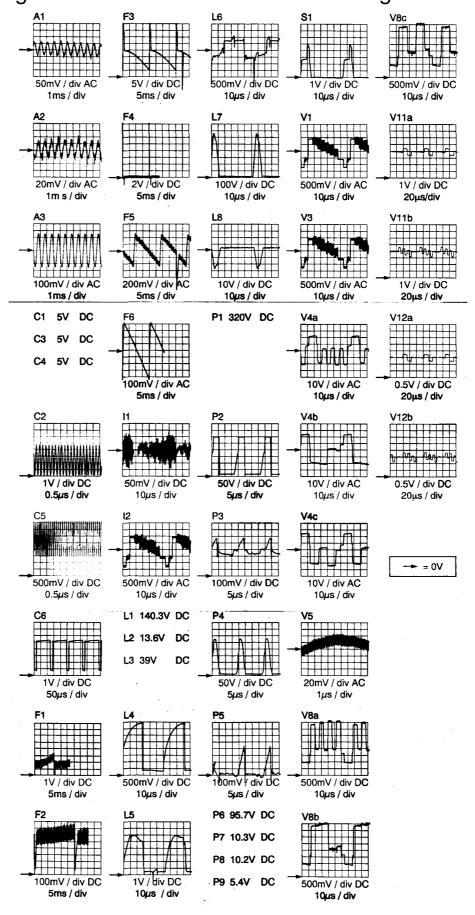
- A. Für Fehlersuchen auf der Komponentseite der Hauptplatine
- B. Für Löten/Entlöten auf der Kupferseite der Hauptplatine

Serviceposition A kann erreicht werden: erstens das Netzkabel lösen, dann die Klicks lösen (1) und dann das Chassis nach hinten ziehen (2) (für ungefähr 10 cm).

Serviceposition B kann erreicht werden von Position A nach lösen des Entmagnetisierungskabels. Setze das Chassis auf die Seite mit dem Zeilentrafo nach unten.



## Overview oscillograms / Übersicht Oszillogramme / Vue d'ensemble des oscillogrammes



## Survey of testpoints / Übersicht über die Teststellen / Presentation des points ä fester

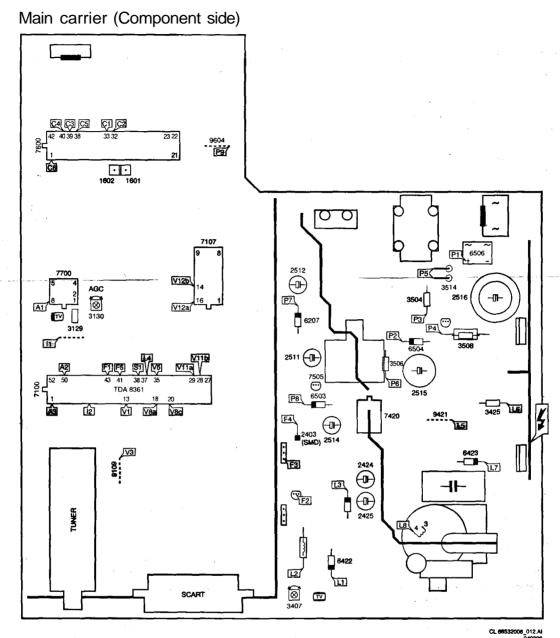
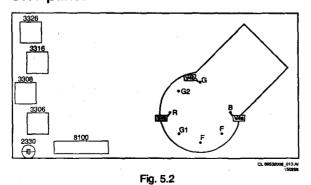
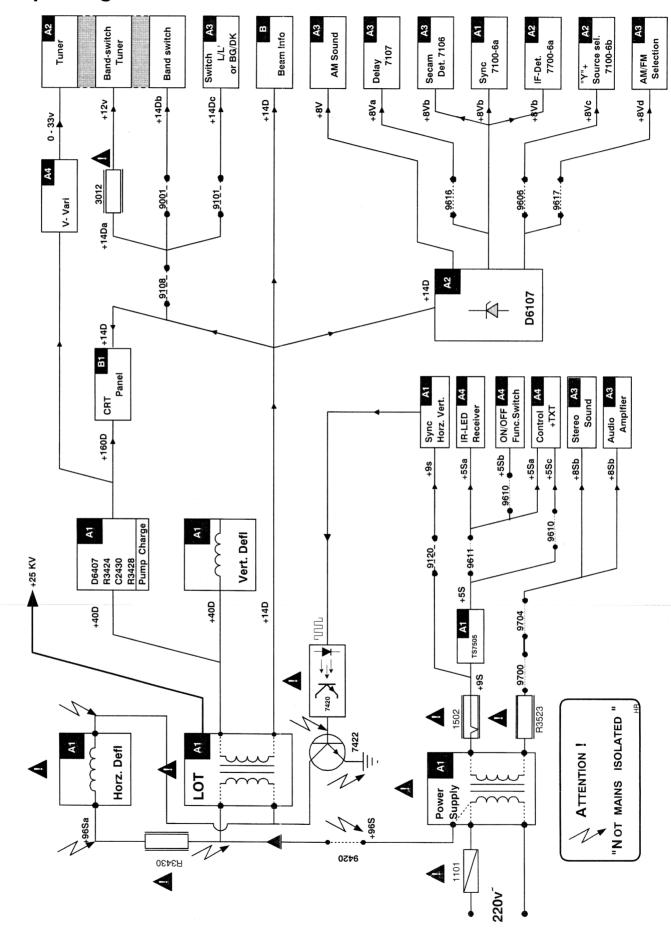


Fig 5.1

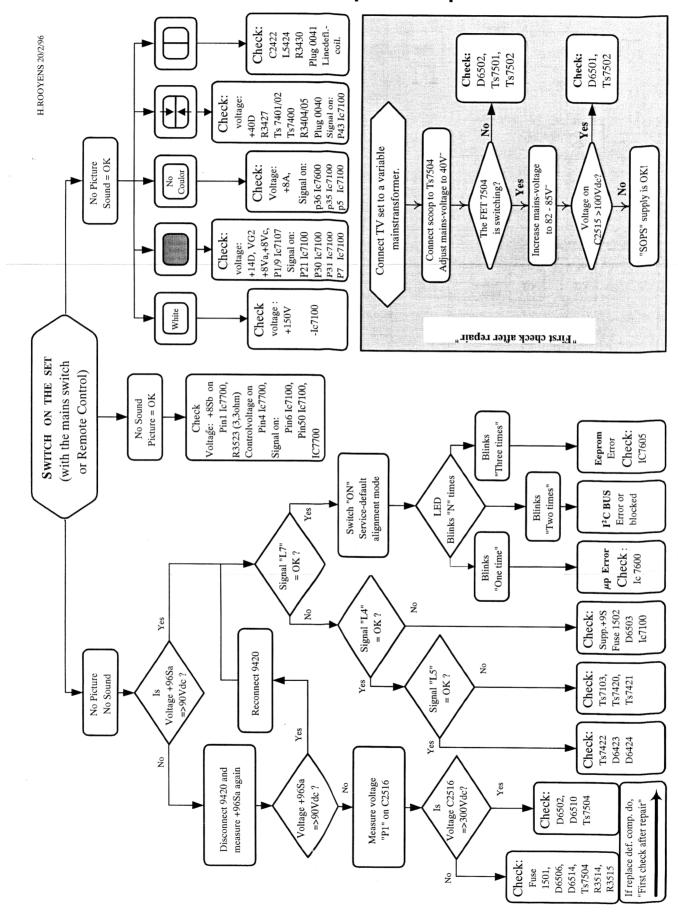
### **CRT** panel



## Block diagram Supply voltages / Blockschaltbild Speisung / Schéma-bloc du Alimentation



# 6. Fault finding tree & Repair facilities / Fehlersuchbaum & Reparaturhinweise / Aide au depannage & Conseils pour la réparations



#### Reparaturfunktionen 6.

#### 1. Funktionsblöcke

Auf der Kupfer- und der Bestückungsseite der Service-Platinen sind die Funktionsblöcke durch Linien und Text markiert

#### 2. Testpunkte

Das L6-Chassis verfügt über Testpunkte auf der Service-Platine auf beiden Seiten der Mono-Platine. Diese Testpunkte beziehen sich auf die oben genannten Funktionsblöcke.

P1-P2-P3, usw.: Testpunkte für das Netzteil L1-L2-L3, usw.: Testpunkte für den Zeilenabtastungs- und Zeilenausgangskreis

F1-F2-F3, usw.: Testpunkte für den Bildfeldtreiber-

und Bildfeldausgangskreis

S1-S2-S3. usw.: Testpunkte für den Synchroni-

sierungskreis

V1-V2-V3, usw.: Testpunkte für den Bildverarbei-

tungskreis

A1-A2-A3, usw.: Testpunkte für den Tonverarbei-

tungskreis

C1-C2-C3. usw.: Testpunkte für den Steuerkreis T1-T2-T3, usw.: Testpunkte für den Video-

textverarbeitungskreis

Die Numerierung entspricht einer logischen Reihenfolge für Diagnosezwecke. Eine Diagnose sollte immer innerhalb eines Funktionsblocks begonnen und in der Reihenfolge der betreffenden Testpunkte für den jeweiligen Funktionsblock durchgeführt werden.

#### Service-Default-Alignment-Modus (SDAM) 3.

Der Service-Default-Alignment-Modus ist ein vordefinierter Modus, der zur Fehlersuche eingesetzt werden kann (insbesondere, wenn das Fernsehgerät überhaupt kein Bild zeigt). Alle Oszillogramme und Gleichspannungen in dieser Service-Anleitung wurden im Service-Default-Alignment-Modus gemessen.

Das Aktivieren des Service-Default-Alignment-Modus ist auf zweierlei Weise möglich:

- 2. Vom normalen Betriebsmodus aus durch Drücken der Taste "DEFAULT oder "ALIGN" auf der Händlerfernbedienung RC7150.

Rückschalten aus dem Service-Default-Alignment-Modus in den Normalbetrieb ist nur über Stand-by auf der Fernbedienung oder durch Drücken von "Diagnose 99" und anschließend der OK-Taste auf der Händlerfernbedienung möglich (also nicht dadurch, daß der Netzschalter auf "off" geschaltet wird. Wird nämlich der Netzschalter ausund danach wieder eingeschaltet, dann erfolgt das Einschalten des Gerätes wieder im Service-Default-Alignment-Modus - dies dient zur schnellen und einfachen Fehlersuche).

# Funktionen des Service-Default-Alignment-Modus:

- 1. Alle Analog-Einstellungen (Lautstärke, Kontrast, Helligkeit und Sättigung) befinden sich in der Mittelstellung.
- 2. Das Gerät ist auf Programm Nummer 1 abgestimmt.
- Delta-Lautstärke-Einstellungen werden nicht benutzt (Delta-Lautstärke-Einstellung = ein Delta auf der Lautstärke- Einstellung).

- 4 OSD-Fehlermeldung (der aktuell vorhandene Fehlercode) wird ununterbrochen angezeigt.
- Die OSD-Taste dient zum Suchen und automatischen Speichern der höchsten Anzahl Programme.
- Die Funktion zum automatischen Ausschalten (das Gerät schaltet aus, wenn 15 Minuten lang kein IDENT erfolate) wird ausgeschaltet.
- 7. Hotelmodus ist deaktiviert.
- Alle anderen Funktionen können weiterhin normal bedient werden.

## Service-Default-Alignment-Menü:

Neue Einstellungen für die Optionen werden sofort

- 1. Die Software-Version des in dem betreffenden Gerät verwendeten Mikroprozessors wird rechts oben ange-
- 2. Ein Zähler, in der Bildschirmmitte zeigt die normalen Betriebsstunden des Gerätes in Form eines Hexadezimalcodes an (jedesmal, wenn das Gerät eingeschaltet wird, rückt der Zähler 1 Stunde weiter, d.h. +1 auf dem Zähler).
- 3. Das "S" in der Bildschirmmitte, neben dem Zähler, zeigt an, daß sich das Gerät im Service-Default-Alignment-Modus befindet.
  - **QptJonscQde** Dieser Code zeigt die Optionseinstellungen für das Gerät an.
  - Überblick der zuletzt aufgetretenen Fehlercodes Das EEPROM speichert die 5 zuletzt aufgetretenen verschiedenen Fehlercodes, wobei der zuletzt erfaßte Fehlercode links angezeigt wird (Abb. 6.3 bietet einen Überblick aller Möglichkeiten für Fehlercodes), also z.B.:

00000	bedeutet, daß kein Fehlercode
	gespeichert wurde
30000	bedeutet, daß nur ein Fehlercode
	gespeichert wurde: Fehlercode 3
23000	bedeutet, daß zwei Fehlercodes
	gespeichert wurden: der zuletzt
	erfaßte Fehlercode ist Fehlercode
	2, davor wurde Fehlercode 3 erfaßt

Der Speicher für den Überblick der zuletzt aufgetre-1. Durch Kurzschließen der Service-Pins S1 und S2 des Mikroprozessors (Pin en Pen le 7600) wird gelöscht, wenn das Service-Menü mit dem Stand-by-Befehl oder dem Befehl "Diagnose 99" beendet wird. Wenn das Service-Menü durch Ausschalten des Netzschalters verlassen wird, wird der Speicher für den Überblick der zuletzt aufgetretenen Fehlercodes nicht gelöscht.

Optionscode + Zähler + "S" für Service-Menü aktiv + Software-Version →

Überblick der zuletzt aufgetretenen Fehlercodes -»

Zeile zum Einstellen der Optionen -»

001	00238	1.0
	23000	:
-	SYSTEM BG+I	+ .

Abb. 6.1

# 6. Einstellen der Optionen-

Die unterste Zeile zeigt die Optionen an. Die Einstellung der Optionen erfolgt über folgende Tasten auf der Fernbedienung:

\* PROGRAM +/-

Wählt die Option, die geändert werden soll: Über die Taste "PROGRAM +/-" kann die Option gewählt werden, die geändert werden soll. Die gewählte Option wird sofort wirksam.

CONTROL auf/nieder

Ändert die Einstellung der Option,

MENÜ +/-

Schaltet in ein Submenü um: Über die Tasten "MENÜ +/-" wird ein Submenü gewählt, in dem bei Stereo-Ausführung die Ton/Synchronisierungsabstimmung erfolgen kann.

Die Optionen werden sofort im EEPROM gespeichert. Die folgende Tabelle zeigt die möglichen Optionen für Hardware und Software und deren technische Konsequenzen:

Text in der Optionszeile des Service-Menüs		Technische Konsequenzen für die gewählte Option
SINGLE	<b>-&gt;</b>	Für ein Nur-PAL-BG- oder PAL-BG/SECAM-BGDK-Gerät
SYSTEM 1:UK	<del>&gt;</del>	Für ein Nur-PAL-1-Gerät
SYSTEM BG+LL	<del>&gt;</del>	Für ein PAL-BG/SECAM-LL'-Gerät
SYSTEM BG+DK	<del>&gt;</del>	Für ein PAL-BGI/SECAM-LL'-Gerät
NATIONAL BRAND MAXXXXX—>		Wählt MENÜ-Anordnung im Stil der nationalen Marke

Abb. 6.2

# 4. Fehlermeldungen

Der Mikroprozessor erfaßt auch Fehler in Schaltungen, die mit dem IC-Bus (Inter-IC) verbunden sind. Diese Fehlermeldungen werden über das OSD ("On Screen Display" - Bildschirmanzeige) und durch eine blinkende Leuchtdiode im Service-Default-Alignment-Modus angezeigt (Speicher-Übersicht der zuletzt aufgetretenen Fehlercodes):

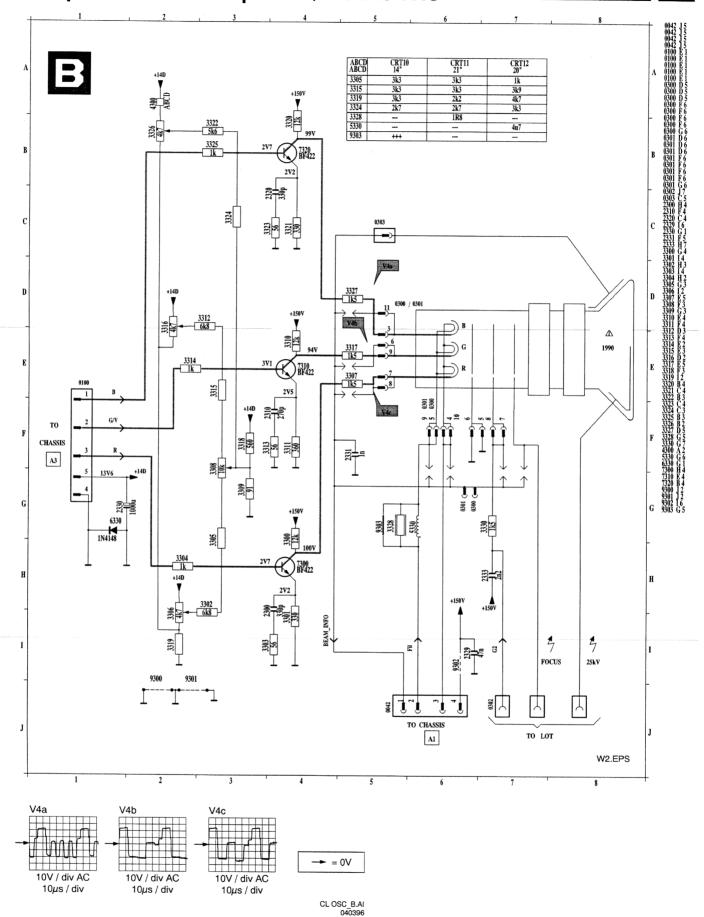
# 1. Bei normalem Betrieb:

Bei normalem Betrieb werden keine Fehler angezeigt.

2 Im Service-Default-Alignment-Modus:

Im Service-Default-Alignment-Modus wird der aktuell erfaßte Fehler sowohl auf der "OSO-Fehlermeldung" als auch mittels der "LED-Fehler'-Anzeige ununterbrochen angezeigt.

"OSD-Fehlernummer" (Service Menü)	"LED Verhalten"	Fehlerbeschrei- bung	Eventuell defektes Bauteil
0	LED blinkt nicht	Kein Fehler	_
1	LED blinkt einmal	Mikroprozessor Fehler	IC76002
2	LED blinkt zweimal	Allg. IC-Fehler	IC-Bus ist gesperrt
3	LED blinkt dreimal	EEPROM-Fehler	IC7605



# Elektrische Einstellungen

# Einstellungen auf der Hauptplatine

#### 1.1 Horizontale Bildlage

Wird mit Potentiometer R3129 eingestellt.

## Bildhöhe

Wird mit Potentiometer R3407 eingestellt.

#### 1.3 **Fokussieren**

Wird mit dem Fokussierpotentiometer im Zeilenausgangstransformator eingestellt.

# **Automatische Frequenzregelung**

- Einstellen der automatischen Frequenz- regelung und des Bilddemodulators (alle Ausführungen). Ein Nicht-Secam-L/L'-System im SDAM-Modus wählen (negative Modulation). Den Tuner auf HIGH BAND schalten (Pin 11 von Tuner 1100 geerdet). Einen Bildmustergenerator über einen Kondensatorvon4,7nFanPin17desTuners anschließen, und einen 820-Widerstand zwischen den Generatorausgang und die Erde schalten. Einen Gleichspannungsmesser an Pin 44 von IC7100 anschließen. Spule 5100 so einstellen, daß an Pin 44 von IC7100 3V5 anliegen. Das Signal des Generators muß 38,9 Mhz sein.
- b) Einstellen der automatischen Frequenzregelung und des Bilddemodulators. (BAND 1 L. Nur Frankreich-Ausführungen). Wie unter a), jedoch muß die Frequenz des Generators bei positiver Modulation 33,9Mhz sein.

#### 1.5 Automatische HF-Verstärkungsregelung

Wenn das Bild eines starken lokalen Senders verzerrt wiedergegeben wird, muß Potentiometer R3130 verstellt werden, bis das Bild nicht mehr verzerrt ist.

Oder: Einen Bildmustergenerator (z.B. PM5518) an den Antenneneingang mit einer HF-Signalamplitude = 1 mV anschließen. Ein GleichstromVielfachmeßgerät an Pin 5 des Tuners anschließen. R3130 so einstellen, daß die Spannung an Pin 5 des Tuners Gleichspannung

8V5 OV5

# Einstellungen auf der Blldrohrenplatine (Abb. 5.2)

Grenzwertpunkte der Bildröhre für VG2

Ein schwarzes CVBS-Signal an den Eingangspin 20 des Scart anlegen. Die Helligkeit so einstellen, daß 1,6V während der Zeile an den R.Q.B-Ausgängen der BIMOS-Pins 18,19,20 von IC7100 anliegt. Die Potentiometer R3326, R3316 und R3306 auf den Mindestwert einstellen (maximale Spannung an den Kathoden der Elektronenstrahlröhre). Dann VG2 verstellen, bis die Farbe, die zuerst leuchtet, nicht mehr zu sehen ist. Dann die anderen beiden Potentiometer so einstellen, daß die Farben gerade nicht leuchten.

Potentiometer R3308 sollte immer in der Mittelstellung

# 9. Schaltbildbeschreibung

T-on:

T-off;

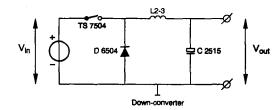
Die Beschreibung der Ton- und Bildverarbeitung ist der AA5-AA-Service-Anleitung zu entnehmen.

# Beschreibung des Netzteils des L6.1

Hinweis: Die Spannungen +96S und +96s sind nicht netzisoliert.

Das im L6.1-Chassis verwendete Netzteil ist ein sich selbst erregender Abwärtswandler mit einer Zusatzwicklung zur Unterstützung des Schaltens des FET.

# 1.1 Funktionsprinzip des Abwärtswandlers

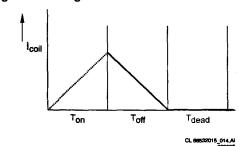


Wenn Schalter TS7504 geschlossen ist, ist die Spannung an L2-3 Vin-Vout. Währenddessen wird Energie in der Spule gespeichert, und es wird Energie an die Ladung abgegeben. Wenn Schalter TS7504 öffnet, wird die in der Spule gespeicherte Energie im Ausgangskondensator (C2515) gespeichert. Der Grund hierfür ist, daß der Strom durch die Spule linear abnehmen muß. Wenn der Schalter geöffnet ist, fließt der Strom durch D6504, L2-3 und C2515. Die Ausgangsspannung läßt sich durch Steuern der Einschaltdauer des Schalters regeln.

# 1.2 Einschalten (siehe Plan A1)

Wenn der Schalter TS7504 geschlossen ist, liegt die Eingangsspannung über Wicklung 2-3 von Transformator 5500, die wie Spule L2-3 in Abb. 9.1 füngiert. Über Widerstände R3513, R3518 und R3512 wird der Schalter zum ersten Mal eingeschaltet. Zenerdiode D6502 verhindert, daß die Ugs des FET höher als 15V wird. Wenn die Eingangsspannung auf Wicklung 2-3 ist, ist auch Spannung auf Wicklung 1-2. Über Wicklung 1-2 wird die richtige Schaltspannung erreicht. Der Gleichspannungsteil dieser Spannung wird durch Kondensator C2503 gesperrt. Diode D6510 füngiert als Schutz beim Einschalten und bei Kurzschluß-Situationen. Beim Einschalten ist der Ausgangskondensator C2515 leer. Es dauert relativ lange, bis das Gate so weit aufgeladen ist, daß die Spannung den FET einschalten kann. Dies liegt daran, daß die Diode D6510 leitet. Wenn diese Diode leitet, fließt der Strom, der normalerweise zum Einschalten des FET in das Gate des FET fließen würde, in C2515. Dies gewährleistet einen glatten Verlauf des Einschaltens.

# 1.3 Allgemeine Vorgehensweise



Der Zustand des Netzteils umfaßt drei Bereiche:

In diesem Zustand leitet der FET, **und** Energie wird in der Spule und im

Ausgangskondensator gespeichert.
In diesem Zustand leitet der FET nicht,

und die in der Spule gespeicherte Energie wird zum Ausgangskondensator gespeist.

Tdead', Der FET leitet nicht, und es ist keine

Energie in der Spule.

T-on: Im Zustand T-on ist Schalter TS7540 eingeschaltet. Wenn der Schalter eingeschaltet ist, ist die Spannung über Widerstände R3514-R3515 ein direktes Maß für den Strom durch Wicklung 2-3. Diese Spannung ist eine negative Spannung. Wenn sie unter einen bestimmten Wert sinkt, wird TS7501 leitend und schaltet den FET aus. So wird verhindert, daß die Spule den Sättigungsgrad erreicht, was z.B. bei einer sehr niedrigen Ausgangsspannung der Fall sein könnte (FET lange eingeschaltet). Wenn die Ausgangsspannung während T-on zu hoch wird, wird der FET ausgeschaltet (siehe Regelung der Ausgangsspannung).

T-off: Auf Grund der gespeicherten Energie beginnt Strom durch D6504, C2515 und Wicklung 2-3 zu fließen. Dadurch, daß der Strom durch diese Schaltung fließt, liegt eine Spannung mit umgekehrter Polarität an Wicklung 1-2 an. Hierdurch bleibt der FET ausgeschaltet, bis der Strom durch Wicklung 2-3 Null erreicht hat. Dann beginnt ein neuer Zyklus. Der PET wird eingeschaltet, und alles beginnt wieder von vorn.

**T-dead:** Wenn die Ausgangsspannung zu hoch ist (z.B. bei einer zu niedrigen Ladung), bleibt der FET so lange ausgeschaltet, bis die Ausgangsspannung nicht mehr zu hoch ist.

# 1.4 Regelung der Ausgangsspannung

Die Regelung der Ausgangsspannung erfolgt über die Schaltung D6501, R3509, TS7502, R3505, R3507, R3510. Transistor TS7502 kann nur leiten, wenn die Spannung an der Basis OV7 unter der Spannung des Emitters liegt. Folglich sollte der Wert für den Spannungsabfall über die Widerstände R3505 und R3507 5V6 (Zenerdiode) + OV7 (Basis-Emitter) betragen. Dieser Wert wird erreicht, wenn die Ausgangsspannung 100V — übersteigt. Jetzt beginnt Transistor TS7502 zu leiten, was dazu führt, daß Transistor TS7501 leitet. Hierdurch wird die Steuerspannung des FET sehr niedrig, und er hört auf zu leiten. Solange die Ausgangsspannung zu hoch ist, leitet der FET **nicht.** 

# 2. Schutzschaltungen

# 2.1 Überspannungsschutz

Ein Nachteil eines Abwärtswandlers ist, daß die Ausgangsspannung bei Kurzschließen der Schaltung auf die Eingangsspannung ansteigt, wodurch Schaltungen beschädigt werden könnten. Das vorliegende Netzteil enthält eine Schutzvorrichtung, die dies verhindert. Wenn die Ausgangsspannung 130V übersteigt, beginnt Zenerdiode D6514 zu leiten. Die Vin wird kurzgeschlossen. Hierdurch schlägt die Hauptsicherung 1501 durch, und schützt dadurch alle anderen Schaltungen.

## 2.2 Kurzschluß- und Einschaltschutz

Der Kurzschlußschutz funktioniert genauso wie der Einschaltschutz. Wenn die Ausgangsspannung während des Einschaltens oder während eines Kurzschlusses sehr niedrig ist, wird das Gate nur sehr langsam geladen, weil Zenerdiode D6510 leitet. Somit lädt der Strom nicht nur das Gate, sondern fließt auch in den Ausgangskondensator. Auf diese Weise dauert das Einschalten des FET einige Millisekunden. Auch Diode D6510 sorgt dafür, daß der FET nie in dem stromverbrauchenden (linearen) Bereich bleibt. Bei einer sehr niedrigen Ausgangsspannung dauert es ebenfalls sehr lange, bevor der Strom durch Wicklung 2-3 Null erreicht. Hierdurch ist der in diese Schaltung gespeiste Strom sehr niedrig, und dadurch schützt er den Kreis.

# 2.3 Weitere Ausgangsspannungen

Die Ausgangsspannungen +8S, +9S und +5S werden durch Wicklung 5-6 erzeugt. Solange der FETTS7504 nicht leitet, wird Energie zu dieser Wicklung transformiert (Zeilenrücklaufprinzip), und es werden die oben genannten Spannungen erzeugt. Von den +9S wird die +5S Spannung abgeleitet. Diese Spannung wird durch die Transistoren TS7505, TS7500 und Zenerdiode D6500 stabilisiert. D6500 ist die Referenzspannung, und TS7505 liefert den Strom. Wenn die Zenerdiode D6500 zu leiten beginnt, wird die Spannung über Widerstand R3502 hoch, und es wird ein POR-Signal (Rücksetzen beim Einschalten) erzeugt.

# 3. Entmagnetisieren

R3516 ist ein Doppel-Kaltleiter (2 Kaltleiter in einem Gehäuse). Nach dem Einschalten des Gerätes ist der Kaltleiter kalt und somit niederohmig. Hierdurch ist der Entmagnetisierungsstrom hoch. Nach der Entmagnetisierung ist der Kaltleiter heiß und dadurch hochohmig. Hierdurch ist der Entmagnetisierungsstrom niedrig. Nach der Entmagnetisierung wird der Kaltleiter durch das Netz weiterhin erwärmt.

# 4. Zeilenkreis (Plan A1)

Die Primärseite des Zeilenkreises und die Ablenkungsspule sind an die heiße Erde angeschlossen. Der Treiberkreis enthält einen Optokoppler, der die Isolierung zwischen den Niedersignal-Teilen und dem Netz erzeugt. Der Optokoppler wird durch Pin 37 von IC7100-6E über Transistor TS7103 betrieben.

Wenn TS7103 nicht leitet (in diesem Fall leitet auch **die** Leuchtdiode des Optokopplers nicht), leitet TS7421 auch nicht. Hierdurch leitet TS7422, und die 96V liegen über Wicklung 2-1 des Zeilenablenktransformators. Eine Spannung über Wicklung 2-1 des Zeilenablenktrans formators verursacht eine Spannung über die Wicklungen 8-10, 6-10 und 9-10. Jetzt wird Energie von der Primär seite zur Sekundärseite transformiert, und die Kondensatoren C2424 und C2425 werden geladen.

Wenn TS7422 leitet, wird C2430 auf eine Differenz von +40D und +14D (=26V) geladen. Wenn TS7422 aufhört zu leiten, wird die Spannung von Pin 8 des Zeilenablenktransformators sehr negativ. Hierdurch wird C2430 zwangsweise auf 26V zuzüglich des absoluten Wertes von Pin 8 geladen. Wenn TS7422 zu leiten beginnt, steigt die Spannung von Pin 8 des Zeilenablenktransformator wieder an, und damit auch die Spannung an der Anode

von D6422. Hierdurch werden die 160V erzeugt. Dies bedeutet, daß C2430 geladen wird, solange TS7422 "aus" ist, und daß, solange TS7422 "ein" ist, die Energie in C2430 an C2426 abgegeben wird.

Wenn Transistor TS7103 leitet, wird die Leuchtdiode des Optokopplers aktiviert. Hierdurch leitet der Transistor des Optokopplers, was wiederum dazu führt, daß TS7421 leitet. Hierdurch leitet TS7422 nicht mehr. Durch diese Konstruktion wird diese Schaltung vor dem Fehlen von Zeilenansteuerimpulsen geschützt. Wenn ein Zeilenansteuerimpuls fehlt, bleibt der Zeilentransistor weiterhin nicht-leitend, da die Diode des Optokopplers durch TS7103 zum Leiten gezwungen wird. Auf diese Weise kann nichts beschädigt werden, wenn kein Zeilenansteuering vorliegt. Wicklung 4-3 ist eine zusätzliche Wicklung, die TS7422 beim Schalten unterstützt.

Auf der Sekundärseite des Zeilenablenktransformators befindet sich eine Schaltung, die aus TS7423, R3422, R3433, R3434, C2431 und C2432 besteht. Wenn TS7422 ausschaltet, erzeugt diese Schaltung einen Impuls, der anzeigt, daß ein Horizontal-Rücklauf stattfindet. Diese Information wird an IC7100-6E weitergeleitet, damit das Bild ausgetastet wird.

# 4.1 Stand-by

Das Stand-by-Signal vom Mikroprocessor ist im Stand-by-Betrieb niedrig. Dann sorgt R3100 dafür, daß TS7103 leitet. Wie bereits ausgeführt, wird hierdurch die Zeilen-Ablenkendstufe vollständig ausgeschaltet.

# 5. Ablenkung

# 5.1 Horizontalablenkung

Die Spannung über Kondensator C2422 ist mit der Spannung über C2515 identisch (96V). Wenn TS7422 leitet, liegt diese Spannung über der Horizontalablenkungsspule. Dies verursacht einen linear ansteigenden Strom durch diese Spule. Hierdurch entsteht die Ablenkung. Wenn TS7422 ausschaltet, erfolgt der Zeilenrücklauf, und alles beginnt wieder von vorn. L5424 dient zur Linearitätskorrektur.

# 5.2 Vertikalablenkung

Die Vertikalablenkung basiert auf einem symmetrischen Verstärker. Es leitet entweder TS7401 oder TS7402, je nach dem Signal V-Drive. Wenn das Signaal V-Drive hoch ist, leitet TS7401, und die Spannung von C2401 liegt über der Ablenkungsspule. Jetzt wird das Bild geschrieben. Wenn die V-Drive niedrig ist, leitet TS7402, und die +40V-Netzspannung abzüglich der Spannung über C2401 liegt über der Ablenkungsspule. Jetzt erfolgt der Vertikalrücklauf. Hierdurch wird die Ablenkung erzeugt. R3407 dient zum Regeln der Vertikalbildlage. Mit diesem Widerstand wird der Pegel des VFB-Signals eingestellt. R3402 und C2404 dienen zum Dämpfen der Schwingung der Ablenkungsspule mit ihrer Streukapazität. Das NIL-Signal vom Mikroprozessor dient zum Erzeugen eines Betriebs ohne Zwischenzeilen. Dies erfolgt durch das Erzeugen eines geringen Gleichstroms durch die Ablenkungsspule.

## Chassis L6

# 5.3 Steuerung und Videotext (Plan A4):

# Videotext:

Steuerung und Videotext sind in denselben Mikroprozessor integriert. Ist kein TXT vorhanden, dann wird ein anderer Mikroprozessor mit einer geringeren Anzahl Pins benutzt. Bei den in der folgenden Darstellung aufgeführten Nummern handelt es sich um die Nummern außen auf dem Gehäuse von IC7600.

Das CVBS-Signal wird an Pin 23 oder 24 gespeist, je nachdem, ob es sich um ein internes oder externes CVBS-Signal handelt. Hierdurch kann Videotext auf dem Ext- und auf dem Int-Signal benutzt werden.

Die Videotext-Informationen und die OSD-Informationen liegen an Pin 32-33-34 an.

#### Steuerung:

Mikroprozessor-Anschlüsse.

## Netzspannung (Pin 52):

Wenn diese Spannung vorhanden ist, und das Einschaltsignal hoch ist, schaltet der Mikroprozessor ein. fc-Bus (Pin 50-49^:

 -Dieser Bus dient zur Kommunikation mit dem EEPROM, in dem die Einstellungen gespeichert sind.

# Lokale Tastatur (Pin 48-47-46):

Diese drei Eingänge sind Eingänge für die lokale Tastatur. Sobald eine Taste gedrückt wird, werden die Eingänge an Masse gelegt.

IR-Eingang (Pin 45):

Eingang für die Fernbedienungsbefehle

TXT / kein TXT /Pin 44):

Je nachdem, ob Brücke 4600 oder 4603 eingesetzt ist, wird dem Mikroprozessor mitgeteilt, ob das Gerät über TXT verfügt oder nicht.

# POR (Pin 43) :

Bei einem niedrigen POR-Signal (Rücksetzen beim Einschalten) läuft der Mikroprozessor nicht an, sondern wartet, bis dieses Signal hoch wird. Hierdurch weiß der Mikroprozessor, daß die Netzspannung hoch genug ist. 4Mhz-Oszillator rPin 42-41):

Die Frequenz des Oszillators des Mikroprozessors wird durch den Kristall 5600 bestimmt. In der TXT-Ausführung ist diese Frequenz 12Mhz.

Masse (Pin 40Y.

Masse des Netzteils.

# OSD-Generator (Pin 39-38):

Die an diese Pins angeschlossenen Bauteile bestimmen die Frequenz des OSO-Generators. Diese Frequenz ist 6.5 Mhz.

# Yertikal-Rücklauf(Pin37^:

Über diesen Pin erfährt der Mikroprozessor, daß Vertikal-Rücklauf stattfindet. Diese Information wird zum positionieren der OSD verwendet.

# Horizontal-Rücklauf fPin 36);

Über diesen Pin erfährt der Mikroprozessor, daß Horizontal-Rücklauf stattfindet. Diese Information wird für die OSD benötigt.

# Austastsignal fPin 35Y.

Dieses Signal (FBL) informiert den Bildregler, daß OSDoder Videotext-Informationen vorhanden sind. Dieses Signal sorgt auch für das Austasten der Videoinformationen.

# OSD-Signale fPin 34-33-32):

Diese drei Signale erzeugen OSD-Informationen **in** verschiedenen Farben.

# Nil (Pin 27):

Signal zum Erzeugen eines Gleichstroms durch die Ablenkungsspule, wodurch der TXT-Modus ohne Zwischenzeilen erfolgt.

## CVBS-Eingänoe (Pin 24-23):

Dies sind die Eingangspins für Videotext-Quellen. Pin 24 ist der Eingang für das CVBS-Signal des Scart-Eingangs und Pin 23 für das interne CVBS-signal des Gerätes. LED-Ansteuerung (Pin 20 Y.

Signal zur Ansteuerung der Leuchtdiode bei eingeschaltetem Gerät. Mit TS7607 ist es möglich, die Leuchtdiode im Stand-by-Betrieb heller leuchten zu lassen.

# Funktionsschalter (Pin 19):

Ein an diesen Pin angeschlossener Schalter könnte in Zukunft an Stelle des Netzschalters benutzt werden. Zustand (Pin 18):

Eingangs-Pin, der dem Mikroprocessor mitteilt, daß ein externes Signal anliegt. Pin 18 "high" ist das Signal für extern und Pin 18 "low" ist das Signal für intern. Int/Ext (Pin 17):

Steuersignal für die Wahl zwischen dem internen und externen (Scart-) Signal. Wenn Pin 17 "high" ist, wird das interne Signal gewählt, sonst das externe.

Stand-by/Automatische Frequenzregelung (Pin 16):
Dieser Pin füngiert als Eingang für die automatische
Frequenzregelung und als Ausgang für den Stand-byBefehl. Dieser Pin wird nur bei TXT-Ausfünrungen
-benutzt.

# Ident(Pin15)

Diese Signal ist "high", **wenn** ein CVBS-Signal anliegt und "low", wenn kein CVBS-Signal anliegt. Dieses Signal wird durch IC7100-6A erzeugt.

# Service (Pin 14):

Wenn dieser Pin geerdet wird, wird der Service-Modus aktiviert. Der Netzschalter braucht nicht benutzt **zu** werden.

## L/L'oder BG/DK (Pin 12):

Bei einem LL'-Gerät wird zwischen L und L' gewählt. Bei einem BGDK-Gerät wird zwischen BG und DK gewählt. Wenn dieser Pin "high" ist, wird L' bzw. DK gewählt. Stand-by/Automatische Frequenzregelung (Pin 1 1): Dieser Pin füngiert als Eingang für die automatische Frequenzregelung und als Ausgang für den Stand-by-Befehl. Dieser Pin wird nur bei Ausführungen ohne TXT benutzt.

# L/BG (Pin 1Q):

Zum Wählen zwischen AM- und FM-Ton. **Wenn dieses** Signal "high" ist, wird FM-Ton gewählt.

# BS1-BS2(Pin8-9):

Signalleitungen zur Wahl des richtigen Tunerbandes.

	BS1	BS2
VHF1	0	1
VHF2	1	0
UHF	1	1

# Steuerspannungsausgänge (Pin 7-1):

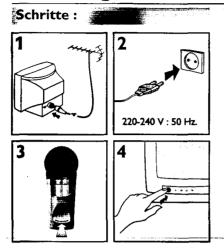
Diese Pins dienen zum Regeln von Lautstärke-rechts, Kontrast, Sättigung, Schärfe, Helligkeit, Lautstärke-links und der Abstimmspannung für die Stand-by-Spannung. Bei einem Mono-BG-Gerät, wird die Lautstärke durch das an Pin 5 von IC7100-6F angeschlossene Signal "Volume-L" gesteuert. Bei einem

Mono-Multi-Frankreich-Gerät wird die Lautstärke durch das an Pin 4 von IC7700 (Ausgangsverstärker) angeschlossene Signal "Vol-level" gesteuert.

# 10. Bedienungsanleitung

# **Einstellung**

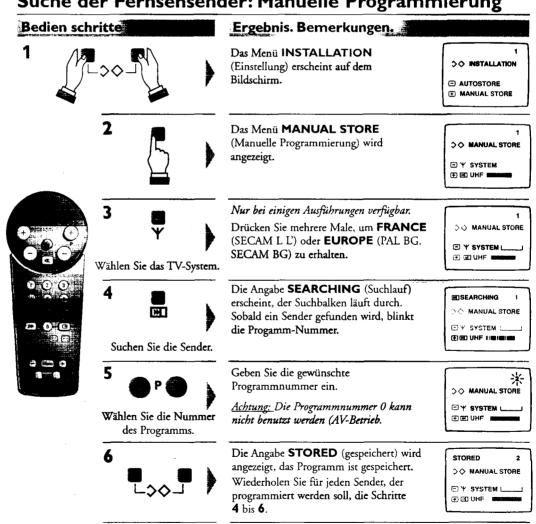
# **Deutsch**



# Ergebnis. Bemerkungen.

- Die Fernsehgeräte mit kleinem Bildschirm sind mit einer Zimmerantenne ausgerüstet. Unter einigen Bedingungen kann der Empfang schwierig sein. Sie können ihn verbessern, indem Sie den Antennenwinkel drehen und verändern. Wenn der Empfang weiterhin unbefriedigend ist, muß eine Außenantenne benutzt werden.
- 2 Setzen Sie das Anschlußkabel in den Netzstecker (220-240 V / 50 Hz).
- 3 Benutzen Sie die 2 mitgelieferten Batterien, Typ LR03, ein und achten Sie auf die richtige Polung.
- 4 Um das Fernsehgerät einzuschalten, drücken Sie die Taste Ein-Aus. Wenn der Fernseher in Bereitschaftsposition bleibt: die Tasten ○ P ⊕ der Fernbedienung drücken.

# Suche der Fernsehsender: Manuelle Programmierung



Um das Menü INSTALLATION (Einstellung) zu verlassen, zweimal 🗪 drücken.

# Bedienungsanleitung

# Eine weitere Methode: Automatische Programmierung.

# Handlung > Ergebnis

- Drücken Sie gleichzeitig die beiden Tasten 💸 🔷, um das Menü INSTALLATION (Einstellung) aufzurufen.
- Mit der Taste wählen Sie das Menü AUTOSTORE (Automatische Programmierung).
- Nur bei einigen Ausführungen: Wählen Sie das System (FRANCE oder EUROPE (Taste =).
- Drücken Sie 🛨, um die automatische Programmierung aller verfügbaren Programme zu starten.
- ▶ Die Angabe **SEARCHING** (Suchlauf) erscheint. Der Suchlauf dauert einige Minuten.
- Wenn der Suchlauf beendet ist, wird das Menü **INSTALLATION** (Einstellung) wieder angezeigt. Die gefundenen Programme wurden ab Nummer 69, 68, 67.... usw. numeriert. Sie müssen jetzt diese Programme entsprechend Ihren Wünschen neu numerieren.

# Um ein Programm neu zu numerieren:

- Mit der Taste 🛨 das Menü MANUAL STORE (Manuelle Programmierung) wählen.
- Wählen Sie mit den Tasten ⊙ P ⊕ (oder @/@) das zu numerierende Programm.
- Drücken Sie die beiden Tasten ♦ ♦, die Nummer blinkt.
- Geben Sie die gewünschte Programmnummer ein (Tasten 😇 P 🛨 oder 🏵/⑨).
- Drücken Sie die beiden Tasten 💸 🔷, um die neue Nummer zu speichern.
- ▶ Die Angabe **STORED** (gespeichert) erscheint, die neue Programmnummer ist gespeichert. Wiederholen Sie den Vorgang so oft, wie Sie Programme umprogrammieren wollen.

Um das Menü INSTALLATION (Einstellung) zu verlassen, zweimal 🚾 drücken.

# Benutzung der Fernbedienung

Drücken	Sie	Sie erhalter		
<b>&amp;</b>	Bereitschaftsposition	Der Fernsehapparat schaltet aus, die Kontrollampe leuchtet rot. Um den Fernseher wieder einzuschalten, drücken Sie ⊙ <b>P</b> ⊕		
<b>P P</b>	Senderwahl	Die Nummer erscheint auf dem Bildschirm, das vorhergehende (-) oder nächste (+) Programm wird gewählt.		
•/•	Numerische Tasten	Die Nummer erscheint, das Programm ist gewählt. Für ein Programm mit 2 Ziffern, muß die zweite Ziffer hinzugefügt werden, ehe der Strich erlischt.		
040	Lautstärke	Die Lautstärke wird geändert.		
	Abschalten des Tons	Schaltet den Ton aus oder ein.		
	Menü	Durch mehrmaliges Drücken erhalten Sie folgende Einstellungen:  ∠ (Lautstärke), ☼ (Helligkeit), ◑ (Kontrast), ଢ (Schärfe), ❖ (Farbsättigung) und ㉑ (Zeituhr).		
Menu) 📆	Menüeinstellung	Ändert das gewählte Menü. Für die Funktion Zeituhr (4) müssen Sie die Zeitdauer, nach deren Ablauf der Fernseher in die Bereitschaftsposition schaltet, einstellen (max. 24 Stunden). Wenn Sie das Fernsehgerät in Bereitschaftsposition stellen, schaltet es automatisch ein, wenn die Zeitdauer abgelaufen ist.		
	Programmierung der Einstellungen	Zeigen Sie zunächst ein Menü an: $\triangle$ , $\diamondsuit$ , $\bigcirc$ , $\bigcirc$ oder $\textcircled{3}$ , drücken Sie dann die beiden Tasten $\diamondsuit$ $\diamondsuit$ . Die Angabe <b>STORED</b> (gespeichert) erscheint. Alle Einstellungen des Menüs werden gespeichert, außer der Zeitdauer.		
	Persönliche Voreinstellungen	Die programmierten Einstellungen werden wieder aufgerufen.		
and the second	Bildschirminformation	Um die Programmnummer und die verbleibende Zeit der Zeituhr anzuzeigen oder auszublenden.		

# 11. Liste mit Abkürzungen

(einschließlich aller Signalnamen)

•	,		
+96S	Speisespannung von der SMPS zur ZeilenAblenkendstufe. Diese Spannung beträgt für 21'-Geräte 104V.	L/L' or BGDK	Bei einem LL'-Gerät wird zwischen L und L' gewählt. Bei einem BGDK-Gerät wird zwischen BG und DK gewählt. Wenn dieser Pin "hoch" ist, wird L'
+160V.	Speisespannung vom Zeilenausgangstrans <b>for</b> - mator für die Elektronen strahlröhrenplatine.	NIL	bzw. DK gewählt.  Keine Zwischenzeile; blockförmiges 25-Hz-Signal
+40D	Speisespannung vom Zeilenausgangstransforma-	NIL	vom Videotext zum Vertikalverstärker für das Zu-
+8V	tor für die Vertikalablenkung. Speisespannung für AM-Ton.		sammenfallen geradezahliger und ungeradezahliger Bildfelder.
+8Vx	+8V-Speisespannung von der SMPS für den ge-	OSD-B	Blau-Information vom OSD-Generator im IC zum
TOVA	samten Kleinsignalteil, x kann (a, b, c, d) sein.	00D-D	Videoregler IC7015-6D für das Einfügen der OSD-
+5Sx	+5V-Speisespannung von der SMPS zum Mikro		Blau-Information auf den Bildschirm.
	rechner und zur Peripherie, x kann (a, b, c, d) sein.	OSD-G	Grün-Information vom OSD-Generator im i C zum
iC	Mikrocomputer.		Videoregler IC7015-6D für das Einfügen der
AFC	Automatische Frequenzregelung.		OSD-Grün-Information auf den Bildschirm.
AQC	Automatische Verstärkungsregelung.	OSD-R	Rot-Information vom OSD-Generator im ^C zum
AQUA	Aquadag auf der Rückseite der Bildröhre an Stift 8 vom LOT.		Videoregler IC7015-6D für das Einfügen der OSD-Rot-Information auf den Bildschirm.
ATS	Automatische Pegeleinstellung (Automatisches	POR	Rücksetzimpuls beim Einschalten, sichert, daß der
	Installsystem, nur für Deutschland).		>iC seine Software nur aktiviert, wenn dem VC eine
AUDIO-OUT	Ausgangssignal von Stift 15 IC7140 an Stift 1 und 3		ausreichende Spannungshöhe zur Verfügung steht.
5.00.111	vom Scart.	PP	Individuelle Grundeinstellung.
B-SC-IN BASEBAND-	Blausignal vom Scart zum Bildregler IC7015-60.	R-SC-IN	Rot-Eingangssignal von Scart zum Videoregler IC7015-6D.
CVBS	Basisband-CVBS-Signal vom ZF-Detektor	RAM	Speicher mit wahlfreiem <b>Zugriff.</b>
0150	IC7015-6B zum FM-Demodulator IC7015-6F.	ROM	Nur-Lesespeicher.
<b>BEAM</b> INFO	Strahlstrom-Info; Bei zunehmendem Strahlstrom	SANDCASTLE	Sandcastle-Signal vom IC7015-6F zur Verzöger-
	wird das BCI-Signal schwächer. BCI dient der		ungszeile IC7271 und zum
	Kontrast-Reduzierung (wenn der Strahlstrom zu	CANDOAOT! E	SECAM-Chroma-Dekoder IC7250.
	hoch ist) und der Bild-Korrektur (wenn der Strahl- strom zunimmt (weißer), nimmt die Hochspannung	SANDCASTLE1	Sandcastle-Signal vom IC7015-6F zum Mikro- rechner.
	ab, daher wird das Bild zu groß, das BCI-Signal	SATURATION	Steuersignal (vom (iC, aber auf Gleichstrompegel
	wird schwächer und das Bild wird korrigiert).	0.1.0	über RC-Netz) für die Sättigungsregelung des
BRIGHTNESS	Regelsignal (vom y.C, aber auf Gleichstrompegel		Videoreglers IC7015-6D (0-2V5).
	über RC-Netz) für die Helligkeitseinstellung des	SAW	Akoustisches Oberflächen Wellenfilter, Hoch-
DC4	Videoreglers IC7015-6D (0-5V).	SCL	präzision-Bandpaß-Filter.
BS1 BS2	Schaltsignal vom Mikrorechner zur Tunerbandwahl. Schaltsignal vom Mikrorechner zur Tunerbandwahl.	SDA	Taktgeber des I"'C-Bus. Datenzeile des ^C-Bus.
C	Chrominanzteil des Video-Signals; dieses Signal	SDAM	Service-Default-Alignment-Modus; vordefinierter
	wird auch direkt über SVHS-Stecker zugeführt.		Modus zur Fehlersuche (siehe Abschnitt 8).
CCT	Computergesteuerter Videotext.	SHARPNESS	Steuersignal, Gleichstrompegel (0-5V) vom iiC an
CONTRAST	Regelsignal (vom ^C, aber auf Gleichstrompegel über RC-Netz) für Kontrastregelung des Video-	SM	ZF-Detektor IC7015-6B) für Schärferegelung. Service-Menü.
	reglers IC7015-6D und den Videotext-Dekoder	SND-SC-r	Audio-Eingangssignal von Pin 2 und Pin 6 vom
	(0-4V5).	0.12 00 1	Scart. Bei einem Stereo-Gerät ist dies der
CVBS	FBAS (Farbbildaustastsynchronisierung)		Scart-Eingang für den rechten Tonkanal.
0)/00 00 111	(vorhanden hinter Tonfalle 1102).	SND-SC-I	Audio-Eingangssignal von Pin 6 vom Scart. Dies ist
CVBS-SC-IN	FBAS-Eingangssignal von Pin 20 des Scart zum externen Eingangspin 15 von IC7015-6B.	SND-SC-L	der linke Tonkanal. Audio-Ausgangssignal von Pin 3 zum Scart. Dieses
EEPROM	Elektrisch löschbarer programmierbarer Nur-Lese-	SIND-SO-L	Signal ist der linke Tonkanal.
	Speicher.	SND-SC-R	Audio-Ausgangssignal von Pin 1 und 3 zum Scart.
ESD	Elektrostatische Entladung.		Bei einem Stereo-Gerät ist dies der Scart-Ausgang
FBL-SCART	Schnellaustast-Eingangssignal vom Scart, das	OTANDDV/AEO	für den rechten Tonkanal.
	zwecks Steuerung des Bildreglers IC7015-6D <b>zu</b> den anderen Schnellaustastsignalen hinzugefügt		Schaltsignal vom Mikrorechner; "niedrig" für Stand ersorgung wird auf Standby-Betrieb
	wird.	by (Gironive	geschaltet), "hoch" für normalen Betrieb. Dieser Pin
FBL-tiP	Schnellaustast-Eingangssignal vom Mikroprozes-		füngiert auch als Eingang für die automatische
	sor, das zwecks Steuerung des Bildreglers		Frequenzregelung,
	IC7015-6D zu den anderen Schnellaustastsignalen	STATUS	Schaltsignal; "niedrig" für internes FBAS, "hoch" für
ff	hinzugefügt wird. Heizfaden (Heizspannung) vom LOT zur Bildröhre.	ТОР	externes FBAS. Tabelle der Seiten.
FLOF	Füll Level One Feature.	*P INT/EXT	Schaltsignal vom Mikrorechner für internes oder
FM	FM-demodulierter Ton vom FM-Demodulator	•	externes Audio- und Videoschalten ("niedrig" für
	IC7015-6F zur Quellenwahl IC7140.		extern, und "high" für intern).
G-SC-IN	Grünes Eingangssignal von Scart zum Videoregler IC7015-6D.	VDRIVE	Vertikales Treibersignal vom IC7015-6E zum Bildablenkverstärker IC7400.
ľC	Digitaler Steuerbus des Mikrorechners.	V-vari	Abstimmspannung vom [A.C zum Tuner (0-30V DC).
IDENT	Statussignal vom IC7015-6B; "niedrig" für kein	VFB	50-Hz-Vertikalrückkopplungsimpuls zum Sperren
	FBAS-Signal (keine Horizontal- synchronisierung),		des Vertikaloszillators im IC7015-6E.
	"hoch" bei vorhandenem FBAS-Signal	VFL	Signal, das den Mikrorechner über die Vertikal-
	(Horizontalsynchronisierung vorhanden) vom	Vg2	rückkopplung informiert. Spannung auf Raster 2 der Bildröhre.
	Zwischenfrequenz-Detektor IC7015-6B zum Mikro- rechner.	Vg2 VIP	Video Input Processor.
IF	Zwischenfrequenzsignal vom Tuner zum AM-	VOLUME-L	Steuersignal (vom Mikrorechner, aber auf Gleich-
	Demodulator IC7125.		strompegel über RC-Netzwerk) zur Lautstärke-
LF-input	Niederfrequenz-Tonsignal. Eingangssignal für Ton-		reglung bei Mono-BG-Geräten.
L/BO	verstärker.	VOL-LEVEL	Steuersignal (vom Mikrorechner, aber auf Gleich- etrompognal über PC-Notzwork) zur Lautstärke-
L/BQ	Schaltsignal vom Mikrorechner; "niedrig" für LL-Empfang (positive Modulation, AM-Ton), "hoch"		strompegel über RC-Netzwerk) zur Lautstärke- reglung bei Mono-Multl-Frankreich-Geräten.
	für BGIDK-Empfang (negative Modulation, FM-Ton).	WST	World System Teletext.
	Der Mikrorechner macht BG/L"hoch" wenn	Υ	Luminanz-Teil des Videosignals; dieses Signal wird
	EUROPA oder UK gewählt wird, und "niedrig", wenn		auch direkt über den SVHS-Stecker zugeführt.
	FRANKREICH gewählt wird.		

# 12. Spare parts list / Stükliste / Liste des pieces

#### 482212610002 100nF20%25V 4822 051 20224 220k 5% 0 1W 482211652224 4700 5% 0.5W Main carrier L6.-1 AA 2139 2140 482212233797 47nF 20% 50V 4822 122 33797 47nF 20% 50V 4822 051 20225 2M2 5% 0.1W 4822 051 20564 560k 5% 0.1W 3009 4822 051 20272 2k7 5% 0.1W 3432 2141 482212610002 100nP20%25V 3010 482205120103 10k 5% 0.1W 482205120393 39k 5% 0.1 W 3433 Varlous 482212610002 100nF20%25V 482212610002 100nF20%25V 4822 122 32139 12pF 2% 63V 4822 051 20472 4k7 5% 0.1W 3434 482205120223 22k 5% 0.1W 2143 3011\* 482205210151 150Q5% 0.33W 4822 051 20331 3300 5% 0.1W 482205120101 1000 5% 0.1W 2144 4822 126 13061 220nF 20% 25V 482205120473 47k 5% 0 1W 3436\* 4822 126 13061 2200F 20% 25V 532212610465 3.9nF 10% 63V 482212440763 2.2nF 100 V 482212233177 10nF 20% 50V 4822 256 92053 FUSEHOLDER 3012\* 482205210159 15Q5%0.33W 4822 266 20073 2P FEMALE 2146 482205210399 390 5% 0.33W 3501 2147 3013 482205120333 33k 5% 0.1 W 3502 482205120103 10k 5% 0.1W 4822 264 40239 3-FEMALE 4822 051 20224 220k 5% 0.1W 482205120154 150k 5% 0.1W 482205120473 47k 5% 0.1W 4822051 20474 470k 5% 0.1 W 4822 116 83864 10k 5% 0.5W 4822 11652219 33005% 0.5W 3503 4822 265 10452 CON. EURO 21 P 4822 492 70871 SPRING 2148 532212610223 4.7nF10%63V 3100 4822 255 70306 SOCKET CRT. 482212613689 18pF1%63V 532212610223 4.7nF10%63V 532212610223 4.7nF10%63V 4822 1 1 6 52211 1500 5% 0.5W 4822 1 1 7 12094 5% PR01 2150 3101 2151 482205120153 15k 5% 0.1W 482205021202 1k21%0.6W 3103 4822 255 70261 SOCKET CRT. 4822 125 50062 1 p4-1 Op 250V 532212610223 4.7nF10%63V 4822 126 13061 220nF 20% 25V 2153 482205120103 10k 5% 0.1W 4822 053 20335 3M3 5% 0.25W 4822051 20684 680k 5% 0.1W 3104 3105 20721" 482205021502 1k51%0.6W 4822 264 40207 3P MALE FOR 482211712095 6k8 5% 482211652271 33k 5% O.SW 0040 3508 3509 BTB-WTB 4822 265 30389 2P MALE 2164 532212142386 100nF 5% 63V 4822 126 13061 220nF 20% 25V 3106 482211712096 22k 1% 48221116 52263 2k7 5% 0.5W 4822 1 1 6 52291 56k 5% 0.5W 2165 3107 482205120104 100k 5% 0 1W 3510 0050\* 4822 265 40596 2P MALE 4822 051 20822 8k2 5% 0.1W 4822 267 50621 7P MALE 4822 1 1 6 52219 330Q 5% 0.5W 3110 3512 SEP/CONTR 4822 124 40769 4.7uF 20% 100V 532212231865 1.5np 10% 63V 5322 122 32268 470pF 10% 50V 4822053 10334 330k 5% 1 W 482205210108 10 5% 0.33W 482205210108 10 5% 0.33W 482211640263 220 276V 3k 25» 2168 482205110102 1k2%025W 3513 31112 482205110102 1k2%0.25W 3112 482205120822 8k2 5% 0.1W 3114 482205120331 3300 5% 0.1W 3115 482205120471 4700 5% 0.1W 1000\* 482221010448 UV915E/IEC 3514\* 482221010448 UV913/IEC 482221010464 UV943C/IEC 482221010554 UV917/IEC 1000<sup>A</sup> 1000\* 1000\* 2400 3516\* 2401 4822 124 80064 680uE 20% 50V 482224270936 OFWJ1952 482224272197 OFWK2950M 482205110102 1k2% 0.25W 482212440243 1.5uF20%63V 482212440756 1uF20%100V 2402 2402 482205120101 1000 5% 0.1W 3518 482211652239 120k 5% 0.5W 482205120271 2700 5% 0.1W 532212610223 4.7nF10%63V 482212233177 10nF20%SOV 4822 122 33175 2.2nF 20% 50V 2403 482205120101 1000 5% 0.1W 3521 4822 1 1 6 83878 270k 5% 0.5W 4822 05110102 1k 2% 0.25W 482205210338 303 5% 0.33W 4822 1 1 6 52283 4k7 5% 0.5W 1001 482224281388 OFWG1961M 482224281737 B39389-G1965-M 2405 3120 482212110513 1KV7N55% 4822121105141KV10N5% 100 2420 3121 482205110102 1k 2% 0 25W 4822 051 20223 22k 5% 0 1W 482240210184 LED SUPPORT 482205110102 1k2% 0.25W 482205120221 22005% 0.1W 482211710353 1500 1% 0.1W 4822 051 20101 1000 5% 0.1W 482205120104 100k 5% 0.1W 482205120103 10k 5% 0.1W 482227613066 SWITCH 482227613066 SWITCH 1060 482212151319 1nF 10% 63V 2421 3122 482212142365 330nF 5% 250V 2422\* 3605 482205120153 15k 5% 0.1W 1062 4822 276 13066 SWITCH 482205120221 2200 5% 0.1W 4822051 20339 3305% 0.1W 4822 121 42376 470nF 5% 250V 4822 121 42634 560nF 5% 250V 4822 124 42105 1000uF 20% 50V 482212480064 680uF 20% 50V 4822242 10313 4.433619MHZ 4822242 10314 SFSH5.5MHz B-2422\* 1101 2422\* 3125 482205011002 1k 1% 0.4W 3607 4822 051 20224 220k 5% 0.1W 482205011002 1k 1% 0.4W 48220501 20562 5k6 5% 0.1W 482210011141 10k 30%lin 0.1W 3126 3127 482205120103 10k 5% 0.1W 4822 051 20332 3k3 5% 0.1W TF21 4822 242 70279 SFE6.0MB 2424 1101 482224281811 SFE5.5MB-TF21 2425 4822 124 80064 680uF 20% 50V 3129 3610 482211683864 10k 5% 0.5W 482211683864 10k 5% 0.5W 4822116 83864 10k 5% 0.5W 482211652304 82k 5% 0.5W 482211683864 10k 5% 0.5W 482205120103 10k 5% 0.1W 482205120562 5k6 5% 0.1W 4822 051 20394 390k 5% 0.1W 4822 12480676 4.7uF 20% 160V 5322 121 42489 33nF 5% 250V 2426 3130 482210111191 10k 30%LIN 0.1W 1102 4822242 10315 TPT02B-TF21 4822051 20394 390k 5% 0.1W 482211652228 6800 5% 0.5W 482224272211 TPS5.5MW 482224281572 TPS6.0MB 482212151319 1uF 10% 63V 5322 121 42661 330nF 5% 63V 482212142047 180nFIO%250V 2428 3132 3613 482205120181 1800 5% 0.1W 482205120221 2200 5% 0.1W 4822 053 10279 270 5% 1 W 1102 2429 3133 3614 1103 4822 242 10316 SFSF6.5MHZ 3133 3134 B-TF21 3621 1160 482224281423 B39389-L9453-M1 5322 126 10223 4.7nF 10% 63V 482212233893 18nF 10% 63V 4822 126 13597 330pF 10% 500V 4822 126 12426 330pF 10%HR-R 2431 \* 4822 053 10339 330 5% 1W 4822 053 10479 470 5% 1W 4822 11652256 2k2 5% 0.5W 3622 482211652175 1000 5% 0.5W 3623\* 482205120472 4k7 5% 0.1W 3624 482205011002 1k 1% 0.4W 00 3134 2500 3134 3135 1501\* 482207032502 21802.5(2.5A) 1502\* 482225251185 19398E1(0,63A) 2501 \* 1KV 3136 482205120271 2700 5% 0.1W 482205110102 1k 2% 0.25W 482211652215 2200 5% 0.5W 4822 051 20222 2k2 5% 0.1W 4822 051 20472 4k7 5% 0.1W 4822 051 20472 4k7 5% 0.1W 3625 482212143856 4.7nF 5% 250V 482212611141 2.2nF 10% 1KV 4822 130 91478 TFMK5360D 2503 3138 3628\* 4822126111382 1nF 10% 1KV 482212611382 1nF 10% 1KV 4822 126 13594 2.2nF 20% 400V 4822 121 43343 4.7nF 10% 400V 4822121 10512 275V 220N 20% 4822 11 6 52269 3k3 5% 0.5W 4822 11 6 83864 10k 5% 0.5W 482211710353 15001% 0.1W 3629\* 4822 051 20472 4k7 5% 0.1W 3630 4822 11652224 470Q 5% 0.5W 3635\* 4822 051 20472 4k7 5% 0.1W 3139 3139 2504\* -C 3141 2506 2000\* 482212440196 220|iF20%16V 3142 482211652251 18k 5% 0.5W 4822 051 20222 2k2 5% 0 1W 482212441525 100uF20%25V 482212441643 100uF20%16V 4822 124 80791 470uF 20% 16V 2001 2001 482212611141 2.2nF 10% 1KV 482212611141 2.2nF 10% 1KV 3143 482205110102 1k 2% 0.25W 2508 482205120222 2k2 5% 0.1W 4822 051 20222 2k2 5% 0.1W 2509\* 3144 4822 11652224 47005% 0.5W 3640 482205120154 150k 5% 0.1W 482205120103 10k 5% 0.1W 4822051 20473 47k 5% 0.1W 4822 121 42004 10nF 10% 400V 482212441596 22uF 20% 50V 4822 051 20392 3k9 5% 0.1W 482211652264 27k 5% 0.5W 2002 4822 126 13473 220np 80-20% 50V 532212610223 4.7nF10%63V 482212613473 220nF 80-20% 482205120472 4k7 5% 0.1W 2512 482212440196 220uF20%16V 3152 3643\* 482212440038 1000uF20%16V 482212480038 1000uF20% 16V 4822 12481257 47uF 50/10% 200V 4822 124 11532 400V 47U 20% 4822 124 42104 68uF 20% 385V 4822 051 20472 4k7 5% 0.1W 482211652296 6k8 5% 0.5W 482205120681 6800 5% 0.1W 482205120472 4k7 5% 0.1W 482205120103 10k 5% 0.1W 3160\* 50V 2102\* 532212610223 4.7nF10%63V 2103 482212440756 1uF20%100V 2104 4822 124 11529 16V 47L) 20% 482205120393 39k 5% 0.1W 482205120223 22k 5% 0.1W 2516\* 3162 4822 051 20472 4k7 5% 0 1W 482212233837 1nF 10% 50V 482205120223 22k 5% 0.1W 482211683864 10k 5% 0.5W 4822 122 33177 10nF 20% 50V 4822 124 41579 10uF 20% 50V 26003 3165 4822051 20222 2k2 5% 0 1W 3649 482211652195 470 5% 0 5W 4822051 20222 2k2 5% 0.1W 482205120223 22k 5% 0.1W 482205120472 4k7 5% 0.1W 482205120472 4k7 5% 0.1W 482212440433 47uF 20% 25V 482212613061 220nF 20% 25V 482212613061 220nF 20% 25V 482205011002 1k 1% 0.4W 4822 051 20332 3k3 5% 0.1W 2601 2107\* 4822 124 41579 10uF 20% 50V 2602 2603 5322 126 10184 820pF 5% 50V 3168\* 3652 4822 051 20332 3k3 5% 0.1W 532212232448 10pF5%50V 532212232448 10pF5%50V 482212440769 4.7uF 20% 100V 3170 3400 4822 051 20101 100Q 5% 0.1W 482205120101 100Q 5% 0.1W 482205120101 1000 5% 0.1W 482205120122 1k2 5% 0.1W 4822 121 41738 270nF 5% 63V 2608 482205120682 6k8 5% 0.1W 2110\* 482212610002 100nF20%25V 2111\* 482212610002 100nF20%25V 2112 482212233175 2.2nF 20% 50V 482205120082 0kg 5% 0.1W 482205120333 33k 5% 0.1W 482205120184 180k 5% 0.1W 2610 3401 3655 4822 124 40769 4.7uF 20% 100V 4822 12440769 4.7uF 20% 100V 4822 12440769 4.7uF 20% 100V 482205120471 47005% 0.1W 4822 116 52195 470 5% 0.5W 482205210158 1085%0.33W 4822 051 20472 4k7 5% 0.1W 482211652283 4k7 5% 0.5W 4822 11652283 4k7 5% 0.5W 2611 2612 3402 2113\* 482212233177 10nF 20% 50V 2114 482212141854 150nF5%63V 2613 482205211228 202 5% 0.5W 3405\* 482212610002 100nF20%25V 4822 12440769 4.7uF 20% 100V 532212440641 10uF 20% 100V 532212610223 4.7nF10%63V 3405\* 3405\* 482205211338 303 5% 0.5W 482205211338 303 5% 0.5W 482205211478 407 5% 0.5W 482205310182 1k85%1W 482210111376 2200 EVN-DJA 482205120472 4k7 5% 0.1W 482211652283 4k7 5% 0.5W 482205310103 10k5%1W 4822 116 52252 180k 5% 0.5W 2117\* 532212610223 4.7nF10%63V 2118 482212613689 18pF1%63V 2119 4822 126 13061 220nF 20% 25V 3660 3661 \* 2619\* 3406 2621 482212440255 100uF20%63V 3662 2120 2121 \* 482212233175 2.2nF 20% 50V 482212233177 10nF 20% 50V 4822126 13599 3.3nF 10% 500V 4822 051 20394 390k 5% 0.1W 482212233177 10nF 20% 50V 482212233177 10nF 20% 50V 482205110102 1k 2% 0.25W 482211652175 1000 5% 0.5W 482211652175 1000 5% 0.5W 2801 2122\* 2123\* 4822126133185 680pF 10% 500V 4822 126 10002 100nF 20% 25V 4822 126 13185 680pF 10% 500V 482212613597 330pF 10% 500V 2802 3410 482205120393 39k 5% 0.1W 2123\* 482212610002 100nF20%25V 2124\* 4822 126 10002 100nF 20% 25V 2125\* 482212233177 10nF 20% 50V 482205120153 15k 5% 0.1W 482211652201 750 5% 0.5W 482211652211 1500 5% 0.5W 3411 3412 4822 1 1 6 52289 5k6 5% 0.5W 482211652256 2k2 5% 0.5W 3702 482211652238 12k 5% 0.5W 482211652238 12k 5% 0.5W 482211652244 15k 5% 0.5W 482211652244 15k 5% 0.5W 4822051 20272 2k7 5% 0.1W 482205110102 1k 2% 0.25W 482205210109 1005%0.33W 3420 3420 482212610002 100nF20%25V 3421 3422 3802 482211652296 6k8 5% 0.5W 3803\* 482205120472 4k7 5% 0.1W 3804 4822 116 52202 82Q 5% 0.5W 3805 4822 116 80175 4k7 5% 0.5W 2126\* 2813\* 482212441S79 10JiF20%50V 2126\* 482212610002 1000F 20% 25V 2127\* 4822 126 10002 1000F 20% 25V 2128 4822 126 13061 220nF 20% 25V 2130\* 4822 126 10002 100nF 20% 25V 3804 3424\* 3805 2131 \* 4822 1 1 6 83872 2200 S% 0.5W 4822 1 1 6 52219 3300 5% 0.5W 482211652296 6k8 5% 0.5W 482212233177 10nF 20% 50V 3806 3001 482211711139 1h51%0.1W 3002 482211711139 1k51%0.1W 3003 4822 051 20562 5k6 5% 0.1W 3004 4822 051 20562 5k6 5% 0.1W 3005\* 482205120472 4k7 5% 0.1W 3425 3426 3427 4822 126 13061 220nF 20% 25V 4822 053 11129 120 5% 2W 4822 053 11129 120 5% 2W 4822 053 1110 3 10k 5% 2W 4822 052 11108 10 5% 0.5W 4822 052 11108 105% 0.5W 2133 5322 126 105 11 1nF 5% 50V 134 532212232452 47pF 5% 63V 135\* 5322 122 32654 22nF 10% 63V 136\* 4822 126 10002 100nF 20% 25V 3810 482211652219 3300 5% 0.5W 3811 482211652201 750 5% 0.5W 3812 4822050 11002 1k 1% 0.4W 3428

4822 052 11100 100% 0.5W 4822 052 10821 8200 5% 0.33W 482205211102 1k 5% 0.5W

3006\* 4822 051 20472 4k7 5% 0.1W

	- •-		•						
3813 3815 3816 3817 3820 3825	482211652175 482211652219 482211652201 4822 116 52201 4822 116 52201 482211652226	330Q 5% 0.5W 75Q 5% 0.5W 750 5% 0.5W 750 5% 0.5W	7500 7501 7502 7504 7505 7600	532213041983 482213061675 4822 130 41646 4822 130 63725 4822 130 40937 4822 206 13083	BF487 BF423 STP4N40FI BC548B L6NOTXT-1.0	0001 0003 0066 0070	4822 264 40239	BRACKET IR RECEIVER CON 7 PINS MALE 3P MALE GREEN	
5100 5102 5102 5103 5330	482215763068 ( 4822 157 10421 L 4822 157 61 898 ( 482215760123 ( 482215753139 (	LAL02 COIL 6.8^H	7601 7603* 7604* 7605 7700 7700*	482220613085 4822 209 73852 532213041982 5322 130 41982 4822 209 62098 4822 209 33763 4822 209 60956	PMBT2369 BC848B BC848B ST24C02CB1 TDA7052A»N2	1600 1601 1800	482221223217 482227613307 482226731292	TFMS5360A SWITCH ASSY	
5420* 5421	482215751462 4822 157 10419	10^H	7804*	5322 130 419S2					
S422-*	• 4822 140 1 Ofia2 I 4822 140 10S63 I	LOT 21 -		PANELS (1	4"-20"-21 ")	-C-			
SBOO^	4822 100 S0097 0 482S 03011101 S	SMPS	Varlo		CRT MODULE 14"	2000 2801	402S 120 13SB7 4822 126 13S97	330PF 5QOV 330PP BOOv	
5504^ SBOS 5600 5601	482221222978 4822 1S7 7082C 2 482224273769 4822 1S7 53906 4	<sup>2.4»AH</sup> CST4.19mHzW		4822 212 10523 4822 212 10524	CRT MODULE 14" CRT MODULE 21' CRT MODULS 20"	3801	462211652211	150R 1/6W	
-D-			-C- 2300	532212231863	330pF 5% 50V	MAII	NS-PANELS		
6001 * 6100 « 6101.:		N4148(COL)	2320 2329 2330 2330	532212231863 4822 121 43875 4822 124 11531	330pF 5% 50V 47nF 5% 250V 50V 220U 20% 1000nF20%16V	Vario		MAINS-MOO. NAT.BR.	
6103 <i>«</i> 6104	4822 3030621 1 4822 130 34233 E	N4148(COL) BZX79-C5V1		402212010401	2.211 10/0 21(			MAxxxx.	
6105*	482213030621 1	(COL)	-R-	482205311123	12k 5% 2W	0030	482227613592 4822 265 10438		
6107 6162*	482213034382 E	BZX79-C8V2 (COL)	3300* 3301 3302 3303 3304	482205311123 4822 051 20391 4822 051 20682 4822 116 52197 4822 116 52207	3900 5% 0.1W 6k8 5% 0.1W 560 5% 0.5W	0050	4822 265 10438 482226540596		
6420	482213030621 482213042489	BYD33G	3305	482211652269					
6421 6422	482213042488 482213042488	BYD33D	3305 3305	482211652293 482211652296	6k8 5% 0.5W				
6423* 6424 6426	482213032896 4822 130 42488 482213034145	BYD33D	3306 3307 3308	4822 1 1 7 1 1 8 9 6	10k 30%LIN 0.1W 1 k5 20% 0.5W 9 4.7k 30%LIN 0.1W				
6427	4822 130 42488		3309 3310*	482205120689 482205311123	6805% 0.1W				
6500 6501 * 6502	482213034281	BZX79-B5V6 BZX79-C15 (COL)	3311 3312	482205120431 4822 051 20682	43005% 0.1W 6k8 5% 0.1W				
6503 6504 6506	482213042488 482213041601 482213070021	BYV95A	3313 3314 3315	4822 1 1 6 5219 482211652207	1k25%0.5W				
6507 6510	482213042488 482213034281	BYD33D	3316 3317	4822 11652293 48221011119 482211711896	1 10k 30%LIN 0.1W				
6514 6600	532213083584 482213082037	BZT03-C130	3318 3319	482205110102 4822 051 20222	1k2%0.25W				
	* 482220930563		3319 3319*		4k7 5% 0.1W				
6602*	482213030621	1N4148 (COL)	3320*	482205311123 4822 051 20391					
-10	_ <b>-</b>		3322 3323	4822 051 20562 4822 1165219	5k6 5% 0.1W				
7000 7001	482213042513 482213042513	BC858C	3324 3324	4822 1 1 6 52263 482211652269	3k3 5% 0.5W				
7002 7100 7100	482213042513 482220912633 4822 209 13048	TDA8361/N4	3326	4822 050 11002 482210111191 482211711896	10k 30%LIN 0.1W				
7102< 7103	« 532213041982	BC848B BC847C	3328 *	482205210188 482211711896	3 1085%0.33W				
7107	482220912635	TDA4665/V4	)						
	532213041982 532213042136		-D- 6330*	482213030621	1N4148 (COL)				
7109	532213041982 532213042136	BC848B							
7160	532213041982 482220931555	TDA9830	-10						
7161 7162 7163 7164	532213041982 532213041983	BC848B BC858B	7300 7310 7320	482213041782 482213041782 4822 130 41782	2 BF422				
« I 7400* 7401 7401		BD136	SEF	P.CONTROL	PANELS				
J \ 7402 •, 7420*	482213044235 4822 130 10025	BD237 CNX82A	Vario	ous					
} 7421 \ 7422	532213044647 482213010206			4822 212 1063	6 SEP.CONTR. NO				
' 7423	532213041983	BC858B		48222121063	HEADPHONE 7 SEP.CONTR.				

**L6.1**AA 97.0

# Service Information

## 1. New audio stereo modules in L6.1 AA chassis

In the L6.1 AA chassis two new modules are introduced: a NICAM-stereo module and a 2CS-stereo module (2CS means two carrier sound).

The NICAM stereo module will be available in the following executions: NICAM L, I, BG. This module will also be used for 2CS BG/DK sound demodulation.

Depending on the execution whether the module has to **act** as a NICAM or as a 2CS module, IC7221 is a MSP3410 (Nicam) or a MSP3400(2CS).

The 2CS stereo module is only for the BG-only execution.

# Circuit descriptions

#### 2. NICAM module

The input-signal for the NICAM-module is the IF-signal directly from the tuner. This signal is fed to bandpass-filter 1201 and to bandpass-filter 1200. Bandpass-filter 1201 is used to select the video-signal which is necessary to lock **the** PLL inside IC7206. This PLL is used to modulate the FM/NICAM signal on output pin 20 on the right carrier. Filter 1200 is a switehable filter which can switch between **33.4** and 38.9 MHz. In this way the sound can be demodulated on both carriers. If system L' is chosen, TS7203 is conducting due to the fact that signal L/L' is high. In this way TS7202 is out of conduction and input 1 of filter 1201 is chosen. In all other systems input 2 of filter 1200 is chosen. L/L' is also used to select the right centre frequency of the PLL inside IC7206. AM-sound is completely demodulated in IC7206 and fed **to** pin 55 of IC7221. At this 1C the AM sound is used as a selectable input.

IC7221 is fully IIC controlled by the microcontroller of the set and in this way the sound can be fully controlled (also the

The outputs of IC7221 are directly fed to the audio-amplifier (IC7205). At the input of the audio-amplifier two transistors are present to prevent that a plop can occur during switching off of the set. These transistors are TS7209 and 7208. When the set is switched off the base of these two transistors is negative due to C2209 and 2210. In this way the two inputs of the audio 1C are short-circuited.

# 3. 2CS stereo module

The input for the 2CS-stereo module is the baseband-CVBS signal coming from pin 7 of connector 0020. The audio-signals present on the carriers of 5.5 ((L+R))/2) and 5.74 MHz (R) are separated by filter 1723 which is a bandpass-filter on 5.5 MHz and filteri 724 which is a bandpass-filter on 5.74 MHz. On the output-pin 8 of IC7720 the baseband-signal «L+R)/2) is present and on pin7 the baseband signal (R) is present. This information is fed to IC7721 to dematrix these signals into the signals (L) and (R) or into language I and language II

depending on the information present. This depends on the frequency on which the pilot-tone is modulated. This is detected by the circuit around L5722.

The dematrixed information is present on the output pins 1 1

12 of IC7721. This information is fed to a source-select
1C (1C 7724) in which a selection is made between internal
and external sound. This is done by the signal INT-EXT from
the microcontroller of the set. The output of IC7721 is also

After the source select 1C (1C7724) the information is fed to the audio-amplifier (IC7722). The volume of the sound is controlled by the signals Vol-L and Vol-R which come directly from the micro-controller of the set. The circuit around TS7731, TS7732 and TS7730 is an anti-plop circuit. This circuit will prevent plopping sounds during switching off the set. If the set is on, the base of TS7730 is positive and in this way TS7731 and TS7732 will not short circuit the inputs of the audio 1C. However switching off the set will cause a negative voltage on the base of TS7730; the two transistors TS7731 and TS7732 will then connect to ground the audio amplifier inputs via pin 2 and pin 8.

Option menues of the 2CS version using the TDA9840: In sets with the 2CS stereo-module with the TDA9840 1C, an additional selection is possible in the option menu. This option is called STEREO-LEVEL. This menu offers the possibility to adjust the stereo level of the TDA9840.

Error-codes	
0	No error
1	Ram error
2	IIC bus error
3	EEPROMerror
4	TDA9840 or MSP3410 error

# 4. Correction of service-code numbers

fed to the scart-connector.

In the L6.1 AA manual the codenumbers of the microcontroller (1C 7600) are not published correctly. The correct code-numbers are:

4822 209 13083 for L6NOTXT-1.0 (No Teletext version 1.0) 4822 209 13085 for L6NOTXT-2.0 (No Teletext version 2.0) 4822 209 14646 for L6TXTMEU-1.0 (Teletext version 1.0)

# Alignments

## 5. 2CS module

In sets with the 2CS stereo-module (BG-only) the stereo level can be tuned by software. This has to be done at the following way:

- Put a Signal with Stereo sound on the aerial input of the TV (1 RHz and 3 kHz). Tune to this Signal.
- Switah off the modulation of the left channel
- Measure on the scart the sound of the left channel and adjust with the Software for minimum Output level.

# 6. Nicam module

No adjustments.

# NL

#### Nieuwe audio Stereo modules in L6.1 AA Chassis

In het L6.1 AA Chassis zijn twee nieuwe modules gei'ntroduceerd: een NICAM stereo module en een 2 CS-stereomodule (2CS wil zeggen: geluid via twee draaggolven). De NICAM stereo module is verkrijgbaar in de volgende uitvoeringen: NICAM L, I, BG. Deze module zai ook worden gebruikt voor 2CS BG/DK geluidsdemodulatie. Afhankelijk van de urtvoering en of de module dienst moet doen als een NICAM of als een 2CS module, is IC7221 een MSP3410(Nicam) of een MSP3400(2CS). De 2CS Stereo module is uitsluitend verkrijgbaar voor de zogenaamde "alleen-BG" uitvoering.

Circuit beschrijvingen'

## 2. NICAM module

Het ingangssignaal voor de NICAM-module is het MF-signaal dat rechtstreeks van de tuner komt. Dit signaal wordt aan doorlaatfilters 1 2 0 1 en 1 200 geleverd. Doorlaatfilter 1 2 0 1 wordt gebruikt om het video-signaal te kiezen. Dit is noodzakelijk om de PLL in IC7206 te "locken'. Deze PLL wordt gebmikt om het FM/NICAM signaal bij uitgangspen 20 voor de juiste draaggoff te moduleren.

Filter 1200 is een schakelbaar filter die tussen 33,4 en 38,9 MHz kan schakelen. Op deze manier kan het geluid voor beide draaggolven worden gedemoduleerd. Wanneersysteem L' wordt gekozen, gaat TS7203 geleiden omdat het signaal L/L' hoog is. TS7202 geleidt dan niet, zodat ingang 1 van filter 1201 wordt gekozen. Bij alle andere Systemen wordt ingang 2 van filter 1200 gekozen. L/L' wordt ook gebruikt om de juiste middenfrequentie van de PLL binnen IC7206 te selecteren. AM-geluid wordt volledig in IC7206 gedemoduleerd en wordt geleverd aan pen 55 van IC7221. Bij dit IC wordt het AM-geluid gebruikt als selecteerbare ingang.

IC7221 wordt volledig IIC geregeld door de microcontroller van het toestel. Hierdoor kan het geluid (en ook het geluidsvolume) volledig worden geregeld.

De uitgangssignalen van IC7221 worden rechtstreeks geleverd aan de audio versterker (IC7205). Bij de ingang van deze audio versterkerzorgen tweetransistors, TS7209 en 7208, ervoor **dat** er geen "plopgeluid" kan ontstaan wanneer hettoestel wordt uitgezet. Bij het uitzetten van het toestel is de basis van deze transistorstengevolge van C2209 en 2210 negatief. Op deze manier worden de twee ingangen van het audio IC kortgesloten.

# 3. 2CS stereo module

De ingang voor de 2CS-stereo module is het basisband-CVBS signaal dat afkomstig is van pen 7 van connector 0020. De audiosignalen op de draaggolven van 5.5 ((L+R))/2) en 5.74 MHz (R) worden gescneiden door filter 1723, een doorlaatfilter op 5.5 MHz en door filter 1724, een doorlaatfilter op 5.74 MHz. Bij uitgangspen 8 van IC7720 is basisbandsignaal ((L+R)/2) beschikbaar en bij pen 7 is basisbandsignaal (R) beschikbaar. Deze informatie wordt doorgestuurd naar IC7721 waar deze Signalen, afhankelijk van de informatie, worden omgezet in signaal (L) en (R) of in taal I en taal II. De frequentie waarop de piloottoon is gemoduleerd is hierbij ook van belang. Deze informatie wordt door het circurt rond L5722 herleid. De omgezette informatie is beschikbaar bij uitgangspen 1 1 en 12 van IC7721. Deze informatie wordt doorgestuurd naar een bronselectie-IC (IC 7724). Hier wordt met behulp van het INT-EXT-signaal van de microcontroller van het toestel geselecteerd tussen intern en extern geluid. Het uitgangs-signaal van IC7721 wordt ook geleverd aan de scart-connector. Na het bronselectie-IC (IC7724) wordt de informatie doorgestuurd naar de audio versterker (IC7722). Het geluidsvolume kan met de Signalen Vol-L en Vol-R

worden geregeld. Deze Signalen zijn rechtstreeks afkomstig van de mircrocontroller van het toestel. Het circuit rond TS7731, TS7732 en TS7730 is een "anti-plop" circuit. Hiermee wordt voorkomen dat "plop'-geluiden ontstaan bij het uitzetten van het toestel. Wanneer het toestel aan Staat is de basis van TS7730 positief. Met TS7731 en TS7732 wordt voorkomen dat kortsluiting ontstaat bij de ingangen van het audio IC. Wanneer het toestel wordt uitgezet wordt echter een negatieve stroomspanning veroorzaakt op de basis van TS7730; er ontstaat een verbinding tussen transistor TS7731 en TS7732, waardoor de audio versterker-ingangen via pen 2 en 8 worden geaard.

Keuzemenu's van de **2CS** uitvoering met behulp van de TDA9840:

Bij toestellen met de 2CS stereo-module met het TDA9840 IC is in het keuzemenu nog een andere selectie mogelijk, namelijk het STEREO-LEVEL (stereo-niveau). Met dit menu kan het stereo-niveau van de TDA9840 worden geregeld.

Foutcodes	
0	Geen fout
1	RAMfout
2	IIC bus fout
3	EEPROM fout
4	TDA9840 of MSP3410 fout

#### 4. Correctie van service-code nummers

In de L6.1 AA Service manual zijn de codenummers van de microcontroller (IC 7600) niet juist opgenomen. De juiste codenummers zijn:

4822 209 13083 voor L6NOTXT-1.0 (geen teletekst; versie 1.0) 4822 209 13085 voor L6NOTXT-2.0 (geen teletekst; versie 2.0) 4822 209 14646 voor L6txtmeu-1.0 (wel teletekst; versie 1.0)

# Afregelingen

#### 5. 2CS module

Bij toestellen met de 2CS stereo-module (alleen BG) kan het stereo-niveau met behulp van Software worden geregeld. Dit dient als volgt te gebeuren:

- Zorg ervoor dat er een signaal met stereogeluid aanwezig is bij de antenne-ingang van de TV (1kHz en 3 kHz).
   Stern af op dit signaal.
- Schäkel de rnodulatie van het linker kanaal uit.
- Meet op de scart het geluid van het linker kanaal en stel dit met behulp van de Software af op het minimale uitgangsniveau.

# & Nicam module

Geen afregelingen.

# D

# 1. Neue Audio-Stereo-Module Im Chassis L6.1-AA

Im Chassis L6.1-AA werden zwei neue Module eingeführt und zwar ein NICAM-Stereo-Modul sowie ein 2CS-Stereo-Modul (2CS ist die Abkürzung für "(wo carrier sound", d.h. Zweikanalton).

Das NICAM-Stereo-Modul wird bei folgenden Geräteausführungen erhältlich sein: NICAM L,I,BG. Dieses Modul wird auch zur 2CS-BG/DK-Tondemodulation eingesetzt. Je nach Ausführung, d.h. je nachdem ob das Modul als NICAM- oder als 2CS-Modul konfiguriert ist, wird für das IC7221 ein MSP3410 (Nicam) oder ein MSP3400 (2CS) verwendet. Das 2CS-Stereo-Modul wird nur für die "PAL-BG"-Ausführung genutzt.

# Beschreibung der Schaltkreise

# 2. NICAM-Modul

Das Eingangssignal für das NICAM-Modul ist das direkt vom Tuner kommende Zwischenfrequenzsignal. Dieses Signal wird zürn Bandpaßfilter 1201 und zum Bandpaßfilter 1200 geführt. Das Bandpaßfilter 1201 dient zur Selektion des zum Verriegeln des PLL im IC7206 erforderlichen Bildsignals. Dieser PLL dient zur Modulation des FM/NICAM-Signals auf dem rechten Träger am Pin 20 des IC's.

Das Filter 1200 ist ein schaltbares Filter welches zwischen 33,4 MHz und 38,9 MHz schalten kann. Auf diese Weise kann der Ton auf beiden Trägern demoduliert werden. Wird System L' gewählt leitet TS7203, da das Signal L/L' auf "High-Pegel" liegt. Hierdurch wird TS7202 gesperrt und der Eingang 1 des Filters 1201 gewählt. Bei allen anderen Systemen wird der Eingang 2 von Filter 1200 gewählt. L/L' dient außerdem zur Wahl der richtigen Mittenfrequenz des PLL im IC7206.

Der AM-Ton wird im IC 7206 vollständig demoduliert und zu Pin 55 von IC7221 geführt. Am Eingang von diesem IC läßt sich der AM-Ton auswählen.

Das IC7221 wird durch den Mikroprozessor des Gerätes über den IIC-Bus gesteuert. Hierdurch können der Ton sowie die Lautstärke eingestellt werden.

Die Ausgänge von IC7221 werden direkt zum Audio-Verstärker (IC7205) geführt. Am Eingang des Audio-Verstärkers befinden sich zwei Transistoren (TS7208 und TS7209) welche ein Floppen beim Ausschalten des Gerätes verhindern. Wenn das Gerät ausgeschaltet wird ist durch C2209 und C2210 die Basis dieser beiden Transistoren negativ. Hierdurch werden die beiden Eingänge des Audio-IC's kurzgeschlossen.

# 2CS-Stereo-Modul

Der Eingang für das 2CS-Stereo-Modul ist das Basisband-FBAS-Signal an Pin 7 von Anschluß 0020. Die auf den Trägem liegenden Audio-Signale von 5,5 MHz ((L+R))/2) und 5,74 MHz (R) werden durch die Filter 1723 (5,5 MHz Bandpaßfilter) und Filter 1724 (5,74 MHz Bandpaßfilter) getrennt. Am Ausgang Pin 8 von IC7720 liegt das Basisband ((L+R))/2) und an Pin 7 das Basisband-Signal (R) an. Die Informationen gelangen zum IC7721 wo diese je nach den vorhandenen Informationen in die Signale (L) und (R) oder in Sprache I und Sprache II getrennt werden. Dieses hängt davon ab, auf welche Trägerfrequenz der Pilotton moduliert ist. Die Selektion erfolgt in der Schaltung um die Spule L5722. Die getrennten Signale liegen an den Ausgangs-Pins 11 und 12 des IC7721 an. Diese Informationen gelangen zu einem Quellenwahl-IC (IC 7724), in welchem zwischen internem und externem Ton gewählt wird. Dies erfolgt über das Signal "INT-EXT'vom Mikroprozessor des Gerätes. Der Ausgang von IC7721 wird darüber hinaus zum Scart-Stecker geführt. Nach dem Quellenwahl-IC (IC7724) gelangen die Signale zum Audio-Verstärker (IC7722). Die Lautstärke des Tons wird über die Signale "Vol-L" und "Vol-R" gesteuert, welche direkt vom Mikroprozessor des Gerätes kommen. Der Schaltkreis um TS7731, TS7732 und TS7730 ist eine "Anti-Plop" Schaltung. Dieser Schaltkreis verhindert das Auftreten von Plopgeräuschen beim Ausschalten des Gerätes. Wenn das Gerät eingeschaltet ist, ist die Basis von TS7730 positiv. Hierbei schließen TS7731 und TS7732 die Eingänge des Audio-IC's nicht kurz. Beim Ausschalten des Gerätes entsteht jedoch eine negative Spannung an der Basis von TS7730, wodurch die beiden Transistoren TS7731 und TS7732 leitend werden und die Audio-Verstärker-Eingänge über Pin 2 und Pin 8 kurzschließen

Optionsmenüs für die 2CS-Version mit TDA 9840: Bei Geräten in denen ein 2CS-Stereo-Modul mit dem TDA9840 verwendet wird besteht über das Optionsmenü eine weitere Einstellöglichkeit. Diese Wahlmöglichkeit heißt "STEREO-LEVEL [STEREO-PEGEL]". Über dieses Menü kann der Stereo-Pegel des TDA9840 ausgesteuert werden.

Fehlercodes	
0	Kein Fehler
1	RAM-Fehler
2	IIC-Bus-Fehler
3	EEPROM-Fehler
4	TDA9840- oder MSP3410-Fehler

#### 4. Correktur von Service-Bestellnummern

In der Anleitung zum L6.1-AA wurden versehentlich falsche Bestellnummern für den Mikroprozessor (IC 7600) abgedruckt. Die richtigen Bestellummern lauten: 4822 209 13083 for L6NOTXT-1.0 (No teletext version 1.0) 4822 209 13085 for L6NOTXT-2.0 (No teletext version 2.0) 4822 209 14646 for L6TXTMEU-1.0 (Teletext version 1.0)

# Abgleichungen

#### 5. 2CS-Modul

Bei Geräten mit 2CS-Stereo-Modul ("nur bei PAL-BG") kann die Stereo-Aussteuerung über die Software abgestimmt werden. Hierzu wird folgendermaßen vorgegangen:

- Ein Signal mit Stereoton an den Antenneneingang des Fernsehgerätes anlegen (1 kHz und 3 kHz) und das Gerät auf dieses Signal abstimmen,
- Die Modulation des linken Kanals ausschalten.
- Am Scart-Ausgang den Ton des linken Kanals messen und mit der Software auf Mindestausgangspegel abstimmen.

#### Nicam Modul 6.

Kein Abgleichungen.

3

FILE: NICAMOD.VSD

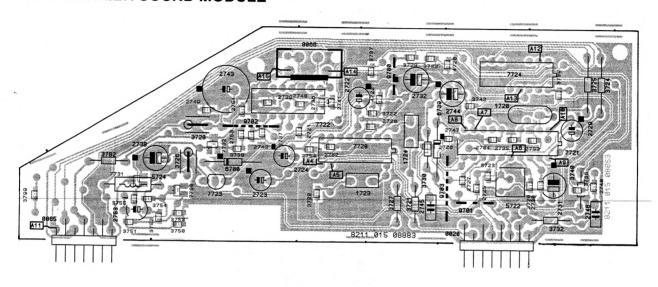
# + 12 TDA 7053 +117 AMI PLOP-CIRCUIT 0122 36 8 28 822 MPS 3410 +5V A • 7221 +8√ 9 +5∨ • % % √ 1 28 NICAM Fm / Nicam AM Mono NICAM "L" TDA 9011 622 7206 8 3 VIDEO 1200 SOUND +5A V **+11** 120 NICAM 'L' 7204 2 0 0 0 GND 2 3 0050 SND-SC-r Nicam / Fm 8 SND-SC-I 2 SND-SC-R SND-SC-L +11 V SCL +14 V GND <u>"</u>

A D

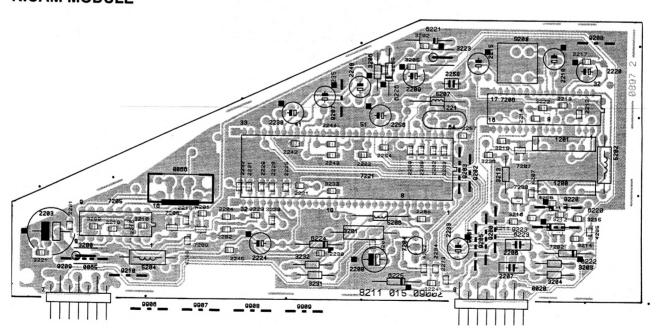
# Spare parts list / Ersatzteilliste / Liste des pieces de rechange

2CS MODULE	D-	3201 482205311159 15ß 5% 2W	`
Various  482226510841 8 P MALE 2.50 P.PININ 4822 267 10543 7 P MALE 2.50 F.PIN 4822 265 30351 5P MALE POR BTB-WTB 1720 4822242 10699 10000000 MHz 1723 4822 242 10314 SFSH5,5MHz B-TF21 1724 482224210691 SPSH5,74MHZ B  -C- 2720* 482212233177 10nF20%50V 2721* 482212233177 10nF20%50V 2721* 482212233177 10nF20%50V 2722 482212440763 2.2nF100V 2723 482212440763 2.2nF100V 2724 4822 124 40763 2.2nF100V 2724 4822 124 40763 2.2nF100V 2725 482212613473 220nF 80-20% 50V 2727 482212613473 220nF 80-20% 50V 2728* 4822 126 10002 100nF 20% 25V 2729* 4822 124 41579 10liF 20% 50V 2730* 4822 122 33177 10np 20% 50V 2731 482212441643 100nF 20% 16V-2732 482212441643 100nF 20% 16V-2731 48221241643 100nF 20% 16V-2731 48221233177 10nF20%50V 2734 48221233177 10nF20%50V 2735* 48221233177 10nF20%50V 2736 48221233177 10nF20%50V 2737 482212613473 220nF 80-20% 50V 2738 4822 126 10002 100nF 20% 16V 2739 482212613473 220nF 80-20% 50V 2738 482212233177 10nF20%50V 2738 482212613473 220nF 80-20% 50V 2739 482212613473 220nF 80-20% 50V 2740 4822 126 13473 220nF 80-20% 50V 2741 482212613473 220nF 80-20% 50V 2742 482212613473 220nF 80-20% 50V 2743 482212613473 220nF 80-20% 50V 2744 482212613473 220nF 80-20% 50V 2745 482212231175 1nF 10% 500V 2746 482212613473 220nF 80-20% 50V 2747 482212231175 1nF 10% 500V 2748 482212231175 1nF 10% 500V 2749 4822 126 13485 680pF 10% 63V 2749* 4822 122 32535 680pF 10% 63V 2751 ** 482212233177 10nF20%50V 2751 ** 482212233177 10nF20%50V 2751 ** 482212233177 10nF20%50V 2751 ** 482212233177 10nF20%50V 2752 4822 122 32535 680pF 10% 63V 2751 ** 482212233177 10nF20%50V 2752 4822 122 32535 680pF 10% 63V 27549 4822 122 32535 680pF 10% 63V 27540 4822 1	- G700	3201 482205311159 158 5% 2W 3202 482205120159 158 5% 0.1W 3203 482211683883 470n 5% 0.5W 3204 4822 116 52238 12k 5% 0.5W 3205 4822 051 20223 22k 5% 0.1W 3206 482211652283 4k7 5% 0.5W 3210* 4822051 20472 4k7 5% 0.1W 3210* 4822051 20472 4k7 5% 0.1W 3211* 4822051 2023 22k 5% 0.1W 3212 4822 051 2023 22k 5% 0.1W 3213 482211652304 82k 5% 0.5W 3214* 4822 051 2023 22k 5% 0.1W 3215* 4822 051 20472 4k7 5% 0.1W 3216 4822 117 11449 2k2 1% 0.1W 3219 4822051 2052 32k 5% 0.1W 3210 4822051 20100 4 100k 5% 0.1W 3211 4822 051 2023 22k 5% 0.1W 3212 4822 051 2023 22k 5% 0.1W 3221 4822 051 2023 32k 5% 0.1W 3221 4822 051 2023 32k 5% 0.1W 3221 4822 051 2083 68k 5% 0.1W 3222 4822117711448 18001% 0.1W 3223* 4822 051 20333 33k 5% 0.1W 3224 482205120821 8200 5% 0.5W 3228 4822 051 20333 33k 5% 0.1W 3229 4822 151 20333 33k 5% 0.1W 3231 48221683872 220Q 5% 0.5W 3232 4822 116 83872 220Q 5% 0.5W 3233 48221571014 COIL 5204 48221520677 10nH 5207 48221520677 10nH 5207 482215220677 10nH 5207 482215220677 10nH 5207 482215220677 10nH 5208 482213030621 1N4148 (COL) 6224* 482213041982 BC848B 7203* 532213041982 BC848B 7204* 4822230931668 TDA7053 7206 4822230931668 TDA7053 7207 532213041982 BC848B 7208* 532213041982 BC848B 7208* 532213041982 BC848B 7209 532213041983 BC858B 7209 532213041982 BC848B 7206 48223091108 1R 5% 0.33W 48223051 0108 1R 5% 0.33W 48223051 0108 1R 5% 0.33W 48223304173 BZX79-65V6 (COL) 6504 48223304173 BZX79-65V6 6506 482213070021 SINB60 6514 532213083584 BZT03-C130 482213061468 BF423	1
2751 *** 482212233177 10 nF20%50V 4822 124 41596 22  F 20% 50V    -R- 3720 4822 051 20561 560Q 5% 0.1W 3721 4822 116 52226 560Q 5% 0.5W 4822 051 20273 27k 5% 0.1 W 3723 4822 051 20273 27k 5% 0.1 W 4822 116 52175 10085% 0.5W 4822 116 52175 10085% 0.5W 4822 116 52175 10085% 0.5W	2213* 5322126 10223 4.7nF 10% 63V 2214 4822 126 13473 220nF 80-20% 50V 2215 4822 12440763 2.2nF 100 V 2216 482212613296 100nF 10% 16V 2217* 482212610002 100nF 20% 25V 2218 482212440763 2.2nF 100V 2219* 482212610002 100nF 20% 25V  2220 482212610002 100nF 20% 25V  2221 5322 126 10511 1nF 5% 50V 2222 4822 126 13473 220nF 80-20% 50V 2224 482212441579 10nF 20% 50V 2224 5322 126 10 511 1nF 5% 50V	S.O.P.S. KIT  482231010663 L6 S.O.P.S. KIT  CONTENTS: 1501 482207032502 Fuse 2.5A 250V 3514 482205210108 1R 5% 0.33W 3415 482205210108 1R 5% 0.33W 6501 482213034173 BZX79-B5V6 6502 482213034281 BZX79-C15 6506 482213070021 S1NB60 6514 532213083584 BZT03-C130 7502 482213041646 BF423	

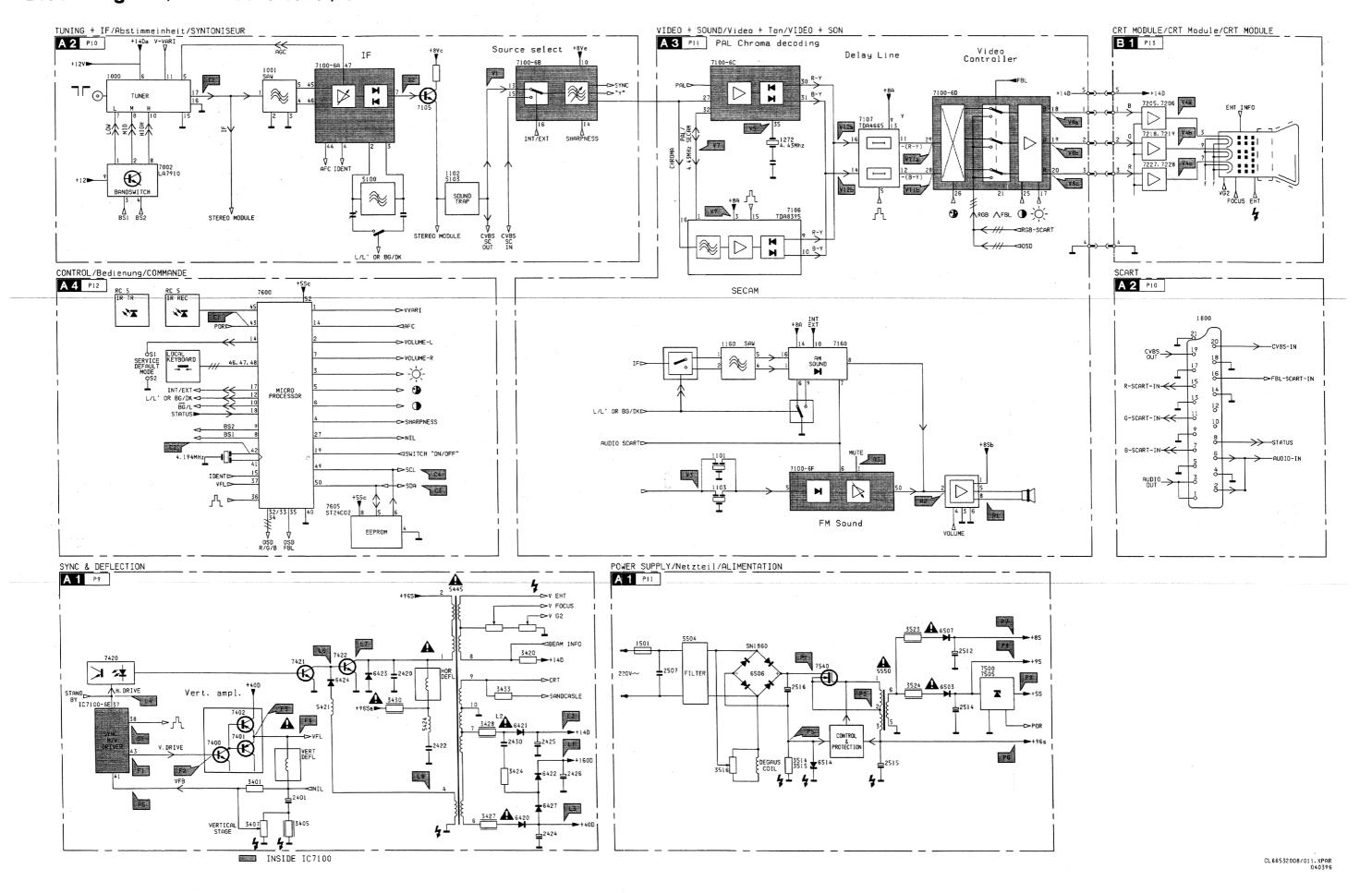
# TWO CARRIER SOUND MODULE

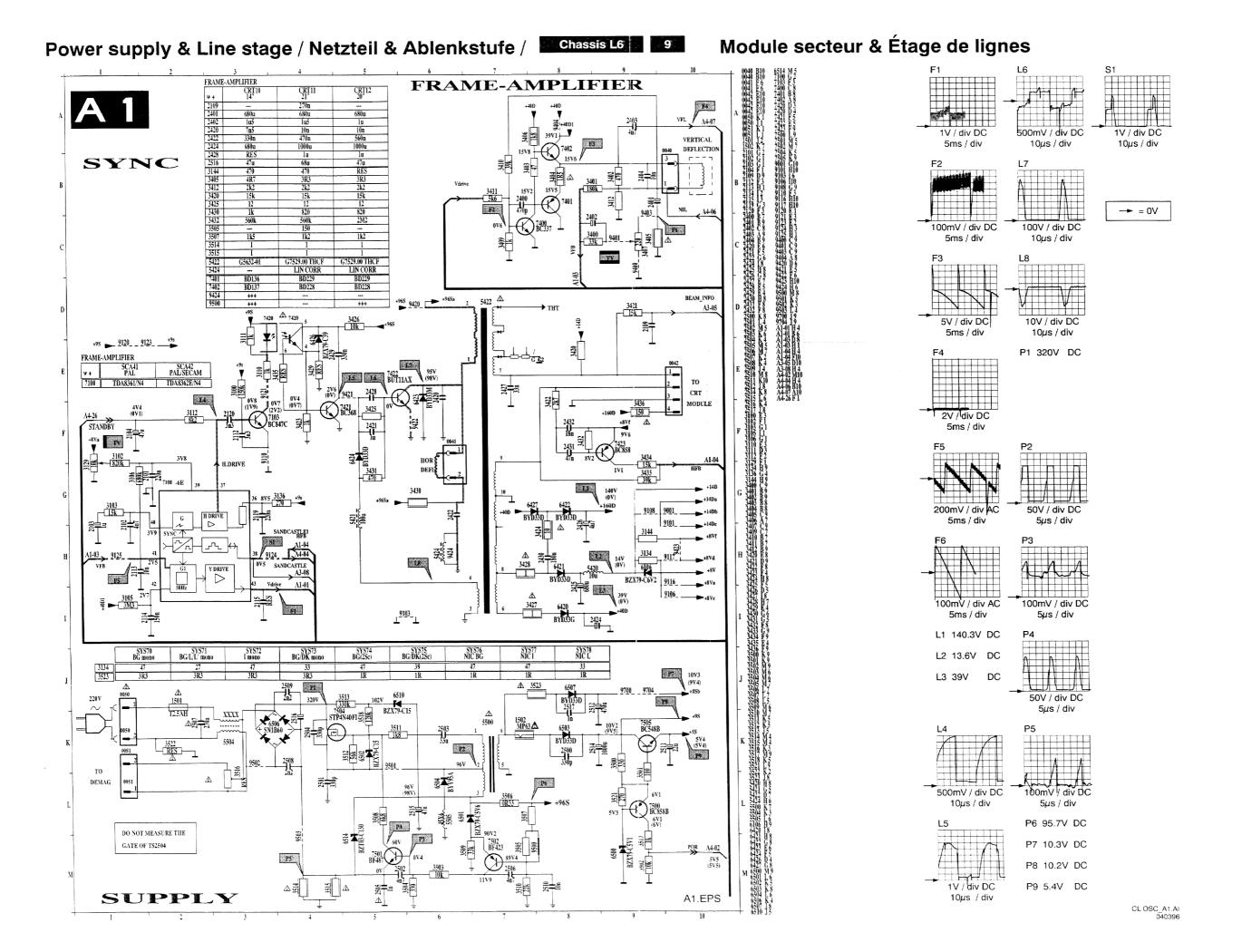


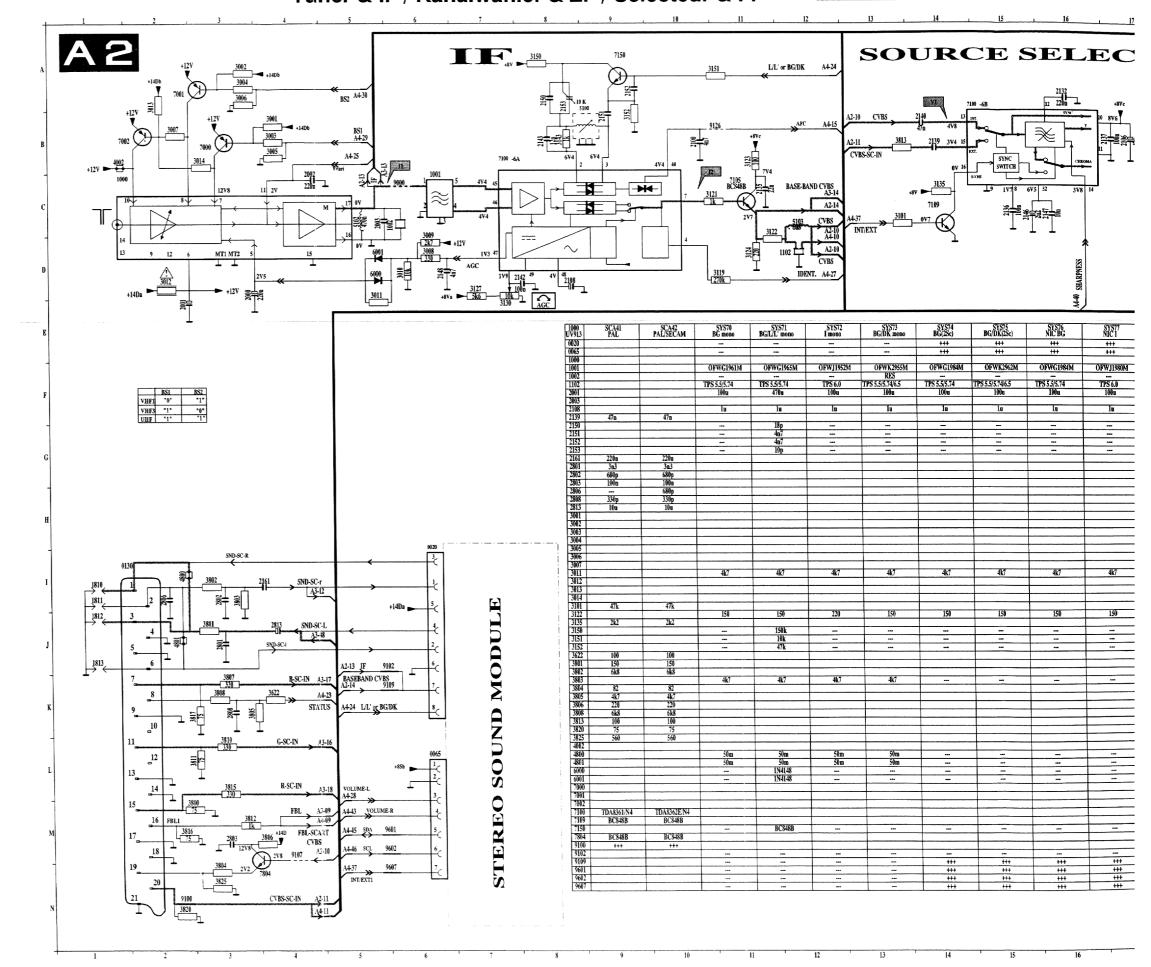
# **NICAM MODULE**











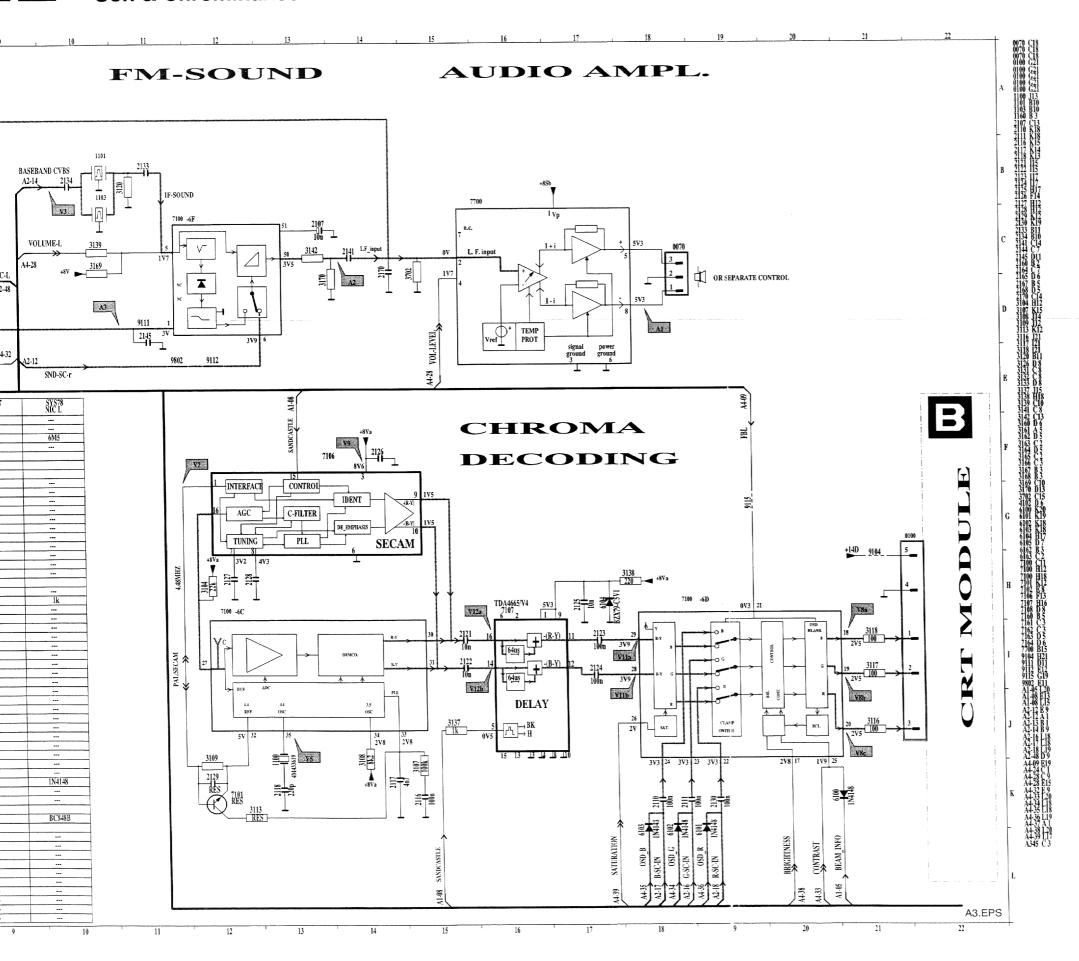
A2.EPS

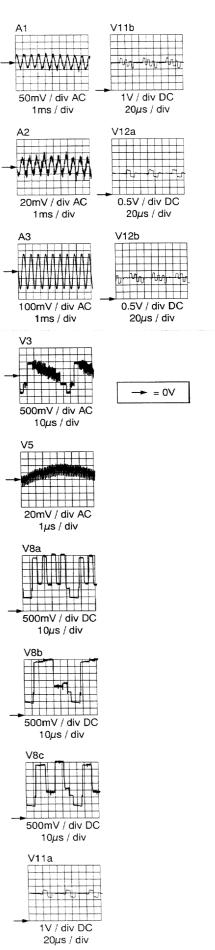
BC848C

TDA7052

TDA7052

11

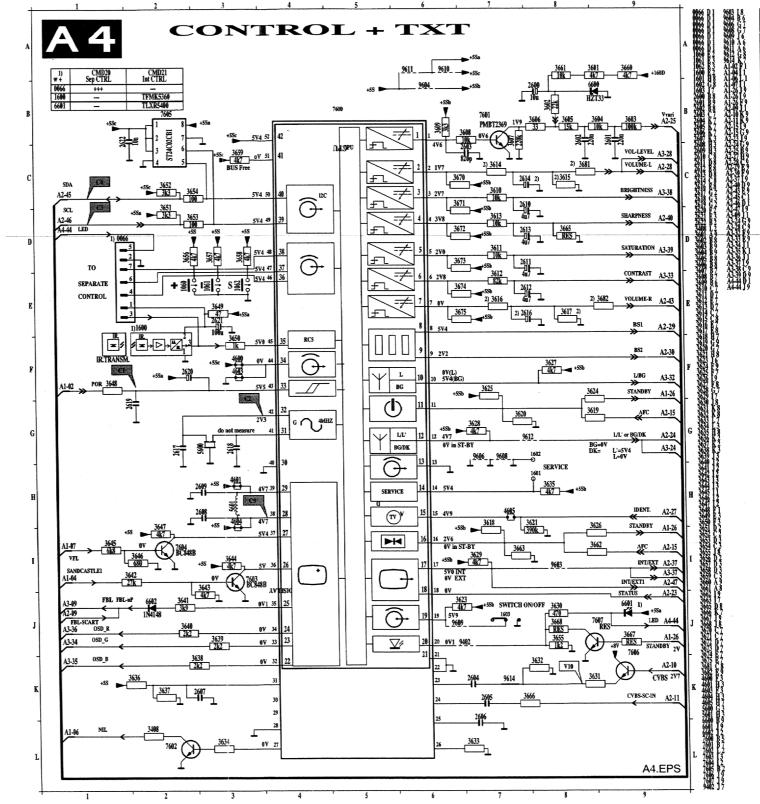




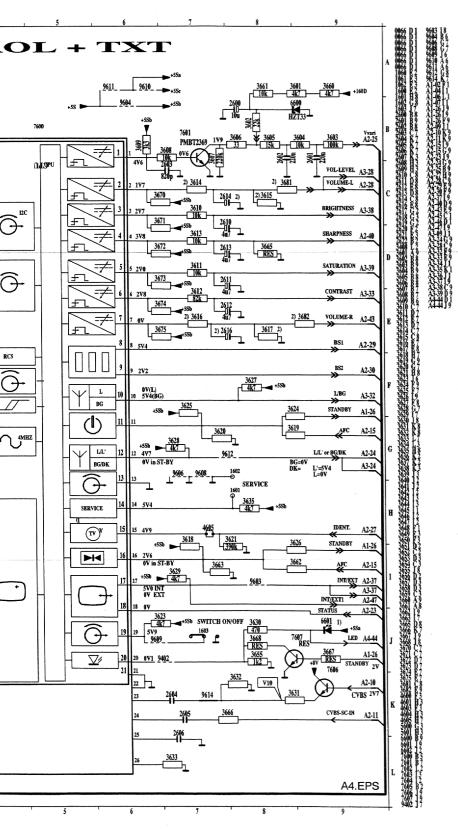
CL OSC\_A3.AI 040396

W + | CON50 CON51 CON52 CON52 MONO no TXT MVX MONO no TXT NB MONO TXT/16k

Cor



2604             2605             2606             2607             2608         10p         10p           10p         10p         10p           2617         RES         RES           RES         RES         RES           2619         4n7         4n7           2620             3618             3619             3620                  3624         1k         1k           3625         2k2         2k2           3631             3632             3633             3634             3637             3638         10k         10k           3648         10k         10k           3662         180k         180k           3663         390k	100n 100n 100n 100n RES 100n 100n 33p 33p 2u2 RES 2k2 180k 390k 1k 470 470 27k 1k 150 1k
2606             2607             2608         10p         10p           2609         10p         10p           2617         RES         RES           2618         RES         RES           2619         4n7         4n7           2620             3618             3619             3620             3624         1k         1k           3625         2k2         2k2           3631             36331             3633             3634             3637             3648         10k         10k           3662         180k         180k           3663         390k         390k	100n RES 100n 100n 100n 33p 33p 33p 2u2 RES 2k2 180k 390k 1k 470 470 27k 1k 150 1k
2607             2608         10p         10p           2609         10p         10p           2617         RES         RES           2618         RES         RES           2619         4n7         4n7           2620             3408             3618             3619             3620             3624         1k         1k           3625         2k2         2k2           3626             3631             3632             3633             3634             3637             3648         10k         10k           3662         180k         180k           3663         390k         390k	RES 100n 100n 33p 33p 33p 2u2 RES 2k2 180k 390k 1k 470 470 27k 1lk 150 1lk
2608         10p         10p           2609         10p         10p           2617         RES         RES           2618         RES         RES           2619         4n7         4n7           2620             3408             3618             3620             3620             3624         1k         1k           3625         2k2         2k2           3626             3631             3632             3633             3634             3637             3648         10k         10k           3662         180k         180k           363         390k         390k	100n 100n 33p 33p 33p 2u2 RES 2k2 180k 390k 1k 470 470 27k 1k 150 1k
2609         10p         10p           2617         RES         RES           2618         RES         RES           2619         4n7         4n7           2620             3408             3618             3619             3620             3624         1k         1k           3625         2k2         2k2           3626             3631             3632             3633             3634             3637             3648         10k         10k           3662         180k         180k           3663         390k         390k	100n 33p 33p 33p 2u2 RES 2k2 180k 390k 1k 470 470 27k 1lk 150 1k
2617         RES         RES           2618         RES         RES           2619         4n7         4n7           2620             3408             3618             3620             3624         1k         1k           3625         2k2         2k2           3626             3631             3632             3633             3634             3637             3648         10k         10k           3662         180k         180k           3663         390k         390k	33p 33p 33p 2u2 RES 2k2 180k 390k 1k 470 470 27k 1lk 150 1k
Z618         RES         RES           2619         4n7         4n7           2620             3408             3619             3620             3624         1k         1k           3625         2k2         2k2           3626             3631             3632             3633             3634             3636             3648         10k         10k           3662         180k         180k           3663         390k         390k	33p 2u2 RES 2k2 180k 390k 1k 470 470 27k 1lk 150 1lk
2619         4n7         4n7           2620             3408             3618             3619             3620             3624         1k         1k           3625         2k2         2k2           3626             3631             3632             3633             3634             3636             3648         10k         10k           3662         180k         180k           3663         390k         390k	2u2 RES 2k2 180k 390k 1k 470 27k 1k 150 1k
2620             3408             3618             3619             3620             3624         1k         1k           3625         2k2         2k2           3631             3632             3633             3634             3636             3648         10k         10k           3662         180k         180k           3663         390k         390k	2u2 RES 2k2 180k 390k 1k 470 470 27k 1lk 150 1lk
3408	RES  2k2  180k  390k   1k  470  470  27k  1k  150  1k
3618	2k2 180k 390k 1k 470 27k 1k 150 1k
3619	180k 390k 1k 470 470 27k 1k 150 1k
3620             3624         1k         1k           3625         2k2         2k2           3626             3631             3632             3633             3634             3637             3638         10k         10k           3648         10k         10k           3662         180k         180k           3663         390k         390k	390k 1k 470 27k 1k 150 1k
3624         1k         1k           3625         2k2         2k2           3626             3631             3632             3633             3634             3637             3638         10k         10k           3648         10k         10k           3662         180k         180k           3663         390k         390k	1k 470 470 27k 1k 150 1k
3625         2k2         2k2           3626             3631             3632             3633             3634             3637             3638         10k         10k           3648         10k         10k           3662         180k         180k           3663         390k         390k	1k 470 470 27k 1k 150 1k
3626             3631             3632             3633             3634             3637             3648         10k         10k           3662         180k         180k           3663         390k         390k	1k 470 470 27k 1k 150 1k
3631	470 470 27k 1k 150 1k
3632	470 27k 1k 150 1k
3633	27k 1k 150 1k
3634             3636             3637             3648         10k         10k           3662         180k         180k           3663         390k         390k	1k 150 1k
3636             3637             3648         10k         10k           3662         180k         180k           3663         390k         390k	150 1k
3637             3648         10k         10k           3662         180k         180k           3663         390k         390k	1k
3648         10k         10k           3662         180k         180k           3663         390k         390k	
3662         180k         180k           3663         390k         390k	
3663 390k 390k	
3666	100
3670	2k2
3671	2k2
3672	2k2
3673	2k2
3674 3675	2k2 2k2
	50m
4600	50m
4603 50m 50m	50111
4604	50m
5600 CST4.19MTZ CST4.19MTZ	
5601 47u 47u	
7600 TMP47C1637N TMP47C1637N	
7602	BC846B
7606	BC848B
9614	+++
7017	



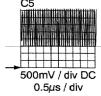
	CON50	CON51	CON52 MONO TXT/16k	CON53	CON54	CON55 NICAM TXT/16k
W +	MONO no TXT MVX	MONO no TXT NB		MONO TXT/16k	STEREO TXT/16k	
2604		•••	100n	100n	100n	100n
2605			100n	100n	100n	100n
2606			100n	100n	100n	100n
2607			RES	RES	RES	RES
2608	10p	10p	100n	10p	10p	10p
2609	10p	10p	100n	10p	10p	10p
2617	RES	RES	33p	RES	RES	RES
2618	RES	RES	33p	RES	RES	RES
2619	4n7	4n7				
2620			2u2	2u2	2u2	2u2
3408			RES	RES	RES	RES
3618		•••	2k2	2k2	2k2	2k2
3619			180k	180k	180k	180k
3620			390k	390k	390k	390k
3624	1k	1k				•••
3625	2k2	2k2				
3626			1k	1k	lk	1k
3631			470	470	470	470
3632			470	470	470	470
3633			27k	27k	27k	27k
3634			1k	1k	1k	1k
3636			150	150	150	150
3637			1k	1k	1k	1k
3648	10k	10k				
3662	180k	180k				
3663	390k	390k				
3666			100	100	100	100
3670			2k2	2k2	2k2	2k2
3671			2k2	2k2	2k2	2k2
3672			2k2	2k2	2k2	2k2
3673	<b></b>		2k2	2k2	2k2	2k2
3674			2k2	2k2	2k2	2k2
3675	<u> </u>		2k2	2k2	2k2	2k2
4600			50m	50m	50m	50m
4601	-		50m	50m	50m	50m
4603	50m	50m				
4604			50m	50m	50m	50m
5600	CST4.19MTZ	CST4.19MTZ	12M	12M	12M	12M
5601	47u	47u				
7600	TMP47C1637N	TMP47C1637N	SAA5290	TMP47C1637N	TMP47C1637N	TMP47C1637N
7602			BC846B	BC846B	BC846B	BC846B
7606	<b> </b>		BC848B	BC848B	BC848B	BC848B
9614			+++	+++	+++	f++

2) w +	SYS70 BG mono	SYS71 BG/L/L' mono	SYS72 I mono	SYS73 BG/DK mono	SYS74 BG(2Sc)	SYS75 BG/DK(2Sc)	SYS76 NIC BG	SYS77 NIC I	SYS78 NIC L
2614	4u7	10u	4u7	4u7	4u7	4u7			
2616			***		4u7	4u7			
3614	10k	10k	10k	10k	10k	10k			
3615		5k6			5k6	5k6			•••
3616			***	'	10k	10k			
3617					5k6	5k6			
3681	100	100	100	100	100	100			
3682					100	100			

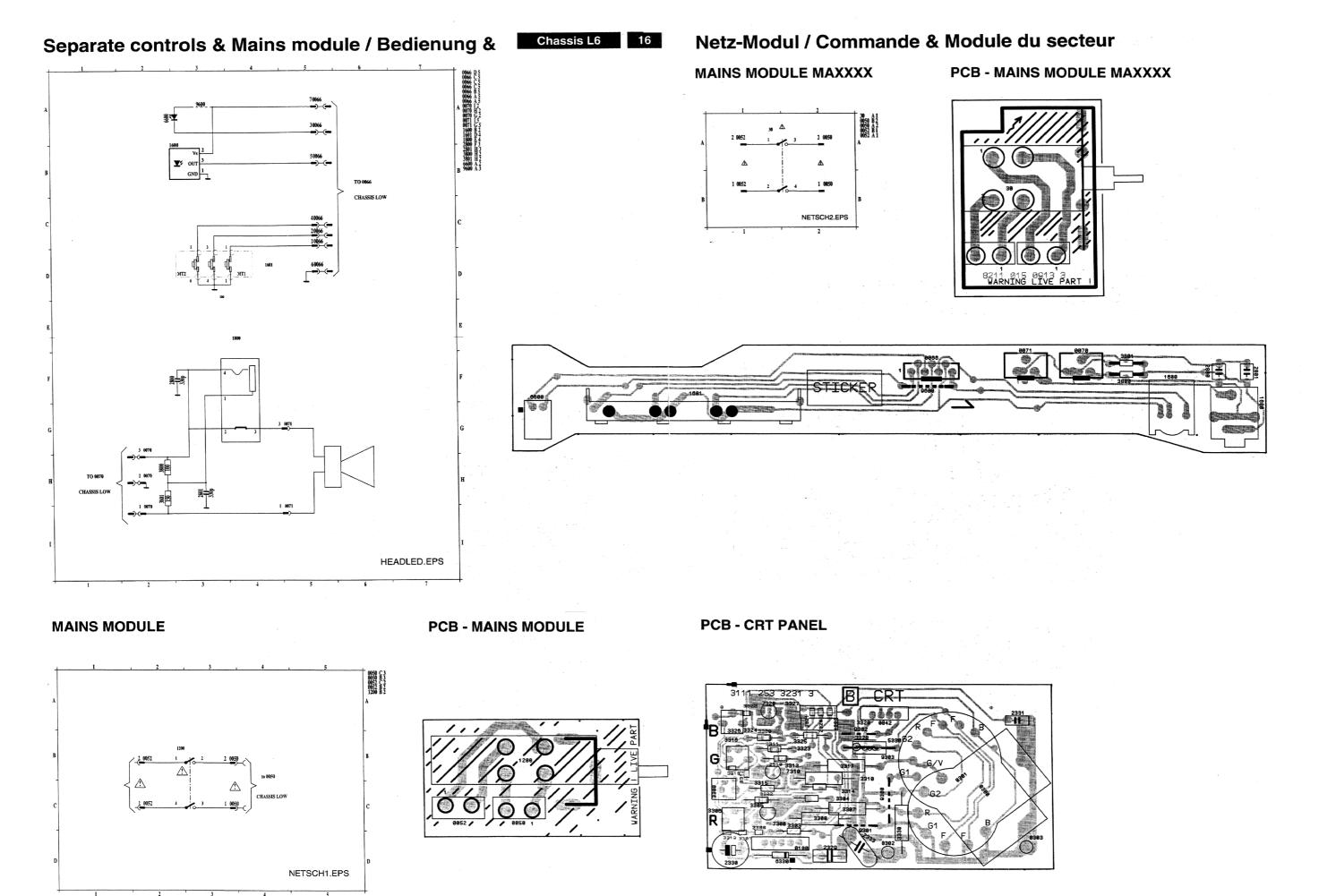
C1 5V DC

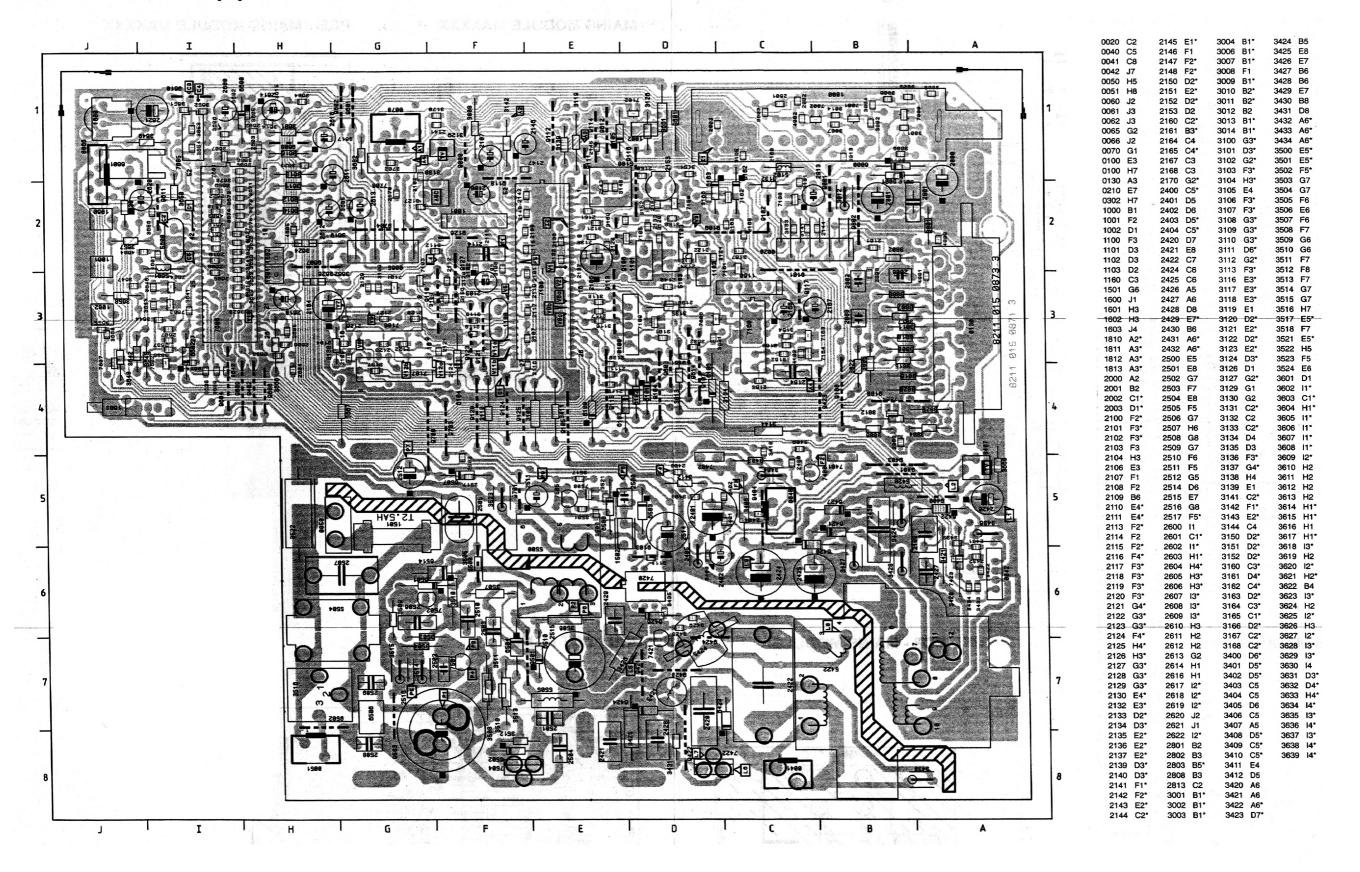
C4 5V DC



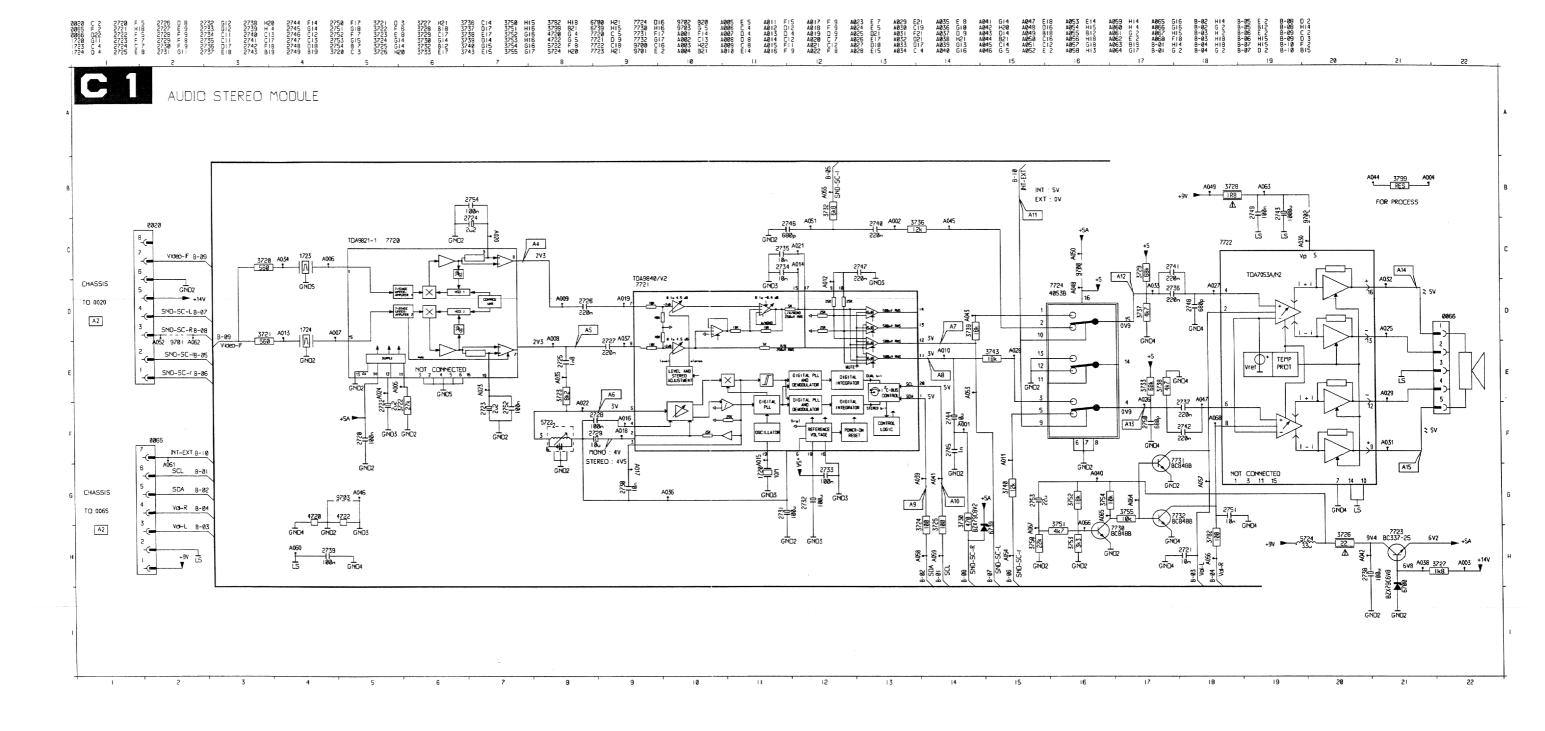


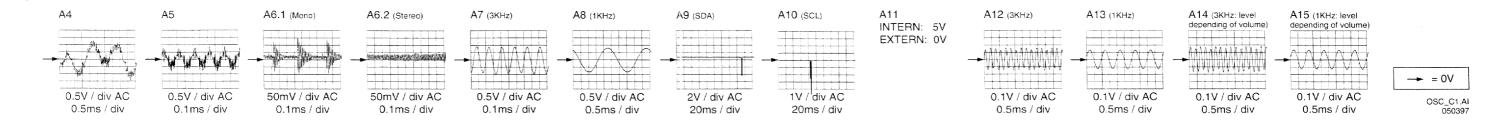
CL OSC\_A4.AI 040396



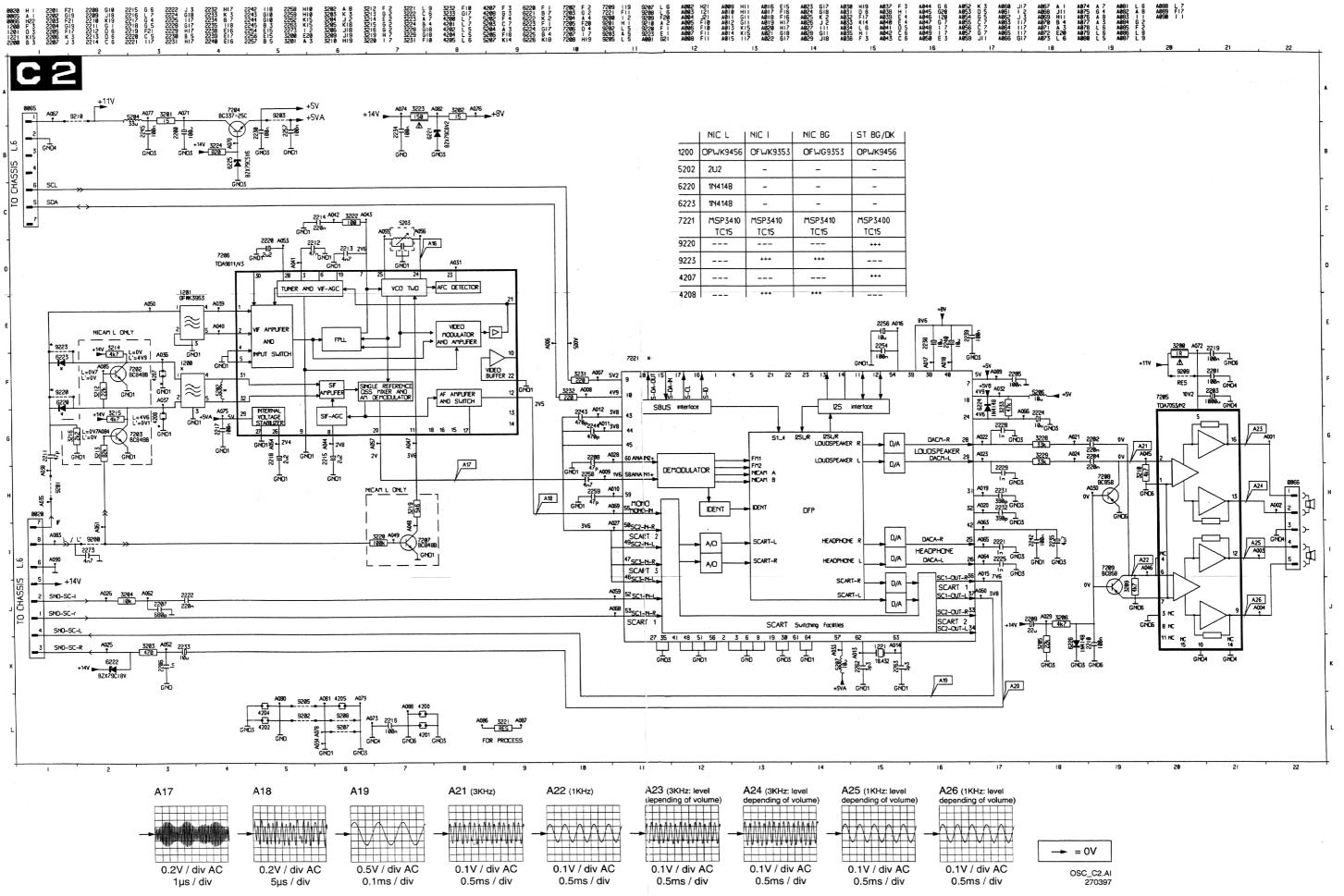


# Audio stereo module / Audio-Stereo-Modul / Module audio stéréo

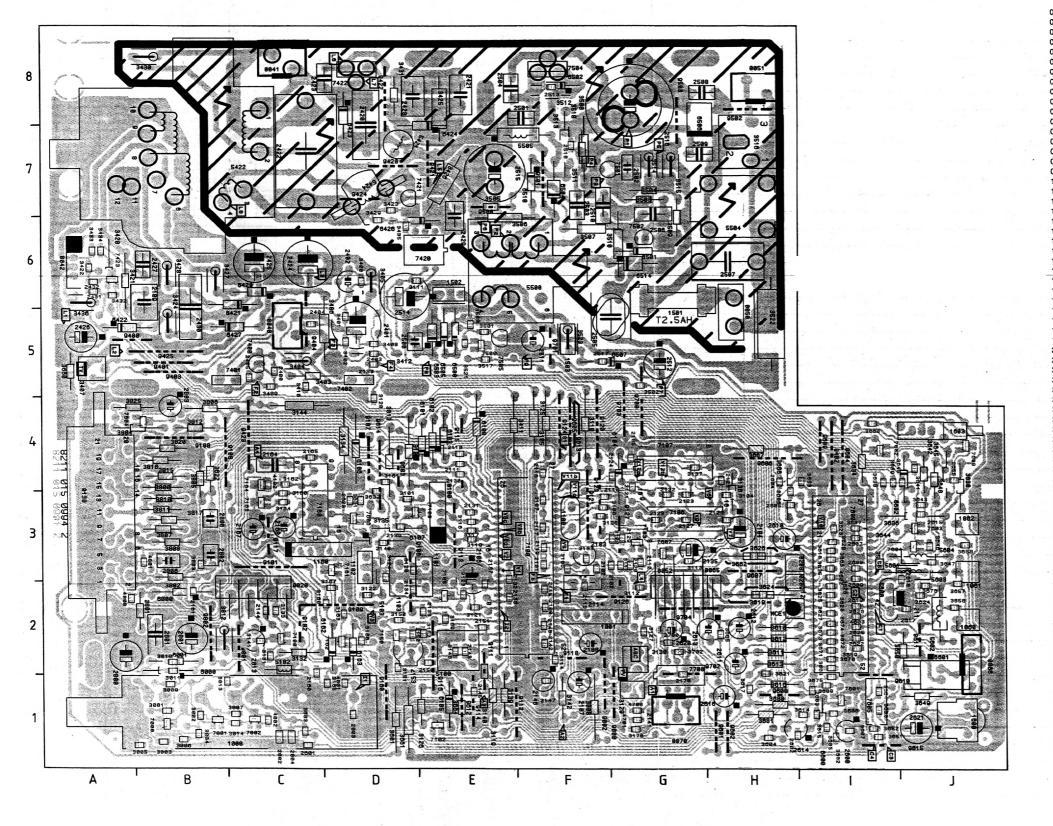




# NICAM module / NICAM-Modul / Module NICAM



# **MAIN BOARD**



0020 C2		-			
	2160 C2*	3106 F3*	3513 F7	3803 B3*	7400 C5
0040 C5	2161 B3*	3107 F3*	3514 G7	3804 B4	7401 B5
0041 C8	2164 C4	3108 G3*	3515 G7	3805 B3	7402 D5
0042 J7	2165 C4*	3109 G3*	3516 H7	3806 B4	7420 D6
0050 H5	2167 C3	3110 G3*	3517 E5*	3807 B3	7421 D7
0051 H8	2168 C3	3111 D6*	3518 F7	3808 B3 3810 B3	7422 D8
0060 J2 0061 J3	2170 G2* 2400 C5*	3112 G2* 3113 F3*	3521 E5* 3522 H5	3811 B3	7423 A6* 7500 E5*
0061 J3	2400 C5	3116 E3*	3523 F5	3812 B4	7501 F7
0062 JS 0065 G2	2402 D6	3117 E3*	3524 E6	3813 D4	7502 G6
0066 J2	2403 D5*	3118 E3*	3601 D1	3815 B4	7504 F8
0070 G1	2404 C5*	3119 E1	3602 11*	3816 B4	7505 E5
0100 E3	2420 D7	3120 D2*	3603 C1*	3817 B3	7600 12
0100 H7	2421 E8	3121 E2*	.3604 H1*	3820 B4	7601 I1*
0130 A3	2422 C7	3122 D2*	3605 11*	3825 B4	7602 14*
0210 E7	2424 C6	3123 E2*	3606 11*	4002 C1*	7603 13*
0302 H7 1000 B1	2425 C6 2426 A5	3124 D3* 3126 D1	3607   11* 3608   11*	4102 C4* 4600 I2*	7604 I3* 7605 I1
1000 B1	2427 A6	3120 D1	3609 12*	4601 J2*	7606 D3*
1001 12 1002 D1	2428 D8	3129 G1	3610 H2	4603 12*	7700 G1
1100 F3	2429 E7*	3130 G2	3611 H2	4604 J2*	7804 B4*
1101 D3	2430 B6	3131 C2*	3612 H2	4605 H2*	9000 F1
1102 D3	2431 A6*	3132 C2	3613 H2	4800 A2*	9001 C2
1103 D2	2432 A6*	3133 C2*	3614 H1*	4801 B3*	9100 B4
1160 C3	2500 E5	3134 D4	3615 H1*	5100 E2 5102 C2	9101 C3 9102 C2
1501 G6 1600 J1	2501 E8 2502 G7	3135 D3 3136 F3*	3616 H1 3617 H1*	5102 C2 5103 D3	9102 C2 9103 D6
1601 H3	2502 G7	3137 G4*	3618 13*	5420 B5	9104 D4
1602 H3	2504 E8	3138 H4	3619 H2	5421 D7	9105 F4
1603 J4	2505 F5	3139 E1	3620 12*	5422 B7	9106 E2
1810 A2*	2506 G7	3141 C2*	3621 H2*	5424 D7	9107 D4
1811 A3*	2507 H6	3142 F1*	3622 B4	5500 E6	9108 B4
1812 A3*	2508 G8	3143 E2*	3623 13*	5504 H7	9109 D2
1813 A3*	2509 G7 2510 F6	3144 C4 3150 D2*	3624 H2 3625 I2*	5505 E7 5600 I2	9111 E2 9112 E1
2000 A2 2001 B2	2510 F6 2511 F5	3150 D2* 3151 D2*	3625 IZ	5600 I2 5601 I3	9112 E1 9113 E3
2001 B2 2002 C1*	2512 G5	3152 D2*	3627 12*	5603 A3	9114 E1
2003 D1*	2514 D6	3160 C3*	3628 13*	5604 A3	9115 E4
2100 F2*	2515 E7	3161 D4*	3629 13*	6000 B2	9116 E2
2101 F3*	2516 G8	3162 C4*	3630 14	6001 B2	9117 C3
2102 F3*	2517 F5*	3163 D2*	3631 D3*	6100 E4	9118 F2
2103 F3 2104 H3	2600 I1 2601 C1*	3164 C3* 3165 C1*	3632 D4* 3633 H4*	6101 D4 6102 E4	9119 F4 9120 F4
2104 H3	2602 11*	3166 D2*	3634 14*	6103 E4	9121 F3
2107 F1	2603 H1*	3167 C2*	3635 13*	6104 F4	9123 F3
2108 F2	2604 H4*	3168 C2*	3636 14*	6105 E1	9124 F4
2109 B6	2605 H3*	3400 D6*	3637 13*	6106 D4	9125 F4
2110 E4*	2606 H3*	3401 D5*	3638 14*	6107 D3	9126 F2
2111 E4* 2113 F2*	2607 I3* 2608 I3*	3402 D5* 3403 C5	3639 14* 3640 14*	6162 C2 6163 D2	9127 F3 9400 A5
2113 F2* 2114 F2	2608 I3* 2609 I3*	3404 C5	3641 13*	6420 C6	9401 B5
2115 F2*	2610 H3	3405 D6	3642 J4	6421 B6	9402 J2
2116 F4*	2611 H2	3406 C5	3643 J3*	6422 A5	9403 B5
2117 F3*	2612 H2	3407 A5	3644 J3*	6423 D8	9404 C5
2118 F3*	2613 G2	3408 D5*	3645 J4	6424 D7	9420 D7
2119 F3*	2614 H1	3409 C5* 3410 C5*	3646 J3* 3647 J3*	6426 D6 6427 C5	9421 E7 9422 D8
2120 F3* 2121 G4*	2616 H1 2617 I2*	3410 C5*	3648 J4	6500 E5	9423 C4
2122 G3*	2618 12*	3412 D5	3649 J1	6501 G6	9424 D7
2123 G3*	2619 12*	3420 A6	3650 12	6502 F8	9500 F6
2124 F4*	2620 J2	3421 A6	3651 11*	6503 E5	9501 F7
2125 H4*	2621 J1	3422 A6*	3652 11*	6504 F7	9502 H8
2126 H3*	2622 12*	3423 D7*	3653 11*	6506 G8	9503 G8
2127 G3*	2801 B2 2802 B3	3424 B5 3425 E8	3654 11* 3656 J2*	6507 F5 6510 F7	9601 G1 9602 H1
2128 G3* 2129 G3*	2802 B3 2803 B5*	3425 E6 3426 E7	3657 J2	6514 G6	9603 D4
2130 E4*	2808 B3	3427 B6	3658 J3	6600 II	9604 14
2132 E3*	2813 C2	3428 B6	3659 12*	6601 J2	9606 H4
2133 D2*	3001 B1*	3429 E7	3660 A5	6602 I4	9607 H3
2134 D3*	3002 B1*	3430 B8	3661 D1	7000 B1*	9608 H1
2135 E2*	3003 B1*	3431 D8	3662 H3	7001 B1*	9609 14
2136 E2* 2137 E2*	3004 B1* 3006 B1*	3432 A6* 3433 A6*	3663 I3* 3665 H2*	7002 C1* 7100 F3	9610 I1 9611 J2
2139 D3*	3007 B1*	3434 A6*	3666 H3	7101 G3*	9612 E1
2140 D3*	3008 F1	3500 E5*	3670 12*	7102 E1*	9614 D4
2141 F1*	3009 B1*	3501 E5*	3671 12*	7103 G3*	9700 G4
2142 F2*	3010 B2*	3502 F5*	3672 12*	7105 E2*	9701 F5
2143 E2*	3011 B2*	3503 G7	3673 12*	7106 G3	9703 G4
2144 C2*	3012 B2	3504 G7	3674 12*	7107 G4	9704 G2
2145 E1* 2146 F1	3013 B1* 3014 B1*	3505 F6 3506 E6	3675 I2* 3680 J3*	7108 C2* 7109 D3*	9802 B2
2146 F1 2147 F2*	3100 G3*	3507 F6	3681 H1	7150 D2*	* = SMD
	3101 D3*	3508 F7	3682 G1	7160 C3	
2148 F2*		3509 G6	3702 G1*	7161 C3*	
2150 D2*	3102 G2*				
2150 D2* 2151 E2*	3103 F3*	3510 G6	3800 B4	7162 D2*	
2150 D2*					